

Trường Đại Học Công Nghệ Thông Tin  
Khoa Kỹ Thuật Máy Tính  
STT : .....  
MSSV : .....  
Họ Tên: .....

ĐỀ THI KIỂM TRA CUỐI KỲ HK1 (2018-2019)  
MÔN HỆ ĐIỀU HÀNH  
Thời gian: 75 phút  
(Sinh viên không được phép sử dụng tài liệu)  
(Sinh viên làm bài trên đề)

**I - Trắc Nghiệm (6 điểm, mỗi câu 0.4 điểm):**

Chọn câu trả lời đúng bằng điền đáp án vào bảng

Câu 1		Câu 4		Câu 7		Câu 10		Câu 13	
Câu 2		Câu 5		Câu 8		Câu 11		Câu 14	
Câu 3		Câu 6		Câu 9		Câu 12		Câu 15	

Dữ liệu dùng cho câu 1 & câu 2. Xét 3 process P1, P2, P3 thực thi đồng thời, với P1 {A1, A2}; P2 {B1, B2}; P3 {C1, C2}. Sử dụng Semaphore để đồng bộ sao cho:

1. B1 thực thi sau A1
2. C2 thực thi sau B1.

Câu 1:

Để đồng bộ như yêu cầu đề bài thì cần dùng bao nhiêu semaphore

- a. 1  
b. 2  
c. 3  
d. 4

Câu 2:

Đặt các lệnh wait(), signal() sao cho hợp lý vào chỗ ..... để đồng bộ theo yêu cầu đề bài:

P1	P2	P3
.....	<b>wait(S1)</b>	.....
A1	B1	C1
<b>signal(S1)</b>	<b>signal(S2)</b>	<b>wait(S2)</b>
A2	B2	C2
.....	.....	.....

Câu 3:

Cho địa chỉ vật lý là 4100 sẽ được chuyển thành địa chỉ ảo bao nhiêu? Biết rằng kích thước mỗi frame là 1K bytes, và bảng ánh xạ địa chỉ ảo như hình 1.

- a. 4100  
b. 1024  
c. 1028  
d. 5124

0	6
1	4
2	5
3	7
4	1
5	9

Bảng trang của P1

Câu 4.

Xét một hệ thống sử dụng kỹ thuật phân trang, với bảng trang được lưu trữ trong bộ nhớ chính. Nếu sử dụng TLBs với hit-ratio (tỉ lệ tìm thấy) là 90%, thời gian để tìm trong TLBs bằng 30ns, thì thời gian truy xuất bộ nhớ trong hệ thống (effective memory reference time) là 250ns. Hỏi thời gian một lần truy xuất bộ nhớ bình thường là khoảng bao nhiêu?

- a. 200ns  
b. 110ns  
c. 220ns  
d. 250ns

Câu 5.

Xét 1 máy tính có không gian địa chỉ luận lý 32 bit, và kích thước 1 trang là 4 KByte. Hỏi bảng trang (page table) có bao nhiêu mục (entry)?

a.  $2^{20}$   
c.  $2^{22}$

b.  $2^{21}$   
d.  $2^{23}$

Câu 6.

Yêu cầu nào trong các yêu cầu dưới đây **KHÔNG** phải là điều kiện cần để có thể cài đặt bộ nhớ ảo?

- a. Phần cứng memory management phải hỗ trợ paging và/hoặc segmentation  
b. Hệ điều hành phải quản lý sự di chuyển của trang/đoạn giữa bộ nhớ chính và bộ nhớ thứ cấp  
c. Bộ nhớ thứ cấp phải có dung lượng lớn hơn bộ nhớ chính  
d. Tất cả các yêu cầu trên

Câu 7.

Khi dùng bộ nhớ ảo và cần thay thế trang, thuật toán nào dưới đây dùng thời điểm trang sẽ được sử dụng để xem xét việc chọn trang thay thế?

- a. FIFO  
b. LRU  
c. Optimal  
d. Tất cả đều đúng

Câu 8.

Xét một không gian địa chỉ luận lý có 32 trang, mỗi trang có kích thước 2MByte. Ánh xạ vào bộ nhớ vật lý có 16 khung trang. Địa chỉ luận lý và địa chỉ vật lý gồm bao nhiêu bit?

- a. Địa chỉ luận lý cần 15 bits, địa chỉ vật lý cần 16 bits  
b. Địa chỉ luận lý cần 25 bits, địa chỉ vật lý cần 26 bits  
c. Địa chỉ luận lý cần 16 bits, địa chỉ vật lý cần 15 bits  
d. Địa chỉ luận lý cần 26 bits, địa chỉ vật lý cần 25 bits

Câu 9.

Cho 1 hệ thống có 4 tiến trình P1, P2, P3, P4 và 3 loại tài nguyên R1 (có 4 thực thể), R2 (có 2 thực thể) R3 (có 2 thực thể). P1 giữ 1 thực thể R1 và yêu cầu 1 thực thể R2; P2 giữ 2 thực thể R2 và yêu cầu 1 thực thể R1 và 1 thực thể R3; P3 giữ 1 thực thể R1 và yêu cầu 1 thực thể R2; P4 giữ 2 thực thể R3 và yêu cầu 1 thực thể R1. Có bao nhiêu chuỗi an toàn cho hệ thống trên?

- a. 1  
b. 2  
c. 3  
d. 4

Câu 10.

Chọn phát biểu **SAI** trong các phát biểu sau

- a. Counting semaphore được sử dụng khi có nhiều tài nguyên ( $>1$ ) phải tranh chấp  
b. Một counting semaphore có giá trị tối đa bằng 1 thì cũng là một binary semaphore  
c. Binary semaphore và mutex là một  
d. Có thể hiện thực counting semaphore bằng binary semaphore

Câu 11.

Không gian trao đổi (swap space) giữa bộ nhớ chính và bộ nhớ phụ được dùng để làm gì?

- a. Chứa các tiến trình đã tạm ngưng thực thi và chuyển sang trạng thái sleep  
b. Chứa phần bộ nhớ của tiến trình chưa được nạp vào bộ nhớ chính  
c. Chứa phần bộ nhớ của tiến trình đã được sử dụng và sắp được giải phóng  
d. Chứa phần bộ nhớ của tiến trình được lấy ra từ trong bộ nhớ chính

Câu 12:

Giải thuật banker thuộc phương pháp giải quyết deadlock nào sau đây?

- a. Deadlock Detection and Recovery  
b. Deadlock Prevention  
c. Deadlock Avoidance  
d. Cả 3 câu đều đúng

Câu 13.

Cho bảng phân đoạn của một tiến trình P<sub>i</sub> như hình bên dưới, hỏi địa chỉ vật lý tương ứng với địa chỉ logic <1, 150> là bao nhiêu?

Segment	Base	Length
0	2019	500
1	1330	180
2	190	300

- a. 2169  
b. 1480



[illegible]

2. **(2 điểm)** Giả sử một tiến trình được phát 3 khung trang (frame) trong bộ nhớ vật lý và 7 trang (page) trong bộ nhớ ảo. Biết ban đầu, khi nạp tiến trình vào, 3 frame trên bộ nhớ vật lý này đang trống. Process truy xuất 7 trang (1, 2, 3, 4, 5, 6, 7) trong bộ nhớ ảo theo thứ tự như sau:

1 3 2 4 7 6 2 4 5 3 4 4 3 2 5 7 6 3 2 4 6 5 1 2 7

Vẽ bảng minh họa thuật toán và tính số lỗi trang (page fault) khi:

- Tiến trình truy xuất chuỗi bộ nhớ trên và hệ điều hành thay trang theo giải thuật OPT.
- Tiến trình truy xuất chuỗi bộ nhớ trên và hệ điều hành thay trang theo giải thuật LRU.

**Trả lời:**

[illegible]

This image shows a full page of a document template. It consists of approximately 30 horizontal rows of small, evenly spaced dots, creating a guide for handwriting or typing. The dots are arranged in straight, parallel lines across the entire width of the page. There are no margins, text, or other markings present.

**Giảng viên ra đề**