

Author / Eingereicht von **Felix Dreßler** k12105003

Submission / Angefertigt am Institute / Institut

Thesis Supervisor / First Supervisor / BeurteilerIn / ErstbeurteilerIn / ErstbetreuerIn DI Dr. **Name**

Second Supervisor / ZweitbeurteilerIn / ZweitbetreuerIn **Name**

Assistant Thesis Supervisor / Mitbetreuung Name

Month 2024 / Monat 2024

Circuit Modelling



Subtitle / Untertitel

JOHANNES KEPLER UNIVERSITY LINZ

Altenbergerstraße 69 4040 Linz, Austria www.jku.at DVR 0093696

Kurzfassung

Kurzfassung auf Deutsch.

Abstract

Abstract in English.

Contents

1 Text

List of Figures

List of Tables

1 Text

Text.