Návrh počítačových systémů 2006: Projekt č. 3

Petr Zemek, xzemek02, 10.11.2006

Iniciály: PZ

P: $\mathbf{A} = (80)_{10} = (01010000)_2$ 4b: $(0000)_2$ Z: $\mathbf{B} = (90)_{10} = (01011010)_2$ 8b: $(1010)_2$

Zpoždění sčítačky:

Tprop(4b) = 4x10ns = 40nsTprop(8b) = 8x10ns = 80ns

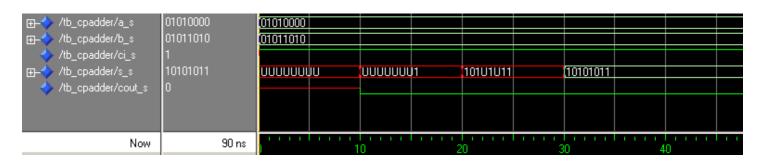
Simulace pro 4b:



Hodnoty výstupů:

 $S = (11)_{10} = (1011)_2$ $COUT = (0)_{10} = (0)_2$

Simulace pro 8b:



Hodnoty výstupů:

 $S = (171)_{10} = (10101011)_2$ $COUT = (0)_{10} = (0)_2$

Ověření:

4b:

A="0000",B="1010",CI='1',S="1011",COUT='0' je v dekadickém formátu A=0,B=10,C=1,S=11 = (0+10+1) mod 16 = 11 mod 16 = 11,COUT = 0 = 0 div 16 = 0.

8b:

A="'01010000",B="'01011010",CI='1',S="'10101011",COUT='0' je v dekadickém formátu A=80,B=90,C=1,S=171 = (80+90+1) mod 256 = 171 mod 256 = 171,COUT = 0 = 171 div 256 = 0.

=> výsledky jsou správné

Zdrojový kód, který generuje připojení sčítaček:

```
-- zapojeni jednotlivych bitovych scitacek
GEN: for j in A'range generate
 -- zapojeni scitacky na nejnizsi bit
 -- (prvni scitacka)
GENLSB:
  if j = 0 generate
  FA_A : FA \text{ port map } (A => A(0), B => B(0),
    CI \Rightarrow CI, S \Rightarrow S(0), COUT \Rightarrow C_S(1);
end generate;
 -- zapojeni prostrednich scitacek
GENMID:
  if (j > 0) and (j < A'length-1) generate
  FA B: FA port map (A \Rightarrow A(j), B \Rightarrow B(j),
   CI => C_S(j), S => S(j), COUT => C_S(j+1));
end generate;
 -- zapojeni scitacky na nejvyssi bit
 -- (posledni scitacka)
 GENMSB:
  if j = A'length-1 generate
  FA C: FA port map (A=>A(j), B=>B(j),
    CI=>C_S(j), S=>S(j), COUT=>COUT);
 end generate;
end generate;
```