

Universidad Autónoma Metropolitana Unidad Iztapalapa

Licenciatura en Ingeniería Biomédica

Reporte de prácticas de laboratorio

Secuenciadores y Microprocesadores 24-P

1st Omar Piña-Ramírez
opina.ramirez@izt.uam.mx

2st Omar Piña-Ramírez
delozath@xanum.uam.mx

3rd Given Name Surname
dept. name of organization (of Aff.)
name of organization (of Aff.)
City, Country
email address or ORCID

Resumen—Plantilla de \LaTeX para realizar reportes de prácticas pensado para la división de Ciencias Básicas e Ingeniería de la Universidad Autónoma Metropolitana Unidad Iztapalapa. Este documento está basado en la plantilla *IEEEtran* la cual se puede descargar íntegramente desde <https://www.ieee.org/conferences/publishing/templates.html>. Esta plantilla para reportes aún se encuentra en desarrollo v0.5, rev2.0.

Index Terms—Palabras clave.

I. INTRODUCCIÓN

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Ut tempor mauris lacinia massa scelerisque blandit. Vestibulum ultricies ligula at libero molestie, sit amet suscipit velit elementum. Maecenas consectetur dictum dignissim. Praesent consectetur tristique ultricies. Ut elementum purus eget lacinia tempus. Nulla vitae nunc pharetra, semper enim nec, malesuada sem. Suspendisse quis leo libero. Nunc sapien justo, luctus ornare congue a, interdum ut tellus. Vestibulum feugiat tempus fermentum. Pellentesque convallis nisl ante, sit amet elementum nulla congue ac.

I-A. Subsecciones

Cras pulvinar non urna non ornare. Sed condimentum ante sit amet ante efficitur luctus. Proin ut purus vel dolor lacinia egestas. Vestibulum venenatis sem felis. Phasellus ac interdum magna. Praesent ac nisi tellus. Vestibulum iaculis orci in consectetur dignissim. Etiam erat urna, feugiat at sem ut, laoreet lacinia diam. Donec cursus sed tellus eu ornare. Quisque feugiat quam lectus. Ut consectetur nisi non fermentum iaculis. Pellentesque vel sodales sapien, non lacinia massa. Nunc mattis, neque sit amet maximus suscipit, nibh risus congue tellus, at finibus velit quam non dolor. Nullam vehicula elementum turpis, in molestie est bibendum vitae.

II. ECUACIONES

Ejemplo de ecuación y su referencia (1)

$$y(x) = \sum_{i=1}^N -\frac{1}{\gamma} x_i^2 \quad (1)$$

III. FIGURAS Y CUADROS

Fig. 1 es un ambiente para figuras que pueden ir a una columna; mientras que Fig. 2 muestra el ambiente para mostrar una figura a dos columnas. Los formatos de imágenes aceptados son PNG y JPG. Al invocar *includegraphics* se utiliza el nombre del archivo sin la extensión.



Figura 1. Figura a una columna. Logotipo de UAM-Iztapalapa extraído del manual de identidad gráfica 2016.

\LaTeX se encarga de ordenar los Cuadros y las Figuras, por lo tanto únicamente se requiere ubicar en el código el lugar en donde aparecerán dichos elementos.

Los cuadros también se pueden disponer a una (Cuadro I) a dos columnas (Cuadro II). En línea existen generadores de cuadros con sintaxis \LaTeX por ejemplo <https://www.tablesgenerator.com/>.

Cuadro I
CUADRO A UNA COLUMNA.

Table Head	Table Column Head		
	Table column subhead	Subhead	Subhead
copy	More table copy ^a		

IV. REFERENCIAS

El formato de las referencias es bibtex para esta plantilla basada en la de IEEE template no es compatible con biblatex [1], [2]. Únicamente se necesita agregar al archivo *references.bib* el cual se puede gestionar desde jabref <https://www.jabref.org/>.

Otros dos ejemplos de referencias para un libro [3] y para un *proceedings* [4].



Figura 2. Figura a dos columnas. Biblioteca de UAM-Iztapalapa

Cuadro II
CUADRO A DOS COLUMNAS.

Table Head	Table Column Head		
	Table column subhead	Subhead	Subhead
copy	More table copy ^a		

^aNota al pie de un cuadro.

REFERENCIAS

- [1] D. E. Knuth, *The TeX Book*. Addison-Wesley Professional, 1986.
- [2] F. Mittelbach, M. Gossens, J. Braams, D. Carlisle, and C. Rowley, *The L^AT_EX Companion*. Addison-Wesley Professional, 2 ed., 2004.
- [3] W. Stallings, *Computer organization and architecture*. Upper Saddle River, NJ: Pearson, 8 ed., Apr. 2009.
- [4] O. Piña-Ramírez, R. Valdes-Cristerna, and O. Yanez-Suarez, "An FPGA implementation of linear kernel support vector machines," in *2006 IEEE International Conference on Reconfigurable Computing and FPGA's (ReConFig 2006)*, p. 6, IEEE, sep 2006.