

徐義鈞 Andy Hsu

s113062575@m113.nthu.edu.tw

0905183028

**學歷**

˙國立清華大學 Sep 2024 – Jul 2026 (expected)

M.S. in Computer Science - PDA LAB

˙國立臺北大學 Sep 2019 – Jun 2023

B.S. in Computer Science

**課程經歷**

**TSRI晶片設計課程－ Cell-Based IC Physical Design and Verification**

˙使用IC Compiler完成基本的APR flow,包含floorplan, placement, CTS, routing和DFM。

**VLSI實體設計自動化**

˙熟悉IC Physical Design的流程，以及各階段如partition, floorplan,   
 placement, routing等經典的演算法以及常用的資料結構。

˙實作過的項目：Corner Stitching, Fixed Outline Floorplanning, Optimizer and Legalizer Co-optimization, Die-to-Die Global Routing

**FPGA結構及設計自動化**

˙了解FPGA的硬體結構及其考量的tradeoff。

˙了解FPGA在軟體上的設計流程及相關演算法，例如mapping, place & route, simulation, configuration。

˙實作過的項目：Technology Mapping