《嵌入式Linux接口开发技术》勘误表

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 序号 | 页数 | 行数/表/图 | 更正前 | 更正后 |
| 1 | 20 | 最后一行 | 其格式为： | 其用法为： |
| 2 | 20 | 中间灰色代码部分 | 例如，通过下面的命令  dxxy@ubuntu:~$wc testfile | 例如，通过下面的命令  dxxy@ubuntu:~$cat testfile |
| 3 | 34 | 第3-4行文字 | 第一行是注释信息…警告作用 | 在页首程序里面加注释：  #列出当前工作目录和查看文件 |
| 4 | 35 | 图1.35 | $2$6都写的第一个参数 | 第二个参数，第六个参数 |
| 5 | 113 | 表5.5-函数说明 | 分别是port、pin和levle | 分别是port、pin和level |
| 6 | 114 | 代码实现 | #define PortLED1 PG  # define PinLED1 3 | #define PortLED0 PG  # define PinLED0 3  程序中其他LED1都改为0 |
| 7 | 167 | 代码实现 | CPIO\_Init（）； | GPIO\_Init（）； |
| 8 | 182 | 第4行 | 6800/8000串口 | 6800/8080并口 |
| 9 | 186 | 表7.23-函数说明 | 范围是0~63 | 范围是0~7 |
| 10 | 187 | 表7.24-函数说明 | 范围是0~63 | 范围是0~7 |
| 11 | 194 | 倒数第7行 | 标号处，cs由电平低 | 标号处，cs由低电平 |
| 12 | 200 | 第4行 | 分别与SPI总线的CS、MISO、MOSI和SCLK引脚相连 | 分别与SPI总线的CS、SCLK、MOSI和MISO引脚相连 |
| 13 | 201 | 图8.9 |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |