

14 Заключение

В ходе данной курсовой работы был рассмотрен алгоритм деления двух целых чисел без восстановления остатка дополнительном коде и алгоритм нахождения суммы двух чисел, представленных в формате с одинарной точностью.

Рассмотренные алгоритмы изучены и реализованы на спроектированном вычислительном устройстве — синхронном конечном автомате, управляющий автомат которого выполнен по схеме с регулярной адресацией.

В ходе выполнения курсовой работы были приобретены необходимые навыки и умения в проектировании операционных блоков вычислительных устройств.