

OFG245-IF 规格

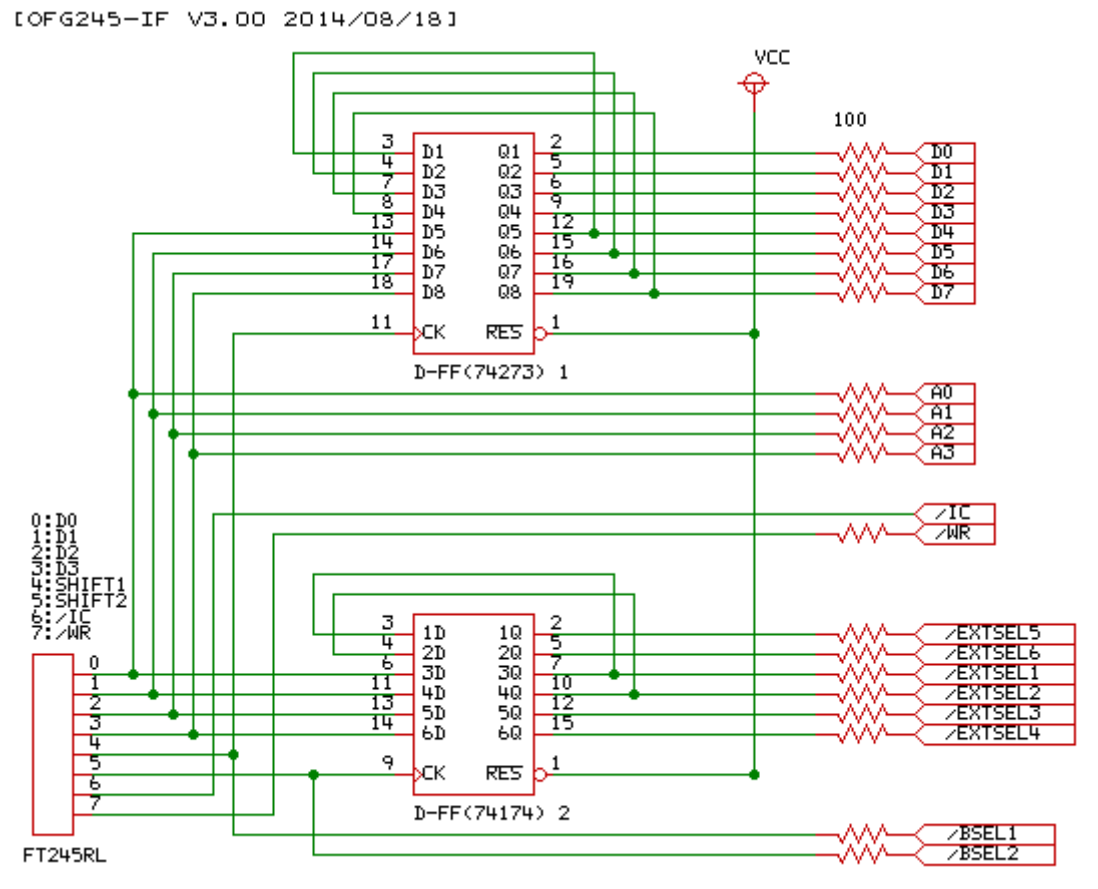
输出总线:

- D0-D7: 数据总线 8 位
- A0-A3: 地址总线 4 位
- /WR: 声源写入信号
- /IC: 复位信号
- /BSEL1-2: 板选择 (标准) 2 位
- /EXTSEL1-6: 板选择 (为了扩展)

假设6位/BSEL直接连接到声源的/CS。

- /EXTSEL可以直接连接到音源的/CS，也可以用解码器IC进行扩展。
- 访问方法忽略了原始时间线，但由于听起来没有任何问题，所以这是设计使然。

电路图 (双D-FF型电路) :

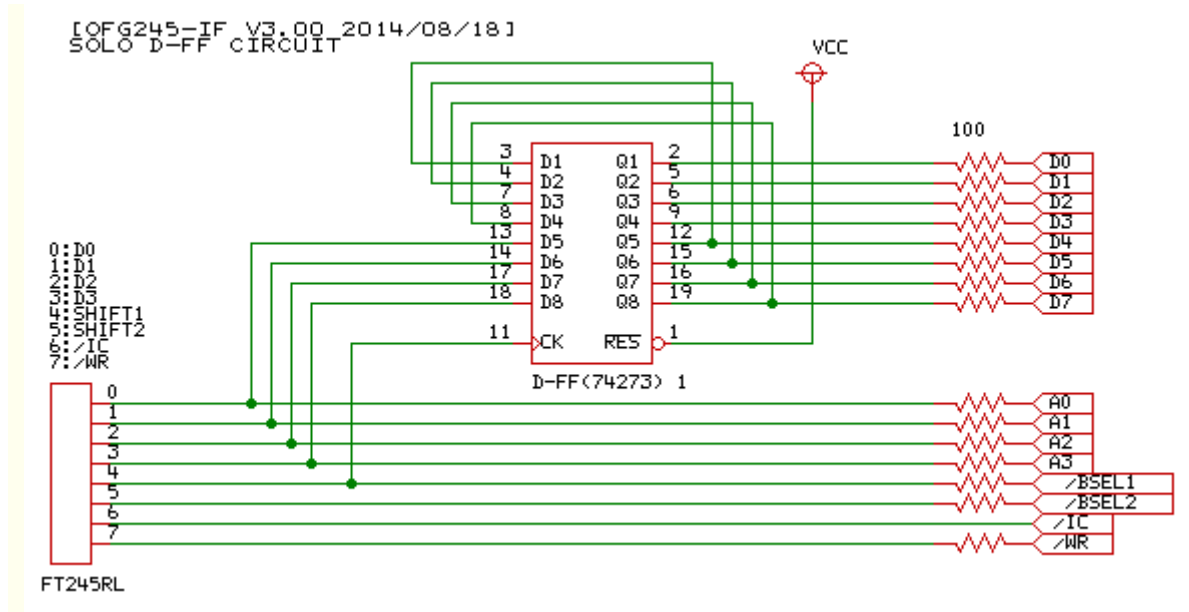


非常简单!

- D-FF 可以是任何东西，只要它启动并开始工作即可。
(74273、74374、74574等)
当然，板选择D-FF不一定是74174。
- 在最坏的情况下，连接到声源的各总线之间不需要阻尼电阻。
- 可以保持与V2.01的兼容性。然而，LED 保持关闭状态，复位时需要发送额外的信号。[v2是这样的。](#)
- 顺便说一句，[v1是这样的。](#)

-用于板选择等的第二个D-FF可以省略。
以下是仅使用 1 个 D-FF 时的电路图。

电路图 (Solo D-FF型电路) :



芯片写入（仅数据）

FT245RL D-FF 1 D-FF 2

0123 4567 0123 4567 01 2345

LLLL 0B11 **** ** ** **
LLLL 1B11 >**** LLLL ** **
HHHH 0B11 **** LLLL ** **
HHHH 1B11 >LLLL HHHH ** **
AAAA BB11 LLLL HHHH *****
AAAA BB10 LLLL HHHH ***** [写入]
AAAA BB11 LLLL HHHH *****

[返回](#)