[顶部] | 程序 | GGG | OFG245 | 音乐 | 字体 | Famicom | Poke | 备忘录 | 更新

OFG245-IF规格

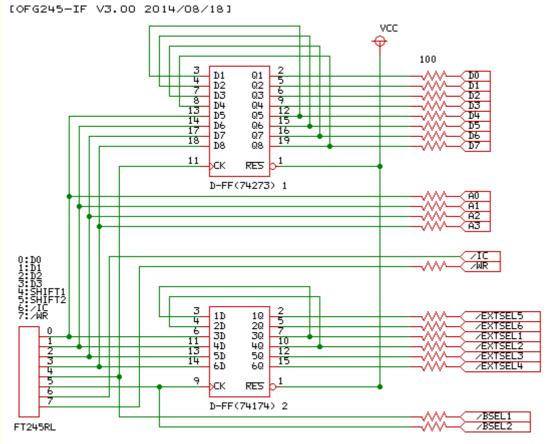
输出总线:

DO-D7: 数据总线 8 位 AO-A3: 地址总线 4 位 /WR: 声源写入信号 /IC: 复位信号 /BSEL1-2: 板选择(标准)2 位 /EXTSEL1-6: 板选择(为了扩展)

假设6位/BSEL直接连接到声源的/CS。

- ·/EXTSEL可以直接连接到音源的/CS,也可以用解码器IC进行扩展。
- ·访问方法忽略了原始时间线,但 由于听起来没有任何问题,所以这是设计使然。

电路图(双D-FF型电路):

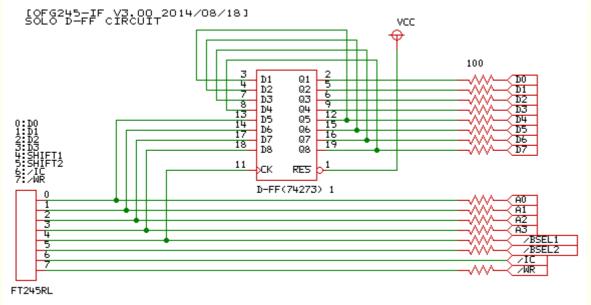


非常简单!

- D-FF 可以是任何东西,只要它启动并开始工作即可。 (74273、74374、74574等) 当然,板选择D-FF不一定是74174。
- · 在最坏的情况下, 连接到声源的各总线之间不需要阻尼电阻。
- 可以保持与V2.01的兼容性。然而,LED 保持关闭状态,复位时需要发送额外的信号。<u>v2是这样的。</u>
- ·顺便说一句, v1是这样的。
- -用于板选择等的第二个D-FF可以省略。 以下是仅使用 1 个 D-FF 时的电路图。

电路图(Solo D-FF型电路):

offgao.net/ofg245/spec.html 1/3



非常非常简单!!!

·以前的版本<u>v2是这样的。</u>

访问时间线:

- ·下表显示声源等等被省略。 在实际处理中, 需要在WRITE后多次写入相同的值,以便根据声源申请Wait。
- ·访问方法忽略原始时间线,但 由于播放没有任何问题,所以这就是规格。

```
B: 基本板选择
```

E: 扩展板选择

L: 低 4 位

H: 高 4 位

A: 地址总线

-: 未使用

芯片复位

FT245RL D-FF 1 D-FF 2

 $0123\ 4567\ 0123\ 4567\ 01\ 2345$

1111 1111 **** *** ** **

1111 1101 **** *** ** *** [复位]

1111 1111 **** *** ** ***

芯片写入(数据 + 电路板)

FT245RL D-FF 1 D-FF 2

0123 4567 0123 4567 01 2345

EE-- 1011 **** *** **

EE-- 1111 **** *** >** EE--

EEEE 1011 **** *** ** EE--

EEEE 1111 **** *** >EE EEEE

LLLL 0111 **** *** EE EEEE
LLLL 1111 >**** LLLL EE EEEE

HHHH 0111 **** LLLL EE EEEE

HHHH 1111 >LLLL HHHH EE EEEE

AAAA BB11 LLLL HHHH EE EEEE

AAAA BB10 LLLL HHHH EE EEEE [写入]

AAAA BB11 LLLL HHHH EE EEEE

2024/1/17 15:08 OFG245-IF规格

(C) 2005-2023 OffGao 版权所有。

offgao.net/ofg245/spec.html 3/3