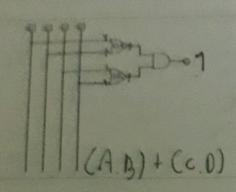
## Circuitos Lógicos Obtidos de Expressões

8 DO DO
\$ 00 D 0
A Do
A POD
BOD DODO
\$ D D D D D D D D D D D D D D D D D D D

## Expressões Obtidas de Circuitos Lógicos



2	1991
	1 0 00 1
	Tool cont

