

<AusdruckL> & <AusdruckR>

- **AND:** Ein Ergebnis-Bit ist gerade dann gesetzt, wenn **beide** entsprechenden Bits der Operanden-Werte gesetzt sind

<AusdruckL> ^ <AusdruckR>

- **XOR:** Ein Ergebnis-Bit ist gerade dann gesetzt, wenn **genau eines** der entsprechenden Bits der Operanden-Werte gesetzt ist

<AusdruckL> | <AusdruckR>

- **OR:** Ein Ergebnis-Bit ist gerade dann gesetzt, wenn **mindestens eines** der entsprechenden Bits der Operanden-Werte gesetzt ist

	1	0	1	0
&	1	1	0	0
	1	0	0	0

	1	0	1	0
^	1	1	0	0
	0	1	1	0

	1	0	1	0
	1	1	0	0
	1	1	1	0

	Operand AusdruckL	Operand AusdruckR	Ergebnis
Konvertierung	Implizite binäre Konvertierungen		
Typen (nach Konvertierung)	Beliebiger integraler Typ T	Beliebiger integraler Typ T	T, ist kein lvalue
Anmerkungen	Auswertungsreihenfolge undefiniert		