Nama : Derizqiadi Thoriq

NIM : 21507334030

Kelas : GK1

Silahkan Lengkapi Simbol Berikut

No.	Nama	Simbol	Keterangan
1.	VCC	^	Merupakan simbol catu daya, sumber tegangan. Terdapat beberapa simbol (jumlah panah), yang disesuaikan dengan jumlah sumber tegangannya.
2.	GND	PND	Titik 0 volt, atau ground. Digunakan untuk referensi nilai 0 volt di tiap rangkaian.
3.	Resistor		Komponen resistif. Biasanya digunakan untuk pembatas arus, komponen penguat tegangan pada op-amp, maupun rangkaian penapis.
4.	Capacitor		Komponen kapasitif. Biasanya digunakan pada rangkaian penapis maupun untuk menyimpan muatan.
5.	Battery	G\$1 — I I — >VALUE	Sumber tegangan DC.

6.	Motor	G\$1 VS 6 EF OUT1 1 IN1 OUT2 7 IN2 GND 4 >VALUE	Aktuator penggerak.
7.	Transistor	Transistor NPN Transistor PNP	Terdapat jenis NPN maupun PNP. Dapat digunakan sebagai saklar elektronis.
8.	Lampu	G\$1 >VALUE	Lampu.
9.	Diode	→	Biasa digunakan sebagai penyearah arus. Mengalirkan arus dari anode ke cathode, dan menahan dari arah sebaliknya.
10.	Diode Zener	G\$1 	Jenis khusus dari diode yang digunakan untuk voltage regulator.

11.	Photodiode	1 → ALUE	Diode yang akan beroperasi tergantung intensitas cahaya.
12.	Phototransistor	G\$1 >VALUE	Transistor yang beroperasi tergantung intensitas cahaya.
13.	LDR	3	Light Dependent Resistor, resistor variable yang nilainya berubah sesuai intensitas cahaya.
14.	Variable-Resistor	G\$1 >VALUE	Resistor yang nilai resistansinya dapat diatur. Biasanya secara mekanik, terdapat tiga kaki, kaki ke VCC, kaki ke output, dan kaki ke GND.
15.	Switch	G\$1 1 2 >VALUE	Saklar, memutus dan menyambung arus.
16.	Operational Amplifier	+ VDD VSS G\$1 >SPICEMODEL >SPICEEXTRA >VALUE	Komponen yang biasa digunakan untuk penguat tegangan.

17.	Induktor		Komponen induktif.
18.	Logic Gate AND	G\$1 >VALUE	Gerbang logika yang output akan bernilai 1 bila semua input 1. Sebaliknya akan bernilai 0.
19.	Logic Gate OR	G\$1 >VALUE	Gerbang logika yang output akan bernilai 1 bila ada input yang bernilai 1. Sebaliknya akan bernilai 0.
20.	Logic Gate NOT	G\$1 >VALUE	Gerbang logika yang output akan bernilai 1 bila input 0. Sebaliknya akan bernilai 0.
21.	Logic Gate NAND	G\$1 >VALUE	Gerbang logika yang output akan bernilai 1 bila ada input yang bernilai 0. Sebaliknya akan bernilai 0.
22.	Logic Gate NOR	G\$1 >VALUE	Gerbang logika yang output akan bernilai 1 bila semua input 0. Sebaliknya akan bernilai 0.
23.	Logic Gate XOR	G\$1 >VALUE	Gerbang logika yang output akan bernilai 1 bila ada dua buah input dan masing-masing nilainya berbeda. Satu bernilai 1 dan satunya bernilai 0. Sebaliknya akan bernilai 0.

24.	Logic Gate XNOR	SWALUE OF	Gerbang logika yang output akan bernilai 1 bila ada dua buah input dan masing-masing nilainya sama. Keduanya bernilai 1 atau bisa juga bila keduanya bernilai 0. Sebaliknya akan bernilai 0.
-----	-----------------	-----------	--