GND 1	Signal Name	Pin	Slot 0	Slot 1	Slot 2	Slot 3	Slot 4	Slot 5	Slot 6
GND	GND	1	х	x	х	х	х	х	x
3.3V input 4 x	5V input	2	X	Х	Χ	Х	Х	Х	Χ
GND	GND	3	X	Х	Χ	Х	Х	Х	Χ
BUSCLK	3.3V input	4	X	Χ	Χ	Х	Х	Х	X
GND	GND		Χ	Х	Х	Х	Х	Х	Χ
BUSINT	BUSCLK		Χ	Х	Х	Х	Х	Х	Χ
AI2CDAT 9	GND		Χ	Χ	Χ	Χ	Х	Х	Х
Al2CCLK	BUSINT		Χ	Χ	Χ	Χ	Х	Х	Х
GND	AI2CDAT	9	Χ	Χ	Χ	Χ	Х	Х	Х
RSVD1	AI2CCLK	10	X	Χ	Χ	Х	Х	Х	X
BI2CDAT	GND	11	X	Χ	Χ	Х	Х	Х	X
BI2CCLK	RSVD1	12	X	Χ	Χ	Х	Х	Х	X
GND 15	BI2CDAT	13	X	Χ	Χ	Х	Х	Х	X
RSVD2 16	BI2CCLK	14	X	Χ	Χ	Х	Х	Х	X
S1SPIMOSI 17 x x S1SPICLK 18 x x S1SPIMISO 19 x x GND 20 x x x x x S2SPIMOSI 21 x x x x x x S2SPIMISO 23 x </td <td>GND</td> <td>15</td> <td>X</td> <td>Χ</td> <td>Χ</td> <td>Х</td> <td>Х</td> <td>Х</td> <td>Х</td>	GND	15	X	Χ	Χ	Х	Х	Х	Х
S1SPICLK 18 x x S1SPIMISO 19 x x GND 20 x x x x x x S2SPIMOSI 21 x	RSVD2	16	Χ	Х	Х	Х	Х	Х	Х
S1SPIMISO 19 x	S1SPIMOSI	17	Χ	Х					
GND 20 x	S1SPICLK	18	Χ	Х					
S2SPIMOSI 21 x x S2SPICLK 22 x x S2SPIMISO 23 x x GND 24 x x x x S3SPIMOSI 25 x x x x S3SPICLK 26 x x x x x S3SPIMISO 27 x x x x x x GND 28 x x x x x x RSVD3 29 x x x x x x S1SLOTSELN 30 x x x x x x S3SLOTSELN 31 x x x x x x S4SLOTSELN 33 x x x x x x S6SLOTSELN 35 x x x x x x x GND 36 x x x x x x x x </td <td>S1SPIMISO</td> <td>19</td> <td>Χ</td> <td>Х</td> <td></td> <td></td> <td></td> <td></td> <td></td>	S1SPIMISO	19	Χ	Х					
S2SPICLK 22 x x S2SPIMISO 23 x x GND 24 x x x x x S3SPIMOSI 25 x x x x x S3SPIMISO 27 x x x x x x x GND 28 x	GND	20	Χ	Х	Х	Х	Х	Х	Х
S2SPIMISO 23 x	S2SPIMOSI	21	X		Χ				
GND 24 x	S2SPICLK	22	Χ		Х				
S3SPIMOSI 25 x x S3SPICLK 26 x x S3SPIMISO 27 x x GND 28 x x x x x RSVD3 29 x x x x x x S1SLOTSELN 30 x x x x x x S2SLOTSELN 31 x x x x x x x S4SLOTSELN 32 x <td< td=""><td>S2SPIMISO</td><td>23</td><td>Χ</td><td></td><td>Х</td><td></td><td></td><td></td><td></td></td<>	S2SPIMISO	23	Χ		Х				
S3SPICLK 26 x x S3SPIMISO 27 x x GND 28 x x x x x RSVD3 29 x x x x x S1SLOTSELN 30 x x x x S2SLOTSELN 31 x x x S3SLOTSELN 32 x x x S4SLOTSELN 33 x x x S5SLOTSELN 34 x x x S6SLOTSELN 35 x x x GND 36 x x x x x x GND 38 x x x x x x x	GND	24	Χ	Х	Х	Х	Х	Х	Х
S3SPIMISO 27 x x GND 28 x x x x x x RSVD3 29 x x x x x x S1SLOTSELN 30 x x x x x S2SLOTSELN 31 x x x x x S4SLOTSELN 32 x x x x x x S5SLOTSELN 34 x x x x x x S6SLOTSELN 35 x x x x x x GND 36 x x x x x x x GND 37 x x x x x x x	S3SPIMOSI	25	Χ			Х			
GND 28 x	S3SPICLK	26	X			Х			
RSVD3 29 x <td>S3SPIMISO</td> <td>27</td> <td>Χ</td> <td></td> <td></td> <td>Х</td> <td></td> <td></td> <td></td>	S3SPIMISO	27	Χ			Х			
S1SLOTSELN 30 x x S2SLOTSELN 31 x x S3SLOTSELN 32 x x S4SLOTSELN 33 x x S5SLOTSELN 34 x x S6SLOTSELN 35 x x GND 36 x x x x x 3.3V input 37 x x x x x x GND 38 x x x x x x x	GND	28	Χ	Х	Х	Х	Х	Х	Х
S2SLOTSELN 31 x x S3SLOTSELN 32 x x S4SLOTSELN 33 x x S5SLOTSELN 34 x x S6SLOTSELN 35 x x GND 36 x x x x x 3.3V input 37 x x x x x x GND 38 x x x x x x x	RSVD3	29	Χ	Х	Х	Х	Х	Х	Х
S3SLOTSELN 32 x x S4SLOTSELN 33 x x S5SLOTSELN 34 x x S6SLOTSELN 35 x x GND 36 x x x x x 3.3V input 37 x x x x x x x GND 38 x x x x x x x x	S1SLOTSELN	30	X	Χ					
S4SLOTSELN 33 x S5SLOTSELN 34 x S6SLOTSELN 35 x GND 36 x x x x x x 3.3V input 37 x x x x x x x x GND 38 x x x x x x x x	S2SLOTSELN	31	Χ		Х				
S5SLOTSELN 34 x x S6SLOTSELN 35 x x GND 36 x x x x x x x 3.3V input 37 x x x x x x x x GND 38 x x x x x x x	S3SLOTSELN	32	Χ			Х			
S6SLOTSELN 35 x GND 36 x x x x x x x x 3.3V input 37 x x x x x x x x x GND 38 x x x x x x x x	S4SLOTSELN	33	Χ				Х		
GND 36 x x x x x x x 3.3V input 37 x x x x x x x x GND 38 x x x x x x x x	S5SLOTSELN	34	Χ					Х	
3.3V input 37 x x x x x x x x x X GND 38 x x x x x x x x x	S6SLOTSELN	35	Χ						Х
3.3V input 37 x x x x x x x x x X GND 38 x x x x x x x x x	GND	36	X	Х	Х	Х	Х	Х	
GND 38 x x x x x x x	3.3V input	37	X	Х	Х		Х	Х	
	GND	38	X	Х	Х		Х	Х	
	5V input	39	X	Х	Х	Х	Х	Х	Х
GND 40 x x x x x x x			x						