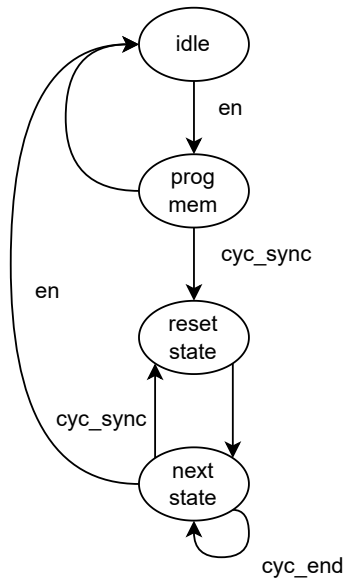
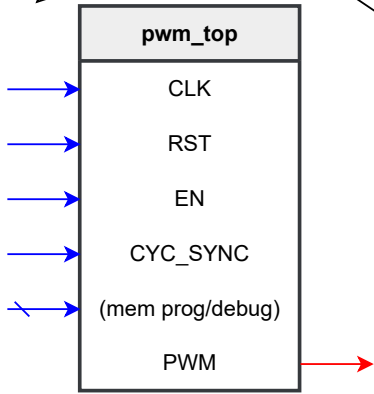


- Explicación de las señales:**
- en: enable general. A través de la máquina de estados habilita también los módulos state_memory y pwm_generator.
 - cyc_sync: señal externa que actualiza al mismo tiempo todos los pwm_top.
 - cyc_st: estado (ciclo del pwm) que se ejecuta. Cada posición de memoria de la state_memory es un estado, y alberga la duración en pulsos de cada estado.
 - cyc_end: acknowledge, indicador de que el contador de ese estado ha llegado al final.
 - pwm: salida binaria del módulo.
 - wr_en, wr_data y wr_addr: señales de escritura de la memoria para depuración.
 - rd_data -> cyc_len: numero de pulsos que dura cada estado.



al disgregarlo en estos módulos se convierte básicamente en un contador

estado	ciclos
t_1	n
...	...
t_m	p