

Giorgio Mastrorocco

CONTATTI

Desio (MB)

COMPETENZE

Design Methods

Esperto

Functional Verification

Esperto

Electronic Design Automation

Esperto

Product Lifecycle Manager

Livello avanzato

Leadership

Esperto

LINGUE

Inglese

Fluente

INTERESSE

Energie Rinnovabili

Mobilità Elettrica

Efficienza Energetica

Sostenibilità Ambientale

Dialogo Interculturale ed

Interreligioso

PROFILO

Esperto di Progettazione Digitale e Verifica Funzionale di microcontrollori e dispositivi digitali

ESPERIENZE

Front-end Design and Verification

Methodologies Manager

STMicroelectronics

Sono responsabile delle metodologie di Front-End Design e Verifica Funzionale per tutto il Gruppo MDRF (Mircocontrollers, Digital and RF Product Group), nell struttura di R&D Centrale

Manager IP Terze Parti

STMicroelectronics

Resposabile della gestione di Intellectual Properties di terze parti nei progetti Digital Automotive Products

Product Lifecycle Management Champion

STMicroelettronics

Per il Gruppo ADG di STMicroelectronics, responsabile dell'implementazione nell'intera organizzazione del Product Lifecycle Managment, la piattaforma per la digitalizzazione del ciclo di vita dei prodotti, dallo sviluppo tecnologico, all'industrializzazione fino al termine della produzione. In questo programma, responsabile a livello Corporate della definizione delle specifiche della piattaforma per la gestione delle IP (Intellectual Properties) di Design.

Verification Manager

STMicroelectronics

In ADG (Automotive and Discrete Group) ho coordinato i team di Verifica Digitale di Agrate Brianza, Greater Noida (India) e Le Mans (Francia) nell'attività di verifica di IP (Intellectual Properties) e SoC (System on Chip), per lo sviluppo di Microcontrollori, sistemi di Infotainment e ADAS

Front-End Principal Engineer

STMicroelectronics

In APG (Automotive Product Group) e nell'ambito del Joint Development Program con Freescale, ho definito un sistema di assemblaggio di IP (Intellectual Properties) basato sullo standard IP-Xact, per lo sviluppo di Microcontrollori.

CAD Engineer

SGS-Thomson

Come CAD Engineer presso la Central R&D di SGS-Thomson ho sviluppato un Software utilizzato nella progettazione di Microchip per la gestione della connessione tra die (circuito in silicio) e package. Ho poi lavorato a modelli di sistemi con partizionamento e co-sviluppo di Hardware e Software, per alcuni mesi in PARADES, a Roma, con il team

Dicembre 2024 - In corso

Agrate Brianza

Maggio 2023 - Novembre 2024

Agrate Brianza

Luglio 2021 - In corso

Agrate Brianza

Dicembre 2014 - In corso

Agrate Brianza

Dicembre 2009 - Novembre 2014

Agrate Brianza

Agosto 1995 - Giugno 2002

Agrate Brianza

di Sangiovanni Vincentelli, full Professor presso il Dipartimento di Electrical Engineering della Universty of California, Berkeley

Sviluppatore SW

Ottobre 1994 - Settembre 1995

SET Sviluppo e Tecnologia

Cinisello Balsamo

Come consulente per Set Sviluppo e Tecnologie, ho sviluppato Software in C++ di supervisione per automazione industriale, di cui ho eseguito la messa in servizio presso i committenti, tra cui Dalmine (Arcore) e Klil (Haifa, Israele)

Verification Engineer

Settembre 2002 - Novembre 2009

STMicroelectronics

Agrate Brianza

in APG (Automotive Product Group) di STMicroelectronics, come Verification Engineer ho lavorato alla verifica digitale di microcontrollori, con metodi di pseudo-random simulation (linguaggi Specman-e e SystemVerilog) e Formal Verification (PSL)

FORMAZIONE

Servizio Civile

1993

Caritas Ambrosiana

Milano

Descrizione della formazione

Ingegeria Elettronica

1992

Politecnico di Milano

Milano

Indirizzo Bioingegneria

Maturità Scientifica

1984

Liceo Scientifico Desio

Desio

Descrizione della formazione



Ministero della Giustizia

Sistema Informativo del Casellario Certificato del Casellario Giudiziale (ART. 24 D.P.R. 14/11/2002 N.313)

Al nome di:

Cognome **MASTROROCCO**
Nome **GIORGIO**
Data di nascita **08/03/1966**
Luogo di Nascita **MILANO (MI) - ITALIA**
Sesso **M**

sulla richiesta di: **INTERESSATO**
per uso: **RIDUZIONE DELLA META' DELL'IMPOSTA DI BOLLO E DIRITTI: PER ESSERE ESIBITO IN
OCCASIONE DI CANDIDATURA ELETTORALE (ART. 1 COMMA 14 LEGGE 3/2019)**

Si attesta che nella Banca dati del Casellario giudiziale risulta:

NULLA

DA:

ESTRATTO DA: CASELLARIO GIUDIZIALE - PROCURA DELLA REPUBBLICA PRESSO IL TRIBUNALE DI MONZA

MONZA, 17/04/2025 11:44

IL RESPONSABILE DEL SERVIZIO CERTIFICATIVO
(CORONA MARCO)



CERTIFICATO NUMERO: 16034/2025/R



Il presente certificato non può essere prodotto agli organi della pubblica amministrazione o ai privati gestori di pubblici servizi della Repubblica Italiana (art. 40 D.P.R. 28 dicembre 2000, n. 445), fatta salva l'ipotesi in cui sia prodotto nei procedimenti disciplinati dalle norme sull'immigrazione (d.lgs. 25 luglio 1998, n. 286). Il certificato è valido se presentato alle autorità amministrative straniere.

**** AVVERTENZA ****

Certificato del casellario giudiziale - (ART. 24 D.P.R. 14/11/2002 N.313) - al nome di:

Cognome	Nome	Luogo di Nascita	Data di nascita	Sesso	Paternità	Codice Fiscale
MASTROROCCO	GIORGIO	MILANO	08/03/1966	M		MSTGRG66C08F205I

Si attesta che nella Banca dati del Casellario Europeo NULLA risulta.