

- clock
- clk
- reset
- led[7:0]
- sck
- sdi
- cs
- aclr
- reg\_addr[6:0]
- reg\_dado\_in[7:0]
- reg\_rw
- reg\_en
- da\_ch0\_next
- da\_ch0\_en
- da\_ch0\_dado[15:0]
- sclk\_i
- pclk\_i
- rst\_i
- spi\_miso\_i
- di\_i[15:0]
- wren\_i
- spi\_ssel\_o
- spi\_sck\_o
- spi\_mosi\_o
- di\_req\_o
- wr\_ack\_o
- do\_valid\_o
- data\_to\_spi[15:0]

