

- clock
- clk
- reset
- led[7:0]
- sck
- sdi
- cs
- aclr
- reg_addr[6:0]
- reg_dado_in[7:0]
- reg_rw
- reg_en
- da_ch0_next
- da_ch0_en
- da_ch0_dado[15:0]
- sclk_i
- pclk_i
- rst_i
- spi_miso_i
- di_i[15:0]
- wren_i
- spi_ssel_o
- spi_sck_o
- spi_mosi_o
- di_req_o
- wr_ack_o
- do_valid_o
- data_to_spi[15:0]
- do_o[15:0]
- da_ch1_dado[15:0]
- da_ch1_en
- da_ch1_next
- reg_dado_out[7:0]
- rst_in



