Universidade Tecnológica Federal do Paraná – Toledo Engenharia da Computação – COENC

Sistemas Embarcados

Projeto e fabricação de placas de circuitos impressos - EasyEDA

Tiago Piovesan Vendruscolo



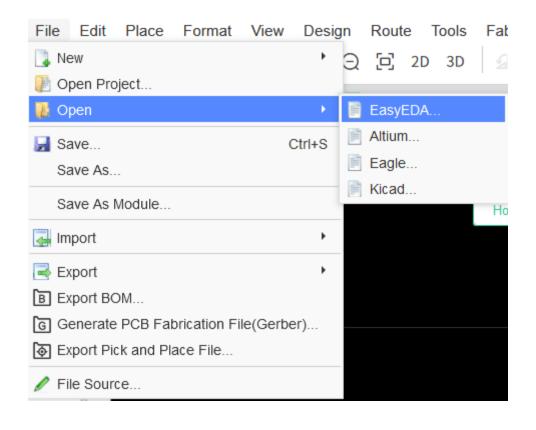


- Acesse o site https://easyeda.com
- Crie uma conta
- Crie um novo projeto



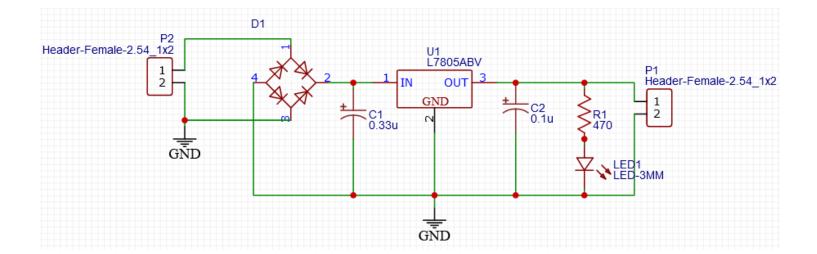
EasyEDA – Importando arquivos

- Faça o download dos arquivos que estão no Moodle.
- Abra conforme abaixo, o arquivo Circuito_Fonte_5V_LED



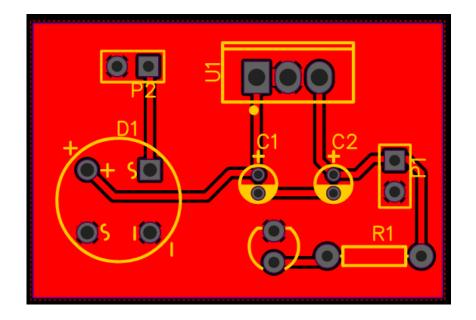


Circuito



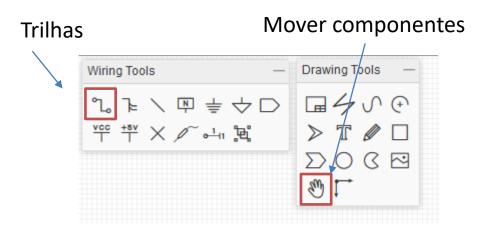


Faça o procedimento de importação do arquivo PCB_Fonte_5V_LED



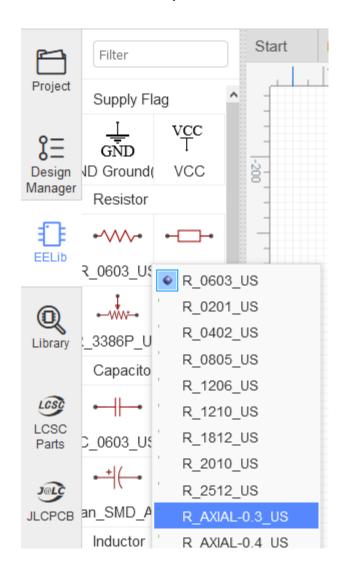


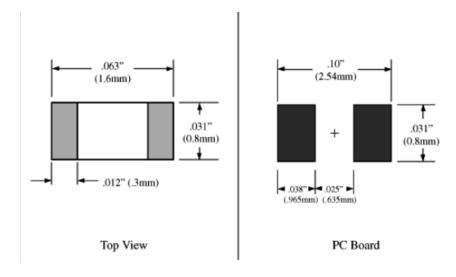
- Crie um novo projeto e faça uma fonte de alimentação com entrada 10V,
 60Hz (saída de um transformador) e saída CC estabilizada em 5V.
 - Alguns atalhos
 - Espaço ou R: rotaciona
 - Y: Flip vertical
 - X: Flip horizontal





Escolha o footprint de acordo com os componentes que irá usar.

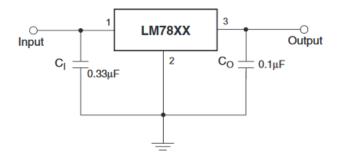


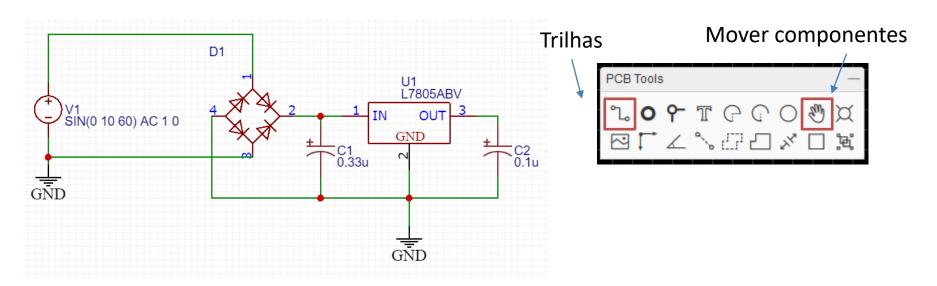


http://www.referencedesigner.com/tutorials/allegro/footprint_202.php



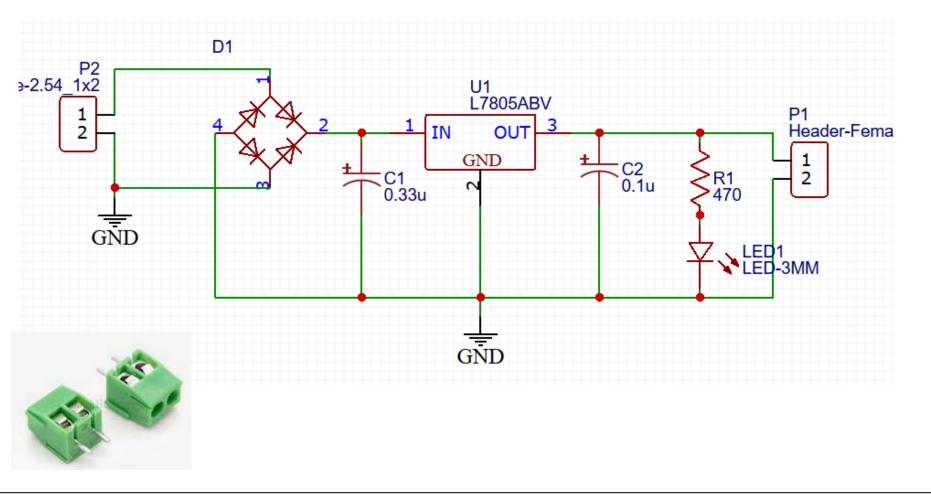
- Crie um novo projeto e faça uma fonte de alimentação com entrada 10V,
 60Hz (saída de um transformador) e saída CC estabilizada em 5V.
 - Alguns atalhos
 - Espaço ou R: rotaciona
 - Y: Flip vertical
 - X: Flip horizontal







 Para fabricar a placa, acrescente um conector de entrada (no lugar da fonte AC) e outro para a saída estabilizada. Também adicione um LED.

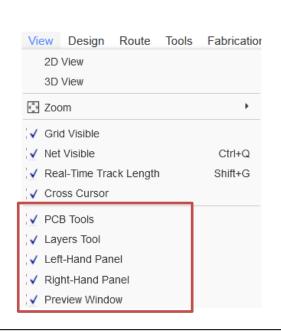


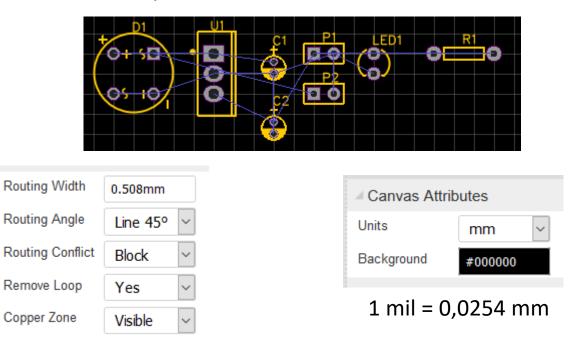


Faça a PCB



- Escolha a unidade em "mm"
- Uma forma de fazer a organização inicial dos componentes, é utilizando o posicionamento do esquemático.





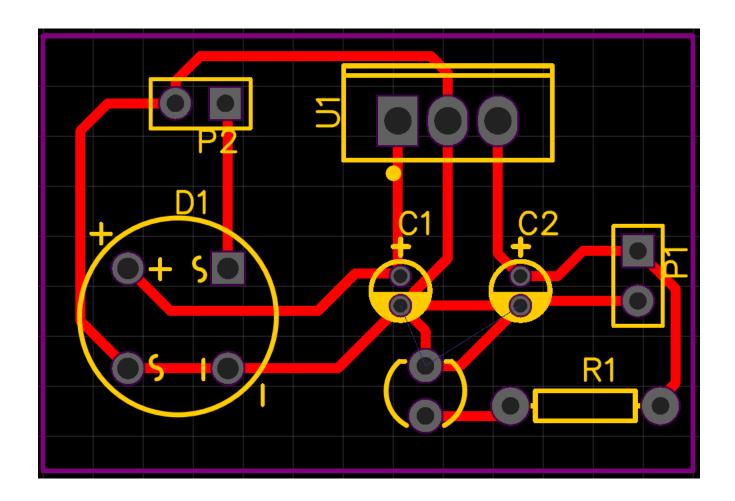


- Sempre que for desenhar a PCB, é importante verificar os parâmetros mínimos de fabricação que o fabricante utilizado possui.
 - Ex: <u>https://jlcpcb.com/capabilities/Capabilities</u>

Minimum trace width and spacing				
	Min. Trace width	Min. Spacing	Patterns	
1-2 Layers	5mil (0.127mm)	5mil (0.127mm)	Minimum spacing Minimum trace width	
4-6 Layers	3.5mil (0.09mm)	3.5mil (0.09mm)		
2oz Copper weight	8mil (0.2mm)	8mil (0.2mm)		

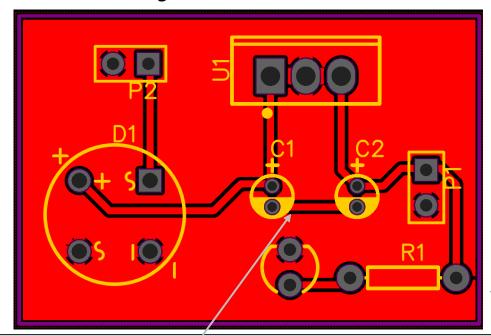


Exemplo de placa pronta:

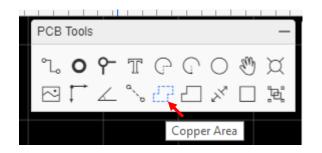




- Fazendo o plano de terra
 - Selecione o polígono Copper Area e contorne a área do circuito (ao final, clique no botão direito).
 - Confira se o nome da NET é GND.
 - Clearance é a largura do isolamento.



Não identificou como GND, verificar o circuito ou o nome da trilha, após > botão direito > área de cobre > reconstruir todos



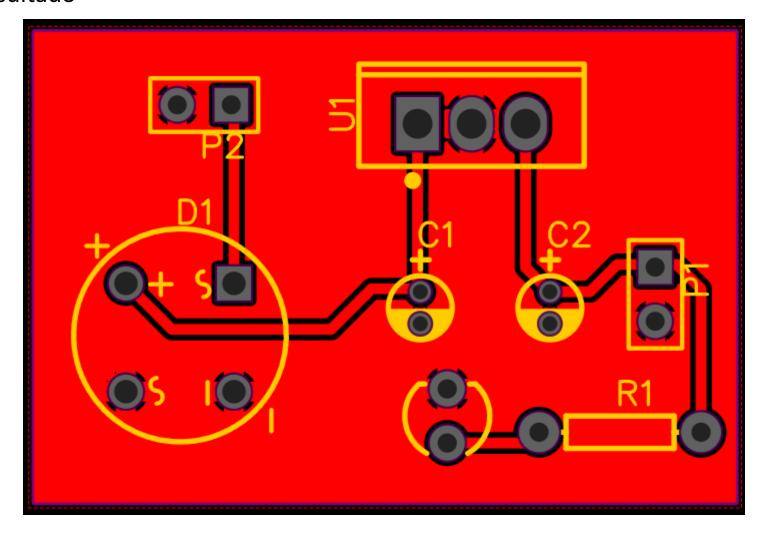
*			
▲ CopperArea Properties			
Layer	TopLayer ~		
Name			
Net	GND		
Clearance	0.300mm		

Esse menu irá aparecer após inserir o plano e selecioná-lo

Cuide para não ter descontinuidades

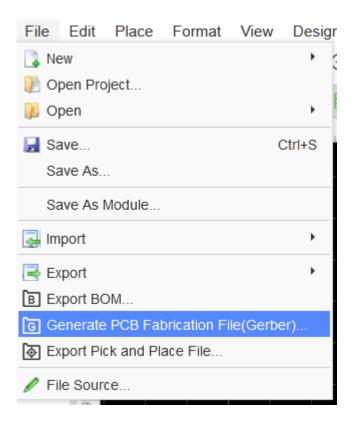


Resultado



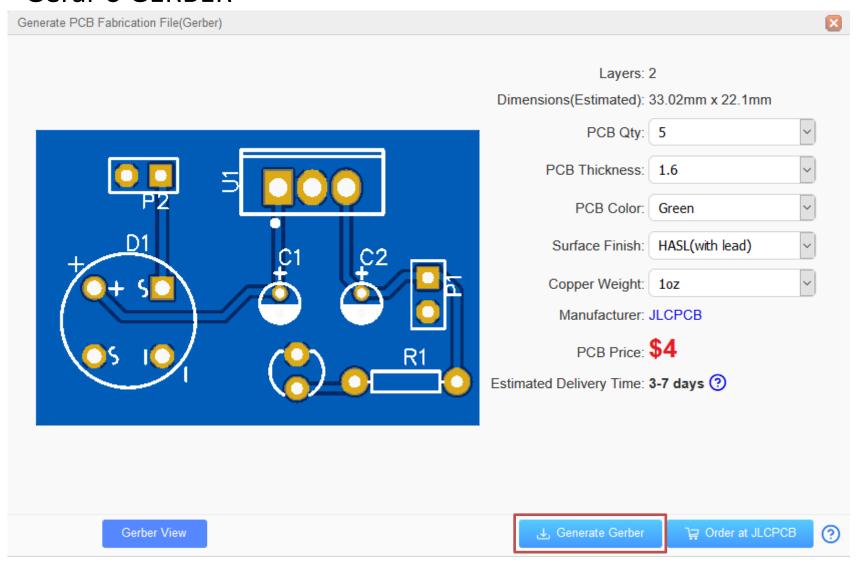


- Gerando os arquivos para fabricação:
 - Criar o arquivo GERBER (fabricação industrial)
 - Exportar como PDF (fabricação artesanal)



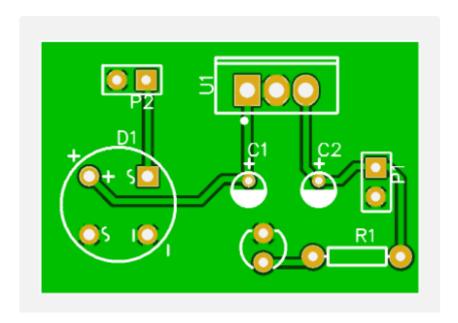


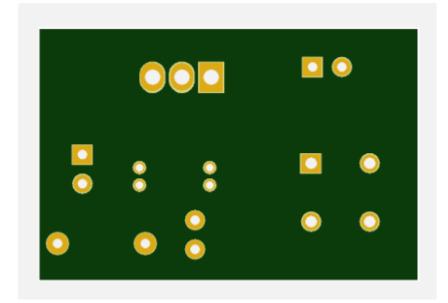
Gerar o GERBER





- Para visualizar o GERBER
 - https://cart.jlcpcb.com/
 - Faça o upload do .zip
 - Clicando em Gerber Viewer, é possível visualizar todas as layers geradas.



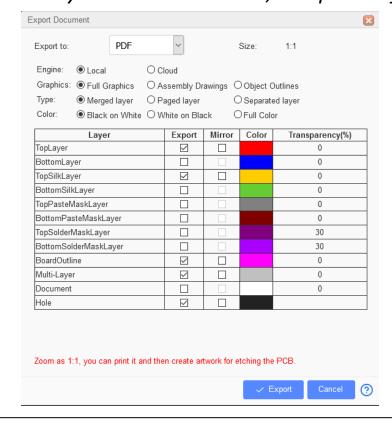




- Gerando os arquivos para fabricação: File > Export > PDF
 - Exportar como PDF (fabricação artesanal) Exporte na escala 1:1.
 - Faça uma impressão de teste e verifique se os footprint estão com os espaçamentos e escala correta.

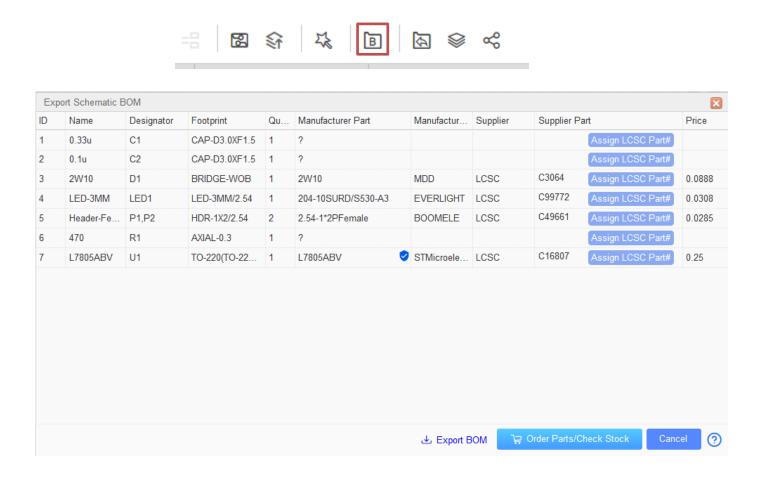
Note que, quando utiliza o ferro de passar, é necessário imprimir <u>espelhado</u> a layer
 TOP, e normal se for a layer BOTTOM. Porém, sempre confira se está correto após

a impressão.





- Para gerar a lista de materiais (BOM Bill of material)
 - No esquemático





Próxima aula

☐ Oficina sobre utilização de impressora 3D – Sala E208

