*failed *cyc_cnt *RW_rand_vect /top wr /bank[1:0] /entry[3:0] /trans3 @0 /trans \$ANY=... /trans2 @0 @0 \$ANY=... Ird /trans3 \$ANY=... /mismatch /trans2 \$ANY=... @1 /trans4 /bank[1:0] Ird /trans4 \$ANY=... lwr /entry[3 0]
/trans4 /trans4 @0 \$ANY=... @0 \$ANY=...

*passed