Номер п/п	Наименование квалификации	Наименование и реквизиты п рофессиональ ного стандарта, на соответствие которому проводится независимая оценка квалификации	Уровень (подуровень) квалификации , в соответствии с профессионал ьным стандартом	Положения г код трудовой функции	наименование трудовой функции	дополнительн ые сведения (при необходи мости)	Квалификацио нное требование, установленное федеральным законом и иным нормативным правовым актом Российской Федерации, и реквизиты этого акта	Перечень документов, необходимых для прохождения профессионал ьного экзамена по со ответствующе й квалификации	Срок действия свидетельства о квалификации	Дополнительные характеристик и (при необход имости): наименование профессии рабочего, должности руководителя, специалиста и служащего в соответствии с ЕТКС, ЕКС с указанием разряда работы, профессии/категори и должности/к ласса профессии
1	2	3	4	5	6	7	8	9	10	11
1	Инженер по пр оектированию и сопровождени ю интегральных схем и систем на кристалле (7 уровень квалификации )	Инженер в области проек тирования и сопровождени я интегральных схем и систем на кристалле Приказ Министерства труда и социальной защиты РФ от «11» апреля 2014 г. №241н	7	A/01.7	Выбор техноло гического базиса для системы на кристалле			1. Документ, п одтверждающи й наличие высшего образования не ниже уровня специалитета и магистратуры по одному из направлений: «Электроника и микроэлектр оника»; «Электроника и наноэлектро ника»; «Нанот ехнологии и м	3 года	

A/02.7	Разработка блок-схемы алгоритма фун кционировани я системы	икросистемная техника»; «Химическая технология»; «Химическая	
A/03.7	Разработка набора тестов системного уровня	технология мо нокристаллов, материалов и изделий электронной	
A/08.7	Разработка технического задания на программную и аппаратную части системы на кристалле	техники»; «Информатик а и вычислите льная техника»	
B/04.7	Моделировани е разработанных цифровых блоков в составе всей системы в целом		
B/06.7	Разработка и моделировани е тестового воздействия и тестового вектора на фу нкциональные блоки		
C/01.7	Разработка набора ограничений на процесс синтеза		
C/05.7	Моделировани е полученного		

1 1		1	ı		l
					списка цепей цифровой части системы на кристалле
			D/01.7	D/01.7	Разработка плана кристалла, размещение блоков
			D/02.7	Размещение стандартных ячеек и выполнение пр едварительной трассировки	
				D/03.7	Осуществлени е предварител ьной экстракции паразитных параметров, проведение статического временного анализа
			E/01.7	Проведение анализа технического задания на аналоговую часть, разработка архитектуры аналоговой подсистемы	
			E/04.7	Разработка схе мотехнически х описаний блоков	

		аналоговой части
	E/08.7	Интеграция то пологического представления аналоговой части в состав топологии всей системы в аналоговой части в состав
	F/01.7	топологии всей системы в целом Разработка
		описания системы на кристалле, разработка комплекта технических
		документов, подготовка описания и назначения
		E/08.7  F/01.7