

* Область описания

```

MIN_LEN EQU 200; минимальная длина задания 200 Мб
MAX_LEN EQU 800; максимальная длина задания 800 Мб
FLOW1_PR EQU 2000; приоритет 1-го потока
FLOW2_PR EQU 1000; приоритет 2-го потока
IN_SPEED EQU (100/60); скорость ввода заданий 100 Мб/мин = 100/60 Мб/с
CPU_SPEED EQU (50/60); скорость обработки заданий 50 Мб/мин = 50/60 Мб/с
OUT_SPEED EQU (100/60); скорость вывода заданий 100 Мб/мин = 100/60 Мб/с
DAY EQU (24#60#60); сутки, выраженные в секундах
T_w QTABLE IN,200,200,10; таблица с распределением времени ожидания
; заданий во входной очереди

```

* Модуль 1: моделирование процессов поступления и обслуживания заданий 1-го потока

```

GENERATE 600,300; 600±300с
ASSIGN LEN,(UNIFORM(1,MIN_LEN,MAX_LEN)); длина задания 500±300 Мб
PRIORITY (FLOW1_PR-P$LEN); установка более высокого приоритета для заданий
; 1-го потока и для более коротких заданий в потоке
QUEUE IN; вход в очередь к устройству ввода
SEIZE IN; захват устройства ввода
DEPART IN; выход из очереди
ADVANCE (P$LEN/IN_SPEED); ожидание ввода задания
RELEASE IN; освобождение устройства ввода
QUEUE CPU1; вход в очередь к 1-ому ЦП
SEIZE CPU1; захват 1-го ЦП
DEPART CPU1; выход задания из очереди
ADVANCE (P$LEN/CPU_SPEED); ожидание обработки задания
RELEASE CPU1; освобождение 1-го ЦП
QUEUE OUT; вход в очередь к устройству вывода
SEIZE OUT; захват устройства вывода
DEPART OUT; выход задания из очереди
ADVANCE (P$LEN/OUT_SPEED); ожидание вывода задания
RELEASE OUT; освобождение устройства вывода
TERMINATE ; удаление транзакта

```

* Модуль 2: моделирование процессов поступления и обслуживания заданий 2-го потока

```

GENERATE (NORMAL(1,500,100)); нормальное распределение с МО 500с и СКО 100с
ASSIGN LEN,(UNIFORM(2,MIN_LEN,MAX_LEN)); длина задания 500±300 Мб
PRIORITY (FLOW2_PR-P$LEN); приоритет более коротких заданий в потоке
QUEUE IN; вход в очередь к устройству ввода
SEIZE IN; захват устройства ввода
DEPART IN; выход из очереди к устройству
ADVANCE (P$LEN/IN_SPEED); ожидание ввода задания
RELEASE IN; освобождение устройства ввода
QUEUE CPU2; вход в очередь ко 2-ому ЦП
SEIZE CPU2; захват 2-го ЦП
DEPART CPU2; выход из очереди
ADVANCE (P$LEN/CPU_SPEED); ожидание обработки задания
RELEASE CPU2; освобождение 2-го ЦП
QUEUE OUT; вход в очередь к устройству вывода
SEIZE OUT; захват устройства вывода
DEPART OUT; выход из очереди
ADVANCE (P$LEN/OUT_SPEED); ожидание вывода задания
RELEASE OUT; освобождение устройства вывода
TERMINATE ; удаление транзакта

```

* Обеспечение имитации в течение суток

```

GENERATE DAY
TERMINATE 1
START 1

```