정민호 (Minho Jeong)

Education _____

성균관대학교

GPA $\bf 3.94$ / $\bf 4.5$ 전공 $\bf 4.04$ / $\bf 4.5$

전자전기공학부 학사과정

2016.03 - 2022.08 졸업

• 성적우수장학금 1회 수여

Projects

스타카토 | 일상 기록을 간편하게 돕는 서비스 | 백엔드 4명, 안드로이드 3명

2024.07-2024.11

- Java, Spring Boot, JPA, MySQL, AWS, Docker, Github actions
- SPOF 방지를 위해 EC2 인스턴스 2개와 로드밸런서 적용 및 RDS로 reader, writer 분리
- 두 개의 EC2 인스턴스가 항상 같은 버전의 API를 제공하기 위해 docker를 이용해 8080 포트와 8081 포트 를 번갈아 사용하도록 쉘 스크립트 활용
- 성능테스트를 근거로 톰캣의 threads max, max connections, accept count 값 튜닝
- SSH 접속 포트에 대한 인바운드 규칙이 부트캠프 교육장 IP로만 제한된 상황에서 CI/CD를 위해 EC2가 polling 기반의 self host runner로 동작하도록 설정
- 하이버네이트 버그로 인해 orphanRemoval로 고아객체가 삭제되지 않던 문제 트러블슈팅
- 안드로이드 팀원들에게 제공할 API 문서화를 위해 Swagger 적용

방탈출 예약 | 개인프로젝트

2024.04 - 2024.06 / 2024.12 - 2025.01

- Java, Spring Boot, JPA, H2
- 동시성과 페이징을 함께 고려하여 RDB 테이블 구조 설계 변경
 - 。 테이블 분리 시 join으로 인한 성능 문제를 개선하는 방법 고찰
- 예약 요청 시 여러 스레드 간 경합이 발생할 때, 예약 생성에 성공한 하나의 트랜잭션 외에 다른 트랜잭션이 실패하게 되는데, 이 때 자동으로 예약 대기를 걸어주도록 복구 로직 구현
 - 。 복구 로직을 위해 트랜잭션을 분리하면서 service layer를 쪼개는 것에 대해 고찰
- 토스페이먼츠 API를 활용해 결제 기능 구현하면서, 좋은 외부 API 테스트가 무엇일지에 대해 고찰
 - C TECHNICAL.md devhoya97/woowa-writing

리그오브풋볼 | 풋살팀원 매칭 서비스 | 개인프로젝트

2025.02 - 진행중

- Java, Spring Boot, JPA, MySQL, Redis
- 서비스 레이어를 비즈니스 레이어와 도구 레이어로 분리
 - \circ 도구 레이어는 검증 또는 복잡한 구현 로직을 추상화하여 비즈니스 레이어에게 API를 제공
 - 비즈니스 레이어는 비즈니스 흐름을 기준으로 각 역할을 가진 도구 레이어의 객체들이 협력할 수 있도록 중개해주는 역할
 - 비즈니스 레이어의 코드를 보면 상세 구현 로직은 잘 모르더라도 비즈니스의 흐름을 이해 가능
- JWT refreshToken을 활용한 accessToken 재발급 정책에 대한 고찰
 - refreshToken을 활용하더라도 refreshToken의 만료기한마다 재로그인이 필요
 - o refreshToken으로 accessToken을 재발급할 때, refreshToken까지 함께 재발급
 - refreshToken이 털렸을 때 영구적으로 재발급 가능한 문제를 막기 위해 Redis에서 RefreshTokenBlackList 관리

Experiences_____

우아한테크코스 | 웹 백엔드 6기 과정 수료

2024.02 - 2024.11

- 우아한형제들에서 주관하는 개발자 양성 프로그램
- 미션 기반의 학습 경험 (OOP, TDD, Spring)
- 협업 중심의 성장 경험 (페어 프로그래밍, 코드 리뷰, 팀 프로젝트, 글쓰기)
- "스프링 부트에서 외부 API 테스트하기" 라는 주제로 발표 진행
 - ▶ 우아한테크 [10분 테코톡] 카고의 SpringBoot 외부 API 테스트

\mathbf{A} 성전자 $\mathbf{D}\mathbf{S}$ | S.LSI 사업부 혁신AP개발팀

2022.07 - 2023.10

- 시스템 반도체 디지털 회로설계 직무로 입사
- System On Chip의 HW block들이 데이터를 주고 받을 때 발생하는 bit flip error 검출 회로를 Verilog로 설계
- 주말만 기다리는 회사원이 되지 않고, 몰입할 수 있는 일을 찾기 위해 퇴사