

Para el ejercicio 1 solo tome en cuenta en donde $F = 1$ y después de eso hice un mapa de karnaugh para minimizar la expresión, después de minimizarla fue bastante fácil poder hacer el circuito relacionado con la expresión, para el segundo ejercicio tuve que completar la tabla y hacer el mapa de karnaugh relacionado con $A+B$ y otro relacionado con C_{out} , después de minimizar ambas expresiones hice el circuito de $A+B$ y lo junte con el de C_{out} , al final salía el circuito de requerido, para hacer el circuito de la suma de 5 bits lo que hice fue prácticamente copiar y pegar el mismo circuito 5 veces y unir el acarreo de salida con el de entrada en cada uno de los circuitos.