微机原理与应用-题库

**96、8086 CPU在串操作指令中时，规定\_\_\_\_\_\_\_\_\_\_\_寄存器存放源操作数的段基值，\_\_\_\_\_\_\_\_\_寄存器存放目标操作数的段基值，\_\_\_\_\_\_\_\_\_\_\_寄存器作为源操作数的指针，\_\_\_\_\_\_\_\_\_\_\_\_\_寄存器作为目的操作数的指针。**

**97、若中断类型号为24H，则它的中断服务程序入口地址存放在中断向量表以               开始的连续4个字节单元中。**

**98、当8086 CPU在进行写数据操作时，控制线RD应输出\_\_\_\_\_\_\_\_\_电平；控制线WR应输出\_\_\_\_\_\_\_\_\_\_\_电平。**

**99、8255A为并行通信接口芯片，包含有\_\_\_\_\_\_\_\_\_个并行端口。每个通道均为 \_\_\_\_\_\_\_\_\_位。**

**100、一个8位二进制补码数10010011B等值扩展为16位二进制数后，其机器数值为\_\_\_\_\_\_\_\_\_\_\_\_\_\_。**

**101、半双工就是串行接口某一时刻只能收或发。（判断题）**

**102、在8086 CPU构成的系统中，组合16位的I/O端口时，最好将其起始地址选为偶地址是为了节省占用的内存空间。（判断题）**

**103、8086/8088 CPU允许多个逻辑段重叠或交叉。（判断题）**

**104、指令指针寄存器IP是不能通过指令访问的。（判断题）**

**105、8086 CPU的数据总线和地址总线都是20位。（判断题）**

**106、8086 CPU的输出指令（OUT  Dest，Src），是将AL或AX寄存器的内容输出到外设的一个端口。（判断题）**

**107、某系统为8253的计数器0～2和控制寄存器分配的地址分别为87H、86H、85H、84H。（判断题）**

**108、MOV指令执行时会影响标志位状态。（判断题）**

**109、堆栈指针SP不总是指向堆栈的栈顶。（判断题）**

**110、相对而言，静态RAM比动态RAM的集成度低但外围电路简单。（判断题）**

**111、试将下面程序补充完整，使之完成从键盘上输入两个6个字符长度的字符串，交换顺序后在屏幕上显示出来。**

**DATA  SEGMENT**

**TAB1  DB  7，?，7  DUP（?）,0AH，‘$’**

**TAB2  DB  7，?，7  DUP（?）,0AH，‘$’**

**STR1  DB  ‘STR1=$’**

**STR2  DB  ‘STR2=$’**

**CRLF  DB  0DH，0AH，‘$’**

**DATA  ENDS**

**CODE  SEGMENT**

**ASSUME  CS:CODE，DS:DATA**

**START:  MOV  AX，DATA**

**MOV  DS，AX**

**LEA  DX，   （1）**

**MOV  AH，09H                    ;显示“STR1=”**

**INT  21H**

**LEA  DX，   （2）**

**MOV  AH，0AH                   ;键盘输入第一个字符串**

**INT  21H**

**LEA  DX，CRLF**

**MOV  AH，09H                    ;显示回车换行**

**INT  21H**

**LEA  DX，   （3）**

**MOV  AH，09H                    ;显示“STR2=”**

**INT  21H**

**LEA  DX，   （4）**

**MOV  AH，0AH                   ;键盘输入第二个字符串**

**INT  21H**

**LEA  DX，CRLF**

**MOV  AH，09H                    ;显示回车换行**

**INT  21H**

**LEA  DX，   （5）**

**MOV  AH，09H                    ;显示“STR2=”**

**INT  21H**

**LEA  DX，   （6）**

**MOV  AH，09H                    ;显示键盘输入第二个字符串**

**INT  21H**

**LEA  DX，   （7）**

**MOV  AH，09H                    ;显示“STR1=”**

**INT  21H**

**LEA  DX，   （8）**

**MOV  AH，09H                    ;显示键盘输入第一个字符串**

**INT  21H**

**LP\_END:  MOV  AH，4CH**

**INT  21H**

**CODE  ENDS**

**END  START**

**112、设有：DS=2000H，SS=2010H，BX=0100H，BP=0000H，SI=0002H，（21100H）=3C5AH，（21200H）=AC2BH，（21202H）= 8765H。    试求执行以下各条指令以后，AX寄存器的内容是什么?**

**MOV  AX，1200H**

**MOV  AX，[1200H]**

**MOV  AX，1100[BX]**

**MOV  AX，1100[BX][SI]**

**MOV  AX，1100[BP]**

**SAR   AX，1**

**RCL   AX，1**

**TEST  AX，1**

**XOR  AX，AX**

**113、**

**下列程序段实现从键盘输入不多于9个的字符，查找其中是否有字符’B’，若有则显示’OK!’，否则显示’NO!’。请完善程序。**

**DATA  SEGMENT**

**BUFF  DB    （1）**

**OK    DB  0AH，0DH，‘OK!$’**

**NO    DB  0AH，0DH，‘NO!$’**

**LFCR  DB  0AH，0DH**

**DATA  ENDS**

**CODE  SEGMENT**

**ASSUME CS:CODE，DS:DATA**

**START:  MOV  AX，DATA**

**MOV  DS，AX**

**MOV  DX，OFFSET  BUFF**

**MOV  AH，  （2）                 ;键盘输入一个字符串**

**INT  21H**

**LEA  BX，BUFF+1**

**MOV  CL，[BX]                           ;得到字符串长度**

**LP0:    INC  BX**

**MOV  AL，[BX]**

**CMP  AL，‘B’**

**JZ  LP1                                           ;相同就跳转到LP1**

**DEC  CL**

**JNZ  LP0**

**LEA  DX，NO**

**MOV  AH，09H                           ;显示“NO！”，表示没找到。**

**INT  21H**

**JMP  LP\_END**

**LP1:    LEA  DX，   （3）**

**MOV  AH，09H**

**INT  21H**

**LP\_END:  MOV  AH，   （4）**

**INT  21H                                        ;返回操作系统**

**CODE  ENDS**

**END  START**

**114、两个无符号数分别存放在数据段中的ADR1和ADR2字节地址单元中，编一个完整的汇编程序找出两数中较大的数，存入数据段中的ADR3单元。**

**115、试编制8251A的初始化程序。设8251口地址为180H和181H、全双工、无调制解调器、传输过程中出错不复位。异步方式、6位数据、奇校验、2位停止位、收/发时钟及传输波特率均为1200；**

**116、某程序设置的数据区如下所示，试按顺序写出该数据段内容在内存中的存放形式（要求用十六进制补码表示，按字节组织)**

**{书写方式举例：**

**存储单元段内偏移地址        存储单元内容**

**0100H                       00H**

**……                        ……}**

**DATA  SEGMENT**

**ORG  0100H**

**VAR1  DW  2200H，3311H**

**VAR2  DB  4  DUP（55H）**

**VAR3  DW  6677H**

**CONT  EQU  2**

**VAR4  DB  CONT  DUP（11H）**

**VAR5  DB  CONT+3 DUP（22H）**

**DATA  ENDS**

**117、**

**下图为8088 CPU与存储器的连接电路原理图，试问  （1）  线接高电平实现8088最小工作模式；CPU利用  （2）  线锁存地址信息；利用  （3）  线选通数据信息；当M/IO线为  （4）  电平时，地址线锁存的是内存地址；CPU的RD、WR和M/IO线通过  （5）  门电路产生MEMR和MEMW信号。全译码系统中每个存储单元占有  （6）  个地址；下图中ROM的存储容量是  （7）  ；RAM的存储容量是  （8）  ；ROM所占地址范围为  （9）  ；RAM所占地址范围为  （10）  。**

**118、  
计算机之父是：**

A、 比尔盖茨

B、 戈登摩尔

C、 冯诺依曼

**119、通常我们所说的计算机微处理器的位数是指：**

A、 微处理器内部数据总线的宽度

B、 微处理器外部数据总线的宽度

C、 微处理器内部地址总线的宽度

D、 微处理器外部地址总线的宽度

**120、三总线结构包括：**

A、 地址总线

B、 数据总线

C、 控制总线

**121、8086/8088 CPU的地址总线宽度为20位，它对存储器的寻址范围为\_\_\_\_\_\_\_\_**

A、 64KB

B、 1MB

C、 64MB

D、 128MB

**122、8086/8088 CPU上电和复位后，下列寄存器的值正确为\_\_\_\_\_\_\_\_\_\_\_**

A、 CS=0000H，IP=0000H

B、 CS=0000H，IP=FFFFH

C、 CS=FFFFH，IP=0000H

**123、数据总线驱动电路采用的基本逻辑单元是\_\_\_\_\_\_\_\_\_\_\_**

A、 反相器

B、 触发器

C、 三态门

D、 译码器

**124、8086/8088 CPU 数据总线和部分地址总线采用分时复用技术，系统中可通过基本逻辑单元\_\_\_\_\_\_\_\_\_，获得稳定的地址信息。**

A、 译码器

B、 触发器

C、 锁存器

D、 三态门

**125、8086/8088 CPU中，控制线DT/R的作用是\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 数据传输方向的控制

B、 存储器存取操作控制

C、 数据传输有效控制

D、 地址/数据线分离控制

**126、8086/8088 CPU中，控制线ALE的作用是\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 CPU发出的数据传输方向控制信号

B、 CPU发出的数据传输有效控制信号

C、 CPU发出的存储器存取操作控制信号

D、 CPU发出的地址有效信号

**127、8086/8088 CPU中，可屏蔽中断响应的控制线是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 NMI

B、 HOLD

C、 INTA

D、 INTR

**128、8086/8088 CPU的地址总线宽度为20位，它对存储器的寻址范围为\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 64KB

B、 1MB

C、 64MB

D、 4GB

**129、8086/8088 CPU对存储器采用分段管理的方法，每个存储单元均拥有\_\_\_\_\_\_\_\_\_\_\_\_\_两种地址。**

A、 实地址和虚拟地址

B、 20位地址和16位地址

C、 逻辑地址和物理地址

D、 段基址和偏移地址

**130、8086系统中，每个逻辑段的存储单元数最多为\_\_\_\_\_\_\_\_\_\_**

A、 1MB

B、 256KB

C、 64KB

D、 根据需求确定

**131、8086/8088 CPU中，由逻辑地址形成存储器物理地址方法是\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 段基址+偏移地址

B、 段基址×16+偏移地址

C、 段基址×16H+偏移地址

D、 段基址×10+偏移地址

**132、对堆栈进行数据存取的原则是\_\_\_\_\_\_\_\_\_\_**

A、 先进先出

B、 后进先出

C、 随机存取

D、 都可以

**133、8086/8088 CPU将数据压入堆栈时，栈区指针的变化为\_\_\_\_\_\_\_\_\_\_\_\_**

A、 SS内容改变、SP内容不变

B、 SS内容不变、SP内容加2

C、 SS内容不变、SP内容减2

D、 SS和SP内容都改变

**134、8086/8088 CPU从功能结构上看，是由\_\_\_\_\_\_\_\_\_\_\_组成的。**

A、 控制器和运算器

B、 控制器、运算器和寄存器

C、 控制器和20位物理地址加法器

D、 执行单元和总线接口单元

**135、8088 CPU的指令队列缓冲器由\_\_\_\_\_\_\_\_\_\_组成。**

A、 1字节移位寄存器

B、 4字节移位寄存器

C、 6字节移位寄存器

D、 8字节移位寄存器

**136、8086/8088 CPU内部具有\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_个16位寄存器**

A、 4

B、 8

C、 14

D、 20

**137、8086/8088 CPU内部具有\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_个8位寄存器**

A、 4

B、 8

C、 14

D、 20

**138、8086/8088 CPU的标志寄存器FR中有\_\_\_\_\_\_\_\_\_\_\_\_个有效位**

A、 1

B、 3

C、 6

D、 9

**139、8086/8088 CPU中，时钟周期、指令周期和总线周期的费时长短的排列是\_\_\_\_\_\_\_\_\_\_\_**

A、 时钟周期>指令周期>总线周期

B、 时钟周期>总线周期>指令周期

C、 指令周期>总线周期>时钟周期

D、 总线周期>指令周期>时钟周期

**140、8086/8088 CPU的地址有效发生在总线周期的\_\_\_\_\_\_\_\_\_\_\_\_\_时刻**

A、 T1

B、 T2

C、 T3

D、 T4

**141、8086/8088 CPU的读数据操作发生在总线周期的\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_时刻**

A、 T1

B、 T1,T2

C、 T2,T3

D、 T3,T4

**142、当控制线 READY=0 时，应在\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_插入等待周期Tw。**

A、 T1和T2间

B、 T2和T3间

C、 T3和T4间

D、 任何时候

**143、8086/8088 CPU内部\_\_\_\_\_\_\_\_\_\_\_寄存器可以装载内存操作数的偏移地址信息。**

A、 AX，BX，CX，DX

B、 SI，DI，SP，BP

C、 BX，BP，SI，DI

D、 AX，BX，CX，DX，SP，BP，SI，DI

**144、在寄存器间接寻址方式下，与段寄存器SS相对应的存放偏移地址的寄存器是\_\_\_\_\_\_\_\_\_\_**

A、 BX

B、 BP

C、 SI

D、 DI

**145、基地址变址寻址时，可以与基址寄存器BP作变址寄存器是\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 BX

B、 SS

C、 SI

D、 DS

**146、在寄存器间接寻址方式下，与段寄存器SS相对应的存放偏移地址的寄存器是\_\_\_\_\_\_\_\_\_\_**

A、 BX

B、 BP

C、 SI

D、 DI

**147、  
指令指针寄存器IP是不能通过指令访问的。（判断题）**

**148、代码段寄存器CS的内容可以被压入栈区，也可以将堆栈中的数据弹出至CS中。（判断题）**

**149、CS和IP中的内容是不能通过指令随意改变的，也就是CS和IP都不能用作目的操作数。（判断题）**

**150、下列指令出现语法错误的指令有\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 MOV  [BX+SI]，AL

B、 MOV  AX，[BP+DI]

C、 MOV  DS，AX

D、 MOV  CS，AX

**151、下面的数据交换指令中，错误的操作是\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 XCHG  AX，DI

B、 XCHG  BX，[BP+DAT]

C、 XCHG  DS，SS

D、 XCHG  BUF，DX

**152、完成下列操作以后，传送到寄存器AL，BL，CL，DL中的数全部正确的是\_\_\_\_\_\_\_\_\_\_\_\_\_**

**MOV       AL，41H**

**MOV       BL，134**

**MOV       CL，’B’**

**MOV       DL，01111111B**

A、

AL=41H

BL=86H

CL=42H

DL=7FH

B、

AL=41H

BL=86H

CL=0BH

DL=3FH

C、

AL=41H

BL=134H

CL=42H

DL=7FH

D、

AL=41H

BL=86H

CL=62H

DL=3FH

**153、下面指令组完成将字单元BUFl和BUF2的内容互换，错误的操作为\_\_\_\_\_\_\_\_\_\_\_\_**

A、

  MOV     AX，BUF1

MOV     BX，BUF2

XCHG  AX，BX

MOV     BUF1，AX

MOV     BUF2，BX

B、

MOV  AX，BUF1

MOV  BX，BUF2

MOV  BUF2，AX

MOV  BUF1，BX

C、

MOV    AX，BUF1

XCHG  AX，BUF2

MOV    BUF1，AX

D、 XCHG BUF1，BUF2

**154、只将字变量BUF的偏移地址存入寄存器BX的正确操作是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 LEA BX，BUF

B、 MOV BX，BUF

C、 LDS BX，BUF

D、 LES BX，BUF

**155、下列语句中语法有错误的语句是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 IN  AL，DX

B、 OUT  AX，DX

C、 IN  AX，DX

D、 OUT  DX，AL

**156、执行PUSH  AX指令时将自动完成\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、

（1） SP←SP-1，SS:[SP] ←AL

（2） SP←SP-1，SS:[SP]←AH

B、

（1） SP←SP-1，SS:[SP]←AH

（2） SP←SP-1，SS:[SP]←AL

C、

（1） SP←SP+1，SS:[SP]←AL

（2） SP←SP+1，SS:[SP]←AH

D、

（1） SP←SP+1，SS:[SP]←AH

（2） SP←SP+1，SS:[SP]←AL

**157、假定SS=1000H，SP=0100H，AX=2107H，执行指令PUSH  AX后，存放数据07H的内存物理地址是\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、  10102H

B、 10101H

C、 100FEH

D、 100FFH

**158、INC和DEC指令不影响标志位\_\_\_\_\_\_\_\_\_\_\_\_\_\_的状态。**

A、 OF

B、 CF

C、 SF

D、 ZF

**159、完成下列程序段操作后，各状态位的状态为\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**MOV        AL，1AH**

**MOV        BL，97H**

**ADD          AL，BL**

A、 ZF=0，SF=1，CF=0，AF=0，PF=1，OF=0

B、 ZF=0，SF=1，CF=0，AF=1，PF=1，OF=0

C、 ZF=0，SF=0，CF=1，AF=0，PF=1，OF=1

D、 ZF=0，SF=0，CF=1，AF=1，PF=0，OF=1

**160、无符号是的乘法指令是\_\_\_\_\_\_\_\_\_\_，有符号是的乘法指令是\_\_\_\_\_\_\_\_\_\_\_。**

**161、32位除以16位数，其结果的商放在\_\_\_\_\_\_\_\_\_，余数放在\_\_\_\_\_\_\_\_\_\_。**

**162、压缩型BCD码的加法调整指令为\_\_\_\_\_\_\_\_\_\_，减法调整指令为\_\_\_\_\_\_\_\_\_\_；**

**非压缩型BCD码的加法调整指令为\_\_\_\_\_\_\_\_\_\_，减法调整指令为\_\_\_\_\_\_\_\_\_\_；**

**非压缩型BCD码的乘法调整指令为\_\_\_\_\_\_\_\_\_\_，除法调整指令为\_\_\_\_\_\_\_\_\_\_。**

**163、对于算术左移指令SAL AL，1，若AL中的带符号数在指令执行后符号有变，可以通过\_\_\_\_\_\_\_\_\_\_来确认。**

A、 OF=1

B、 CF=1

C、 OF=0

D、 CF=0

**164、移位类指令若需移动多位时，应该先将移动位数置于\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 AH

B、 AL

C、 CL

D、 CH

**165、JMP  WORD PTR [DI] 是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 段内间接转移

B、 段间间接转移

C、 段内直接转移

D、 段间直接转移

**166、AND、OR、XOR、NOT为四条逻辑运算指令，下面那些解释有误\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 它们都是按位操作的

B、 指令XOR  AX，AX执行后，结果不变，但是影响标志位

C、 指令AND  AL，0FH执行后，使AL的高4位清零，低4位不变

D、 若DL=09H，CH=30H，执行OR  DL, CH后，结果为DL=39H。

**167、条件转移指令JNZ的转移条件是\_\_\_\_\_\_\_\_\_\_\_\_**

A、 CF=1

B、 ZF=0

C、 OF=0

D、 ZF=1

**168、JMP  WORD PTR[DI] 是\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 段内间接转移

B、 段间间接转移

C、 段内直接转移

D、 段间直接转移

**169、指令LOOPNE/LOOPNZ循环的条件是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 ZF=1且CX =0

B、 ZF=0且CX ≠0

C、 ZF=0且CX =0

D、 ZF=1且CX ≠0

**170、指令REPNE  SCASB 执行以后，如果ZF=1，则表示\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 在此字符串中，没有找到指定字符

B、 已经找到要查找的字符

C、 两个字符串相等

D、 此字符串是由同一字符组成

**171、指令REPNE  SCASB 执行以后，如果ZF=1，则表示\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 在此字符串中，没有找到指定字符

B、 已经找到要查找的字符

C、 两个字符串相等

D、 此字符串是由同一字符组成

**172、用REPNE CMPSB指令实现两个字符串比较，如果在指令完成后CX≠0，其原因是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 出现两字符串相同位置字符相等的情况

B、 出现两字符串相同位置字符不等的情况

C、 两个字符串长度不等

D、 字符串大小不同

**173、在执行STD和MOVSW指令后SI和DI的变化是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 加1

B、 减1

C、 加2

D、 减2

**174、计算机能够直接执行的程序语言是\_\_\_\_\_\_\_\_\_\_\_\_**

A、 汇编语言

B、 BASIC语言

C、 机器语言

D、 C语言

**175、在汇编过程中不产生指令代码，只用来指示汇编程序如何汇编的指令是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 汇编指令

B、 伪指令

C、 宏指令

D、 机器指令

**176、标号和变量都不具有\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_属性**

A、 段属性

B、 偏移属性

C、 类型属性

D、 操作属性

**177、与MOV  AL，0F4H AND 0FH 具有相同意思的语句是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 MOV AL，0FH

B、 MOV AL，04H

C、

MOV AL，0F4H

AND AL，0FH

D、 运行到该指令时，CPU先计算0F4H AND 0FH，然后将结果存入AL中

**178、伪指令语句VAR  DW  5  DUP（0） 在存储器中分配\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_个字节给变量VAR。**

A、 5

B、 10

C、 5H

D、 10H

**179、DATA     SEGMENT**

**ORG    100H**

**VARl      DB     20，30，’ABCD’**

**VAR2      DW   10  DUP（1A2FH）**

**DATA     ENDS**

**则执行指令语句  MOV   BX，OFFSET  VAR2执行后BX=\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 0100H

B、 0106H

C、 1A2FH

D、 000AH

**180、某数据段定义如下：**

**DATA     SEGMENT**

**ORG       20H**

**DA1       DB           12H，05H**

**DA2       DW          34H**

**DA3       EQU        5678H**

**DA4       DW          DA1**

**DATA     ENDS**

**则变量DA4的偏移量是\_\_\_\_\_\_\_\_\_\_\_\_**

A、 0020H

B、 0022H

C、 0024H

D、 0026H

**181、试阅读下列程序段，执行此程序段后的结果是DA2=\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**SR MACRO  R1，R2，R3**

**MOV  CL，R2**

**R3   R1，CL**

**MOV   AL，R1**

**ENDM**

**DATA     SEGMENT**

**DA1       DB         03H**

**DA2       DB         ?**

**DATA     ENDS**

**：**

**XOR       CL，CL**

**MOV      BL，DA1**

**SR          BL，04H，SHL**

**MOV      DA2，AL**

A、 06H

B、 0CH

C、 18H

D、 30H

**182、结构的定义及预置语句如下：**

**SABC     STRUC**

**LDl        DB         3，4**

**LD2        DB         10 DUP（?）**

**LD3        DB         10**

**LD4        DB         ’ABCDFFGHY’**

**LD5        DW        BUF**

**SABC     ENDS**

**DATA     SABC<．．’50HGFCBATH’>**

**DATA     ENDS**

**在预置与存储分配时，初值可以修改的结构字段有\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 LDl 和 LD2

B、 LD3、LD4、LD5

C、 均可以

D、 均不可以

**183、下列说法不正确的是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 经过汇编以后，子程序目标代码只有一个，而宏体的目标代码可以有若干个。

B、 在程序运行中，宏调用与子程序调用都要产生程序转移。

C、 用子程序结构可以缩短程序的目标代码，但程序运行时间稍长；用宏指令程序运行时间稍短，但程序目标代码稍长。

D、 宏指令可用形式参数，使用灵活方便。

**184、下列说法不正确的是\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 经过汇编以后，子程序目标代码只有一个，而宏体的目标代码可以有若干个

B、 在程序运行中，宏调用与子程序调用都要产生程序转移

C、 用子程序结构可以缩短程序的目标代码，但程序运行时间稍长；用宏指令程序运行时间稍短，但程序目标代码稍长

D、 宏指令可用形式参数，使用灵活方便

**185、汇编语言中标识符的组成规则表述不正确的是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 允许字符个数为1～31个

B、 第1个字符不能是数字

C、 从第2个字符开始可以是任意字符

D、 允许采用系统专用的保留字

**186、若某源程序的数据段为：**

**DATA     SEGMENT**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**DAl        DB         3CH，01000011B**

**DA2       DW        ’AB’**

**DA3       EQU       DA2**

**DA4       DW        DAl，DA2**

**DATA    ENDS**

**若要实现DA4的偏移地址为0026H，应在划线处设置语句是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 DB  20H  DUP（?）

B、 ORG   20H

C、 ORG  22H

D、 ORG  23H

**187、80x86 CPU使用\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_根地址线对I/O端口寻址。**

A、 8

B、 10

C、 16

D、 20

**188、对于控制一组发光二极管的输出设备时，一般采用\_\_\_\_\_\_\_\_\_\_\_\_\_传输方式来输出信息。**

A、 DMA

B、 中断

C、 直接

D、 查询

**189、8255A的控制线为CS=0、RD=0、A0=1、A1=0时，完成的工作是\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 将A通道数据读入

B、 将B通道数据读入

C、 将C通道数据读入

D、 将控制通道数据读入

**190、当并行接口芯片8255A的A口被设定为方式2时，下列说法那种对？\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 其端口仅能作输入口使用

B、 端口仅能作输出口使用

C、 其端口可实现双向数据传输

D、 其端口仅能作不带控制信号的输入口或输出口使用

**191、8251A占有\_\_\_\_\_\_\_\_\_\_\_\_个口地址。**

A、 1

B、 2

C、 4

D、 5

**192、8251A内部共有\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_个允许用户访问的寄存器。**

A、 3

B、 4

C、 5

D、 6

**193、8253/8254 为可编程定时/计数器，包含有\_\_\_\_\_\_\_\_\_\_计数通道。**

A、 三个8位

B、 三个16位

C、 四个8位

D、 四个16位

**194、8253能够自动循环计数的工作方式为\_\_\_\_\_\_\_\_\_\_\_\_\_**

A、 方式0和方式1

B、 方式2和方式3

C、 方式4和方式5

D、 方式0和方式5

**195、  
8253/8254 为可编程定时/计数器，每个计数通道具有（    ）种工作方式。**