



## 1 Ideias

- Ajustar o barramento da Ula para permitir a saída das flags
- Colocar as flags fora do banco de registradores
- Ajustar o Banco de Registradores para guardar o valor da flag, adicionando um barramento de 5 bits e um sinal de controle.
- Adicionar uma And que será responsável por identificar o salto do BRFL
- Sinais para o MUX de Jump:
  - PC++: 000
  - Reg: 001
  - Imediato: 010
  - BRFL: 100

## 2 Fatos

- Lucas agora faz parte da equipe de testes.

## 3 Questões

- Não houve questões.

## 4 Metas

- Fazer o documento de verificação. Jadson, Kelvin, Lucas e Odivio.
- Fazer os test benches. Grupo Verde.
- Refatorar Casos de Uso: Eliminar Repetição. Odivio
- Atualizar Datapath para o BRFL. Odivio
- Refatorar mux de desvio e controlador para os flags e o BRFL. Victor
- Atualizar Tabela de Sinais do Controlador. Victor
- Modificar no RTL o mux control\_alu\_data para permitir a gravação da flag. Victor
- Modificar RTL do Banco de Registradores para possibilitar a saída da flag. Modificação do barramento do write data. Adicionar extensor de sinal para efetivar a gravação da flag. Diego