



1 Ideias

1.1 Ideia 1

Adicionar mais um multiplexador entre a function da instrução a function da unidade de controle para concorrer a entrada de controle da unidade lógica aritmética (ULA).

2 Fatos

2.1 Fato 1

A entrada function da unidade de controle passará a ter 6bits ao invés de 32, pois não há necessidade de guardar a instrução inteira dentro da Unidade Controle sendo que só a opcode da instrução que representa o seis primeiros bits da instrução.

2.2 Fato 2

Em questão do diagrama de estados da Unidade de Controle, a busca e decodificação são estados separados que devem acontecer antes de qualquer ação.

2.3 Fato 3

O professor João irá disponibilizar um modelo de referência que iremos adaptar ao nosso core.

2.4 Fato 4

O CMP pode ser adaptado com o MARS com uma subtração.

3 Questões

3.1 Questão 1

Como fazer o BRFL ser compatível com o MARS?

3.2 Questão 2

Como implementar o modelo de simulação para as memórias de dados e instruções?

4 Metas

4.1

adicionar os opcode de todas as instruções no documento de arquitetura - Jadson.



4.2

Criar uma tabela de sinais de ativação do blocos de multiplexação do sistema e uma tabela com temporização por instrução. (Equipe Azul)

4.3

Implementar a ULA (Equipe Vermelha).

4.4

Equipe Verde, Elaborar o plano de teste da ULA.

4.5

Refatorar a instrução CMP para acender a flag ABV e EQUALS