



1 Ideias

- Fazer 2 códigos: Um para descarregar nosso código e o outro para fazer a simulação no mars, apenas quando não tiver a instrução.
- A simulação das Memórias pode ser feita com o Quartus.

2 Fatos

- O MARS gera o binário das instruções e simula as instruções.
- JPC tem como igualdade no MARS o JAL.
- BRFL tem como igualdade no MARS o BCLT.
- Refatorar a tabela de sinais setando todos os valores a cada estágio.

3 Questões

- Nenhuma questão foi levantada.

4 Metas

- Refatorar a instrução CMP para acender a flag ABV e EQUALS.(Victor)
- Refatorar o Diagrama de Classes da ULA(Retirar o clock e as operações de Imediato)(Diego, Jadson e Lucas).
- Procurar quais as instruções do MARS que equivalem a: call, ret e halt.(Jadson e Lucas).
- Fazer o plano de Testes do Banco de Registradores.(Odivio, Wagner, Matheus e Filipe).
- Contruir o TestBech para ULA e para a Memória.(Odivio, Wagner, Matheus e Filipe).
- Concluir a implementação da U.C.(Victor e Kelvin)
- Contruir(implementar) o RTL do Banco de Registradores.(Diego, Jadson e Lucas).