



1 Ideias

- Usar, ou adaptar, como referência o padrão do MIPS para as instruções
- Possíveis componentes do MIPS:
 - Memória de dados
 - Memória de instrução
 - ULA
 - Unidade de Controle
 - PC
 - Banco de Registradores
- Utilizar 8 bits para a entrada de dados
- Utilizar os componentes do MIPS como parte dos requisitos funcionais do projeto

2 Fatos

- Deverá ser desenvolvido um processador de propósito geral
- A primeira revisão do documento de Especificação de Requisitos deve estar disponível até o meio dia da terça-feira, 30/09/14
- Até o momento os requisitos funcionais são as instruções presentes na C.I.

3 Questões

- Qual caminhos iremos seguir, para a arquitetura do processador, RISC ou CISC?
- Como funciona o MIPS?
- O que é um processador monociclo e multiciclo?
- Como uma instrução é encaminhada para o processador?
- O que é pipeline?
- Como um programa chega na memória de instrução?
- Como será feito o processo de gravação do programa na arquitetura?



4 Metas

- Definir os requisitos funcionais e não funcionais do projeto
- Identificar os componentes básicos do MIPS
- Descrever de forma detalhada as instruções presentes na C.I.