

Instruction IA-32	RTN abstrait
mov x, %a	R[a] <- M[x]
mov %a, x	M[x] <- R[a]
add %b, %a	(R[a], flags) <- R[a] + R[b]
add \$x, %a	(R[a], flags) <- R[a] + x
sub %b, %a	(R[a], flags) <- R[a] - R[b]
sub \$x, %a	(R[a], flags) <- R[a] - x
cmp %b, %a	flags <- R[a] - R[b]
jmp x	PC <- x
ja x	(flags > 0) -> PC <- x
jna x	(flags <= 0) -> PC <- x
jae x	(flags >= 0) -> PC <- x
jnae x	(flags < 0) -> PC <- x
je x	(flags = 0) -> PC <- x
jne x	(flags != 0) -> PC <- x

Les noms des registres disponibles sont %eax, %ebx, %ecx, %edx, %esi et %edi.

Instruction	Rôle
flds x	Ajoute au dessus de la pile l'entier à l'adresse mémoire x (st[1] prend la valeur de st[0] et st[0] devient cette nouvelle valeur chargée de la mémoire).
fstps x	Retire l'élément st[0] pour le mettre en mémoire principale à l'adresse x. st[1] devient st[0].
faddp	st[0] est additionné à st[1] et le resultat remplace ces deux éléments.
fsubp	st[1] est soustrait de st[0] et le resultat remplace ces deux éléments.
fsubrp	st[0] est soustrait de st[1] et le resultat remplace ces deux éléments.
fmlp	st[0] est multiplié avec st[1] et le resultat remplace ces deux éléments.
fdivp	st[0] est divisé par st[1] et le resultat remplace ces deux éléments.
fdivrp	st[1] est divisé par st[0] et le resultat remplace ces deux éléments.