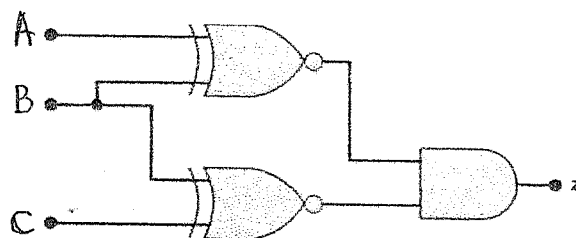
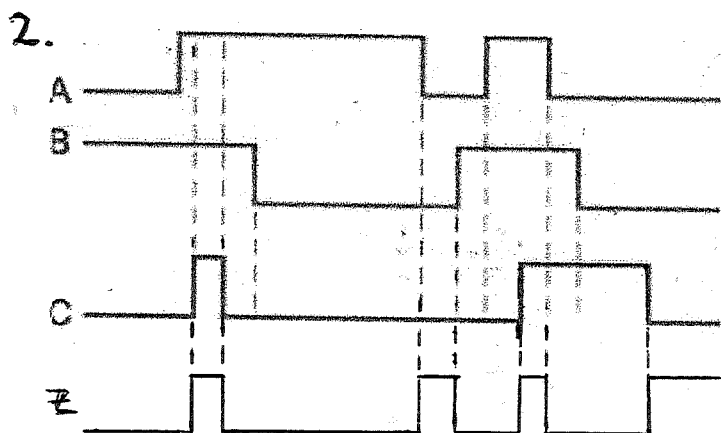


- NOTAS: 1) Obligatorio presentar el parcial con lapicero y en la hoja entregada.  
 2) Las operaciones y simplificaciones deben mostrar todos los pasos necesarios para obtener el resultado pedido.  
 3) Los diseños deben contener todos los pasos necesarios para su realización.  
 4) No se permite el uso de calculadora programable ni teléfono celular.

- La operación aritmética  $302 / 20 = 12.1$  es correcta en por lo menos un sistema numérico. Determinar la(s) base(s) del número en dicha operación. También debe realizar la prueba para certificar el resultado obtenido.
- Las señales mostradas se aplican al circuito mostrado, dibujar la forma de onda en la salida del circuito.
- Usar el álgebra booleana para simplificar la ecuación:  
 $X = \overline{A}C(ABD) + \overline{A}BCD + \overline{A}BC$
- Diseñar un circuito lógico combinacional en cuya entrada se aplican 2 números binarios de 2 bits cada uno (simbolizados con las variables A y B) y en la salida (simbolizadas con la letra s) entregue la suma entre los 2 números de entrada. Implementar el circuito con compuertas NAND.
- Mediante Mapa de Karnaugh obtener el producto de sumas mínima para la función:  
 $F = \sum_{w,x,y,z} (4,6,7,9,11,12,13,14,15,20,22,25,27,28,30) + d(1,5,29,31)$



Este diagrama de temporización se puede resolver planteando la salida parcial en cada salida XOR y dibujándolas y con ellas se obtiene Z o planteando la tabla de verdad para obtener directamente la salida Z; pero con esas compuertas en sus salidas se obtiene 1 cuando sus entradas son iguales (00 o 11) y entonces en esos casos Z es 1, en ese caso Z es 1 cuando  $A=B=C$  (000 o 111).

1.  $302/20 = 12.1 \Rightarrow 302 = 20 \times 12.1 \Rightarrow 3b^2 + 0b + 2b = (2b + 0b)(1b + 2b + 1b)$   
 $3b^2 + 2b = 2b(b + 2 + b^{-1}) = 2b^2 + 4b + 2$   
 $3b^2 - 2b^2 = 4b + 2 - 2 = 4b \Rightarrow b^2 = 4b \Rightarrow \frac{b^2}{b} = 4 \Rightarrow \boxed{b = 4}$

Prueba: base 3      base 4      base 5

$\begin{array}{r} 12.1 \\ \times 20 \\ \hline 312 \end{array}$	$\begin{array}{r} 12.1 \\ \times 20 \\ \hline 302 \end{array}$	$\begin{array}{r} 12.1 \\ \times 20 \\ \hline 242 \end{array}$
$\frac{4}{3} = 1 \frac{1}{3}$	$\frac{4}{4} = 1$	$\frac{4}{5} = 0.8$

la única base que satisface la operación es 4.

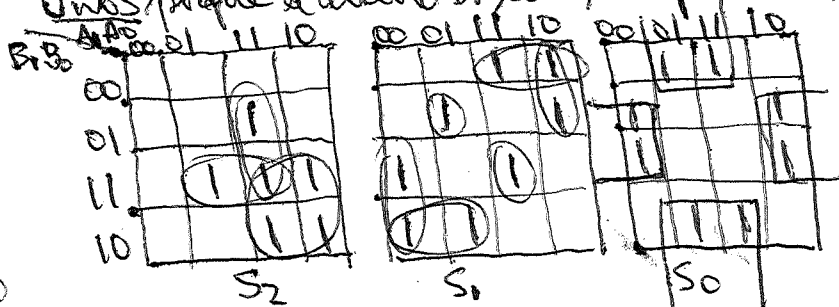
$$\begin{aligned}
 3. \quad X &= \overline{A}C(\overline{A}BD) + \overline{A}B\overline{C}D + \overline{A}BC = \overline{A}C(\overline{A} + B + D) + \overline{A}B\overline{C}D + \overline{A}BC \\
 &= \overline{A}C\overline{A} + \overline{A}CB + \overline{A}CD + \overline{A}B\overline{C}D + \overline{A}BC = \overline{A}C(A + A) + \overline{A}D(C + BC) \\
 &= \overline{A}C + \overline{A}D(C + \overline{C})(C + B) = \overline{A}C + \overline{A}DC + \overline{A}DB \text{ para aplicar el} \\
 &\text{teorema del consenso generalizado se le agrega la variable B} \\
 &\text{al término } \overline{A}DC: \\
 X &= \overline{A}C + \overline{A}DC(B + \overline{B}) + \overline{A}DB = \overline{A}C + \overline{A}BCD + \overline{A}BC\overline{D} + \overline{A}BD \\
 &= \overline{A}C(1 + \overline{A}D) + \overline{A}BD(C + 1) = \overline{A}C \cdot 1 + \overline{A}BD \cdot 1 = \overline{A}C + \overline{A}BD.
 \end{aligned}$$

4.

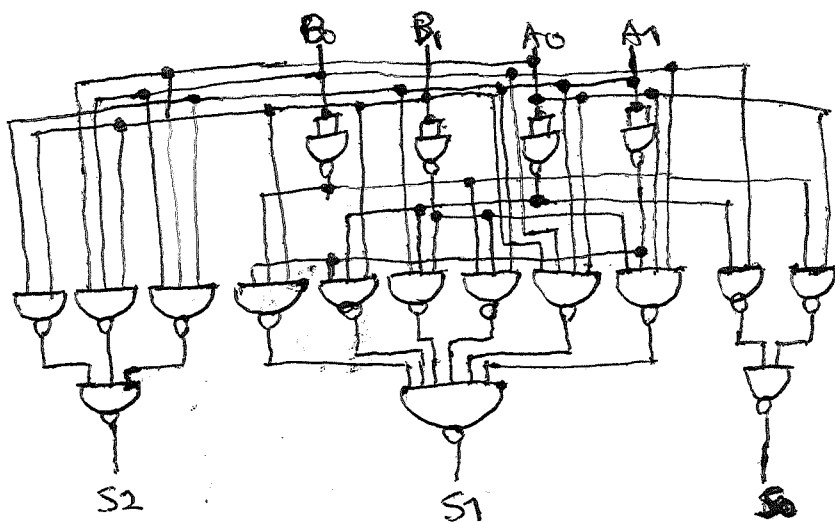
LSB		LSB		LSB		
B <sub>1</sub>	B <sub>0</sub>	A <sub>1</sub>	A <sub>0</sub>	S <sub>2</sub>	S <sub>1</sub>	S <sub>0</sub>
0	0	0	0	0	0	0
0	0	0	1	0	0	1
0	0	1	0	0	1	0
0	0	1	1	0	1	1
0	1	0	0	0	0	1
0	1	0	1	0	1	0
0	1	1	0	1	0	0
0	1	1	1	1	0	1
1	0	0	0	0	1	0
1	0	0	1	0	0	0
1	0	1	0	1	0	1
1	0	1	1	1	0	0
1	1	0	0	0	1	1
1	1	0	1	0	0	1
1	1	1	0	1	1	0
1	1	1	1	1	1	1

Como se trata de un sumador que suma 2 números binarios de 2 bits, entonces tiene 4 entradas. El mayor resultado se obtiene cuando los dos números son 3, cada uno o sea 6, el cual se representa con 3 bits, o sea 3 salidas.

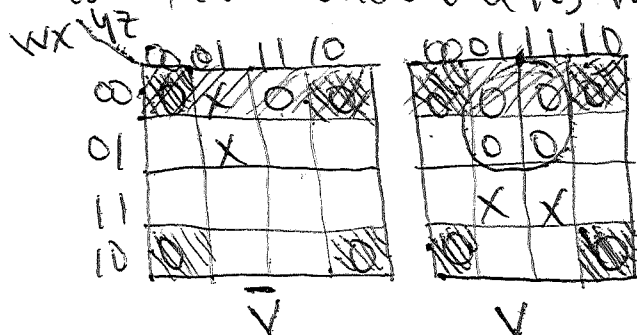
Se plantean las variables de salida en mapas K para obtener las simplificaciones. Se usaron los unos porque el diseño es con compuertas NAND.



$$\begin{aligned}
 S_2 &= B_0A_1A_0 + B_1B_0A_0 + B_1A_1 \\
 S_1 &= \overline{B_1}\overline{B_0}A_1 + \overline{B_1}A_1\overline{A_0} + \overline{B_1}B_0\overline{A_1}A_0 + \overline{B_1}B_0A_1A_0 + B_1\overline{A_1}\overline{A_0} + B_1\overline{B_0}\overline{A_1}
 \end{aligned}$$



5. En la función dada, lista de minterminos, los números representan las combinaciones para las cuales hay unos en la salida. Como se debe obtener el POS mínimo, se usan los ceros.



$$\begin{aligned}
 F &= (\overline{X} + \overline{Z})(\overline{W} + \overline{X})(\overline{V} + \overline{W} + \overline{Z}) \\
 &= (X + Z)(W + X)(V + W + Z)
 \end{aligned}$$

Es posible otro agrupamiento en el mapa V.