UNIVERSIDAD SURCOLOMBIANA

INGENIERÍA ELECTRÓNICA ELECTRÓNICA DIGITAL 1

Practica de laboratorio

APLICACIÓN DE LAS COMPUERTAS UNIVERSALES PRACTICA 1°

Juan Esteban Diaz Delgado-20212201615 Dumar Alexander Delgado-20221206321

Subgrupo 01-N°2 23/09/2024

1. Medidas salidas parciales de compuertas lógicas.

	ENTR	ADAS		SALIDAS PARCIALES						SALIDA FINAL	
A		В		X1		X2		X3		X	
CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL

2. Voltajes de cada circuito.

Circuito	Vx (V)		Vb(V)		Vc	(V)	Vd(V)		
	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	
Circuito a en alto									
Circuito a en bajo									
Circuito a en alto									
Circuito a en bajo									
Circuito a en alto									
Circuito a en bajo									
Circuito a en alto									
Circuito a en bajo									

3. Corrientes calculadas y voltajes

Circuito	I _B (μA)		IC (mA)		IOH (μA)		IOL (mA)		VLED (V)		VCE (SAT) (V)	
	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS
Circuito b												
en alto												
Circuito c												
en alto												
Circuito d												
en baio												

4. Medidas de resistencias.

Resistor	Rb	Rc	Rh	Rl
Valor(TTL)				
Valor(CMOS)				