

Tablas practica.

1. Medidas salidas parciales de compuertas lógicas.

ENTRADAS				SALIDAS PARCIALES						SALIDA FINAL	
A		B		X1		X2		X3		X	
CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL
0.3V	0.3V		0.1		4.42V		4.42V		0.05V		4.43V
	4.43V		0.04V		4.20V		0V		4.43V		0V
	4.96v		0		0.05mv		4.42v		4.43v		0.03v
	4.96v		4.96		0.04v		0.04v		4.42v		0.03v

2. Voltajes de cada circuito.

Circuito	Vx (V)		Vb(V)		Vc(V)		Vd(V)	
	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS
Circuito a en alto	4.42v							
Circuito a en bajo	0.03							
Circuito a en alto	3.3v		0.74v		0.26v		2.04v	
Circuito a en bajo	0.01v		0.02v		3.52v		0v	
Circuito a en alto	2.38v						1.90v	
Circuito a en bajo	0.03v						0.05v	
Circuito a en alto	4.41v						2.7mv	
Circuito a en bajo	1v						2.01v	

3. Corrientes calculadas y voltajes

Circuito	IB (μA)		IC (mA)		IOH (μA)		IOL (mA)		VLED (V)		VCE (SAT) (V)	
	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS	TTL	CMOS
Circuito b en alto												
Circuito c en alto												
Circuito d en bajo												

4. Medidas de resistencias.

Resistor	Rb	Rc	Rh	Rl
Valor(TTL)				
Valor(CMOS)				

Como fuente se utilizo un arduino