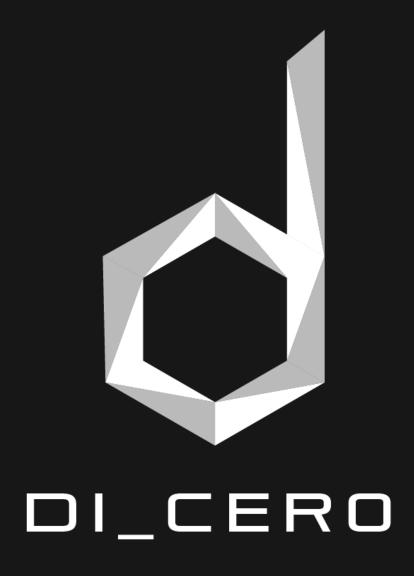
# INGENIERÍA MECATRÓNICA



DIEGO CERVANTES RODRÍGUEZ

ELECTRÓNICA DE POTENCIA

CAPTURE CIS LITE

Circuitos de Polarización del MOSFET Incremental

## Contenido

COMPETENCIA/OBJETIVO	2
INTRODUCCIÓN TEÓRICA	
INVESTIGACIÓN PREVIA	2
EXPERIMENTOS	3
EXPERIMENTO 1. EXTRACCIÓN DE K Y VTH	3
EXPERIMENTO 1. ANÁLISIS DE CD	9
EXPERIMENTO 2. DISEÑO DE CIRCUITOS DE POLARIZACIÓN	12
[REFERENCIAS]	13



## COMPETENCIA/OBJETIVO

Por medio del simulador Capture CIS Lite se identificarán los requisitos que se deben establecer en términos de corriente y tensión para que un MOSFET Enriquecimiento opere en la región de saturación, con el apoyo de redes de polarización, para emplearlos posteriormente en amplificadores de señal.

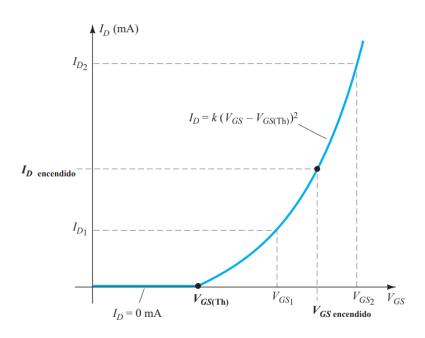
## INTRODUCCIÓN TEÓRICA

Las características de transferencia del MOSFET tipo enriquecimiento son bastante diferentes de las del JFET y de los MOSFET tipo empobrecimiento, que llevan a una solución gráfica bastante diferente de las de las secciones precedentes. Ante todo, recuerde que para el MOSFET tipo enriquecimiento de canal n, la corriente de drenaje es cero con niveles del voltaje de la compuerta a la fuente menores que el nivel de umbral VGS(Th). Para niveles de VGS mayores que VGS(Th), la corriente de drenaje se define como:

$$Id = k(V_{GS} - V_{GS(TH)})^2$$

Como las hojas de especificaciones en general dan el voltaje de umbral y un nivel de la corriente de drenaje (ID (encendido)) y su nivel correspondiente de VGS (encendido), se definen dos puntos de inmediato. Para completar la curva, se debe determinar la constante k en la hoja de especificaciones.

$$k = \frac{Id}{\left(V_{GS} - V_{GS(TH)}\right)^2}$$



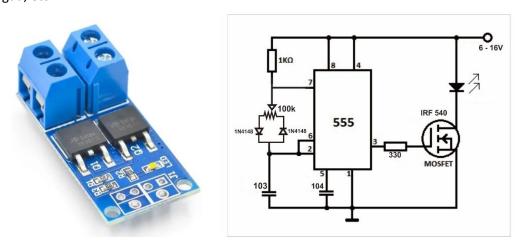
$$0.3 < V_{GS(TH)} < 1$$

## INVESTIGACIÓN PREVIA

1. Convertidor CC – CC Elevador (Boost): Circuito utilizado para elevar una tensión CD a valores superiores, esto se hace a través de conmutaciones de potencia realizadas por un Mosfet.

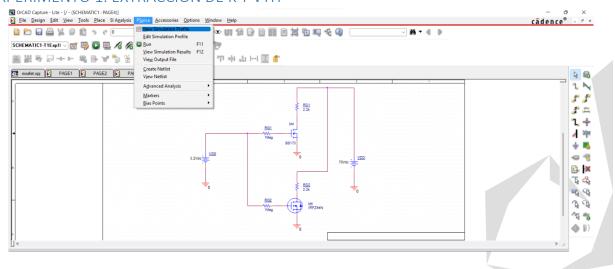


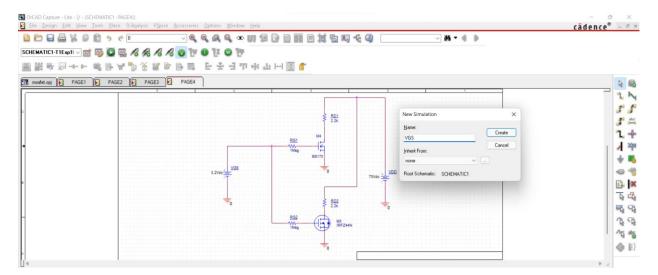
2. PWM 15A 400W 5 – 36V: Señal PWM de soporte perfecto: el controlador PWM puede acceder a la señal PWM, que puede admitir perfectamente la frecuencia de 0-20 kHz. Este módulo de control de motor puede tolerar un voltaje de entrada (DC 5-36v) se puede aplicar en varios equipos de alta potencia. Aplicaciones: Motor, Bombilla, Tira de lámpara LED, Micro bomba de agua, etc.



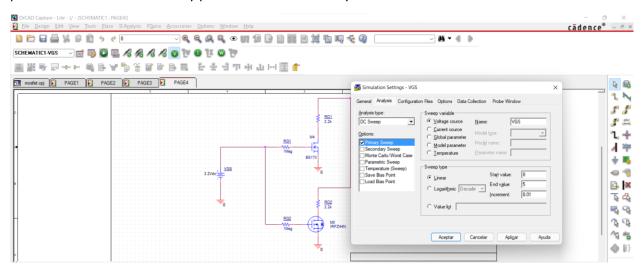
## **EXPERIMENTOS**

#### EXPERIMENTO 1. EXTRACCIÓN DE K Y VTH

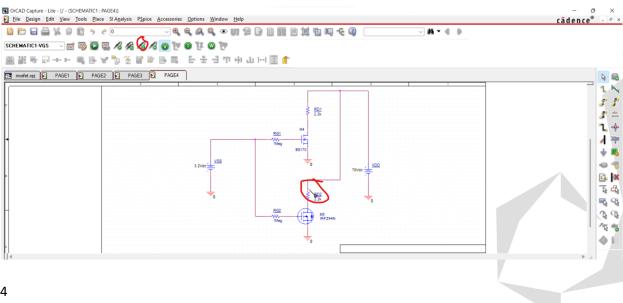


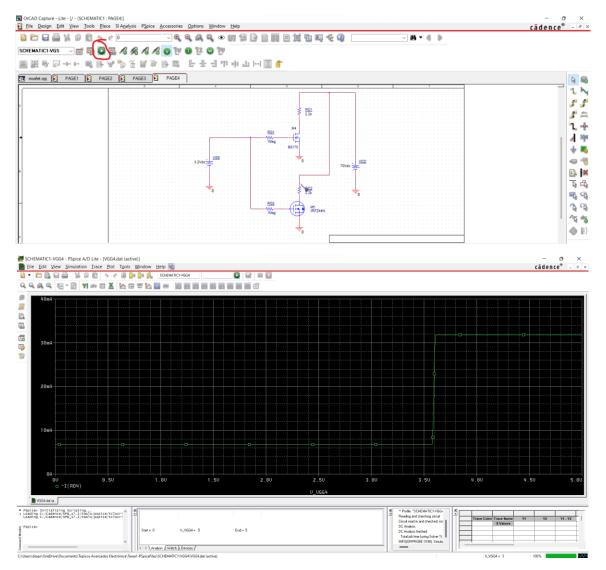


Se realiza un barrido de la fuente VGS o VGG para que se tenga variaciones de VGS y de esa manera se pueda observar la curva de Id y por lo tanto el valor Vth y k.

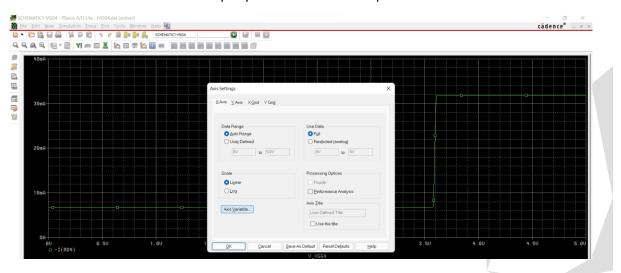


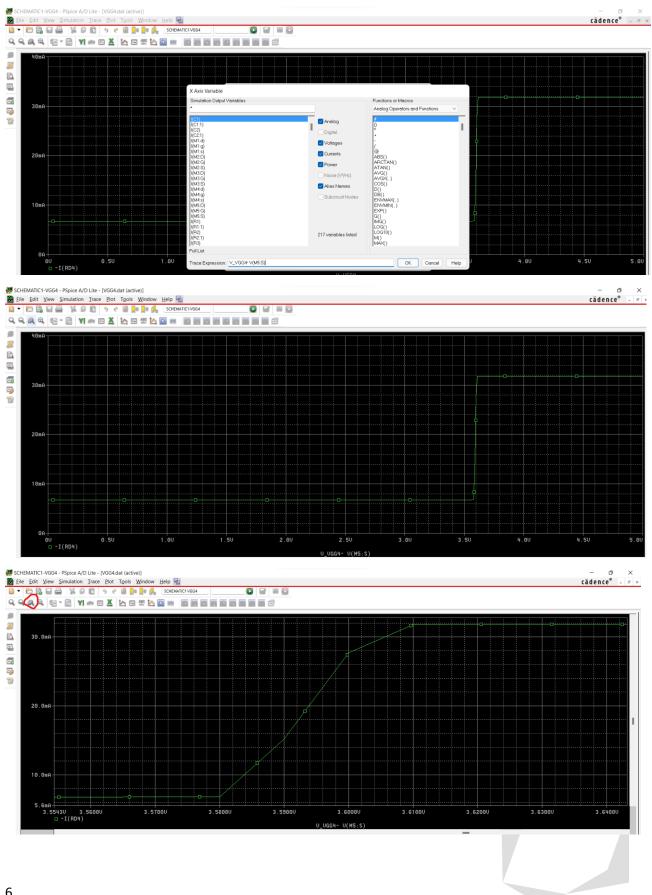
Se coloca un medidor de corriente en el pin Drain del Mosfet para encontrar k, Vth e Id.





Se da doble clic en el eje horizontal para que se pueda cambiar a que sea el valor VGS, entre Gate y Source, que en esencia es el mismo que tiene ahorita, pero la forma correcta de ponerlo es haciendo la resta de VGG4 – VMSS. Se toma el M5 porque ese es el nombre que tiene el Mosfet.



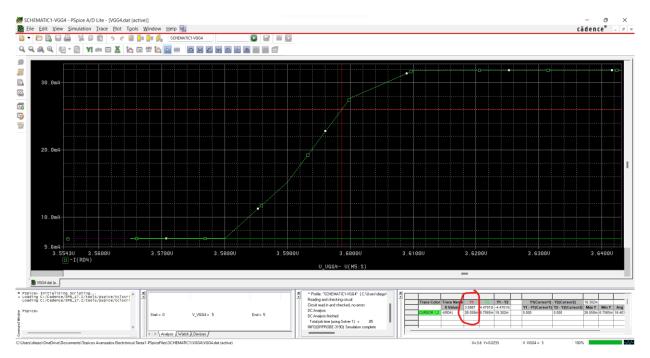




Ya con esta gráfica se puede obtener los valores de Vth, un valor arbitrario de VGS e Id para encontrar k, el valor de Vth es donde empieza a subir apenas la curva de la corriente y se puede saber su valor exacto en la simulación usando la herramienta Toggle cursor y con ello se puede igual dictar un valor de Id y Vth para saber k realizando la operación:

$$k = \frac{Id}{\left(V_{GS} - V_{GS(TH)}\right)^2}$$





#### En este caso:

- Vth = 3.58 V
- Id = 26.058 mA
- VGS = 3.5987 V

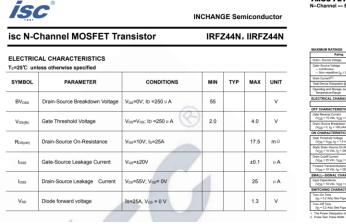
$$k = \frac{Id}{\left(V_{GS} - V_{GS(TH)}\right)^2} = \frac{26.058}{(3.5987 - 3.58)^2} = 74.5174 \left[\frac{A}{V^2}\right]$$

Por lo tanto, el modelo para el MOSFET IRFZ44N es:

$$Id = 74.5174 \left[ \frac{A}{V^2} \right] (V_{GS} - 3.58)^2$$

Y repitiendo el mismo proceso, pero ahora para el MOSFET BS170 el modelo es:

$$Id = 0.2307 \left[ \frac{A}{V^2} \right] (V_{GS} - 1.4663)^2$$



TMOS FET Switching N-Channel — Enhancement					BS170			
MAXIMUM RATINGS	7	CATE GATE	1500FGE	Ī		<b>P</b>		
MAXIMUM RATINGS Rating Symbol Value Unit					1//			
Drain - Source Voltage	Vos	60	Vdo			0		
Gate–Source Voltage — Continuous — Non-repetitive (t <sub>p</sub> ≤ 50 μs)	V <sub>GS</sub> V <sub>GSM</sub>	±20 ±40	Vdc Vpk		CASE 29-04, STYLE 30 TO-02 (TO-226AA)			
Drain Current(1)	ю	0.5	Ado					
Total Device Dissipation @ T <sub>A</sub> = 25°C	PD	350	mW					
Operating and Storage Junction Temperature Range	TJ, Tstg	-55 to +150	*C					
ELECTRICAL CHARACTERISTICS		ss otherwise noted						
Characteri	stic		Symbol	Min	Тур	Max	Unit	
OFF CHARACTERISTICS								
Gate Reverse Current (Vice = 15 Vdc, Vine = 0)			IGSS	-	0.01	10	nAdo	
Dnain-Source Breakdown Voltage (V <sub>GS</sub> = 0, I <sub>D</sub> = 100 µAdc)			Varioss	60	90	-	Vido	
ON CHARACTERISTICS(2)								
Gate Threshold Voltage (Vps = Vgs, lp = 1.0 mAdc)			V <sub>GS(Th)</sub>	0.8	2.0	3.0	Vdo	
Static Drain–Source On Resistance (V <sub>GB</sub> = 10 Vdc, I <sub>D</sub> = 200 mAdc)			*DS(on)	-	1.8	5.0	Ω	
Drain Cutoff Current (V <sub>DS</sub> = 25 Vdc, V <sub>GS</sub> = 0 Vdc)			lD(off)	7	_	0.5	μА	
Forward Transconductance (V <sub>DS</sub> = 10 Vdc, I <sub>D</sub> = 250 mAdc)			9%	-	200	-	mmhos	
SMALL-SIGNAL CHARACTERISTIC	\$				_			
Input Capacitance (Vps = 10 Vdc, Vgs = 0, f = 1.0 MHz)			Ciss	-	Ť	60	pF	
SWITCHING CHARACTERISTICS								
Turn-On Time (Ip = 0.2 Adc) See Figure 1			lon	-	4.0	10	ns	
Turn-Of Time					4.0			

## EXPERIMENTO 1. ANÁLISIS DE CD

Para los circuitos mostrado en la Fig. 1, determine teóricamente el punto de operación es decir IDQ, VGSQ y VDSQ, apóyese del modelo cuadrático del MOSFET.

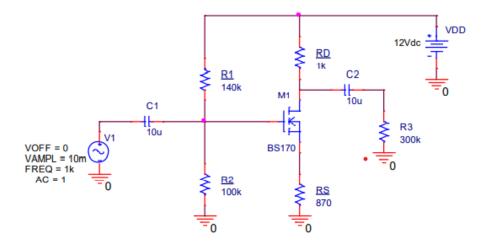


Fig. 1.

#### Fórmulas del amplificador de polarización por división de voltaje:

$$V_G = \frac{R2(VDD)}{R1 + R2}$$

$$I_{DQ} = \frac{V_G - V_{GSQ}}{RS}$$

$$V_{DS} = V_{DD} - I_{DQ}(RS + RD)$$

$$(RD + RS) = \frac{V_{DD} - V_{DS}}{I_{DQ}}$$

$$V_{GSQ} = V_G - I_{DQ}(RS)$$

$$V_S = \frac{V_{DD}}{5} o V_S = \frac{V_{DD}}{10}$$

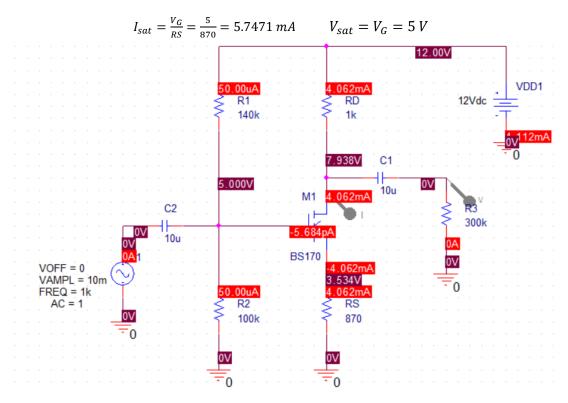
$$V_G = \frac{R2(VDD)}{R1 + R2} = \frac{100e3(12)}{140e3 + 100e3} = 5 V$$

$$I_{DQ} = \frac{5 - 1.466}{870} = 4.062mA$$

$$V_{DS} = 12 - 4.062e - 3(870 + 1e3) = 4.404 V$$

$$(RD + RS) = \frac{V_{DD} - V_{DS}}{I_{DQ}} = \frac{12 - 4.404}{4.062e - 3} = 1870.0147 \Omega$$

$$V_{GSQ} = 5 - 4.062e - 3(870) = 1.466 V$$



El punto de operación se encuentra muy cercano a la corriente de saturación, pero alejada de la tensión de saturación, por lo que se puede intuir que la recta de carga de la configuración se encuentra muy inclinada.

Para los circuitos mostrado en la Fig. 2, determine teóricamente el punto de operación es decir IDQ, VGSQ y VDSQ, apóyese del modelo cuadrático del MOSFET.

Capture en simulador o arme el circuito físicamente, realice mediciones y compare con sus cálculos teóricos, comente las diferencias encontradas, comente el punto de operación encontrado en el circuito.

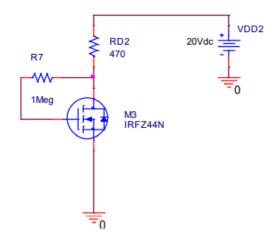


Fig. 2

$$V_{DS} = V_{GSQ}$$
 
$$V_{GSQ} = V_{DD} - I_{DQ}(RD)$$
 
$$I_{DQ} = k (V_{GS} - V_{GS(TH)})^2$$

## Modelo para el MOSFET IRFZ44N:

$$I_{DQ} = 74.5174 \left[ \frac{A}{V^2} \right] \left( V_{GSQ} - 3.58 \right)^2 = \frac{I_{DQ}}{74.5174} = V_{GSQ}^2 - 7.16 \left( V_{GSQ} \right) + 12.8164$$

$$I_{DQ} = \frac{V_{DD} - V_{GSQ}}{RD} = \frac{20 - V_{GSQ}}{470}$$

$$20 - 470 (I_{DQ}) = V_{GSQ}$$

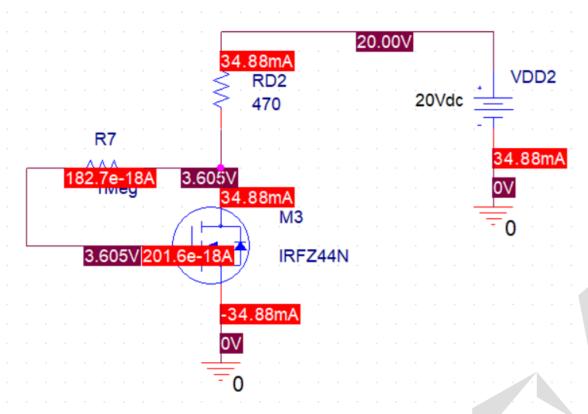
$$\frac{I_{DQ}}{74.5174} = (20 - 470 (I_{DQ}))^2 - 7.16 \left( 20 - 470 (I_{DQ}) \right) + 12.8164 = 400 - 18.800 (I_{DQ}) + 220.900 (I_{DQ})^2 - 143.2 + 3.365.2 (I_{DQ}) + 12.8164$$

$$0 = 220,900 \left( I_{DQ} \right)^2 - 15,434.7865 \left( I_{DQ} \right) + 269.6164$$

$$I_{DQ} = 34.9361 \, mA$$

$$V_{GSQ} = 20 - 34.9361e - 3(470) = 3.58 \, V$$

$$I_{Sat} = \frac{V_{DD}}{RD} = \frac{20}{470} = 42.5531mA \qquad V_{Sat} = V_{DD} = 20 \, V$$



El punto de operación se encuentra muy cercano a la corriente de saturación, pero alejada de la tensión de saturación, por lo que se puede intuir que la recta de carga de la configuración se encuentra muy inclinada.

#### EXPERIMENTO 2. DISEÑO DE CIRCUITOS DE POLARIZACIÓN

Diseñe un circuito de polarización utilizando la configuración por divisor de tensión, utilizando el IRF44N, como se muestra en la siguiente Fig. 3. Deberá realizar cálculos para llegar a un punto de operación de  $V_{DSQ} = 6.8V$ ,  $I_{DQ} = 11.8$ mA, VCC = 20V, utilice el modelo cuadrático del MOSFET para determinar VGSQ. Con estos datos determine los valores resistivos y sus potencias de disipación.

Construya el circuito, y/o realícelo en simulación y verifique su funcionamiento.

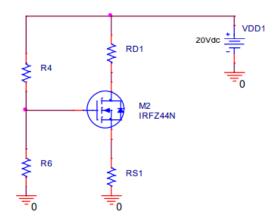


Fig. 3

Fórmulas del amplificador de polarización por división de voltaje:

$$V_G = \frac{R2(VDD)}{R1 + R2}$$

$$I_{DQ} = \frac{V_G - V_{GSQ}}{RS}$$

$$V_{DS} = V_{DD} - I_{DQ}(RS + RD)$$

$$(RD + RS) = \frac{V_{DD} - V_{DS}}{I_{DQ}}$$

$$V_{GSQ} = V_G - I_{DQ}(RS)$$

$$V_G = \frac{V_{DD}}{5} \ o \ V_G = \frac{V_{DD}}{10}$$

El modelo para el MOSFET IRFZ44N es:

$$Id = 74.5174 \left[ \frac{A}{V^2} \right] (V_{GS} - 3.58)^2$$

Cálculo de resistencias para alcanzar el punto de operación Q:

$$Q = \{V_{DSQ} = 6.8 \text{ V}, I_{DQ} = 11.8 \text{ mA}, V_{DD} = 20 \text{ V}\}$$

$$\sqrt{\frac{11.8e - 3}{74.5174}} + 3.58 = V_{GSQ} = 3.5925 \text{ V}$$

$$(RD + RS) = \frac{20 - 6.8}{11.8e - 3} = 1118.644 \,\Omega$$

$$I_{DQ} = \frac{V_G - V_{GSQ}}{RS} = RS = 169.4915 \,\Omega$$

$$RD = 1118.644 - 169.4915 = 949.1525 \,\Omega$$

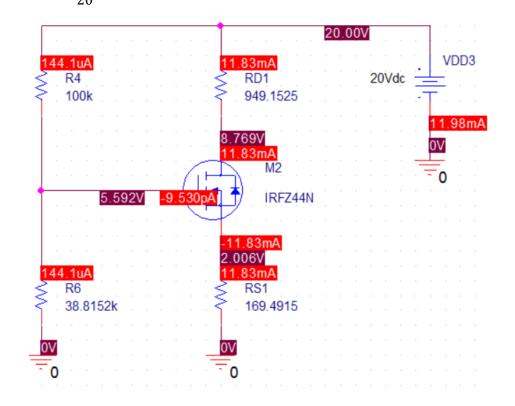
$$V_S = \frac{20}{5} \, o \, V_S = \frac{20}{10} = 2 \,V$$

$$V_{GSQ} = V_G - V_S = 3.5925 + 2 = 5.5925 \,V = V_G$$

$$R1 = 100 \, k\Omega$$

$$5.5925 = \frac{R2(20)}{100e3 + R2} = 5.5925(100e3 + R2) = \frac{559.25e3 + 5.5925(R2)}{20} = R2$$

$$\frac{559.25e3}{20} = R2 - 0.2796(R2) = 0.7204(R2) = 38.8152 \, k\Omega = R2$$



## [REFERENCIAS]

Electrónica: Teoría de los circuitos y dispositivos electrónicos, 10 Ed., Robert L. Boylestad Louis Nashelsky, 2009.

Electrónica guru, 2018.,

https://electronica.guru/questions/77847/esta-utilizando-un-generador-de-senales-pwm-para-controlar-e