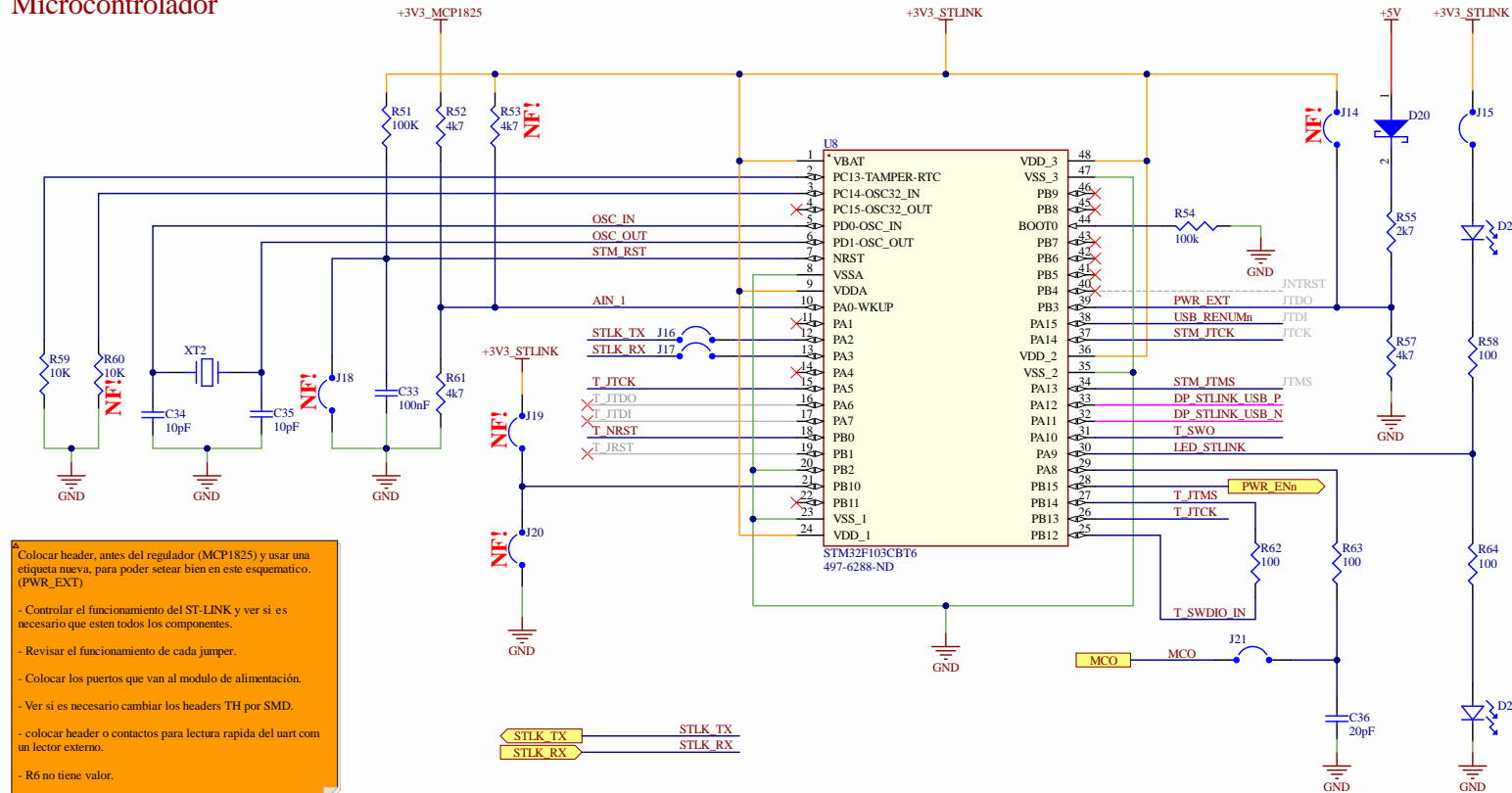
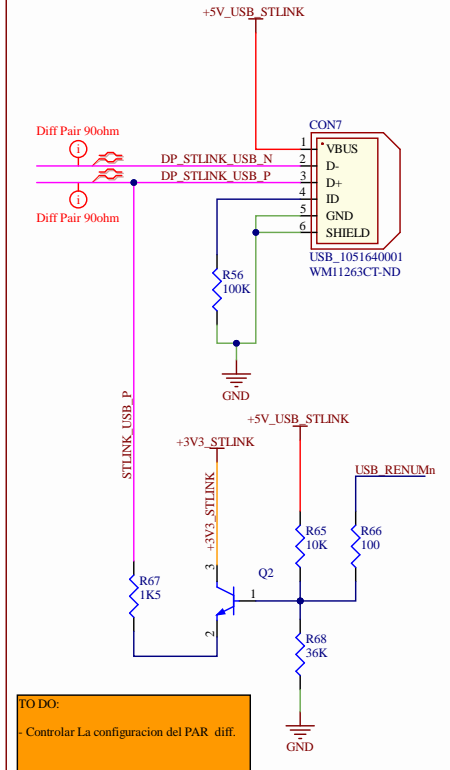


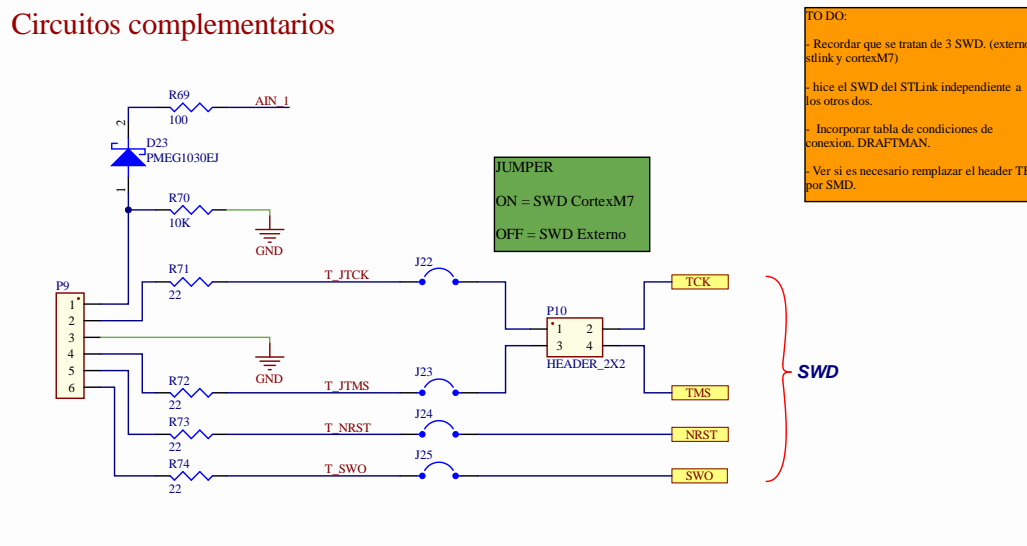
Microcontrolador



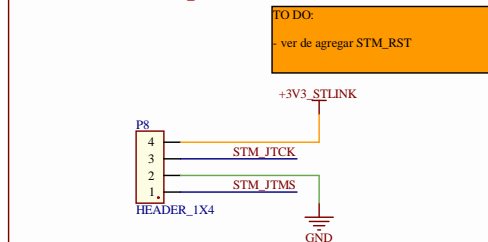
Puerto USB



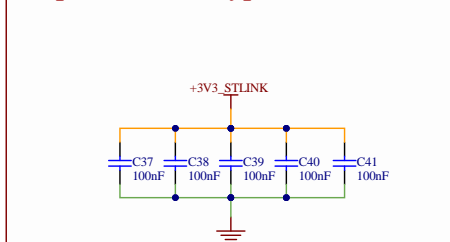
Circuitos complementarios



Puerto SWD para el STLINK

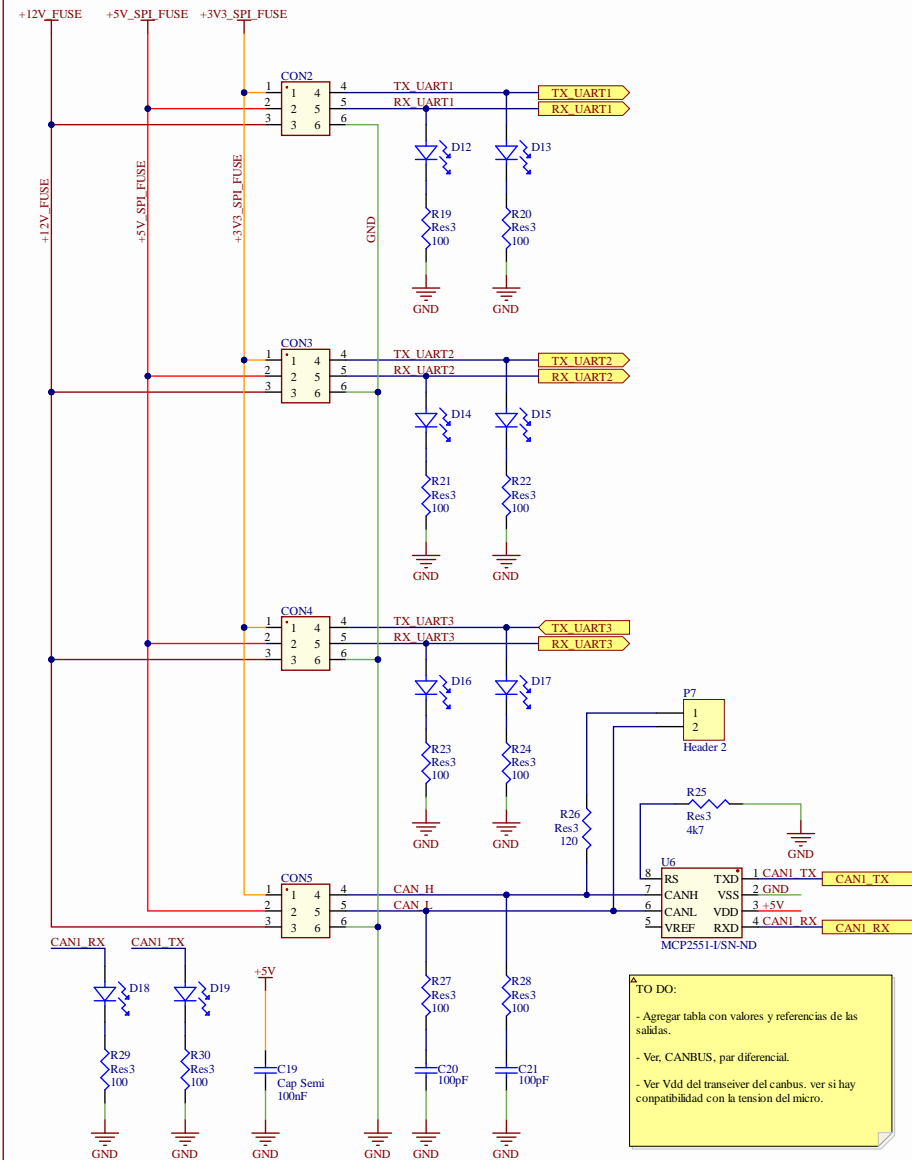


Capacitores de Bypass



Título: Modulo Programador		Autor: Diego Coll	PRAXIS Diego Coll y Santiago Millicay Argentina, La Rioja, Capital (5300)	
Tamaño: A3	Revisión: 0.0.0	Revisado por: Santiago Millicay		
Número: 1	Hoja: 1 de 1			
Fecha: 24/11/2020	Hora: 8:00:01 p. m.		UTN Facultad Regional La Rioja Departamento de Ing. Electrónica	

Conectores molex para extensiones



Título:
Modulo de Extensiones

Autor:
Diego Coll

PRAXIS
Diego Coll y Santiago Millicay
Argentina, La Rioja, Capital (5300)

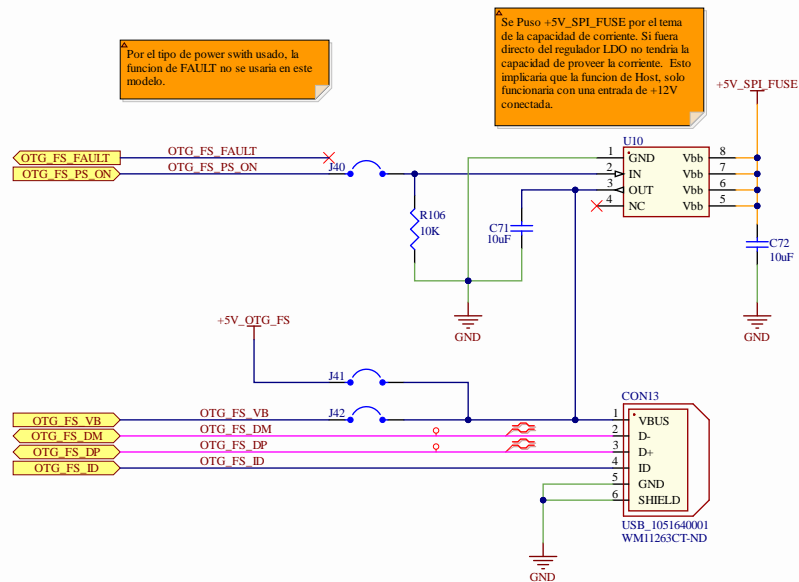
Tamaño: A4
Número: 1
Fecha: 24/11/2020

Revisión: 0.0.0
Hoja: 1 de 1
Revisado por:
Santiago Millicay

UTN
Facultad Regional La Rioja
Departamento de Ing. Electrónica



USB_OTG_FS



Título:
Modulo de Control

Autor:
Santiago Millicay

PRAXIS
Diego Coll y Santiago Millicay
Argentina, La Rioja, Capital (5300)

Tamaño: A4
Revisión: 0.0.0
Número: 1
Fecha: 24/11/2020

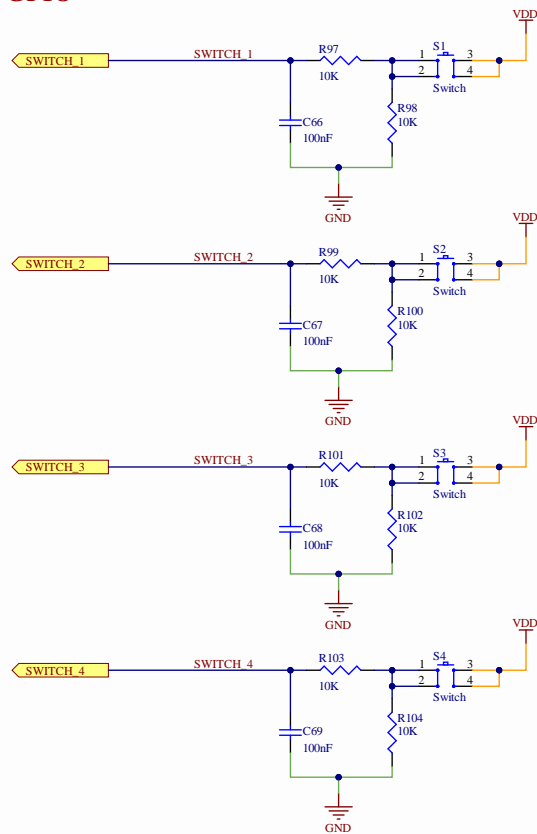
Revisado por:
Diego Coll

UTN
Facultad Regional La Rioja
Departamento de Ing. Electrónica

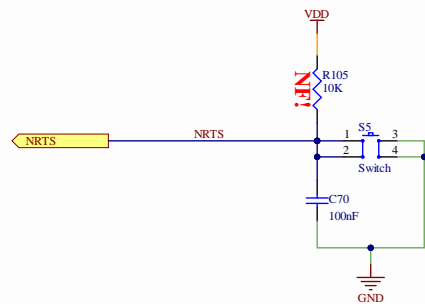


Switches con antirebote

Switches GPIO



Switch de RESET



Título:
Modulo de Control

Tamaño: A4

Número: 1

Fecha: 24/11/2020

Revisión: 0.0.0

Hoja: 1 de 1

Hora: 8:00:02 p. m.

Autor:
Santiago Millicay

Revisado por:
Diego Coll

PRAXIS

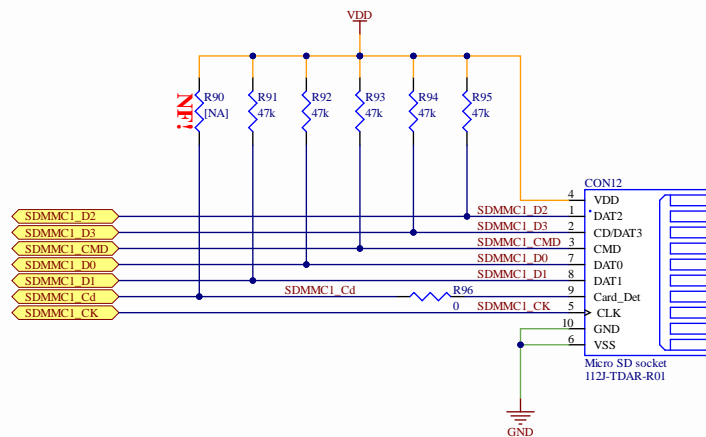
Diego Coll y Santiago Millicay
Argentina, La Rioja, Capital (5300)

UTN

Facultad Regional La Rioja
Departamento de Ing. Electrónica



Zocalo tarjeta micro SD



Título:

Modulo de Control

Autor:

Santiago Millicay

PRAXIS

Diego Coll y Santiago Millicay
Argentina, La Rioja, Capital (5300)

Tamaño: A4

Revisión: 0.0.0

Revisado por:

Diego Coll

UTN

Facultad Regional La Rioja
Departamento de Ing. Electrónica

Número: 1

Hoja: 1 de 1

Fecha: 24/11/2020

Hora: 8:00:03 p. m.



A

B

C

D

A

B

C

D

U_modulo_control_headers_schdoc
modulo_control_headers_schdoc.SchDoc

U_modulo_control_micro_schdoc
modulo_control_micro_schdoc.SchDoc

U_modulo_control_usb_fs_schdoc
modulo_control_usb_fs_schdoc.SchDoc

U_modulo_control_sd_schdoc
modulo_control_sd_schdoc.SchDoc

U_modulo_control_led_schdoc
modulo_control_led_schdoc.SchDoc

U_modulo_control_switches_schdoc
modulo_control_switches_schdoc.SchDoc

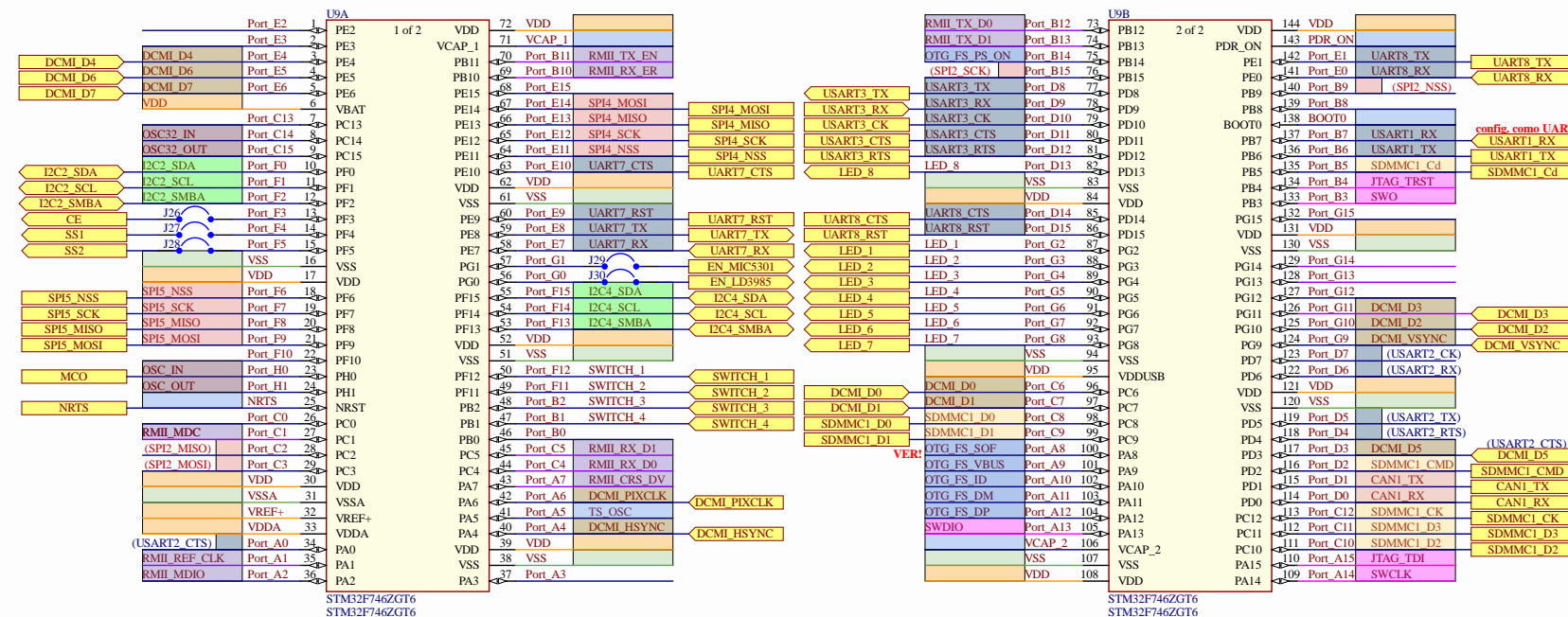
TX_UART1
RX_UART1
TX_UART2
RX_UART2
TX_UART3
RX_UART3
CAN1_RX
CAN1_TX

Título: Módulo de Control	
Tamaño: A3	Revisión: 0.0.0
Número: 1	Hoja: 1 de 1
Fecha: 24/11/2020	Hora: 8:00:03 p. m.

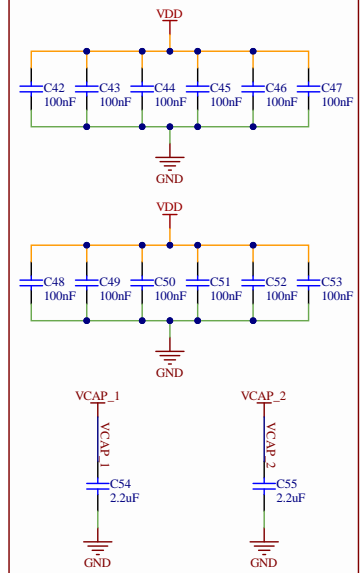
Autor: Diego Coll	PRAXIS Diego Coll y Santiago Millicay Argentina, La Rioja, Capital (5300)
Revisado por: Santiago Millicay	UTN Facultad Regional La Rioja Departamento de Ing. Electrónica



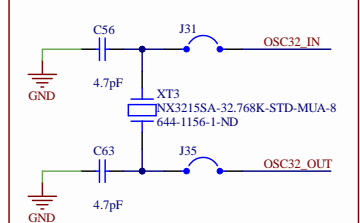
MICROCONTROLADOR CORTEX-M7 STM32F46ZGT6



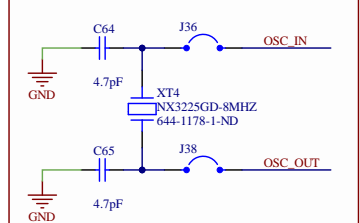
Capacitores de Bypass



Oscilador LSE



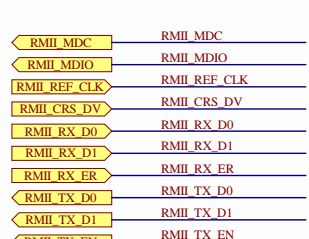
Oscilador HSE



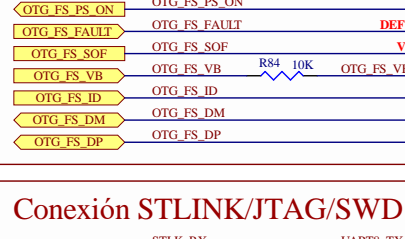
Puertos



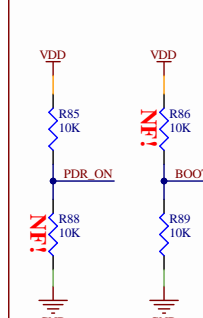
Conexión Ethernet



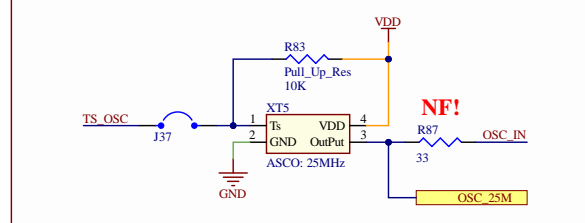
Conexión USB



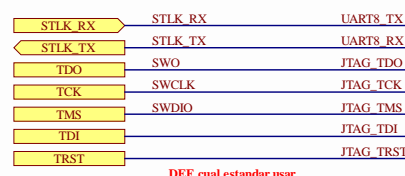
Pin Set



Oscilador HSE/DIGITAL



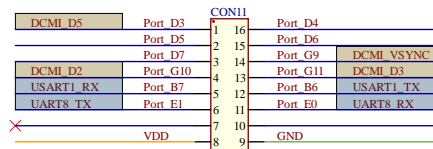
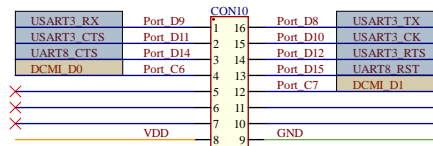
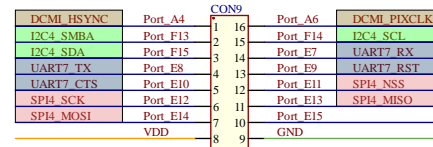
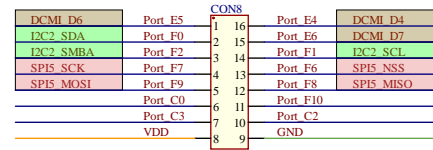
Conexión STLINK/JTAG/SWD



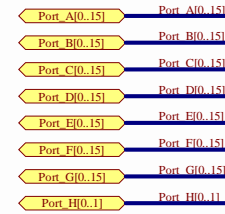
Título: Módulo de Control		Autor: Santiago Millicay	PR Diego Argen
Tamaño: A3	Revisión: 0.0.0	Revisado por: Diego Coll	UT Facu Depa
Número: 1	Hoja: 1 de 1		
Fecha: 24/11/2020	Hora: 8:00:03 p. m.		



Conectores Headers - Conexiones GPIO

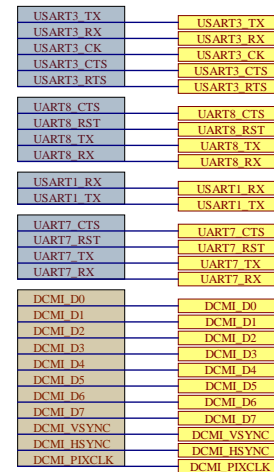
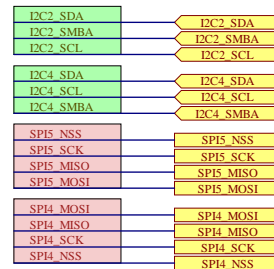
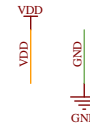


Puertos



NOTA:

- La distribución fue pensada para rodear al micro con los headers. Por cada cara del micro hay un header.
- Algunos headers tienen pines sin uso. Eso se debe a que no quiere añadir algún GPIO adicional para no entorpecer la armonía del router. Lo que no significa que podamos incluir



Título:
Modulo de Control

Autor:
Santiago Millicay

PRAXIS
Diego Coll y Santiago Millicay
Argentina, La Rioja, Capital (5300)

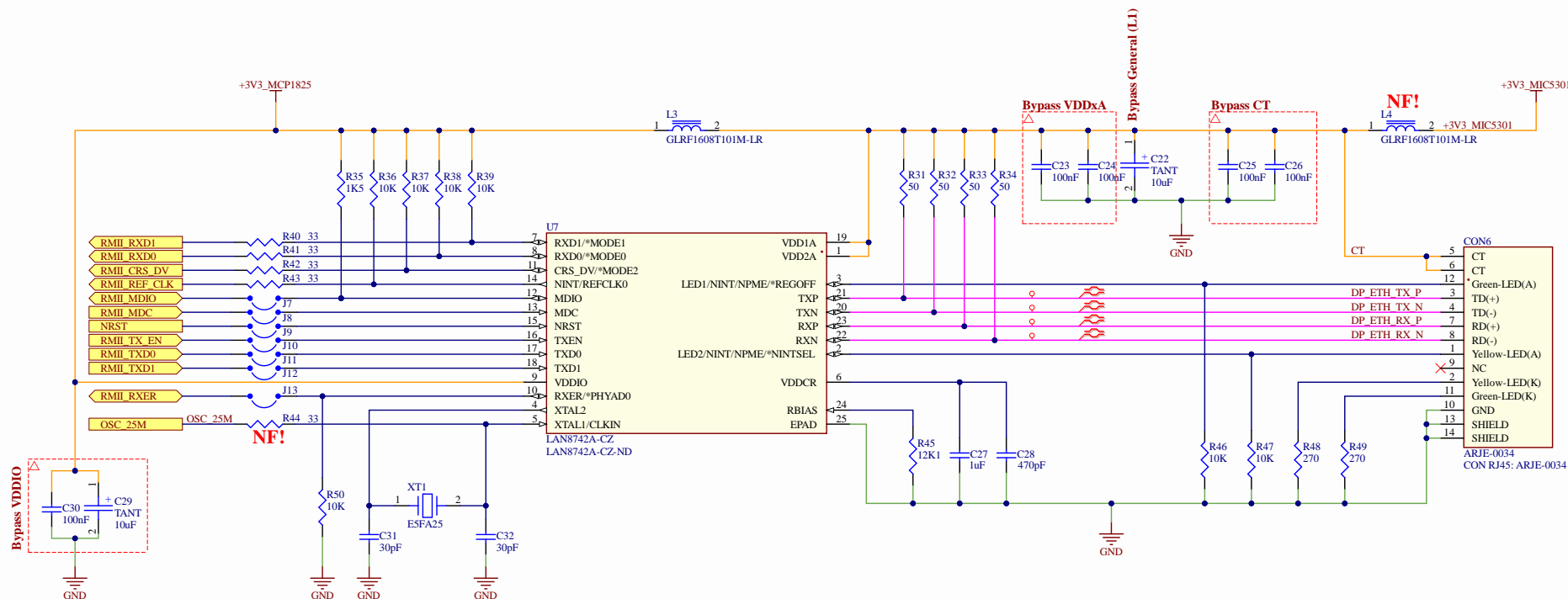
Tamaño: A4
Revisión: 0.0.0
Número: 1
Hoja: 1 de 1
Fecha: 24/11/2020
Hora: 8:00:04 p. m.

Revisado por:
Diego Coll

UTN
Facultad Regional La Rioja
Departamento de Ing. Electrónica



Módulo de Comunicación



Título:
Módulo de Comunicación

Tamaño: A3
Número: 1
Fecha: 24/11/2020

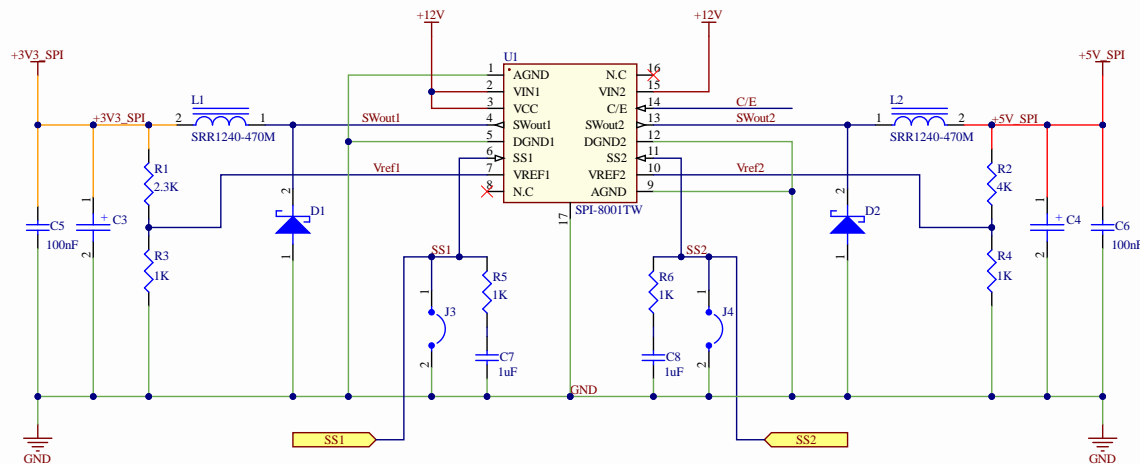
Revisión: 0.0.0
Hoja: 1 de 1
Hora: 8:00:05 p. m.

Autor:
Diego Coll
Revisado por:
Santiago Millicay

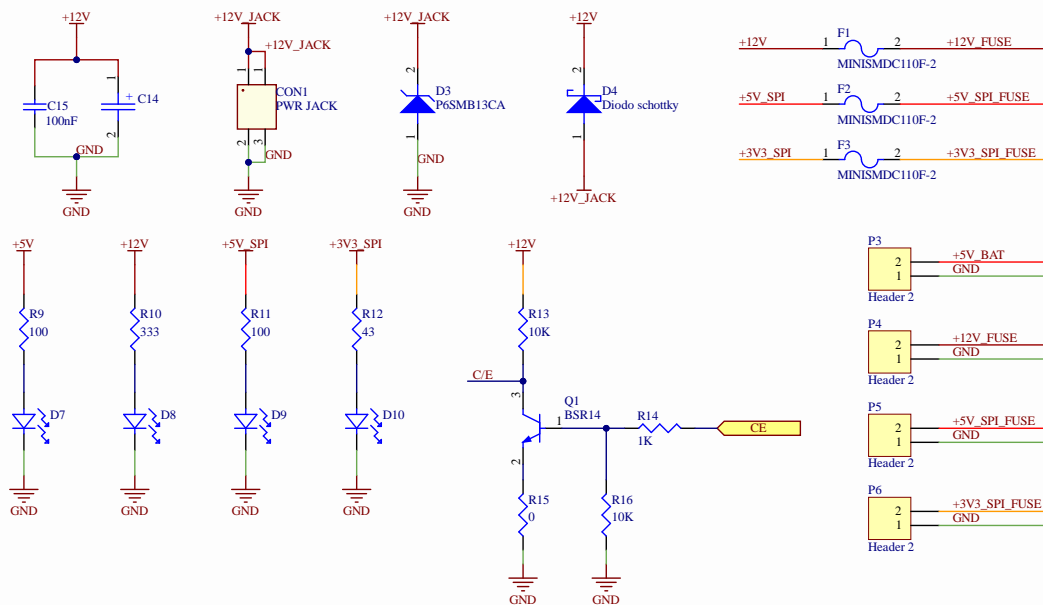
PRAXIS
Diego Coll y Santiago Millicay
Argentina, La Rioja, Capital (5300)
UTN
Facultad Regional La Rioja
Departamento de Ing. Electrónica



Regulación primaria

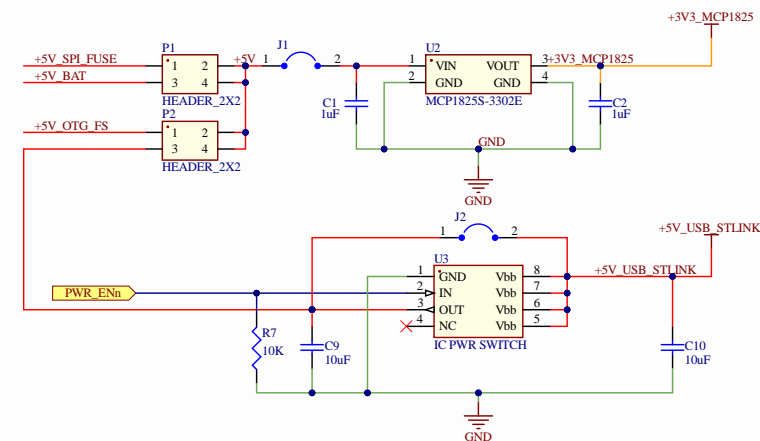


Circuitos complementarios

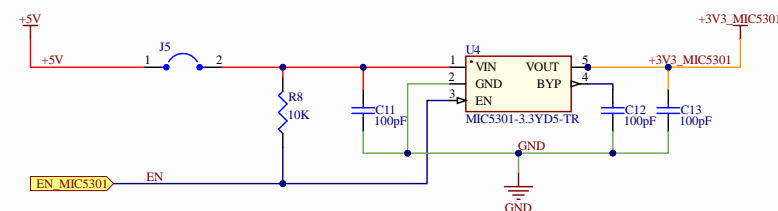


Regulación secundaria

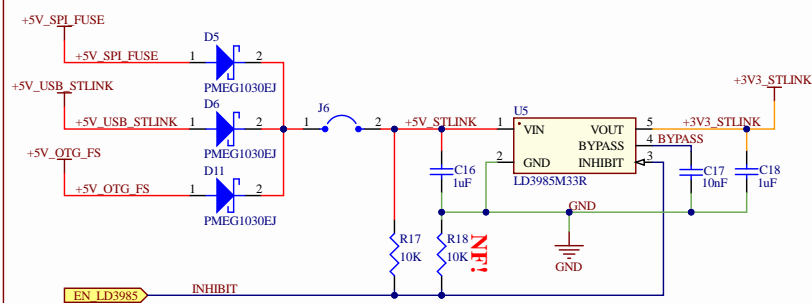
Regulador secundario - MCU y Perifericos



Regulador secundario - PHY



Regulador secundario - STLINK



TODO:

Título:

Módulo Alimentador

Autor:

Diego Coll

PRAXIS

Diego Coll y Santiago Millicay
Argentina, La Rioja, Capital (5300)

Tamaño: A3

Número: 1

Fecha: 24/11/2020

Revisión: 0.0.0

Hoja: 1 de 1

Hora: 8:00:05 p. m.

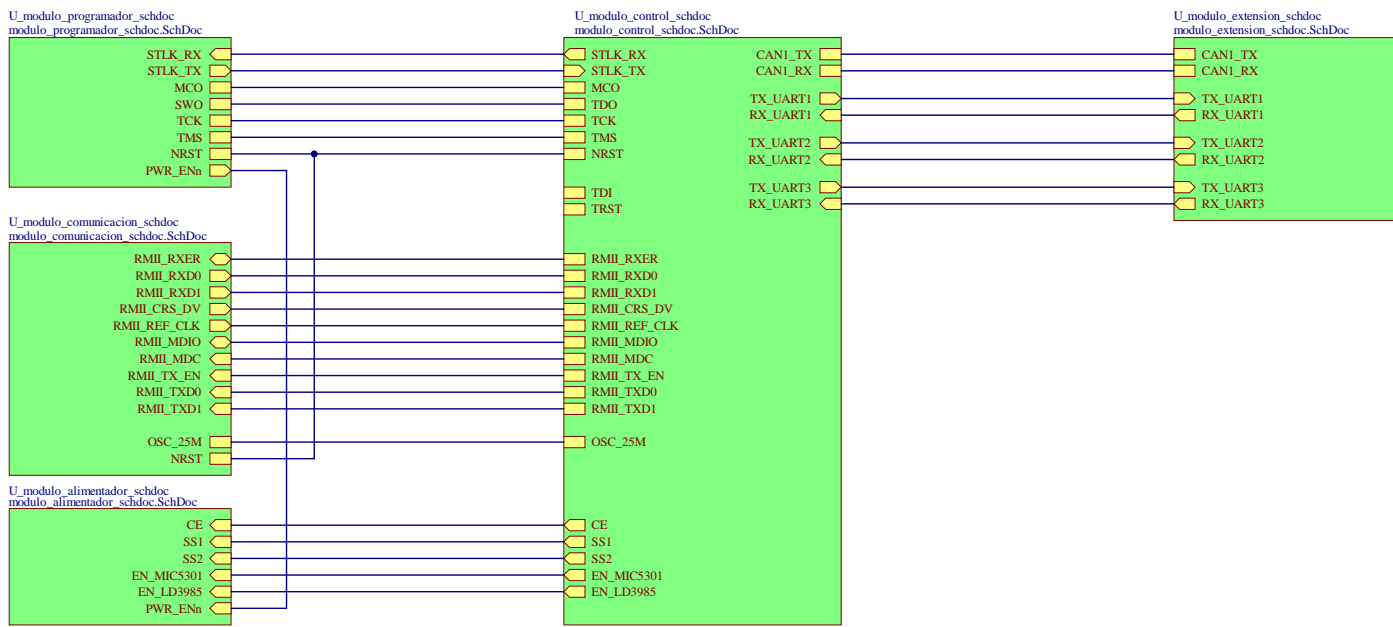
Revisado por:


Santiago Millicay

UTN

Facultad Regional La Rioja
Departamento de Ing. Electrónica





Título: *		Autor: *	PRAXIS Diego Coll y Santiago Millicay Argentina, La Rioja, Capital (5300)	
Tamaño:	Revisión: *	Revisado por: *		
Número: *	Hoja: * de *			
Fecha: 24/11/2020	Hora: 8:00:05 p. m.			
		UTN Facultad Regional La Rioja Departamento de Ing. Electrónica		

