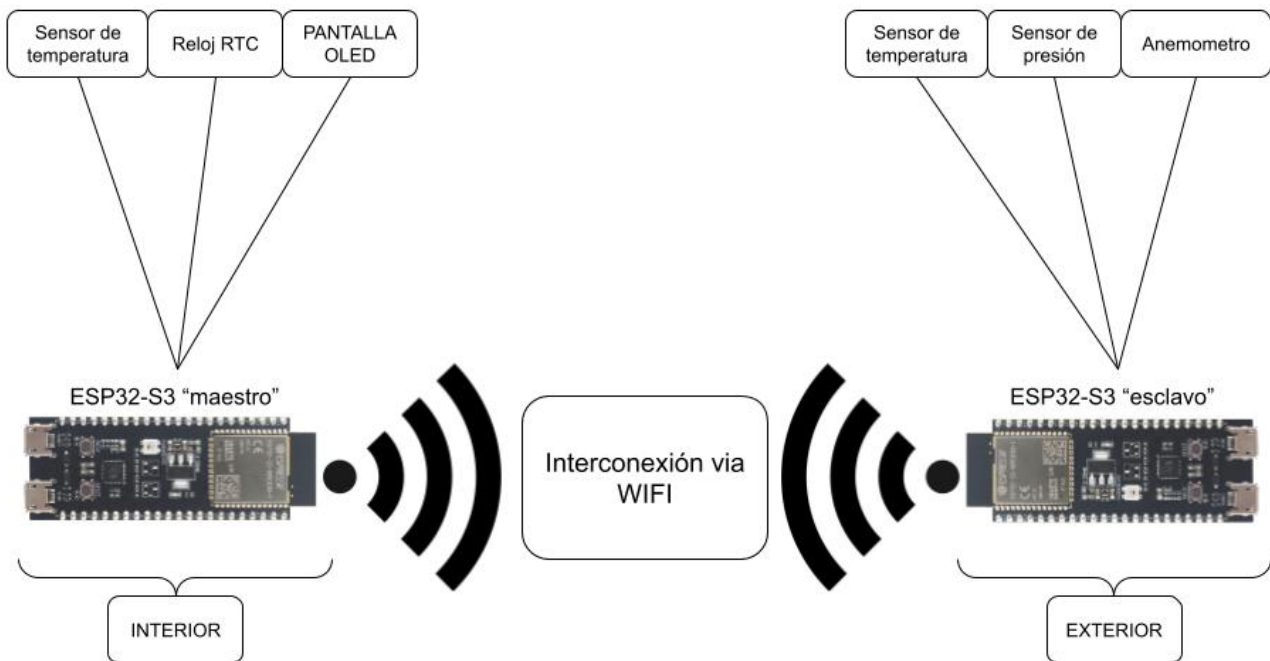


DIAGRAMA DE BLOQUES Y DIAGRAMA DE FLUJO

DIAGRAMA DE BLOQUES

El diagrama de bloques se puede observar en la imagen a continuación



Descripción del diagrama de bloques

1. Bloque izquierdo o maestro

- Este será el *cerebro* del sistema, recibirá y enviará datos a los periféricos que se observan en la imagen (es posible que en el futuro se amplíe la cantidad de periféricos), además de eso se usará como punto de acceso WIFI para el ESP32-S3 *esclavo*.

2. Bloque derecho o esclavo

- Este será el encargado de recopilar información de los periféricos que tenga conectados y, así como con el ESP32-S3 *maestro*, es posible que a medida que avance el proyecto se le añadan o se le quiten periféricos según la viabilidad de estos.

3. Alimentación

- Ambos dispositivos se alimentarán con baterías recargables.

DIAGRAMA DE FLUJO

1. Encendido

- El *maestro* se enciende y crea la red wifi requerida para que el *esclavo* se conecte.
- El *esclavo* se enciende y busca la red wifi del *maestro*.
- Es posible que se implemente un sistema con un botón que actúe como reset y otro botón que actúe como on/off para ambos procesadores.

2. Recopilación de datos

- El *maestro* recopila datos de sus periféricos y datos de los periféricos del *esclavo*.
- Esta recopilación de datos se hará en bucle.

3. Muestra de datos por pantalla OLED

- Se mostrarán los datos por una pantalla OLED que tendrá gráficos distintos según la selección del usuario. Estos gráficos se mostrarán secuencialmente pulsando un botón.

CABE RECALCAR QUE ES POSIBLE QUE EL FUNCIONAMIENTO Y EL HARDWARE AQUÍ DESCRITOS VARÍEN DURANTE LA EJECUCIÓN DEL PROYECTO