

Diego Herbin Stalder Díaz

Estudiante de Ingeniería

Primavera c/Porvenir
San Lorenzo
2189

+595 981 369307

+595 21 580726

diego.s.eik@gmail.com

C.I. N° 3.972.673



Homepage:

<http://www.cc.pol.una.py/index.php/diego-stalder.html>

Intereses

Computación Científica, Computación de Alto Desempeño, Física, Control Automático, Tecnologías de Información y Comunicación..

Formación Académica

1991–2000 **Escuela Básica**, *Tomasa Ferreira de Meza*, San Lorenzo, Paraguay.

2001–2003 **Secundaria**, *Colegio Técnico Nacional de Asunción*, Paraguay, *Técnico Industrial en Electrónica*.

2004–2010 **Grado**, *Facultad de Ingeniería, Universidad Nacional de Asunción*, Paraguay, *Electronic Engineering*.

Tesis Título: Desarrollo de una aplicación paralela en el tiempo para la simulación y control de ecuaciones diferenciales parciales parabólicas.(Faltando solo la defensa) Orientador: Christian Emilio Schaerer Serra.

Formación Complementaria

2006 Ago-Dic **CCNA 1-Cisco Certified Networking Associated-Networking Basics**, *Academia Cisco, Facultad de Ingeniería -Universidad Nacional de Asunción*, Paraguay, 80h.

2007 Mar-Jul **CCNA 2-Cisco Certified Networking Associated-Router an Routing Basics**, *Academia Cisco, Facultad de Ingeniería -Universidad Nacional de Asunción*, Paraguay, 80h.

2007 Ago-Dic **CCNA 3-Cisco Certified Networking Associated-Switching Basics and Intermediate Routing**, *Academia Cisco, Facultad de Ingeniería -Universidad Nacional de Asunción*, Paraguay, 80h.

2007 Ago 6-17 **Inteligencia Artificial**, *Facultad de Ingeniería - Universidad Nacional de Asunción*, Paraguay, 40h.

2008 Mar-Jul **CCNA 4-Cisco Certified Networking Associated- Wan Technologies**, *Facultad de Ingeniería -Universidad Nacional de Asunción*, Paraguay, 80h.

- 2008 Ago-Dic **Curso de Linux**, *Facultad de Ingeniería - Universidad Nacional de Asunción*, Paraguay, 110h.
- 2009 Jul 20-25 **Algoritmos de Aproximación**, *Escuela Regional de Computación-Facultad Politécnica, Universidad Nacional de Asunción*, Paraguay, 20h.
- 2009 Nov 18-20 **Taller de implementación de servicios en IPv6**, *Grupo de trabajo de implementación de Servicios en IPv6 - CLARA, National University of Asuncion*, Paraguay, 20h.
- 2010 Jul 19-23 **Introducción a la teoría de los números y criptografía**, *Escuela de Matemática de Sudamérica Central (EMALCA)*, Paraguay, 12h.
- 2010 Jul 19-23 **Geometría Diferencial**, *Escuela de Matemática de Sudamérica Central (EMALCA)*, Paraguay, 12h.
- 2010 Jul 19-23 **Introducción a la Optimización**, *Escuela de Matemática de Sudamérica Central (EMALCA)*, Paraguay, 12h.

Experiencia Profesional

- 2006–2010 **Física 3 - Auxiliar de Enseñanza**, *Ondas Mecánicas, Optica Física, Relatividad*, Profesor Titular: Ing. Higinio César Moreira - Facultad de Ingeniería, Universidad Nacional de Asunción, Paraguay.
Desarrollo de clases prácticas, ejercicios
- 2007–2010 **Análisis de Sistemas - Auxiliar de Enseñanza**, *Modelado matemáticos de sistemas físicos. Espacio de Estados. Análisis del lugar geométrico de las raíces (LGR). Respuesta en Frecuencia*, Profesor Titular: Ing. Higinio César Moreira - Facultad de Ingeniería, Universidad Nacional de Asunción, Paraguay.
Desarrollo de clases práctica, ejercicios. Homepage: <http://www.controlfiuna.hostzi.com/>
- 2008–2010 **Sistemas de control - Auxiliar de Enseñanza**, *Profesor Titular: Ing. Higinio César Moreira - Facultad de Ingeniería, Universidad Nacional de Asunción*, Paraguay, Teoría de control clasico. Diseño de controladores de adelanto, atraso mediante LQR y respuesta en frecuencia.
Desarrollo de clases prácticas, ejercicios. Homepage: <http://www.controlfiuna.hostzi.com/>
- 2009–2010 **Administrador de red y Webmaster**, *Laboratorio de Computación Científica y Aplicada - Facultad de Politécnica, Universidad Nacional de Asunción*, Paraguay.
<http://www.cc.pol.una.py/lcca/>

Participación en eventos

- 2008 Feb 21-22 **Simpósio Internacional de Biotecnología**, *Fundación para el Desarrollo Científico y Tecnológico-Fundetec*, Cascavel, Brasil.
- 2009 Oct 5 - 9 **Youth Forum**, *ITU Telecom World 2009*, Ginebra, Suiza.

2010 Oct 26 -
16

Fleitas F., Juan R., Stalder D., Diego H., Schaerer S., Christian E.;
Poster:Optimal Boundary Control parareal algorithm for cooling electronics cir-
cuits. Workshop Aplied Mathematics and Computing for Engineering, Facultad
de Ingeniería, Universidad Nacional de Asunción, Paraguay.

Idiomas

Español	<i>Buena Comprensión, Buena Conversación, Buena Lectura, Buena</i> <i>Escritura</i>
Inglés	<i>Buena Comprensión, Razonable Conversación, Buena Lectura, Razonable</i> <i>Escritura</i>
Portugués	<i>Buena Comprensión, Razonable Conversación, Buena Lectura, Poca</i> <i>Escritura</i>
Guarani	<i>Buena Comprensión, Buena Conversación, Buena Lectura, Razonable</i> <i>Escritura</i>

Referencias

- **Christian Emilio Schaerer Serra**

Doctor en Ciencias - Politécnica - UNA

Mail: cschaer@pol.una.py

Teléfono: (595) 982 651880

- **Higinio Cesar Moreira**

Ingeniero Aeronáutico - Ingeniería - UNA

Mail:cesarmoreira@citec.ing.una.py

Teléfono:(595) 21 646168

- **Miki Saito**

Doctora en Ingeniería - Ingeniería - UNA

Mail:mikiarimoto@mac.com

Teléfono:(595) 961 600341