超小型衛星の時代

一大学手作り衛星の開発ー

創価大学大学院工学研究科情報システム工学専攻

黒木 聖司

長尾 剛司

kuroki@ieee.org

tsuyoshi.nagao@necel.com

学生手作り超小型衛星

大学における学生手作り衛星の開発は教育の一環という位置付けであり、計画、設計、製作、試験、射場作業、軌道上運用の全プロセスを短期間で学生に体験させることが目的である。必ず成功するものを作らねばならぬというのではなく失敗しても大きな問題とはならないので、ハードやソフトを設計してみて、(1) 思うようには働かないことがあること、(2) 失敗することがあること、(3) 失敗を克服する方法、を自ら体得させることが目的である。

プロジェクトマネジメントの面でもきわめて有効な教育手段として注目され、(1) 民生品を使って安価に作る、(2) 短期間(1~2年)に設計から打ち上げまで行う、(3) 部分的には(コンピュータなど) 高機能のものを搭載する、(4) 通常の衛星ではリスクが多すぎると思われる先端的な技術を乗せ飛翔実績を作ること、などが可能になり宇宙開発の中で特色ある貢献を行っている.

結果的に、これらは小型高機能の機器・部品の安価・迅速で手軽なテストベンチ(バス機器ともいう)を提供している。大手メーカや国研は研究開発中の先端的な機器を、失敗が許されない高額な衛星に搭載する前にこのような衛星にのせて飛翔実績を作ることができる。このような機器を製作する側がより大きな資金を提供できればさらに大きな学生手作り衛星の実現も可能になってくる(後述の QuakeSat, Bionano Sat の例).

自分たちが打ち上げる最初の衛星では、主要な目的は それを人工衛星にするということであり、その衛星が地 球を周回し始め送信信号を地上局で受信できれば成功で ある. したがってバス機器もミッションの一部といえる. 衛星機器のヘルスチェック(機器の電圧・電流や温度)を テレメトリ項目で受信するし、また何らかの簡単な専用 ミッションを積むことも楽しみであり実際行われている.

学生手作り小型衛星の歴史は、Stanford 大学のTwiggs 教授が1994年に学生の手作り衛星を指導したことから始まると思われる。約5万ドル分の民生品を購入して学生が手作りし宇宙へ打ち上げるという計画で計画当初には衛星を宇宙へ打ち上げるロケットを手配できる予定はまったくなかったが、衛星が完成した暁には無料または安価な打ち上げ手段(ロケット)が提供されると信じて手作り衛星開発を開始した。

宇宙(大気圏外)へ打ち上げられた最初の2機のStanford 大手作り衛星を**図-1**に示す。最初に打ち上げられたStanford 大の衛星はOPAL(Orbiting Picosatellite Automated Launcher:衛星軌道上でピコ衛星を自動放出する衛星)で外直径21cmの6角柱、高さ23.5cm、質量23.1kgである。2000年1月26日にカリフォルニア州のバンデンバーク基地から米空軍のロ



図 -1 Stanford 大の OPAL 衛星(左)と SAPPHIRE 衛星(右)



図-2 人工衛星はロケットの頭部に搭載され宇宙へ行く

ケットで他の衛星と相乗りして無料で打ち上げられた. OPAL のミッションは自身が人工衛星になることのほか 内部に収容したピコ衛星(タバコ箱ほどの大きさ)6機 を自身の衛星軌道上で放出することであった(図-1左, OPALのロゴの下にピコ衛星6機収容の様子が見える). OPAL は3週間後にピコ衛星を成功裏に放出したが、ピ コ衛星2機だけが無事に地上局へ信号を送信した. ピコ 衛星の電源は1次電池だけであるため数日後に電池容量 がゼロになり衛星寿命も尽きた. 1機には DARPA(The Defense Advanced Research Projects Agency: 米国国防 総省高等研究計画局) の先端機器が搭載され実験された が詳細は不明である.

OPAL は自身も人工衛星であり地上局との交信のため に最低限必要な低電力通信機器を搭載している. 民生品 を使用し部品代の総額は約7万5千ドルといわれる.人 工衛星は故障しても修理できない系(非修理系と呼ば れる)であるためだんだんと故障していく運命にあるが OPAL は打ち上げ後1年以上にわたり交信があった.

2番目の衛星, SAPPHIRE (Stanford Audio Phonic PHotographic InfraRed Experiment) (図 -1 右) は 2001 年9月29日にアラスカ州のコディアック基地から米海 軍アカデミーのロケットで他の衛星と相乗りして無料で 打ち上げられた。この衛星は1,000日を越えても地上局 との交信があった.

これら2機の衛星は実機完成後(実はSAPPHIREが 最初に製作されたが都合で打ち上げは2番目になった). 打ち上げ機(ロケット)に支払う資金調達ができないた め無料打ち上げ機が見つかるまで数年間待たされたとい う経緯がある.

大学発の小型衛星としては英国の Surrey 大学 (UoSat シリーズ)や千葉工業大学(鯨生態観測衛星)が有名で あるが、これらは学生手作り衛星の範疇ではないので割 愛させていただく.

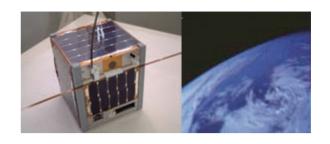


図-3 東大 CubeSat (2003年6月打ち上げ) と撮影画像 (2005年4月 26 日撮影:オホーツク海上空)

ロケットと人工衛星

ロケットと人工衛星の違いはあまり認識されていな いがロケットは頭部に人工物を搭載して大気圏外へ行き 放出する。ロケットの仕事は約30分で終了しその後地 表面に落下する(図-2). 地表面の上空約 200km で人 工物を水平に秒速 7.9km (第1宇宙速度という) で放出 すると地表面に落下することなく地球の周りを円運動す るようになる. これが人工衛星の原理である. 人工衛星 の設計寿命は数日位から10年位(大型衛星)まで幅が ある.

人工衛星に最低限必要な搭載機器は、電源、OBC (On Board Computer), 送受信機, アンテナである. あるミ ッションを遂行させたければ専用のミッション機器を搭 載する.

電源、コンピュータ、送受信機、アンテナを最低限必 要とする身近な機器は携帯電話である. つまり小型衛星 と携帯電話とは技術的によく似ていて電子情報系学生の 研究テーマとしても同じように興味深い(図-3に示す 東京大学 CubeSat は技術的には宇宙を飛ぶカメラ付き 携帯電話といえる). 両者の大きな違いは筐体の形状で ある。携帯電話は手になじむ形状であるが、小型衛星は ロケットに乗り宇宙へ行き宇宙空間で働く形状である. また携帯電話は商用電源から充電するが小型衛星では衛 星表面に貼付した太陽電池セルから充電する(1次電池 だけを搭載する短寿命衛星もある)という違いがある.

普通に想像されるのとは異なり人工衛星の要素技術に は電子情報技術の比重が大きい. このため日本の大型衛 星は実際には電気メーカが作っている。したがって大学 での小型衛星開発でも電子情報系の学生にこそ積極的に 参入してほしい.

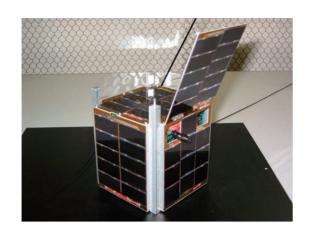


図-4 東工大 CubeSat (2003年6月打ち上げ)



図-5 模擬衛星実験場(右方の平地が試験場)

CubeSat

Twiggs 教授は 1999 年の「日米大学宇宙開発システムシンポジウム (ハワイ)」で、10cm 立方、1kg の手作り超小型衛星の開発を提案した (その形状から CubeSat と呼ぶ).

CubeSat は、学生の教育と学生に実地経験をさせることが主目的である。将来は約1年で衛星を開発し打ち上げ、約1年間の軌道運用を行えば2年間で良い経験ができる。

衛星プロジェクトでは、衛星本体のほかに地上送受信局と宇宙への打ち上げ費用(ロケット代)がかかる. ロシアのロケットは費用を払えば学生手作り衛星の打ち上げも請け負う.

2003年6月30日に東大、東工大、Stanford 大など世界の大学から6機の手作り衛星がロシアのプレセック宇宙基地から打ち上げられた。しかし無事に動作したのは上記3大学の3機だけであった。

東大 CubeSat(愛称 CubeSat-XI(サイ))を図-3 左に示す。東大 CubeSat はカメラを搭載し地球画像を撮影し地上局へ送信している(図-3 右)。東工大 CubeSat(愛称 CUTE-I(ワン))は軌道投入後1 枚の太陽電池パドルを展開した(図-4)。両衛星とも最初の打ち上げで完全な成功を収めたことは国内の宇宙コミュニティに驚きとともに賞賛を持って受け止められ、設計寿命を越えて現在も元気に活躍している。

同時に打ち上げられた Stanford 大衛星の大きさは約 $10 \times 10 \times 30$ cm(CubeSat3 個分の大きさ)で民間研究所のミッション機器を搭載した(愛称 QuakeSat:地震の前には岩石が圧縮されて電磁波が発生するといわれるがその電磁波を捕らえる). このように CubeSat とその拡大バージョンは安価・迅速なテストベンチとしても期待されている.

他の応用例を挙げる. NASA・AMES 研究所はある酵母 (学名 Saccharomyces cerevisia) が無重量空間で増

殖する様子の観測実験を立案した(愛称 Bionano Sat: ミッションに由来する). スペースシャトルに搭載すれば NASA 内部なので搭載費は無料であるが、宇宙飛行士が搭乗しているため機器の安全審査は厳しく資料作成などに大きな費用がかかり、打ち上げまでの時間もかかるため学生手作り衛星にミッション機器を搭載することを計画している. この衛星は 20 × 30 × 10cm の大きさ(CubeSat 6 個分に相当)の中に実験装置(約 10cm 立方)を搭載して宇宙空間でビデオカメラによる酵母増殖情報を地上局へ送信する.

CubeSat のコストはどのようなミッション機器を載せるかにより大きく変わる. 数機打ち上げを経験した後に単純なミッションを搭載する場合の概算コストは約1,000万円といわれる. 教育目的なので学生の人件費は見込まない. 内訳は (1) CubeSat 部品代 約300万円, (2) 地上局設備 約200万円, (3) 打ち上げ費 (ロケット代) 約500万円. 地上設備としては衛星組み立て用のクリーンブース (市販品で約300万円だが学生手作りで約20万円), 各種電子機器測定器などが必要である.

CanSat (模擬衛星) の実験

話題を変えて、毎年9月にアメリカ・ネバダ州ブラックロック砂漠で行われる模擬衛星実験を取り上げる(図-5). CubeSat の開発着手以前から小型衛星製作の訓練もかねて350mlジュース缶の大きさの模擬衛星(缶の大きさなのでCanSatと呼ぶ)打ち上げ実験が行われている. AEROPAC(シリコンバレー周辺のアマチュアロケットグループ)の協力を得て、日米の大学生が製作したCanSat(模擬衛星)はロケット頭部に搭載され高度約4,000mに行き、そこでロケットから放出されパラシュートで降下してくる。降下時間は約12分で、この時間は低軌道衛星が地上局と交信できる最大時間にほぼ



図-6 砂漠での模擬衛星回収の様子(中央が CanSat)

等しい、この12分の間にCanSat(模擬衛星)からの信 号を受信する (図 -6). 最も簡単な CanSat の製作コス トは約5~10万円といわれる.

同時に COME BACK RETURN COMPETITION も開催 されている. 事前に決めた緯度・経度に日の丸の旗を設 置しておき約4,000mの高度から落下してくる CanSat を. この位置に近づけることを競う大会である. 自律制御し ていることの証明が要求され宇宙ロボットの技術といえ よう. これらの実験も学生に実地訓練の場を提供している.

小型衛星が遭遇する宇宙環境

宇宙空間を飛翔する人工衛星を取り巻く宇宙環境は厳 しいので打ち上げ前に地上での試験が欠かせない、この ような試験をせずに打ち上げてもきちんと働くことはま ず期待できない.

打ち上げ時の振動

衛星はロケット発射時の激しい振動と音響衝撃を受 ける. 振動試験機を使用して地上試験を行う. 試験は JAXA (宇宙航空研究開発機構) または都道府県の工業 試験所などの装置を借用する.

熱真空環境

宇宙空間には大気がないため電子機器からの発熱を逃 がすことは困難である. 熱の伝達には伝導. 対流. 放射 の3種類があり地上機器の冷却では対流が通常使用され ているが、真空中では大気がないため対流は使用できな い. 人工衛星内の熱は伝導で衛星の外部まで運びそこか ら遠い宇宙空間へ放射で熱を捨てる。このような理由で トランジスタなどの能動機器からの発熱を処理するため の考慮は特に重要である. 試験は JAXA の熱真空槽 (字 宙センタや宇宙研究開発本部)を借用する.

放射線環境

宇宙空間には大気がないので厳しい放射線が存在して いる. X線や Y線といった波長の短い電磁波、および陽 子、中性子、電子、α線、それより重い粒子が存在する. 半導体素子が放射線にさらされると誤動作を起こし恒久 故障に至ることもある。宇宙放射線による影響は以下の ように分類される.

● TID (Total Ionization Doze)

宇宙放射線の種類やエネルギーによらず、それらが発 生させた電離の総量だけによって決まる劣化現象のこと をいう. TID は宇宙放射線に曝される半導体素子の性能 劣化の代表的な現象である. 電離総量が各半導体素子の 持つ閾値を超えると恒久故障となる. TID に対しては数 mm のアルミのシールドを張ることにより、その影響を 軽減することが可能である. 超小型衛星の設計寿命は3 カ月から長くても半年という短期間であることが多いの で TID の影響は無視できる場合が多い.

SEL (Single Event Latch-Up)

高エネルギー荷電粒子の入射により半導体素子に大電 流が流れることをいう。通常は電力供給を止めることに より回復可能であるが、そのタイミングが遅ければ、半 導体素子が破壊され恒久故障に至ることもある. SEL に 対しては、電源回路周りに過電流検出回路と遮断回路を 設ける. 異常電流が流れると自動的に電流をシャットダ ウンさせ、一定時間経過後に電源の再投入を行うことに より、SEL が発生して大電流がデバイスに流れる時間を 最小限に抑える.

SEU (Single Event Upset)

半導体素子のメモリ(フリップフロップ)などに記憶 されていた情報が荷電粒子の入射により反転(0と1が 逆転)することをSEU(ソフトエラーともいう)とい う. 入射する荷電粒子のエネルギー量が半導体素子の情 報を蓄えるのに必要なエネルギー量に比べて大きいとき に SEU が発生し情報は反転する、そのため、衛星に搭 載されている CPU には数世代前のプロセスルールの太 いものが用いられ、結果的に衛星に搭載したコンピュー タの計算能力は現行のコンピュータと比べて劣ったもの にならざるを得ない. 現在運用中の人工衛星には10年 以上前のCPUが搭載されているものもある。SEUへの 対応法は後述する.

放射線試験は、日本原子力研究所や都道府県の産業技 術研究所などの施設を借用する.



図-7 創大 CubeSat (概念図)

CubeSat システムのカスタム化と フォールト・トレラント化

電子情報系の話題として CubeSat 用コンピュータシステムの研究を紹介する.

CubeSat システムのカスタム化

創価大学で開発中のCubeSat (図 -7)(愛称: Excelsior)は民生品 FPGA (Field Programmable Gate Array)を使用してコンピュータシステムをカスタム化することをミッションの1つとしている。カスタム化したシステムで衛星の全コンポーネントを制御する。FPGA はユーザがプログラミング可能な大規模集積回路である。

現在の CubeSat 搭載コンピュータシステムでは多くがマイクロチップテクノロジー社のマイクロコンピュータ PIC(Peripheral Interface Controller)や日立の H8を使用している。民生品なので放射線対策は施されていない。

アンチヒューズタイプ FPGA は、再書き込みは不可能であるが回路情報は放射線による反転に強く高速回路を実現しやすいため衛星搭載用に適している。大型衛星で使用されている FPGA の大部分がアンチヒューズタイプ FPGA である。しかし FPGA 内部のレジスタ(フリップフロップ)については放射線で反転する可能性が残っている。我々は民生品アンチヒューズタイプ FPGA上に CPU などを構築すると同時に後述するように内部回路を3重化(内部3重化)することによって内部フリップフロップへの放射線対策を施しフォールト・トレラント化する。

衛星コンピュータシステムの3重化

大型衛星では異常や故障が生じてもミッションの継

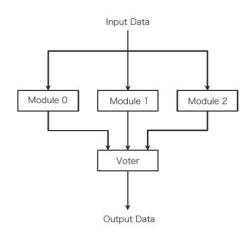


図-8 3重化システム

続が可能なように安全性と信頼性の高いフォールト・トレラントなコンピュータシステムが採用されている.フォールト・トレラント・システムを構築する代表的な手法は受動的冗長法と呼ばれる3重多数決法(Triple Modular Redundancy: TMR)である. モジュール(CPU やメモリなどからなる1コンピュータシステム)を3重化し,各モジュールに同じ計算をさせモジュールが計算結果を出力するたびにそれらの結果を逐一多数決で決めることで単一誤りを排除することができる(モジュール3重化). TMRの概念を図-8に示す.

モジュール3重化システムには(1)物理的な問題と(2)3重化処理に起因する問題がある。(1)物理的な問題は、モジュールが3倍になるために占有面積、消費電力、質量が増加することである。搭載容量や発生電力が限られている超小型衛星においては深刻な問題である。(2)3重化処理をするためには、各モジュールの同期をとる必要があり、SEU発生時にエラーモジュールを特定する必要と再起動させる必要がありこれらに付随する作業などのためにシステムが複雑になり同時に速度低下を招く。

CubeSat は大きさ、コストなどが制限されるのでモジュール3重化システムを搭載するのは困難であり搭載されていない。我々は CubeSat に搭載することを前提とした3重化システムを開発し創大 CubeSat に搭載する。このシステムでは占有面積や質量、消費電力の増加を抑え、かつシステムの複雑化を抑え速度低下を招かないことを目的としている。

CubeSat コンピュータシステムの3重化

CubeSat に生じる宇宙放射線の影響のうち、SEU対策としてはシステム的な対応が必要である。図-8に示したようにモジュールを多重化し、複数の結果を比較することで、モジュールの誤り検出と訂正を行うことができる。3つのモジュールを使用してCPUを3重化する方式

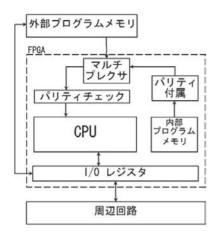


図-9 コンピュータシステム構成

(モジュール3重化)をCubeSatに搭載することは物 理的に困難である. 我々は FPGA を搭載コンピュータ システムに使用し、CPU内部アーキテクチャの各機能 ブロックを内部で3重化する(内部3重化). 内部3重 化では占有面積や質量は増えず電力量の増加もわずか ですむ. システム構成を図-9に示す. このシステムで は、CubeSat 通常動作用に外部プログラムメモリを持 ち FPGA 内に CPU と外部ペリフェラルとの接続をする I/O レジスタ群, CubeSat 初期動作用の内部プログラム メモリなどを構成する.

●内部 3 重化方式

搭載コンピュータシステムの CPU 部には、マイクロ チップテクノロジー社のマイクロコンピュータ PIC 互 換のフリー IP である CQPIC を使用する. この CPU はハーバードアーキテクチャを持ち、最高動作周波数 20MHz である.

この CPU の各機能ブロック (コマンドコントローラ, 演算装置、演算用レジスタ群など)をそれぞれ3重化す る。その多重化した各機能ブロックの出力に対して、多 数決判定を行う. ブロック図を図 -10 に示す.

内部3重化ではSEU が発生して CPU 内部のレジス タの値が書き変わってしまった場合でも CPU の再起動 は必要ではなく連続動作ができる。また多数決部は多数 決をとるだけの単純な設計ですむので多数決部で発生す る遅延時間を最小にすることができる. つまり多数決部 による CPU の動作クロック周波数の低下を最小限に抑 えることができる.

モジュール3重化と内部3重化の比較を表-1に示す.

● CPU 動作用 ROM

外部プログラムメモリとしてフラッシュ ROM を使用 する. CPU は外部フラッシュ ROM ヘプログラムカウ

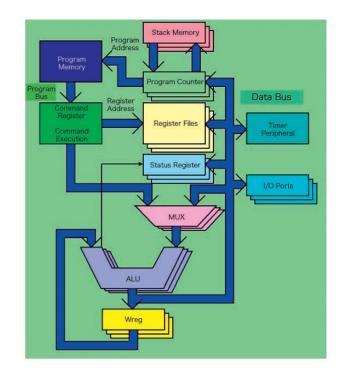


図-10 CubeSat の CPU アーキテクチャ

項目	モジュール 3 重化	内部3重化
SEU 時のシステム再起動	必要	不要
多数決部での遅延時間	大	小
システムの速度低下	大	小
質量	増加	増加なし
基板面積	増加	増加なし
物理的損傷による故障	別モジュール に切り替え可	別モジュール なし

表-1 モジュール3重化と内部3重化の比較

ンタの内容を出力し命令を読み出して動作を行う. SEU 対策としてはフラッシュ ROM の多重化が望ましいが. CubeSat では大きさと質量に制限があるため 16bit 幅の フラッシュ ROM を採用し、CPU 命令長を 14bit にし誤 り検出符号 2bit を付属させる設計とした (図 -11).

フラッシュ ROM の各セクタには同じプログラムを格 納しておく、あるセクタで SEU によるエラーが検出さ れるとセクタを切り替える. こうすれば実行中の処理に 支障を与えず連続動作が可能になる. また検出がされな かった場合はプログラムの誤動作となり CPU のウォッ チドックタイマによってプログラムカウンタがリセット される. この場合. 初期動作用の内部プログラムメモリ 上で外部プログラムメモリの誤りを検査し、誤りがある 場合には他セクタからの正常データの上書きを実行する (図-12). すべてのセクタが正常データとなった後に通常



図-11 プログラムメモリ

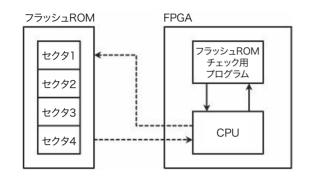


図-12 フラッシュ ROM セクタ管理

動作用の外部プログラムメモリのプログラムを実行する.

創価大学 CubeSat 開発状況

コンピュータシステムの開発はSRAMタイプFPGAを用いている。SRAM FPGAは、回路情報の書き換えが可能であり、初期の設計に適している。設計を確定した後にアンチヒューズタイプFPGAに置き換える。3重系アーキテクチャを開発し正常動作も確認した。多数決部での遅延時間は使用するFPGAによって大きく違ってくるが、検証ツールを用いて行ったシミュレーションでは多数決部での遅延時間は数nsであり、数十MHz程度のCPUの動作に対しては無視できるほどであった。PICの最高動作周波数は20MHzであるが、我々の搭載用コンピュータシステムにおいても20MHzでの正常動作を確認した。

現在はシステムをアンチヒューズタイプ FPGA に移行中である。今後は高エネルギーの重イオンを照射し、ビット反転が起こる確率を測定する(反転断面積)。反転断面積は入射イオンの電離作用の大きさに依存するため試験ではイオンの種類やエネルギーを変えた条件で照射を行い、イオン1個あたりのビット反転数を計測する。この試験の結果を使えば、実際の宇宙環境での SEU 現象の発生確率が予測できる。また実際に SEU 現象を模擬することにより、開発中のコンピュータシステムの動作を確認し検証する。現在開発中のモデルを図 -13 に示す。

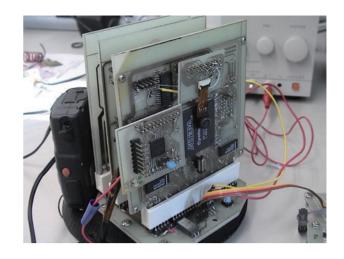


図-13 開発モデル

学生手作り衛星の将来

特定非営利活動法人(NPO)「大学宇宙工学コンソーシアム(UNISEC)」は我が国の大学・高専を組織し学生の宇宙開発活動をとりまとめる役割を果たしており以上に述べた活動も UNISEC の傘下で行われている.

UNISEC は学生による手作り衛星やロケットなどの 実践的な宇宙工学活動を支援することにより, (1) 人 材育成, (2) 技術開発, (3) アウトリーチの3つを通し て宇宙開発コミュニティと社会に貢献することを使命と しており, 工学系学生に得がたい実地経験の場を提供 している. 参加大学の多くは航空宇宙学専攻などである が, 小型衛星の主要技術は電子情報技術であるので電子 情報系の大学がこの分野へ進出することを期待する. 正 会員・賛助会員として一般の企業, 個人も参加して欲し い. 今後は大学と中小企業の連携による宇宙開発の展望 が予測されている. 現在日本の宇宙開発は停滞している が, 宇宙開発への熱い情熱を持つ若者をいかに宇宙開発 に参画させていくかが将来の我が国の宇宙開発に決定的 な意味を持つと思われる.

参考文献

- 1)UNISEC と各大学の Web サイトリンク:http://www.unisec.jp
- 2)CubeSat からの画像:http://www1.bbiq.jp/ja6pl/cubesat.html
- 3)酵母実験衛星:Twiggs, B. and Kuroki, S.: BioExplorer Bus-Low Cost Approach, 2002 IEEE Aerospace Conference, Big Sky, MT, #278(Mar. 2002).
- 4) 中須賀他: CubeSat-XI の軌道上実証成果と超小型衛星による低コスト化・短期間開発の試み、電子情報通信学会論文誌 B, Vol.J88-B, pp.44-48 (Jan. 2005).
- 5) 此上他: 超小型衛星 CUTE-I の開発と軌道上運用評価: 電子情報通信 学会論文誌 B, Vol.J88-B, pp.49-57 (Jan. 2005).
- 6) 模擬衛星実験 (ARLISS): http://www.arliss.org/

(平成17年6月1日受付)