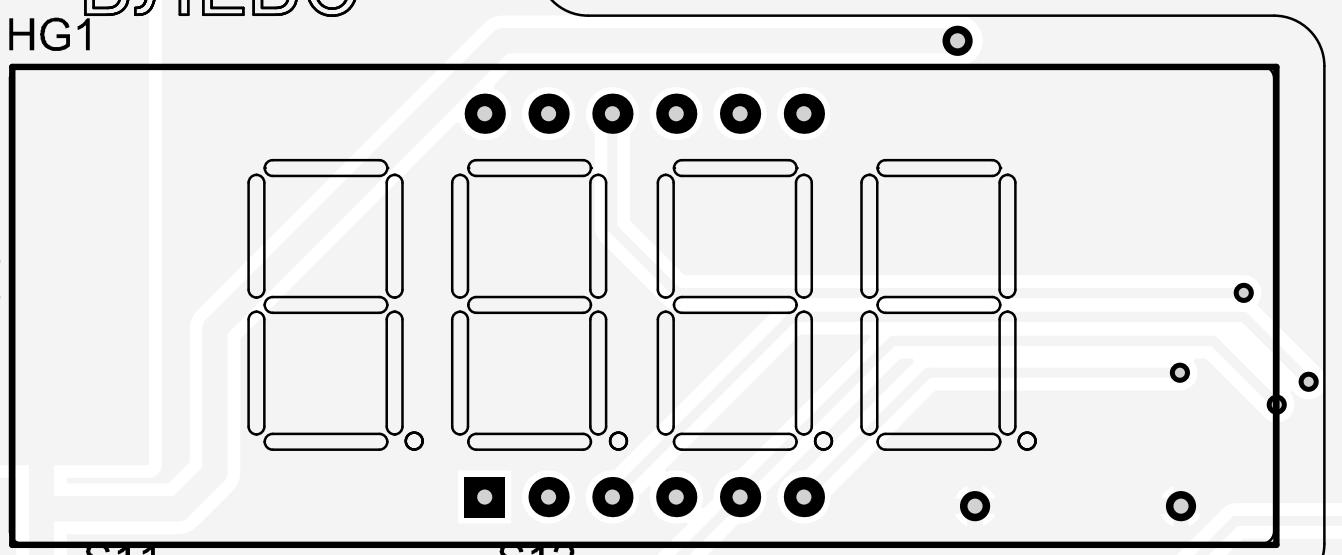


Примечание:  
\* - цепи не используются, задел;  
\*\* - в обведенной области микросхема STLED316S и 7  
лоджик-чипов не паять на плату

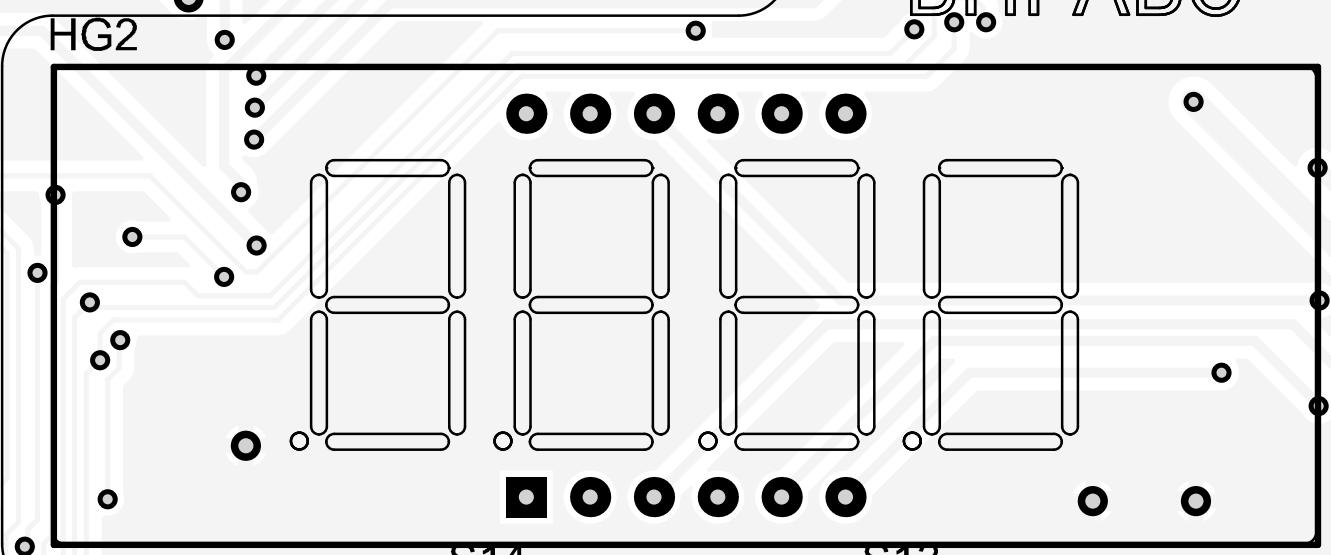
Ver\_1.02  
Rev. 1.01

					0000-00-00-01 ЗЗ					
Изм.	Лист	№ докум.	Подп.	Дата	WELDER		Лит.	Масса	Масштаб	
Разраб.		Тимофеев			Схема электрическая принципиальная		*			
Проб.		Тимофеев					Лист	1	Листов	2
Т.контр.	*									
Мач. отд.		Тимофеев								
Н.контр.	*									
Черт.		Тимофеев								

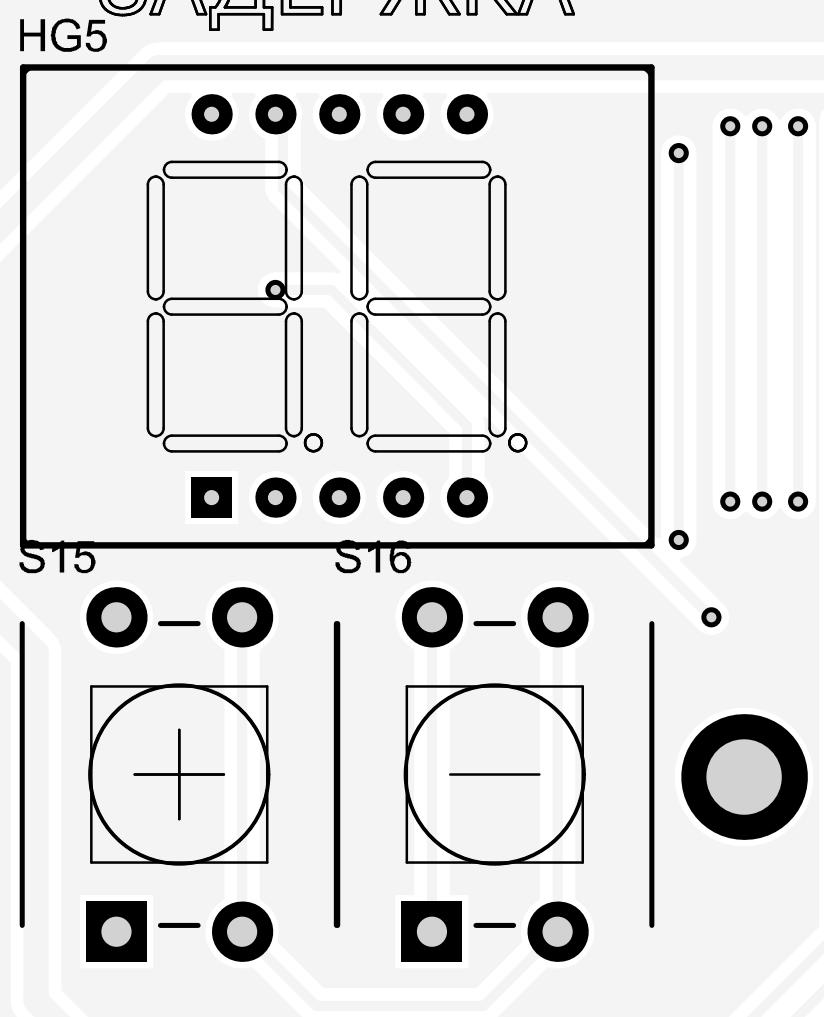
ВЛЕВО



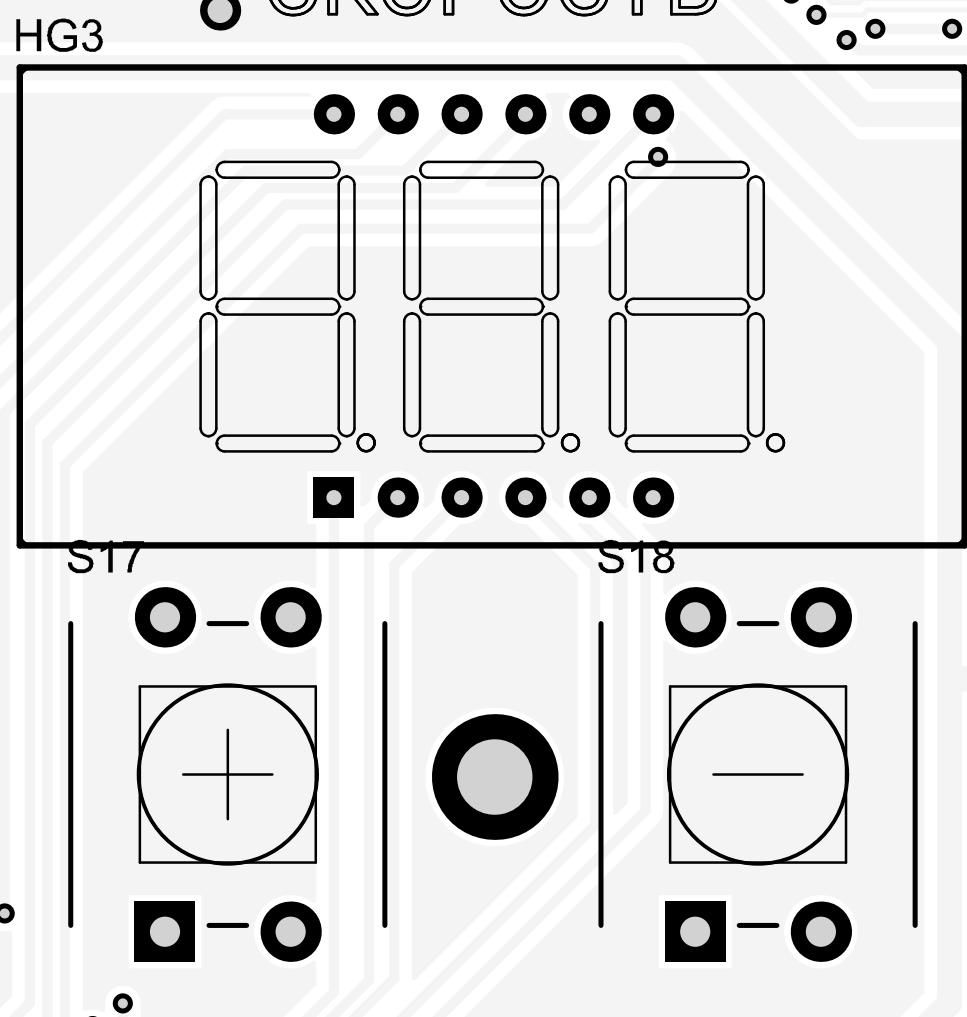
ВПРАВО



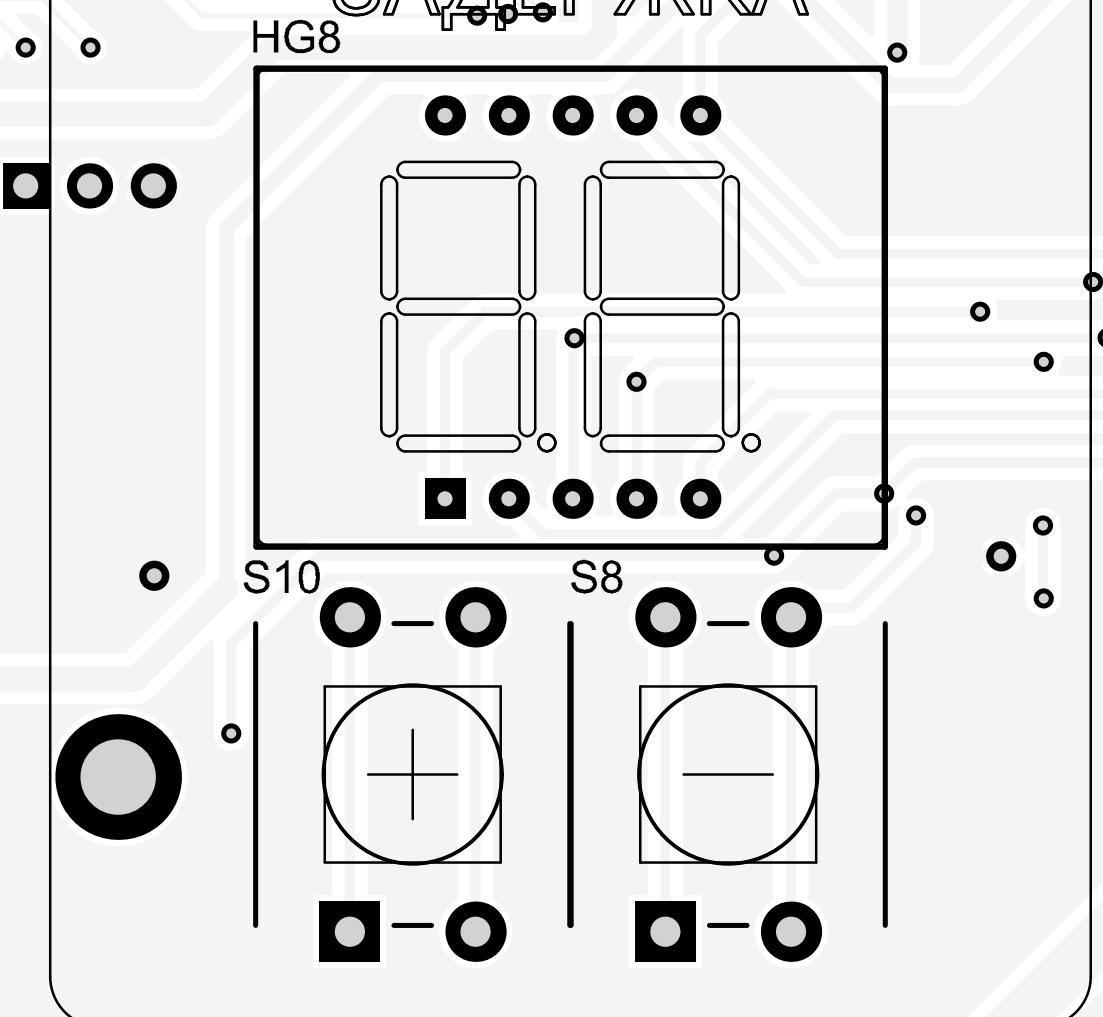
ЗАДЕРЖКА



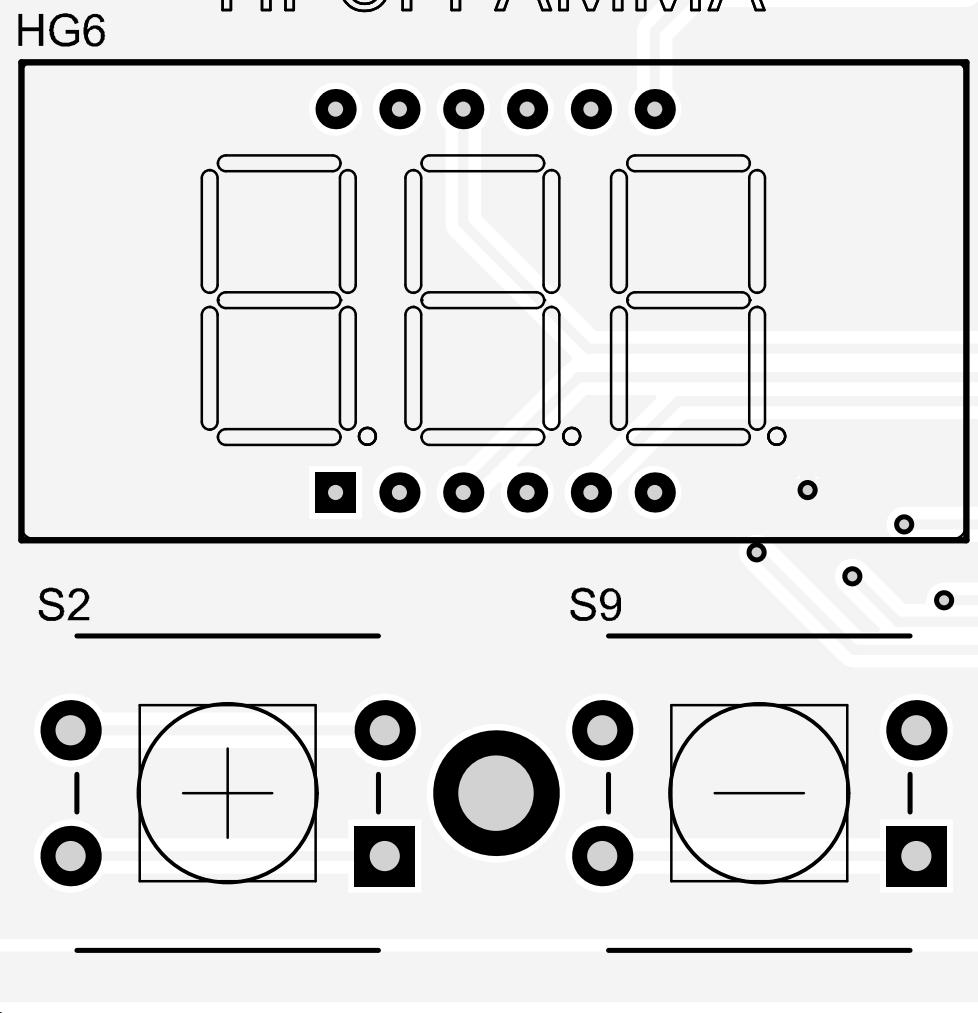
СКОРОСТЬ



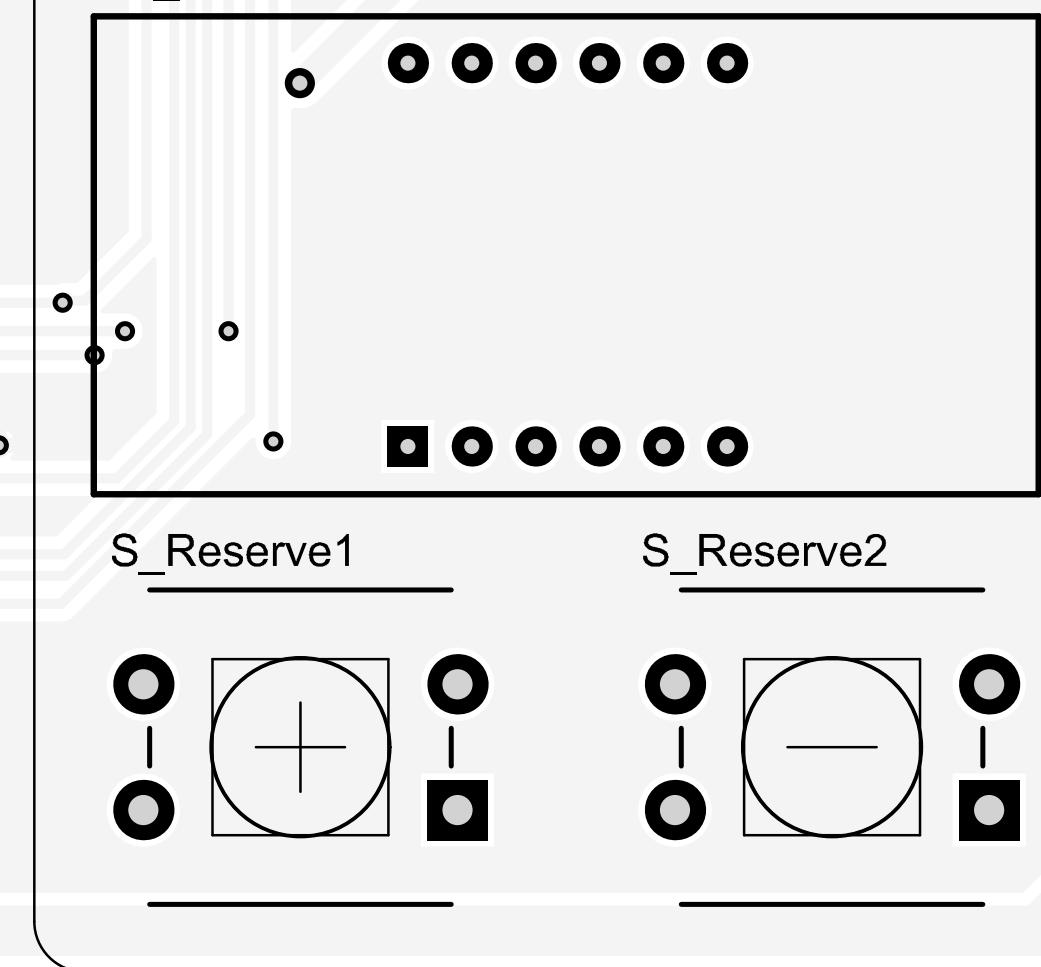
ЗАДЕРЖКА



ПРОГРАММА

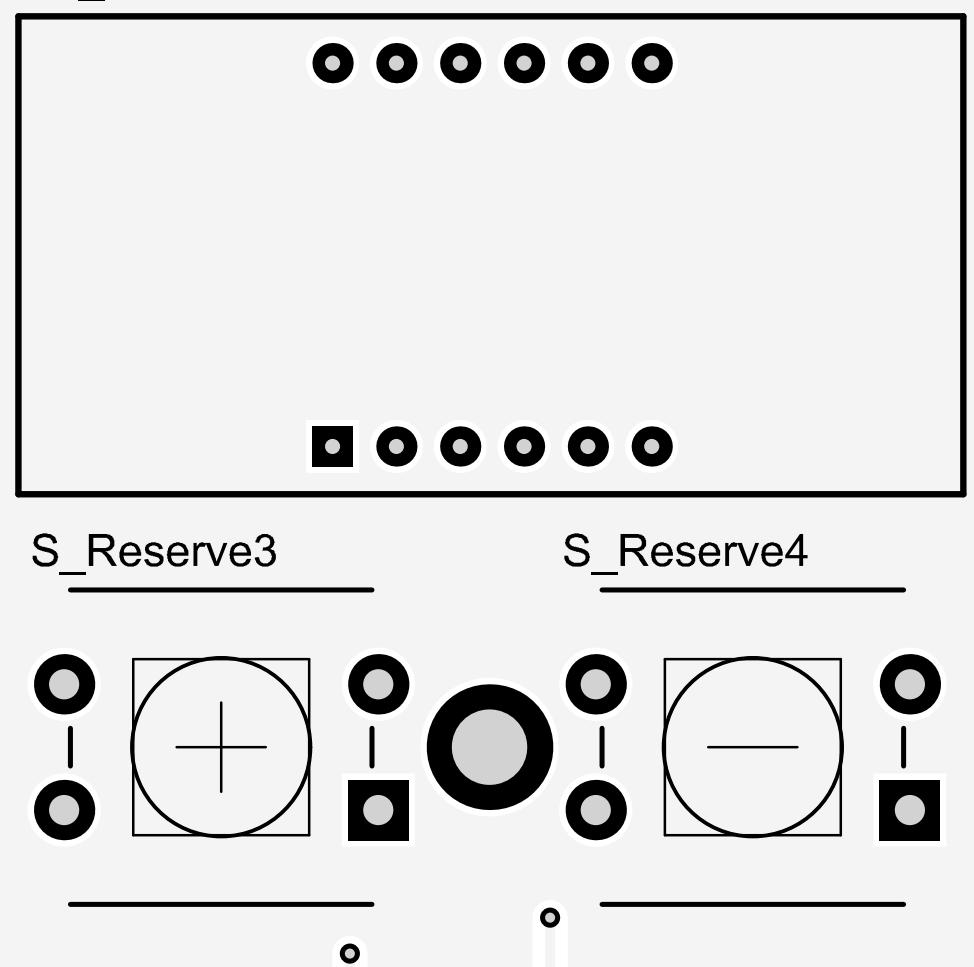


HG\_Reserve1

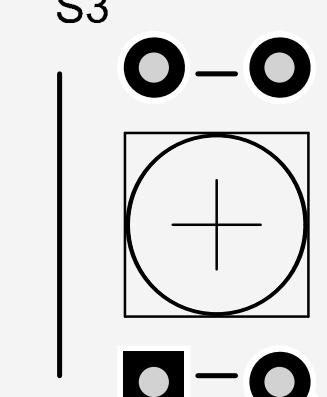


PCB\_WEE  
Rev\_1.00 **TSL**

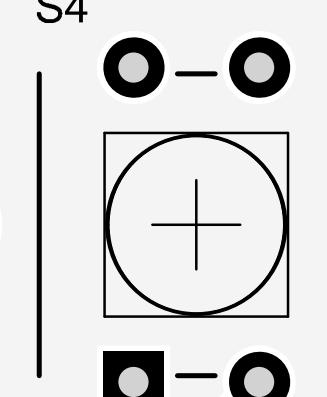
HG\_Reserve2



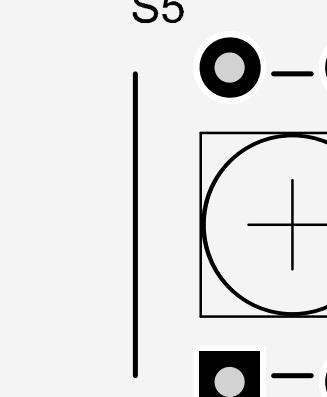
VD10 + ВВЕРХ  
S3



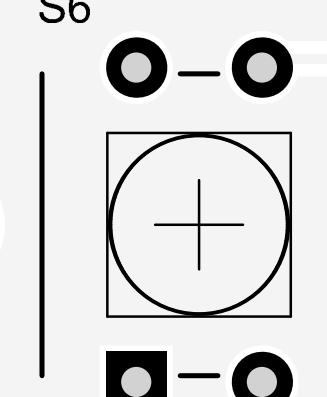
VD9 + ВНИЗ  
S4



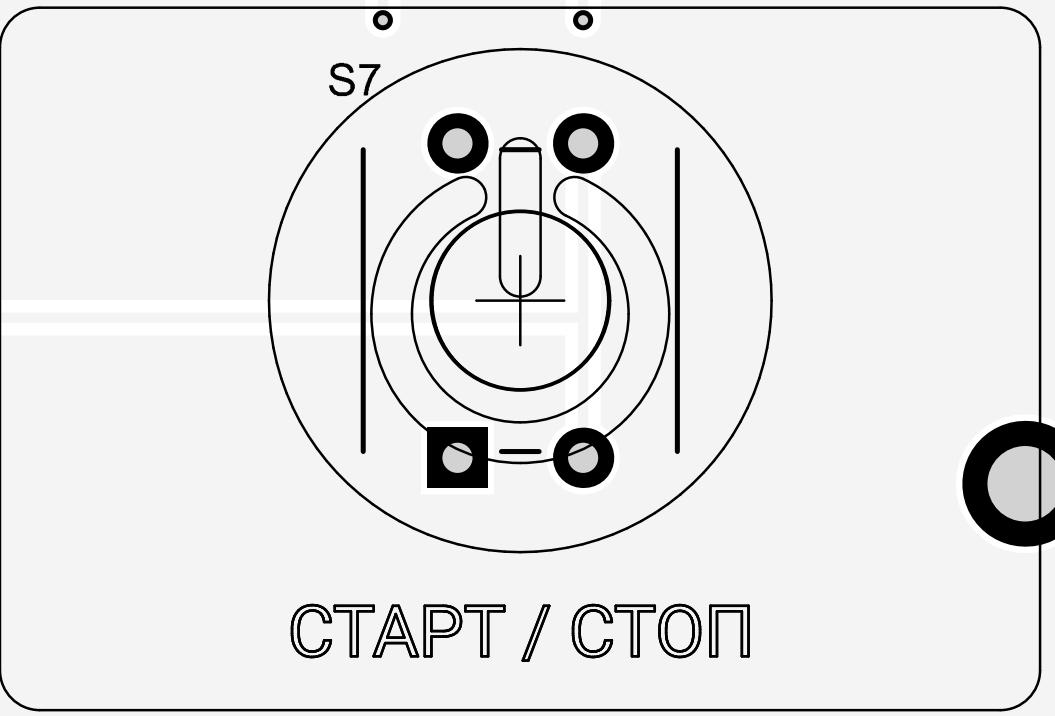
VD8 + ПАРКОВКА  
S5

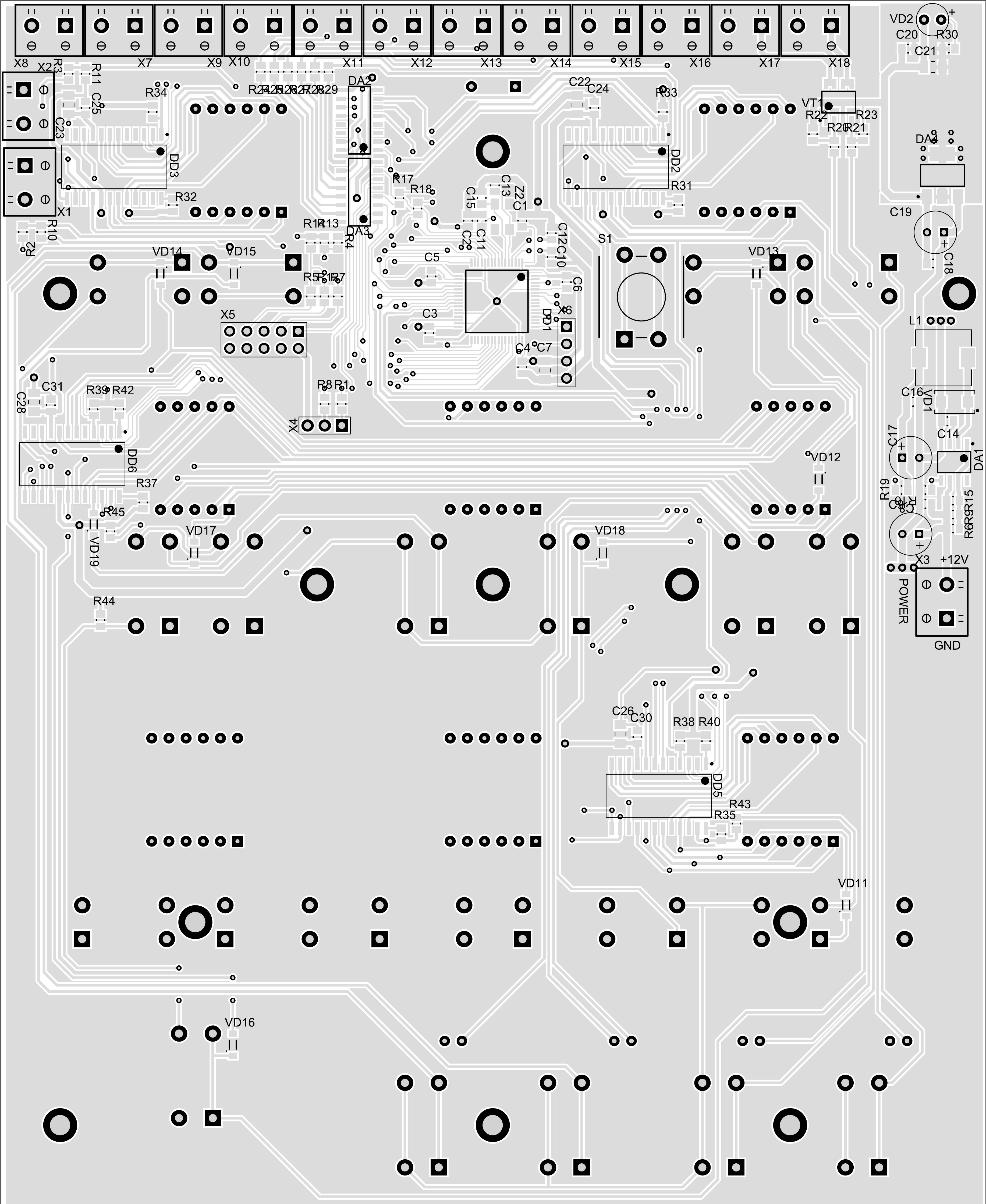


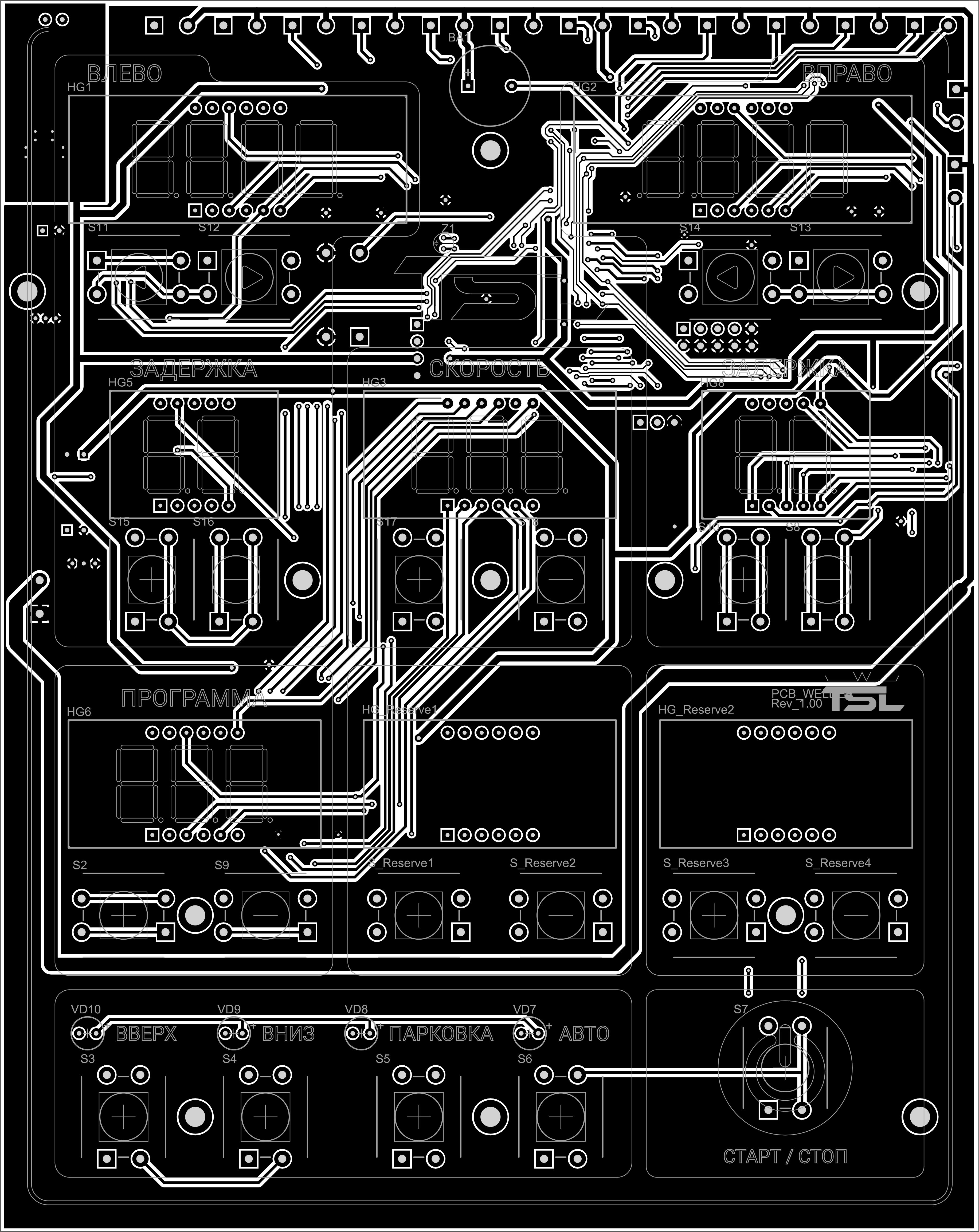
VD7 + АВТО  
S6

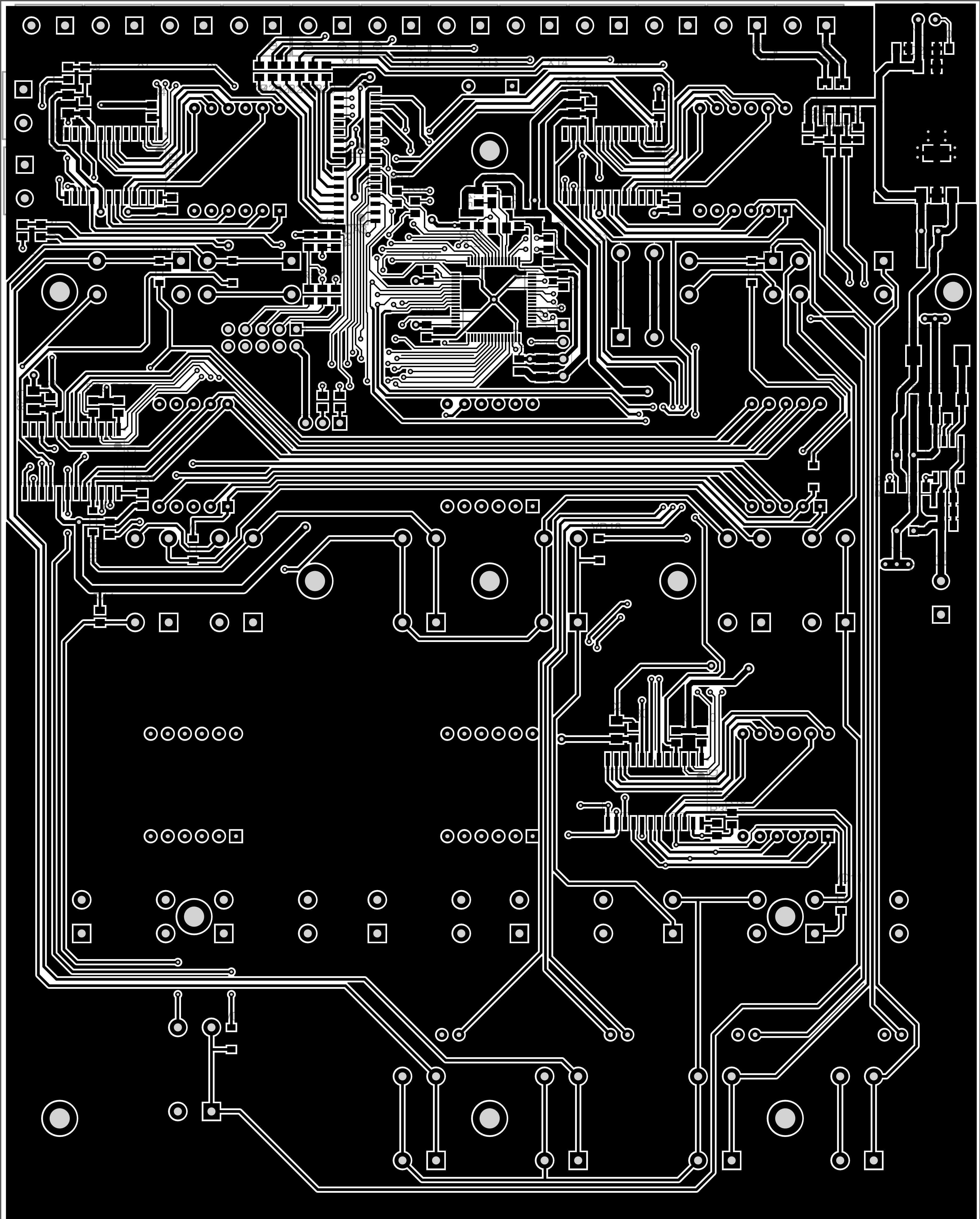


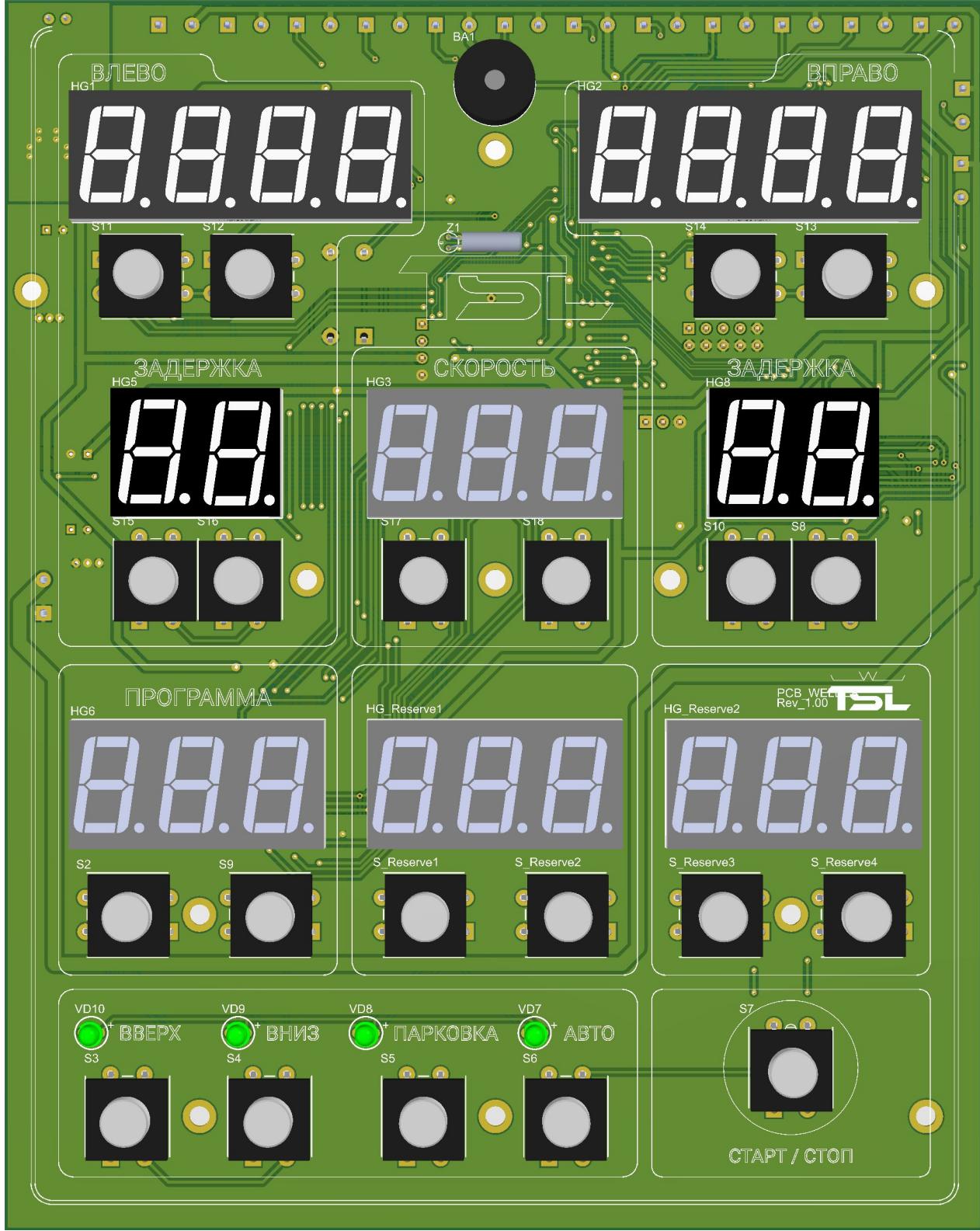
S7  
СТАРТ / СТОП

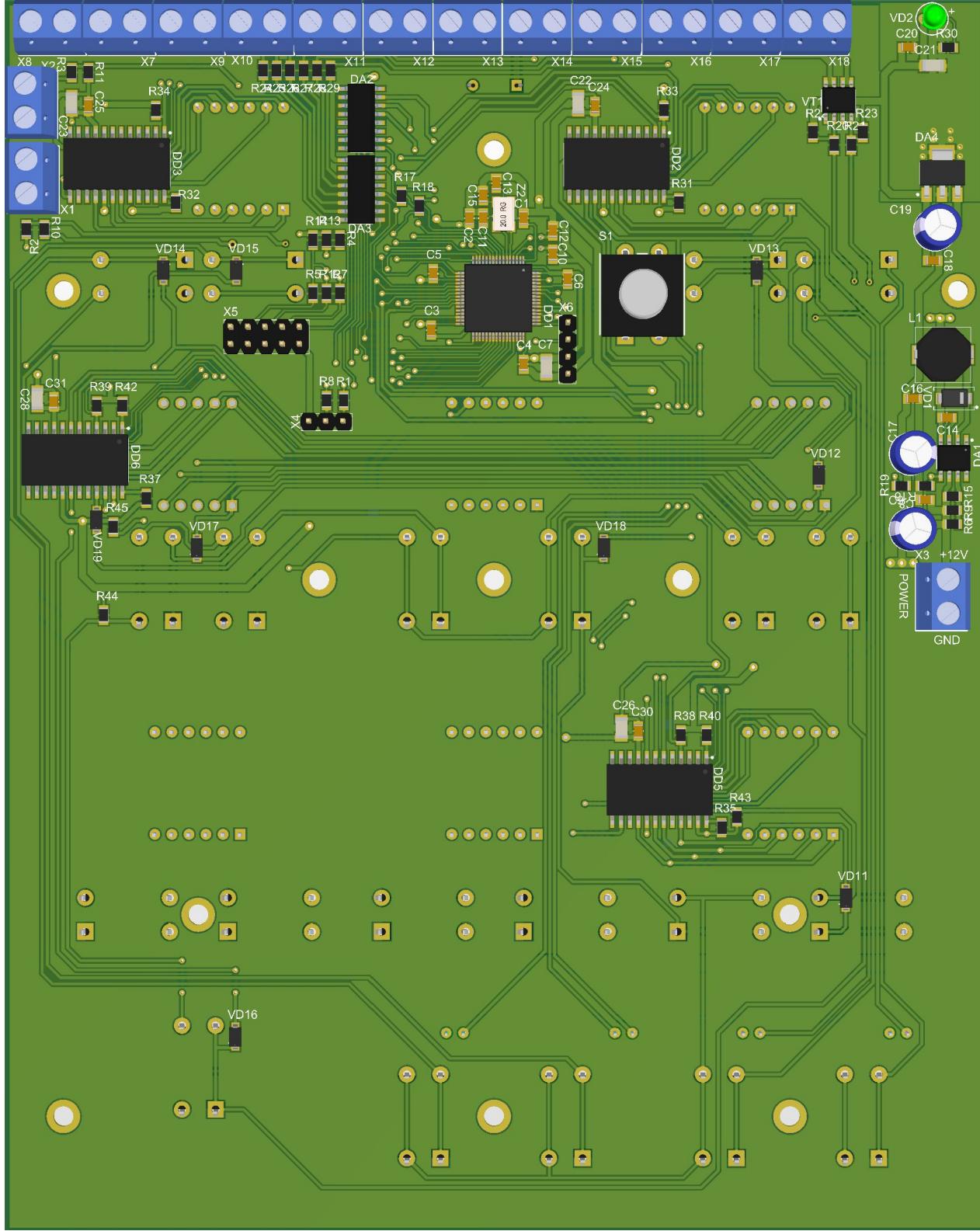








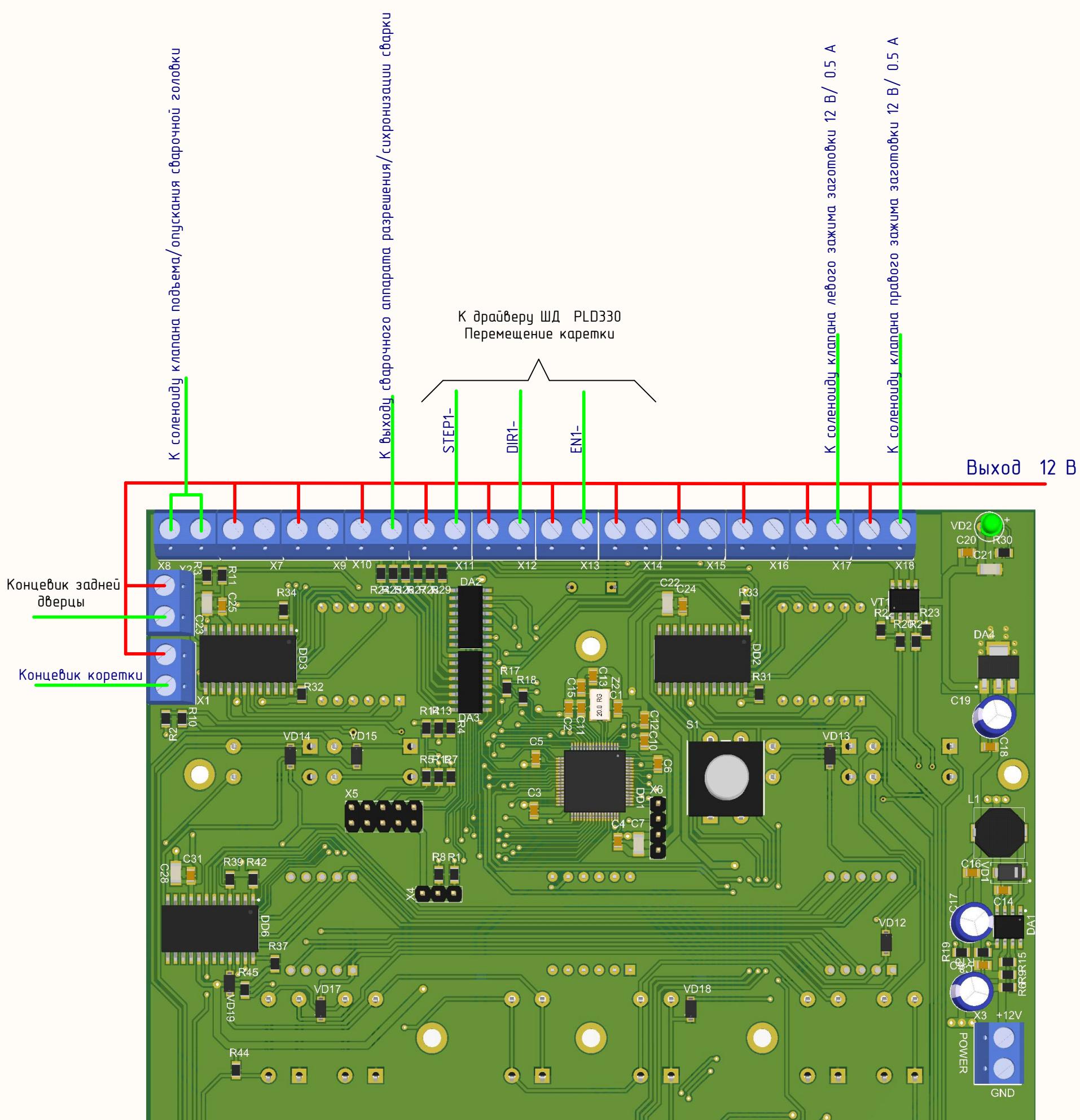




0000-00-001 35

Справ. № \* Перф. примен.

Инф. № подпл. Годн. и дата Взам. инф. № Инф. № подпл. Годн. и дата



Изм.	Лист	№ докум.	Подп.	Дата
Разраб.		Тимофеев		
Проф.		Тимофеев		
Т.контр.	*			
Н.контр.	*			
Чтврт.	*			

0000-00-001 35

# WELDER

## Схема электрическая подключения

Лист.	Масса	Масштаб
* Листов *		

TSL

