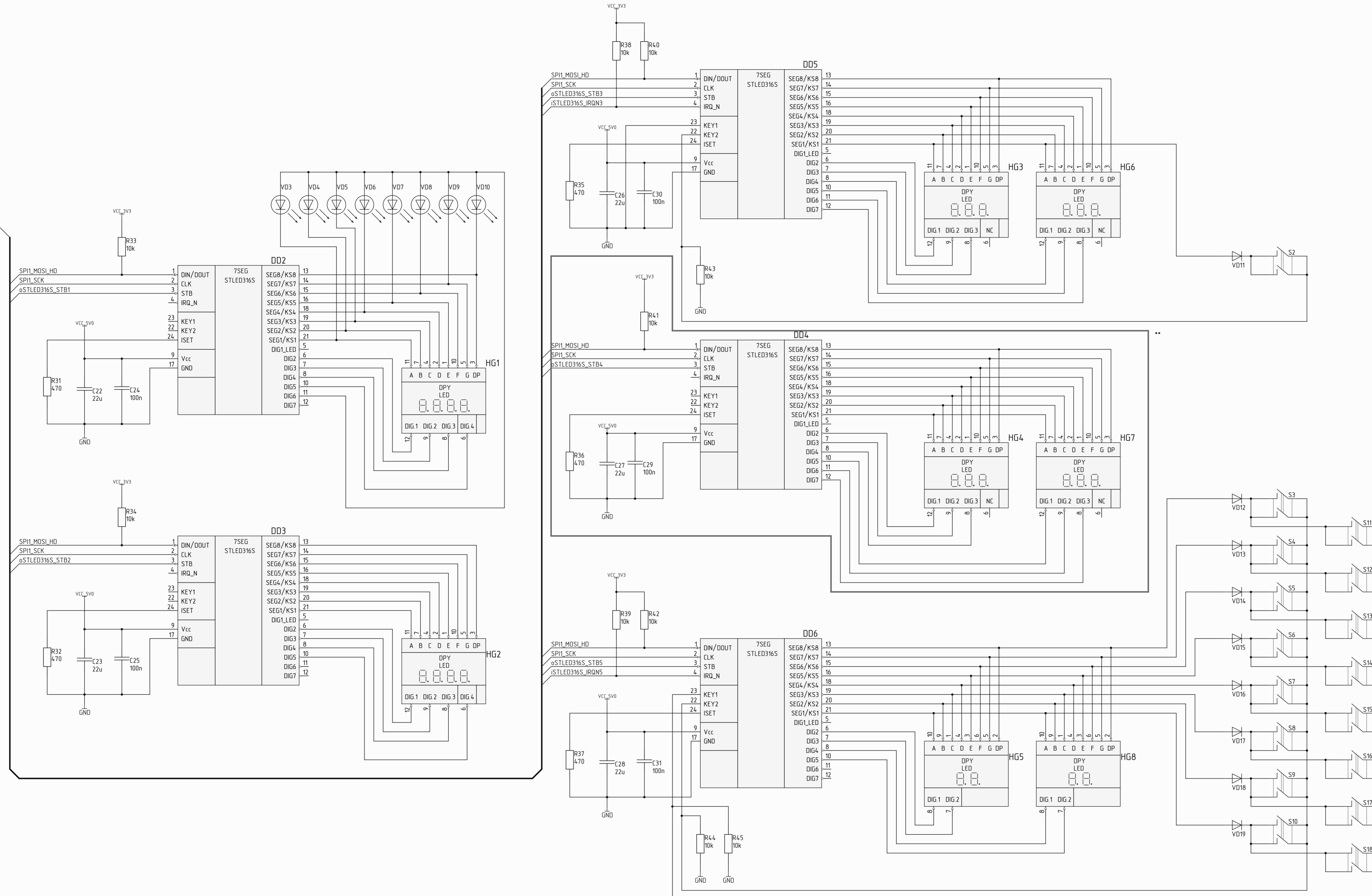


Примечание:
* - цепи не используются, задел;
** - в обведенной области микросхема STLED316S и 7
лоджик-чипов не паять на плату

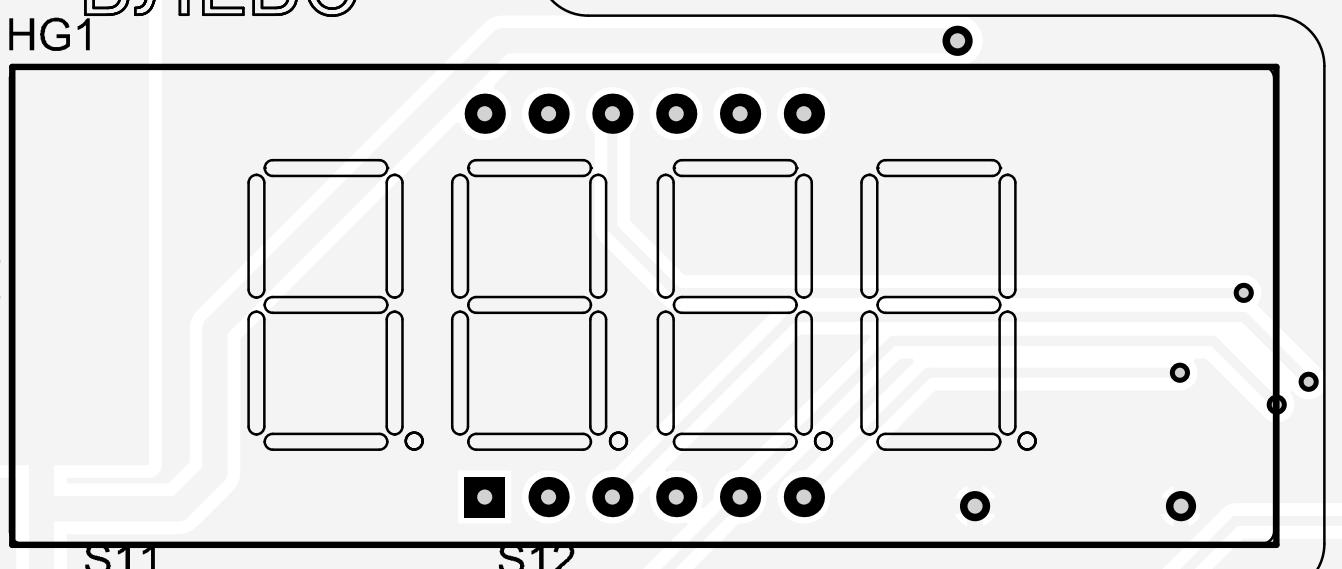
Ver_1.02
Rev. 1.01

					0000-00-00-01 ЗЗ					
Изм.	Лист	№ докум.	Подп.	Дата	WELDER		Лит.	Масса	Масштаб	
Разраб.		Тимофеев			Схема электрическая принципиальная		*			
Проб.		Тимофеев					Лист	1	Листов	2
Т.контр.	*									
Мач. отд.		Тимофеев								
Н.контр.	*									
Черт.		Тимофеев								

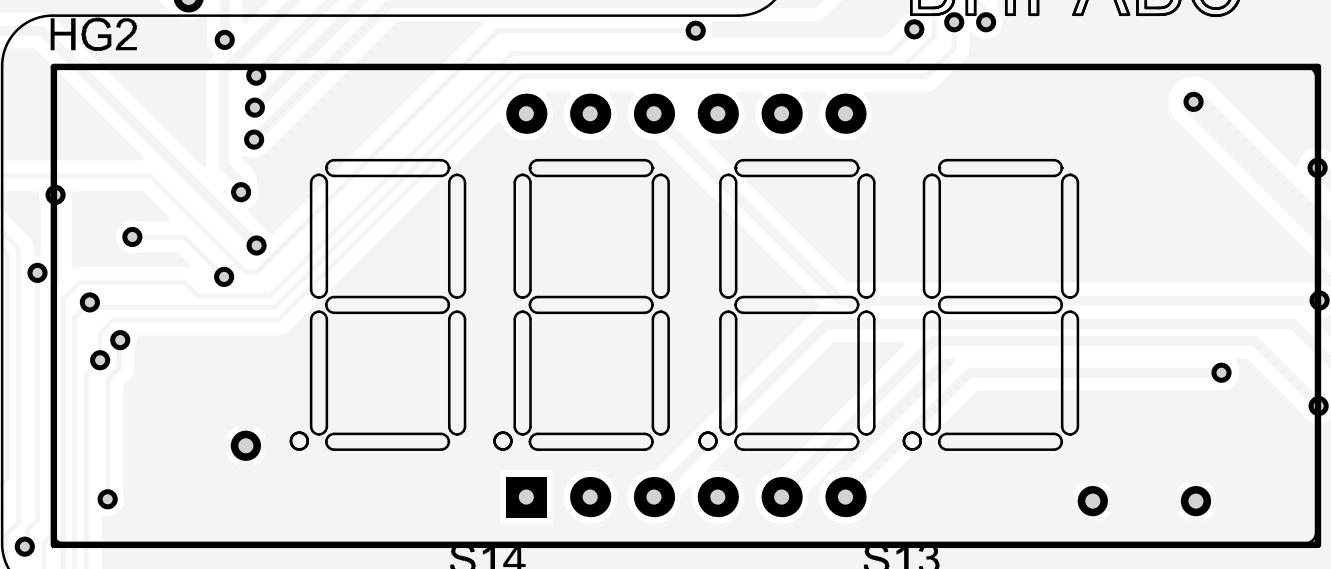
Connect>>



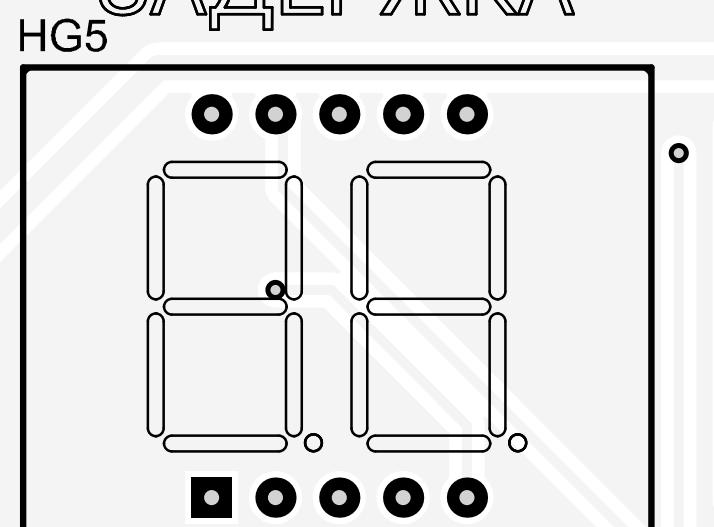
ВЛЕВО



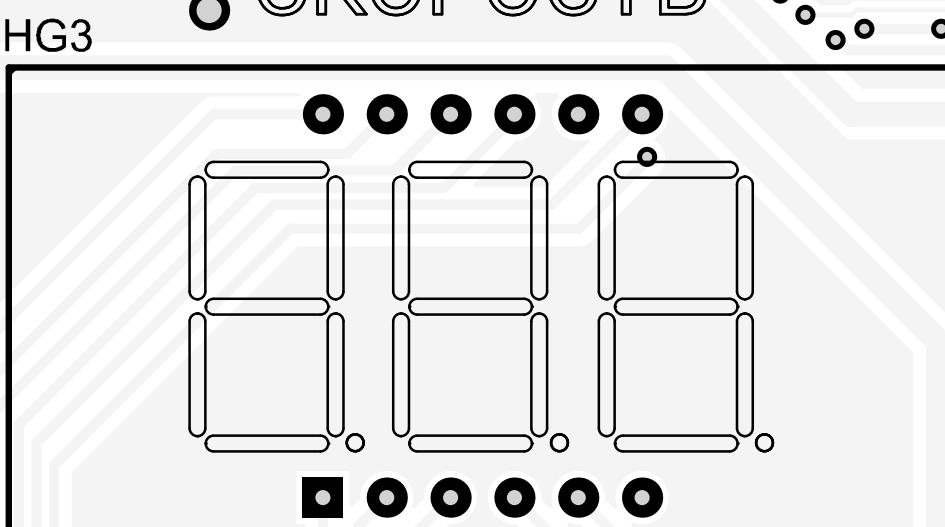
ВПРАВО



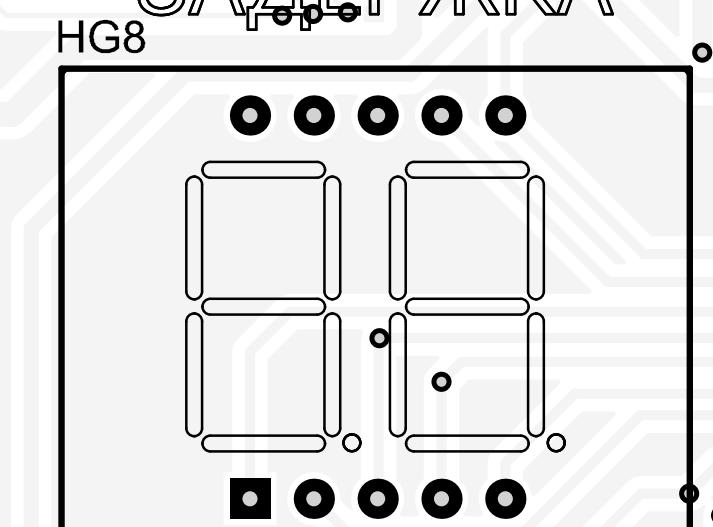
ЗАДЕРЖКА



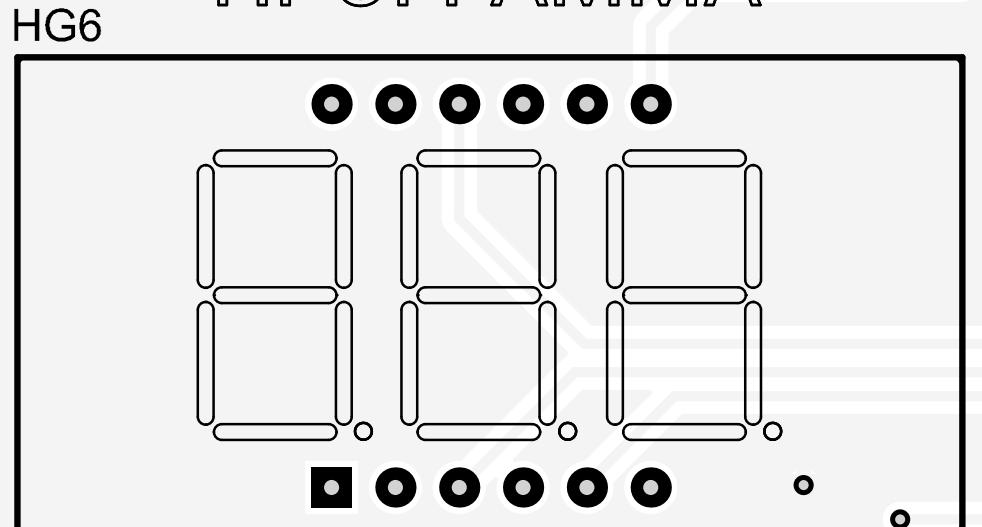
СКОРОСТЬ



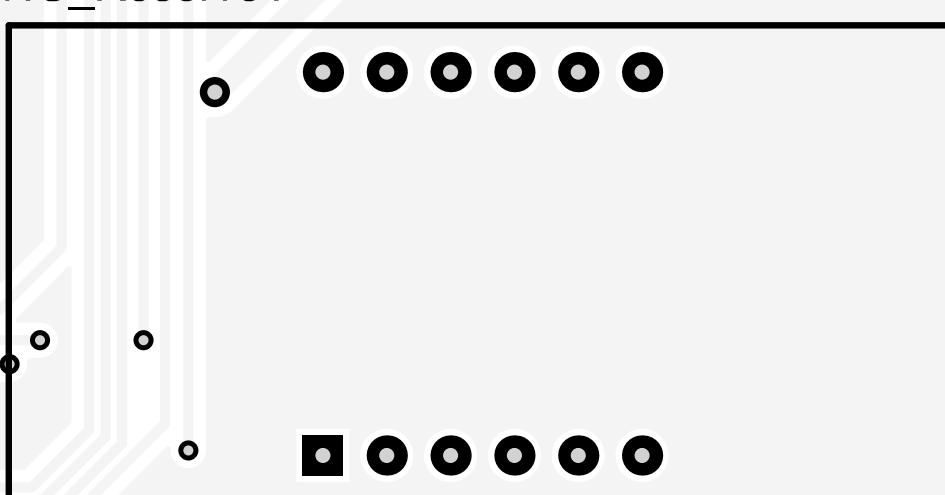
ЗАДЕРЖКА



ПРОГРАММА

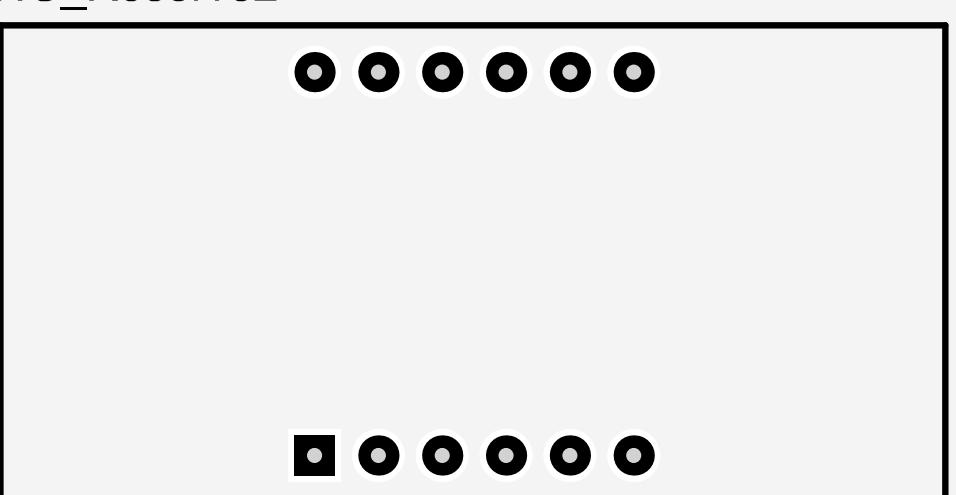


HG_Reserve1

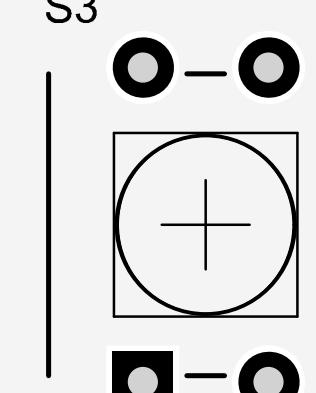


PCB_WEE
Rev_1.00 **TSL**

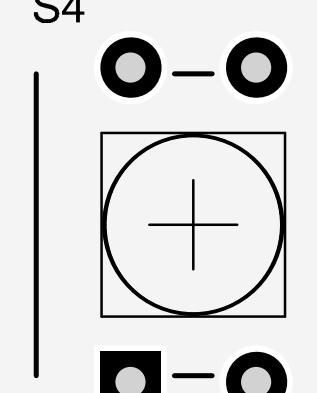
HG_Reserve2



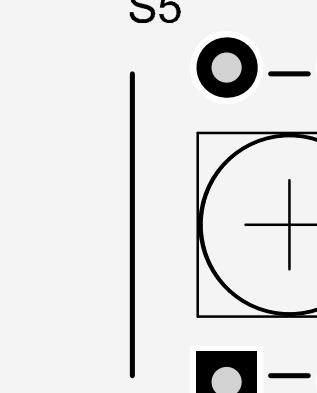
VD10
S3



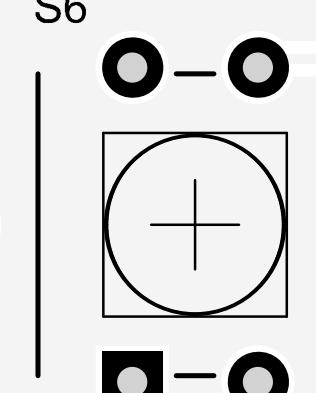
VD9
S4



VD8
S5

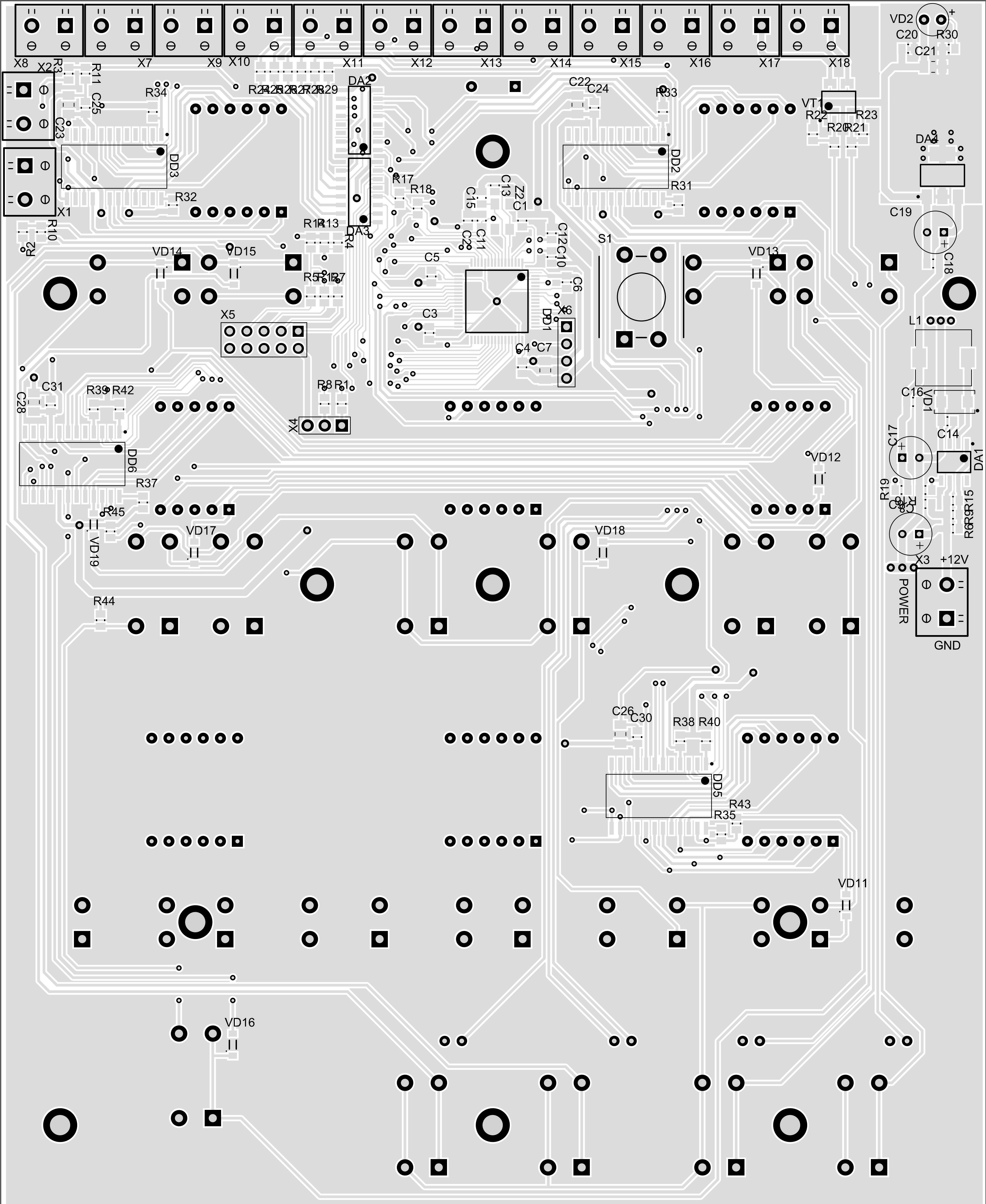


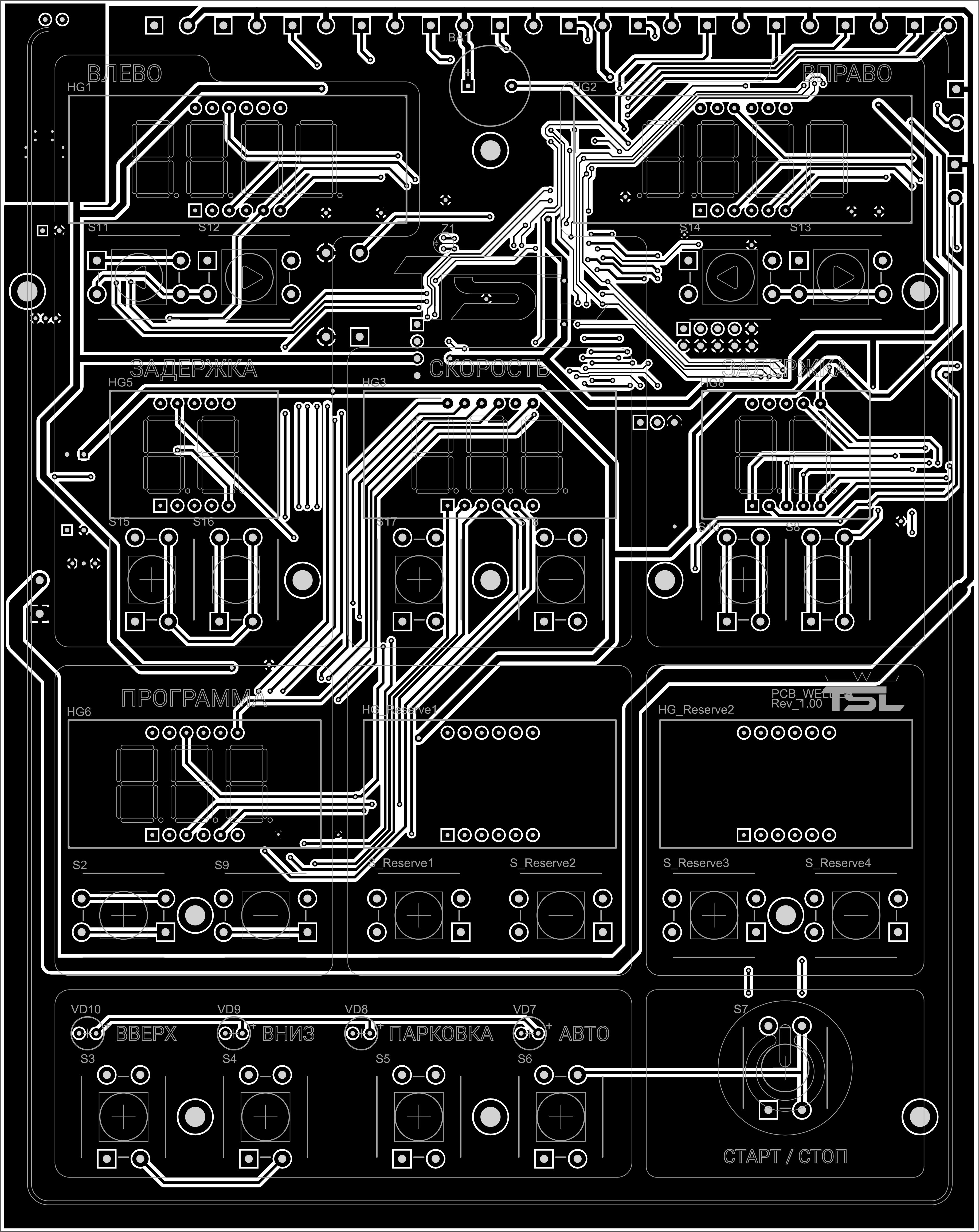
VD7
S6

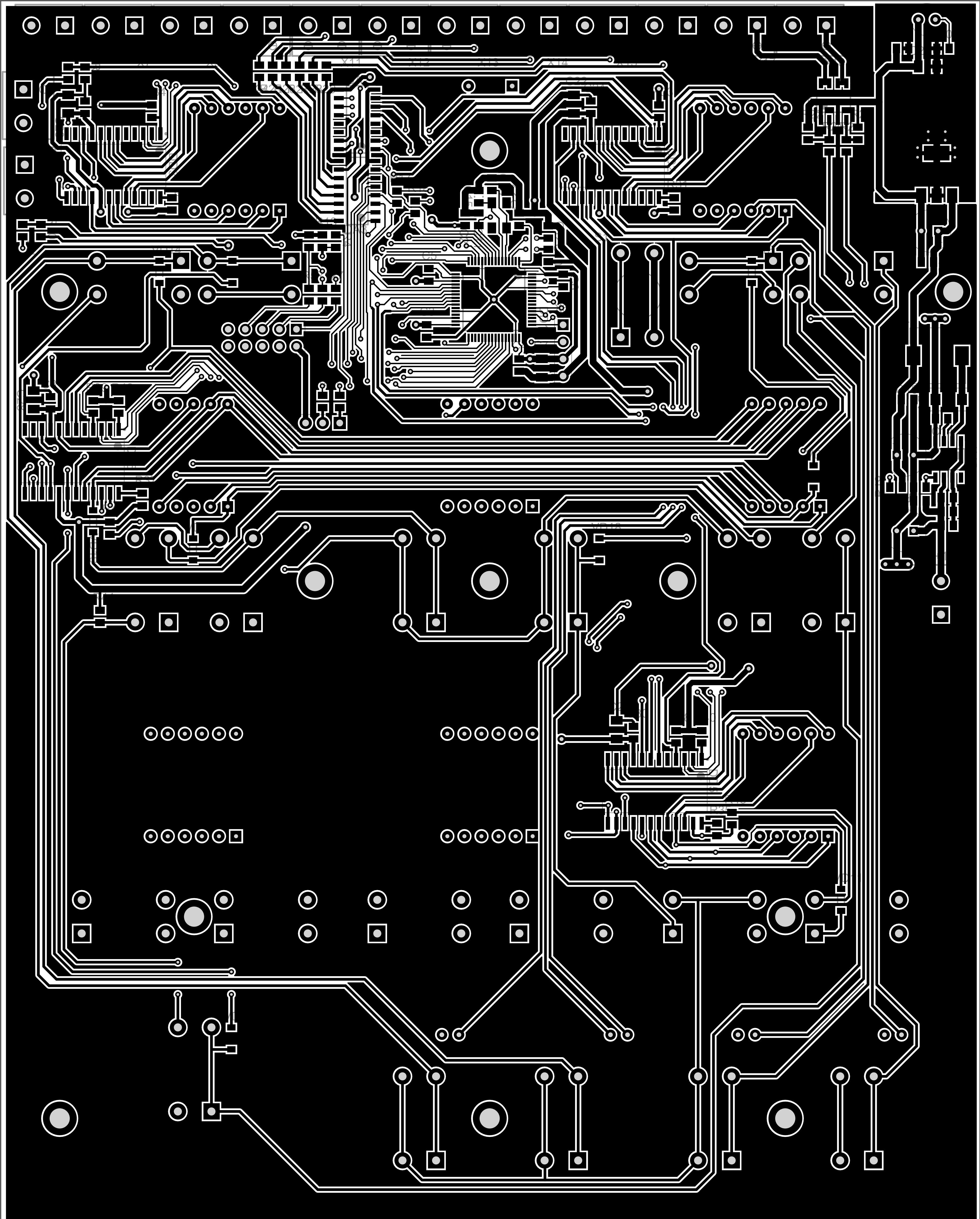


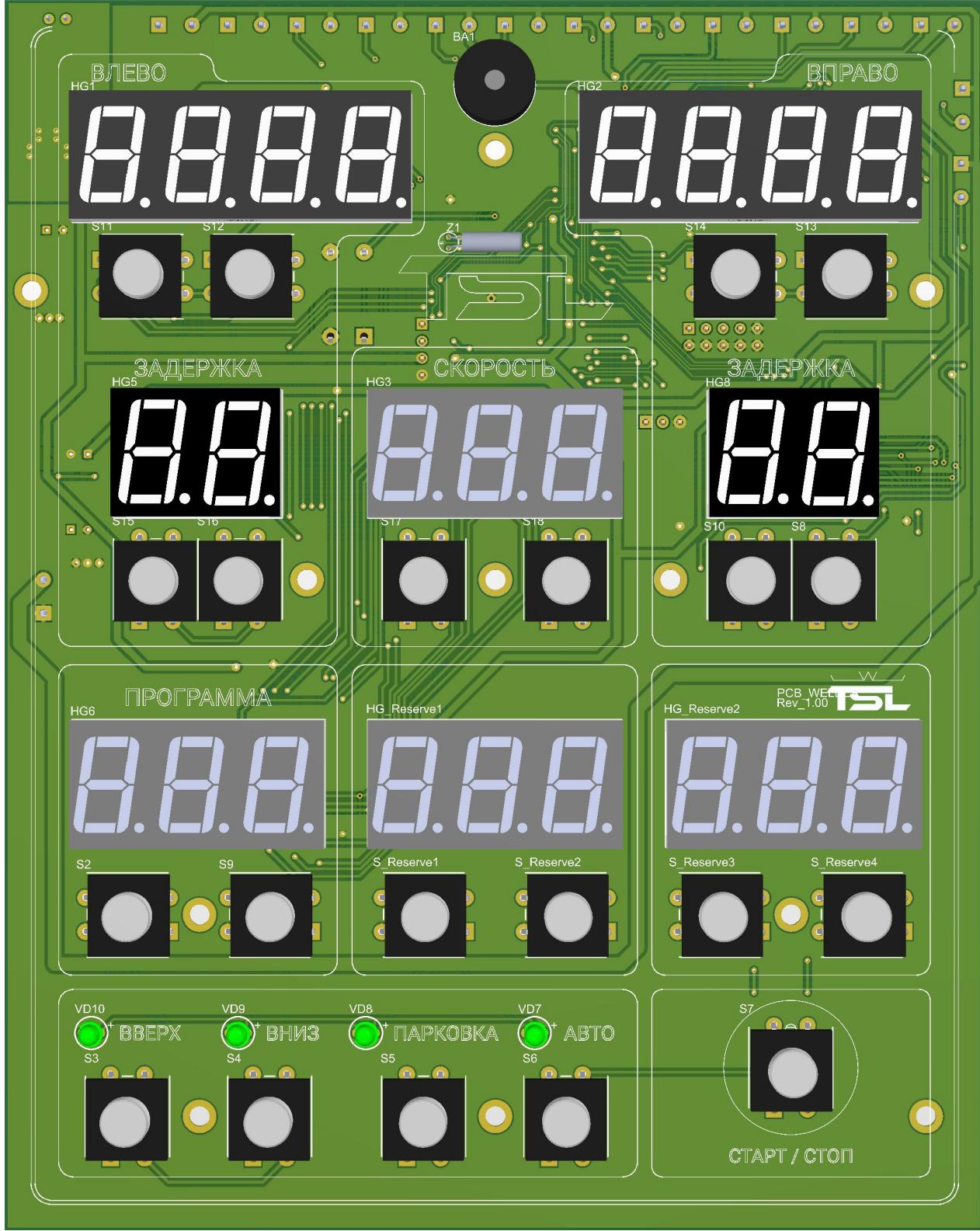
S7

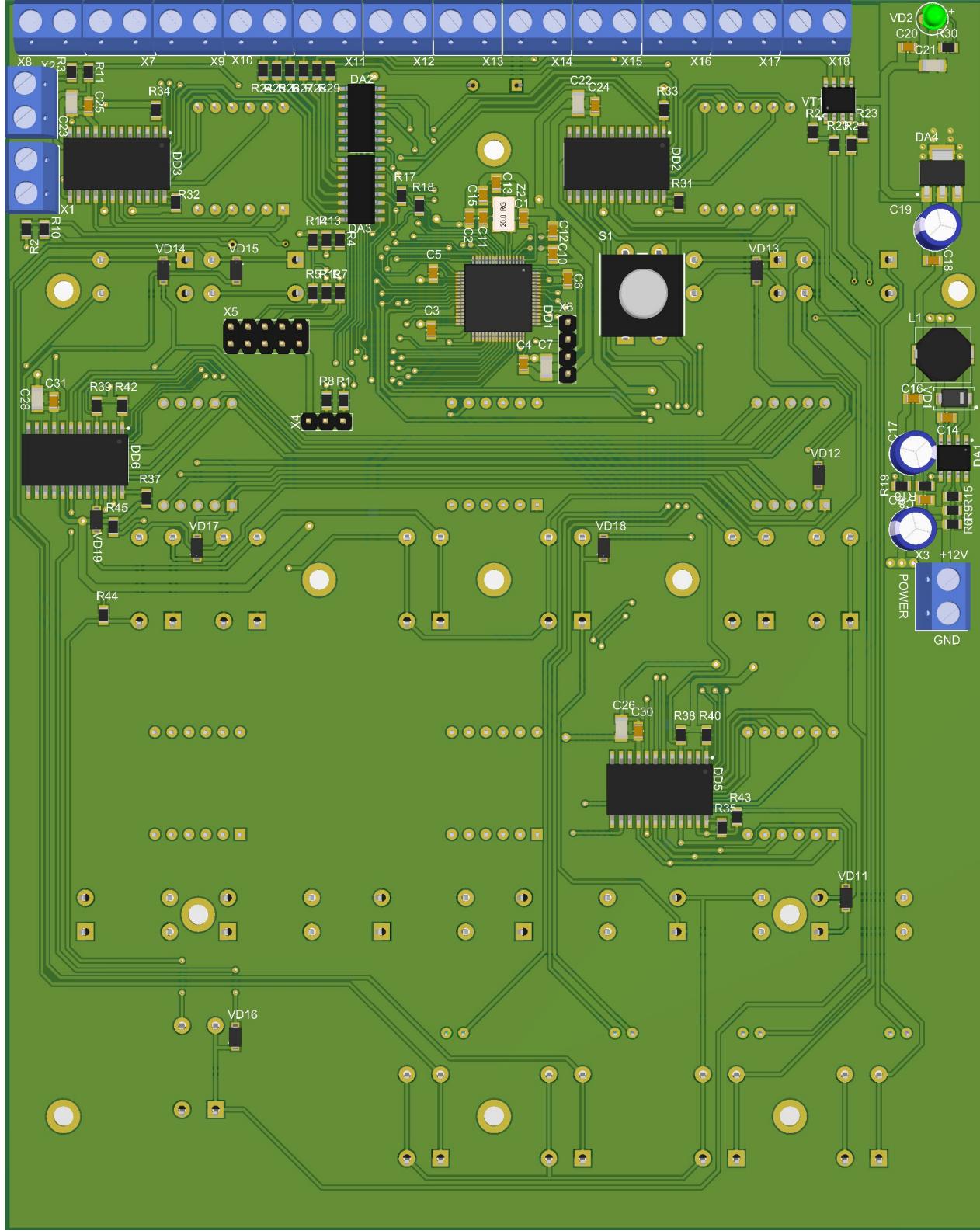
СТАРТ / СТОП



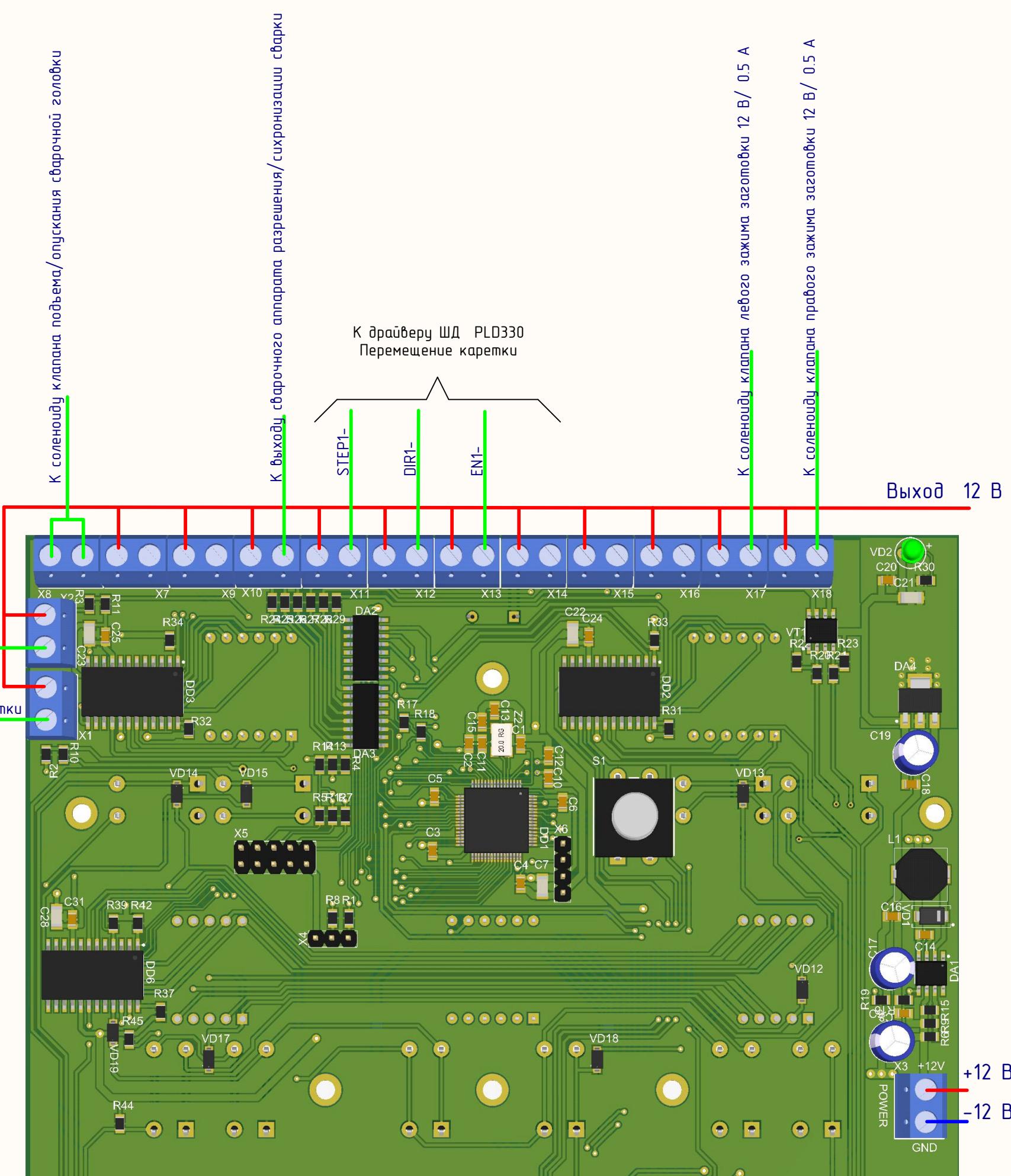








0000-00-001 35

Перф. примеч.
0000-00-001Инф. № подпл.
Взам. инф. №
Подп. и дата
Инф. № подпл.
Лист.Концевик задней
дверцы
Концевик коретки

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.		Тимофеев		
Проф.		Тимофеев		
Т.контр.	*			
Н.контр.	*			
Чтврт.	*			

0000-00-001 35

WELDER

Схема электрическая подключения

Лист.	Масса	Масштаб
Лист	*	Листов *

TSL

