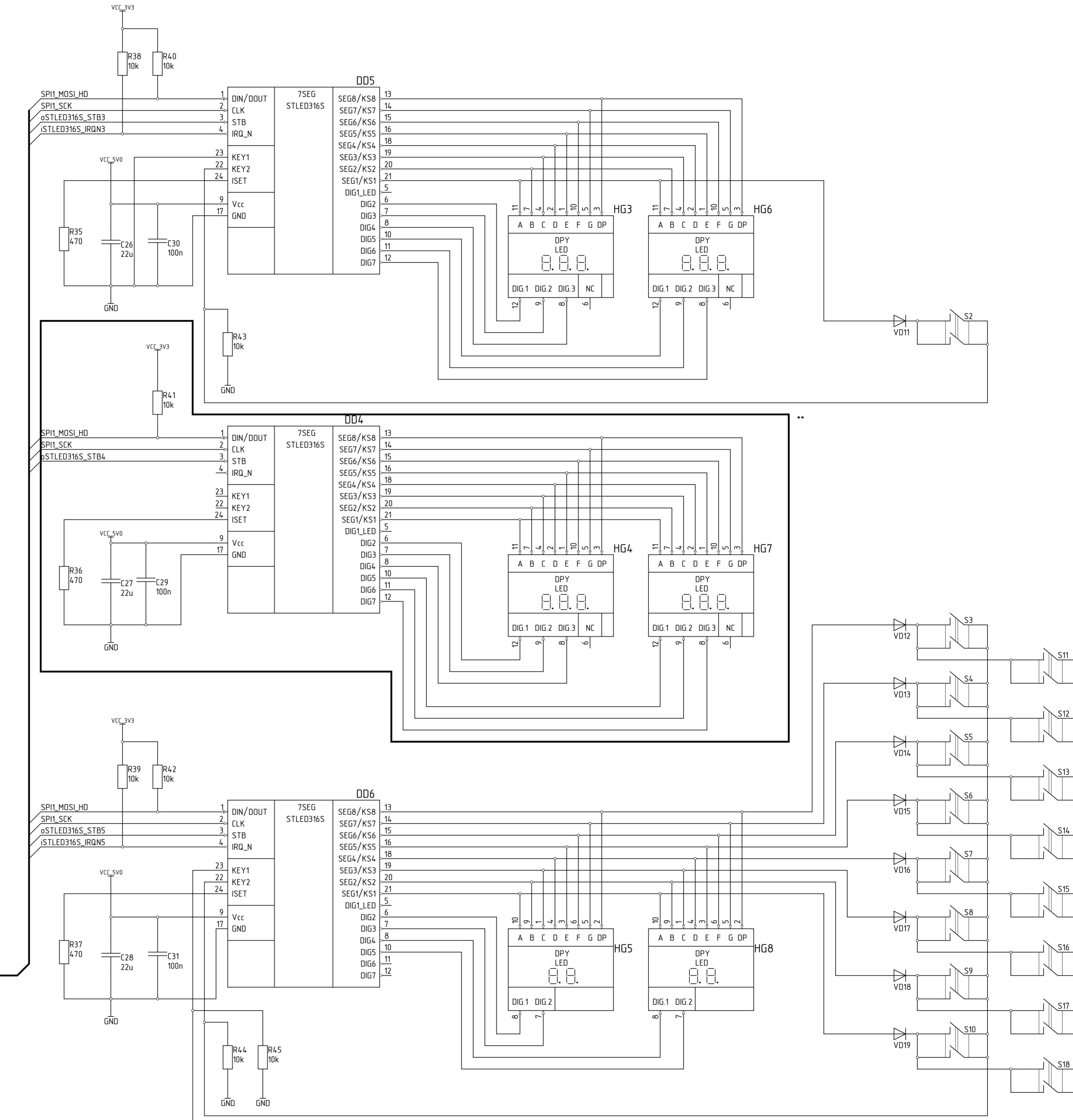
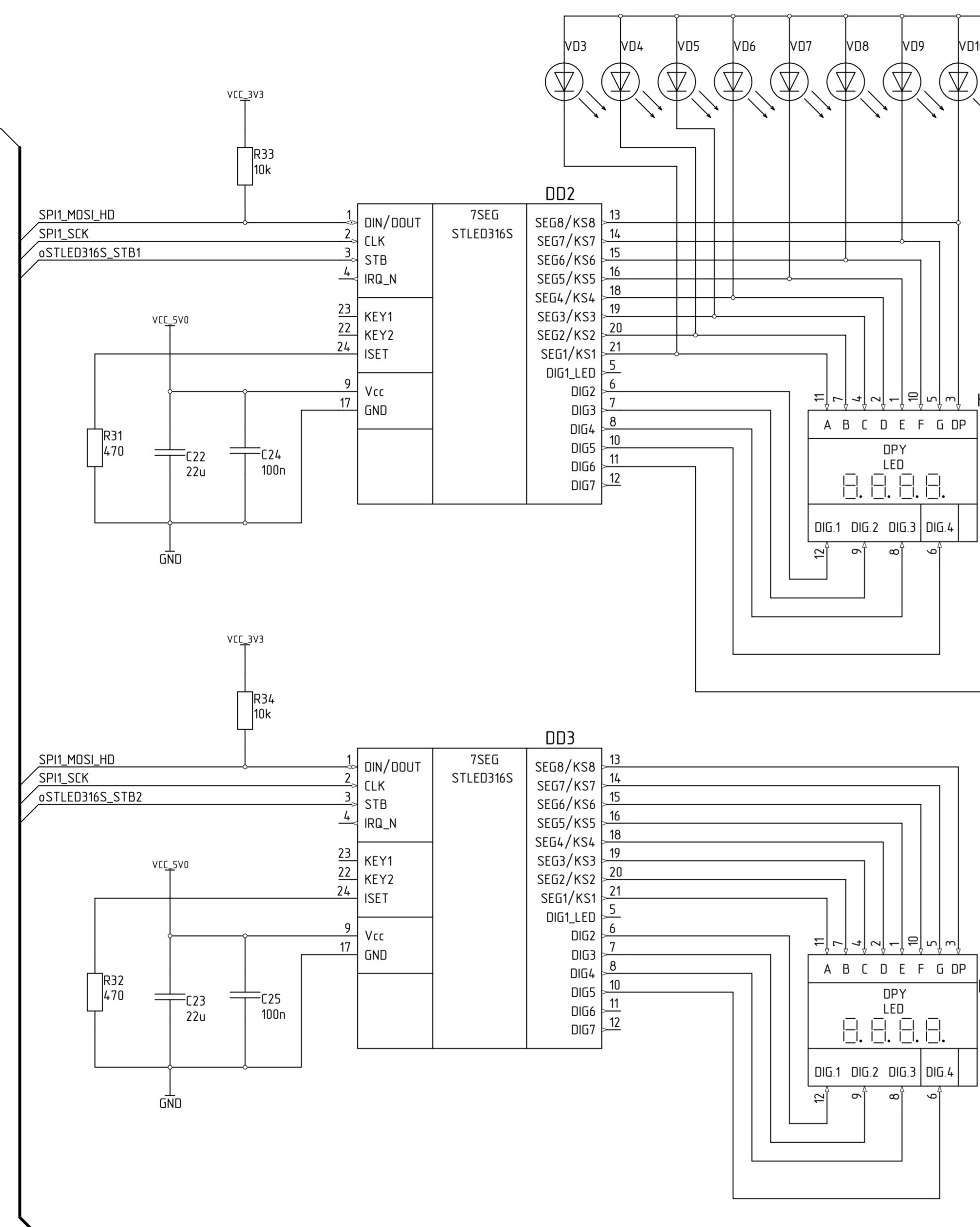


Примечание:
* - цепи не используются, задел;
** - в обведенной области микросхема STLED316S и 7
лоджик-чипов не паять на плату

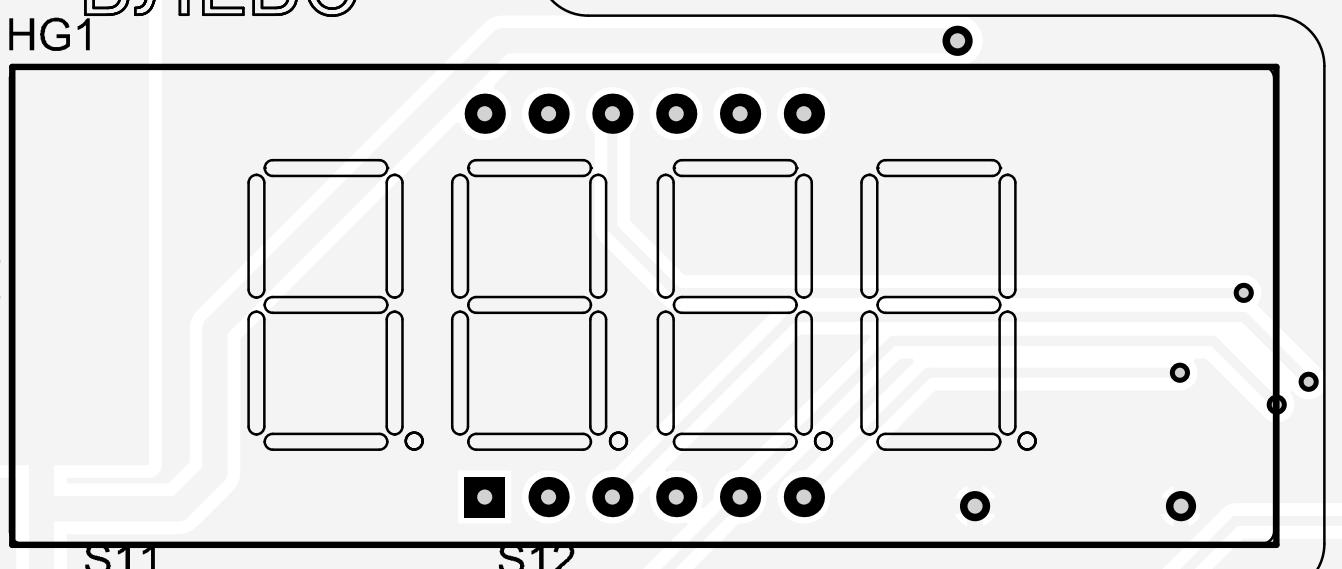
Ver_1.02
P-184

					0000-00-00-01 ЗЗ					
Изм.	Лист	№ докум.	Подп.	Дата	WELDER			Лит.	Масса	Масштаб
Разраб.	Тимофеев				Схема электрическая принципиальная			*		
Проб.	Тимофеев									
Т.контр.	*									
Мач. отд.	Тимофеев							Лист	1	Листов 2
Н.контр.	*									
Черт.	Тимофеев									

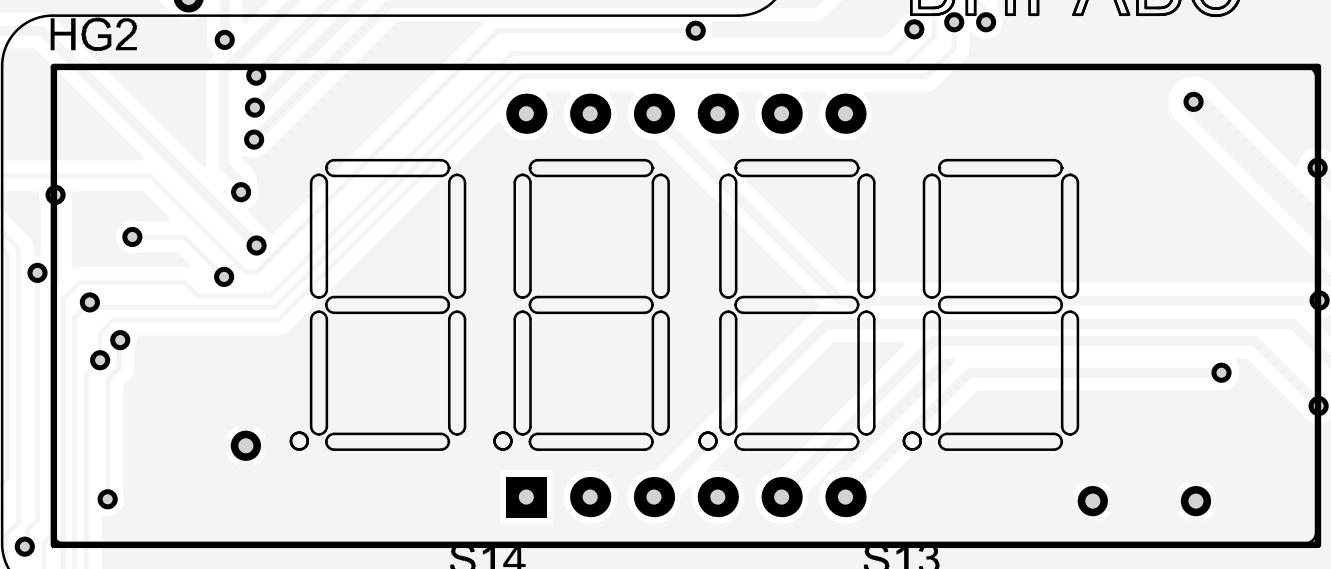
Connect>>



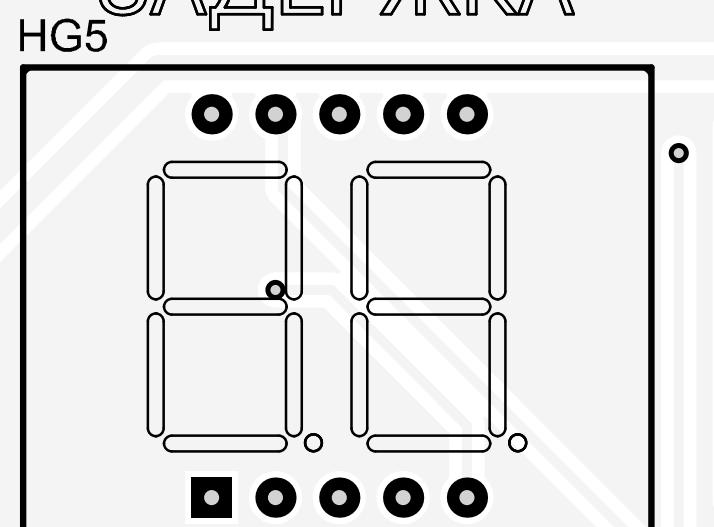
ВЛЕВО



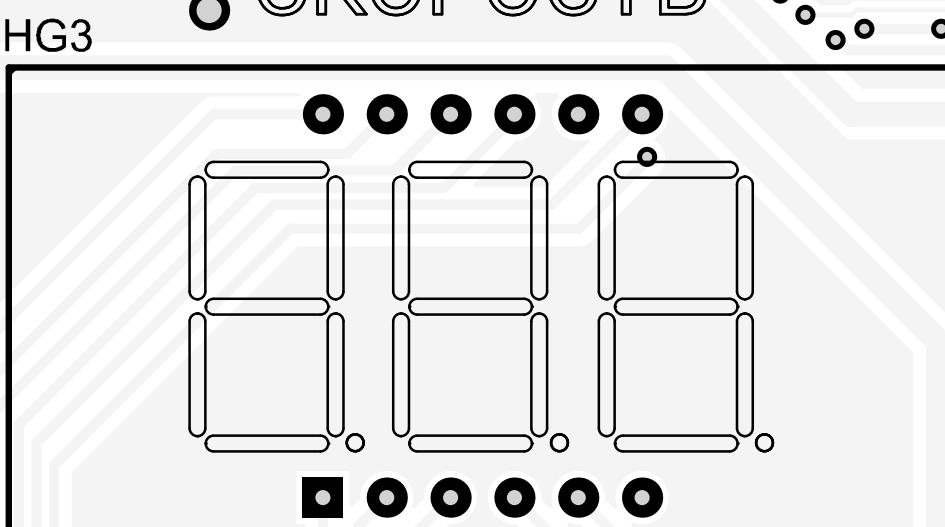
ВПРАВО



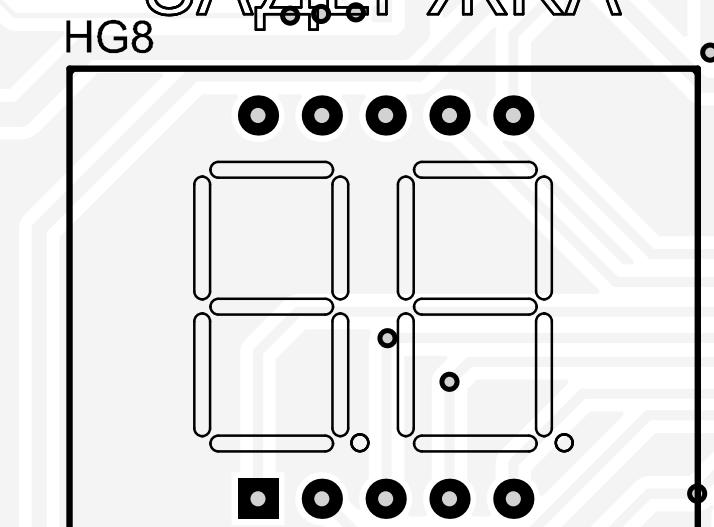
ЗАДЕРЖКА



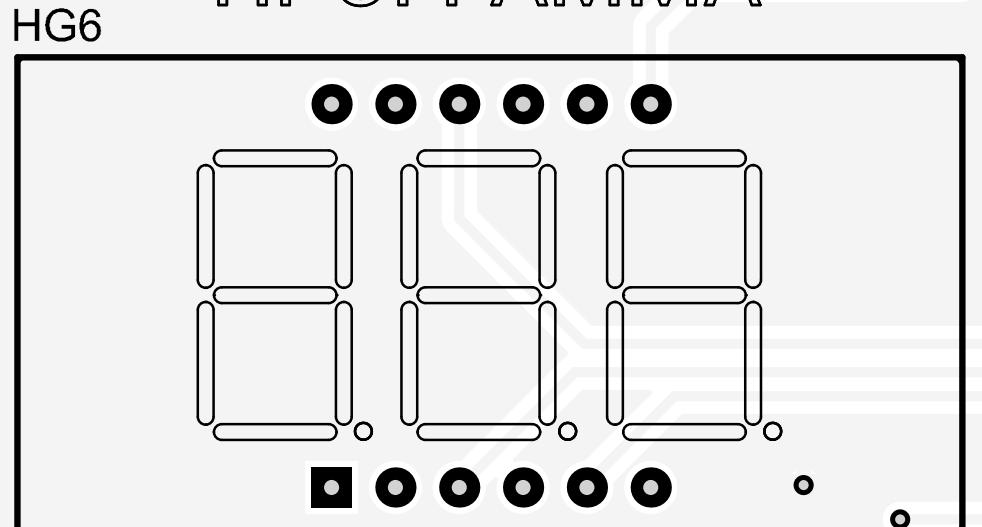
СКОРОСТЬ



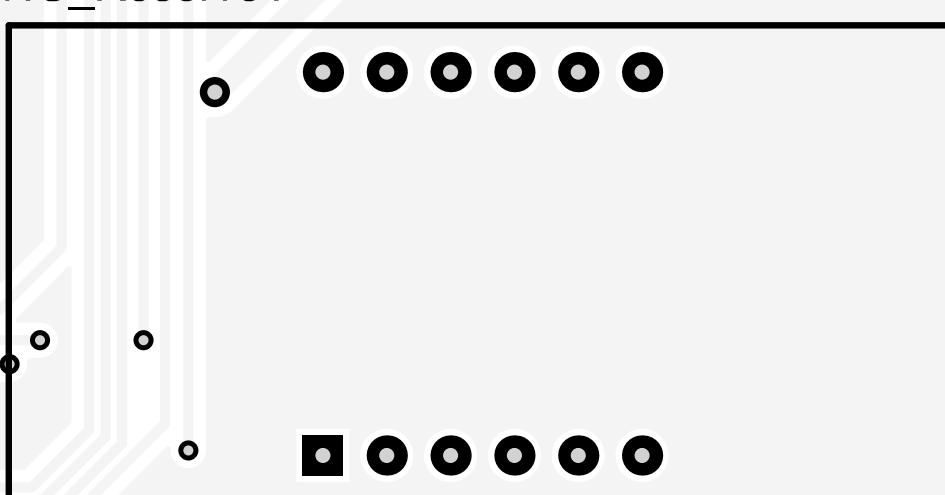
ЗАДЕРЖКА



ПРОГРАММА

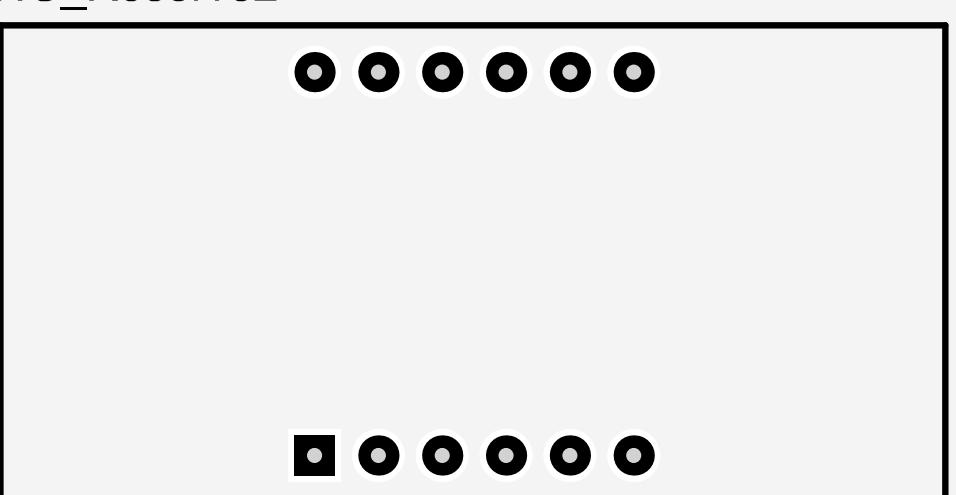


HG_Reserve1

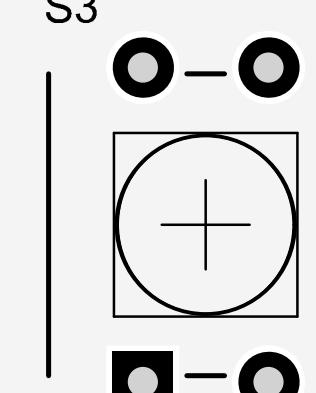


PCB_WEE
Rev_1.00 **TSL**

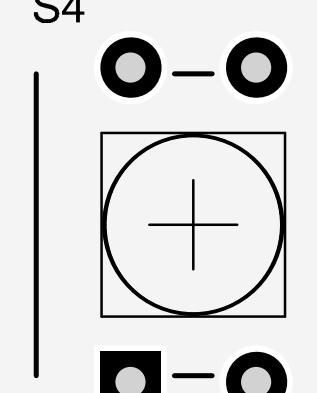
HG_Reserve2



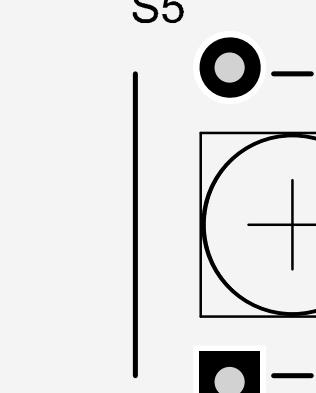
VD10
S3



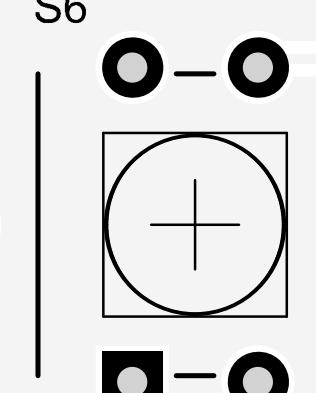
VD9
S4



VD8
S5



VD7
S6



S7

СТАРТ / СТОП

