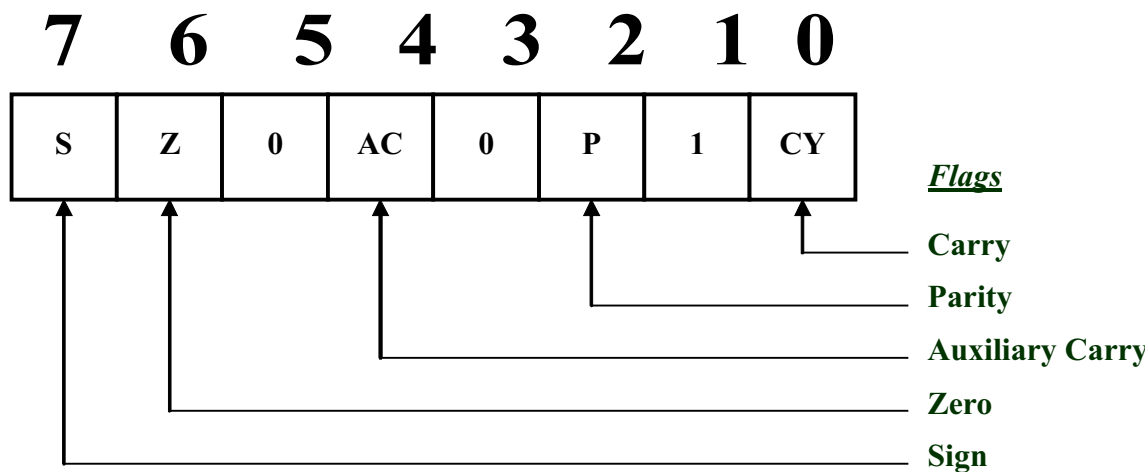
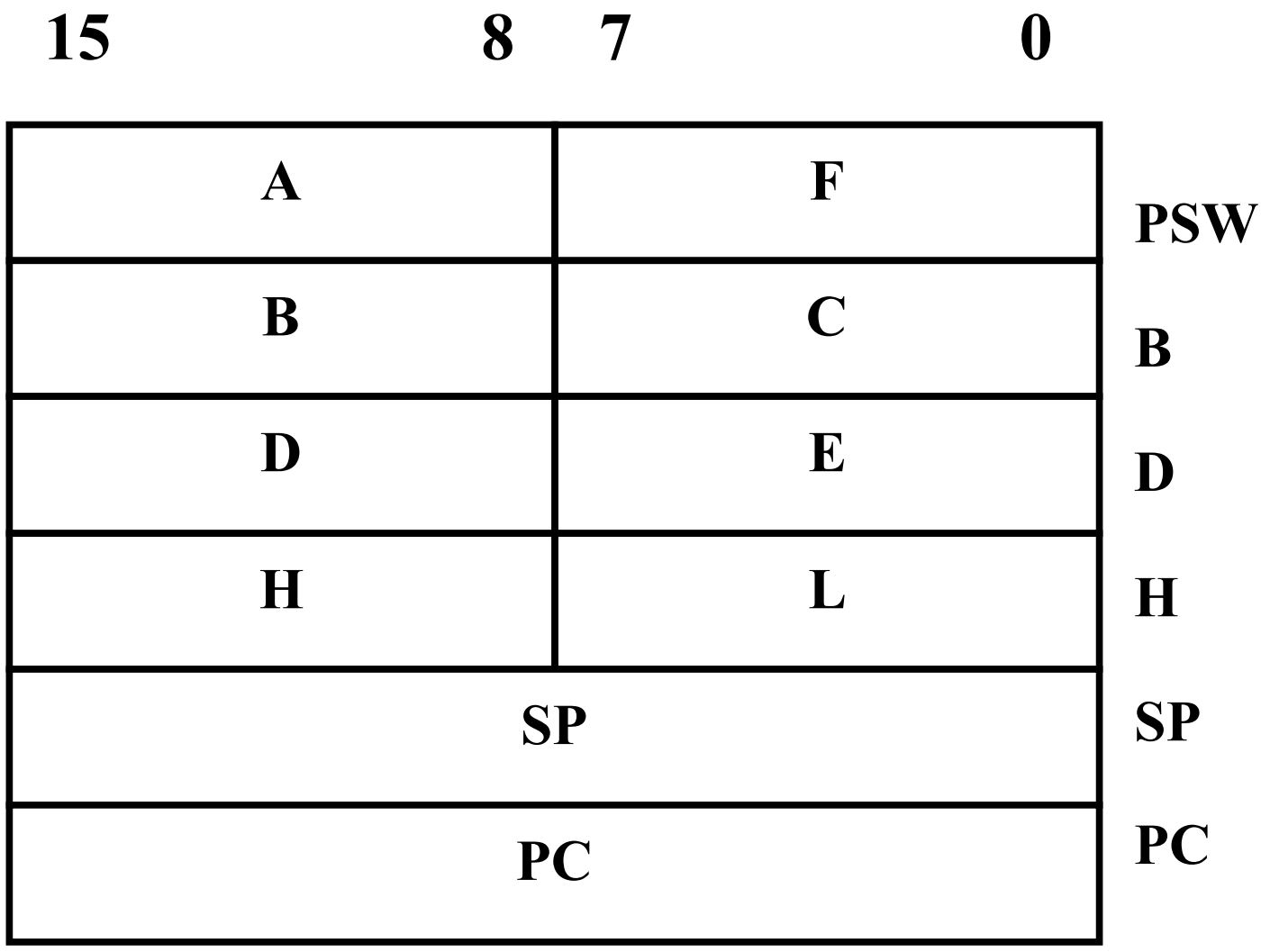
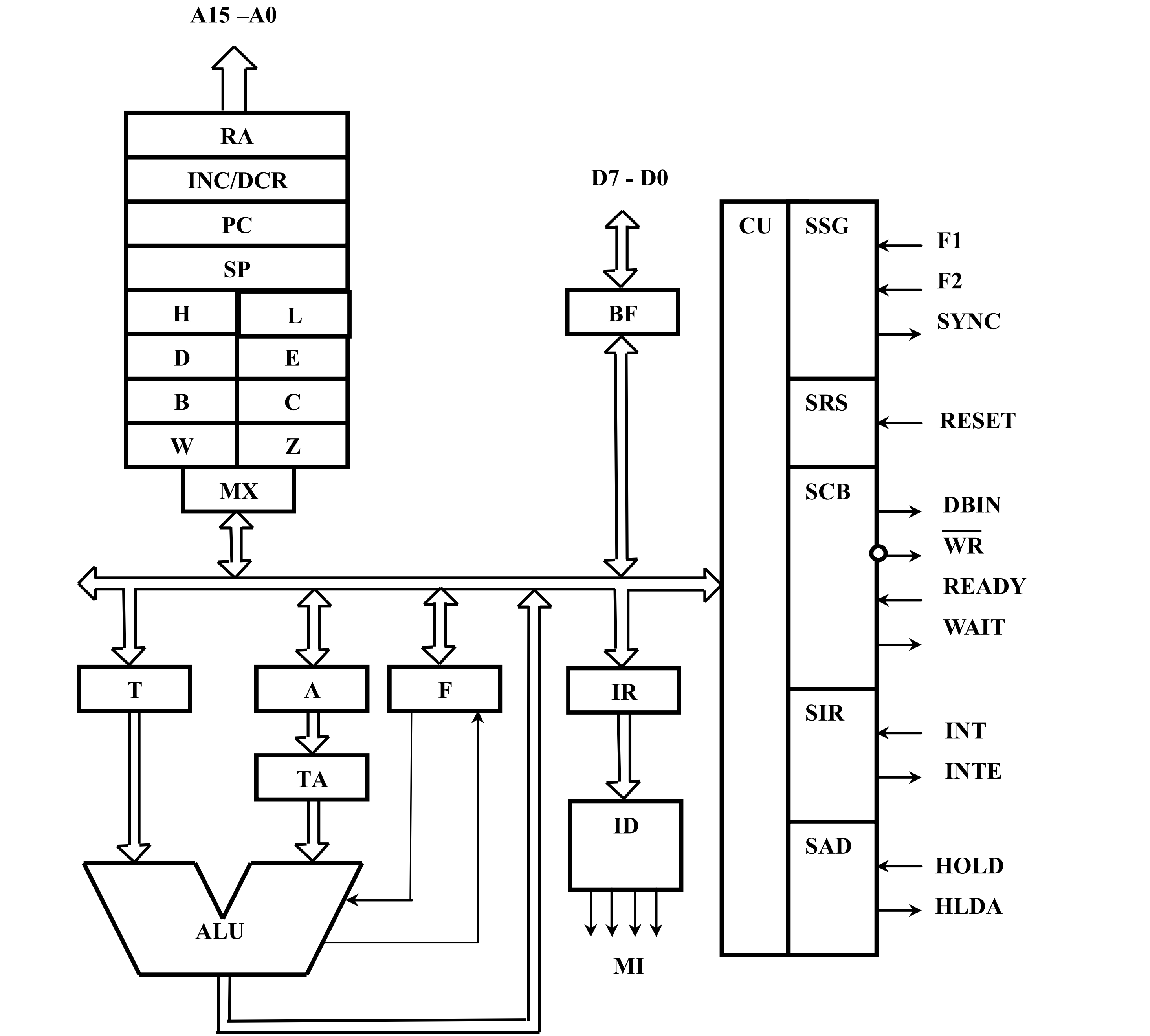
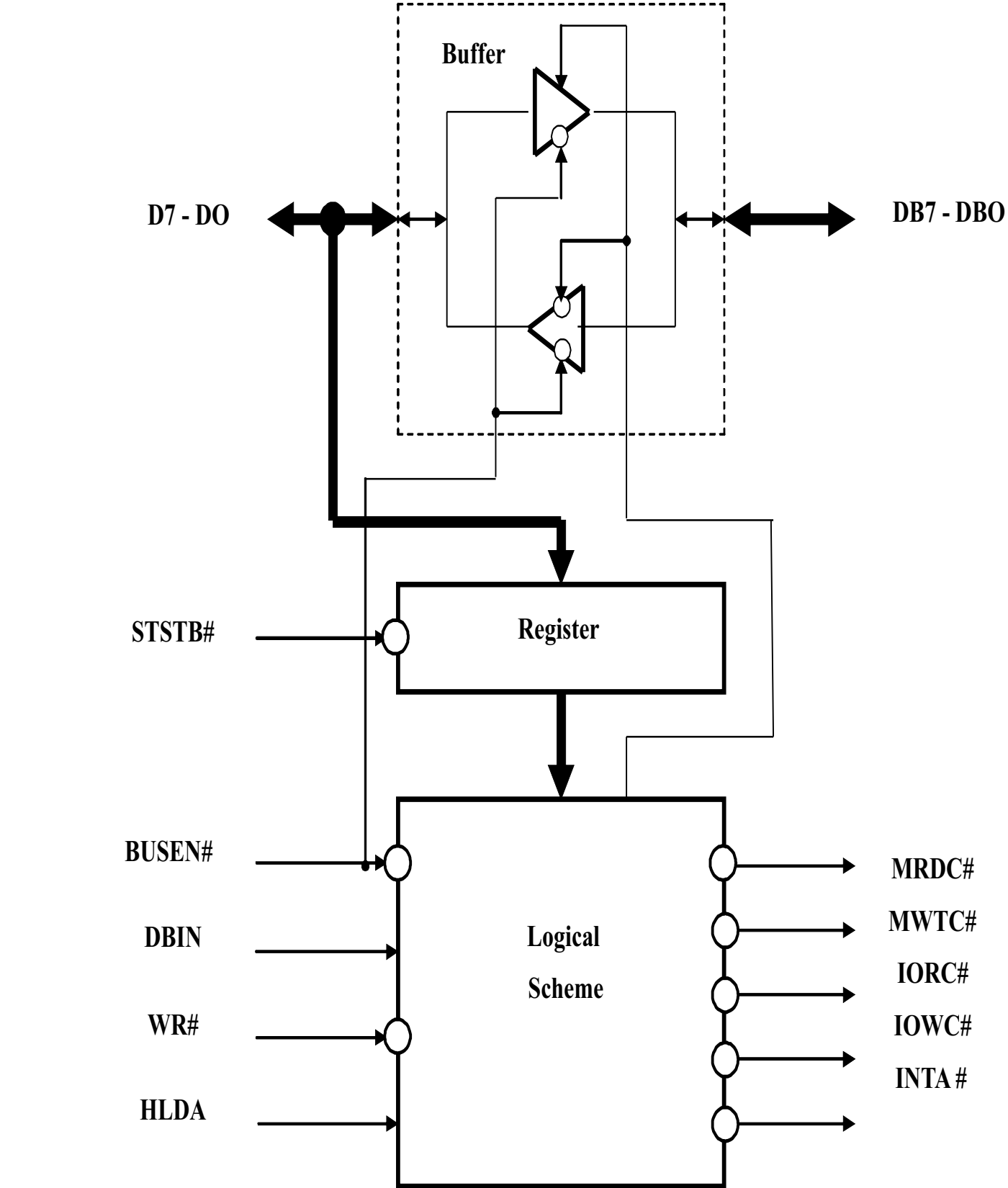
[illegible]

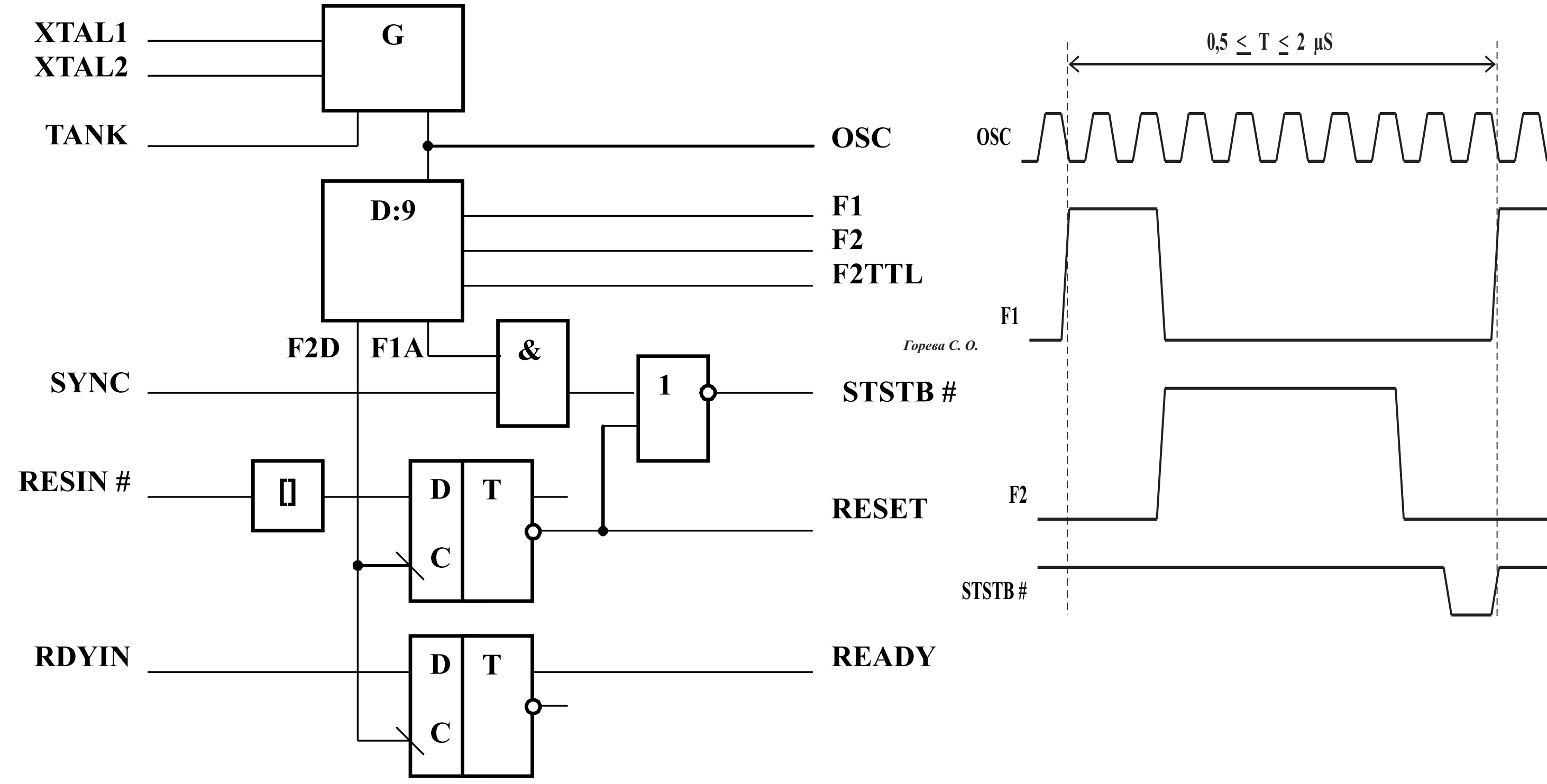


						ДП 5.05010201 435 01 Е1		
						Головний мікропроцесор модуля інтерфейсу		
Змін.	Арк.	№ документа	Підпис	Дата		Літера	Маса	Масштаб
Розробив		Акулов Д. О.				у		
Перевірів		Романовська І.				Аркуш 1	Аркушів 1	
						Схема електрична структурна		
Норм.конт.	Бездітко О.М.					ХРТК ОТ- 435		
Затвердив	Бездітко О.М.							



Bit	SW – Status Word processor	
D0	INTA	INTerupt Acknowledgment
D1	WO #	Write Out
D2	STACK	STACK
D3	HLTA	HaLT Acknowledgment
D4	OUT	OUTput
D5	MI	MachineI
D6	INP	INPut
D7	MEMR	MEMory Read

						ДП 5.05010201 435 01 Е1		
						Контролер магістралі модуля інтерфейсу		
Змін.	Арк.	№ документа	Підпис	Дата		Літера	Маса	Масштаб
Розробив		Акулов Д. О.				у		
Перевірів		Романовська І.				Аркуш 1	Аркушів 1	
						Схема електрична структурна		
Норм.конт.	Бездітко О.М.					ХРТК ОТ- 435		
Затвердив	Бездітко О.М.							



						ДП 5.05010201 435 01 Е1		
						Системний генератор модуля інтерфейсу		
Змін.	Арк.	№ документа	Підпис	Дата		Літера	Маса	Масштаб
Розробив		Акулов Д. О.				у		
Перевірів		Романовська І.				Аркуш 1	Аркушів 1	
						Схема електрична структурна		
Норм.конт.	Бездітко О.М.					ХРТК ОТ- 435		
Затвердив	Бездітко О.М.							

