%0: %1 = alloca i32, align 4 %2 = alloca i32, align 4 %3 = alloca i32, align 4 %4 = alloca i32, align 4 %5 = alloca i32, align 4 %6 = alloca i32, align 4 store i32 0, i32* %1, align 4 store i32 1, i32* %3, align 4 br label %7 %7: %8 = load i 32, i 32* %1, align 4%9 = add nsw i 32 % 8, 1store i32 %9, i32* %3, align 4 %10 = load i32, i32* %3, align 4%11 = load i32, i32* %2, align 4%12 = mul nsw i 32 %10, %11store i32 %12, i32* %3, align 4 %13 = load i32, i32* %2, align 4%14 = icmp sgt i32 %13, 9br i1 %14, label %15, label %21 T F %15: %21: %16 = load i32, i32* %4, align 4 %22 = load i32, i32* %5, align 4%17 = load i32, i32* %3, align 4%23 = add nsw i 32 %22, 1%18 = mul nsw i32 %16, %17 store i32 %23, i32* %1, align 4 store i32 %18, i32* %6, align 4 %24 = load i32, i32* %4, align 4%19 = load i 32, i 32* %6, align 4%25 = sdiv i 32 %24, 2%20 = sub nsw i 32 % 19, 3store i32 %25, i32* %5, align 4 store i32 %20, i32* %3, align 4 br label %26 br label %26 %26: %27 = load i32, i32* %2, align 4 store i32 %27, i32* %1, align 4 br label %28 %28: %29 = load i 32, i 32* % 1, align 4%30 = icmp slt i32 %29, 9br i1 %30, label %7, label %31 F %31: %32 = load i32, i32* %1, align 4%33 = add nsw i32 %32, 1store i32 %33, i32* %1, align 4 ret void

CFG for 'test' function