

## C code Optimization

Sử dụng và tính độ hiệu quả của code

Phần code nào tốn nhiều giờ để chạy, code size quá lớn hoặc code không nhanh

Làm sao cho code chạy nhanh hơn, kích thước code nhỏ hơn và ít lỗi hơn, thì càng thì càng tốt. Tuy nhiên, các mục tiêu cùng lúc, sẽ phải hy sinh 1 trong các yếu tố. Có 2 cách mà quá trình optimization xảy ra chính là 1 phần trình biên dịch code và thứ 2 là quá trình optimization của compiler

Các pp optimization /\*....\*/

Nhúng biến cục bộ trong thanh ghi thì sẽ truy xuất nhanh hơn các biến cục bộ trong RAM

Nhúng hàm có thể inline được trong code, code của hàm inline sẽ được copy vào nơi gọi cái hàm đó ra. Vì vậy này sẽ tốn thêm bộ nhớ biên dịch và nhớ lưu trữ nhưng không có overhead như là khi gọi hàm các hàm bình thường, tuy nhiên code size sẽ tăng lên

Instruction scheduling

Cần phải tận dụng các lõi của bộ vi xử lý khác nhau

Lifetime analysis

1 thanh ghi có thể sử dụng lại cho nhiều biến, miễn là biến trước đó không còn trong cùng 1 source code. Khi mà chuyển source code, giá trị của thanh ghi sẽ được push vào stack

đó là optimize bằng tay

đây là optimize bằng tool

Bộ option về optimize trong trình biên dịch

Dùng tool profiling để biết hàm nào chạy mất bao nhiêu thời gian, hàm nào cần cải thiện hơn.

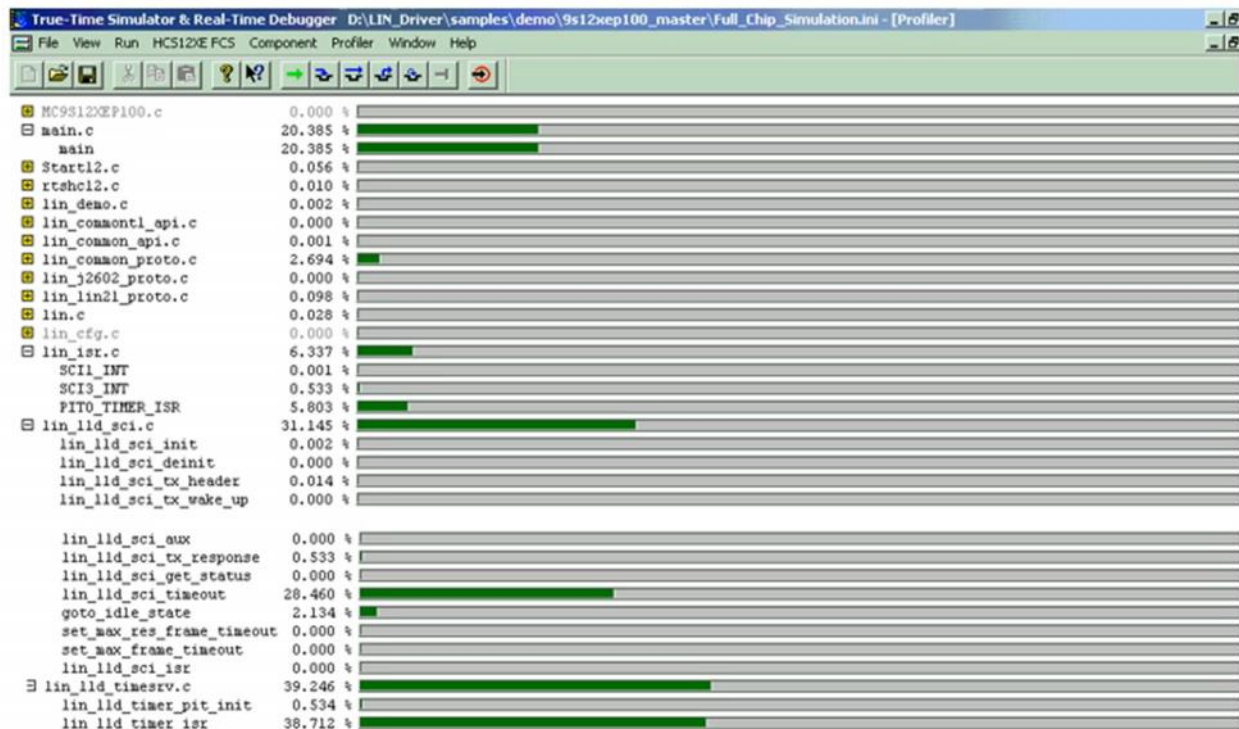
Có 2 loại tool profiling là dựa vào xem code của nó có chèn vào code của chúng ta hay không

Ví dụ intrusive là Gprof, tool này sẽ chèn thêm code vào và gọi hàm để ghi thời gian thực hiện hàm và có thể xem số lần thực hiện hàm đó

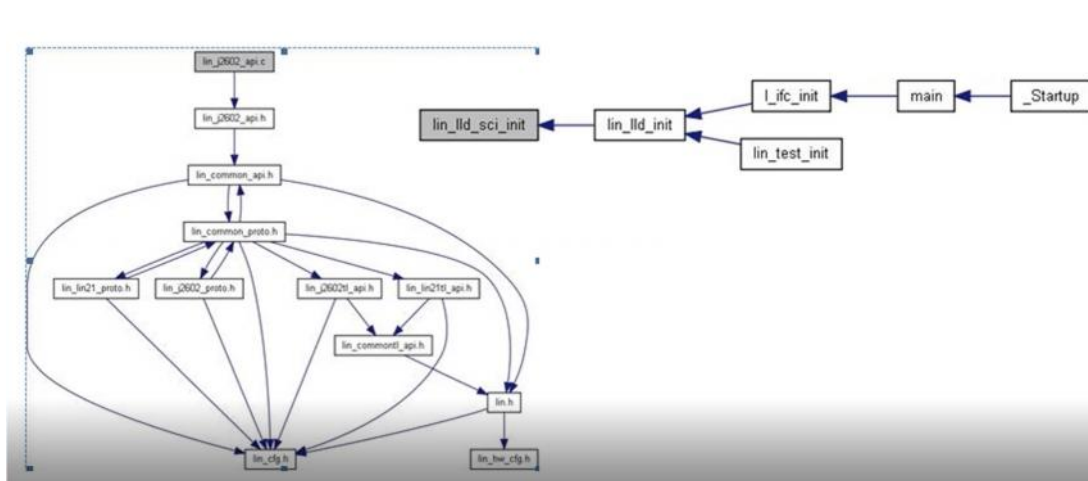
Vì c chèn thêm code s sinh ra overhead và overhead này có th khá l n tu vào ch ng trình g c và t ng th i gian ch y c a code g c lên vài l n nên là profiling c ng ko có ý ngh a m y

i v i non-intrusive profiling thì c n có ph n c ng riêng bi t

Ví d chip c a ARM thì có th tìm hi u v etm trace module, vì nó ph thu c và hardware nên là platform nào c ng oke c



i v i h th ng t t c các code mà ko ph i code nào c ng do chúng ta vì t ra thì chúng ta có th s d ng các tool nh phân tích code t nh bi t c u trúc code nh th nào



Riêng phần nào code nhúng hàm nhúng thì nhúng vậy có thể giúp cho quá trình optimization dễ dàng hơn

Cuối cùng là lựa chọn thuật toán sao cho phù hợp

C common defects: các lỗi thường gặp trong C

Alignment là gì, packing là gì, mức độ của alignment là gì

Tiếp theo là về macro, cần tìm hiểu về khái niệm size effect

Phần kết luận.

## C code Optimization

Huấn luyện viên chip mình chọn có kích thước bộ nhớ flash và Ram hoặc vi xử lý hoặc IC nào đó thì kích thước chip ảnh hưởng đến mình, yêu cầu đáp ứng của mình, không chỉ thời gian đáp ứng. Nên vậy nên mình cần phải optimize code của mình

Khi vào deadline, khi kích thước bộ nhớ flash, ram không đáp ứng được thì phải optimization hoặc là có các yêu cầu từ khách hàng là đáp ứng được function này là bao nhiêu tick, s thì khi đó mình phải in group về tốc độ, về speed.

Khách hàng sẽ đưa ra yêu cầu về hàm ngắt tránh trường hợp là mình bị missing ngắt ví dụ mình đang chờ ngắt này thì ngắt khác đến thì không đáp ứng kịp. Nếu thời gian chờ ngắt quá lâu thì sẽ bị quá 1 vài ngắt thì khi đó chip ảnh hưởng đến mình sẽ bị sai, khi đó khách hàng đưa ra là hàm handle ngắt phải chờ trong bao nhiêu ns, ms, bao nhiêu tick, nếu mình vượt quá thời gian đó thì phải in group về speed sao cho cái handle ngắt phải nhanh lên, nó không chờ chểnh mảng

Áp dụng các quy tắc, các thuật toán hoặc là áp dụng, phân tích các cái design khác cho làm sao có thể nhanh hơn, nhỏ hơn và hiệu quả hơn nhưng mà thì khi optimization thì các loại optimization sẽ xung đột với nhau ví dụ là mình có thể làm cho mã có thể làm cho chương trình chạy nhanh hơn nhưng nếu nó làm tăng kích thước chương trình lên hoặc là nếu mình làm gì mà kích thước nó thì có thể làm cho chương trình của mình chạy chậm đi.

Tối ưu hóa có thể thể hiện ở 1 vài cấp độ, hoặc là trong 1 s function, hoặc có thể optimization của chip ảnh hưởng đến mình hoặc là mình có thể optimization theo cấp độ code chip ảnh hưởng đến mình theo 1 số cấp độ thì mình có thể optimization cả trình biên dịch. Compiler's optimization.

Ngoài các pp manual thì còn pp đưa vào tool

- **Local optimizations** - Performed in a part of one procedure.
  - ✓ Common sub-expression elimination (e.g. those occurring when translating array indices to memory addresses).
  - ✓ Using registers for temporary results, and if possible for variables.
  - ✓ Replacing multiplication and division by shift and add operations.
- **Global optimizations** - Performed with the help of data flow analysis (see below) and split-lifetime analysis.
  - ✓ Code motion (hoisting) outside of loops
  - ✓ Value propagation
  - ✓ Strength reductions
- **Inter-procedural optimizations**
  - ✓ Global optimization allows the compiler/optimizer to look at the overall program and determine how best to apply the desired optimization level. Peep-hole provides local optimizations, which do not account for patterns or conditions in the program as a whole. Local optimizations may include instruction substitutions.

7/16/2021

09e-BM/DT/FSOFT - ©FPT SOFTWARE – Fresher Academy - Internal Use

6

3 cấp chính optimization

ưu tiên là local, check nội bộ hàm, hàm ng t, hàm handle ko thể gián tiếp  
ng thì mình s optimization mà cái hàm handle thì đây gọi là local optimization

Global optimization là mình phải phân tích, đánh giá chương trình của mình mình có thể tối ưu hoá chương trình của mình, có thể là khi mà gọi kích thước chương trình thì muốn gọi kích thước của chương trình đó

Inter-procedural optimization thì pp này sẽ tập trung 2 pp trên, có thể là optimization theo cách của b, tập hàm 1 tập hàm mà tập hợp là đánh giá flow của chương trình, đánh giá các cấu trúc của chương trình mình có thể optimization của chương trình đó

Các pp optimization có nhiều pp, mà pp có 1 ưu điểm và nhược điểm khác nhau, pp đó có thể là tập code nhanh hơn hoặc là gọi cái code size của mình hoặc là 1 số phương pháp có thể làm giảm code size, 1 số phương pháp thì nó có thể làm giảm tốc độ nhưng mà nó lại làm tăng code size. 1 số pp thì lại làm giảm code size nhưng mà lại giảm thời gian xử lý tăng lên

ưu tiên là loại bỏ bớt code con chung

- ***If the value resulting from the calculation of a sub-expression is used multiple times, perform the calculation once and substitute the result for each individual calculation***

Normal	Optimization
float x = a*min/max + sx;	float temp = a*min/max;
float y = a*min/max + sy;	float x = temp + sx;
	float y = temp + sy;

Thay vì code tính l i n h i u l n  $a*min/max$  thì mình tính ra l i n h i u l n temp nó b n g b i u t h c chung ó, sau khi tính x y thì l i n h i u l n temp ó cho nó v i giá tr delta, th c h i n t i p p h n khác nhau. Làm v y thì ch n g trình ch i n h i u l n b i u t h c chung và cái ch n g trình c a mình nhanh lên nh n g mà kích th c c a mình c n g t n g lên nh n g ây kích th c c a mình nó t n g lên ko á n g k .

## Constant propagation



- ***Replace variables that rely on an unchanging value with the value itself***

Normal	Optimization
x2 = 5;	x3 = x1 + 5;
x3 = x1 + x2;	

Pp này làm t n g t c h a y g i m kích th c, làm g i m kích th c.

Khi mà code th n g là s d n g th n g g optimize luôn nh n g mà trong l ch n g trình l n thì g i s ây là l h à m n g t, o n này ko th c h i n c n g n a mà th c h i n l process n g t thì h à m n g t y g i s c a stm module channel 5 ch n g h n thì thay vì mình g i n h à m process n g t thì mình truy n vào 2 tham s 0 và 5 thì trong ch n g trình c a mình d h i u h n thì mình có th define là modul = 0 và channel là 5 mình truy n vào function ó thì khi mà v i t n h v y thì code s clear h n và nó s d h i u h n. Khi mà l n g i vào ví d nh là b n l i cho n g i khác, n i p h n code ó mà n g i khác c

code ã hi u luôn là h ã t o ra 1 bi n là channel và module = 0 và channel = 5, truy n vào hàm process ng t thì nh v y c n y là ng i ta ã hi u luôn ch ngta ko ph i tìm l i là process ng t có parram ntn, param 1 là gì, param 2 là gì, t i sao là 0 và t i sao là 5. Trong các ch ng trình l n ng i ta code ki u normal r t nhi u, nên khi optimize thì ko define cái x2 n a mà s d ng luôn 5 hay ko define 1 bi n là channel = 5 và module = 0 mà mình truy n tr c ti p 0 và 5 vào hàm

(truy n s vào hàm) kích th c c a code s gi m i.

Nhi u tr ng h p c ng dùng define 1 mac, nh ng n u define mà ko s d ng thì có 1 s l i complier warning. Khi nào ko s d ng thì rào nó l i cho nó ko b l i miss rar ho c complier warning

Copy propagation

Normal	Optimization
x2 = x1;	x3 = x1 + x1;
x3 = x1 + x2;	x2 = 3;
x2 = 3;	

Thay vì s d ng truy c p n 2 bi n thì s d ng 2 th ng x1 mà s ko dùng 2 bi n truy c p cùng 1 bi u th c n a, nh v y mình ch c n truy c p n 1 biên thôi và tính bi u th c này d a trên nh ng bi n ó, line code c ng gi m í, kích th c ch ng trình gi m i

Pp này s làm gi m t c x lý c a mình

#### ▪ Dead code elimination

- ✓ *Code that never gets executed can be removed from the object file to reduce stored size and runtime footprint*

#### ▪ Global register allocation

- ✓ *Variables that do not overlap in scope may be placed in registers, rather than remaining in RAM. Accessing values stored in registers is faster than accessing values in RAM*

#### ▪ Inline calls

- ✓ *A function that is fairly small can have its machine instructions substituted at the point of each call to the function, instead of generating an actual call. This trades space (the size of the function code) for speed (no function call overhead).*

Dead code: xóa bỏ các code ko bao giờ thực thi, vòng for, while ko bao giờ nhập vào thì xóa đi

1 function ko bao giờ gọi thì xóa đi

Pp thứ 2, trong cái cấu trúc MCU, các giá trị nằm trong thanh ghi (CPU) bao giờ cũng truy cập nhanh hơn các giá trị lưu trữ trong RAM, sử dụng truy cập trực tiếp thanh ghi lưu trữ giá trị và sử dụng các giá trị ở. 1 biến mà call nhiều lần thì thay vì define biến đó trên RAM thì sử dụng truy cập trực tiếp thanh ghi thì khi đó tốc độ truy cập của mình sẽ nhanh hơn do vì truy cập vào trong thanh ghi sẽ nhanh hơn là RAM

Pp sử dụng các hàm inline thì khi mà mình gọi hàm khác thì chương trình thực hiện các process ntn, nó phải thì nào cho nó minh bạch cái function call?

*Khi mình gọi hàm thì chương trình sẽ lưu lại các địa chỉ để gọi các biến mà ta thực hiện lên vùng nhớ tạm và sau này chuyển sang hàm mà mình gọi nó thực thi. Thực thi xong thì quay về địa chỉ nó làm tiếp.*

Khi mình gọi hàm thì chương trình sẽ lưu lại các thông tin, các biến vào trong stack và cái này còn gọi là trong stack là các return pointer là cái địa chỉ mà chương trình nó đang, đang chạy, khi mà gọi hàm đó thì nó sẽ nhớ địa chỉ của hàm sau đó thực hiện hàm xong nó quay lại, lấy lại return pointer là nó biết là sau khi hàm này gọi xong thì nó quay lại cái vị trí nào của chương trình mà nó phải nhớ hàm đó. (đó là return pointer).

Return pointer là cái mà đã nói trong overflow, các hacker thường lợi dụng vì có overflow return, replace lại cái, thay lại cái giá trị của return pointer thì khi đó thay vì chương trình quay lại vị trí lúc trước thì nó nhớ lại chương trình của hacker muốn nó nhớ. Đó là các thông tin mà chương trình của mình cần lưu lại trong stack. Lưu xong thì chương trình của mình jump, nhớ địa chỉ của hàm. Sau khi nhớ địa chỉ của hàm xong thì nó thực hiện chương trình của hàm, nó phải quay lại, lấy lại thông tin trong stack ra, nó biết quay lại cái return pointer của nó là gì và quay lại cái vị trí đó và nó đưa vào thông tin trước đó nó chạy tiếp chương trình, khi mà làm như vậy thì chương trình của mình mất vài process, vài clock nó có thể lưu lại chương trình, jump trở lại, nó lấy lại thông tin địa chỉ trước đó thì thay vì vậy mình không sử dụng call function nữa mà mình sử dụng lại inline call.

Hàm inline gần giống như define macro, nó sẽ sử dụng thay thế luôn cái gọi là call đó bằng gọi code của hàm inline call thì khi đó chương trình sẽ nhanh hơn một chút nhưng cũng ko cần jump các function define riêng ra.

Nếu 1 function được compiler ra thì vùng code của function đó có thể riêng 1 chỗ khác biệt thì vùng code của inline call nó có thể luôn cái đó nó gọi function nên là chương trình của mình không cần mất thời gian chờ thông tin vào stack nữa hoặc là lấy thông tin từ stack nữa, cũng không cần mất thời gian nó jump tới nơi chương trình đang chờ jump tới nơi của code của hàm nó gọi nữa, nó chỉ cần chờ 1 moment thôi.

Khi mà làm như vậy thì tốc độ xử lý của mình nó nhanh lên, làm tăng tốc độ xử lý, giảm thời gian chờ như mà nếu hàm inline call mình call 5 lần 10 lần 100 lần chờ đợi thì tăng lên còn code đó sẽ replace lại vào cái..., replace 100 lần vào cái chỗ mà nó gọi hàm inline thì khi mà làm như vậy thì kích thước của code sẽ tăng lên.

### Variable that do no overlap

Tức là 1 function có 5 biến, 1 biến sẽ dùng ở trong function biến thứ 2 gọi là function, lúc đó sẽ dùng 2 biến ở cùng 1 register thì vì 2 biến đó không overlap cái nào. Nó không sử dụng chung cái nào.

Ví dụ ở trên sẽ dùng x tính 1 cái gì đó, ở đây là 1 bit ở 1 biến y tính cái gì đó thì thay vì sẽ dùng 2 biến x và biến y nó không chung (không overlap) thì mình sẽ dùng luôn 1 register cho cả 2 biến.

Như vậy nếu xen kẽ nhau thì dùng cả 2 register

### Instruction scheduling



- **Instructions for a specific processor may be generated, resulting in more efficient code for that processor but possible compatibility or efficiency problems on other processors. This optimization may be better applied to embedded systems, where the CPU type is known at build time**

Phần này sẽ dựa vào 1 biến xử lý để đưa ra 1 cách include hiệu quả hơn, tăng tốc độ xử lý chương trình dựa trên các cái ví dụ như 1 CPU đó có nhiều core thì mình có thể xử lý tăng lên còn code mới, lập trình cho tăng lên còn code mới, chờ trên từng core khác nhau, multi thread hoặc là multi process. Thì phần tối ưu hóa này sẽ làm tăng tốc độ xử lý chương trình dựa trên kiến trúc của phần cứng nên nó chỉ tối ưu hóa cho hệ thống những gì cho nó thôi.

Nếu mà áp dụng vào hệ thống những khác thì mình lại phải đưa ra 1 cái, phân tích, làm lại cái phần này tối ưu hóa. Ví dụ mình tối ưu hóa dựa vào core thì dựa vào cái CPU A



có 3 core thì mình tối ưu hoá đưa vào 3 core đó, có thể in group, có thể 1 place cho nó chạy trên 3 core đó.

1 cpu khác chỉ có 2 core hay 1 core chỉ có 1 nhân thì có thể chia ra các task hoặc là chia ra process, chia ra 1 place như thế nào như là windows. Còn nếu có 2 core thì chia ra các core như là thế kia như là vẽ trên 2 core thôi thì pp này sẽ làm tăng tốc xử lý của mình lên rất nhanh. Nhưng mà pp này nó lại không áp dụng được với những unit khác nhau, phân tích lại đi.

Pp này liên quan đến việc tối ưu thích, hiểu quá xử lý của CPU với các biến xử lý khác nhau.

## Lifetime analysis



- **A register can be reused for multiple variables, as long as those variables do not overlap in scope**

Chính là phần overlap nghĩa là 1 biến mà không dùng, các biến khác nhau thì nó sẽ dùng các vùng khác nhau, nó không overlap vào nhau thì mình có thể sẽ dùng cùng 1 thanh ghi hoặc là sẽ dùng cùng 1 biến cho các biến đó thì nó cũng làm giảm kích thước của code đi. Sẽ dùng thanh ghi thì nó vẽ làm giảm kích thước, vẽ tăng tốc xử lý của chương trình. Cùng 1 thanh ghi có thể sẽ dùng cho nhiều biến khác nhau. Pp này sẽ phân tích, đưa ra các scope mà biến đó tồn tại và biến khác có thể tồn tại trong vùng đó không? Nếu nó không overlap với nhau thì hoàn toàn có thể sẽ dùng cùng 1 thanh ghi cho nhiều biến khác nhau.

## Loop invariant expressions (code motion)



- **Values that do not change during execution of a loop can be moved out of the loop, speeding up loop execution.**

Normal	Optimization
<pre>for (int i = 0; i &lt; length; i++)      x[i] += pi + cos(y);</pre>	<pre>double temp = pi + cos(y);  for (int i = 0; i &lt; length; i++)      x[i] += temp;</pre>

ây, optimize v t c , t i vì ây, bi u th c  $\pi + \cos(y)$  nó ko thay i trong vòng for nên là tính tr c và l u vào trong l bi n t m và bên trong ch l y giá tr c a l bi n t m ó thôi mình s c tính toán m i l n l p l i thì tính l i  $x[i] = \pi + \cos(y)$

trong vòng l p kia mình ã th c hi n quá nhi u bi u th c tính i tính l i  $\pi + \cos(y)$  cho nên là t ng t c x lý c a ch ng trình c a mình lên thì mình s tính bi u th c kia bên ngoài

củ i cùng t ng t c x lý vòng l p này lên, vòng l p này ch c ng 2 bi n vào v i nhau. Lúc ó ko ph i th c hi n l i vì c  $\pi + \cos(y)$  n a

## Loop unrolling



- Statements within a loop that rely on sequential indices or accesses can be repeated more than once in the body of the loop. This results in checking the loop conditional less often.

Normal	Optimization
<pre>double temp = pi + cos(y); for (int i = 0; i &lt; length; i++)     x[i] *= temp;</pre>	<pre>double temp = pi + cos(y); for (int i = 0; i &lt; length; i += 2) {     x[i] *= temp;     x[i+1] *= temp;}</pre>

7/16/2021

09e-BM/DT/FSOFT - ©FPT SOFTWARE – Fresher Academy - Internal Use

16

C ng là t ng t c

Ví d length là 10 l n thì vòng for 10 l n

Thay vào ó bên kia là l p 5 l n, t ng t c x lý. Gi m vòng l p c ng là cách t ng t c x lý.

## Strength reduction



- **Certain operations and their corresponding machine code instructions require more time to execute than simpler, possibly less efficient counterparts.**

Normal	Optimization
$x/4$	$x \gg 2$
$x*2$	$x \ll 1$

Hu h t các thanh ghi c a mình c t o ra thao tác v i bit cho nên là các toán t v bit s c th c hi n nhanh h n so v i các phép chia, phép c ng, phép nhân.

Các phép chia phép nhân bao gi c ng ch m h n phép d ch bit -> t ng t c x lý thay th

## Section 3

### *Code size optimization and Speed optimization*

CÙNG 1 PP mà a vào vùng code này có th hi u qu , a vào vùng code kia thì không ho c là cùng 1 vùng code thì pp này hi u qu , pp kia ko hi u qu b ng thì mình s c n làm gì và phân tích nh th nào a ra các ph ng án optimize code cho phù h p

## Code size optimization



- **Step 1. Manual optimization**
  - ✓ **Dead store elimination;**
  - ✓ **Dead code elimination;**
  - ✓ **Lifetime analysis: A register can be reused for multiple variables, as long as those variables do not overlap in scope;**
  - ✓ **Constant propagation: Replace variables that rely on an unchanging value with the value itself;**
  - ✓ **Copy propagation: Replace multiple variables that use the same calculated value with one variable;**
  - ✓ **Not use inline calls.**

ây là 1 s pp manual gi m kích th c c a code i

Ko s d ng inline call gi m kích th c b nh i

Optimize manual r i m i complier optimize

ôi khi optimize b ng tool c ng có th ch y sai, ví d nh s d ng các bi n volatile, các complier s optimize bi n ó i n u bi n ó nó s d ng volatile.

Volatile

Khi mà ch y l o n code. l ch ng trình thì ch ng tình có có 2 ph ng án, l u bi n ó l l n trên RAM sau ó th c hi n luôn các phép toán v i bi n ó trên RAM, 2 là l u bi n ó có vùng nh riêng trên b nh thì m i l n tính toán thì ch ng trình s note l i l l n cái bi n ó và th c hi n nó thay vì c s d ng nó trên RAM.

N u l bi n mà mình define bình th ng thì complier có th optimize i thì nó có th load l n u tiên i và l n ti p theo ó s d ng các bi n l u trên RAM, ví d nh là khi mà bi n x ta define b ng l thì lúc ch y ch ng trình nó load l l n vào b nh và nó load vào RAM là  $x = 1$  và sau ó th c hi n l phép c ng n a là  $x = 2$  thì nó v n l u giá tr  $x = 2$  b ng a, th c hi n phép toán l n th 3, nó l i l y giá tr  $x = a$  ó nó tính toán. Thay vì tính toán nó l i load l l n trên b nh thì trình biên d ch nó l i load l i thì khi ó nó ã l u l i giá tr tính toán lúc c r i, nó s optimize i, s ko load l i n a.

Nh ng bi n volatile thì l i khác, khi define l bi n volatile thì o n code ó s ko b optimize i, nó s ko tính toán trên RAM n a mà m i l n tính toán nó s load l i l l n

X ban u c define = 1 nó s c load trên RAM, c ng l thêm l n n a, nó s c ng l lên, tính l n n a thì nó l i load lên load t b nh load lên Ram c ng l i. thì khi mà làm nh v y thì code c a mình code c a mình b optimize ph n x i, thí d  $x + 1$ ,  $x + 3$  thì nó th c hi n trên RAM, nh ng n u nó define l bi n volatile thì nó ko optimize o n code ó i n a, b t bu c là nó ph i load l i giá tr c l u trên b nh . Có th là giá tr y b tác ng i. Có th là 1 thread khác, 1 core khác, 1 ch ng trình khác nó thay i vùng nh ó i.

N u mà mình nó optimize i nó tính toán trên RAM, tính toán d a trên giá tr c ã l u l i thì nó s b sai

volatile bi t o n code này ko optimize c, m i l n truy c p l i nó ph i load l i vùng nh ó, nó tính toán thì khi ó khi mà thread khác thay i giá tr i mà ã c thay i ó nó load lên nó tính toán thì nó s ko b sai. Ho c là 1 ví d c b n nh t là khi mà s d ng DMA (c a micro controller là direct memory access) ch ng h n

DMA ho t ng b ng cách truy c p tr c ti p vào b nh ko c n qua b m, ko ph thu c vào CPU, nó ho t ng riêng r , th c hi n copy t thanh ghi n b nh , t thanh

ghi t i thanh ghi. Thì khi mà copy mình s d ng DMA copy 1 giá tr t thanh ghi n b nh ch ng h n thì b nh ó là bi n c a mình

CPU c a mình n u mà complier ho t ng dùng giá tr trên Ram ch ko dùng giá tr trên b nh , dùng giá tr bi n trên RAM thì khi mà DMA nó tác ng và làm thay i bi n ó i r i, l ra mình ph i c n ph i l y giá tr mà DMA ã copy cho mình, lúc y mình c n l y giá tr ó mà mình s d ng nh ng mà mình ko s d ng th ng y mà mình l i s d ng th ng ã l u l i trên RAM, ã c tính toán tr c trên RAM thì khi mà làm nh v y thì nó s b sai. Complier optimize i thì s b sai

Cho nên là tránh vi c ó x y ra thì l à mình s không s d ng complier optimize code và mình a v off nh ng ít ai s d ng nh v y và ôi khi mình s d ng bi n volatile này bi t c là bi n volatile này ko optimize i n a mà m i l n nó tính toán nó s c n truy c p vào b nh này nó l y d li u ra và sau ó nó tính toán d a trên d li u ó.

Trong l bi u th c s d ng bi n ó thì nó s load l i cái bi n trong b nh . Cái th 2 là nó ko load l i trong b nh n a mà nó s d ng tr c ti p giá tr mà nó ã l u trên RAM ví d bi u th c trên tính ra  $x+1 = 2r$  i,  $x = x+1$  thì  $x = 2$ ; xu ng bi u th c ti p theo s d ng  $y = x+3$  ch ng h n thì nó s l y luôn giá tr mà nó tính toán bi u th c trên ã l u l i ó và nó tính luôn thì nh v y nó s nhanh h n thay vì truy c p vào b nh l y ra giá tr mà ã tính toán, ã l u l i ó r i. còn volatile thì ch có 1 ph ng pháp thôi là b t bu c nó ph i s d ng là load l i trên b nh , ko c load l i trên RAM.

Mình dùng volatile s làm gi m t c c a ch ng trình i nh ng mà complier c ng s bi t là o n ó ko optimize c nó s gi l i các bi n ó mà m i l n ch y code thì nó s ph i load l i cái vùng nh c a bi n ó tránh y u t nhi u y u t nó tác ng lên cái bi n l thread khác, core khác, DMA c ng tác ng vào bi n ó c.

Khi mà làm v b nh hay các ch ng trình s d ng DMA thì mình s th y r t nhi u bi n mà mình define là volatile

## Speed optimization



### ▪ Step 1. Manual optimization

- ✓ Dead code elimination;
- ✓ Common sub-expression elimination;
- ✓ Constant propagation;
- ✓ Copy propagation: Replace multiple variables that use the same calculated value with one variable;
- ✓ Global register allocation;
- ✓ Inline calls;
- ✓ Instruction scheduling;
- ✓ Loop invariant expressions (code motion);
- ✓ Loop transformations;
- ✓ Loop unrolling;
- ✓ Strength reduction;
- ✓ Using a fast algorithm;
- ✓ Writing in assembly language

Inline làm tăng tốc độ nhúng code làm tăng kích thước code. Nếu optimize với code thì sẽ sử dụng inline, còn với kích thước code thì hạn chế inline

## Steps of speed optimization (Practice)



### ▪ Step 1. Profile the code

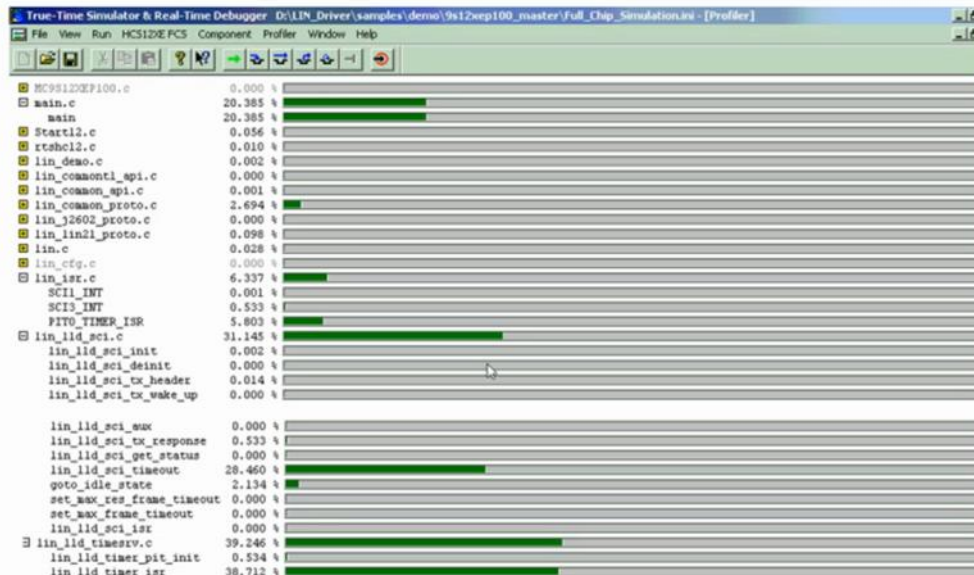
- ✓ Profiling is the process of analyzing software to determine how much time, on average, an executable spends on a particular amount of code.
- ✓ While profiling can reveal a lot of useful information about your code. Profiling identifies bottlenecks -- areas of code that hold back the entire performance of the system. Optimization attempts to make those bottleneck faster.
- ✓ Most code loosely follows an 80/20 pattern of execution -- 80% of execution time is spent executing 20% of the code

Profiling là 1 quá trình phân tích phần mềm để phân tích thời gian 1 hàm nó thực thi trong 1 chương trình của mình

Trong profiling có rất nhiều thông tin hữu ích về cái chương trình của mình, ví dụ nó ra là 1 cái chương trình của mình, ở đâu code nào bị trì hoãn hay là ở đâu nó bị vòng lặp quá lâu, chụm quá lâu hay là cái vùng nào làm trễ toàn bộ chương trình của mình.



## ▪ Step 1. Profile the code (cont)

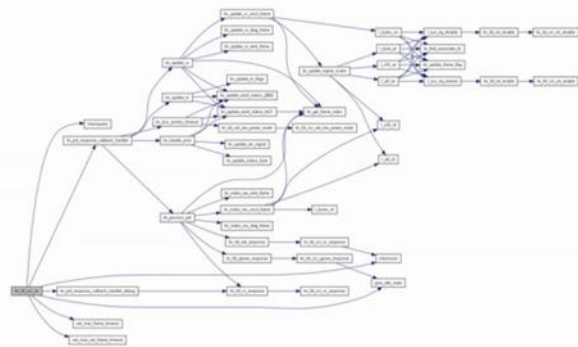


## Steps of speed optimization (Practice)



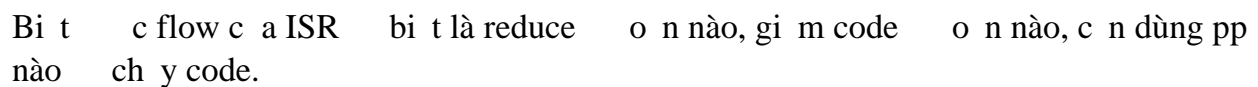
### ▪ Step 2. Optimize for the speed

- ✓ Inline Functions/Loop Unrolling/Strength reduction
- ✓ <http://www.eventhelix.com/realtimemantra/Basics/OptimizingCAndCPPCode.htm>
- ✓ Minimize Interrupt Service Routine Overhead by keeping the ISR Simple

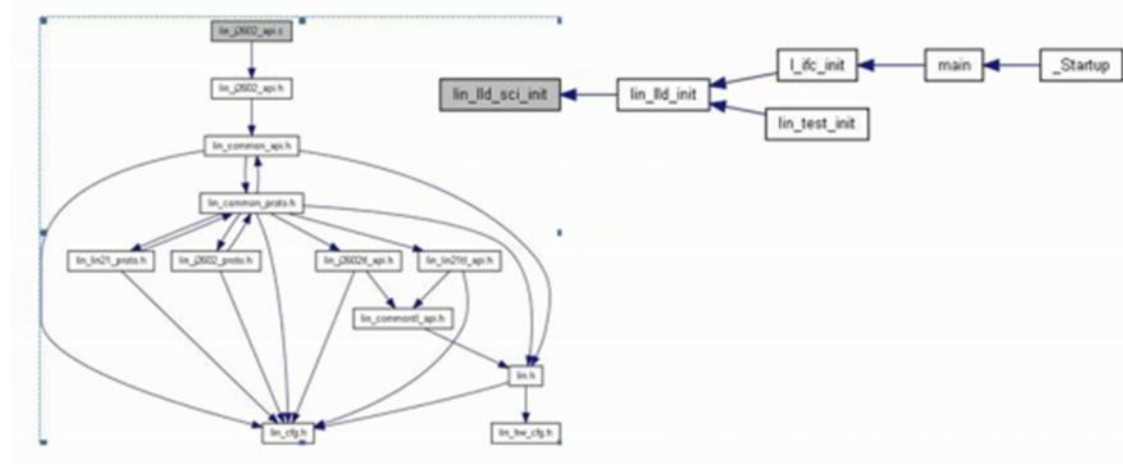


Phân tích, tổng hợp các lý do dựa trên các phương pháp đã nói hoặc là sử dụng pulling là kiểm tra kiểm tra lại trạng thái của bit thì thay vì sử dụng phương pháp này thì các hàm nhúng sử dụng ngắt thì tốt là làm gì mà cái ngắt mà nó tiêu hao, tổng hợp các lý do ví dụ thì gian đó xử lý cái khác không pulling không quay lại kiểm tra lại trạng thái nữa mà trạng thái thay đổi dựa trên ngắt. Khi nào trạng thái thay đổi thì ngắt sẽ mở và notify cho mình. Thì khi đó hèn chỉ các vòng lặp, lúc mà check trạng thái thì đó cũng là 1 phần optimize code ngoài ra optimize code mình có thể sử dụng như

Thì đây là th ng ISR nó g i n th ng ...



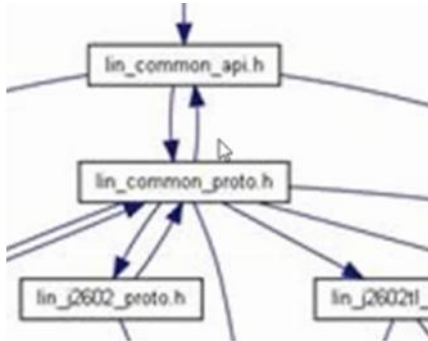
## Document analysis tools (Doxygen)





Là 1 tool dựa trên source code của mình nó generate document cần thì t mình phân tích các source code đó

Gen ra các flow, gen ra các cái nh là file này include cái nào, ng sau nó là các flow nh là



Include lẫn nhau thì nó ko cần thì t

Vì t 1 o n code mà 2 register overlap