

KỸ THUẬT SỐ ỨNG DỤNG

BÀI TẬP CHƯƠNG 3 – CỔNG LOGIC

1. Sử dụng lại các biểu thức logic trong câu 2 phần bài tập chương 2 với các yêu cầu sau: (Chỉ chọn 5 câu để làm)

- a. Vẽ sơ đồ logic cho các hàm f biểu diễn bởi các biểu thức logic trên
- b. Vẽ lại các sơ đồ ở câu a dùng toàn cổng NOR
- c. Vẽ lại các sơ đồ ở câu a dùng toàn cổng NAND

2. Thiết kế các mạch nhận dạng các từ mã ngõ vào có thuộc các loại mã sau hay không (ngõ ra bằng 1 khi ngõ vào là từ mã thuộc loại mã yêu cầu, bằng 0 là không phải):

- a. BCD 8421
- b. BCD 5421
- c. BCD 2421
- d. BCD 5121
- e. Gray
- f. Gray thừa 3

3. Thiết kế các mạch chuyển mã sau:

- a. BCD 8421 sang BCD 2421
- b. BCD 2421 sang BCD 5421
- c. BCD 5421 sang BCD 5121
- d. BCD 5121 sang Gray
- e. Gray sang Gray thừa 3
- f. Gray thừa 3 sang BCD 8421