VERIFICA DI APPRENDIMENTO - RISOLUZIONE PROVA B

ITS Meccatronico di Portogruaro //	Prof.	Domenico	Verlato
------------------------------------	-------	----------	---------

1. Schema del sistema di sensing

Schema:

[Grandezza Fisica] -> [Sensore] -> [Condizionamento] -> [ADC] -> [Elaborazione]

- Sensore: converte grandezze fisiche in segnali elettrici.
- Condizionamento: modifica ampiezza e offset del segnale, adatta limpedenza.
- ADC: digitalizza il segnale analogico.
- Elaborazione: gestisce e interpreta il segnale digitale.

2. Adattamento di impedenza

Definizione: impedisce perdite di segnale tra sensore e ADC usando buffer.

- Importanza: mantiene l'integrit del segnale.
- Previene: distorsioni dovute a carichi sbilanciati.
- 3. Circuito Track & Hold (T&H)
- Track: segue il segnale in tempo reale.
- Hold: congela il valore per permettere conversione stabile.

Esempio:

Ingresso: segnale sinusoidale.

Uscita Hold: valore a gradini costanti.

4. Esercizio tecnico

Dati:

- Sensore: range uscita = 600 mV, offset = -4.8 V
- Distanza x in [0, 120] cm
- ADC: input [-12, 12] V, B=7
- 1. Trans-caratteristica:

Delta
$$V = 0.6V$$
, Delta $x = 120$ cm

Pendenza: 0.005 V/cm

$$v_sens(x) = 0.005x - 4.8$$

2. Progetto blocco C:

Guadagno =
$$24 / 0.6 = 40$$

$$v_out = 40 * (v_sens + 4.8)$$

3. Risoluzione ADC:

4. Stima x per v = 2 V:

$$v = 40 * 0.005x => x = 2 / 0.2 = 10 cm$$

5. Risoluzione sistema:

Delta
$$x = 0.1875 / 0.2 = 0.9375$$
 cm