Tamanho do bloco (em número de palavras)

Numero de linhas da cache

Numero de blocos da memória principal

Mapeamento (1 – Direto; 2 – Totalmente Associativo; 3 – Parcialmente Associativo)

Numero de conjuntos (caso não seja Parcialmente Associativo, ler o valor normalmente mas desconsidere-o) Política de substituição (1 – Aleatório; 2 – FIFO; 3 – LFU; 4 – LRU)

Política de Escrita (1 – Write-back; 2 – Write-Through)

1. Exemplo de arquivo de configuração

Arquivo config.txt:	O que significa:
4	Cada bloco contém 4 palavras
3 5	A cache tem 3 linhas (ou seja, comportam até 3 blocos vindos da memória) A memória principal tem 5 blocos
2	Mapeamento Totalmente Associativo
$\begin{bmatrix} 2 \\ 2 \end{bmatrix}$	Não significa NADA pois o mapeamento não é parcialmente associativo Política de substituição FIFO
1	Política de escrita Write-back

2. Exemplo de funcionamento:

Entrada:	Saída:
Command> Show	Show -> (A memória foi inicializada de forma aleatória)
	CACHE L1
	Linha –Bloco-Endereço –Conteúdo (x representa espaço não utilizado)
	0-x-x-x
	0-x-x-x
	0-x-x-x
	0-x-x-x
	1-x-x-x
	1-x-x-x
	1-x-x-x
	1-x-x-x
	2-x-x-x
	2-x-x-x
	2-x-x-x
	2-x-x-x
	MEMORIA PRINCIPAL
	Bloco-Endereço –Conteúdo (conteúdo inicial preenchido aleatoriamente)
	0-0-7
	0-1-2
	0 - 2 - 0
	0 - 3 - 0
	1-4-7
	1-5-12
	1 - 6 - 12
	1-7-7
	2-8-0
	2 - 9 - 0
	2 - 10 - 0
	2 - 11 - 0
	3 - 12 - 0
	3 - 13 - 0
	3 - 14 - 0
	3-15-1
	4-16-5
	4-17-323
	4-18-23
	4-19-6

T 4 1	0.71
Entrada:	Saída:
Command> read 3	MISS
Command> read 1	HIT
Command > read 19	MISS
Command> Show	Show ->
	CACHE LI
	Linha –Bloco-Endereço -Conteúdo
	0 - 0 - 0 - 7
	0 - 0 - 1 - 2
	0 - 0 - 2 - 0
	0 - 0 - 3 - 0
	1 - 4 - 16 - 5
	1-4-17-323
	1-4-18-23
	1 – 4 – 19 –6
	2-x-x-x
	2-x-x-x
	2-x-x-x
	2-x-x-x
	MEMORY PROJECT
	MEMORIA PRINCIPAL
	Bloco-Endereço -Conteúdo
	0 - 0 - 7
	0 - 1 - 2
	0-2-0
	0 - 3 - 0
	1-4-7
	1-5-12
	1-6-12
	1-7-7
	2 - 8 - 0
	2-9-0
	2 - 10 - 0
	$\begin{vmatrix} 2 - 11 - 0 \\ 2 - 12 - 0 \end{vmatrix}$
	3-12-0
	3 - 13 - 0 3 - 14 - 0
	3 – 14 – 0 3 – 15 –1
	3 – 13 –1 4 – 16 – 5
	4-10-3 4-17-323
	4-17-323 4-18-23
	4 – 18 – 25 4 – 19 – 6
	7 - 12 - 0
•	

Entrada:	Saída:
Command> read 8	MISS
Command> read 1	HIT
Command > read 19	HIT
Command> Show	Show ->
Commana > Snow	CACHE L1
	Linha –Bloco-Endereço -Conteúdo
	0-0-0-7
	0 - 0 - 0 - 7 0 - 0 - 1 - 2
	0 - 0 - 1 - 2 0 - 0 - 2 - 0
	0 - 0 - 2 - 0 0 - 0 - 3 - 0
	1-4-16-5
	1-4-10-3 1-4-17-323
	1-4-17-323 1-4-18-23
	1-4-19-6
	2-2-8-0
	2 - 2 - 9 - 0
	2 - 2 - 10 - 0
	2 - 2 - 11 - 0
	MEMORIA PRINCIPAL
	Bloco-Endereço -Conteúdo
	0-0-7
	0-1-2
	0 - 2 - 0
	0 - 3 - 0
	1 - 4 - 7
	1-5-12
	1-6-12
	1 - 7 - 7
	2 - 8 - 0
	2-9-0
	2-10-0
	2 - 11 - 0
	3 - 12 - 0
	3 - 13 - 0
	3 – 14– 0
	3 – 15 –1
	4 – 16 – 5
	4 – 17 – 323
	4 – 18– 23
	4 – 19 –6

Entrada:	Saída:
Command> read 3	HIT
Command> read 16	HIT
Command > read 4	MISS
Command> Show	Show ->
	CACHE L1
	Linha –Bloco-Endereço -Conteúdo
	0-1-4-7
	0 - 1 - 5 - 12
	0 - 1 - 6 - 12
	0 - 1 - 7 - 7
	1-4-16-5
	1-4-17-323
	1-4-18-23
	1-4-19-6
	2-2-8-0
	2-2-9-0
	2-2-10-0
	2-2-11-0
	MEMORIA PRINCIPAL
	Bloco-Endereço -Conteúdo
	0 - 0 - 7
	0 - 1 - 2
	0-2-0
	0 - 3 - 0
	1-4-7
	1-5-12
	1-6-12
	1-7-7
	2 - 8 - 0
	2 - 9 - 0
	2 - 10 - 0
	$\begin{vmatrix} 2 - 11 - 0 \\ 2 - 12 - 0 \end{vmatrix}$
	3 - 12 - 0
	3 – 13 – 0 3 – 14– 0
	3-14-0
	3-13-1 4-16-5
	4-10-3
	4-17-323
	4-10-23
	1

Entrada:	Saída:
Command> read 8	HIT
Command> read 1	MISS
Command > read 13	MISS
Command> Show	Show ->
Communa Snow	CACHE LI
	Linha –Bloco-Endereço -Conteúdo
	0 - 1 - 4 - 7
	0 - 1 - 5 - 12
	0 - 1 - 6 - 12
	0 - 1 - 7 - 7
	1 - 0 - 0 - 7
	1 - 0 - 1 - 2
	1 - 0 - 2 - 0
	1 - 0 - 3 - 0
	2-3-12-0
	2-3-13-0
	2-3-14-0
	2 - 3 - 15 - 1
	MEMORIA PRINCIPAL
	Bloco-Endereço -Conteúdo
	0 - 0 - 7
	0-1-2
	0-2-0
	0 - 3 - 0
	1-4-7
	1-5-12
	1-6-12
	1-7-7
	2 - 8 - 0
	2-9-0
	2 - 10 - 0
	2 - 11 - 0
	3 - 12 - 0
	3 - 13 - 0
	3 – 14– 0
	3 – 15 –1
	4 – 16 – 5
	4 – 17 – 323
	4 – 18 – 23
	4 – 19 –6