```
Nov 10, 09 8:32
                                         mc.pic
                                                                             Page 1/79
  2 ;DDS-VFO fuer alle Baender.
3
4 ;16.6.2008
5 ;(c) DL4JAL
  6
  ;History
  ;13.7.2008
9 ;HW zum testen aufgebaut
10 ;30.7 Interrupt Timer2 aktiviert fuer Keyer
  ;03.01.09 Setup erweitert alle ZF
  ;23.07.09 Umstellung von PIC18F452 auf PIC18F4520
           Version auf 1.02 erhoeht
13
           Variantenumschaltung konstruiert
14
15
  ;01.09.09 neu V1.03
16
  ;Fehler in Routine "ad9951_frq32bit_to_dds" Zeile 3673
17
18
19 ;02.09.09 neu V1.04
  ;Fehler bei Funktion 100kHz; geloest
20
21
  ;SW: Setup 23,24 hinzugekommen. Speichern und Abrufen der Konfiguration im Flash
  es gibt 4 Speicherplaetze fuer die Konfiguration und die Default-Konfiguration
22
23
  ;Setup 24 kann auch durch PowerON+Tastel aufgerufen werden
24
  ;04.09.09 neu V1.05
25
26 ; Eeprom Auffrischungsroutine hinzugefuegt;
  wurde MT aktiviert kann jetzt mit jeder Taste deaktiviert werden ohne eine
27
28
  ;Funktion auszuloesen;
30
  ;06.09.09 neu V1.06
  ;bei txpermzf==0 nur bei CW und CWr keine ZF-Berechnung, alles ander ist bei TX mit ZF
;bei ZF 9MHz VFO unterhalb und RX 3,5MHz schwingt VFO auf 5,5MHz, das wird jetzt erkannt
31
32
  ; RX-Frq 3,5 minus ZF 9,0 = (-)5,5MHz ;wird in Absolutwert gewandelt
33
  ;BUG in MODE-Erkennung bei RX-ZF=VFO
35
36
  ;23.09.09 neu V1.07
  ;BUG im Setup ZF-Zuordnung pro Mode
37
38
  ;08.11.09 neu V1.08
39
  ;aendern Mode DIGr in FM: Varinate 3 und 23
  ; beim Einschalten von der RIT werden VFO-Frequenzen gemerkt und beim Ausschalten
42
  ;wieder hergestellt.
  ;Wird VFOx4 aktiv wird kein Mode im Display dargestellt sondern "MHz"
43
44
  ;Keyerpotiabfrage bei Handtastung abschalten
  47
          list P=18f452, F=INHX32, C=160, N=0, ST=ON, MM=ON, X=ON
48
50
  bytevariante: equ .1 ;Variante PIC18F452 englisch
  ;bytevariante: equ
                              ;Variante PIC18F452 deutsch
  ;bytevariante: equ .3
                              ;Variante PIC18F452 deutsch FM an Stelle DIr
53
  ;bytevariante: equ .21
;bytevariante: equ .22
                              ;Variante PIC18F4520 englisch
54
                              ;Variante PIC18F4520 deutsch
55
                     .23 ;Variante PIC18F4520 deutsch FM an Stelle DIr
  bytevariante: equ
57
59
      if bytevariante >= .21 ;alle Varianten mit PIC18F4520
60
  ;-----
61
  #include p18f4520.inc
62
65
66
       if bytevariante < .21 ;alle Varianten mit PIC18F452
67
  ·-----
  #include p18f452.inc
71
        endif
72
74 #include
                makros_pic18.inc
  ;#define
                       mathetest
                       debug
  ;#define
                                      ;debuglauf auf dem PC
76
77
  ;#define
                       test1
79
                bytevariante < .21
                                   ;alle Varianten mit PIC18F452
```

No	v 10, 09 8:32		mc.pic	Page 2/79
81 82 83 84 85 86	CONFIG _CONF CONFIG _CONF CONFIG _CONF	IG2L, _PWRT_C IG2H, _WDT_OF	2_1H ON_2L & _BOR_ON_2L & _BORV_42_2L FF_2L & _BOR_OFF_2L & _BORV_42_2L FF_2H (_ON_3H	:HS oscillator ;Reset ;Reset ;Watchdog timer disabled ;CCP2 to RC1 (rather than
87	to RB3)CONFIG _CONF	IG4L, _LVP_OF	FF_4L	;RB5 enabled for I/O
88 89	endif			
90 91	;			
92 93 94	if bytevar		;alle Varianten mit PIC18F4520	
95 96 97 98 99	CONFIG _CONFIG2L, CONFIG _CONFIG2H, CONFIG _CONFIG3H, _CONFIG _CONFIG4L.	_PWRT_OFF_2I _WDT_OFF_2H _CCP2MX_PORT STVREN_OFF	C_3H & _PBADEN_OFF_3H & _LPT1OSC_OF 4L & LVP OFF 4L & XINST OFF 4L &	DEBUG OFF 4L
101 102 103 104 105	CONFIG _CONFIG6H,	_WRTC_OFF_6F _EBTR0_OFF_7	& _CPl_OFF_5L & _CP2_OFF_5L & _CP3_ & _CPD_OFF_5H	RI3_OFF_6L
106 107	endif			
108 109	;			
110 111	;;;;;;; Variables ;;;;;	,,,,,,,,,,,,,		;;;;;;;
112 113	var udata_acs 0x00		Beginning of Access RA	
114		res 1	;variable used for context savi	
		res 1 res 1	<pre>;variable used for context savi: ;variable used for context savi:</pre>	
	FSROL_TEMP:	res 1	;variable used for context savi:	ng
118	FSROH_TEMP:	res 1	;variable used for context savi	ng
119	data_ee_addr:	res 1	¿Zwischenspeicher interne Eepro	madr
120	data_ee_data:	res 1	Zwischenspeicher interne Eepro	mdaten
	LCDByte: LCDByte2:	res 1	;variable used for context savi; variable used for context savi; variable used for context savi; Zwischenspeicher interne Eepro; Zwischenspeicher interne Eepro; Zwischenspeicher fuer LCD-Ausg; Zwischenspeicher fuer Stringau	ape
123	LCDBy Ce2.		/Zwischenspeicher luer Stringau	agabe
	ramanfang:	res 0	; ::::::::::::::::::::::::::::::::::::	:::::::
	dieser Bereich haengt			
		res 5	;Quarzoszikonstande	
	step:	res 1	;Schrittweite 0=1Hz 1=10Hz 2=50	Hz 3=1000Hz
	band:	res 1 res 1	;Band 160 - 2m = 0 - 11	Danuar magnai shaut mandan
130 131	flagl: ddstype	res 1 res 1	;Verschiedene Flags die mit im : ;ddstype 0=ad9833/34 1=ad9850 2	
.31	1x5		. 1450/pc 0 445055/51 1-449050 2	
132 133	stimer	res 1	;5=ad9951x20 6=ad9951x1 ;Timer fuer verzoegert Sender A	US
	dieser Bereich haengt		Seprom Ende	
			48	:::::::
		res 4	;Frequenz ZF	
	;dieser Bereich haengt			
		rec 5	:Frequenz VFO-A	
	frequenzb:	res 5	Frequenz VFO-B	
	modeA:	res 1	;	
	modeB:	res 1	7	
	lcdoffset:	res 5	;Displayoffset	
	dieser Bereich haengt		seprom Ende	
			;Verschiedene Flags	
147	flag3:	res 1	;Verschiedene Flags	
	flag4:	res 1	Verschiedene Flags	
	flag5:	res 1	:Verschiedene Flags	
150	bandneu:	res 1	Band 160 - 2m = 0 - 11	
151	mode: modeneu:	res 1	; Mode Zwischenspeicher	
152 153	moderieu.	res 1	neu eingestellter Mode;	
	CounterA:	res 1	;Zellen fuer Delay	
	CounterB:	res 1	¿Zellen fuer Delay	
	CounterC:	res 1	¿Zellen fuer Delay	
157 158	tastennummer:	res 1	;Nummer der gedrueckten Taste	
			•	

No	v 10, 09 8:32			mc.pic	Page 3/79
159	impulse:	res	1	;Drehimpulse	-
				· · · · · · · · · · · · · · · · · · ·	
		res		<pre>;ergebnis fuer mathe-funktion ;temporaere Speicher</pre>	
		res		;	l
		res	0	;minuend fuer mathe-funktion	l
		res	0	summand fuer mathe-funktion	l
		res	0	divident fuer mathe-funktion	
167	faktor1:	res	0	;faktor1 fuer mathe-funktion	l
168	tempkonst1:	res	8	rechenspeicher	
169	op2:	res	0		l
	subtrahend:	res	0	subtrahend fuer mathe-funktion	l
		res	0	; summand fuer mathe-funktion	l
		res		;divisor fuer mathe-funktion	
		res		<pre>;faktor2 fuer mathe-funktion ;nicht trennen da gemeinsam clr</pre>	
		res		;Nummer der Menueebene	
	zs1:	res		;Zeitschleife 1	
	zs2:	res		;Zeitschleife 2 Sender AUS	
179	zs3:	res	1	; Zeitschleife fuer CW (Punktlaenge im Intern	c.)
	keyergeschw:	res		;Keyergeschwindigkeit	
	schleife:	res	4	;fuer schleifen	
182	ddahi m		4	thingsmooth for DDC lader Touristee	
		res		binaerwert fr DDS laden Empfangsfrequenz	
		res		;binaerwert fr DDS laden Sendefrequenz ;Constande fuer Mithoerton	
		res		;Batteriespannung	
	uvor:	res		gemessene Vorlaufleistung 03ff	
	urueck:	res	2	gemessene Ruechlaufleistung 03ff	
	urit:	res	2	gemessene Spannung am RIT-Poti	
190	usmeter:	res	3	;gemessene Spannung S-Meter	
191	ukeyer:	res	4	;Keyerspannungen	
192					
193	swr:	res		¿Zwischenspeicher fuer SWR u. BarGraph	
	tempindex:	res		;Index fuer Tabellenroutinen	
	zw:	res		; zwischenspeicher	
196	string:	res		:fuer Stringausgabe	
197	laenge:	res	_	;fuer Stringausgabe	
	komma: kuerzen:	res		<pre>;fuer Stringausgabe ;fuer Stringausgabe</pre>	
	mess:	res		Ergebnis der Spannungsmessung	
	messl:	res		;L-Teil	
	messh:	res		;H:Teil	
		res	1	;Zaehler fuer die Zeitschlitze	
204	sr0	res	1	Register fuer AD9951	
		res		;DDS-Word	
		res		;DDS-DoppelWord	
	-	res		;Zaehler SETUP	
	stemp	res	1	;fuer SETUP	
	stemp1	res	5 5	;fuer SETUP	
	mddskonst swrmerke	res		;fuer SETUP ;das SWR merken	
		res	2	·Pretog fuor Bargarphangoigo	
		res	3	Pointer fuer Flash schreiben	
			.12	Frequenz Mode merken bei RIT	
216	dieser Bereich haengt :	zusammen			
	xsm	res		X Konstande fuer S-Meter	
	ysm	res	2	Y Konstande fuer S-Meter	
	mithoerton:	res		;Mithoerton fuer ADD oder SUB zur DDS-Frequ.	
	dieser Bereich haengt:				
				::::::::::::::::::::::::::::::::::::::	
	FSRL_rs232_write FSRH_rs232_write	res		;LOW in Ringbuffer RS232 schreiben ;HIGH in Ringbuffer RS232 schreiben	
	FSRL_rs232_write	res		LOW aus Ringbuffer RS232 lesen	
		res		HIGH aus Ringbuffer RS232 lesen	
	CAT_in_byte	res	1	;Merker fuer Byte aus rs232buffer	
	catbefehl	res	.10	;Befehlsspeicher	
	endecatbefehl	res	0	;ende markieren	
229					
230	ramende:		0	;Merker fuer Ramende im Bankbereich 0	
231	2		0 000		
	var3	udata	0x300	;Zwischenbuffer fuer Flashspeichern	
	flbuffer	res	.256	i	l
234	11274	udata	0x400	· DCD DAM	
	var4 txbuffer	udata res	0x400 0xff	;BSR RAM ;	
236 237	CYDGITEI	TEP	OYLI	'	
	var5	udata	0x500	;BSR RAM	

No	v 10, 09 8:32		mc.pic	Page 4/79
239	start_CAT_buffer: end_CAT_buffer:	res 0xf0	;RX/TX Ring-Buffer ;Buffer ende	
241				
242 243	/////// Definitionen //	,,,,,,,,,,,,,,,,,,	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	
244 245	;;;;;;; Definitionen ;;	,,,,,,,,,,,,,,,,,,		
246 247	;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;			
248	;FLAG1 wird mit gespeic	chert im Eeprom		
250	#define blcdsmeter	flag1,0	;Anstelle Frequenz das S-Meter anzeigen	
251	#define bbeleuchtung	flag1,1	;bit fuer Beleuchtung	
252 253	#define blauto #define blhzanz	flag1,2 flag1,3	;Lichautomatik ;1Hz Umschaltung moeglich	
254	#define bkeyerein	flag1,4	;Keyer ein/aus	.bi awan
255 256	#define btxpermzf #define bbandmode	flag1,5 flag1,6	;Beim Senden keine ZF addieren oder subtra ;Aktive Bandumschaltung mit RS232 ausgang	anieren
257	#define bvfox4	flag1,7	;VFO x 4 fuer I/Q-Mischer	
258 259	;FLAG1 wird mit gespeid			
260 261				
262	#define bddsneu	flag2,0	;1=DDS neu ausrechnen und laden	
263 264	#define bmenu #define tonenable	flag2,1 flag2,2	;Menuanzeige ;Tonenable	
265	#define LCDr	flag2,3	;Statusspeicher fuer LCD beim Busylesen	
266 267	#define bvfo #define bnull	flag2,4 flag2,5	;0=frequenza 1=frequenzb ;Bit fuer fuehrende Null auf LCD	
268	#define btaste	flag2,6	;Bit fuer Taste wurde gedrueckt	
269 270	#define bzslausein	flag2,7	;Merkbit Zeitl gestartet	
271	#define bzsleinaus	flag3,0	Merkbit Zeitl abgelaufen	
272 273	#define bpunkt #define bstrich	flag3,1 flag3,2	ob Keyerpunkt gedrueckt war ob Keyerstrich gedrueckt war	
274	#define brit	flag3,3	;fuer Rit	
275 276	#define bnofunktion #define block	flag3,4 flag3,5	;Bit fuer wichtige Funktion ;fuer LOCK	
277	#define blcdneu	flag3,6	;1=frequenz zeilel neu anzeigen	
278 279	#define ubattneu	flag3,7	;Batteriespannung neu anzeigen	
280	#define bkeyeranz	flag4,0	;Keyergeschw. anzeigen	
281 282	#define bohnezf #define bminuszf	flag4,1 flag4,2	;ohne ZF ;Flag fuer ZF subtrahieren	
283	#define bergebisminus	flag4,3	;Flag Ergebnis ist Minus	
284 285	#define bintsperren #define bkein_mt	flag4,4 flag4,5	;Interrupts sperren ;keinen Mithoerton	
286 287	macrine brein_me	11031/3	, nemen meneer son	
288	;=======; Namen der I/O Leitunge			
289 290				
291 292	#define e_DrehgeberC	PORTB, OH	;Drehgebertakt	
293 294	#define e_strichpin #define e_punktpin	PORTB, 1H PORTB, 2H	;Keyer ;Keyer	
295	#define e_DrehgeberD	PORTB, 3H	;Drehgeberrichtung	
296 297	#define e_Tastel	PORTB,4h	;Tastel	
298	#define e_Taste2	PORTB,5h	;Taste2	
299 300	#define e_Taste3 #define e_Taste4	PORTB,6h PORTB,7h	;Taste3 ;Taste4	
301				
302 303	LCDTris equ LCDPort equ	TRISD PORTD	;Einstellung fuer Port LCD ;Port fuer LCDAusgabe	
304	#define a_LCD_RS	PORTC, 3h	RS Pin an LCD	
305 306	#define a_LCD_RW #define a_LCD_E	PORTC,4h PORTD,3h	;R/W Pin ;Enable	
307	#define ea_LCD_D4	PORTD,4h	;Daten von LCD	
308 309	#define ea_LCD_D5 #define ea_LCD_D6	PORTD,5h PORTD,6h	;Daten von LCD ;Daten von LCD	
310	#define ea_LCD_D7	PORTD, 811	;Daten von LCD	
311 312		PORTD, Oh	:Sender einschalten	
312	#define a_senderein #define a_tastungein	PORTD, Uh	;Sender einschalten ;Sender Tastung	
314 315	#define a_licht	PORTD, 2h		
316			;LCD Hintergrundbeleuchtung	
317 318	#define a_mton	PORTA,4H	;Mithoerton	
<b>318</b>				

```
Nov 10, 09 8:32
                                              mc.pic
                                                                                      Page 5/79
   #define a_fsync
                          PORTC, 0h
                                          ;DDS_BG
320 #define a sclk
                          PORTC, 1h
                                          ; DDS BG
   #define a sdata
                          PORTC, 2h
                                          DDS BG
321
                          PORTC 5h
                                          ;DDS_BG
322
   #define a reset
   324
325
   ; EEPROM Zellen
326
327
   ;Adressberechnungen fuer das laufende Programm
331
332 ddskonstlaenge
                          ean
333 zflaenge
                                          ZF Bereich -2.147.483.648 Hz bis 2.147.483.647 Hz
                          eau
                                          Frequenz Bereich -2.147.483.648 Hz bis 2.147.483.647 Hz
   frequenzlaengeband
334
                          equ
335 lcdoffsetlaenge
                                  5
                                          ;LCD-Offset Bereich -549.755.813.888 Hz bis 549.755.813.8
   87 Hz
336 modelaenge
                          eau
337 steplaenge
                          ean
338 bandlaenge
                          equ
339 flaglaenge
                          equ
340 ddstypelaenge
                          equ
341 zflagelaenge
                          eau
342 smlaenge
                          ean
343 ;----
344 ; Festlegung der Datenlaengen im Eeprom
345
   grunddaten
                          ddskonstlaenge + steplaenge + bandlaenge + flaglaenge + ddstypelaenge + 1
     + (4*zflaenge)
346 bandgeslaenge
                           (2*frequenzlaengeband) + modelaenge + modelaenge
347 trvbandlaenge equ
                          (2*frequenzlaengeband) + lcdoffsetlaenge + modelaenge + modelaenge + 1
349 ;Festlegung der Adressen im Eeprom
350 addrbeginn
                          equ
   addrddskonst
                                  addrbeginn
                                                                 ;0 1 2 3 4
                          equ
352 addrstep
                                  addrbeginn + ddskonstlaenge
                                                                 ;5
                          equ
353 addrband
                                  addrstep + steplaenge
                                                                 ;6
                          eau
                                  addrband + bandlaenge
354 addrflag
                                                                 ;7
                          equ
                                  addrflag + flaglaenge
355 addrddstype
                          equ
                                                                 :8 9
356
   addrzfcw
                          equ
                                  addrddstype + ddstypelaenge + 1 ; A B C D
                                                                           Ausgleich zu geraden
   Zahl
357 addrzfcwr
                          equ
                                  addrzfcw + zflaenge
                                                                 ;E F 10 11
358 addrzflsb
                                  addrzfcwr + zflaenge
                                                                 ;12 13 14 15
                          equ
                                  addrzflsb + zflaenge
359 addrzfusb
                          eau
                                                                 ;16 17 18 19
360 addrzfdig
                          equ
                                  addrzfusb + zflaenge
                                                                 ;1a 1b 1c 1d
361 addrzfdigr
                          equ
                                  addrzfdig + zflaenge
                                                                 ;le 1f 20 21
362 addrxsm
                                  addrzfdigr + zflaenge
                                                                 ;22 23
                          equ
363 addrysm
                                  addrxsm + smlaenge
                                                                 ;24 25
                          equ
364
   ;13 Baender
365
   addrbandbeginn
                          equ
                                  0x28
367 addrmess
                          equ
                                  addrbandbeginn + (0*bandgeslaenge)
368 addr160m
                                  addrbandbeginn + (1*bandgeslaenge
                          equ
                                  addrbandbeginn + (2*bandgeslaenge)
369 addr80m
                          eau
                                  addrbandbeginn + (3*bandgeslaenge
370 addr60m
                          eau
371 addr40m
                                  addrbandbeginn + (4*bandgeslaenge)
                          equ
                                  addrbandbeginn + (5*bandgeslaenge)
372 addr30m
                          equ
373 addr20m
                          equ
                                  addrbandbeginn + (6*bandgeslaenge)
374 addr17m
                                  addrbandbeginn + (7*bandgeslaenge)
                          eau
375 addr15m
                                  addrbandbeginn + (8*bandgeslaenge
                          eau
376 addr12m
                                  addrbandbeginn + (9*bandgeslaenge)
                          ean
                                  addrbandbeginn + (.10*bandgeslaenge)
377 addr10m
                          equ
378 addr6m
                                  addrbandbeginn + (.11*bandgeslaenge)
                          equ
379 addr2m
                                  addrbandbeginn + (.12*bandgeslaenge)
                          eau
381 ;5 Transverterbaender
                                  addrbandbeginn + (.13*bandgeslaenge)
382 transverterbeginn
                          eau
383 addrtrvband1
                          equ
                                  transverterbeginn + (0*trvbandlaenge)
384 addrtrvband2
                                  transverterbeginn + (1*trvbandlaenge)
                          equ
385 addrtrvband3
                                  transverterbeginn + (2*trvbandlaenge
                          equ
                                  transverterbeginn + (3*trvbandlaenge)
386 addrtrvband4
                          ean
                                  transverterbeginn + (4*trybandlaenge)
387 addrtryband5
                          eau
388
   389
   d_t0con
                          equ
                                  b'11000100'
391
   ;bit 7 TMR00N: Timer0 On/Off Control
           ;bit 1 = Enables Timer 0
392
           ;bit 0 = Stops Timer0
   ;bit 6 T08BIT: Timer0 8-bit/16-bit Control
394
           ;bit 1 = Timer0 is configured as an 8-bit timer/counter
```

No	v 10, 09 8:32	mc.pic	Page 6/79
396 397 398 399 400	<pre>;bit 5 TOCS: Timer0 (     ;bit 1 = Tran     ;bit 0 = Inte ;bit 4 TOSE: Timer0 S</pre>	nsition on TOCKI pin ernal instruction cycle clock (CLKO) Source Edge Select	
401 402 403	;bit 0 = Incr ;bit 3 PSA: Timer0 Pr	rement on high-to-low transition on TOCKI pin rement on low-to-high transition on TOCKI pin rescaler Assignment	
404 405 406 407 408	;bit 0 = Time; ;bit 2-0 TOPS2:TOPS0: ;bits 111 = 1	erO prescaler is NOT assigned. TimerO clock input bypasses pres erO prescaler is assigned. TimerO clock input comes from presca TimerO Prescaler Select :256 prescale value prescale value	caler. ler output.
409 410 411 412 413	;101 = 1:64 p ;100 = 1:32 p	orescale value orescale value orescale value orescale value	
414 415 416	;000 = 1:2 pr	rescale value	
417 418 419	;d_tlcon d_tlcon equ	equ b'00010001' b'00000001'	
420 421 422	; R/W-0 R/W-0 ; RD16 âM-^@M-^	R/W-0 R/W-0 R/W-0 R/W-0 R/W-0 T TICKPS1 TICKPS0 TIOSCEN TISYNC TMR1CS TMR1ON	
423 424 425 426	; 1 = Enables n	Read/Write Mode Enable bit register Read/Write of Timerl in one 16-bit operation register Read/Write of Timerl in two 8-bit operations	
426 427 428 429	; bit 5-4 TlCKPS1:TlCk; 11 = 1:8 Pres; 10 = 1:4 Pres	IPSO: Timerl Input Clock Prescale Select bits scale value	
430 431 432	; 01 = 1:2 Pres ; 00 = 1:1 Pres ;bit 3 Tloscen: Times		
433 434 435	; 0 = Timer1 Os ;The oscillator inver	scillator is enabled scillator is shut-off ter and feedback resistor are turned off to eliminate power dr	ain.
	<pre>;When TMR1CS = 1: ;1 = Do not synchroni</pre>	External Clock Input Synchronization Select bit	
439 440 441		Timerl uses the internal clock when TMR1CS = 0.	
		. Clock Source Select bit irom pin RCO/T10SO/T13CKI (on the rising edge) FOSC/4) . On bit	
446 447 448	<pre>;1 = Enables Timer1 ;0 = Stops Timer1</pre>	****************	
449 450 451	;T2CON: TIMER2 CONTRO d t2con equ	DL REGISTER B'00100001'	
452 453 454	Prescaler = 4	ssung an 20MHz	
455 456 457 458	; 0000 = 1:1 Postsca	PSO: Timer2 Output Postscale Select bits	
458 459 460 461	; 0001 = 1:2 Postsca ; 0010 = 1:3 Postsca ; 0011 = 1:4 Postsca ; 0100 = 1:5 Postsca	ale ale	
462 463 464	; . ; . ; .		
465 466 467 468	<pre>; 1111 = 1:16 Postso ;bit 2 TMR2ON: Timer2 ; 1 = Timer2 is on ; 0 = Timer2 is off</pre>		
469 470 471 472	<pre>;bit 1-0 T2CKPS1:T2CF ; 00 = Prescaler is ; 01 = Prescaler is ; .</pre>		
473 474 475	; .; .; lx = Prescaler is	16	

```
Nov 10, 09 8:32
                                              mc.pic
                                                                                     Page 7/79
478 d t.3con
                  ean
                         B'000000000
480 ;T3CON: TIMER3 CONTROL REGISTER
   ;R/W-0 R/W-0 R/W-0 R/W-0 R/W-0 R/W-0 R/W-0
482 ;RD16 T3CCP2 T3CKPS1 T3CKPS0 T3CCP1 T3SYNC TMR3CS TMR3ON
483
484 ;bit 7 RD16: 16-bit Read/Write Mode Enable bit
   ; 1 = Enables register Read/Write of Timer3 in one 16-bit operation
   ; 0 = Enables register Read/Write of Timer3 in two 8-bit operations
487 ;bit 6-3 T3CCP2:T3CCP1: Timer3 and Timer1 to CCPx Enable bits
   ; 1x = Timer3 is the clock source for compare/capture CCP modules
489 ; 01 = Timer3 is the clock source for compare/capture of CCP2.
   ; Timer1 is the clock source for compare/capture of CCP1
      00 = Timer1 is the clock source for compare/capture CCP modules
491
492 ;bit 5-4 T3CKPS1:T3CKPS0: Timer3 Input Clock Prescale Select bits
   ; 11 = 1:8 Prescale value
   ; 10 = 1:4 Prescale value
   ; 01 = 1:2 Prescale value
495
   ; 00 = 1:1 Prescale value
496
   ;bit 2 T3SYNC: Timer3 External Clock Input Synchronization Control bit
   ; (Not usable if the system clock comes from Timer1/Timer3)
498
      When TMR3CS = 1:
   ; 1 = Do not synchronize external clock input
500
501 ; 0 = Synchronize external clock input
502 ; When TMR3CS = 0:
503
   ; This bit is ignored. Timer3 uses the internal clock when TMR3CS = 0.
   ;bit 1 TMR3CS: Timer3 Clock Source Select bit
   ; 1 = External clock input from Timerl oscillator or TICKI
   ; (on the rising edge after the first falling edge)
   ; 0 = Internal clock (FOSC/4)
   ;bit 0 TMR3ON: Timer3 On bit
508
   : 1 = Enables Timer3
   512
                          B'11110000'
   d int.con
513
                  eau
515
   ;bit 7 GIE/GIEH: Global Interrupt Enable bit
           When IPEN = 0:
517
           1 = Enables all unmasked interrupts
           0 = Disables all interrupts
518
           When IPEN = 1:
519
520
           1 = Enables all high priority interrupts
           0 = Disables all interrupts
   ;bit 6 PEIE/GIEL: Peripheral Interrupt Enable bit
522
           When IPEN = 0:
523
           1 = Enables all unmasked peripheral interrupts
524
           0 = Disables all peripheral interrupts
525
526
           When IPEN = 1:
527
           1 = Enables all low priority peripheral interrupts
           0 = Disables all low priority peripheral interrupts
528
   ;bit 5 TMR0IE: TMR0 Overflow Interrupt Enable bit
;         1 = Enables the TMR0 overflow interrupt
529
530
           0 = Disables the TMRO overflow interrupt
521
   ;bit 4 INTOIE: INTO External Interrupt Enable bit
532
           1 = Enables the INTO external interrupt
           0 = Disables the INTO external interrupt
534
   ;bit 3 RBIE: RB Port Change Interrupt Enable bit
535
           1 = Enables the RB port change interrupt
536
           0 = Disables the RB port change interrupt
537
   ;bit 2 TMR0IF: TMR0 Overflow Interrupt Flag bit
           1 = TMR0 register has overflowed (must be cleared in software)
539
           0 = TMR0 register did not overflow
540
   ;bit 1 INTOIF: INTO External Interrupt Flag bit
541
           1 = The INTO external interrupt occurred (must be cleared in software)
542
           0 = The INTO external interrupt did not occur
   ;bit 0 RBIF: RB Port Change Interrupt Flag bit
           1 = At least one of the RB7:RB4 pins changed state (must be cleared in software)
           0 = None of the RB7:RB4 pins have changed state
546
   547
549
   d_intcon2
                  equ
                         B'00000000'
551
   ;bit 7 RBPU: PORTB Pull-up Enable bit
           1 = All PORTB pull-ups are disabled
552
   ; 0 = PORTB pull-ups are enabled by individual port latch values ;bit 6 INTEDGO:External InterruptO Edge Select bit
           1 = Interrupt on rising edge
```

Nov 10, 09 8:32	<u> </u>	Page 8/79
557	Interrupt on falling edge 31: External Interrupt1 Edge Select bit Interrupt on rising edge Interrupt on falling edge 32: External Interrupt2 Edge Select bit	
$\begin{array}{cccccccccccccccccccccccccccccccccccc$	Interrupt on rising edge Interrupt on falling edge	
664 ;bit 2 TMR0II	lemented: Read as '0' P: TMRO Overflow Interrupt Priority bit High priority	
566 ; 0 = I	Low priority Lemented: Read as '0'	
568 ;bit 0 RBIP:	RB Port Change Interrupt Priority bit High priority	
71 ;********	Low priority	
572 573 d_intcon3:	equ B'00000000'	
75 ;bit 7 INT2II	P: INT2 External Interrupt Priority bit High priority	
577 ; 0 = I 578 ;bit 6 INT1II	Low priority P: INT1 External Interrupt Priority bit	
80 ; 0 = I	High priority Low priority	
82 ;bit 4 INT2IE	lemented: Read as '0' E: INT2 External Interrupt Enable bit Enables the INT2 external interrupt	
84 ; 0 = I 85 ;bit 3 INT1II	Disables the INT2 external interrupt E: INT1 External Interrupt Enable bit	
86 ; 1 = I 87 ; 0 = I	Enables the INT1 external interrupt Disables the INT1 external interrupt	
89 ;bit 1 INT2IE	lemented: Read as '0' F: INT2 External Interrupt Flag bit	
591 ; 0 = 7	The INT2 external interrupt occurred (must be cleared in software) F: INT1 External interrupt Flag bit	
593 ; 1 = 1 594 ; 0 = 1	The INT1 external interrupt occurred (must be cleared in software) The INT1 external interrupt did not occur	
96	**********************	
97 d_rcon: 98	equ B'00000000'  Interrupt Priority Enable bit	
; 1 = I 001; 0 = I 002; ibit 6-5 Unir 003; ibit 4 RI: RI 004; ibit 3 TO: Wa 005; ibit 2 PD: PO 006; ibit 1 POR: I	Enable priority levels on interrupts Disable priority levels on interrupts (16CXXX Compatibility mode) Uplemented: Read as '0' ESET Instruction Flag bit For details of bit operation, see Register atchdog Time-out Flag bit For details of bit operation, see Register ower-down Detection Flag bit For details of bit operation, see Register ENEWER-OWN Reset Status bit For details of bit operation, see Register Brown-out Reset Status bit For details of bit operation, see Register ENEWER-OWN Reset Status bit For details of bit operation, see Register ENEWER-OWN Reset Status bit For details of bit operation, see Register ENEWER-OWN RESET STATUS BETWEENERS BETWE	t 4-3 ster 4-3 t 4-3
	bytevariante < .21	
d_adcon1:	equ b'10000000' ;	
endii		
	bytevariante >= .21	
d_adcon1: d_adcon2:	equ b'00000111' ; equ b'10000110' ;	
123 /	f 	
326 ; 1 = F 327 ; 0 = I 328 ;bit 6-4 Unit 329 ;bit 3-0 PCFO 330 ;***********************************	A/D Result Format Select bit Right justified. 6 Most Significant bits of ADRESH are read as 0. Left justified. 6 Least Significant bits of ADRESL are read as 0. uplemented: Read as '0' 33:PCFG0: A/D Port Configuration Control bits:	
331 332 d_piel:	equ b'00100011'	
	(1): Parallel Slave Port Read/Write Interrupt Enable bit Enables the PSP read/write interrupt	

No	ov 10, 0	99 8:32 <b>mc.pic</b>	Page 9/79
636		0 = Disables the PSP read/write interrupt	
637 638	;bit 6	ADIE: A/D Converter Interrupt Enable bit 1 = Enables the A/D interrupt	
639	<i>i</i>	0 = Disables the A/D interrupt	
640 641	; bit 5	RCIE: USART Receive Interrupt Enable bit 1 = Enables the USART receive interrupt	
642	,	0 = Disables the USART receive interrupt	
643 644	;bit 4 ;	TXIE: USART Transmit Interrupt Enable bit 1 = Enables the USART transmit interrupt	
645	;	0 = Disables the USART transmit interrupt	
646 647	;bit 3	SSPIE: Master Synchronous Serial Port Interrupt Enable bit 1 = Enables the MSSP interrupt	
648	<i>;</i>	0 = Disables the MSSP interrupt	
649 650	;bit 2	CCP1IE: CCP1 Interrupt Enable bit 1 = Enables the CCP1 interrupt	
651	<i>;</i>	0 = Disables the CCP1 interrupt	
652 653	;bit 1	TMR2IE: TMR2 to PR2 Match Interrupt Enable bit 1 = Enables the TMR2 to PR2 match interrupt	
654	;	0 = Disables the TMR2 to PR2 match interrupt	
655 656	;bit 0	TMR1IE: TMR1 Overflow Interrupt Enable bit 1 = Enables the TMR1 overflow interrupt	
657	;	0 = Disables the TMR1 overflow interrupt	
658 659	;***** d_pie2	**************************************	******
660	u_prez	eda p 00000010	
661 662		-5 Unimplemented: Read as '0' EEIE: Data EEPROM/FLASH Write Operation Interrupt Enable b.	i+
663	;	1 = Enabled	
664	; :hi+ 2	0 = Disabled PCLIF: Pug Colligion Interrupt Enable bit	
665 666	;	BCLIE: Bus Collision Interrupt Enable bit 1 = Enabled	
667	; :hi+ 2	0 = Disabled	
668 669	; DIL 2	LVDIE: Low Voltage Detect Interrupt Enable bit 1 = Enabled	
670	; :h:+ 1	0 = Disabled	
671 672	; DIL 1	TMR3IE: TMR3 Overflow Interrupt Enable bit 1 = Enables the TMR3 overflow interrupt	
673	;	<pre>0 = Disables the TMR3 overflow interrupt</pre>	
674 675	; bit u	CCP2IE: CCP2 Interrupt Enable bit 1 = Enables the CCP2 interrupt	
676	;	0 = Disables the CCP2 interrupt	
677 678	d_iprl	equ b'00000000'	
679	·hi+ 7	DCDID(1): Develled Clave Devt Deed/Write Intermed Deienit	hit
680 681	; DIL /	<pre>PSPIP(1): Parallel Slave Port Read/Write Interrupt Priority 1 = High priority</pre>	y bit
682	; :hi+ 6	0 = Low priority	
683 684	;	ADIP: A/D Converter Interrupt Priority bit 1 = High priority	
685	; :hi+ F	0 = Low priority	
686 687	; DIT 5	RCIP: USART Receive Interrupt Priority bit 1 = High priority	
688	; :b:= 1	0 = Low priority	
689 690	; blt 4 ;	TXIP: USART Transmit Interrupt Priority bit 1 = High priority	
691	; :b::- ^	0 = Low priority	
692 693	; pit 3	SSPIP: Master Synchronous Serial Port Interrupt Priority b. 1 = High priority	ı.
694	; :b::- ^	0 = Low priority	
695 696	;b1t 2 ;	CCP1IP: CCP1 Interrupt Priority bit 1 = High priority	
697	;	0 = Low priority	
698 699	;bit 1	TMR2IP: TMR2 to PR2 Match Interrupt Priority bit  1 = High priority	
700	;	0 = Low priority	
701 702	;bit 0;	TMR1IP: TMR1 Overflow Interrupt Priority bit 1 = High priority	
703	;	0 = Low priority	
	;***** d_ipr2	**************************************	*****
706		-	
		-5 Unimplemented: Read as '0' EEIP: Data EEPROM/FLASH Write Operation Interrupt Priority	bit
709	;	1 = High priority	
		0 = Low priority BCLIP: Bus Collision Interrupt Priority bit	
712	;	1 = High priority 0 = Low priority	
713 714	; ;bi+ ?	<pre>0 = Low priority LVDIP: Low Voltage Detect Interrupt Priority bit</pre>	
		1 = High priority	

No	v 10, 09 8:32		mo	c.pic	Page 10/7
18 19	;bit 1 TMR3IP: ; 1 = Hig ; 0 = Low	h priority priority	nterrupt Priority	bit	
21	; $1 = \text{Hig}$	CCP2 Interrupt I h priority priority	Priority bit		
23				***************************************	###
25 26	;###########;Daten fuer Tim	######################################	ene Zeittimer	***************************************	###
-	; pictakt	equ	.18432	;in kHz	
	tmrlword tmrllconst	equ equ	(pictakt * .5) LOW (0-tmrlwor		
2	tmrlhconst		HIGH (0-tmr1wor		===
4	;Daten fuer Tim	mer0 = Mithoerton			
7 8	tonhoehe tmr0wert d_tmr0lconst	equ equ equ	.68 pictakt * .100 LOW (0-tmr0wert		
0	<pre>d_trisa: d_trisb:</pre>	equ equ	b'00101111' b'11111111'	;RAO,1,2,3,5 analoge Eingaen;Grundeinstellung PORTB	ge
	d_trisc: d_trisd:	equ equ	b'10000000' b'00000000'	;	
4	d_trise: d_porta	equ	b'00000111' b'00101111'	;Port E analoge Eingaenge	
6	d_portb	equ equ	b'11111111'	;	
	d_portc d_portd	equ equ	b'00100111' b'00000000'	;	
	d_porte	equ	b'00000111'	i	
1	modecw modecwr	equ	1 2	;	
	modelsb	equ equ	3	;	
	modeusb modedig	equ equ	4 5	; :	
8	;########### ;;;;;;; Vectors	###############	!################	######################################	###
1 2	org bra	0x0000 main	;Reset	vector	
3		0x0008		riority interrupt vector	
4 5 6	org	interrupt1 0x0018 interrupt2	;Trap ;Low pr ;Trap	iority interrupt vector	
7 8	;;Funktion:		nl unteres Nibbel	in ASCIIzeichen	
0	;Ausgang:		Ascii-Zeichen in	W	===
	bcd2ascii_1b:	B'00001111'			
4	movwf	tempindex			
5 6	movlw movwf	high(dbcd2hex) TBLPTRH			
7	movlw	low(dbcd2hex)			
8 9	indexlesen: movwf	TBLPTRL			
0	movf	tempindex,W			
1	addwf btfsc	TBLPTRL,F STATUS,C			
2	incf tblrd*	TBLPTRH,F			
3		TABLAT,W			
3 4 5	movf	INDENI, W			
3 4 5 6		TABBAT, W			
3 4 5 6 7	movf return	"0123456789ABCI	DEF"		
3 4 5 6 7 8	movf return dbcd2hex: db ;	"0123456789ABCI	DEF"		
33 34 35 36 37 38 39 90	movf return dbcd2hex: db ;	"0123456789ABCI	DEF"		
38 39	movf return dbcd2hex: db ;	"0123456789ABCI band,W B'00011111' tempindex	DEF"		

No	v 10, 09	8:32	mc.pic	Page 11/79
796 797		movlw bra	low(dbandadr) indexlesen	
798	dbandadı	:		
799 800		db db	addrmess, addr160m, addr80m, addr60m addr40m, addr30m, addr20m, addr17m	
801 802		db db	<pre>addr15m, addr12m, addr10m, addr6m addr2m, addrtrvband1, addrtrvband2, addrtrvband3</pre>	
803		db	addrtrvband4, addrtrvband5	
804 805	getZFadı	::		
806 807		andlw movwf	B'00000111' tempindex	
808		movlw	high(dzfadr)	
809 810		movwf movlw	TBLPTRH low(dzfadr)	
811 812	dzfadr:	bra	indexlesen	
813		db	addrzfcw, addrzfcwr, addrzflsb, addrzfusb, addrzfdig, addrzfdigr	
814 815	ukey2mse	ek:		
816 817		movf :	keyergeschw+1,W tempindex	
818		clrc		
819 820		rrcf rrcf	tempindex,F tempindex,F	
821 822		rrcf andlw	tempindex,W B'00011111'	
823		movwf	tempindex	
824 825		movlw movwf	high(keyertab) TBLPTRH	
826 827		movlw bra	low(keyertab) indexlesen	
828	le occount o b		db .133, .120, .109, .100, .92, .86, .80, .75, .71, .67	
829 830	keyertak	٠.	db .63, .60, .57, .55, .52, .50, .48, .46, .44, .43	
831 832			db .41, .40, .39, .38, .36, .35, .34, .33, .32, .32 db .31, .30	
833 834	:		=======================================	
835	;;;;;;	Mainlin	e program ;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;	
836 837	;Konstar maxmenu:		equ .4 ;4 Menuepunkte	
838 839	maxmenum version:		equ .12 ;12 Menuepunkte equ .100 ;Version 1.00	
840	kxsm:		equ 200h ;auch mess S0	
841 842	kysm:		equ 100h ;auch mess S9	
843 844	main:			
845		rcall bsf	init ;Initialize everything a reset ;	
846 847		call	rs232init ;	
848 849				
850 851	;::::::	::::::		
852	,	ifdef	mathetest	
853 854		MOVLF MOVLF	1, band .4, step	
855 856		call endif	umschalten_step	
857		:::::::		
858 859				
860 861	;:::::::	rcall	LCDInit ;Initialisierung LCD	
862	;::::::	:::::::		
863 864	;::::::	::::::		
865 866		ifdef rcall	mathetest mtausrechnen ;Mithoerton ausrechnen	
867		endif		
869	;::::::			
870 871				
872		bsf	blcdneu ;LCD neu anzeigen	
873 874		bsf MOVLF	bddsneu ;DDS einstellen .1,ebene ;Menugrundstellung	
875		MOVLF	.16,zeitschlitz ;Zeitschlitz einstellen	

No	v 10, 09	8:32		mc.pic	Page 12/79
876		MOVLF	.255,data_ee_add		
877		call	eread		
878 879		movlw	0	••••••	
880		call			
881		movf	data_ee_data,W	;	
882			LCDHEX	;	
883 884		call goto	t1Sek \$	i	
885					
886		movf	data_ee_data,W	i	
887		sublw	version	;? richtige Version	
888		bnz rcall	IIIG III 0 0 Z	70	
889 890		bnc		;? Taste gedrueckt ;	
891					
892				Eeprom wird mit den Banddaten programmiert	
893			te 1 ganz links		
894 895				:!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!	
896		movlw	1	;	
897		subwf	tastennummer,W	;	
898			main003		
899				; letzte Sicherung einlesen	
900 901			mtausrechnen zslladen	; Mithoerton ausrechnen ; Timer 1Sek laden	
901		goto	flash2ee	;	
903	main003				
				ilinininiiniiniiniiniiniiniiniinii -	
905				mit den Banddaten programmiert	
906 907			te 4 ganz rechts		
908	,	rcall		;1 ? Tasttaturabfrage Taste 4	
909		movlw	4	;	
910				;	
911 912	main002:		main001	;	
912			LCDDisplayClear	; 1 Taste 4 Power ON behandeln	
914			text1po		
915		call	urladung	; Urladung Eeprom beschreiben	
916			LCDDisplayClear		
917 918		rcall	text2po	; 1 Sekunde warten	
919				; Quittungston doppelt	
920	main001		1 · · · · · · · · · · · · · · · · · · ·	;SCHLEIFE(1)	
921				? Taste gedrueckt	
922			main001 main	;ENDE(1) Taste nicht gedrueck ;Neustart	
923 924				/Neustart	
925					
926	main00:			5 1 7	
927				Text "Eeprom refresh "	
928 929				;256 Byte ;Adresse 0 im Eeprom	
	main000:			;SCHLEIFE(1)	
931			eread	; Byte lesen	
932		call	ewrite data_ee_addr,F	; wieder schreiben	
933 934		incf	data_ee_addr,F schleife,F	; Adresse+1 ;	
934				;ENDE(1) 256 Byte aufgefrischt	
936		call	t500mSek	ein bischen warten	
937		call	readsicherung	;letzte Sicherung einlesen	
938		rcall		;Mithoerton ausrechnen	
939 940		movff		;Quittungston ausgeben ;Bandumschaltung gueltig machen	
941		call	ebandread	;und Werte lesen sonst stehen im Ram falsche Wert	e
942		btfsc	bbandmode	;? aktive Umschaltung mit Tasten fuer Mode und Ba	
943		bra	main00a	;	
944 945		call call	ubandmessen umodemessen	; 0 Messen welches Band eingestellt ist ; Messen welcher Mode eingestellt ist	
945	main00a:		amodemessen	; Messen werener mode eingestellt ist	
947		call	bandrs232	;	
948		call	moders232	;	
949		call	bandrs232	<i>i</i>	
950		call	moders232	; ;DDS init	
951 952		call btfsc	ddsinit blauto	;? Lichautomatik	
952		bsf	a licht	;1 Hintergrundbeleuchtung ein	
954		btfsc	bbeleuchtung	;? Dauerlicht	
955		bsf	a_licht	;1 Hintergrundbeleuchtung ein	

7/40

No	ov 10, 09 8:3	32	mc.pic	Page 13/79
956	MOV	LF 1,step	;10Hz Anzeige einstellen	
957	btf		;? 1Hz Anzeige	
958	clr		;1 1Hz Anzeige einstellen	
959	rca		Timer 1Sek laden	
960	main01:		;SCHLEIFE(1)	
961	btf	sc a_tastungein	; ? Sendertastung AUS	
962	bra		;	
963	btf		; 1 ? Sender noch EIN	
964	rca			
965	main0011:		;	
966	bsf	bnofunktion	; BIT setzen keine Funktion durchgefuehrt	
967	mov		; ? Impulse angefallen	
968	bz	main02	;	
969	btf		; 1 ? Lichautomatik	
970	bsf	a_licht	; 1 Hintergrundbeleuchtung ein	
971	bcf	bnofunktion	; BIT loeschen keine Funktion durchgefuehrt	
972	rca		; Timer 1Sek laden	
973	mov		; Impulse holen	
974	btf		; ? Menue aktiv	
975	bra		i i i i i i i i i i i i i i i i i i i	
976	btf		; 1 ? positive Drehrichtung	
976	bra		;	
978	and		; 1 ? Steps reduzieren/Steps angefallen	
979	bz	main02	;	
980	inc		; 1 Ebene +1	
981	mov		; ? maximale Ebene erreicht	
981	btf		;	
983	mov		+ 1; ? maximale Ebene erreicht	
984	sub		; maximale Ebene effectiv	
	bnz		' :	
985 986	MOV		; 1 Ebene = 1	
986 987	main016:	.I, EDEIIE	; i bbeile = i	
987	bra	main017	;	
988	main015:	mainul/	, ;	
	mov	ff impulse,schlei	fe+3; 0 negative Drehrichtung	
990 991	mov neg		; Impulse merken da nicht reduziert	
991 992	mov		; und negieren	
	and		; ? Steps reduzieren/Steps angefallen	
993 994	and bz	main02	; ? Steps reduzieren/Steps angelallen ;	
995	dec		; 1 Ebene -1 ; ? Ebene < 0	
996	inc		, : EDELLE < U	
997	bnz		•	
998	mov b+f			
999	btf			
1000	mov			
1001	mov	wf ebene	; 1 Ebene == maxmenu	
1002	main017:	la I malmana	,	
1003	bsf		,	
1004	clr		; Impulse loeschen	
1005	bra	main02	<i>i</i>	
1006	main014:		, 0.2 magibing Tumula	
1007	btf		; 0 ? positive Impulse	
1008	bra		; 	
1009	clr		; 1 wieder Vorbereiten fuer Interrupt	
1010	and		; reduzieren < 127	
1011	mov	wf schleife+3	; COULTERE(1)	
1012	main011:	blost-	; SCHLEIFE(1)	
1013	btf		; ? kein LOCK	
1014	rca		; 1 step addieren	
1015		fsz schleife+3,F	; 	
1016	bra	main011	; ENDE(1) Impulse==0 LOCK	
1017	bra	main013	<i>i</i>	
	main010:			
1019	neg		; komplementaer bilden	
1020	mov		; in WREG laden	
1021	clr	<u> </u>	; wieder fuer Interrupt vorbereiten	
1022	mov	wf schleife+3	; Schleifenzaehler laden	
	main012:		; SCHLEIFE(1)	
1023	_	ss block	; ? kein LOCK	
1023 1024	btf	00 010011	; 1 step subtrahieren	
1023 1024 1025	rca	ll stepsub		
1023 1024 1025 1026	rca dec	ll stepsub fsz schleife+3,F	;	
1023 1024 1025 1026 1027	rca dec bra	ll stepsub fsz schleife+3,F		
1023 1024 1025 1026 1027	rca dec bra main013:	ll stepsub fsz schleife+3,F main012		
1023 1024 1025 1026 1027	rca dec bra main013: bsf	ll stepsub fsz schleife+3,F main012	; ENDE(1) Impulse=0 ;	
1023 1024 1025 1026 1027 1028	rca dec bra main013:	ll stepsub fsz schleife+3,F main012 blcdneu	; ENDE(1) Impulse=0	
1023 1024 1025 1026 1027 1028 1029 1030	rca dec bra main013: bsf bsf	ll stepsub fsz schleife+3,F main012 blcdneu bddsneu	; ENDE(1) Impulse=0 ;	
1023 1024 1025 1026 1027 1028 1029 1030 1031	rca dec bra main013: bsf bsf	ll stepsub fsz schleife+3,F main012 blcdneu bddsneu	; ENDE(1) Impulse=0 ; ; Frequenz neu berechnen	
1023 1024 1025 1026 1027 1028 1029 1030 1031	rca dec bra main013: bsf bsf ; main02: btf	11 stepsub fsz schleife+3,F main012 blcdneu bddsneu	; ENDE(1) Impulse=0 ; ; Frequenz neu berechnen	
1023 1024 1025 1026 1027 1028 1029 1030 1031 1032	rca dec bra main013: bsf bsf ; main02:	11 stepsub fsz schleife+3,F main012 blcdneu bddsneu ss blcdneu o main03	; ENDE(1) Impulse=0 ; ; Frequenz neu berechnen	

Nov 10, 09	9 8:32		mc.pic	Page 14/79
1036	call	LCDAnzeigeZ1 :	LCD neu anzeigen Zeilel LCD neu anzeigen Zeile2 BIT loeschen LCD neuanzeige	
1037	call	LCDAnzeigeZ2 ;	LCD new anzeigen Zeile2	
1038	bcf	blcdneu ;	BIT loeschen LCD neuanzeige	
1040 main03:				
			• • • • • • • • • • • • • • • • • • • •	
1042 main04:				
1043	btfss	bddsneu ;	? DDS neu berechnen	
1044	bra	main05 ;		
1045	bcf	bnofunktion ;	1 BIT loeschen keine Funktion durchgefuehrt	
1046	rcall	ddsbinausrechnen;	BINs neu ausrechnen tx + rx RX-Frequenz laden bit loeschen	
1047	rcall	bin2ddsrx ;	RX-Frequenz laden	
1048	bcf	bddsneu ;	bit loeschen	
1040 :				
1050 main05:				
		Tastesedrueskt :	? Taste gedrueckt	
		btaste ;	: Table gedideckt	
1054	Dtisc	blauto ;	1 ? Lichautomatik	
1055	bsi	a_licht ;	1 Licht ein	
1056	bcf	bnofunktion ;	1 BIT loeschen keine Funktion durchgefuehrt	
1057	rcall	a_licht ; bnofunktion ; zslladen ;	Timer 1Sek laden	
1058	DTISS	tonenable ;	? MT aktiv	
1059	bra	main0502 ;		
1060	bcf	tonenable ;	1 MT aus	
1061 main050	1:	;		
1062	call	Tastegedrueckt ;	SCHLEIFE(2)	
1063	bc	main0501 ;	ENDE(2) keine Taste gedrueckt	
1064	hra	main0501 ; main06 ;	> break	
1065 main050	2.	mainoo ,	> break	
1065 1114111030	۷٠		0 0 F	
1066	rcall	Tastaturstatus /	0 ? Tasttaturabfrage	
1067	movim	1 ; tastennummer,W ;		
1068	subwi	tastennummer,W ;		
1069	bnz	main051 ;		
		tastelbehandlung;	1 Taste 1 behandeln	
1071 main051		;		
	movlw			
1073	subwf	tastennummer,W ;		
1074	bnz	main052 ;		
1075	call	taste2behandlung;	2 Taste 2 behandeln	
1076 main052	:	;		
1077	movlw	3 ;		
		tastennummer,W ;		
		main053 ;		
			3 Taste 3 behandeln	
1080 1081 main053	·	taste3behandlung;	3 Table 3 Deliandelli	
1081 1114111033		,		
	movlw			
		tastennummer,W ;		
		main054 ;		
		taste4behandlung;	4 Taste 4 behandeln	
1086 main054		;		
1087 ;				
1088 main06:		;		
1089	btfss	bkeyeranz ;	? Keyergeschw neu anzeigen	
	hra	main07 ;	-	
1090	DIG			
	bcf	bnofunktion ;	1 Idle-Funktion loeschen	
1091	bcf	bnofunktion ; blcdneu ;	1 Idle-Funktion loeschen	
1091 1092	bcf bsf	bnofunktion ; blcdneu ;		
1091 1092 1093 ;	bcf bsf	bnofunktion ; blcdneu ;	1 Idle-Funktion loeschen	
1091 1092 1093 ; 1094 main07:	bcf bsf	bnofunktion ; blcdneu ;		
1091 1092 1093 ; 1094 main07:	bcf bsf bcf	bnofunktion ; blcdneu ; ; bkein_mt ;	Mithoerton erlauben	
1091 1092 1093 ; 1094 main07: 1095	bcf bsf bcf movlw	bnofunktion ; blcdneu ;  bkein_mt ; modecw ;		
1091 1092 1093 ; 1094 main07: 1095 1096	bcf bsf bcf movlw subwf	bnofunktion; blcdneu; ; bkein_mt; modecw; mode, W;	Mithoerton erlauben	
1091 1092 1093 ; 1094 main07: 1095 1096 1097 1098	bcf bsf bcf movlw subwf bz	bnofunktion; blcdneu; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	Mithoerton erlauben	
1091 1092 1093 ; 1094 main07: 1095 1096 1097 1098	bcf bsf bcf movlw subwf bz movlw	bnofunktion ; blcdneu ;  bkein_mt ; modecw ; mode, W ; main074 ; modecwr ;	Mithoerton erlauben	
1091 1092 1093 ; 1094 main07: 1095 1096 1097 1098 1099	bcf bsf bcf movlw subwf bz movlw subwf	bnofunktion ; blcdneu ; blcdneu ; bkein_mt ; modecw ; main074 ; modecwr ; modecwr ; modec,W ; modecwr ; mode,W ; modecwr	Mithoerton erlauben	
1091 1092 ; 1093 ; 1094 main07: 1095 1096 1097 1098	bcf bsf bcf movlw subwf bz movlw subwf bz bz	bnofunktion; blcdneu; ; bkein_mt; modecw; mode,W main074; modecwr; mode,W ; mode,W ; mode,W ; mode,W ; main074; ; modenumain074; ; main074; ; main0	Mithoerton erlauben	
1091 1092 ; 1093 ; 1094 main07: 1095 1096 1097 1098	bcf bsf bcf movlw subwf bz movlw subwf bz bz	bnofunktion ; blcdneu ; ; bkein_mt ; modecw ; mode,W ; main074 ; modecwr ; mode,W ; mode,W ; mode,W ; main074 ; modenward ; modenward ; main074 ;	Mithoerton erlauben	
1091 1092 1093 1 1094 main07: 1096 1097 1098 1099 11100 11101 11102	bcf bsf  bcf movlw subwf bz movlw subwf bz bsf bra	bnofunktion ; blcdneu ; blcdneu ; bkein_mt ; modecw ; main074 ; modecwr ; modecwr ; modec,W ; modecwr ; mode,W ; modecwr	Mithoerton erlauben ? CW oder CWr und Keyer ein kein CW oder CWr Mithoerton nicht erlauben	
1092 1093 1094 main07: 1095 1096 1097 1098 1099 1100 1101 1102	bcf bsf  bcf movlw subwf bz movlw subwf bz bsf bra	bnofunktion ; blcdneu ; ; bkein_mt ; modecw ; mode,W ; main074 ; modecwr ; mode,W ; mode,W ; mode,W ; main074 ; modenward ; modenward ; main074 ;	Mithoerton erlauben ? CW oder CWr und Keyer ein kein CW oder CWr Mithoerton nicht erlauben	
1091 1092 1093 1 1094 main07: 1095 1096 1097 1098 1099 1100 1101 1102 1103 main074	bcf bsf bcf movlw subwf bz movlw subwf bz bsf bra :	bnofunktion ; blcdneu ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben	
1091 1092 1093 1094 1095 1097 1098 1097 1098 1100 1100 1101 1102 1103 1104 main074	bcf bsf  bcf movlw subwf bz movlw subwf bz bsf bbra : btfss	bnofunktion ; blcdneu ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	Mithoerton erlauben ? CW oder CWr und Keyer ein kein CW oder CWr Mithoerton nicht erlauben	
1091 1092 1093 7 1094 main07: 1095 1096 1097 1099 1100 1100 1100 1100 1100 1100	bcf bsf bcf movlw subwf bz movlw subwf bz bsf bra : btfss bra	bnofunktion blcdneu  ;  bkein_mt modecw mode,W main074 modecwr mode,W main074 bkein_mt imain071  bkeyerein main071  j	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben  ? Keyer aktiv	
1091 1092 1093 7 1094 main07: 1096 1097 1099 1100 1101 1102 1103 main074 1105 1107	bcf bsf  bcf movlw subwf bz movlw subwf bz bsf bra : btfss bra btfsc	bnofunktion ; blcdneu ;   bkein_mt ;  modecw ;  mode, W ;  main074 ;  modecwr ;  mode, W ;  main074 ;  bkein_mt ;  main071 ;  bkeyerein ;  main071 ;  e_punktpin ;	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben	
1091 1092 1093 1094 1095 1097 1096 1097 1008 1097 1100 11102 1103 1104 1105 1106 1107 1107	bcf bsf bcf movlw subwf bz movlw subwf bz bsf bra : btfss bra btfsc bra	bnofunktion blcdneu  bkein_mt modecw mode,W main074 modecwr mode,W main074 bkein_mt main071 bkeyerein main071 e_punktpin main0741  ibnofundt ibnofundt imain071 jenunktpin imain0741 jenunktpin imain0741 jenunktpin imain0741	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben  1 ? Keyer aktiv 1 ? keyer gedrueckt punkt	
1091   1092   1093   7   1094   1093   1095   1096   1097   1096   1099   1100	bcf bcf movlw subwf bz movlw subwf bz bsf bra btfss bra btfsc bra btfsc bra btfsc	bnofunktion ; blcdneu ; bkein_mt ; modecw ; mode,W ; main074 ; modecw ; mode,W ; main074 ; bkein_mt ; main071 ; bkeyerein ; main071 ; e_punktpin ; main0741 ; bmenu ;	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben  1 ? Keyer aktiv 1 ? keyer gedrueckt punkt	
1091 1092 1093 7 1094 main07: 1096 1097 1098 1099 1100 1102 1103 1104 main074 1105 1106 1107 1108 1109 11101 1107 1108 11101 1107 1108 11109 1110	bof bsf bcf movlw subwf bz movlw subwf bz bsf bra : btfss bra btfss bra btfss bra	bnofunktion ; blcdneu ; bkein_mt ; modecw ; main074 ; modecw ; main074 ; bkein_mt ; min071 ; bkeyerein ; main071 ; e_punktpin ; main0741 ; bmenu ; main0742 ;	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben  1 ? Keyer aktiv  1 ? keyer gedrueckt punkt  1 ? Menu ein	
1091 1092 1093 1094 1095 1095 1096 1097 1098 1099 1100 11101 11102 1103 1104 main074 1105	bof bsf bsf movlw subwf bz bsf bra : btfss bra btfsc bra btfsc bra btfss bra btfss bra	bnofunktion ; blcdneu ; bkein_mt ; modecw ; mode,W ; main074 ; modecw ; mode,W ; main074 ; bkein_mt ; main071 ; bkeyerein ; main071 ; e_punktpin ; main0741 ; bmenu ;	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben  1 ? Keyer aktiv  1 ? keyer gedrueckt punkt  1 ? Menu ein	
1091 1092 1093 7 1094 main07: 1096 1097 1098 1099 1100 1102 1103 1104 main074 1105 1106 1107 1108 1109 11101 1107 1108 11101 1107 1108 11109 1110	bof bsf bcf movlw subwf bz movlw subwf bz bsf bra : btfss bra btfss bra btfss bra	bnofunktion ; blcdneu ; bkein_mt ; modecw ; main074 ; modecw ; main074 ; bkein_mt ; min071 ; bkeyerein ; main071 ; e_punktpin ; main0741 ; bmenu ; main0742 ;	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben  1 ? Keyer aktiv  1 ? keyer gedrueckt punkt  1 ? Menu ein  1 Mithoerton ein	
1091 0092 0093 7 main07: 0094 0096 0099 0099 0099 01100 011110 011111 011111 011111 01111	bof bsf bsf movlw subwf bz bsf bra : btfss bra btfsc bra btfsc bra btfss bra btfss bra	bnofunktion blcdneu  bkein_mt modecw mode,W main074 modecwr mode,W main074 bkein_mt main071 bkeyerein main071 punktpin main0741 bmenu main0742 tonenable	Mithoerton erlauben ? CW oder CWr und Keyer ein  kein CW oder CWr Mithoerton nicht erlauben  1 ? Keyer aktiv  1 ? keyer gedrueckt punkt  1 ? Menu ein  1 Mithoerton ein SWR messen	

No۱	v 10, 09 8:32		mc.pic	Page 15/79
1116	bsf	bpunkt ;	0 punkt merken	
1117	main0741: btfss	e strichpin ;	? keyer gedrueckt strich	
1118	bsf	e_strichpin , bstrich ;		
1120	btfss	bpunkt ;		
1121	bra	main08 ;		
1122	bcf	bnofunktion ;		
1123 1124	rcall bsf	bin2ddstx ;		
1125	bsf	a_senderein ; tonenable ;	Mithoerton ein	
1126	bsf	a_tastungein ;		
1127	call	<pre>punkt ; a_tastungein ;</pre>	Punktdauer warten	
1128	bcf			
1129 1130	rcall bcf	sendertimerein ; tonenable ;		
1131	call	punkt ;	Punktdauer warten	
1132	bcf	bpunkt ;		
1133	bra	main99 ;		
	main071:	;	O O War day at a Marcha and day and a	
1135 1136	btisc bra	e_punktpin ; main072 ;	0 ? Handtaste Taste gedrueckt	
1136		a_tastungein ;	1 ? Sendertastung noch aus	
1138	bra	main0711 ;		
1139	bcf	bnofunktion ;		
1140	rcall	bin2ddstx ;	Sendefrequenz einstellen	
1141	bsf bsf	a_senderein ;	Sender einschalten Sender Tastung EIN	
1142 1143	btfss	a_senderein ; a_tastungein ; bkein_mt ;	? ist Mithoerton erlaubt	
1144	bsf	tonenable ;		
	main0711:			
1146		sendertimerein ;	SenderAusVerzoegerung	
1147	bra main072:	main99 ;		
1148	mainu/2: bcf	a_tastungein ;		
1150	bcf	tonenable ;	Mithoerton aus	
	main073:	;		
1153	main08:	modogu ;	? CW oder CWr und Keyer ein	
1154	subwf	modecw ; mode,W ;	? Cw oder Cwr und keyer ein	
1156	bz	main082 ;		
1157	movlw	modecwr ;		
1158	subwf			
1159	bnz main082:	main081 ;		
1161	btfss	bkeyerein ;		
1162	bra	main081 ;		
1163	btfss	bstrich ;	1 ? wurde ein Strich gespeichert	
1164	bra	main09 ;		
1165	bcf	bnofunktion ;	1 Idle-Funktion loeschen	
1166	testaaa: rcall	bin2ddstx ;	Sendefrequenz einschalten	
1168	bsf	a_senderein ;		
1169	bsf	tonenable ;	Mithoerton ein	
1170	bsf	a_tastungein ;		
1171	call	punkt ;		
1172 1173	call call	punkt ; punkt ;		
1174			Sender Tastung AUS	
1175	rcall	a_tastungein ; sendertimerein ;	SenderAusVerzoegerung	
1176	rcall	test_s_timerende;		
1177	bcf	tonenable ;		
1178	call bcf	punkt ;		
1179 1180		bstrich ; main99 ;		
	main081:		0 kein Break bei Handtastung	
1182	;			
	main09:		0.01	
1184	movf	zs1,F ;	? Timer 2 Sekunden aktiv	
1185 1186	bz btfss	main09_1 bzslausein ;	1 ? Funktion aus -> ein noch nicht ausgefuehr	+
1186	bra	main11 ;	1 . Tankeron aus -> ern noch nicht ausgetuent	C
1188	btfsc	bbeleuchtung ;	1 ? Dauerlicht	
1189	bsf	a_licht ;	1 Licht ein	
1190	bcf	bzslausein ;	Funktion aus -> ein deaktivieren	
1191	bsf	bzsleinaus ;	Funktion ein -> aus aktivieren	
		blcdneu ;	LCD neu Anzeigen	
1192	bsf bra		5	
1192 1193	bra main09 1:	main10	, and the second	

Nov 10	0, 09 8:32		mc.pic	Page 16/79
1196	bra	main11 ;		
1197	bt.fsc	blauto ;	1 ? Autolicht	
1198	bcf	a licht :	1 Licht aus	
1199	h+fac	hheleughtung :	? Dauerlicht	
	DUISC	blauto ; a_licht ; bbeleuchtung ; a_licht ;	1 Tight air	
200	bsf	a_licht ;	1 Licht ein	
201	bcf		Keveranzeige in LCD nicht anzeigen	
202	bcf	bzsleinaus ;	Funktion ein -> aus deaktivieren	
1203	bsf	blcdneu ;	LCD neu Anzeigen	
205 mai				
		1 6 1.1		
1206	bcf	bnofunktion ;	wichtige Funktion ausgefuehrt	
1207 mai				
208 ;				
1209 mai	n80:	;		
1210	htfss	bnofunktion ;	? keine wichtigen Funktionen angefallen	
1211	hra		0> sofort wieder von Vorn alle wichtigen	
1211	Dia	mains ,		
214	movlw	.1		
215	subwf	zeitschlitz,W ;	1 ? Zeitschlitz	
216	bnz			
1217		bbandmode ;	1 ? Bandumschaltung ueber A/D Eingang	
1217	2211	uhandmessen .	1 feststellen oh Pand umgeschalten sunde	am A/D eincana
	call	ubandmessen ; band,W ;	1 feststellen ob Band umgeschalten wurde ? neues Band	am was erridated
219	movi	bandmode ; bandmessen ; band, W ;	: neues Band	
220		pandneu,w ,		
1221	bz	main801 ;		
1222	btfss	bbandmode ; quittungston ; LCDDisplayClear ;	1 ? Bandumschaltung ueber A/D Eingang	
1223	rcall	quittungston ;		
1223	raall	I.CDDignlavClear '	Display logscher	
	T COTT	pandman M .	I Quittungston Display loeschen	
1225	movf	bandneu,W ;	an zerrenanrang	
226		LCDHEX ;	Bandnummer in Hex	
1227	LCDStrp	text3 ;	Text Bandwechsel zeigen	
1228	call	ebandwrite ;	altes Band speichern	
229	movrff	handnen hand :	neues Band aktivieren	
	anll	obandroad :	Banddaton logon	
1230	call	ebandwrite; bandneu,band; ebandread;	Banddaten lesen	
1231	ICAII	CIDEN	Zeit verstreichen lassen	
232	bsf	blcdneu ;	LCD muesste mal neu angezeigt werden	
233	bsf	hddanou ·	DDS neu ausrechnen	
1234	rcall	zslladen ;	DDS neu ausrechnen Timer 1Sek laden 2 Lichautomatik	
235	bt.fsc	blauto ;	? Lichautomatik	
1236	hef	a licht ;	. HICHACOMACIN	
	NOTT	- · ·		
1237	MOATL.	1,step ;		
1238	ptisc	bbandmode ;	? Bandumschaltung aktiv umschalten	
1239	call	bandrs232 ;	1 Band auf RS232 ausgeben	
240 ;				
1241 mai	n801:	;		
242		. 2	2 2.Zeitschlitz Mode-Aenderung	
1243	guhuf	.2 ; zeitschlitz,W ;		
	P	LCIUBCIIIILUZ,W /		
244	bnz	main802 ;		
245	btfss	bbandmode ;	? Modeumschaltung ueber A/D Eingang	
246	call	umodemessen ; band,F ;	1 Feststellen des Modes	
1247	movf	band, F ;	<pre>? Band == 0 (Messgenerator)</pre>	
248	bnz	main8022 ;		
1249	clrf	modeneu ;	1 unbedingt auf MHz schalten	
1249 1250 mail		moderieu /	i amocarnyc aur miz scharcen	
		madaman 77		
1251		modeneu,W ;		
252	subwf	mode,W ;	? ZF-Aenderung	
1253	bz	mode,W; main8021; modeneu,mode; ezfread;		
254	movff	modeneu.mode ;	1 neu ZF aktivieren	
255	call	ezfread ;	neue Mode-ZF einlesen	
			Timor 10ok lador	
1256		zslladen ;	Timer 1Sek laden	
257		blauto ;	? Lichautomatik	
258	bsf	a_licht ;	1 Hintergrundbeleuchtung ein	
1259	DSI	baasneu ;		
260		bbandmode ;	? BandModeumschaltung aktiv	
261		moders232 ;	1 Mode auf RS232 ausgeben	
			I HOUR WAI ROZDZ AUSYEDEN	
1262 mai		,		
263 ;				
1264 mai	n802:	;		
1265	movlw	.3 ;	3 3.Zeitschlitz S-Meteranzeige	
266		zeitschlitz,W ;		
267		main803 ;	0 DIE 0 Matau auf 7 00	
	ptiss	blcdsmeter ;		
1268				
1268		main803 ; smeterausw ;	1 S-Meter ablesen	
1268 1269	call			
1268 1269 1270	call CMP1	usmeter+1.usmeter	? neue Messung != alte Messung	
1268 1269 1270 1271	CMP1	usmeter+1,usmeter	? neue Messung != alte Messung	
1268 1269 1270 1271 1272	CMP1 bz	usmeter+1,usmeter main803 ;		
1268 1269 1270 1271 1272 1273	CMP1 bz	usmeter+1,usmeter	1 Messung speichern	

1276 1277 1278 1279 1280 1281 1282 1283		movlw			Page 17/79
1277 1278 1279 1280 1281 1282				;	
1279 1280 1281 1282				4 4.Zeitschlitz Keyer-Geschwindigkeit	
1280 1281 1282		subwf	zeitschlitz,W		
1281 1282		bnz	main804	;	
1281 1282		btfss	bkeyerein	? Keyer aktiv	
		bra	main804	i	
1283		RL2	ukeyer+2	1 Summe von UKeyer x 16	
		RL2	ukeyer+2	; weil nur 16 Idledurchlaeufe	
1284		RL2		wir brauchen 256 zum auswerten	
1285		RL2	ukeyer+2	(Durchschnittserrechnung)	
1286		movff	ukeyer+3,ukeyer	Summe von UKeyer holen	
1287		movf	keyergeschw,W		
1288		subwf	ukeyer+3,F		
1289		bz	main804_1	; ? aenderung	
1290		movff	ukeyer,ukeyer+3	;	
1291		incf	keyergeschw,W	oder keyergeschw +1	
1292		subwf	ukeyer+3,F		
1293		bz	main804_1	;	
1294		movff	ukeyer, ukeyer+3	;	
1295		decf	keyergeschw,W		
1296		subwf	ukeyer+3,F		
1297		bz		;	
1298				; 1 ? Lichautomatik	
1299		bsf		: 1 Hintergrundbeleuchtung ein	
1300		bsf		Keyergeschw neu anzeigen	
1301		rcall	zslladen		
1302		movff			
	main804				
1304		CLR4			
	main804:				
1307		movlw	.5	5 5.Zeitschlitz	
1308		subwf	zeitschlitz,W		
1309		bnz	main805		
1310			rxbuffer		
1311		bnc	main805		
1312		movwf	catbefehl		
1313		call	LCDDisplayClear		
1313		movf	CAT_in_byte,W		
1314		call	LCDHEX		
	, main8041	:	TODITO	,	
1316			rxbuffer	lesen aus dem RS232-Buffer	
1317		bnc	main8042		
			LCDHEX		
1319				, :	
1320	, main8042	bra :	main8041	, :	
	;				
1323	/				
	main805:		6	. 6 6 Toitaghlitz	
1325		movlw		6 6.Zeitschlitz	
1326		subwf		; ·	
1327		bnz	main806	,	
1328	/				
	main806:	•		HHH Bunkhisman abna Saita-blita 1888	
	main98:			### Funktionen ohne Zeitschlitz ###	
1331				Neue Summe fuer Keyerpoti bilden	
1332		1 C		jeder Zeitschlitz wird eine Messung add.	
1333		btfss		? Keyer aktiv	
1334		bra	main982		
1335		call	UmessKeyerPoti		
1336		movff	messh,ukeyer	als byte speichern	
1337		clrf	ukeyer+l	; hoeherwertiges byte loeschen	
1338		ADD2	ukeyer+2, ukeyer	und als word addieren	
	main982:			,	
1340			zeitschlitz,F		
1341		bra	main981		
1342		MOVLF	.16,zeitschlitz	; 1 zeitschlitz wieder max	
	main981:	:		;	
4244	main99:			;	
1344		bra	main01	ENDE(1) endlos	
1344	;				
	aandarti	merein:		;	
1345 1346	sender cr	MOVLF	tmrllconst,TMR1L	timer1 neu laden;	
1345 1346					
1345 1346 1347		MOVLF	tmr1hconst,TMR1H		
1345 1346 1347 1348			tmrlhconst,TMR1H stimer,zs2	;Sendertimer laden	
1345 1346 1347 1348 1349		MOVLF			
1345 1346 1347 1348 1349 1350		MOVLF movff		;Sendertimer laden	
1345 1346 1347 1348 1349 1350 1351 1352		MOVLF movff return	stimer,zs2	;Sendertimer laden ;	
1345 1346 1347 1348 1349 1350 1351 1352	; test_s_t	MOVLF movff return	stimer,zs2e:	;Sendertimer laden ;	

No	v 10, 09	8:32		mc.pic	Page 18/79
1356		bcf		; 1 Sender ausschalten	
1357	ts01:	rcall	bin2ddsrx	: Empfangsfrequenz einstellen	
1359		return		;	
1360	;======				
			ang von 8 Bit an		
	;====== rs232rx				
1363		ifdef d	ebua		
1365		return			
1366		endif			
	rs232rx		DID1 DOIE	thank ob Dakon	
1368 1369		btfss bra		<pre>;test ob Daten ;wenn nein, dann warten</pre>	
1370		movf		;Daten ins W-Register	
1371		return			
			it an RC6		
	rs232tx				
1376		ifdef d	ebug		
1377		return			
1378		endif			
	rs232tx		מדסו ייעדי	: und oh der Sendenuffer loor ist	
1380 1381		btfss bra	PIR1,TXIF rs232tx01	:und ob der Sendepuffer leer ist	
1382		movwf	TXREG	;Sende Byte	
1383		return			
				tes warten. Wartezeit wird 1mSek-Einheiten	
1386 1387				gebildet. Waehrend der Wartezeit wird beim ungsleistung geregelt. Weiter Funktion ist	
	;			Paddel fuer Punkt oder Strichspeicher	
1389	;				
	d_pr2h		equ .242	:Timer2 Period Register	
1391	d_pr21		equ .242	:Timer2 Period Register	
	punkt:				
1394	-	ifdef	debug		
1395		return			
1396		endif			
1397 1398		call	IlmessKeverPoti	;Keyergeschw vom Poti lesen	
1399		rcall		aus Potiwert umrechnen in mSek	
1400		movwf	zs3	:Timer setzen	
1401				Timer 2 laden	
1402	punkt3:			;Timer 2 starten ;SCHLEIFE	
1403				; Keyer Punkt aktiv	
1405				; Punkt merken	
1406		btfss	e_strichpin	; Keyer Strich aktiv	
1407			bstrich	; Strich merken	
1408 1409		DTISS rcall	a_tastungein test_s_timerende	, , , ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
1410		movf	zs3,F		
1411		bnz		;ENDE Timer abgelaufen	
1	punkt5:	, ,		i o	
1413 1414				Timer 2 aus	
		return		;	
			te 1-4 gedrueckt		
		3		Bit btaste=1; Carry=1	
1418				rueckt: Bit btaste=0; Carry=0	
1419 1420	Tastege				
1421		bcf	btaste		
1422		movf		;Tastenzustand einlesen	
1423				ifiltern	
1424 1425		xorlw bz	B'11110000' tasteged01	;? ist eine Taste gedrueckt	
1425		bsf		;1 BIT setzen	
1427		bsf		; und C setzen	
1428		bra	tasteged02		
	tastege		OMA MYTO		
1430			STATUS,C		
1431	tastege	return			
1433	;======				
1434	;Zeitscl	nleife			
1435	;1 Einh	eit= 1 m	sek		

```
Nov 10, 09 8:32
                                          mc.pic
                                                                              Page 19/79
1436 ; Einsprung bei DELAY wird mit Wert in W gerechnet
1437 ; --
1438 t.5Sek:
                                ;5 Sekunden
          rcall t2Sek
                                :3 + 2Sek
1439
          rcall
                 t.1Sek
   t2Sek:
                                ;2 Sekunden
1441
          rcall
                 t.1Sek
                                ;1 + 1Sek
1442
1443 tlSek:
                                ;1 Sekunde
                 t250mSek
                                ;4 x 250mSek
          rcall
1444
1445
          rcall
                 t.250mSek
1446
   t500mSek:
                                :500 mSekunde
          rcall
                 t250mSek
                                ;2 x 250mSek
   t.250mSek:
                                ;250 mSekunden
1448
          movlw
1449
                 DELAY
1450
          hra
   t200mSek:
                                ;200 mSekunden
1451
                  200
1452
          movlw
1453
          bra
                 DELAY
   t100mSek:
                                ;100 mSekunden
1454
          movlw
                  .100
1455
1456
          bra
                 DELAY
                                ;50 mSekunden
   t50mSek:
1457
1458
          movlw
                  50
1459
          bra
                 DELAY
1460 tl0mSek:
                                ;10 mSekunden
                  1.0
                                :10 mSek
1461
          mow1w
1462
          bra
                 DELAY
1463
   t1mSek:
                                ;1 mSekunde
                                ;1 mSek
1465 DELAY:
   ; Delay code generated by PiKloops (Mi 2008-Jul-09 08:37:15)
1466
   ; Time Delay = 0.00100000s with Osc = 20.0000000MHz
1467
1468
1469
           ifdef
                 debug
                                ;Zeitschleife verkuerzen
                                ;beim Simulieren
1470
          return
1471
          endif
1472
                 CounterC
          movwf
                                ;dazu von DL4JAL Sp. fuer mSek
1473
1474 delay_0.001_sec
1475
          movlw D'7'
          movwf
                 CounterB
1477
          movlw
                 D'125'
1478
          movwf
                 CounterA
1479 delay_0.001_sec_loop
          decfsz CounterA,1
1480
                 delay_0.001_sec_loop
1482
          decfsz CounterB,1
          bra
                 delay 0.001 sec loop
1483
          decfsz CounterC F
1484
1485
          bra
                 delay_0.001_sec ;
          return
1488 quittungsdton:
                 tonenable
1489
          bsf
          rcall
                 t50mSek
1490
                 tonenable
1/01
          bcf
1492
          rcall
                 t50mSek
   quittungston:
1493
          bsf
                  tonenable
1494
          rcall
                 t50mSek
1495
          bcf
                 tonenable
1496
1497
          bcf
                 a senderein
                                ; sender aus
          bcf
                 a_tastungein
                                ;tastung des Traegers aus
1499
1500
   1501
1502 ; Initialisierung der LCD Anzeige
   1505 ; Function Set: 4 bit Datenbreite; 2 Zeilen
                 B'00100000'
1506 ibl
          equ
                               ;Function set 1. nibel 4.Bitmodus
1507 ib2
                 B'10000000'
                               ;Function set 2. nibel
          eau
1509 ; Entry Mode Set: increment, display shift
1510 ; d7 d6 d5 d4 d3 d2 d1 d0
1511 ; 0 0 0 0 0 1 I/D S
1512 ; I/D 1= increment
                        0= decrement
1513 ; S l= display shift 0= display freeze
1514 ib3 equ B'00000110' ;Bitl=I/D, Bit0=S
```

```
Nov 10, 09 8:32
                                             mc.pic
                                                                                   Page 20/79
1516 ; Display on/off control: display on, cursor off , cursor not blink
1517 ; d7 d6 d5 d4 d3 d2 d1 d0
1518 ; 0 0 0 0 1 D C B
          1= display on
1519 ; D
                                  0= display off
1520 ; C
          1= cursor on
                                  0= cursor off
          1= cursor blink
                                  0= cursor not blink
1521 ; B
         egu B'00001100'
                                  ;Bit2=D, Bit1=C, Bit0=B
1573
1524 ; Cursor Display shift: display shift, right shift
1525 ; d7 d6 d5 d4 d3 d2 d1 d0
1526 ; 0 0 0 1 S/C F/L * *
1527 ; S/C 1= display shift
                                  0= cursor move
1528 ; F/L l= right shift
                                  0= left shift
1529 ib5 equ B'00010100'
                                  ;Bit3=S/C, Bit2=R/L
1520
1531 LCDInit:
           bcf
                  a LCD E
                                  ; Enable auf LOW setzen
1533
           bcf
                  a LCD RS
                                  ;RS ausschalten
           bcf
                  a LCD RW
                                  ;RW ausschalten
1534
                  t.50mSek
                                  ;min 15 mSek warten bevor 1. Byte geladen wird
           rcall
1535
1536
           movlw
                  ih1
                                  ;Funktion setzen
                  LCDAusgabe
           rcall
1537
           movlw
                  ib2
1538
1530
           rcall
                  LCDAusgabe
           rcall
                  t10mSek
                                  ;min 5 mSek warten
1540
                                  ;Funktion setzen
1541
           movlw
                  ih1
1542
           rcall
                  LCDAusgabe
1543
           movlw
                  ib2
           rcall
                  LCDAusgabe
1545
           rcall
                  t.1mSek
                                  ;1 mSek warten
           movlw
                  ib3
                                  ;LCD entsprechend einstellen
1546
           rcall
                  LCDCom
1547
1548
           movlw
                  ih4
1549
           rcall
                  T.CDCom
1550
           movlw
                  ib5
           rcall
                  LCDCom
1551
                  LCDDefSonderzeichen; Sonderzeichen in die LCD laden
1552
           rcall
                  LCDDisplayClear ;LCD loeschen + Cursor auf null
1553
           rcall
1554
           LCDStrp text1
                                  ;(c) ausgeben
1555
           LCDStrp text2
           rcall
                  t.2Sek
1557
           rcall
                  LCDDisplayClear ;LCD loeschen + Cursor auf null
1558
           bsf
                  a_licht
1550
           return
1561 ; Ausgabe eines Char auf dem Display
1562 ; RS = 1
1563 ; R/W = 0
1564 :----
1565 LCDChar:
           movwf
                  LCDByte
                                  Byte merken
1566
1567
           rcall
                  LCDRdy
                                  ;ob LCD bereit
           movf
                  LCDByte, w
1568
                                  ;RS einschalten
1569
           bsf
                  a LCD RS
           bcf
                  a_LCD_RW
                                  ;RW ausschalten
1570
                  a_LCD_E
                                  ; Enable ausschalten
1671
           bcf
1572
           andlw
                  B'11110000'
                                  ; oberes Nibbel verwenden
           rcall
                  LCDAusgabe
                                  zur LCD schicken
                  LCDByte,w
                                  ;unteres Nibbel laden vom gemerkten Byte
1574
           swapf
                  B'11110000'
                                  ;und zur LCD-Ausgabe vorbereiten
           andlw
1575
                                  ; call einsparen und an LCD ausgeben
           bra
                  LCDAusgabe
1576
1578 ; Funktion
                  LCD-Commandos zum definieren eines Sonderzeichens
                  Adresse 0 bis 7 im W Register
1579 ; Eingang
                  Bytes des Sonderzeichen im Programmspeicher TABLAT
1580 ;
1581 ; Ausgang
                  Zeichen sind in LCD gespeichert
1582 ;----
1583 LCDDefine:
           movwf
                  LCDBvte
                                  ;Byte merken
                  LCDByte,F
                                  x 8 multiplizieren
           rlncf
1586
           rlncf
                  LCDByte,F
           rlncf
                  LCDBvte F
1587
                  LCDRdy
                                  ist LCD bereit
1588
           rcall
1589
           movf
                  LCDByte, w
                                  ; zuerst oberes Nibbel
1590
           iorlw
                  0x40
                                  ;Zeichenspeicher schreiben
1591
           rcall
                  T<sub>1</sub>CDCom
                                  ;LCD Zeichenadresse festlegen
           MOVLF
                  8.schleife
                                  ;8 Byte in LCD speichern
1592
                                  ;SCHLEIFE(1)
1593 LCDDef01:
                                  ; Programmspeicher lesen und INC
           tblrd
1594
1595
          movf
                  TABLAT, W
                                  ; Lesergebnis in W
```

	8:32		mc.pic		Page 21/79
5	rcall	LCDChar	; und in LCD Speichern		
,		schleife,F	;		
3	bra return	LCDDef01	;END(1) 8 Byte geschrieben ;		
			· 		
LCDDefS					
2	POINT		eichen; Sonderzeichentabelle in TA		
3 	MOVLF clrf	8,schleife+1 schleife+2	;8 Sonderzeichen in LCD erzeugen ;Beginn bei Adresse 0	1	
LCDDefS			;SCHLEIFE(1)		
	movf		; Adresse ins W		
, 3	rcall incf	LCDDefine schleife+2,F	<pre>; und Darstellung in LCD schrei ; Adresse + 1</pre>	lben 8 Byte	
)		schleife+1,F	;		
)	bra	LCDDefS01	;ENDE(1) 8 komplette Chardarstel	llungen	
	return		;		
. ,	zeichent				
	Sonderze				
Sonderz	eichen1:				
	DB	0,0,0,0x10,0x10	0,0,0,0		
	eichen2: DB	0,0,0,0x14,0x14	4,0,0,0		
	eichen3:				
_	DB	0,0,0,0x15,0x1	5,0,0,0 ;		
	eichen4:		15,0x15,0x01,0x01,0		
	DB eichen5:	U,UKUI,UKUI,UX.	IJ, UAUI, UAUI, U		
	DB	0,0x10,0x10,0x	10,0x10,0x10,0x10,0	;	
	eichen6:		14 0-14 0-14 0-14 0	.11	
_	DB eichen7:		14,0x14,0x14,0x14,0	;	
Solider 2			15,0x15,0x15,0x15,0	;	
Sonderz	eichen8:			111	
	DB 	0xff,0xff,0xff	,0xff,0xff,0xff,0xff		
			ur Steuerung der LCD		
;RS =	0		-		
;R/W = ;					
LCDCom:					
	movwf	LCDByte	Byte merken		
	rcall	LCDRdy	ist LCD bereit		
	movf andlw	LCDByte,W B'11110000'	zuerst oberes Nibbel		
	bcf	a_LCD_RS	RS ausschalten		
			;RW ausschalten		
	bcf	a_LCD_RW			
	bcf	a_LCD_E	;Enable ausschalten		
	bcf rcall	a_LCD_E LCDAusgabe	;Enable ausschalten ;ausgeben		
	bcf	a_LCD_E	;Enable ausschalten		
;	bcf rcall swapf andlw	a_LCD_E LCDAusgabe LCDByte,W	Enable ausschalten; ausgeben; und dann unteres Nibbel		
; LCDAusg	bcf rcall swapf andlw 	a_LCD_E LCDAusgabe LCDByte,W B'11110000'	;Enable ausschalten ;ausgeben ;und dann unteres Nibbel ;ausgeben		
;	bcf rcall swapf andlw	a_LCD_E LCDAusgabe LCDByte,W	Enable ausschalten; ausgeben; und dann unteres Nibbel		
;	bcf rcall swapf andlw abe: btfsc iorlw btfsc	a_LCD_E LCDAusgabe LCDByte,W B'11110000' 	;Enable ausschalten ;ausgeben ;und dann unteres Nibbel ;ausgeben ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt		
; LCDAusg	bcf rcall swapf andlw abe: btfsc iorlw btfsc iorlw	a_LCD_E LCDAusgabe LCDByte,W B'11110000' 	;Enable ausschalten ;ausgeben ;ausgeben ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern		
; LCDAusg	bcf rcall swapf andlw abe: btfsc iorlw btfsc iorlw btfsc	a_LCD_E LCDAusgabe LCDByte,W B'11110000' 	;Enable ausschalten ;ausgeben ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt		
; LCDAusg	bcf rcall swapf andlw abe: btfsc iorlw btfsc iorlw	a_LCD_E LCDAusgabe LCDByte,W B'11110000' LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3	;Enable ausschalten ;ausgeben ;ausgeben ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern		
; LCDAusg	bcf rcall swapf andlw 	a_LCD_E LCDAusgabe LCDByte,W B'11110000' 	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern		
; LCDAusg	bcf rcall swapf andlw abe: btfsc iorlw btfsc iorlw btfsc iorlw btfsc	a_LCD_E LCDAusgabe LCDByte,W B'11110000' LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3	<pre>;Enable ausschalten ;ausgeben ;und dann unteres Nibbel ;ausgeben ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt</pre>		
;	bcf rcall swapf andlw 	a_LCD_E LCDAusgabe LCDByte,W B'11110000' 	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern		
;	bcf rcall swapf andlw 	a_LCD_E LCDAusgabe LCDByte,W B'11110000' LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern	  Bit	
;	bcf rcall swapf andlw	a_LCD_E LCDAusgabe LCDByte,W B'11110000' B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'0000100' LCDPort,3	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;2 test ob Bit gesetzt ;1 Bit nicht veraendern ;2 nest ob Bit gesetzt ;1 Bit nicht veraendern ;2 nest ob Bit gesetzt ;1 Bit nicht veraendern ;3 negen	Bit	
; LCDAusg	bcf rcall swapf andlw 	a_LCD_E LCDAusgabe LCDByte,W B'11110000' LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;2 test ob Bit gesetzt ;1 Bit nicht veraendern ;2 nest ob Bit gesetzt ;1 Bit nicht veraendern ;2 nest ob Bit gesetzt ;1 Bit nicht veraendern ;3 negen	Bit	
; LCDAusg	bcf rcall swapf andlw swapf andlw btfsc iorlw btfsc iorlw btfsc iorlw btfsc iorlw movwf btfsc return bsf bcf scf scf scf scf scf scf scf scf scf s	a_LCD_E LCDAusgabe LCDByte,W B'11110000' LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;2 test ob Bit gesetzt ;1 Bit	Bit	
; LCDAusg	bcf rcall sswapf andlw abe: btfsc iorlw btfsc iorlw btfsc iorlw movwf bef return abe state of the swap bef return abe state of the swap before the swap	a_LCD_E LCDAusgabe LCDByte,W B'11110000'  LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort a_LCD_E a_LCD_E	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;2 test ob Bit gesetzt ;1 Bit	Bit	
; LCDAusg. ; Enable: ; ;lesen ;BS = ;R/W = ; LCDRdy:	bcf reall swapf andlw abe: btfsc iorlw btfsc iorlw btfsc iorlw movwf bef return abs State of the swap and the	a_LCD_E LCDAusgabe LCDByte,W B'11110000'  LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E a_LCD_E  usbits der LCD-a	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;2 test ob Bit gesetzt ;1 Bit	Bit	
; LCDAusg. ; Enable: ; ;lesen ;BS = ;R/W = ; LCDRdy:	bef reall swapf andlw abe: btfsc iorlw btfsc iorlw btfsc iorlw btfsc iorlw movwf btfsc iorlw movwf btfsc	a_LCD_E LCDAusgabe LCDByte,W B'11110000'  LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E a_LCD_E  usbits der LCD-a	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;an PORT anlegen  ;LH Flanke uebernimmt LCD die 4  anzeige  ;Zeitschleife verkuerzen	Bit	
; LCDAusg. ; Enable: ; ;lesen ;BS = ;R/W = ; LCDRdy:	bcf state of the s	a_LCD_E LCDAusgabe LCDByte,W B'11110000'  LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E a_LCD_E  usbits der LCD-a	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;? test ob Bit gesetzt ;1 Bit nicht veraendern ;2 test ob Bit gesetzt ;1 Bit	Bit	
; LCDAusg. ; Enable: ; ;lesen;BS = ;R/W = ; LCDRdy:	bef reall swapf andlw abe: btfsc iorlw btfsc iorlw btfsc iorlw btfsc iorlw movwf btfsc iorlw movwf btfsc	a_LCD_E LCDAusgabe LCDByte,W B'11110000'  LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E a_LCD_E  usbits der LCD-a	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;an PORT anlegen  ;LH Flanke uebernimmt LCD die 4  anzeige  ;Zeitschleife verkuerzen	Bit	
; Enable: ; ;lesen ;BS = ;R/W = ; LCDRdy:	bcf state of the s	a_LCD_E LCDAusgabe LCDByte,W B'11110000'  LCDPort,0 B'00000001' LCDPort,1 B'00000010' LCDPort,2 B'00000100' LCDPort,3 B'00001000' LCDPort  a_LCD_E a_LCD_E  usbits der LCD-a	;Enable ausschalten ;ausgeben  ;ausgeben  ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;? test ob Bit gesetzt ;! Bit nicht veraendern ;an PORT anlegen  ;LH Flanke uebernimmt LCD die 4  anzeige  ;Zeitschleife verkuerzen	Bit	

No	v 10, 09	8:32		mc.pic	Page 22/79
1676		bcf		;Status lesen aktivieren	-
1677 1678	LCDRdy1:	bsf	a_LCD_RW		
1679			LCDr a_LCD_E		
1680 1681		bsf nop	a_LCD_E		
1682			LCDPort,7		
1683 1684			LCDr a_LCD_E		
1685		nop	a_bcb_b		
1686			a_LCD_E		
1687 1688		nop bcf	a_LCD_E		
1689		btfss			
1690 1691			LCDRdyl LCDTris,7	;Port wieder zurueck	
1692		bcf	a_LCD_RW		
1693 1694		return			
1695	LCDDispl				
1696 1697			B'00000001' LCDCom		
1698	;				
1699 1700	LCDCurso		B'00000010'		
1701		bra	LCDCom		
	; LCDCurso				
1704		movlw	B'10000000'		
1705		bra 	LCDCom		
	LCDCurso	rZeile2			
1708			B'11000000'		
1709 1710	;	bra 			
1711 1712	LCDPos:	iorlu	B/10000000/		
1712		bra	B'10000000' LCDCom		
	; LCDSpace				
1715	LCDSpace	movlw	1 1		
1717	;	bra	LCDChar		
	LCDSpace				
1720	LCDSpace	movwf	schleife		
1721			LCDSpace		
1723		decfsz bra	schleife,F		
1724 1725		return	LCDSpace101		
	;				
1727 1728			LCDByte2		
1729		swapf	LCDByte2,W		
1730 1731			bcd2ascii_1b LCDChar		
1732		movf	LCDByte2,W		
1733 1734			bcd2ascii_1b LCDChar		
	;			'Tyongt Dogition footloger	
1736 1737	LCDStrin	gp: tblrd	*+	;Zuerst Position festlegen ;als erstes LCD-Position laden	
1738		movf	TABLAT,W	;und an LCD die Cursorposition	
1739 1740	LCDStrin		LCDPos	;geben ;Dann String ausgeben	
1741	LCDStr02	:		;SCHLEIFE(1)	
1742 1743		tblrd movf	*+ TABLAT,W	<pre>; Zeichen aus Code holen ; Zeichen</pre>	
1744		bz	LCDStr01		
1745 1746		rcall bra	LCDChar LCDStr02	<pre>; an LCD ausgeben ;ENDE(1) wenn Zeichen = 0</pre>	
1747	LCDStr01	:	20000102	, 21,22 (1) Weini Belenen - U	
1748	;	return			
1750	rs232Str	ing:		;Dann String ausgeben	
	rs232Str	02:	*+	;SCHLEIFE(1)	
1752 1753		tblrd movf	*+ TABLAT,W	; Zeichen aus Code holen ; Zeichen	
1754		bz	rs232Str01	A TOP AND	
1755		rcall	rs232tx	; an LCD ausgeben	

Nov 10, 09	8:32		mc.pic	Page 23/79
56	bra	rs232Str02 ;EN	IDE(1) wenn Zeichen = 0	
57 rs232St1 58	return			
		subroutine ;;;;;;;	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	
60 ;			:-1::	
61 ; This & 62	subrouti	ne periorms all init	ializations of variables and registers.	
63 init:				
			Enable PORTA & PORTE digital I/O pins	
00 /	if	bytevariante >= .21	;alle Varianten mit PIC18F4520	
67 ;				
		d_adcon2,ADCON2	; 	
	endif			
,, ,			AGAIN TIO SAN DODMA	
		d_trisa,TRISA d_trisb,TRISB	;Set I/O for PORTA ;Set I/O for PORTB	
74	MOVLF	d_trisc,TRISC	;Set I/O for PORTC	
		d_trisd,TRISD	;Set I/O for PORTD	
		d_trise,TRISE d_rcon,RCON	;Set I/O for PORTE	
78	MOVLF	d_intcon,INTCON		
		d_intcon2,INTCON2		
		d_intcon3,INTCON3 d_pie1,PIE1		
		d_pie2,PIE2		
		d_tlcon,TlCON		
14	MOVLF	d_t2con,T2CON d t3con,T3CON		
16	MOVLF	d_porta,PORTA		
37	MOVLF	d_portb,PORTB		
	MOVLF MOVLF	d_portc,PORTC d_portd,PORTD		
10	MOVLF	d_porte,PORTE		
	MOVLF lfsr	0xff,schleife		
2 3 initl:	IISI	0,0		
94	clrf	POSTINCO	;RAM komplett loeschen	
		schleife,F init1	<i>i</i> .	
	bra btfsc		<u>'</u>	
98	bsf	a_licht	;	
		bbeleuchtung	<i>i</i>	
		a_licht tmrllconst,TMR1L	;timer1 neu laden	
		tmrlhconst,TMR1H	;	
		zslladen	;	
s mtausred	chnen:			
16	rcall	math_ramclr	;Tonhoehe ausrechnen	
	LDK2 movff	faktor1, HIGH tmr0w mithoerton, faktor2	vert, LOW tmr0wert	
	rcall		;	
10	rcall	neg5ergebnis	;	
		ergebnis,tmr0const tmr0const,TMR0L	; ;	
		d_t0con,T0CON	;	
14	return			
s ; s zsllader	 1:			
	MOVLF	.200,zsl	genau 2 Sekunden Einheit = 10 mSek	
	bsf	bzslausein	;	
19 20	return			
1 ;Abfrage	en Taste	nstatus mit Entprell	ung	
2 ;Ausgang 3 ;	J.	Nummer der Taste in 1-4 sind gueltige T		
24		i i sina guercige i	ascen o- unguerery	
tastcour	nter		zahl der Eingabesequenzen die geprueft werden	
26		; au	f Gleichheit	
27 28 Tastatu:	status:			
29	MOVLF	tastcounter,schleif	e ;zwischenspeichern	
30 Tastatu		DODED W .m.	stongustand oinlesen	
31 32	movf andlw		stenzustand einlesen ltern	
33	movwf	schleife+1 ;me	rken	
34	rcall		mSek warten	
35	movf	PORTB,W ;er	neut einlesen	

No	v 10, 09	8:32			mc.pic	Page 24/79
1836	,	andlw	B'11110000'	;filter	•	<u> </u>
1836		subwf	schleife+1,W		n die Eingabe gleich	
1838		bnz			wieder von ganz vorn	
1839			schleife,F		tig Zaehler dec	
1840		bra	Tastaturst1		tige Eingabenanzahl erreicht	
1841		movlw	0	;keine	gueltige Tastennummer	
1842		btfss	schleife+1,7	;? tast		
1843		movlw	1	;1 Nr 1		
1844		btfss	schleife+1,6	;? tast		
1845		movlw	2	;1 Nr 2		
1846 1847		btfss movlw	schleife+1,5	;? tast ;1 Nr 3		
1847		btfss	schleife+1,4	;? tast		
1849		movlw	4	;1 Nr 4		
1850		movwf	tastennummer		nummer abspeichern	
1851		return				
1852						
1853			RX und TX DDS-We			
1854	1					
1855	aasbina	usrechne	n:		·DV Fraguang augrachnan	
1856 1857		rcall	math_ramclr		;RX Frequenz ausrechnen ;Ram loeschen	
1857		rcall	fpointerladendds	3	;entsprechenden VFO laden	
1859		lfsr	1,faktor1	-	Frequenz 5 Byte	
1860		MOVLF	5,schleife		;	
1861	ddsaus0	1:			;SCHLEIFE(1)	
1862		movf	POSTINCO,W		; nach Faktorl laden	
1863		movwf	POSTINC1		; :	
1864			schleife,F		; :ENDE(1) mach E but a	
1865		bra	ddsaus01		;ENDE(1) nach 5 byte	
1866 1867		movf	band, F		;? Messmodus	
1868		bz	ddsaus00		;1> ZF nicht beruecksichtigen	
1869		btfss	bohnezf		;0 ? ohne ZF	
1870		rcall	zfbehandlung		; 0 Zf binaer addieren	
1871		btfsc	bvfox4		; ? VFO x 4	
1872		rcall	vfox4		; 1 mit 4 multiplizieren	
	ddsaus0		44-4		wantenda Epota in Till 0 2 1	
1874		movff	ddskonst,faktor2		;Konstande 5Byte in Faktor2 laden	
1875 1876		movff movff	ddskonst+1,fakto ddskonst+2,fakto			
1876		movff	ddskonst+3,fakto			
1878		movff	ddskonst+4,fakto			
1879				-		
1880		rcall	mul5b		;Multiplikation mit 1Hz Konstande	
1881		movff	ergebnis+4,ddsbi		Ergebnis / 2 hoch 32 teilen	
1882		movff	ergebnis+5,ddsbi		das bedeutet das die ersten 4 Byte	
1883		movff	ergebnis+6,ddsbi		hinter dem Komma sind	
1884		movff	ergebnis+7,ddsbi	LIITX+3	'TY Fragueng augrechnen	
1885 1886		rcall	math_ramclr		;TX Frequenz ausrechnen ;Ram loeschen	
1887		rcall	fpointerladendds	stx	;entsprechenden VFO laden	
1888		lfsr	1,faktor1		;	
1889		MOVLF	5,schleife		;	
1890	ddsaus0	_			;SCHLEIFE(1)	
1891		movf	POSTINCO,W		; nach Faktorl laden	
1892		movwf	POSTINC1		<i>i</i>	
1893			schleife,F		: :ENDE(1) nach E byto	
1894 1895		bra	ddsaus02		;ENDE(1) nach 5 byte	
1896		movf	band, F		;? kein Messmodus	
1897		bz	ddsaus03		;	
1898		btfsc	bohnezf		;1 ? alles mit ZF	
1899		bra	ddsaus04		;	
1900		movlw	modecw		, , , , , , , , , , , , , , , , , , , ,	
1901		subwf	mode,W		; 1 ? kein CW oder CWr	
1902		bz	ddsaus021		<i>i</i> .	
1903 1904		movlw subwf	modecwr mode,W		; ; 1 ? kein CW oder CWr	
1904		bz	ddsaus021		;	
1906		rcall	zfbehandlung		; 1 ZF add. oder sub.	
1907		bra	ddsaus04		;	
1908	ddsaus0				;	
1909		btfsc	btxpermzf		; 1 ? ZF permanent	
1910		rcall	zfbehandlung		; 1 ZF add. oder sub.	
1911	ddsaus0		b		;	
1912		btfsc	bvfox4 vfox4		; ? VFO x 4 ; 1 mit 4 multiplizieren	
1913 1914	ddsaus0	rcall 3:	VIUAT		; 1 mit 4 multiplizieren ;	
1915		movff	ddskonst,faktor2	2	;Konstande 5Byte in Faktor2 laden	
1					•	

Nov 10, 0	9 8:32		mc.pic	Page 25/79
1916 1917	movff movff	ddskonst+1,faktor2+1 ddskonst+2,faktor2+2	; ;	
1918 1919	movff movff	ddskonst+3,faktor2+3 ddskonst+4,faktor2+4	; ;	
1920 1921 1922 1923 1924	rcall movff movff movff movff	mul5b ergebnis+4,ddsbintx ergebnis+5,ddsbintx+1 ergebnis+6,ddsbintx+2 ergebnis+7,ddsbintx+3	;Multiplikation mit 1Hz Konstande ;Ergebnis / 2 hoch 32 teilen ;das bedeutet das die ersten 4 Byte ;hinter dem komma sind ;	
1926 1927 ;	return		;	
1928 vfox4: 1929 1930 1931 1932	clrc RL5 RL5 return		;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;	
1934 bin2dds	erx: goto			
1937 bin2dds	stx: goto			
1940 ;Funkti 1941 ;Ausgar 1942 ;Regist	ion	Ram fuer Multiplikatio ergebniss, faktorl, fa LFSR0, schleife		
1943 ; 1944 1945 math_ra 1946	amclr: MOVLF	.10+.8+.8,schleife	;laenge aller beteiligten variablen	
1949 1950 1951	bra		<pre>;ergebnis ist die erste Variable ;SCHLEIF(1) ; byte loeschen ;; ;ENDE(1) alle Math-Variablen loeschen</pre>	
1952 1953 ; 1954 ;Funkti	return  ion		en Ramadr in den Pointerram	
1955	erladen: lfsr	1,temp		
1959 1960 1961	erladendo lfsr btfsc lfsr			
1962 1963 1964 fpointe	return	dstx:		
1965 1966 1967 1968 1969	btfss bra lfsr btfss lfsr	brit ;? Rit fpointerladendds;0 nor 0,frequenza ;1 bei		
1970 1971 ;	return			
1972 bcdtobi 1973 1974 1975 1976	rcall movff movff movff movff	cleartemp POSTINCO,temp POSTINCO,temp+1 POSTINCO,temp+2 POSTINCO,temp+3	temp loeschen;	
1978 1979	MOVLF	D'32',schleife+1	;32 bit bcd in bin umwandeln	
1980 bcdtobi 1981 1982 1983 1984 1985 1986 1986 1988 1989 1990	bef rref rref rref rref rref rref rref r	STATUS,C temp+3,F temp+2,F temp+1,F temp,F temp+7,F temp+6,F temp+5,F temp+4,F 0,temp 4 schleife		
1991 1992 bcdtobi 1993 1994 1995		4,schleife INDF0,7 bcdtobin4 30H		

No	v 10, 09	8:32			mc.pic	Page 26/79
1996		subwf	INDF0,F			·
1997 1998	bcdtobii	n4: btfss	INDF0,3			
1999		bra	bcdtobin5			
2000 2001		movlw subwf	3 TNDE0 F			
	bcdtobii		INDF0,F			
2003		movf	POSTINCO,F			
2004 2005		bra	schleife,F bcdtobin3			
2006		decfsz	schleife+1,F			
2007 2008		bra return	bcdtobinl			
2009	;					
	;Funktion		ZF zur Frequenz	addieren ode	r subtrahieren	
2012		btfsc	bminuszf		;? ZF addieren	
2013 2014		bra ADD4	zfb01 faktor1, zwische	enfrequenz	; ;1 FREO = FREO + ZF	
2015		bra	zfb99	ciirrequeiiz	;	
2016 2017	zfb01:	SUB4	faktor1, zwische	anfreguenz	; ;0 FREQ = FREQ - ZF	
	zfb99:	SUBT	TARCOII, ZWIBCH	entrequenz	70 FREQ - FREQ - ZF	
2019		btfss	faktor1+3,7		negative Zahl;	
2020 2021		return				
2022 2023		NEG4 return	faktor1		; ;	
2023 2024	;					
2025	;Funktio				mit der 1Hz DDS-Konst	
2026 2027	; Ausgan	3	binwert steht in	1 tempkonstz+	4	
	muldds:	movff	ddalaanat tamalaa	1 ·V	standa EDuta in tama ladan	
2029 2030		movff	ddskonst,tempkon ddskonst+1,templ		stande 5Byte in temp laden	
2031		movff	ddskonst+2,templ	const1+2		
2032 2033		movff movff	ddskonst+3,templ ddskonst+4,templ			
2034		MOVLF	D'32',schleife+	1		
2035 2036	mulddsl	lfsr	0,tempkonst1	;schleife (1	)	
2037		lfsr clrf	1,tempkonst2	· IIabaalaaf	laardan	
2038 2039		bcf	temp+1 STATUS,C	<pre>; Ueberlauf ; Carry loe</pre>		
2040		rrcf	temp+7,F		ach rechts schieben	
2041 2042		rrcf	temp+6,F temp+5,F			
2043		rrcf	temp+4,F		1 week pp	
2044 2045		btfss bra	STATUS,C muldds2	; ? Carry = ;	I nach kk	
2046		MOVLF	8,schleife	; 1 Schleif	e laden mit 8	
2047 2048		lfsr lfsr	0,tempkonst1 1,tempkonst2			
2049	muldds5	:		; schleife		
2050 2051		movff movf	POSTINCO, temp temp+1,W		olen zwischenspeichern ten Ueberlauf holen	
2052		clrf	temp+1	; und loe	schen	
2053 2054		addwf bnc	INDF1,F muldds4	; zum Erg ; ? Ueber	ebnis addieren lauf	
2055		movlw	1	; 1 neuen	Ueberlauf	
2056 2057	muldds4	movwf:	temp+1	; merke	n	
2058		movf	temp,W	; Wert2 =	Wert2 + Wert1	
2059 2060		addwf bnc	POSTINC1,F muldds3	; ? Ueber	lauf	
2061		movlw	1	; 1 neuen	Ueberlauf	
2062 2063	muldds3	movwf :	temp+1	; merke	n	
2064		decfsz		; ende (2)		
2065 2066	muldds2	bra :	muldds5			
2067		bcf	STATUS,C	; Carry loe		
2068 2069		rlcf rlcf	tempkonst1,F tempkonst1+1,F	<pre>; Wert1 nac ; Wert1 = 2</pre>	h links schieben * Wert1	
2070		rlcf	tempkonst1+2,F			
2071 2072		rlcf rlcf	tempkonst1+3,F tempkonst1+4,F			
2073		rlcf	tempkonst1+5,F			
2074 2075		rlcf rlcf	tempkonst1+6,F tempkonst1+7,F			

Nov 10, 09 8:	32	mc.pic	Page 27/79
2078 bra	curn	;ende (1) 32 mal durchlaufen	
	rf temp+9 rf temp+8 rf temp+7 rf temp+7 rf temp+6 rf temp+5 rf temp+4 rf temp+2 rf temp+2 rf temp+1 rf temp add des einge 100kHz, 1kHz, rl tep, W add1 rl step, W add1 rl step, W add10 rl 2 rl step, W add50 rl step, W add1000 rl 3 rl step, W add1000 rl 3 rl step, W add1000 rl step, W	Tempram alle 10 Byte oder 4 untersten Byte  Stellten Schritt zur Frequenz 100Hz, 10Hz oder 1Hz	
2117 2118 add100kHz: 2119 MOV 2120 MOV 2121 MOV 2122 bra	/LF 0xa0,temp /LF 0x86,temp+1 /LF 0x01,temp+2		
2123 ; 2124 add1000: 2125 LDF 2126 bra 2127 ;		8 ;Step 1000Hz	
2128 add50: 2129 LDF 2130 bra	a add5b	;Step 50Hz	
2132 add10: 2133 LDF 2134 bra 2135 ;		;Step 10Hz	
2136 addl: 2137 inc 2138 bra	a add5b	;Step 1Hz	
2140 ;Funktion 2141 ; 2142 stepsub:	sub des einge 100kHz, 1kHz,	stellten Schritt zur Frequenz 50Hz, 10Hz oder 1Hz	
2143	all fpointerladen step,W subl rlw 1 step,W subl0 rlw 2 pwf step,W sub50		

Nov 10, 0	9 8:32			mc.pic	Page 28/7
	movlw subwf bz return	4 step,W sub100kHz			
160 ; 161 sub100k 162 163 164	Hz: MOVLF MOVLF MOVLF bra	0xa0,temp 0x86,temp+1 0x01,temp+2 sub5b			-
66 ; 67 sub1000 68 69 70 ;	: LDK2 bra	temp,0x03,0xe8 sub5b			_
71 sub50:	LDK1 bra	temp,.50 sub5b			_
75 sub10: 76 77	LDK1 bra	temp,.10 sub5b			_
78 ; 79 subl: 180 81 82 ;	incf bra	sub5b			_
84 ;Funkti 85 ;Eingan 86 ;Ausgan 87 ;Regist	on g g er		5 Byte:	Differenz = Minuend - Subtrahend = Subtrahend	=
88 ; 90	MOVLF clrf movf btfss incfsz subwf movf decfsz bra return	STATUS, C INDF1,W INDF0,F POSTINC0,F POSTINC1,F schleife,F sub5b1	; SCHLEI; Byte; ? Ue; 1 ?; 0; poir; poir; ; ENDE(1	loeschen  IFE(1) e aus temp holen eberlauf  Byte 0 (Byte eins hoeher) subtrahieren  tter+1	_
;Funkti 204 ;Eingan 205 ;Ausgan 206 ;Regist 207 ;	on g g er	Addition von 5 LFSR0 = Summand Summe in LFSR0 schleife; LFSR0	Byte; Si 1; LFSR1	umme = Summand1 - Summand2 L = Summand2	_
208 add5b: 209 210 211 212 add5b1:	movf addwf MOVLF movf addwfc	POSTINCO,F 4,schleife	;SCHLE1; addi; mit;	Carry ce 4 Byte IFE(1) Leren	
219 ;Funkti 220 ;Eingan 221 ;Ausgan 222 ;Regist	on g g er	Multiplikation maketori, faktori ergebnis 2 x XB	mit 18F2 2 je XB3 yte	cxx XByte /te, laenge in mlaenge nleife, schleife+1	=
223		.5			_
228 229 230 mulx07: 231 232 233 234 235	clrf	mlaenge * .2,scl 0,ergebnis POSTINCO schleife,F mulxO7 bergebisminus faktor1+mlaenge		<pre>;ergebnis loeschen ; ;SCHLEIFE(1) ; loeschen ;; ;ENDE(1)ergebnis geloescht ;Ergebnis ist positiv ;? ist faktorl minus</pre>	

	9 8:32		mc.pic	Page 29/79
2236	rcall	neg5op1	;Ergebnisvorzeichen+opl umkehren	
2237	btfsc	faktor2+mlaenge-1,7	;? ist faktor2 minus	
2238		neg5op2	;Ergebnisvorzeichen+op2 umkehren	
2239		mlaenge,schleife	;8 Byte schleife	
2240		0,faktor2	;lfsr0 = faktor2	
2241		2,ergebnis	;lfsr2 = ergebnis	
2242 mulx01	:		;SCHLEIFE(1)	
2243		mlaenge,schleife+1		
2244		schleife,W	4	
2245	subwf	schleife+1,F	;	
2246	lfsr	1,faktor1	; lfsrl= faktor1	
2247	lfsr	2,ergebnis	; lfsr2 = ergebnis	
2248	movf	schleife+1,F	; ? Test ob schleife+1 == 0	
2249	bz	mulx04	;	
2250 mulx03	:		; 0 SCHLEIFE(5)	
2251	movf	POSTINC2,F	; LFSR2 + 1	
2252			; ENDE(5) bis LFSR2 wieder an richtig	ger Stelle
2253	bra	mulx03	;	
2254 mulx04	:			
2255	MOVLF	mlaenge,schleife+1	; 8 Byte schleife	
2256 mulx02		<del>-</del>	; SCHLEIFE(2)	
2257	MOVLF	mlaenge-2,schleife+2		
2258	movf	INDF0,W	<pre>; 6 Byte schleife ; faktor2 holen</pre>	
2259		POSTINC1	; mit faktorl multiplizieren	
2260	movf	PRODL,W	; produkt LOW holen und	
2261		POSTINC2,F	; zum ergebniss addieren	
2262		PRODH, W	; produkt HIGH holen und	
2263		POSTINC2,F	; zum ergebnis mit Carry addieren	
2264 mulx05		• •	; SCHLEIFE(3)	
2265	clrf	WREG		
2266	addwfc	POSTINC2.F	; nur Carry ; addieren	
2267	decfsz	POSTINC2,F schleife+2,F	; ENDE(3) wenn alle ergebnisbytes bel	handelt
2268	bra	mulx05	;	
2269			; 7 Byte schleife fuer Korrektur LFS	R2
2270 mulx06			· CCHIETEE (A)	
2270 111.012.00	movf	POSTDEC2,F	; Pointer LFSR 2 - 1	
2272			; wieder zurueck korrigieren	
2273		mulx06	; ENDE(4)	
2274		schleife+1,F	; ENDE(2) 8 Byte faktor2 bearbeitet	
2275		mulx02	;	
2275 2276	movf	POSTINCO,F	; pointer faktor2 + 1	
2276		schleife,F	; ENDE(1)	
2278	bra	mulx01	;	
2279		bergebisminus	;? ist das ergebnis minus	
2279		neg5ergebnis	;1 minus setzen	
2281	return		;	
2282 ;			·	
2202 /				
2283 neaser	- CTITE .	ergebnis	:	
	NECS			
2284	NEG5	hergehisminus	:Fraehnisvorzeichen loeschen	
2284 2285	bcf	bergebisminus	Ergebnisvorzeichen loeschen	
2284 2285 2286	NEG5 bcf return	bergebisminus	;Ergebnisvorzeichen loeschen	
2284 2285 2286 2287 ;	bcf return	bergebisminus		
2284 2285 2286 2287 ; 2288 neg5op	bcf return	bergebisminus	;	
22284 22285 22286 22287 ; 22288 neg5op:	bcf return 1: NEG5	bergebisminus opl		
2284 2285 2286 2287 ; 2288 neg5op 2289	bcf return 	bergebisminus	;	
2284 2285 2286 2287 ; 2288 neg5op 2289 2290 2291 ;	bcf return 1: NEG5 bra	bergebisminus opl	;	
2284 2285 2286 2287 ; 2288 neg5op. 2299 2290 2291 ; 2292 neg5op.	bcf return 1: NEG5 bra	bergebisminus  op1 neg5op2_1	;	
2284 2286 2287 ; 2288 neg5op 2289 2290 ; 2291 ;	bcf return 1: NEG5 bra 2: NEG5	bergebisminus opl	;	
2284 2285 22287 ; 2288 neg5op. 2289 2290 ; 2291 ; 2292 neg5op. 2293 2294 neg5op.	bcf return : NEG5 bra 	op1 neg5op2_1 op2	; ; ;	
2284 2286 2287 2288 neg5op: 2290 2291 2291 2292 neg5op: 2293 neg5op:	bcf return 1: NEG5 bra 2: NEG5 2_1: btg	bergebisminus  op1 neg5op2_1  op2 bergebisminus	;	
2290 2291 ; 2292 neg5op: 2293 2294 neg5op: 2295 2296	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return	op1 neg5op2_1  op2 bergebisminus	; ; ; ; ; ;Ergebnisvorzeichen umkehren ;	
2284 2285 2286 2287 2288 1eg5op. 2289 2291 2291 2292 1eg5op. 2292 1eg5op. 2293 2294 1eg5op. 2295 2296 2297 2297 2297 2297	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return	op1 neg5op2_1  op2 bergebisminus	; ; ; ; ; ;Ergebnisvorzeichen umkehren ;	
2284 2285 2286 2287 2288 1eg5op. 2289 2291 2291 2292 1eg5op. 2292 1eg5op. 2293 2294 1eg5op. 2295 2296 2297 2297 2297 2297	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return	op1 neg5op2_1  op2 bergebisminus	; ; ; ; ; ;Ergebnisvorzeichen umkehren ;	
22284 22285 22286 22287 22288 22289 22290 2291 2292 2292 2292292 2293 2294 2295 2296 2296 2297 2297 2297 2297 2298	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return	op1 neg5op2_1  op2 bergebisminus	; ; ; ; ; ;Ergebnisvorzeichen umkehren ;	
22284 22285 22286 22287 22288 22289 22290 2291 2292 2292 2292292 2293 2294 2295 2296 2296 2297 2297 2297 2297 2298	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return	op1 neg5op2_1  op2 bergebisminus	; ; ; ; ; ;Ergebnisvorzeichen umkehren ;	
22245 22255 22266 22267 22267 22267 2227 222	bcf return  1: NEG5 bra  2: NEG5 2: Stg return  ======ion ion ng ng ter	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divisor,	; ; ; ; ; ; ;Ergebnisvorzeichen umkehren	
2284 2286 ; 2287 ; 2288 neg5op. 2289 ; 2291 ; 2292 neg5op. 2293 neg5op. 2294 neg5op. 2295 ; 2296 ;Finkt. 2297 ; 2298 ;Finkt. 2297 ;Ausgal 2200 ;Ausgal 2201 ;Regis: 2301 ;Regis:	bcf return  1: NEG5 bra  2: NEG5 2: Stg return  ======ion ion ng ng ter	op1 neg5op2_1  op2 bergebisminus	; ; ; ; ; ;Ergebnisvorzeichen umkehren ;	
2284   1   2285   2286   1   2287   2288   1   2288   1   2289   2289   2290   2291   1   2292   2294   1   2294   1   2295   2296   22	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return =====ion ion ng	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divic schleife, divisor, div	; ; ; ; ; ;Ergebnisvorzeichen umkehren ; ; ; yte-Werten divident / divisor dent ident	
2284 2285 2287 ; 2288 neg5op; 2291 ; 2292 neg5op; 2292 2292 reg5op; 2292 2293 i-=-== 2298 ;Finkt; 2299 ;Fingai; 2300 ;Ausgai; 2301 ;Reg5op; 2301 ;Reg5op; 2303 div5b; 2304	bcf return 1: NEG5 bra 2: NEG5 21: btg return ion ng	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B divisor, divident ergebnis, rest im divic schleife, divisor, divibergebisminus	; ; ; ; ; ;Ergebnisvorzeichen umkehren ; ; ; ; ;e	
2284   1   2285   2286   1   2286   2287   2288   neg5op. 2289   2290   1   2292   neg5op. 2293   2294   neg5op. 2295   2296   2297   1   2296   2297   2298   25   1   2302   1   2302   2302   2302   2302   2304   2305   2304   2305   2304   2305	bcf return 1: NEG5 bra 2: NEG5 2: Seg return ion 19 19 19 19 19 19	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B divisor, divident ergebnis, rest im divic schleife, divisor, divident bergebisminus divident+mlaenge-1,7	; ; ; ; ;Ergebnisvorzeichen umkehren ; ; ;tergebnisvorzeichen umkehren ; ;tergebnisvorzeichen umkehren ; ;tergebnisvorzeichen umkehren ;tergebnisvorzeichen	
2284   1   2285   2286   1   2287   2288   1   2288   1   2290   2291   1   2292   2293   2294   1   2295   2296   2296   2297   2298   1   2298   1   2298   1   2298   2298   1   2298   2298   2   2   2   2   2   2   2   2   2	bcf return 1: NEG5 bra 2: NEG5 2:l: btg return 199 199 199 190 190 190 190 190 190 190	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B divisor, divident ergebnis, rest im divic schleife, divisor, div bergebisminus divident+mlaenge-1,7 neg5op1	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
2284   1   2285   2286   1   2286   2287   1   2288   1   2298   2299   2299   2291   1   2292   1   2292   2293   2294   1   2295   2296   2297   2298   2297   2298   2298   2298   2298   2299   2298   2299   22	bcf return l: NEG5 bra 2: NEG5 2: btg return ion ng ng cer	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divid schleife, divisor, div.  bergebisminus divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
2284   1   2285   2286   1   2286   2287   2288   1   2289   2289   2290   2291   1   2292   2292   2293   2296   2296   2296   2296   2296   2296   2296   2296   2296   2296   2296   2296   2296   2296   2296   2296   2207   2208   2207   2208   2207   2208   2207   2208   2207   2208   2207   2208   2207   2208   2208   2207   2208   2207   2208   2208   2207   2208	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return ion ag ag cer bcf btfsc rcall btfsc rcall	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divic schleife, divisor, divident bergebisminus divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7 neg5op2	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
22284	bcf return 1: NEG5 bra 2: NEG5 21: btg return generation pg cer bcf btfsc rcall btfsc rcall bcfsc	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divisor, divident schleife, divisor, divident bergebisminus divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7 neg5op2 divisor+mlaenge-1,7	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
2284	bcf return 1: NEG5 bra 2: NEG5 2: btg return sion gg 19 cer bcf btfsc rcall btfsc rcall btfsc rcall bcf	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divic schleife, divisor, divident divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7 neg5op2 divisor+mlaenge-1,7 divident+mlaenge-1,7 divident+mlaenge-1,7	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
2284	bcf return 1: NEG5 bra 2: NEG5 2_1: btg return ion ng ng ter bcf btfsc rcall btfsc rcall btfsc rcall bcf bcf bcf	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebisminus divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7 divisor+mlaenge-1,7 divident+mlaenge-1,7 schleife	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
2284	bcf return  1: NEG5 bra  2: NEG5 2: btg return ion ng ng cer  bcf btfsc rcall bcf clrf clrf CLR5	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divic schleife, divisor, divident divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7 neg5op2 divisor+mlaenge-1,7 divident+mlaenge-1,7 divident+mlaenge-1,7	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
2284	bcf return  1: NEG5 bra  2: NEG5 2: btg return ion ng ng cer  bcf btfsc rcall bcf clrf clrf CLR5	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebisminus divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7 divisor+mlaenge-1,7 divident+mlaenge-1,7 schleife	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
22284 region   region	bcf return  1: NEG5 bra  2: NEG5 2: Stg return  g g g g cer  bcf btfsc rcall btfsc rcall bcf bcf bcf clrf CLR5  C.R5	op1 neg5op2_1  op2 bergebisminus  dividieren von 2 x 5 B; divisor, divident ergebnis, rest im divid schleife, divisor, divident divident+mlaenge-1,7 neg5op1 divisor+mlaenge-1,7 neg5op2 divisor+mlaenge-1,7 divident+mlaenge-1,7 schleife ergebnis	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	

No	v 10, 0	9 8:32		mc.pic	Page 30/79
2316		btfsc	divisor+4,7	· · · · · · · · · · · · · · · · · · ·	
2317		bra	divb53	;	
2317		RL5	divisor	;	
2319		CMP5	divident, divisor		
2320		bc	divb51	· '	
2321		CLR5	ergebnis	·	
	divb52:		crachirb	;SCHLEIFE(1)	
2323	urvost.	clrc		;	
2324		RR5	divisor	· • • • • • • • • • • • • • • • • • • •	
2325	divb53:			į	
2326		CMP5	divident, divisor	;	
2327		bnc	divb54	;	
2328		SUB5	divident, divisor	: ;	
2329	divb54:			;	
2330		RL5	ergebnis	;	
2331		decfsz	schleife,F	;	
2332		bra	divb52	; ENDE (1)	
2333			bergebisminus	;? ist das ergebnis minus	
2334		rcall	neg5ergebnis	;1 minus setzen	
2335		return		;	
	;Funkti		ergebnis nach fa	aktori copieren	
	;Eingan		ergebnis 5 Byte	1	
	; Ausgan		ergebnis in fakt		
	;Regist		faktor1, ergebn	.5	
		s2faktor			
2342			ergebnis+4,fakto	or1+4	
2344		movff	ergebnis+3,fakto		
2345		movff	ergebnis+2,fakto		
2346		movff	ergebnis+1,fakto		
2347		movff	ergebnis, faktor		
2348		return			
2349	;=====		============		
	;Funkti		ergebnis nach fa	aktor2 copieren	
	;Eingan		ergebnis 5 Byte		
	Ausgan		ergebnis in fakt		
1	;Regist		faktor2, ergebn	LS	
		s2faktor			
2356			ergebnis+4,fakto	nr2+4	
2357		movff	ergebnis+3,fakto		
2358		movff	ergebnis+2,fakto		
2359		movff	ergebnis+1,fakto		
2360		movff	ergebnis,faktor:		
2361		return			
1	;Funkti		HEX zu BCD wande	eln	
	;Eingan		faktor1 5 Byte	net o	
	;Ausgan ;Regist	g er	ergebnis max 6 l	syte is, zw, schleife, schleife+1	
	;		cryebii		
	hex2bcd				
2369		CLR4	ergebnis	;ergebnis loeschen	
2370		CLR2	ergebnis+4	;	
2371		MOVLF	.40, schleife	;40 Durchlaeufe fuers Bit	
2372	htb1:			;SCHLEIFE(1)	
2373		MOVLF	.6, schleife+1	; 6 Byte Ergebnis	
2374	1 . 1	lfsr	0,ergebnis	: LFSR0 = ergebnis	
	htb11:	-		; SCHLEIFE(2)	
2376		movf	INDF0,W	; Ergebnis Byte holen	
2377		andlw	B'00001111'	; untersten Bit	
2378		movwf	ZW	; zwischenspeichern	
2379 2380		movlw subwf	.5 zw,W	; 5 ; subtrahieren	
2380		btfss	STATUS,C	; ? Ueberlauf	
2381		bra	htb2	; debellaul	
2382		movlw	.3	, 1 3	
2384		addwf	INDF0,F	; addiern	
	htb2:		- ,		
2386		movf	INDF0,W	; Ergebnis Byte holen	
2387		andlw	B'11110000'	; obersten Bit	
2388		movwf	ZW	; zwischenspeichern	
2389		movlw	50h	; 50	
2390		subwf	ZW,W	; subtrahieren	
2391		btfss	STATUS, C	; ? Ueberlauf	
2392		bra movlw	htb3	; ; 1 0x30	
2393 2394		moviw	30h INDF0,F	; 1 0x30 ; addieren	
	htb3:	AUUWI		. sauteten	

No	v 10, 09	8:32		mc.pic	Page 31/79
2396		movf		; Byte eins weiter	
2397				; ENDE(2) 6 Byte bearbeitet	
2398 2399		bra clrc	htb11	; carry loeschen	
2400		RL5	faktorl	; faktor1 -> ergebnis schieben	
2401		RL6	ergebnis	;	
2402			schleife,F	1 10 11	
2403 2404		bra return		;ENDE(1) nach 40 Bit ;fertig	
				, rerera	
2406	;Funktio	on	Ausgabe des Stri	ings	
	Eingang	3	String in string	g;	
2408 2409				= Anzahl der Ziffern Stelle des Kommas von rechts 0 = kein Komma	
2410				Anzahl der zu kuerzenden Ziffern von rechts	
2411	;Ausgang	3	Alle Ziffern mit	Komma ohne fueherende 0 sind auf LCD	
	;Registe		string, schleife		
	printf:				
2415		lfsr	0,string	;hier beginnt der String	
2416		MOVLF		;bestehend aus 12 Char	
2417		movf	laenge,W	;laengezahl errechnen	
2418		subwf	schleife,W	<i>i</i> .	
2419 2420		movwf movf	laenge komma,W	; ;Kommazahl errechnen	
2420		subwf	schleife,W	;	
2422		movwf	komma	;	
2423		bcf		;beginnen mit keiner Nullausgabe	
2424		movf		;letzten Stellen nicht	
2425	printf2:	subwf	schleife,F	;ausgeben ;SCHLEIFE(1)	
2426	P. T. T. T. C. T. C.	decf	komma,F	; ? Komma == 1 Stelle davor	
2428		btfsc	STATUS, Z	;	
2429		bsf		; 1 richtige NULL ausgeben	
2430		incf movf		<pre>; Komma wieder korrigieren ; ? Kommaausgabe</pre>	
2431 2432		bnz	. 1.	; Kommaausgabe	
2433		movlw		; 1 Komma schreiben	
2434		rcall		; in LCD	
	printf3:		DOGETHES	· Charalan	
2436 2437		movf movwf		<pre>; Char holen ; und zwischenspeichern</pre>	
2437		movf	laenge,F	, und zwischenspeichein	
2439		bnz	printf4	;	
2440		btfsc	bnull	; ? Space statt NULL ausgeben	
2441		bra	L		
2442		movlw	'0' schleife+1,W	; 0 0 ausgeben	
2443 2444		subwf bnz	printf6	; ;	
2445			' ',schleife+1	;	
2446		bra	printf7	;	
	printf6:		lam11	<i>i</i>	
2448	printf7:	bsf	bnull	, :	
2449		movf	schleife+1,W	;	
2451		rcall	LCDChar	;	
	printf4:			;	
2453		movf bz	laenge,F	<i>i</i> .	
2454 2455		decf	printf5 laenge,F	, ;	
	printf5:		-30150/1	;	
2457		decf	komma,F	;	
2458				; ENDE (1)	
2459		bra movf	printf2	;	
2460 2461		bz	kuerzen,F printf8	;	
2462		movf	kuerzen,W	;	
2463		rcall		;Leerzeichen ausgeben	
	printf8				
2465		return			
	;====== ;Funktio		Wandeln BCD-Form	nat in String	
	;Eingang			ormat in ergebnis(6 Byte)	
2469	Ausgang	j:	String in string		
	·Bogiata	er:	schleife, string		
	;Registe				
2471	;				
2471 2472	; bcd2char	6b:	string		
2471	; bcd2char		string string+4		

No	v 10, 09 8:3	32	mc.pic	Page 32/79
2476 2477 2478	lfs MOV			
2479 2480 2481 2482 2483 2484 2485 2486 2487	rca mov rca	lw b'00001111' ll charwrite f POSTDEC1,W ll charwrite fsz schleife,F b2c401		
2488 2489 2490 2491 2492 2493	charwrite: and ior mov ret	wf POSTINCO		
2495	;;Funktion	eine Zahl auf	LCD ausgeben Fuehrende 0 als Leerzeichen	
2497 2498 2499 2500 2501 2502 2503 2504	LCDfrqbyte:	lw B'00001111' LCDfrq3 ss bnul1 LCDfrq1 lw ', LCDfrq4	<pre>;unteres Nibbel filetern ;? Zahl NULL ;1 ? fuehrende Null ; 1 Leerzeichen ausgeben ;</pre>	
2507	bcf LCDfrq4			
2509	bra			
2511 2512 2513		Anzeige der F Frequenz im S LCD	requenz auf LCD Zeile	
		: equ .11		
2518 2519 2520 2521 2522 2523 2524 2525	bra btf bra mov bz btf bra	sc bmenu menuanzeige sc bkeyeranz LCDAnzKeyer f band,F	<pre>;? Menu aktiv ;1 zur Menuanzeige ;? Keyergeschw. anzeigen ;1 zur Anzeige ;? Messmodus ;1&gt; Zur Frequenzanzeige ;0 ? S-Meter aktiv ; 1 S-Meter auf Zeile 2</pre>	
2527 2528 2529 2530 2531 2532 2533 2534 2535	mov btf mov btf bra mov btf	ll LCDPos lw 'A' ss bvfo lw 'B' ss brit LCDAnZ201 lw 'a' ss bvfo	; ;Anfang Zeile 2 ;Cursor bewegen ; ;? VFO B aktiv ;1 B anzeigen ;? Rit aktiv ;1 ? VFO B aktiv ;	
2536 2537 2538 2539	LCDAnZ201: rca	lw 'b' ll LCDChar sc bvfo	; 1 B anzeigen ; ;anzeigen ;	
2542 2543	bra LCDAnZ202: LD5 bra	faktor1,frequ	; enzb; ;	
2545 2546	LCDAnZ203: LD5 LCDAnZ204: rca		; enza; ; ;	
2547 2548 2549 2550	rca mov bra	lw .3	; ; ;noch 3 Leerzeichen	
	LCDAnzeigeZ clr cal mov	f WREG l LCDPos	<pre>;1. Position Zeile 1 ;Cursor bewegen ; ;? VFO B aktiv</pre>	

No	ov 10, 09	8:32		mc.pic	Page 33/79
2556		movlw	'B'	;1 B anzeigen	<u> </u>
2556		btfss		;	
2558		bra	T OF 3 F1 0 1	; ;	
2559			'a'	· ;	
2560		btfsc		;? VFO B aktiv	
2561		movlw		;1 B anzeigen	
	LCDAnZ10		. р.		
2562				;anzeigen	
2563		btfsc		, and crycii	
2565			LCDAnZ102	, :	
	LCDAnZ10		LCDAIIZIUZ	1	
2567			faktor1 frequenc	a	
2568		hra	faktor1,frequenz	α	
	LCDAnZ10		DCDAII2104		
2570			faktor1,frequenz	h	
	LCDAnZ10		raktori, rrequenz	D .	
2572		rcall	I.CDAng		
2572			LCDAnzMode		
	;				
	LCDAnz:				
		lfsr	0,faktor1	;	
2576 2577			1,lcdoffset	<i>'</i>	
2578				;	
2578			hex2bcd5b	, :	
2579			bcd2char6b	, :	
			.11,laenge	, :	
2581 2582			.6,komma	, ;	
2582		movif		, ;	
			4	, :	
2584		subwf	=	, :	
2585		bnz	step,W LCDAnz01	:	
2586 2587		MOVLF	.5,kuerzen	, ;	
	LCDAnz01		. 5 , 1.401 2011	•	
2588			nrintf	:	
		goto		<i>,</i> 	
2590	LCDAnzMo	nde:			
2591		btfsc			
2592			LCDAnzM01	· ;	
2593			mode, F	· ;	
2594			LCDAnzM104	· ;	
	LCDAnzM0		E-DAMIDITEO I	;	
2596		LCDStrp	tmode0	· ;	
2598		return		: ;	
	LCDAnzM1			, ;	
2600				· ;	
2601		subwf		: <b>;</b>	
2602			LCDAnzM105	į	
2603		LCDStrp		;	
2604		return		: ;	
	LCDAnzM1			· ;	
2606			2	· ;	
2607			mode,W	· ;	
2608			LCDAnzM106	: ;	
2609		LCDStrp		;	
2610		return		;	
	LCDAnzM1				
2612		movlw	3		
2613		subwf			
2614			LCDAnzM107		
2615		LCDStrp			
2616		return	- :====		
	LCDAnzM1				
2618		movlw	4		
2619		subwf			
2620			LCDAnzM108		
2621		LCDStrp			
2622		return			
	LCDAnzM1				
2623		movlw	5		
2625		subwf	mode,W		
2626		bnz	LCDAnzM109		
2026		LCDStrp			
2627		return	coue3		
2627					
2628					
2628 2629	LCDAnzM1		6		
2628 2629 2630	LCDAnzM1	movlw	6		
2628 2629 2630 2631	LCDAnzM1	movlw subwf	mode,W		
2628 2629 2630 2631 2632	LCDAnzM1	movlw subwf bnz	mode,W LCDAnzM110		
2628 2629 2630 2631 2632 2633	LCDAnzM1	movlw subwf bnz LCDStrp	mode,W LCDAnzM110		
2628 2629 2630 2631 2632 2633 2634	LCDAnzM1	movlw subwf bnz LCDStrp return	mode,W LCDAnzM110		

No	v 10, 09 8:32		mc.pic	Page 34/79
2636	return			
2637	;			
2638 2639	LCDAnzKeyer: movf	band, F	; ;? Messender	
2640	btfsc	STATUS, Z	;	
2641	return		;1 keine Anzeige	
2642	LCDStrp		;0 "WpM: "	
2643		UmessKeyerPoti	; Spannung messen	
2644		schleife+3	; U / 8	
2645 2646		schleife+3,F schleife+3,F	, ;	
2647	rrcf	schleife+3,W	;	
2648	andlw	B'00011111'	;	
2649	addlw	.9	; geringste Geschwindigkeit addieren OVol	t
2650 2651	movwf rcall	schleife+3 math ramclr	;	
2652		schleife+3,faktor1	; berechen	
2653		hex2bcd5b	; hex2bcd	
2654		ergebnis,W	;	
2655		LCDHEX	; und anzeigen	
2656	movlw		; ; 9 Leerzeichen folgen	
2657 2658		LCDSpacel	, 9 Leerzeichen loigen	
	xsmladen:		;	
2660	movff	xsm,faktor2	;laden des X-Wertes in Faktor 2	
2661		xsm+1,faktor2+1	;	
2662 2663	btiss bra	xsm+1,7 xsmladen01	;? test ob negativ	
2664		faktor2+2,F	;1 X-Werte negativ	
2665		faktor2+3,F	; darstellen	
2666		faktor2+4,F	;	
	xsmladen01:		<i>i</i>	
2668 2669	return		;	
2670	ysmladen:		;	
2671		summand1	;	
2672	movff	ysm,summand1+2	;	
2673		ysm+1,summand1+3	;	
2674 2675	btfsc	ysm+1,/ summand1+4,F	, ;	
2676	return	Bananaria 1,1	;	
2677	;			
	smeterausw:		<i>i</i>	
2679	rcall smeterausw01:	umesssmeter	Spannung messen	
2680 2681		math_ramclr	;Ram loeschen math operationen	
2682		faktor1,mess	;faktor1 = Messergebnis	
2683		xsmladen	XSM Laden mit Vorzeichen	
2684	rcall		Ergebnis = Messung * X-Wert	
2685 2686		ysmladen ergebnis,summandl	;YSM Laden mit Vorzeichen ;Ergebnis = Ergebnis + Y-Wert	
2687	; LCDHEX4:		;	
2688	; call	t1Sek	· ;	
2689		d'60'	1	
2690		ergebnis+2,W	<i>i</i> :	
2691 2692	clrf	smeterausw02 ergebnis+2	, ;	
2692		smeterausw03	;	
	smeterausw02:		;	
2695		d'31'	· ·	
2696 2697	subwf bnc	ergebnis+2,W smeterausw03	:	
2697	MOVLF	d'30',ergebnis+2	;	
2699	smeterausw03:	, , , ,	;	
2700	movff	ergebnis+2,usmeter	ergebnis speichern fuer Bargraph	
2701	movff	ergebnis+2,usmeter+2	ergebnis speichern fuer S-Wert	
2702 2703	return		, 	
	smanzeige:		;	
2705	rcall	smeterausw	;	
2706	CMP2	usmeter+1,usmeter	;? neue Messung != alte Messung	
2707	bz	smanzeige01	;	
2708	movff smanzeige01:	usmeter,usmeter+1	;1 Messung speichern	
2709	rcall	math_ramclr	;alle Operanten loeschen	
2711	movff	usmeter+1,divident	;alte Messung in Divident laden	
2712	MOVLF	.3,divisor	Ergebnis = Bargrah / 3	
2713	rcall	div5b	; :Cablaifa2 - 0	
2714 2715	MOVLF movf	.8,schleife+3 ergebnis,W	<pre>;Schleife3 = 8 ;</pre>	
2713	IIIOVI	,	·	

No	v 10, 09	8:32		mc.pic	Page 35/79
2716				;Schleife3 = Schleife3 - Ergebnis	
2717		movlw		¿Zeilenanfang 2. Zeile	
2718		call	LCDPos	:Crafiggho markionura form CO	
2719		MOVLF.	.6,ergebnis+1	Grafische markierung fuer S9	
2720 2721	smanz03	movf	ergebnis,F	;SCHLEIFE(1) ; ? ergebnis == 0	
2721		bz	smanz05	; ergebhis == 0	
2723				; 0 grafische Markierung S9 - 1	
2724		bra	smanz032	;	
2725		movlw		; ? grafische Markierung erreicht	
2726		bra	smanz031	; 1 langes Zeichen laden	
	smanz03			, , , , , , , , , , , , , , , , , , , ,	
2728		movlw	. 2	; 0 kleines Zeichen laden	
	smanz03		I anahan	;d amasiman	
2730 2731		call	LCDChar ergebnis,F	; und anzeigen	
2732			smanz03	; ENDE (1)	
	smanz05			;	
2734			divident,F	;? Divident == 0	
2735			smanz02	;	
2736				;1 Schleife3 = Schleife3 + 1	
2737			smanz06	;	
	smanz02		ainiant w	i	
2739			divident,W	;0 Divident = Divident -1	
2740			LCDChar	; als Zeichen darstellen	
2741 2742	smanz06		schleife+3,F	; ;Schleife3 = Schleife3 + 1	
2742			schleife+3,W	;? Schleife3 != 0	
2744		bz	smanz07	;	
2745		call	LCDSpacel	;1 als Leezeichen darstellen	
	smanz07		<u>.</u>	;	
2747		movlw		;"S" Darstellen	
2748		call	LCDChar	i	
2749		rcall	math_ramclr	operanten loeschen	
2750		clrc	matam: 2 E	; :	
2751		rrcf movff	usmeter+2,F usmeter+2,faktor1	<pre>;usmeter2 = usmeter2 / 2 ;faktor1 = usmeter</pre>	
2752 2753		movii	.10	; raktori = usmeter	
2754				;usmeter2 = usmeter2 - 10	
2755				;? S-Wert < 10	
2756				;1 faktor1 in BCD wandeln	
2757		rcall	bcd2char6b	; in Char wandeln	
2758		MOVLF		; 1 stellige Anzeige	
2759		MOVLF		; 0 Stelle hintern Komma	
2760		clrf	kuerzen	; 0 Stellen kuerzen	
2761		rcall		; und anzeigen	
2762	smanz08	bra :	smanz09	; :	
2763		movlw	' + '	;0 ein + darstellen	
2765		call		;	
	smanz09			;	
2767		movlw	4	eventuelle Zeichen rechts	
2768		goto	LCDSpacel	;ueberschreiben mit Leerzeichen	
	ubattan				
2771		call	math_ramclr	i Abi an land land about	
2772		call		Display loeschen	
2773			umessbatt ADRESL,faktor2	Spannung messen	
2774 2775			ADRESH, faktor2+1	<pre>;ermittelte Spannung laden ;</pre>	
2776		LCDHEX2		•	
2777			t5Sek		
2778					
2779		MOVLF		;mit Faktor multiplizieren	
2780		MOVLF	LOW(.9805),faktor1	;	
2781		call	mul5b	i	
2782		LCDHEX4		i	
2783	,	call	сэрек		
2784 2785		CLR5	faktor1	;	
2785		movff	ergebnis+2,faktor1	; ;	
2787		btfsc	ergebnis+1,7	;? niederwertige Stelle > 7fh	
2788		incf	faktor1,F	;1 aufrunden	
2789		rcall	hex2bcd5b	;HEX in BCD wandeln	
2790		rcall	bcd2char6b	;BCD in Char wandeln	
2791		MOVLF	.3,laenge	;3 stellige Anzeige	
2792		MOVLF	.1,komma	;1 Stelle hintern Komma	
2793		clrf	kuerzen	von rechts nichts kuerzen	
		movlw	.3	Position Zeile 1 4.Zeichen	
2794 2795		call	LCDPos	;setzen	

No	ov 10, 09	8:32		mc.pic	Page 36/79
2796		rcall	printf	;Formatiert ausgeben	
2797		LCDStrp	text4	;und "Volt" dahinter schreiben	
2798				;2 Sekunden anzeigen	
			die Berechnung, welches	Rand eingestellt wurde	
2800		ide Idei		50,80,60,40,30,20,17,15,12,10,6,2m	
	anztrans	v		sverterbaender	
2803		-	-1		
2804	bdiv	equ	(0x3ff * .100) / (anzban	nd + anztransv - 1)	
2805	bshift	equ	0x3ff / ((anzband + anzt	ransv - 1) * 2)	
	ubandmes				
2807		call	math_ramclr	;mathe-speicher loeschen	
2808		rcall movff	umessband	;Spannung messen	
2809		movff	ADRESL, faktor1 ADRESH, faktor1+1	;umspeichern Ergebnis	
2811		MOVLF	LOW(bshift), faktor2	<u>'</u>	
2812		MOVLF	HIGH(bshift), faktor2+1	;	
2813		ADD2	faktor1,faktor2	;	
2814		CLR5	faktor2	;	
2815		MOVLF	.100,faktor2	;Multiplizieren mit 100	
2816		rcall	mul5b	; :Ebi	
2817 2818		rcall LDK2	ergebnis2faktor1_5b	;Ergebnis weiter verwenden div);Dividieren durch konst	
2818			div5b	;	
2820		movff	ergebnis,bandneu	;Ergebnis ist eine Bandnummer je nach ar	gelegter
2821		return		; Spannung	
		de fuer	die Berechnung, welcher		
	anzmode		equ .6	cw,lsb,usb,cwr,dig,digr	
2825 2826	bmdiv	9011	(0x3ff * .100) / (anzmod	le = 1)	
2826	bmshift	equ	0x3ff / ((anzmode - 1) *	: 2)	
2828	2	cqu	onser / ((anemode 1)	2,	
2829	umodemes	sen:			
2830		call	math_ramclr	;mathe-speicher loeschen	
2831		rcall	umessmode	;Spannung messen	
2832		movff	ADRESL, faktor1	;umspeichern Ergebnis	
2833 2834		movff MOVLF	ADRESH, faktor1+1	; :	
2834		MOVLF	LOW(bmshift),faktor2 HIGH(bmshift),faktor2+1	, :	
2836		ADD2	faktor1,faktor2	i	
2837		CLR5	faktor2	;	
2838		MOVLF	.100,faktor2	;Multiplizieren mit 100	
2839			mul5b	;	
2840		rcall	ergebnis2faktor1_5b	;Ergebnis weiter verwenden	
2841		LDK2	faktor2, HIGH(bmdiv), LOW(	;Dividieren durch konst	
2842		rcall	div5h	:	
2844			ergebnis,W	;Ergebnis ist eine Modenummer je nach ar	gelegter
2845		movwf	modeneu	;Spannung ausser Nummer 0	33
2846		return		;	
2847					
2848	UmessKey	rerPoti:			
2849 2850	,	if	hytevariante >= 21	;alle Varianten mit PIC18F4520	
2850					
2852		bcf	ADCON2, ADFM		
2853					
2854		endif			
2855	;				
2856	,				
2857	,			;alle Varianten mit PIC18F452	
2857 2858	;	if	bytevariante < .21		
2857	;	if			
2857 2858 2859	;	if	bytevariante < .21		
2857 2858 2859 2860 2861 2862	;	bcf endif	bytevariante < .21 ADCON1,ADFM		
2857 2858 2859 2860 2861 2862 2863	;;	bcf endif rcall	bytevariante < .21 ADCON1,ADFM  umesskeyer		
2857 2858 2859 2860 2861 2862 2863 2864	;	bcf endif rcall	bytevariante < .21 ADCON1,ADFM  umesskeyer messh,W		
2857 2858 2859 2860 2861 2862 2863 2864 2865	; ;	bcf endif rcall movf movwf	bytevariante < .21 ADCON1,ADFM  umesskeyer		
2857 2858 2859 2860 2861 2862 2863 2864	;	bcf endif rcall movf movwf	bytevariante < .21  ADCON1,ADFM  umesskeyer messh,W keyergeschw+1	;alle Varianten mit PIC18F452	
2857 2858 2859 2860 2861 2862 2863 2864 2865 2866	;	bcf endif rcall movf movwf	bytevariante < .21  ADCON1,ADFM  umesskeyer messh,W keyergeschw+1		
2857 2858 2859 2860 2861 2862 2863 2864 2865 2866 2867	;	bcf endif rcall movf movwf	bytevariante < .21  ADCON1,ADFM  umesskeyer messh,W keyergeschw+1	;alle Varianten mit PIC18F452	
2857 2858 2859 2860 2861 2862 2863 2864 2865 2866 2867 2868 2869 2870	;;	bcf endif rcall movf movwf if bsf	bytevariante < .21  ADCON1,ADFM  umesskeyer messh,W keyergeschw+1 bytevariante >= .21	;alle Varianten mit PIC18F452	
2857 2858 2859 2860 2861 2862 2863 2864 2865 2866 2867 2868 2869 2870 2871	;;	bcf endif rcall movf movwf if	bytevariante < .21  ADCON1,ADFM  umesskeyer messh,W keyergeschw+1 bytevariante >= .21	;alle Varianten mit PIC18F452	
2857 2858 2859 2860 2861 2862 2863 2864 2865 2866 2867 2868 2869 2870 2871	;;	bcf endif rcall movf movwf if bsf	bytevariante < .21  ADCON1,ADFM  umesskeyer messh,W keyergeschw+1 bytevariante >= .21	;alle Varianten mit PIC18F452	
2857 2858 2859 2860 2861 2862 2863 2864 2865 2866 2867 2868 2869 2870 2871	;	bcf endif rcall movf movwf if bsf endif	bytevariante < .21  ADCON1,ADFM  umesskeyer messh,W keyergeschw+1  bytevariante >= .21  ADCON2,ADFM	;alle Varianten mit PIC18F452	

No	v 10, 09 8:32	mc.pic	Page 37/79
2876	bsf	ADCON1,ADFM	
2877 2878	;endif		
2879 2880	;return		
2881	;========		
2882 2883		nung ermitteln Spannungsteiler = 6,8k / 3,3K	
2885 2886 2887 2888 2889	ubatterieleser rcall movff movff bsf return	umessbatt ; ADRESI,ubatt ; ADRESH,ubatt+1 ; ubattneu ;Spannung neu anzeigen einleiten	
2890 2891	;======================================		
2892	if	bytevariante >= .21 ;alle Varianten mit PIC18F4520	
2895 2896 2897 2898 2899 2900 2901 2902 2903	adst kanalRA0 kanalRA1 kanalRA2 kanalRA3 kanalRA5 kanalRE0 kanalRE1 kanalRE2 #define	equ 0x01 equ adst b'00000000' equ adst b'00000100' equ adst b'00001000' equ adst b'00001000' equ adst b'00011000' equ adst b'00010000' equ adst b'00010100' equ adst b'00011000' equ adst b'00011000' adfrei ADCONO,1	
2905	endif		
2906 2907	;		
2908	if		
2911 2912 2913 2914 2915 2916 2917 2918 2919		equ 0xc1 equ adst   b'00000000' equ adst   b'00001000' equ adst   b'00011000' equ adst   b'00011000' equ adst   b'0011000' equ adst   b'00100000' equ adst   b'0010000' equ adst   b'00110000' equ adst   b'00110000' adfrei ADCON0,2	
2920 2921	endif		
2922 2923	;		
2924	umessmode:		
2926 2927 2928	umess8: movlw bra umesssmeter: umess7:	kanalRE2 ;anal. kanal RE2 umess	
2930 2931 2932	movlw bra umessband:	kanalRE1 ;anal. kanal RE1 umess	
2934 2935 2936	umess6: movlw bra umessrit:	kanalRE0 ;anal. kanal RE0 umess	
2938 2939 2940	umess5: movlw bra umessrueck:	kanalRA5 ;anal. kanal RA5 umess	
2942 2943 2944	umess3: movlw bra umessvor:	kanalRA3 ;anal. kanal RA3 umess	
2946 2947 2948	umess2: movlw bra umesskeyer: umess1:	kanalRA2 ;anal. kanal RA2 umess	
2950 2951 2952	movlw bra umessbatt: umess0:	umess ;Keyerpoti	
2954 2955	movlw umess:	kanalRAO ; anal. kanal RAO	

No	ov 10, 09			mc.pic	Page 38/7
2956 2957		movwf MOVLF	ADCON0 .100,schleife	; als Messeingang setzen ;	
	ubme2:	1-10 / 111	. 100, SCHIETTE	,	
2959		decfsz	schleife,F	;	
2960		bra	ubme2	;	
2961	ubme1:	bsf	adfrei	Start Messung	
2962 2963	ubilie1.	btfsc	adfrei	;warten bis Messung beendet	
2964		bra	ubme1	Ergebnis in adresh und adresl	
2965		movff	ADRESH, messh	;	
2966 2967		movff	ADRESL, messl	;	
	;	return			
	;Funkti	on zum u	mrechnen des ermi	ttelten Spannungswertes in passenden Hexwert	
			= 102 = 66h		
				tipliziert und der Ueberlauf ins naechste	
2972	;eingan		ivisionsergebnis Wert in W		
	ausgan		Wert in W		
	regist		temp, temp+1,		
2976			110		
2977 2978	mulkons	t:	equ .110		
	umrechn	en1:			
2980	001111	movwf	temp	;	
2981		movlw	mulkonst	;	
2982		mulwf	temp	<i>i</i> .	
2983 2984		movff movff	PRODL, temp PRODH, temp+1	, ;	
2984 2985		btfsc	temp,7	;? test ob aufrunden niederwertiges Byte>7f	
2986		incf	temp+1,F	;1 hoeherwertiges Byte + 1	
2987		movf	temp+1,W	;Ergebnis in W	
2988	·	return		<i>i</i>	
	menuanz			;	
2991		movlw	.1	;	
2992		subwf	ebene,W	;	
2993		bnz	manz01	<i>i</i>	
2994 2995	manz01:	LCDStrp	menui	, :	
2996	aiizot.	movlw	. 2	i	
2997		subwf	ebene,W	;	
2998		bnz	manz02	<i>!</i>	
2999	manz02:	LCDStrp	menu2	<i>i</i> :	
3000	a.11202.	movlw	.3	;	
3002		subwf	ebene,W	i	
3003		bnz	manz03	1	
3004	manz03:	LCDStrp	menu3	<i>i</i>	
3005 3006	manzu3:	movlw	. 4	; ;	
3007		subwf	ebene,W	;	
3008		bnz	manz04	;	
3009		LCDStrp	menu4	<u>;</u>	
3010 3011	manz04:	movlw	.5	, ;	
3012		subwf	ebene,W	;	
3013		bnz	manz05	;	
3014		LCDStrp	menu5	<u>;</u>	
3015 3016	manz05:	movlw	.6	, :	
3016 3017		subwf	ebene,W	;	
3018		bnz	manz06	;	
3019		LCDStrp		;	
	manz06:		7	<i>i</i> .	
3021 3022		movlw subwf	.7 ebene,W	, ;	
3023		bnz	manz07	;	
3024		LCDStrp		;	
	manz07:			1	
3026		movlw	.8	<i>i</i> .	
3027 3028		subwf bnz	ebene,W manz08	, ;	
		LCDStrp	menu8	;	
3028					
3029	manz08:			;	
3029 3030 3031	manz08:	movlw	.9	;	
3029 3030 3031 3032	manz08:	movlw subwf	.9 ebene,W	; ; ;	
3029 3030 3031	manz08:	movlw	.9 ebene,W manz09	; ; ; ;	

No	ov 10, 09	9 8:32		mc.pic	Page 39/79
3036		movlw	.10	;	
3037		subwf		;	
3038		bnz		;	
3039		LCDStrp		;	
	manz10:			;	
3041		movlw	.11	;	
3042			ebene,W	;	
3043			manz11	į	
3044		LCDStrp		;	
	manz11:			;	
3046	diibii	movlw	.12	;	
3047		subwf	ebene,W	, :	
3048		bnz	manz12	;	
3049		LCDStrp		, :	
	manz12:	DCDDCIP	menu z	•	
3051	manzız.	return		;	
	:			, ====================================	
	tastelb			;	
		enanarung	9·	/	
3054		bcf	block	eventueli Entriegein	
3055		clrf	ımpuise	<pre>;eventuell Entriegeln ;Impulse loeschen ;Tastaturquittung</pre>	
3056		call	quittungston	Tastaturquittung	
3057		ptg	omenu	Menu ein oder aus	
3058		bsf	blcdneu	i	
3059		call	LCDDisplayClear		
3060		bra	t4b_99	; ende	
3061					
3062	taste2b	ehandlung		i	
3063		rcall	MenuStart	i	
3064		movlw	.1	i	
3065		subwf	ebene,W	i	
3066		bnz	t2b_1	;	
3067		rcall	umschalten_vfo	;VFOa/VFOb	
3068	t2b_1:			;	
3069	_	movlw	. 2	;	
3070		subwf		;	
3071		bnz	t2b 2	į	
3072		rcall		;VFOa=VFOb	
	t2b_2:		-3-210111	;	
3074	~_b.	movlw	.3	;	
3074		subwf	ebene,W		
		bnz	t2b_3		
3076 3077		rcall		;VFOb=VFOa	
	+2h 2.	rcall	vaterong	rvrou-vroa	
3078	t2b_3:	morr <sup>1</sup>	4	<i>i</i>	
3079		movlw	.4		
3080		subwf		;	
3081		bnz	t2b_4	CMD maggan und dargtaller	
3082	+ O1- 4 :	call	swrmessen	;SWR messen und darstellen	
	t2b_4:		-		
3084		movlw	.5	i	
3085		subwf		į	
3086		bnz		;	
3087		MOVLF	modecw,modeneu	; CW	
	t2b_5:			i	
3089		movlw	.6	;	
3090		subwf		i	
3091		bnz	t2b_6	i	
3092		MOVLF	modecwr,modeneu	; CWr	
3093	t2b_6:			i	
3094		movlw	.7	i	
3095		subwf		i	
3096		bnz	t2b_7	i	
3097		MOVLF	0,bandneu	imess	
3098	t2b_7:			;	
3099	_	movlw	.8	;	
3100		subwf		;	
3101		bnz		;	
3102		MOVLF		;60m	
	t2b_8:			;	
3104	222_0.	movlw	.9	· ;	
3104		subwf		;	
3105		bnz		;	
		MOVLF		;20m	
3107	+ 2h 0 ·	MOVLE			
	t2b_9:	morr1		;	
3109		movlw		<i>i</i> .	
3110		subwf		<i>i</i>	
		bnz		<i>i</i>	
3111		MOVLF	.9,bandneu	;12m	
3112					
3112 3113	t2b_10:			i	
3112	t2b_10:	movlw subwf	.11	; ; ;	

Nov 10	0, 09 8:32		mc.pic Page 40/79
3116	bnz	t2b_11	;
3117	MOVLF		; 2m
3118 t2b_		. 12/2dildied	i
3119	movlw	.12	i
3120	subwf		i
3121	bnz	t2b_12	i
3122	MOVLF	.15,bandneu	itr3
3123 t2b_	_12:		i
3124	bra	t4b_98	i
	te3behandlur		;
3127	rcall	MenuStart	<u>.</u>
3128	movlw subwf	.1	
3129		ebene,W	<u>'</u>
3130	bnz	t3b_1	·Cton condorn
3131 3132 t3b_	rcall	umschalten_step	, step dendern
3133	movlw	.2	,
3134	subwf	ebene,W	,
3135	bnz	t3b 2	· ;
3136	rcall		us;Spot Mithoerton ein/aus
3137 t3b_			;
3138	movlw	.3	i
3139	subwf	ebene,W	i
3140	bnz	t3b_3	i
3141	rcall		;Bandeinstellung sichern
3142	rcall	writesicherung	Einstellung sichern
3143 t3b_			;
3144	movlw	. 4	;
3145	subwf	ebene,W	;
3146	bnz	t3b_4	;
3147	rcall		; SETUP
3148 t3b_	_4:		i
3149	movlw		i
3150	subwf		i
3151	bnz		i
3152	MOVLF	modelsb,modeneu	;LSB
3153 t3b_			
3154	movlw	.6	;
3155	subwf	ebene,W	<i>i</i>
3156	bnz	t3b_6	i .
3157	MOVLF	modedig,modeneu	
3158 t3b_			<u>.</u>
3159	movlw subwf	.7	
3160			;
3161 3162	bnz MOVLF	t3b_7 1,bandneu	;160m
3162 3163 t3b_		ı, Danuneu	, 100m
3164	_/. movlw	.8	;
3165	subwf		;
3166	bnz		;
3167	MOVLF		; 40m
3168 t3b_		,	;
3169	movlw	.9	i
3170	subwf		;
3171	bnz		;
3172	MOVLF		;17m
3173 t3b_			;
3174	movlw	.10	i
3175	subwf		i
3176	bnz	t3b_10	i
3177	MOVLF	.10,bandneu	;10m
3178 t3b_			i
3179	movlw	.11	i
3180	subwf		;
3181	bnz	t3b_11	i de la companya de l
3182	MOVLF	.13,bandneu	itrl
3183 t3b_		1.0	į
3184	movlw		<i>i</i> .
3185	subwf		<u>;</u>
3186	bnz		i ······
3187		.16,bandneu	
3188 t3b_			<u>;</u>
3189			i
3190 ;			
	te4behandlur		i
3192	rcall		i
3193	movlw	.1	<b>;</b>
3194	subwf	ebene,W	;
3195	bnz	t4b_1	;

No	ov 10, 09	8:32		mc.pic	Page 41/79
3196	t4b_1:	rcall	funktionrit		
3197 3198	t4D_1:	movlw	. 2	<i>i</i> ;	
3199		subwf	ebene,W	;	
3200		bnz	t4b_2	;	
3201		movlw	. 4	;	
3202		subwf	step,W	<i>i</i>	
3203 3204		bz MOVLF	t4b_101 4,step	<i>i</i> :	
3205		bsf	blcdneu	i	
3206		bra	t4b_2	;	
3207	t4b_101				
3208	t 41- 0 •	rcall	umschalten_step	;Step aendern	
3209 3210	t4b_2:	movlw	. 3	<i>i</i> :	
3211		subwf		;	
3212		bnz		;	
3213		btg	block	Lock ein	
3214	t4b_3:	,	4	<b>i</b>	
3215		movlw gubwf	.4	<i>i</i> :	
3216 3217		subwf bnz	ebene,W t4b_4	, ;	
3218		rcall		;Anzeige Batteriespannung 2 Sekunden	
3219		bra	menureset	;	
	t4b_4:	,	-	;	
3221		movlw	.5	; :	
3222 3223		subwf bnz	ebene,W t4b_5	, ;	
3224		MOVLF	modeusb, modeneu	;USB	
3225	t4b_5:			;	
3226		movlw	.6	;	
3227		subwf	ebene,W	<i>i</i> •	
3228 3229		bnz MOVLF	t4b_6 modedigr,modeneu	, ;DIGr	
3230	t4b_6:	110 4 111		;	
3231		movlw	.7	i	
3232		subwf		;	
3233		bnz MOVLF		; ;80m	
3234 3235	t4b_7:	MOVLF	z, Danuneu	;	
3236	~_ /·	movlw	.8	;	
3237		subwf	ebene,W	;	
3238		bnz		<i>i</i>	
3239	+1b 0:	MOVLF		;30m	
3240 3241	t4b_8:	movlw		; ;	
3242		subwf		;	
3243		bnz	t4b_9	;	
3244	+ 4h 0 ·	MOVLF	8,bandneu	;15m	
3245 3246	t4b_9:	movlw	.10	, ;	
3247		subwf		;	
3248		bnz		;	
3249	. 41	MOVLF	.11,bandneu	; 6m	
3250	t4b_10:	morr1		;	
3251 3252		movlw subwf		; ;	
3253		bnz	t4b_11	: ;	
3254		MOVLF		;tr2	
3255	t4b_11:			;	
3256		movlw	.12	<i>i</i>	
3257 3258		subwf bnz		; ;	
3258		MOVLF		; tr5	
	t4b_12:			;	
3261	t4b_98:			;	
	menuend		haabann	;	
3263		clrf MOVLF		keine Taste war aktiv deshalb loeschen wieder auf Menue 1	
3264 3265		bcf		Menu ausschalten	
3266	t4b_99:			;SCHLEIFE(1)	
3267	_	call	Tastegedrueckt	;	
3268		bc		;ENDE(1) keine Taste gedrueckt	
3269	;	return		;	
	funktion			;	
3272		btfsc		;? RIT aus	
3273		bra	frit01	i	
		rcall	kopie_rit_ein		
3274 3275		btfsc	bvfo	;1 ? VFOa	

No	v 10, 09	8:32		mc.pic	Page 42/79
3276		bra	frit02	;	
3277		rcall	AgleichB	; 1 VFOa nach VFOb kopieren	
3278		bra	frit01	;	
3279 3280	frit02:		Paloich	; ; 0 VFOb nach VFOa kopieren	
	frit01:		BgleichA	; vrob nach vroa kopieren	
3282	111001	rcall	kopie_rit_aus	;	
3283		btg	brit	RIT umschalten	
3284		bsf		Anzeige neu	
3285		bsf		DDS neu berechnen	
3286		return		; 	
	kopie_r			;	
3289			-,	;	
3290		lfsr	2,frqmerk	;	
3291	kopie_r	bra it ein:	kr02	<i>i</i> :	
3293		lfsr	2,frequenza	;	
3294			1,frqmerk	;	
3295	kr02:			;	
3296		MOVLF	.12,schleife	; ·	
3297	kr01:	movff	POSTINC2, POSTINC	<i>i</i> 1 :	
3298			schleife,F		
3300		bra		;	
3301		return		;	
	,				
3303	Agleich		frequenza, frequen	nzh	
3305			frequenza+1,frequen		
3306			frequenza+2, frequenza+2		
3307			frequenza+3,frequenza+3		
3308			frequenza+4,frequenza+	uenzb+4	
3309	;		menureset		
	Bgleich				
3312		movff	frequenzb, frequen		
3313			frequenzb+1,frequenzb+1		
3314 3315		movii	frequenzb+2,frequenzb+3,frequenzb+3	uenza+2	
3315			frequenzb+4,frequenzb+4		
3317		bra	menureset		
3319		ton_ein_ btg	aus: tonenable	<i>i</i> :	
3321			tonenable	;	
3322		return		;	
3323		MOVLF		;10Hz Schrittweite	
3324		bsf	blcdneu	; ;	
3325 3326		return		<i>,</i> 	
	umschal	ten_step	:	;	
3328			impulse	; 	
3329 3330		movf bnz	band,F umstep01	;? Messmodus	
3330		incf		; ;1 step + 1	
3332				; ? oberer Bereich ueberschritten	
3333		subwf	step,W	;	
3334		bnc	umstep_1	;	
3335 3336		clrf bra	step umstep_1	; 1 wieder von vorn ;	
	umstep0		amprep_1	,	
3338			step,F	;0 step + 1	
3339				; ? step > 4	
3340		subwf	step,W	;	
3341 3342		bnc clrf	umstep_1 step	; ; 1 wieder mit 0 beginnen	
3343		htfss	h1hzanz	; ? keine 1Hz Anzeige	
3344		incf	step,F	; 1 mit 1 beginnen	
	umstep_	1:		i	
3346				;LCD neu anzeigen	
3347 3348	;	return		; 	
		ten_vfo:		;	
3350				;	
3351			bvfo	;	
3352				;	
3353 3354		bsf bsf		; ;	
3354		return		;	

Nov 10, 0	9 8:32			mc.pic	Page 43/79
3357 MenuSta		impulse	;	loogghon	
3358 3359	clrf call	quittungston		e loeschen	
3360	movlw		;	arquiccung	
3361		ebene,W	;? Ebene	2 1	
3362	bnz	MenuStart2	;		
3363			;1 Zeits	schleife aufbauen	
		schleife	į		
3365 MenuSta	rt1: call	Tastegedrueckt	; coure	TEE (1)	
				eak> Taste nicht gedrueckt	
2260	call	+50mSek	; DIC	an Flabee meme gearacene	
3369	decfsz		; ENDE (	1) nach 250 msek Taste gedrueckt	
3370	bra	MenuStartl	;		
3371		quittungsdton			
3372	call	t50mSek	; doppe	elter Quittungston	
3373		2,ebene	, auf E	bene 2 schalten	
3374 ; 3375 MenuSta		ebene,F	, aur E	Delle 2 Scharten	
	call	Tastegedrueckt	; SCHLE	TFE(2)	
				2) keine Taste gedrueckt	
3378 MenuSta	rt2:		;	-	
3379	movf		;Ebene 1	aden	
	return		;		
			======		
3382 ;ZF in 3383 ;		cnreiben 			
3384 ezfwrit				;	
	decf	mode,W		;	
3386	call	getZFadr		;ZF Adresse im Eeprom bestimmen	
		data_ee_addr		;Ziel im Eeprom	
	lfsr	0,zwischenfreque	nz	¿Quelle im Ram	
	MOVLF	4,schleife		; 0 ZF in Eeprom schreiben	
		lewrite			
3390	goto				
3390	======				
3390 3391 ;===== 3392 ;ZF aus 3393 ;	Eeprom	lesen	======		
3390 3391 ;===== 3392 ;ZF aus 3393 ; 3394 ezfread	Eeprom	lesen			
3390 3391	Eeprom : decf	lesen mode,W			
3390 3391 ;===== 3392 ;ZF aus 3393 ; 3394 ezfread 3395 3396	Eeprom : decf call	lesen mode,W getZFadr			
3390 3391 ;===== 3392 ;ZF aus 3393 ; ezfread 3396 3396 3397	Eeprom : decf call movwf	lesen  mode,W getZFadr data_ee_addr		;;;	
3390 ;===== 3392 ;ZF aus 3393 ; 23394 ezfread 3395 3396 3397 3398	Eeprom : decf call movwf lfsr	mode,W getZFadr data_ee_addr 0,zwischenfreque			
3390 3391 ;===== 3392 ;ZF aus 3393 ; ezfread 3396 3396 3397	Eeprom  decf call movwf lfsr MOVLF	lesen  mode,W getZFadr data_ee_addr	enz	;;;	
3390 3391	Eeprom : decf call movwf lfsr	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife	:====== :	;;;;intrittspunkt im Ram;;? mode == 0;;	
3390 ;===== 3391 ;ZF aus 3392 ;ZF aus 3393 ; 3394 ezfread 3395 3396 3397 3398 3399 3400 3401	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	:====== :	; ; ; ; ;Eintrittspunkt im Ram	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	:====== :	;;;;intrittspunkt im Ram;;? mode == 0;;	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01:	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	e======  enz	; ; ;; icintrittspunkt im Ram ; ;? mode == 0 ; ;1 keine ZF ;;	
3390 ;===== 3391 ;===== 3392 ;ZF aus 3392 ;ZF aus 3393 ; 3394 ezfread 3395 3396 3397 3398 4000 4001 4001 4002 4003 4004 401 405	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	nz	; ; ;; ;Eintrittspunkt im Ram ; ;? mode == 0 ;;1 keine ZF ;; ;0 ZF aus Eeprom lesen	
3390 ;===== 3391 ;===== 3392 ;ZF aus 3392 ;ZF aus 3393 ; 3394 ezfread 3395 3396 3397 3398 4000 4001 4001 4002 4003 4004 401 405	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	nz	; ; ;; icintrittspunkt im Ram ; ;? mode == 0 ; ;1 keine ZF ;;	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	nz	; ; ;; ;Eintrittspunkt im Ram ; ;? mode == 0 ;;1 keine ZF ;; ;0 ZF aus Eeprom lesen	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto ========	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	mz	; ;; ;Eintrittspunkt im Ram ; ;? mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto ========	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	mz	; ;; ;Eintrittspunkt im Ram ; ;? mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun return movwf	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr	nz	; ; ;;intrittspunkt im Ram ; ;? mode == 0 ;; leine ZF ; ;0 ZF aus Eeprom lesen  ler adr im Eeprom Bandbezogen siten zum Eepromlesen adr festlegen	
3390	Eeprom : decf call movwf lfsr movf bnz CLR4 return 01: goto schaltun rset: call movwf lfsr	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz	nz	; ; ;;intrittspunkt im Ram ; ;? mode == 0 ;; leine ZF ; ;0 ZF aus Eeprom lesen  ler adr im Eeprom Bandbezogen siten zum Eepromlesen adr festlegen	
3390	Eeprom : decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto ====== schaltun rset: call movwf lfsr call	mode,W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr 0,frequenza	nz	; ; ; ;; ;cintrittspunkt im Ram ; ;? mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen ttspunkt im Ram	
33301 ;===== 33302 ;ZF aus 33302 ;ZF aus 33303 ; 33304 ezfread 33305 3306 3307 3309 3400 3401 3401 3402 3403 3404 ezfread 3405 3406 ;===== 34009 bandadd 3401 3411 3411 3411 3413 bandadd 3414 3414 3413 bandadd	Eeprom : decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto ====== schaltun rset: call movwf lfsr movf bnz CLR4 return O1: for rset: call movwf rset: MOVLF return	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread getBandadr data_ee_addr 0, frequenza 4, schleife	nz	; ; ;;intrittspunkt im Ram ; ;? mode == 0 ;; leine ZF ; ;0 ZF aus Eeprom lesen  ler adr im Eeprom Bandbezogen siten zum Eepromlesen adr festlegen	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun rset: call movwf lfsr rsetl: MOVLF return	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread ====================================	nz ;;lesen d;Vorbere;Eintrit;;10 Byte;	; ; ; ;; ;cintrittspunkt im Ram ; ;? mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen ttspunkt im Ram	
3390	Eeprom : decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun rset: call movwf lfsr rsetl: MOVLF return ad:	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr 0, frequenza 4, schleife	nz ;;lesen d; vorbere;Eintrit;;10 Byte;;	;; ;; ;Eintrittspunkt im Ram ;; ;mode == 0 ;; ;1 keine ZF ;; ;0 ZF aus Eeprom lesen  Her adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen tspunkt im Ram e Frequenz AB mode AB	
33301 ;===== 3332	Eeprom  call movwf lfsr movf bnz CLR4 return 01: goto schaltun rset: call movwf lfsr rset: call movwf lfsr rset: call movwf lfsr rset: CLR5	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr 0, frequenza 4, schleife	nz  ;;lesen d;Vorbere;;ilo Byte;; ;Vorsich	; ; ; ;; ; ;; ;cintrittspunkt im Ram ; ;? mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen ttspunkt im Ram e Frequenz AB mode AB	
3390	Eeprom  call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun reset: call movwf lfsr return ac: CLR5 return	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread getBandadr data_ee_addr 0, frequenza 4, schleife	nz ;;lesen d ;Vorbere ;Eintrit ;;10 Byte ;;Vorsich ;Adresse	; ; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen ttspunkt im Ram e Frequenz AB mode AB	
33301 ;===== 3332	Eeprom  call movwf lfsr movf bnz CLR4 return 01: goto schaltun rset: call movwf lfsr rset! MOVLF return CLR4 return CLR4 return CLR4 return CLR4 return CLR5 rcall	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr 0, frequenza 4, schleife  lcdoffset bandaddrset leread	enz ;;lesen d;;Vorbere;Eintrit;;10 Byte;;Vorsich;Adresse;	; ;; ;; intrittspunkt im Ram ;; mode == 0 ; ;1 keine ZF ;; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen itspunkt im Ram e Frequenz AB mode AB  athalber Offset loeschen en und Zaehler laden iz A lesen	
3390	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun return 01: MOVLF movwf lfsr return call movwf lfsr return dCLR5 rcall rcall rcall rcall	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread ====================================	nz ;;lesen d;Vorbere;Eintrit;;10 Byte;;Vorsich;Adresse;Frequen;Ram + 1 Fam.	; ; ;; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen	
3390   :===== 3391   :===== 3392   ZF aus 3394   Ezfread 3396   Ezfread 3396   Ezfread 3397   Ezfread 3400   Ezfread 3401   Ezfread 3402   Ezfread 3403   Ezfread 3404   Ezfread 3405   Ezfread 3406   Ezfread 3407   Bandum 3408   Ezfread 3407   Bandum 3408   Ezfread 3407   Ezfread 3407   Ezfread 3407   Ezfread 3408   Ezfread 3409   Ezfread 3400   Ezfread	Eeprom  color of the color of t	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr 0, frequenza 4, schleife	nz; ;;lesen d;;Vorbere;Eintrit;;llo Byte;;Adresse;Frequen;Zaehler;	; ; ;; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen	
3390	Eeprom  call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun rset: call movwf lfsr rsetl call movwf lfsr rsetl rcall movf	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread	nz ;;lesen d ;Vorbere ;Eintrit ;;10 Byte ;Korsich ;Adresse ;Frequen ;Ram + 1 ;Zaehler ;Frequen ;Ram + 1	; ; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ;; node == 0 ;; takeine ZF ; ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen itspunkt im Ram e Frequenz AB mode AB  uthalber Offset loeschen en und Zaehler laden iz A lesen ; laden iz B lesen	
3330	Eeprom  call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun reset: call movwf lfsr return CLR5 rcall movf	mode, W getZFadr data_ee_addr 0,zwischenfreque 4,schleife mode,F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr 0,frequenza 4,schleife lcdoffset bandaddrset leread POSTINCO,F bandaddrsetl leread POSTINCO,F 2,schleife	nz ;;lesen d;;/losen d;;/vorbere;Eintrit;;/lo Byte;/kadresse;Frequen;Ram + 1;Zaehler;Frequen;Ram + 1;Zaehler;/Ram + 1;Zaehler	; ;; ;; mode == 0; ;1 keine ZF; ;1 keine ZF; ;3 ZF aus Eeprom lesen  Her adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen tispunkt im Ram e Frequenz AB mode AB  Athalber Offset loeschen en und Zaehler laden iz A lesen  Lladen iz B lesen  Lladen Lladen	
33301 ;===== 33302 ;ZF aus 33302 ;ZF aus 33302 ;ZF aus 33303 ; 33304 ezfread 33305 33306 33307 33308 3309 34000 3401 3401 3402 3403 402 22fread 3403 404 42fread 3406 ; 3409 bandadd 3411 3411 3411 3411 3411 3411 3411 34	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun return 01: MOVLF return 01: Goto clr	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread ====================================	nz ;;lesen d;Vorbere;Eintrit;;10 Byte;Frequen;Ram + 1;Zaehler;Trequen;Ram + 1;Zaehler;mode AB	; ; ;; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen	
3390	Eeprom	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread	nz  inz  inz  ilesen d ; ilesen d ; ilo Byte ilo	; ; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen :::::::::::::::::::::::::::::::::::	
3330	Eeprom  call movwf lfsr movf bnz CLR4 return Ol: goto schaltun rset: call movwf lfsr rset: CLR5 rcall movUF return ad: CLR5 rcall movf	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread gen getBandadr data_ee_addr 0, frequenza 4, schleife lcdoffset bandaddrset leread POSTINCO, F bandaddrsetl leread POSTINCO, F bandaddrsetl leread POSTINCO, F bandaddrsetl leread POSTINCO, F bandaddrsetl leread Description of the companies of th	mz  inz  inz  inz  inz  inz  inz  inz  i	; ; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen :::::::::::::::::::::::::::::::::::	
3390   :===== 3392   ZF aus 3394   ZF aus 3396   ZF aus 3397   ZF aus 3398   ZF aus 3399   ZF aus 3400   ZF aus 34	Eeprom  call movwf lfsr MOVLF movf bnz CLR4 return 01: goto schaltun reset: call movwf lfsr return CLR5 return CLR4 return CLR5 return CLR4 return CLR4 return CLR4 return CLR5 reall movwf lfsr reset: CLR5 reall reall reall reall movf MOVLF movf	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz leread ====================================	nz ;;lesen d ;Vorbere ;Eintrit ;;lo Byte ;Kam + 1 ;Zaehler ;Ram + 1 ;Zaehler ;Ram + 1 ;Zaehler ;Ram + 1 ;Zaehler ;Ram + 1 ;Zaehler ;rrequen	; ; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ;; lacine ZF ; ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen siten zum Eepromlesen adr festlegen stspunkt im Ram e Frequenz AB mode AB  athalber Offset loeschen at Alesen taladen	
33391	Eeprom	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz  leread  gen getBandadr data_ee_addr 0, frequenza  4, schleife  lcdoffset bandaddrset leread POSTINCO, F bandaddrset leread POSTINCO, F 2, schleife leread 13 band, W ebandread1 5, schleife	;;lesen d;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;lo	; ; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ; ;1 keine ZF ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen eiten zum Eepromlesen adr festlegen etspunkt im Ram e Frequenz AB mode AB  athalber Offset loeschen en und Zaehler laden iz A lesen ; laden iz B lesen ; laden 3 lesen st das Band ein Transverter everter 5 Byte Displayshift	
3390   :===== 3392   ZF aus 3394   ZF aus 3396   ZF aus 3397   ZF aus 3398   ZF aus 3399   ZF aus 3400   ZF aus 34	Eeprom  decf call movwf lfsr MOVLF movf bnz CLR4 return 01: goto ======= schaltun -rset: call movwf lfsr return ad: CLR5 rcall rcall rcall movf MOVLF return ad: MOVLF return downf movf movf movf movf movf rcall movf movf movf movf movf movf movf movf	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz  leread  gen getBandadr data_ee_addr 0, frequenza  4, schleife  lcdoffset bandaddrset leread POSTINCO, F bandaddrset leread POSTINCO, F 2, schleife leread 13 band, W ebandread1 5, schleife	;;lesen d;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;;losen;lo	; ; ;; ;cintrittspunkt im Ram ; ;; mode == 0 ;; lacine ZF ; ; ;0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen siten zum Eepromlesen adr festlegen stspunkt im Ram e Frequenz AB mode AB  athalber Offset loeschen at Alesen taladen	
33301 ;===== 33302 ;ZF aus 33302 ;ZF aus 33302 ;ZF aus 33303 ;===== 33304 ezfread 33305 33306 33307 33308 33309 3400 34001 34002 34002 34003 34004 2zfread 34006 ;===== 34000 34006 ;====== 34000 34007 ;Bandum 34008 ; 34009 bandadd 3410 3411 3411 3411 3411 3411 3411 3411	Eeprom	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz  leread  gen  getBandadr data_ee_addr 0, frequenza  4, schleife  lcdoffset bandaddrset leread POSTINCO, F bandaddrset leread POSTINCO, F bandaddrset leread 13 band, W ebandread1 5, schleife leread bminuszf	mz  inz  inz  inz  inz  inz  inz  inz  i	; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ; ;	
3330	Eeprom	mode, W getZFadr data_ee_addr 0, zwischenfreque 4, schleife mode, F ezfread01 zwischenfrequenz  leread ====================================	nz  ;;lesen d ;Vorbere ;Eintrit ;;10 Byte ;Kam + 1 ;Zaehler ;Frequen ;Frequen ;Frequen ;Trans ;Trans ;Trans ;Trans ;1 noch ;Display	; ; ;; ;; mode == 0 ;; mode == 0 ;; lakine ZF ; ; 0 ZF aus Eeprom lesen  der adr im Eeprom Bandbezogen siten zum Eepromlesen adr festlegen itspunkt im Ram e Frequenz AB mode AB  athalber Offset loeschen in und Zaehler laden iz A lesen laden iz B lesen st das Band ein Transverter verter 5 Byte Displayshift schift lesen (+ ZF jesetzt	

Nov 10, 09	9 8:32		mc.pic	Page 44
36		modeA,7	;unbedingt BIT loeschen	
137	rcall		;mode auswerten	
138	return		;	
440 ehandwr	ite:		;	
441	rcall	setmode		
442	btfsc	bminuszf	<pre>;Mode in entsprechenden VFO abspeichern ;? RX = RX -ZF</pre>	
443	bsf		;1 minus ZF merken	
444 445	rcall	bandaddrset lewrite	;Adressen und Zaehler laden ;FrequenzA schreiben	
446	movf	POSTINCO,F	;FrequenzA schreiben ;Ram + 1	
447	rcall	bandaddrset1	;Zaehler laden	
448	rcall	lewrite	Frequenz B schreiben	
449 450	MOVIF	2.schleife	;Zaehler laden	
451	rcall	lewrite	;Zaehler laden ;Frequenz B schreiben ;Ram + 1 ;Zaehler laden ;mode AB schreiben ;ah 12 ;st dag Band ein Transverter	
432	IIIOVIW	.13	/ab 13 18t das band ein fransverter	
			;? Transverter	
454 455	bnc MOVLF	ebw01 5.schleife	;1 noch 5 Byte Displayshift	
156	rcall		; Displayshift schreiben	
457 ebw01:			i	
	return		; 	
159 ; 160 lewrite			;	
es 1 οπ/01 ·			· CCUI FIFF	
462	movf	POSTINCO,W	; Byte aus Indexregister ; in Eepromdaten laden ; und abspeichern	
463	movwf	data_ee_data	; in Eepromdaten laden	
464 465	incf	data_ee_addr,F	; eepromadr+1	
		schleife,F		
467	bra	lew01	;	
	return		;	
469 ; 470 leread:			;	
471 ler01:			SCHLEIFE	
472	rcall	eread	<pre>; Byte aus Eeprom lesen ; indirekt abspeichern</pre>	
473	movwf	POSTINCO	; indirekt abspeichern	
		data_ee_addr,F schleife,F		
	bra		i	
	return		;	
478 ; 479 menures			:	
		1	;	
481	movwf	ebene	i	
182	bcf	bmenu	1	
483 484	bsf	blcdneu LCDDisplayClear	;	
			, ====================================	
486 ;Funkti	on	lesen der DDSKON	ST,STEP-Einstellung,Band und versch. Flags	
187 ;Regist	er	lfsr0, schleife		
488 ; 489 readsic			;	
	clrf	data_ee_addr	;Beginn mit 0 im Eeprom	
491	MOVLF	.10,schleife	;Beginn mit 0 im Eeprom ;10 Byte aus Eeprom lesen	
		0,ddskonst	:Im Ram ab ddskonst	
193 194	rcall	reads01	;Lesen	
495	MOVLF	addrxsm,data_ee	addr ;ab Adresse addrsxm sxm,sym,mithoert	on
496	MOVLF	.5,schleife	noch 5 Byte	
		0,xsm	; Im Ram ab sxm	
198 reads01 199	: rcall	eread	;SCHLEIFE(1) ; Lesen	
500		POSTINCO	;	
501	incf	data_ee_addr,F	; eeadr++	
502		schleife,F	;	
503 504		reads01	; ENDE (1) ;	
	return		, ====================================	===
506 ;Funkti	on	schreiben der DD	SKONST, STEP-Einstellung, Band und versch. Fla	
507 ;Regist	er	lfsr0, schleife		
509 writesi 510	cherung: clrf	data_ee_addr	; ;Ab Adr 0 im Eeprom	
3511	MOVLF	.10,schleife	;10 Byte	
1512	lfsr	0,ddskonst	;im Ram ab ddskonst	
513	rcall	writes01	;Schreiben	
514 515	MOVIE	addrygm data oo	addr : Ah Adr addremy im Fenrom	
	MOVLF	addrxsm,data_ee_	addr ;Ab Adr addrsmx im Eeprom	

No	ov 10, 09	8:32		mc.pic	Page 45/79
3516		MOVLF	.5,schleife	;5 Byte	
3517		lfsr	0,xsm	;im Ram ab sxm	
	writes0		DOGETINGS II	;	
3519		movf	POSTINCO,W data_ee_data	;Schreiben ;	
3520 3521		movwf rcall	ewrite	;	
3522		incf	data_ee_addr,F	;	
3523			schleife,F	;	
3524		bra	writes01	<i>i</i> .	
3525	: ######	return ########	***************************************	, ####################################	
3527 3528	;######	####### ########	#######################	**************************************	
3530 3531	urladun	POINT gerweite	mgrunddatenanf rt:	;	
3532		bcf	INTCON, GIE	;	
3533		bsf	bintsperren	;	
3534 3535		clrf clrf	schleife data_ee_addr	;	
	urladung		data_cc_ddai	;	
3537		tblrd	*+	i	
3538		movf	TABLAT,W	1	
3539			data_ee_data	i	
3540		movlw		• • • •	
3542	;	call	LCDPos		
3543			data_ee_data,W	<i>i</i>	
3544 3545		call goto	LCDHEX \$	i	
3545		-	٠		
3547		rcall	ewrite	;	
3548		incf	data_ee_addr,F	;	
3549			schleife,F urladung01	; :	
3550 3551		bra goto	0	;	
3552	;				
	;Schreil;Eingan		eprom Addr in data_ee_addr		
3556		_	Daten in data_ee_data		
	Ausgan		Daten im Eeprom intern		
3550				:SCHLETFE(1)	
3559 3560	ewrite:		EECON1,WR	;SCHLEIFE(1);  WR abfragen ob vorheriger WR fertig	
	ewrite:	btfsc bra	EECON1,WR ewrite	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht	
3560 3561 3562	ewrite:	btfsc bra movf	EECON1,WR ewrite data_ee_addr,W	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig	
3560 3561 3562 3563	ewrite:	btfsc bra movf movwf	EECON1,WR ewrite data_ee_addr,W EEADR	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;</pre>	
3560 3561 3562 3563 3564	ewrite:	btfsc bra movf movwf movf	EECON1,WR ewrite data_ee_addr,W EEADR data_ee_data,W	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht	
3560 3561 3562 3563	ewrite:	btfsc bra movf movwf	EECON1,WR ewrite data_ee_addr,W EEADR	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;</pre>	
3560 3561 3562 3563 3564 3565 3566 3567	ewrite:	btfsc bra movf movwf movf movwf bcf bcf	EECON1,WR ewrite data_ee_addr,W EEADR data_ee_data,W EEDATA EECON1, EEPGD EECON1, CFGS	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memon	ry
3560 3561 3562 3563 3564 3565 3566 3567 3568	ewrite:	btfsc bra movf movwf movf movwf bcf	EECON1,WR ewrite data_ee_addr,W EEADR data_ee_data,W EEDATA EECON1, EEPGD	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory</pre>	ry
3560 3561 3562 3563 3564 3565 3566 3567 3568 3569	ewrite:	btfsc bra movf movwf movwf bcf bcf bsf	EECON1,WR ewrite data_ee_addr,W EEADR data_ee_data,W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes	ry
3560 3561 3562 3563 3564 3565 3566 3567 3568	ewrite:	btfsc bra movf movwf movf movwf bcf bcf	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memon	ry
3560 3561 3562 3563 3564 3565 3566 3567 3568 3569 3570	ewrite:	btfsc bra movf movwf movwf bcf bcf bsf bcf btfsc bra	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE ew1	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts	ry
3560 3561 3562 3563 3564 3565 3566 3567 3568 3569 3570 3571 3572	ewrite:	btfsc bra movf movwf movwf bcf bcf bsf btfsc bra movlw	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE INTCON, GIE ewl 55h	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ;;	ry
3560 3561 3562 3563 3564 3565 3566 3567 3569 3570 3571 3572 3573 3574	ewrite:	btfsc bra movf movwf movwf bcf bcf bsf bcf btfsc bra movlw movwf	EECON1, WR ewrite data_ee_addr, W EEDADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE ew1 55h EECON2	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts	ry
3560 3561 3562 3563 3564 3565 3566 3567 3568 3570 3571 3572 3573 3574	ewrite:	btfsc bra movf movwf movf bcf bcf bcf bsf btfsc bra movlw movwf movlw	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE iNTCON, GIE ew1 55h EECON2 0aah	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen  ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ;; ;write 55h ;</pre>	ry
3560 3561 3562 3563 3564 3565 3566 3567 3569 3570 3571 3572 3573 3574	ewrite:	btfsc bra movf movwf movwf bcf bcf bsf bcf btfsc bra movlw movwf	EECON1, WR ewrite data_ee_addr, W EEDADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE ew1 55h EECON2	;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ;;	ry
3560 3561 3562 3563 3564 3565 3566 3567 3568 3570 3571 3572 3573 3574 3575 3576	ewrite:	btfsc bra movf movwf bef bef bef btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN  INTCON, GIE INTCON, GIE iNTCON, GIE ew1 55h EECON2 oaah EECON2 bintsperren	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen  ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ;write 55h ;;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt</pre>	ry
3560 3561 3562 3563 3564 3565 3566 3567 3569 3570 3571 3572 3573 3574 3576 3576 3576 3576	ewrite:	btfsc bra movf movwf bcf bcf bsf btfsc bra movlw movwf wovvlw movwf btfsc btfsc bra	EECON1, WR ewrite data_ee_addr, W EEDADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, WREN INTCON, GIE INTCON, GIE EECON2 Oaah EECON2 EECON1, WR bintsperren INTCON, GIE	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts</pre>	ry
3560 3561 3562 3563 3564 3565 3566 3567 3570 3571 3572 3573 3574 3575 3576 3577 3578 3578	ewrite:	btfsc bra movf movwf bef bef bef btfsc bra movlw movwf btfsc btfsc bra movlw movwf bsf btfsc bra	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN  INTCON, GIE INTCON, GIE iNTCON, GIE ew1 55h EECON2 oaah EECON2 bintsperren	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen  ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ;write 55h ;;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt</pre>	ry
3560 3561 3562 3563 3564 3565 3566 3567 3570 3571 3572 3573 3574 3575 3576 3577 3578 3579 3580 3581	ewrite:	btfsc bra movvf movvf bcf bcf bsf bcf btfsc bra movlw movvwf movvwf movvwf bsf btfsc btfsc bra rovvyf bcf bcf bra rovvyf bcf bcf bcf bcf bcf bcf bcf bcf bcf bc	EECON1, WR ewrite data_ee_addr, W EEDADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, WREN  INTCON, GIE INTCON, GIE ew1 55h EECON2 0aah EECON1, WR bintsperren INTCON, GIE EECON1, WR bintsperren INTCON, GIE EECON1, WR	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memorienable writes ;disable interrupts ;; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes</pre>	ry
3560 3561 3562 3563 3564 3566 3567 3568 3570 3571 3572 3573 3574 3575 3576 3577 3578 3578 3578 3580 3581	ewrite:  ewl:  ;=====; ;Lesen v	btfsc bra movf movwf bef bef bef btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN  INTCON, GIE INTCON, GIE ew1 55h EECON2 0aah EECON2 0aah EECON1, WR bintsperren INTCON, GIE EECON1, WR bintsperren INTCON, GIE EECON1, WR bintsperren INTCON, GIE EECON1, WR DINTSPERREN OM	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen  ;to Datamemory ;Access program FLASH or Data EEPROM memorienable writes ;disable interrupts ;; ; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;</pre>	ry
3560 3561 3562 3563 3564 3566 3567 3568 3570 3571 3572 3573 3574 3575 3576 3577 3578 3579 3580 3581 3582 3583	ewrite:  ewl:  /Lesen v./ Eingan	btfsc bra movf movwf bcf bcf bcf btfsc bra movlw movwf movlw movwf bsf btfsc bra recturn series	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE EECON2 Oaah EECON2 DECON1, WR DINTSPEYREN DINTSPEYREN OM Addr in data_ee_addr	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;disable writes ;</pre>	ry
3560 3561 3562 3563 3564 3565 3566 3567 3570 3571 3572 3573 3574 3576 3576 3577 3578 3579 3580 3581 3582 3583 3584	ewrite:  ewl:  ;=====; ;Lesen, ;Eingan; ;Ausgan;	btfsc bra movf movwf bef bef bef btfsc bra movlw movwf btfsc bsf btfsc bra movlw movwf bsf bef return ====================================	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE ewl 55h EECON2 0aah EECON2 DEECON1, WR bintsperren INTCON, GIE EECON1, WREN	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memor ;enable writes ;disable interrupts ;; ;write 55h ; ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;</pre>	ry
3560 3561 3562 3563 3564 3566 3566 3569 3570 3571 3571 3572 3573 3574 3576 3576 3576 3577 3578 3578 3581 3581 3582 3581	ewrite:  ewl:  ;=====; ;Lesen, ;Eingan; ;Ausgan;	btfsc bra movf movwf bef bef bef btfsc bra movlw movwf btfsc bsf btfsc bra movlw movwf bsf bef return ====================================	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE ewl 55h EECON2 0aah EECON2 DEECON1, WR bintsperren INTCON, GIE EECON1, WREN	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;disable writes ;</pre>	ry
3660 3661 3661 3663 3663 3666 3666 3667 3577 3573 3574 3577 3578 3680 3680 3680 3680 3680 3680 3680 368	ewrite:  ewl:  /=====: /Lesen	btfsc bra movf movwf bef bef bef btfsc bra movlw movwlw movwf btfsc btfsc bra movle movwf se bef btfsc bra movle movwf bsf btfsc btfsc btfsc btfsc	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, GFGS EECON1, WREN  INTCON, GIE INTCON, GIE ewl 55h EECON2 0aah EECON2 0aah EECON2 EECON1, WR bintsperren INTCON, GIE EECON1, WR DINTSON, GIE EECON1, WR DINTSON, GIE EECON1, WR DINTSON, GIE EECON1, WR DINTSON, GIE EECON1, WREN	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memorienable writes ;disable interrupts ;; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;</pre>	ry
3660 3661 3662 3663 3666 3669 3667 3668 3667 3670 3571 3574 3576 3576 3576 3576 3576 3576 3576 3576	ewrite:  ewl:  /=====: /Lesen	btfsc bra movf movwf bcf bcf bcf btfsc bra movlw movwf movlw movwf bsf btfsc bra every bef bcf btfsc bra bcf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra bra bra bra bra bra bra bra bra bra	EECON1, WR ewrite data_ee_addr, W EEDADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE EECON2 Oaah EECON2 DECON1, WR DINTSPERTEN INTCON, GIE EECON1 OM Addr in data_ee_addr Daten in w und in data_ee_addr Daten in w und in data_ee_addr EECON1, WR	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;disable writes ;</pre> **CHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht	ry
3660 3661 3662 3663 3666 3666 3666 3667 3666 3670 3671 3671 3671 3671 3671 3671 3671 3671	ewrite:  ewl:  /=====: /Lesen	btfsc bra movf movwf bef bef bef bef btfsc bra movlw movwlw movwlw movwlw movml bef btfsc bra movlw movme btfsc bra g:	EECON1, WR ewrite data_ee_addr,W EEDADR data_ee_data,W EEDATA EECON1, EEPGD EECON1, WREN INTCON,GIE INTCON,GIE ewl 55h EECON2 0aah EECON2 DEECON2 EECON1, WREN DINTSPEREN INTCON, GIE EECON1 AND TO THE TO TH	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ;; ;write 55h ; ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;; ;** ;** ;** ;** ;** a_ee_data ===================================</pre>	ry
3660 3661 3662 3663 3666 3666 3667 3668 3666 3670 3671 3676 3676 3676 3676 3676 3676 3676	ewrite:  ewl:  /=====: /Lesen	btfsc bra movf movwf bcf bcf bcf btfsc bra movlw movwf movlw movwf bsf btfsc bra every bef bcf btfsc bra bcf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra bra bra bra bra bra bra bra bra bra	EECON1, WR ewrite data_ee_addr, W EEDADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON, GIE INTCON, GIE EECON2 Oaah EECON2 DECON1, WR DINTSPERTEN INTCON, GIE EECON1 OM Addr in data_ee_addr Daten in w und in data_ee_addr Daten in w und in data_ee_addr EECON1, WR	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memory ;enable writes ;disable interrupts ;; ; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ;disable writes ;</pre> **CHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht	ry
3660 3661 3661 3662 3663 3664 3666 3667 3666 3667 3670 3677 3677 3677	ewrite:  ewl:  /=====: /Lesen	btfsc bra movf movwf bef bef bef btfsc bra movlw movwf befs btfsc bra movlw movwf bsf bef return ====================================	EECON1, WR ewrite data_ee_addr, W EEADR data_ee_data, W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN  INTCON, GIE INTCON, GIE ewl 55h EECON2 0aah EECON2 EECON1, WR bintsperren INTCON, GIE EECON1, WREN  OM Addr in data_ee_addr Daten in w und in data  EECON1, WR eread data_ee_addr, W EEADR EECON1, EEPGD EECON1, EEPGD EECON1, EEPGD EECON1, EEPGD EECON1, EEPGD	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memorienable writes ;disable interrupts ;; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable interrupts ;disable writes ; ; a_ee_data ===================================</pre>	
3660 3661 3661 3663 3666 3666 3666 3670 3571 3572 3572 3573 3573 3573 3573 3573 3573	ewrite:  ewl:  /=====: /Lesen	btfsc bra movf movwf bef bef bef btfsc bra movlw movwf movlw movwf bef btfsc bsf btfsc bra g: g: g: g: btfsc bra movlw bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movlw movwf bsf btfsc bra movwf bsf btfsc bra movwf bsf btfsc bra movwf bsf btfsc bra movwf bsf btfsc bra movwf bsf btfsc bra movwf bsf btfsc bra movwf btfsc bra movwf bsf btfsc bra movwf btfsc bra movwf btfsc bra movwf btfsc bra movwf btfsc bra movwf btfsc bra movwf btfsc bra movwf btfsc bra movwf movwf bra movwf bra movwf bra movwf bra movwf bra movwf bra movwf bra movwf bra movwf bra movwf bra movwf bra movwf movwf bra movwf bra movwf bra movwf mov	EECON1, WR ewrite data_ee_addr,W EEDADR data_ee_data,W EEDATA EECON1, EEPGD EECON1, CFGS EECON1, WREN INTCON,GIE INTCON,GIE INTCON,GIE EECON2 Oaah EECON2 Daah EECON1 EECON1, WR DINTSPETTEN INTCON, GIE EECON1, WR DINTSPETTEN INTCON, GIE EECON1, WR EECON1, WR	<pre>;SCHLEIFE(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse holen ; ;Daten holen ;to Datamemory ;Access program FLASH or Data EEPROM memorienable writes ;disable interrupts ;; ; ;write 55h ;write aah ;set wr bit to begin write ;? Ist Interrupt dauerhaft gesperrt ;0 enable writes ;disable writes ;3disable writes ;3disable writes ;5chleife(1) ; WR abfragen ob vorheriger WR fertig ;ENDE(1) wr geloescht ;Adresse laden ;;von Datamemory</pre>	

	ov 10, 09 8:32		mc.pic	Page 46/79
3596	movwf	data_ee_data	;und speichern	
3597	return		;	
3598	;	and an Madaa da mada	Dand and amendiaham in sine semainama Wasish'	1
3599 3600	getmode:	n des modes je nach	Band und umspeichern in eine gemeinsame Variabl	re
3601	movf	modeA,W	;	
3602	btfsc	bvfo	;	
3603	movf	modeB,W	;	
3604	movwf	modeneu	;Modeumschaltung vormerken	
3605	return		<i>i</i>	
	setmode:	beef a	; :	
3607 3608	btfsc movff	bvfo mode,modeB	, ;	
3609	btfss	bvfo	;	
3610	movff	mode, modeA	;	
3611	return		;	
		****************	******************	
3613 3614	ddsinit: movf	ddstype,F		
3615	bz	ad9833_ad9834_init	;DDSTYPE == 0	
3616	movlw	1		
3617	subwf	ddstype,W		
3618	bz	ad9850_init	;DDSTYPE == 1	
3619	movlw	2 ddstyme W		
3620 3621	subwf bz	ddstype,W ad9851_init	;DDSTYPE == 2	
3622	movlw	3	,5501111 2	
3623	subwf	ddstype,W		
3624	bz	ad9951_1_init	;DDSTYPE == 3	
3625	movlw	4		
3626	subwf bz	ddstype,W ad9951_2_init	;DDSTYPE == 4	
3627 3628	movlw	5	/DDSIIPE 4	
3629	subwf	ddstype,W		
3630	bz	ad9951_3_init	;DDSTYPE == 5	
3631	movlw	6		
3632	subwf	ddstype,W	· DD GENERAL C	
3633 3634	bz return	ad9951_4_init	;DDSTYPE == 6	
3635				
3636	;AD9850 und AD9			
3637		:::::::::::::::::::::::::::::::::::::::	:::::::::::::::::::::::::::::::::::::::	
3638	ad9850_init:			
3639	ad9851_init:			
3640 3641	return			
3642	;AD9850 und AD9			
3643			:::::::::::::::::::::::::::::::::::::::	
3644				
3645	;AD9833 und AD9	834 init		
3646	;::::::::::::::::::::::::::::::::::::::	:::::::::::::::::::::::::::::::::::::::		
	ad9833_ad9834_i rcall	::::::::::::::::::::::::::::::::::::::		
3646 3647	;:::::::::::::::::::::::::::::::::::::	:::::::::::::::::::::::::::::::::::::::	rol_to_dds	
3646 3647 3648 3649 3650	;:::::::::::::::::::::::::::::::::::::	nit: ad9833_ad9834_contr B'01000100',ddsword B'10111011',ddsword	rol_to_dds d+1 d	
3646 3647 3648 3649 3650 3651	ad9833_ad9834_i rcall MOVLF MOVLF rcall	iii:::::::::::::::::::::::::::::::::::	rol_to_dds d+1 d _to_dds	
3646 3647 3648 3649 3650 3651 3652	;:::::::::::::::::::::::::::::::::::::	nit: ad9833_ad9834_contr B'01000100',ddsword B'10111011',ddsword ad9833_ad9834_word_ B'0100111',ddsword	rol_to_dds d+1 d _to_dds d+1	
3646 3647 3648 3649 3650 3651 3652 3653	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF rcall MOVLF MOVLF	ii::::::::::::::::::::::::::::::::::::	rol_to_dds d+1 d _to_dds dt d	
3646 3647 3648 3649 3650 3651 3652	;:::::::::::::::::::::::::::::::::::::	nit: ad9833_ad9834_contr B'01000100',ddsword B'10111011',ddsword ad9833_ad9834_word_ B'0100111',ddsword	rol_to_dds d+1 d _to_dds dt d	
3646 3647 3648 3649 3650 3651 3652 3653 3654	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF rcall MOVLF MOVLF	nit: ad9833_ad9834_contr B'01000100',ddsword B'10111011',ddsword ad9833_ad9834_word B'01001111',ddsword B'10101110',ddsword ad9833_ad9834_word	rol_to_dds d+1 d _to_dds dt d	
3646 3647 3648 3649 3650 3651 3652 3653 3654 3655 3656 3657	ad9833_ad9834_i rcal1 MOVLF MOVLF rcal1 MOVLF goto ;	iii:::::::::::::::::::::::::::::::::::	rol_to_dds d+1 d _to_dds d+1 d _to_dds	
3646 3647 3648 3649 3650 3651 3652 3653 3654 3655 3656 3657 3658	ad9833_ad9834_i rcal1 MOVLF MOVLF rcal1 MOVLF goto ;	iii:::::::::::::::::::::::::::::::::::	rol_to_dds d+1 d _to_dds d+1 d _to_dds	
3646 3647 3648 3649 3650 3651 3652 3653 3654 3655 3656 3657 3658 3659	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF goto ;	nit: ad9833_ad9834_contr B'01000100',ddsword B'10111011',ddsword ad9833_ad9834_word B'01000111',ddsword ad9833_ad9834_word B'0101110',ddsword ad9833_ad9834_word control_to_dds: B'00100000',ddsword B'00000000',ddsword	rol_to_dds d+1 d _to_dds d+1 d _to_dds	
3646 3647 3648 3649 3650 3651 3652 3653 3654 3655 3656 3657 3658	ad9833_ad9834_i rcal1 MOVLF MOVLF rcal1 MOVLF goto ; ad9833_ad9834_c MOVLF ; ad9833_ad9834_w	nit: ad9833_ad9834_contr B'01000100',ddsword B'10111011',ddsword ad9833_ad9834_word B'01000111',ddsword ad9833_ad9834_word B'0101110',ddsword ad9833_ad9834_word control_to_dds: B'00100000',ddsword B'00000000',ddsword	rol_to_dds d+1 d _to_dds d+1 d _to_dds	
3646 3647 3648 3650 3651 3652 3653 3654 3655 3656 3657 3658 3659 3660	ad9833_ad9834_i rcal1 MOVLF MOVLF rcal1 MOVLF goto ; ad9833_ad9834_c MOVLF ; ad9833_ad9834_w	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d _to_dds	
3646 3647 3648 3650 3651 3652 3653 3654 3655 3656 3657 3658 3659 3660 3661	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF goto  ad9833_ad9834_c MOVLF i ad9833_ad9834_w bcf	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d _to_dds	
3646 3647 3648 3649 3650 3651 3652 3653 3654 3655 3656 3657 3658 3659 3660 3661 3662 3663 3664	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF goto , ad9833_ad9834_c MOVLF , ad9833_ad9834_w bcf movf rcall movf	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3649 3650 3651 3652 3653 3654 3655 3656 3657 3658 3660 3661 3662 3663 3664 3664	### ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF goto	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3659 3651 3652 3653 3654 3655 3656 3657 3658 3659 3660 3661 3662 3663 3664 3665 3666	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF goto  ,	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3659 3651 3652 3653 3654 3656 3658 3660 3661 3662 3663 3664 36663	### ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF goto	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3659 3651 3652 3653 3654 3655 3656 3657 3658 3660 3661 3662 3663 3664 3665 3666	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF goto  ,	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3649 3650 3651 3652 3654 3656 3656 3656 3661 3662 3663 3664 3663 3664 3666 3666 3666	### ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF goto  ;	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3650 3651 3652 3653 3655 3656 3656 3660 3661 3662 3664 3666 3666 3666 3668	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF Goto  ,	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3649 3650 3651 3653 3654 3655 3656 3661 3662 3663 3664 3665 3666 3666 3666 3667 3668 3667 3668	### ad9833_ad9834_i	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	
3646 3647 3648 3650 3651 3652 3653 3654 3656 3656 3660 3662 3663 3664 3666 3666 3667 3668	ad9833_ad9834_i rcall MOVLF MOVLF rcall MOVLF MOVLF Goto  ,	iiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiiii	rol_to_dds d+1 d _to_dds d+1 d t_to_dds d+1 d d -to_dds -to_dds	

```
Nov 10, 09 8:32
                                  mc.pic
                                                               Page 47/79
3676
        bsf
              a sdata
3677
        bcf
              a sclk
3678
              a_sclk
3679
        hsf
        decfsz schleife,F
2690
              ad9833_ad9834_bytetodds01
3681
        bra
        return
3682
3684 ;AD9833 und AD9834 init ende
  3687 ;AD9951 init
  3688
3689 ad9951 1 init:
        MOVIT.E
             b'00100100',temp;Faktor 4
2600
3691
        bra
              ad9951_init
  ad9951_2_init:
3693
        MOVLF
              b'00101100',temp;Faktor 5
        bra
              ad9951 init
3694
3695 ad9951 3 init:
3696
        MOVLF
              b'10100100', temp; LSB des cfr2 Registers
                         ;Faktor 20 ( 0x14)
3697
        bra
              ad9951 init
3698
3699
  ad9951_4_init:
        MOVLF
              b'00000100',temp;LSB des cfr2 Registers
3700
3701
                         ;ohne PLT.
3702 ad9951 init:
3703
        bcf
              a_sclk
              a_fsync
3704
        bcf
3705
        bcf
              a sdata
        bcf
              a reset
3706
        MOVLF
                          ;Adresse des cfr2 Registers
              01h sr0
3707
3708
        rcall
              seroutDDS
              sr0
3709
        clrf
                          : 0
3710
        rcall
              seroutDDS
        clrf
              sr0
                          ; 0
3711
              seroutDDS
3712
        rcall
        movff
              temp,sr0
3713
3714
        rcall
              seroutDDS
3715
        bsf
              a_fsync
        bcf
              a_fsync
        return
3717
3718 ; ---
3719 seroutDDS:
        MOVLF
              .8,schleife
3720
3721 rot:
        rlcf
3722
              sr0.F
        btfsc
              STATUS, C
3723
        hsf
              a sdata
3724
3725
        bsf
              a_sclk
        bcf
              a_sclk
3726
3727
        bcf
              a_sdata
        decfsz schleife,F
3728
        bra
              rot
3729
        return
3730
  2721
3732 ;AD9951 init Ende
3734
3735 ; INIT Ende
3736
3738 rx2dds:
                                     ;TXbin_speicher in den DDS laden
              ddsdword,ddsbinrx
3739
        LD4
3740 frq2dds:
              ddstvpe.F
                                     ;DDSType 0
3741
        movf
              ad9833_ad9834_frq28bit_to_dds
3742
        hz
3743
        movlw
                                     ;DDSType 1
3744
        subwf
              ddstype,W
              ad9850_frq32bit_to_dds
3745
        bz
3746
        movlw
              ddstype,W
                                     ;DDSType 2
        subwf
3747
              ad9851_frq32bit_to_dds
27/0
        bz
3749
        bra
              ad9951_frq32bit_to_dds
                                     ;DDSType >= 3
3751
  i.......
3752 tx2dds:
                                     RXbin speicher in den DDS laden
              ddsdword,ddsbintx
3753
        T<sub>D</sub>4
3754
        bra
              frq2dds
```

```
Nov 10, 09 8:32
                                   mc.pic
                                                                 Page 48/79
3756 ad9833_ad9834_frq28bit_to_dds:
        rcall
              ad9833 ad9834 control to dds
3757
              ddsword.ddsdword
         T<sub>1</sub>D2
3758
        bcf
              ddsword+1.7
3750
        bsf
              ddsword+1.6
3760
              ad9833_ad9834_word_to_dds
3761
        rcall
        RT<sub>1</sub>4
              ddsdword
3762
3763
        RL4
              ddsdword
              ddsword.ddsdword+2
        T-D2
3764
2765
        haf
              ddsword+1.7
        bsf
              ddsword+1,6
3766
              ad9833 ad9834 word to dds
        goto
3768
2770 : AD9851
3772 ad9851_frq32bit_to_dds:
3773
        clrf
              temp+3
                           ;=null
        bsf
              temp+3.0
                          ;AD9851 Oszi x 6
3774
              bintodds3
        bra
3775
                          ;
3776 ; . .
3780 ad9850 frg32bit to dds:
3781
        clrf
              temp+3
                                ;5. Frequenzbyte setzen
3782 bintodds3:
3783
        movff
              ddsdword,temp+2
                                ; byte holen
              bittodds
                                  und zum DDS ausgeben
        rcall
3785
        movff
              ddsdword+1,temp+2
                                  byte holen
        rcall
              bittodds
                                  und zum DDS ausgeben
3786
              ddsdword+2,temp+2
        movff
                                  hyte holen
3787
3788
        rcall
              bittodds
                                  und zum DDS ausgeben
        movff
              ddsdword+3,temp+2
                                  byte holen
              bittodds
                                  und zum DDS ausgeben
3790
        rcall
        movff
              temp+3, temp+2
                                 ;5. Frequenzbyte holen
3791
        rcall
              bittodds
                                ;5.Byte als 0 laden
3792
        bsf
                                ;fallende Flanke = Frequenzausgabe
3793
              a fsync
        bcf
              a_fsync
3794
3795
        return
3796
  ;Funktion
              1 Byte in DDS laden
3797
3798 bittodds:
3700
        MOVLF
              8,schleife
3800 bittodds1:
                           ;SCHLEIFE(1)
        rrcf
              temp+2,F
                          ; Bit nach rechts herausschieben
              STATUS.C
                           ; ? Bit = 1
3802
        btfss
        bra
              bittodds2
3803
        hsf
              a sdata
                          ; 1 datembit setzen
3804
3805
        bra
              bittodds3
3806 bittodds2:
        bcf
              a_sdata
                          ; 0 datembit loeschen
3808 bittodds3:
                          ; fallende Flanke
        bsf
              a sclk
3809
        bcf
              a sclk
                          ; ist Uebernahme
3810
              schleife.F
                          ;ENDE(1) nach 8 Durchlaeufen
2011
        decfsz
3812
        bra
              bittodds1
        return
3815 ; AD9951
3816
3817 ad9951_frq32bit_to_dds:
        movlw
              04h
                           ; Adresse des Frequenzregisters
              sr0
3819
        movwf
              seroutDDS
3820
        rcall
        movff
              ddsdword+3,sr0
3821
3822
        rcall
              seroutDDS
        movff
              ddsdword+2,sr0
        rcall
              seroutDDS
3824
              ddsdword+1,sr0
        movff
3826
        rcall
              seroutDDS
              ddsdword sr0
        movff
3827
3828
        rcall
              seroutDDS
3829
        bsf
              a_fsync
        bcf
              a_fsync
        return
3831
DDS Bereich zuende
```

No	v 10, 09 8:32		mc.pic	Page 49/79
3836			***************************************	
3837 3838	setupnrmax	equ D'25'	i	
	SETUP:		;	
3840	bsf	a_licht	;	
3841	call	LCDDisplayClear	;	
	SETUP00: call	Ma at a sadama alat	;SCHLEIFE(1)	
3843 3844	bc	Tastegedrueckt SETUP00	; ? Taste gedrueckt ;ENDE(1) Taste nicht mehr gedrueckt	
3845	clrf	impulse	;	
3846	MOVLF	1,setupnr	i	
3847	SETUP01:	T CD to	i	
3848 3849	rcall SETUP02:	LCDsetup	;anzeige des ersten Menues :	
3850	btfsc	impulse,7	;? positive Drehrichtung	
3851	bra	SETUP03	; ·	
3852	movf	impulse,W	;	
3853 3854	andlw bz	B'01111100' SETUP04	<pre>;1 ? Steps reduzieren/Steps angefallen ;</pre>	
3855	incf	setupnr,F	; 1 Ebene +1	
3856	movlw	setupnrmax + 1	; ? maximale Ebene erreicht	
3857	subwf	setupnr,W	;	
3858	bnz MOVLF	SETUP05	; ; 1 Ebene = 1	
3859 3860	SETUP05:	1,setupnr	, I EDENE - I	
3861	bra	SETUP06	;	
	SETUP03:		<i>i</i>	
3863		impulse,schleife+3	; 0 negative Drehrichtung	
3864 3865	negf movf	schleife+3,W	; Impulse merken da nicht reduziert ; und negieren	
3866		B'11111100'	; ? Steps reduzieren/Steps angefallen	
3867	bz	SETUP04	i	
3868	decf	setupnr,F	; 1 Ebene -1	
3869	incf	setupnr,W	; ? Ebene < 0	
3870 3871	bnz MOVLF	SETUP06 setupnrmax,setupnr	; 1 Ebene == maxmenu	
3872	SETUP06:	,	;	
3873	rcall	LCDsetup	;anzeige des ersten Menues	
3874	clrf	impulse	<i>i</i> .	
3875 3876	SETUP04: call	Tastegedrueckt	; ;? Taste gedrueckt	
3877	bnc	SETUP02	i	
3878	call	quittungston	;1 Quittungston ausgeben	
3879	call	Tastaturstatus	; ? Tasttaturabfrage Taste 1	
3880 3881	movlw subwf	1 tastennummer,W	;	
3882	bnz	SETUP07	;	
3883	rcall	csetup	;	
3884	goto	0	Neustart	
3885 3886	SETUP07: movlw	4	; ;	
3887	subwf	tastennummer,W	;	
3888	bnz	SETUP04	;	
3889	. goto	menuende	;Abbruch> zurueck in Taskschleife	
3890 3891	: LCDsetup:	· · · · · · · · · · · · · · · · · · ·		
3891	LCDSetup.			
3893	clrf	WREG ;		
3894	call	LCDPos ;		
3895		.1 ;		
3896 3897	subwf bnz	setupnr,W ; LCDsetup01 ;		
3898		stext1 ;		
3899	btfss	blcdsmeter ;		
3900	rcall	lcd0 ;		
3901 3902	btisc rcall	blcdsmeter ; lcd1 ;		
3902	return	;		
	LCDsetup01:	;		
3905	movlw	.2 ;		
3906 3907	subwf bnz	setupnr,W ; LCDsetup02 ;		
3907		stext2 ;		
3909	btfss	blauto ;		
3910	rcall	lcd0 ;		
3911	btfsc	blauto ;		
3912 3913	rcall return	lcd1 ;		
	LCDsetup02:	;		
3915	movlw	.3 ;		

Nic	w 10 00 9·22			mc.pic	Page 50/70
INC	ov 10, 09 8:32			nic.pic	Page 50/79
3916	subwf	setupnr,W	<i>i</i>		
3917 3918	bnz LCDStr	LCDsetup03 stext3	<i>'</i> :		
3918	btfss	bbeleuchtung	,		
3920	rcall	lcd0	;		
3921	btfsc	bbeleuchtung	;		
3922	rcall	lcd1	;		
3923	return		;		
3924	LCDsetup03:		;		
3925	movlw	. 4	;		
3926	subwf	setupnr,W	į		
3927	bnz	LCDsetup04	<i>'</i> .		
3928 3929	LCDStr btfss	blhzanz	<b>,</b>		
3930	rcall	lcd0	;		
3931	btfsc	b1hzanz	;		
3932	rcall	lcd1	;		
3933	return		;		
3934	LCDsetup04:		;		
3935	movlw	.5	;		
3936	subwf	setupnr,W	į.		
3937	bnz	LCDsetup05	<i>'</i> .		
3938 3939	LCDStr btfss	bkeyerein	,		
3939	rcall	lcd0	;		
3941	btfsc	bkeyerein	;		
3942	rcall	lcd1	;		
3943	return		;		
3944	LCDsetup05:		;		
3945	movlw	.6	;		
3946	subwf	setupnr,W	į.		
3947	bnz LCDC+~	LCDsetup051	<i>'</i> .		
3948 3949	LCDStr btfss	btxpermzf			
3950	rcall	lcd0	;		
3951	btfsc	btxpermzf	;		
3952	rcall	lcd1	;		
3953	return		;		
3954	LCDsetup051:		;		
3955	movlw	.7	;		
3956	subwf	setupnr,W	į		
3957	bnz	LCDsetup052			
3958 3959	LCDStr btfss	bminuszf			
3960	rcall	lcd0	, :		
3961	btfsc	bminuszf	;		
3962	rcall	lcd1	;		
3963	return		;		
3964	LCDsetup052:		;		
3965	movlw	. 8	;		
3966	subwf	setupnr,W	;		
3967	bnz LCDC+~	LCDsetup053	<i>i</i>		
3968 3969	LCDStr btfss	stext7_1 bbandmode	<b>.</b>		
3969	rcall	lcd0	;		
3970	btfsc	bbandmode	;		
3972	rcall	lcd1	;		
3973	return		;		
	LCDsetup053:		;		
3975	movlw	.9			
3976	subwf	setupnr,W	;		
3977	bnz	LCDsetup054	<i>i</i>		
3978 3979	btfss	stext7_2 bvfox4	,		
3979	rcall	lcd0	;		
3981	btfsc	bvfox4	;		
3982	rcall	lcd1	;		
3983	return		;		
	LCDsetup054:		;		
3985	movlw	.10			
3986	subwf	setupnr,W	;		
3987	bnz	LCDsetup06	i.		
3988 3989	LCDStr return	stext8	,		
	LCDsetup06:		;		
3990	movlw	.11	;		
3992	subwf	setupnr,W	;		
3993	bnz	LCDsetup07	;		
3994	LCDStr	stext9	;		
3995	return		;		

Nov 10, 09 8:32		mc.pic	Page 51/79
3996 LCDsetup07:		;	
3997 movlw	.12	;	
3998 subwf	setupnr,W	;	
3999 bnz	LCDsetup071	;	
4000 LCDStr	stext9_1	;	
4001 return		;	
4002 LCDsetup071:		i	
4003 movlw	.13	i	
4004 subwf	setupnr,W	i .	
4005 bnz	LCDsetup08	<i>i</i> .	
4006 LCDStr	stext10		
4007 return 4008 LCDsetup08:		:	
4000 HCDSecupoo: 4000 movlw	.14	:	
4010 subwf	setupnr,W	;	
4011 bnz	LCDsetup09	;	
	stext11	į	
4013 return		i	
4014 LCDsetup09:		;	
4015 movlw	.15	;	
4016 subwf	setupnr,W	;	
4017 bnz	LCDsetup10	;	
4018 LCDStr	stext12	i	
4019 return		i	
4020 LCDsetup10:		;	
4021 movlw	.16	;	
4022 subwf	setupnr,W	;	
4023 bnz	LCDsetup101	i	
4024 LCDStr	stext12_1	;	
4025 return		<i>i</i> .	
4026 LCDsetup101:	17	<i>i</i> .	
4027 movlw	.17		
4028 subwf	setupnr,W	<i>i</i> .	
4029 bnz	LCDsetup11	;	
4030 LCDStr	stext13	:	
4031 goto 4032 LCDsetup11:	type99	:	
4032 LCDSetupII. 4033 movlw	.18	;	
4034 subwf	setupnr,W	:	
4035 bnz	LCDsetup12	;	
4036 LCDStr	stext14	;	
4037 return		i	
4038 LCDsetup12:		;	
4039 movlw	.19	;	
4040 subwf	setupnr,W	;	
4041 bnz	LCDsetup13	;	
4042 LCDStr	stext15	;	
4043 return		;	
4044 LCDsetup13:		;	
4045 movlw	. 20	;	
4046 subwf	setupnr,W	;	
4047 bnz	LCDsetup14	i	
4048 LCDStr	stext15_1	<i>i</i> .	
4049 return		<i>i</i> .	
4050 LCDsetup14:	21	:	
4051 movlw 4052 subwf	.21 setupnr,W	:	
4052 subwf 4053 bnz	LCDsetup141	;	
4054 LCDStr	stext15_2	;	
4054 ECDStr 4055 return	JUCACIJ_A	:	
4056 LCDsetup141:		į	
4057 movlw	.22	į	
4058 subwf	setupnr,W	;	
4059 bnz	LCDsetup15	;	
4060 LCDStr	stext16	;	
4061 return		;	
4062 LCDsetup15:		;	
4063 movlw	. 23	;	
4064 subwf	setupnr,W	;	
4065 bnz	LCDsetup16	i	
	stext17	i	
4067 return		;	
4068 LCDsetup16:		;	
4069 movlw	. 24	;	
4070 subwf	setupnr,W	;	
4071 bnz	LCDsetup17	;	
4072 LCDStr	stext17_1	;	
		;	
4073 return			
4073 return 4074 LCDsetup17: 4075 movlw	. 25	;	

No	v 10, 09 8:32		mc.pic	Page 52/79
4076	subwf	setupnr,W	i	
4077			;	
4078			;	
4079	return		;	
	LCDsetup18:		;	
4081	return		;	
4082	;		· 	
4083	;Anzeige "1" im	Display		
	lcd1:	DIDPIU		
4085	movlw	111	;	
4086			;	
4087	;		<u>'</u>	
4087	;Anzeige "0" im	Dieplay		
		Display		
	1cd0:	'0'		
4090	movlw		<i>i</i> .	
4091	. goto		i	
			and the description of the feether in the second of the se	
			rechenden Setupfunktion	
4094				
	csetup:		;SCHLEIFE(1)	
4096		Tastegedrueckt		
4097	bc		;ENDE(1) keine Taste gedrueckt	
4098		LCDDisplayClear		
4099			;Funktionsnummer	
4100			;	
4101		csetup01	<i>i</i>	
4102		csmeter	;S-Meter ein/aus	
4103	csetup01:		i	
4104	movlw	. 2	;	
4105		setupnr,W	i	
4106		csetup02	i	
4107		slightauto	;Lichtautomatik ein/aus	
4108	csetup02:		i	
4109	movlw	. 3	i	
4110	subwf	setupnr,W	i	
4111			;	
4112	bra	slight	;Licht dauerhaft ein/aus	
4113	csetup03:		i	
4114	movlw	. 4	i	
4115	subwf	setupnr,W	i	
4116	bnz	csetup04	i	
4117	bra	slhz	;1Hz Anzeige ein/aus	
4118	csetup04:		;	
4119	movlw	.5	;	
4120	subwf	setupnr,W	;	
4121		csetup05	;	
4122	bra	skey	;Keyer ein/aus	
4123	csetup05:		;	
4124	movlw	.6	;	
4125	subwf	setupnr,W	;	
4126		csetup051	i	
4127			;Beim Senden +/- ZF	
	csetup051:		;	
4129	movlw	.7	;	
4130			;	
4131		csetup052	;	
4132			;VFO = RXfrq +/- ZF	
	csetup052:	****	;	
4134	movlw	.8	i	
4135		setupnr,W	;	
4136	bnz	csetup053	i	
4137			;Band Modeumschaltung aktiv	
	csetup053:		;	
4139	movlw	.9	· ;	
4140		setupnr,W	· ;	
4141			;	
4142			;VFO x 4	
	csetup054:		;	
4143	movlw	.10	· ;	
4144	subwf	setupnr,W	· ;	
4145	bnz	csetup06	· ;	
4146	bra		;DDS-Konstande aendern	
	csetup06:	Daabkonbt	:	
4148 4149	movlw	.11	, ;	
4149	subwf		;	
4150 4151	bnz		, ;	
	MOVLF		;	
4152 4153	bra		;ZF CW aendern	
	csetup07:		;	
4154 4155	movlw		; ;	
4135	IIIOVIW	, 12	,	

Nov	10, 09 8:32		mc.pic	Page 53/79
4156	subwf	setupnr,W	;	
4156	bnz	csetup071	, ;	
4158	MOVLF	modecwr, mode	;	
4159	bra	szfkonst	;ZF CWr aendern	
	csetup071:	DELIGIDE	;	
4161	movlw	.13	;	
4161 4162	subwf	setupnr,W	, ;	
4162	bnz	csetup08	'	
4164	MOVLF	modelsb,mode	:	
4165	bra	szfkonst	;ZF LSB aendern	
	csetup08:	SZIKONSC	/ Zr LDD dendern	
4167	movlw	.14	:	
4168	subwf	setupnr,W	:	
4169	bnz	csetup09	<u>'</u>	
4170	MOVLF	modeusb, mode	i	
4171	bra	szfkonst	;ZF USB aendern	
	csetup09:	BZINOIBC	;	
4173	movlw	.15		
4174	subwf	setupnr,W	<u>'</u>	
4175	bnz	csetup10	<u>'</u>	
4175	MOVLF	modedig, mode	;	
4176	bra	szfkonst	;ZF digital aendern	
	csetup10:		;	
4179	movlw	.16	;	
4179	subwf	setupnr,W	;	
4180	bnz	csetup101	;	
4181	MOVLF	modedigr, mode	;	
4183	bra	szfkonst	;ZF digital revers aendern	
	csetup101:	221101100	;	
4184 C	movlw	.17	;	
4185	subwf	setupnr,W	;	
4186	bnz	csetup11	;	
4188	goto	sddstype	;DDS-Type auswaehlen	
	csetup11:		i	
4189 C	movlw	.18	;	
4190	subwf	setupnr,W	;	
4192	bnz	csetup112	;	
4192	bra	stransverter	;LCDoffset aendern	
	csetup12:	D CT COURS A CT CCT	;	
4194	movlw	.19	;	
4195	subwf	setupnr,W	;	
4197	bnz	csetup13	;	
4198	goto	seichsmeter	;Kalibrieren S-Meter	
	csetup13:	DOTOTIONCOCT	;	
4200	movlw	.20	;	
4200	subwf	setupnr,W	;	
4202	bnz	csetup13_1	į	
4202	goto	sspot	;Tonhoehe Mithoerton einstellen	
	csetup13_1:		;	
4204	movlw	.21	;	
4205	subwf	setupnr,W	;	
4207	bnz	csetup13_2	;	
4207	goto	stxhang	;Tonhoehe Mithoerton einstellen	
	csetup13_2:	~	;	
4210	movlw	.22	;	
4211	subwf	setupnr,W	;	
4212	bnz	csetup14	;	
4212	goto	sendeeprom	;Eeprom Inhalt senden	
	csetup14:	Deliace Pt Ou	;	
4214 C	movlw	.23	;	
4216	subwf	setupnr,W	;	
4216	bnz	csetup115	;	
4217	goto	leseeprom	;Eeprom Inhalt senden	
	csetup15:	TODOCPTOM	;	
4219 C	movlw	.24	;	
4221	subwf	setupnr,W	;	
4222	bnz	csetup16	;	
4222	goto	ee2flash	; Eeprom in Flash speichern	
	csetup16:	CCELIUDII	;	
4224 C	movlw	.25	;	
4225	subwf	setupnr,W	;	
4226	bnz	csetup17	•	
4227	goto	flash2ee	; ;Flash in Eeprom laden	
	csetup17:	110011255	;;	
4229 C			<u>'</u>	
	return:		•	
	Funktion	Aendern der ZF	im Pam	•
4232 / 4233 /				
4233 I	, szfkonst:	Anzeige dezimal	HILC ROHHIG	
1221 0				
4234 S 4235	movff	mode, modeA	;Mode an die richtige Stelle kopieren	

No	v 10, 09	8:32		mc.pic	Page 54/79
4236		bcf		;FrequenzA einstellen	
4237		clrf		Drehimpulse auf 0 stellen	
4238		call		entsprechende ZF lesen	
4239		bsf		;ZF-Berechnung ausschalten	
4240		movff	zwischenfrequenz, mddskon		
4241		movff	zwischenfrequenz+1, mddsk		
4242		movff	zwischenfrequenz+2, mddsk		
4243		movff call	zwischenfrequenz+3, mddsk	onst+3 ; ;LCD loeschen	
4244		LCDStrp		;"< > X ok"	
4245 4246		movlw		zuordnen	
4246		movwf		;Stellenlaenge = 6	
4248		rcall		¿Zeilel loeschen	
4249		LCDStr		;MHz dahinter	
4250	szfk00:			;SCHLEIFE(3)	
4251		movff		; Zwischenspeicher in VFOa	
4252		movff	mddskonst+1,frequenza+1	; kopieren	
4253		movff	mddskonst+2,frequenza+2	; ZF wird direkt am DDS ausgegeben	
4254		movff	mddskonst+3,frequenza+3	;	
4255		call	ddsbinausrechnen	; BINs neu ausrechnen tx + rx	
4256		call		; RX-Frequenz in DDS laden	
4257		clrf		; auf LCD neue	
4258		call		; Frequenz anzeigen	
4259		movff	mddskonst,faktor1	i .	
4260		movff		<i>i</i> .	
4261		movff movff	mddskonst+2,faktor1+2 mddskonst+3,faktor1+3	; :	
4262 4263		call	hex2bcd5b	, :	
4263		call	bcd2char6b	, ;	
4265		MOVLF	.10,laenge	;	
4266		MOVLF	.6,komma	;	
4267		movff	stemp, kuerzen	;	
4268		call	printf	;	
4269	szfk001	:			
4270		movf	impulse,F	; ? Impulse angefallen	
4271		bnz	szfk002	;	
4272		bra	szfk022		
4273	szfk002	CLR4	stemp1		
4274 4275		btfsc	impulse,7	; 1 ? positive Drehrichtung	
4276		bra		;	
4277		movf		; 1 ? Anzahl der Stellen	
4278		bnz		; 8 Stellen aendern	
4279		INC4	mddskonst	i	
4280		bra	szfk0224	;	
4281	szfk024			4 4	
4282		movlw		; 6 Stellen aendern	
4283		subwf	a c c intr /	<i>i</i>	
4284		bnz	szfk025	<i>i</i>	
4285 4286		MOVLF ADD4	.100,stemp1	, :	
4286		bra	mddskonst,stempl szfk0224	· ;	
4288	szfk025			•	
4289		movlw	. 4	; 4 Stellen aendern	
4290		subwf		i	
4291		bnz	szfk026	;	
4292		MOVLF	0x10,stemp1	;	
4293		MOVLF	0x27,stemp1+1	;	
4294		ADD4	mddskonst,stemp1	;	
4295	~-£1-000	bra.	szfk0224	<i>i</i> .	
4296	szfk026		6	: 2 Stoller condern	
4297 4298		movlw subwf	.6 stemp,W	; 2 Stellen aendern	
4298 4299		bnz	szfk027	;	
4299		MOVLF	0x40,stemp1	· ;	
4301		MOVLF	0x42,stemp1+1	;	
4302		MOVLF		;	
4303		ADD4	mddskonst,stemp1	i	
4304		bra	szfk0224	;	
	szfk027			; 0 negative Drehrichtung	
	szfk023			; 0 negative Drehrichtung	
4307		movf		; ? Stellen	
4308 4309		bnz DEC4		; 8 Stellen aendern	
4310		bra		; o Stellen aendern	
	szfk022			•	
4312		movlw	. 2	; 6 Stellen aendern	
4313		subwf		;	
4314		bnz		;	
4315		MOVLF	.100,stemp1	;	

No	v 10, 09 8:	32	mc.pic	Page 55/79
4316	SUE		i	
4317	bra	szfk0224	;	
	szfk0222:	-1 4	. 4 Challen3	
4319	mov		; 4 Stellen aendern	
4320 4321	suk bnz		; ;	
4321	MOV		;	
4323	VOM		;	
4324	SUE		;	
4325	bra		;	
4326	szfk0223:			
4327	mov		; 2 Stellen aendern	
4328	suk		<i>i</i>	
4329	bnz		;	
4330 4331	/OM /OM		;	
4332	VOM		;	
4333	SUE		;	
	szfk0224:			
4335	clr	f impulse	; 0 Impulse loeschen	
4336	bra		į	
	szfk022:		1	
4338	cal		; ? Taste gedrueckt	
4339	bc	szfk0231	;	
4340	bra szfk0231:	szfk001	;	
4341 4342	cal	l quittungston	; 1 Quittungston ausgeben	
4343	cal		; ? Welche Taste	
4344	mov		;	
4345	suk		;	
4346	bnz	szfk03	<i>i</i>	
4347	inc		; 1 Taste 1	
4348	inc		;	
4349	mov		;	
4350 4351	suk bnz		; ? min erreicht ;	
4351	clr		; 1 wieder mit 0 laden	
	szfk021:		;	
4354	bra	szfk98	;	
	szfk03:		;	
4356	mov		;	
4357	suk		;	
4358	bnz		; : 2 Tagto 2	
4359	dec dec		; 2 Taste 2	
4360 4361	btf		; ? min erreicht Ueberlauf unte	er null
4362	bra		; min errerent beberraur unte	
4363	mov		; 1 wieder max einstellen	
4364	mov		i	
	szfk031:		į	
4366	bra	szfk06	;	
	szfk04:	1 2	į.	
4368	mov		; :	
4369 4370	suk bnz		, :	
4370	bra		; 3 Taste 3 Cancel	
	szfk05:		;	
4373	mov	·lw .4	;	
4374	suk	wf tastennummer,W	;	
4375	bnz	szfk06	;	
4376	bra	szfk99ok	; 4 Taste 4 OK	
	szfk06:	11 -1-1-	;	
4378	rca	ll zlclr Str tmhz	; Zeilel loeschen ; MHz dahinter	
4379 4380	szfk98:	CI CHILIZ	; MHZ daninter ;	
4381	cal	l Tastegedrueckt	; SCHLEIFE(2)	
4382	bc	szfk98	; ENDE(2) Taste nicht mehr gedrueck	st
4383	bra		;ENDE(3) Taste X oder OK	
4384	szfk99X:			
4385	ret	urn	; X	
	szfk99ok:	66 111	;OK	
4387	mov			
4388	mov			
4389	mov mov		chenfrequenz+2 ;zum Abspeichern	
4390 4391	mov got		chenfrequenz+3 ; ; zf speichern	
4391 4392	got	CZIWIILE	, TI PRETCHEIN	
		"MHz",0		
	tmhz dh			
4393	tmhz db			

No	v 10, 09 8:32		mc.pic	Page 56/79
4396	clrf	WREG	; Pos 0 auf LCD	·
4397	call	LCDPos	;	
4398	movlw	.13	; 1. zeile loeschen	
4399		LCDSpacel	i	
4400 4401	sddskonst:			
4402		bvfo	;FrequenzA einstellen	
4403		bohnezf	; ZF aus	
4404		ddskonst,mddskonst	;DDS Konstande	
4405		ddskonst+1,mddskonst+1		
4406 4407	movff movff	ddskonst+2,mddskonst+2 ddskonst+3,mddskonst+3	; ;	
4408	movff		;	
4409	call	LCDDisplayClear	;LCD loeschen	
4410	LCDStrp		;"< > X ok"	
4411	movlw	. 5	; zuordnen	
4412 4413	movwf sddsk00:	stemp	;Stellenlaenge = 5 ;SCHLEIFE(3)	
4414	call	ddsbinausrechnen	; BINs neu ausrechnen tx + rx	
4415		bin2ddsrx	; RX-Frequenz laden	
4416		zlclr	; Zeile 1 loeschen	
4417		WREG	; an den Anfang der zeile	
4418 4419		LCDPos stemp,schleife	; und ; HEX neu auf LCD	
4419 4420		0,ddskonst+4	; darstellen	
4421	sddsk01:		; SCHLEIFE(1)	
4422	movf	POSTDEC0,W	; je nach laenge	
4423		LCDHEX	; HEX darstellen	
4424 4425		schleife,F sddsk01	; ; ENDE(1) stemp==0	
	sddsk02:	Budskoi	;	
4427	movf	impulse,F	; ? Impulse angefallen	
4428	bz	sddsk022	;	
4429	btfsc	impulse,7	; 1 ? positive Drehrichtung	
4430 4431	bra movlw	sddsk023	; 1 ? Anzahl der Stellen	
4432	subwf	stemp,W	; 5 Stellen aendern	
4433	bnz	sddsk024	;	
4434	INC5	ddskonst	;	
4435 4436	sddsk024: movlw	. 4	; 4 Stellen aendern	
4437		stemp,W	;	
4438	bnz	sddsk025	;	
4439	INC4	ddskonst+1	i	
4440	sddsk025:	3	;	
4441 4442	movlw subwf	.3 stemp,W	; 3 Stellen aendern ;	
4443	bnz	sddsk026	;	
4444		ddskonst+2	i	
	sddsk026:		, , , , , , , , , , , , , , , , , , , ,	
4446	movlw subwf	.2 stemp,W	; 2 Stellen aendern	
4447 4448	bnz	sddsk027	;	
4449	INC2	ddskonst+3	;	
4450	sddsk027:	_	1	
4451	movlw	.1	; 1 Stelle aendern	
4452 4453	subwf bnz	stemp,W sddsk028	;	
4454	incf	ddskonst+4,F	;	
	sddsk028:		i	
4456	bra	sddsk0225	;	
	sddsk023:	.5	; 0 negative Drehrichtung ; ? Anzahl der Stellen	
4458 4459	movlw subwf	stemp,W	; ? Anzahl der Stellen ; 5 Stellen aendern	
4460	bnz	sddsk0221	;	
4461	DEC5	ddskonst	;	
	sddsk0221:	4	;	
4463 4464	movlw subwf	.4	; 4 Stellen aendern	
4465		stemp,W sddsk0222	;	
4466		ddskonst+1	;	
	sddsk0222:		1	
4468 4469	movlw subwf	.3	; 3 Stellen aendern ;	
4469 4470		sddsk0223	;	
4471	DEC3	ddskonst+2	;	
4472	sddsk0223:		;	
4473 4474	movlw subwf	.2	; 2 Stellen aendern ;	
4474 4475		stemp,W sddsk0224	; ;	
1	22		•	

29/40

No	v 10, 09 8:3	2	mc.pic	Page 57/79
4476	DEC2	ddskonst+3	;	
4477	sddsk0224:	_	1	
4478	movl		; 1 Stelle aendern	
4479	subw bnz	f stemp,W sddsk0225	; :	
4480 4481	decf		;	
	sddsk0225:	additolibe (1,1	; ;	
4483	clrf	impulse	; 01Impulse loeschen	
4484	bra	sddsk00	;	
4485	sddsk022:		;	
4486	call		; ? Taste gedrueckt	
4487	bnc	sddsk02	;	
4488	call		; 1 Quittungston ausgeben	
4489	call		; ? Welche Taste	
4490 4491	movl subw		, :	
4492	bnz	sddsk03	;	
4493	decf		; 1 Taste 1	
4494	movf		; ? min erreicht	
4495	bnz	sddsk021	;	
4496	movl		; 1 wieder mit max beginnen	
4497	movw	f stemp	<i>i</i>	
	sddsk021:	addalago	<i>i</i> .	
4499	bra	sddsk98	, :	
4500 4501	sddsk03: movl	w .2	;	
4501 4502	subw		;	
4502	bnz	sddsk04	;	
4504	incf		; 2 Taste 2	
4505	movl		; ? max erreicht	
4506	subw	f stemp,W	;	
4507	bnz	sddsk031	;	
4508	movl		; 1 wieder mit min beginnen	
4509	movw	f stemp	<i>i</i>	
4510	sddsk031:	sddsk98	, :	
4511 4512	bra sddsk04:	SUUSA 20	, ;	
4512	movl	w .3	; ;	
4514	subw		;	
4515	bnz	sddsk05	;	
4516	bra	sddsk99X	; 3 Taste 3 Cancel	
	sddsk05:		;	
4518	movl		<i>i</i>	
4519	subw		<i>i</i> .	
4520	bnz	sddsk06	; A Tagte 4 OK	
4521	bra sddsk06:	sddsk99ok	; 4 Taste 4 OK	
	sddsk98:		;	
4523	call	Tastegedrueckt	; SCHLEIFE(2)	
4525	bc	sddsk98	; ENDE(2) Taste nicht mehr gedrueckt	
4526	bra	sddsk00	;ENDE(3) Taste X oder OK	
4527	sddsk99X:		;	
4528	movf		;Cancel	
4529	movf			
4530	movf			
4531 4532	movf movf			
4532	retu		· ,	
4534	sddsk99ok:		;OK	
4535	movl	w addrddskonst	Adresse im Eeprom	
4536	movw		;Vorbereiten zum Eepromlesen adr festles	jen –
4537	lfsr	0,ddskonst	;Adresse im RAM	
4538	MOVI		;2 Byte schreiben	
4539	. goto		;ModeA + ModeB schreiben	
	;sminuszf:		:	
4541 4542		trp gtext1	; ;"X X on off"	
4542 4543		trp qtext1 trp qtext11	; "VFO = RXfrq - ZF"	
	smzfa01:	orp quantit	;	
4545	call	Tastegedrueckt	;	
4546	bnc	smzfa01	;	
4547	call	Tastaturstatus	;	
4548	movl	w .1	;	
	subw		;	
4549	bz	smzf05	<i>i</i>	
4550			;	
4550 4551	smzf01:	2	<u>'</u> .	
4550 4551 4552	smzf01: movl		i	
4550 4551	smzf01:		; ; ;	

Nov 10,	09 8:32		<b>mc.pic</b> Pa	ge 58/79
4556	movlw	.3	;	
4557	subwf	tastennummer,W	;	
4558	bnz	smzf03	;	
4559	bsf	bminuszf	;	
4560	bra	smzf04	;	
4561 smzf0	3:		;	
4562	movlw	. 4	;	
4563	subwf	tastennummer,W	;	
4564	bnz	smzf05	;	
4565	bcf	bminuszf	;	
4566 smzf0	)4:		;	
4567	call	ebandwrite	Banddaten speichern	
4568 smzf0	)5:		;	
4569	return		;	
4571 svfox		;		
4572		qtext20	;"VFOx4 I/Q Mixer"	
4573		readflag	;	
4574 svfox			;	
4575		Tastegedrueckt	;	
4576		svfox4a01	;	
4577	call	Tastaturstatus	i .	
4578		.1	i .	
4579		tastennummer,W	i .	
4580	bz	svfox405	i .	
4581 svfox		2	i .	
4582	movlw	. 2		
4583	subwf	tastennummer,W		
4584	bz	svfox405	i	
4585 svfox		3		
4586	movlw	.3	<u>;</u>	
4587	subwf	tastennummer,W	•	
4588	bnz	svfox403	•	
4589	bsf	ergebnis,7	<i>i</i>	
4590	bra	svfox404	<u>;</u>	
4591 svfox		4	•	
4592	movlw	.4 tastennummer,W	•	
4593 4594	subwf bnz	svfox405	•	
4595	bcf		•	
4596 SVfox		ergebnis,7	, :	
4597	bra	writeflag	<u>'</u>	
4598 svfox		W11001103	;	
4599	return		;	
			· · · · · · · · · · · · · · · · · · ·	
	dmode:		;	
4602		qtext19	; "Band/Mode aktiv "	
4603		readflag	;	
4604 sbma0		;		
4605	call	Tastegedrueckt	;	
4606	bnc	sbma01	;	
4607	call	Tastaturstatus	;	
4608	movlw	. 1	;	
4609	subwf	tastennummer,W	;	
4610	bz	sbm05	i	
4611 sbm01	L:		i	
4612	movlw	. 2	i	
4613	subwf	tastennummer,W	;	
4614	bz	sbm05	i	
4615 sbm02			;	
4616	movlw	.3	i	
4617	subwf	tastennummer,W	i	
4618	bnz	sbm03	;	
4619	bsf	ergebnis,6	;	
4620	bra	sbm04	;	
4621 sbm03			;	
4622	movlw	. 4	;	
4623	subwf	tastennummer,W	;	
4624	bnz	sbm05	į	
4625	bcf	ergebnis,6	<u>;</u>	
4626 sbm04			į	
4627	bra	writeflag	;	
4628 sbm05			į	
4629	return		;	
4631 skey:			i	
4632		gtext7	; "Keyer "	
4633		readflag	;	
4634 skeya			i	
4635	call	Tastegedrueckt	;	

No	v 10, 09	8:32		mc.pic	Page 59/79
4636		bnc	skeya01	;	
4637		call	Tastaturstatus	;	
4638		movlw	.1	<i>i</i>	
4639		subwf	tastennummer,W	; :	
4640 4641	skey01:	bz	skey05	;	
4642		movlw	. 2	;	
4643		subwf	tastennummer,W	;	
4644	-100.	bz	skey05	<i>i</i> .	
4645 4646	skey02:	movlw	.3	, :	
4647		subwf	tastennummer,W	;	
4648		bnz	skey03	;	
4649		bsf	ergebnis,4	i .	
4650 4651	skey03:	bra	skey04	;	
4652		movlw	. 4	i	
4653		subwf	tastennummer,W	;	
4654		bnz	skey05	;	
4655	skey04:	bcf	ergebnis,4	; :	
4656 4657	skey04.	bra	writeflag	;	
	skey05:		2	;	
4659		return		;	
	; slhz:			;	
4662		LCDStrp		;"1 Hz Aufloesung "	
4663		rcall	readflag	;	
	s1hza01:		Tagtagadruaght	<i>i</i> .	
4665 4666		call bnc	Tastegedrueckt slhza01	;	
4667		call	Tastaturstatus	;	
4668		movlw	.1	;	
4669 4670		subwf bz	tastennummer,W s1hz05	;	
	s1hz01:	DE	5111203	;	
4672		movlw	. 2	i	
4673		subwf	tastennummer,W	<i>i</i> .	
4674 4675	s1hz02:	bz	s1hz05	;	
4676		movlw	.3	;	
4677		subwf	tastennummer,W	;	
4678 4679		bnz bsf	s1hz03 ergebnis,3	;	
4679		bra	slhz04	i	
4681	s1hz03:			;	
4682		movlw	. 4	<i>i</i> .	
4683 4684		subwf bnz	tastennummer,W s1hz04	;	
4685		bcf	ergebnis,3	;	
	s1hz04:	1		<i>i</i> .	
4687 4688	s1hz05:	bra	writeflag	;	
4689		return		;	
4691	slightau		gtext?	; ;"Lichtautomatik "	
4692 4693		LCDStrp rcall	readflag	; Dichica de Onia e i x	
	slightau	ıto01:		;	
4695		call	Tastegedrueckt	;	
4696 4697		bnc call	slightauto01 quittungston	; ;1 Quittungston ausgeben	
4698		call	Tastaturstatus	;	
4699		movlw	.1	;	
4700 4701		subwf bz	tastennummer,W slauto05	;	
	slauto01		51440005	;	
4703		movlw	.2	;	
4704		subwf	tastennummer,W	; :	
4705 4706	slauto02	bz :	slauto05	;	
4707		movlw	.3	;	
4708		subwf	tastennummer,W	;	
4709 4710		bnz bsf	slauto03 ergebnis,2	;	
4710 4711		bcf	ergebnis,2 ergebnis,1	;	
4712		bra	slauto04	;	
	slauto03	movlw	4	<i>i</i> .	
4714 4715		moviw	.4 tastennummer,W	;	
4/13		- ~~ ., ,	Jointammer / H	•	

No	v 10, 09 8:32		mc.pic	Page 60/79
4716	bnz	slauto04	;	
4717	bcf		;	
4718		ergebnis,1	i	
	slauto04:		<i>;</i>	
4720		writeflag	<i>i</i> •	
4721	slauto05: return		<i>'</i>	
			, 	
	slight:		<i>;</i>	
4725	LCDStrp		;"Licht "	
4726		readflag	i	
4727 4728	slight01: call	Tastegedrueckt	<i>i</i> :	
4729		slight01	;	
4730			; 1 Quittungston ausgeben	
4731	call		i	
4732	movlw		;	
4733			;	
4734	bz slight02:	slight06	:	
4736	movlw	. 2	;	
4737		tastennummer,W	;	
4738	bz	slight06	;	
	slight03:	2	<i>;</i>	
4740	movlw	.3	<i>i</i> :	
4741 4742		tastennummer,W slight04	, ;	
4742		ergebnis,1	· ;	
4744		ergebnis,2	;	
4745		a_licht	i	
4746		slight05	į	
	slight04: movlw	. 4	<i>i</i> •	
4748 4749		tastennummer,W	;	
4750		slight06	;	
4751	bcf	ergebnis,1	i	
4752		ergebnis,2	;	
	slight05:		;	
4754 4755	bra slight06:	writeflag	, ;	
4756	return		;	
	readflag:			
4759		3,	<i>i</i> .	
4760 4761		eread data_ee_data,ergebnis	; ;	
4762	; call	LCDDisplayClear		
4763	; movf	data_ee_data,W		
4764		LCDHEX		
		t5Sek	;"X X on off"	
4766 4767	LCDStrp return	qtexti	/ A A OII OII	
	writeflag:			
4770			<i>i</i>	
4771			i	
		LCDDisplayClear data_ee_data,W		
		LCDHEX		
		t5Sek		
4776	goto		;	
4778 4779	csmeter: LCDStrp	gtext4	; ;"S-Meter "	
4779		readflag	;	
	csmeter01:		;	
4782			;	
4783	bnc	csmeter01	;	
4784 4785	call call		;1 Quittungston ausgeben ;	
4785	movlw		, ;	
4787	subwf		;	
4788	bz	csmeter06	i	
	csmeter02:		<i>;</i>	
4790	movlw subwf		;	
4791 4792	subwi bz		; ;	
	csmeter03:		;	
4794	movlw	.3	;	
4795	subwf	tastennummer,W	;	

In	Nov 10, 09	8:32		mc.pic	Page 61/79
Def	4796	hnz	csmeter04	;	
Dea					
### Case					
move			csmeterus	<u>'</u>	
Subset   Capter   C	4799 csmeter0	4:		;	
Subsection			. 4	;	
Section	4801	subwf	tastennummer.W	;	
bof   csmetrofs				:	
SemeterOS:					
bra   writeflag   color   return   color   c			ergebhis,0	'.	
Semble   S				<u>'</u>	
### STATE OF	4805	bra	writeflag	i	
See   Ctx2f	4806 csmeter0	6:		i	
Content	4807	return		;	
### CUXEFO   CLOStrp   qtext8   ; TX ZF permanent "   readflag   r	4808 ;				
###   LCDStrp qtext8					
		TCDC+xn			
### call Tastegedruckt ; ### call call Call Call Call Call Call Call				, ix if permanent	
Sept			readilag	!	
### bnc				i	
### call mov1w .1 ### cutxf03: ### cutxf03: ### cutxf04: ### mov1w .2 ### cutxf03: ### cutxf03: ### cutxf04: ### cutxf05: ### cutxf05: ### cutxf05: ### cutxf05: ### cutxf06: ### cutxf05: ### cutxf06:	4813			;	
Section   Call   Tastaturstatus	4814	bnc	ctxzf01	;	
### call Tastaturstatus ;	4815	call	quittungston	;1 Quittungston ausgeben	
### subwf tastennummer, W ;				,	
### Study				;	
### description				:	
SECTION   STATE   STATE   SECTION					
### document			CCAZLUU	<u>'</u>	
### date				<u>'</u>	
bz   ctxsf03				;	
### ctxsf0: ### subwf subwf bra ctxsf04 ### subwf bra ctxsf05 ### subwf bra ctxsf06 ### subwf bra call Tastegedruckt ### subwf bra subwf bra subwf bra subwf bra subwf bra str01 ### subwf bra subwf bra subwf bra subwf bra str01 ### subwf bra subwf bra subwf bra str02 ### subwf bra str02 ### subwf bra str02 ### subwf bra str03 ### subwf bra subwf bra str03 ### subwf bra str03 ### subwf bra subwf bra subwf				;	
			ctxzf06	;	
	4824 ctxzf03:			;	
Subwf   Ctxzf04			.3	;	
				;	
bsf   ctxzf04				·	
				,	
### ctxzf04: ### subwf					
### ### ### ### ### ### ### ### ### ##			CLXZIU5	<u>'</u>	
				<i>i</i>	
bnz   ctxzf05   ctxzf05   ctxzf05   ctxzf05   bra   writeflag   ctxzf06				i	
bof   ergebnis,5	4832	subwf	tastennummer,W	;	
	4833	bnz	ctxzf06	i	
day	4834	bcf	ergebnis,5	;	
day	4835 ctxzf05:				
### description of the content of th	4836	bra	writeflag	;	
#838	4837 ctxzf06:		_	;	
### Stransverter: ### LCDStrp qtext9				;	
#### LCDStrp qtext9	4839 /				
LCDStrp qtext9					
### LCDStrp qtext10			atext9	;"Displayshift=0 "	
### ### ### ### ### ### ### ### ### ##					
Ask		псростр			
SECTION   STOLE   ST		call			
Abfrage der Taste   Abfrage der Taste				: ENDE(1) Tagto godress-let	
### ### ### ### ### ### ### ### ### ##			BULUI	, ENDE(I) laste gediueckt	
### ### ### ### ### ##################					
Section				; ? Taste 4	
#850 movlw 1 ; ? Taste 1 #851 subwf tastennummer,W ; #852 bnz str03 ; #853 CLR5 lcdoffset ; 1 loeschen vom LCD offset #854 bra strans99null ;> break zum Speichern #855 str03: #856 call Tastegedrueckt ; #857 bc str03 ; ENDE(2) keine Taste gedrueckt #858 bra str01 ; ENDE(3) ewige Schleife #859 str02: #850 call Tastegedrueckt ; #850 str02: #851 bc str02 ; #852 stransonst #853 bcf bvfo ;FrequenzA einstellen #854 clrf impulse #855 movff lcdoffset+1, mddskonst ; LCDoffset Konstande #866 movff lcdoffset+2, mddskonst+2; #867 movff lcdoffset+2, mddskonst+3; #868 movff lcdoffset+4, mddskonst+4; #869 movff lcdoffset+4, mddskonst+4; #870 ADD5 mdskonst, frequenza ; #871 call LCDDisplayClear ;LCD loeschen #872 LCDStrp qtext6 ; "< > X ok" #873 movlw .0 ; zuordnen	4848	subwf	tastennummer,W		
#850 movlw 1 ; ? Taste 1 #851 subwf tastennummer,W ; #852 bnz str03 ; #853 CLR5 lcdoffset ; 1 loeschen vom LCD offset #854 bra strans99null ;> break zum Speichern #855 str03: #856 call Tastegedrueckt ; #857 bc str03 ; ENDE(2) keine Taste gedrueckt #858 bra str01 ; ENDE(3) ewige Schleife #859 str02: #850 call Tastegedrueckt ; #850 bc str02 ; #851 bc str02 ; #852 stransonst #853 bcf bvfo ;FrequenzA einstellen #864 clrf impulse #865 movff lcdoffset,mddskonst ;LCDoffset Konstande #866 movff lcdoffset+1,mddskonst+1 ;kopieren #867 movff lcdoffset+2,mddskonst+2 ; #868 movff lcdoffset+4,mddskonst+4 ; #869 movff lcdoffset+4,mddskonst+4 ; #860 movff lcdoffset+6 ;requenza ; #870 ADD5 mdskonst, frequenza ; #871 call LCDDisplayClear ;LCD loeschen #872 LCDStrp qtext6 ;revordene	4849	bz	str02	; 1> weiter	
### 4851	4850				
Marcol   M			tastennummer.W	;	
CLR5				;	
#854 bra strans99null ;> break zum Speichern #855 str03: #856 call Tastegedrueckt ; #857 bc str03 ; ENDE(2) keine Taste gedrueckt #858 bra str01 ; ENDE(3) ewige Schleife #859 str02: #860 call Tastegedrueckt ; #861 bc str02 ; #862 stransonst #863 bcf bvfo ; FrequenzA einstellen #864 clrf impulse ; #865 movff lcdoffset, mddskonst ; kopieren #866 movff lcdoffset+1, mddskonst+1 ; kopieren #867 movff lcdoffset+2, mddskonst+2 ; #868 movff lcdoffset+4, mddskonst+4 ; #869 movff lcdoffset+4, mddskonst+4 ; #870 ADD5 mddskonst, frequenza ; #871 call LCDDisplayClear ; LCD loeschen #872 LCDStrp qtext6 ;" <> X ok" #873 movlw .0 ; zuordnen					
### ### ### ### ### ### ### ### ### ##					
ASS		νια			
### ### ### ### ### ### ### ### ### ##		~~11			
### bra str01					
4859 str02: 4860					
4860		bra	str01	;ENDE(3) ewige Schleife	
4860	4859 str02:				
### BC	4860	call	Tastegedrueckt	;	
4862 stransonst 4863 bcf bvfo ;FrequenzA einstellen 4864 clrf impulse ; 4865 movff lcdoffset,mddskonst ; 4866 movff lcdoffset+1,mddskonst+1 ; 4867 movff lcdoffset+2,mddskonst+2 ; 4888 movff lcdoffset+3,mddskonst+3 ; 4869 movff lcdoffset+4,mddskonst+4 ; 4870 ADD5 mddskonst,frequenza ; 4871 call LCDDisplayClear ;LCD loeschen 4872 LCDStrp qtext6 ;"< > X ok" 4873 movlw .0 ;zuordnen	4861			;	
4883         bcf         bvfo         ;FrequenzA einstellen           4864         clrf         impulse         ;           4865         movff         lcdoffset, mddskonst         ;LCDoffset         Konstande           4866         movff         lcdoffset+2, mddskonst+2         ;           4868         movff         lcdoffset+3, mddskonst+3         ;           4869         movff         lcdoffset+4, mddskonst+4         ;           4870         ADD5         mddskonst, frequenza         ;           4871         call         LCDDisplayClear         ;LCD loeschen           4872         LCDStrp         qtext6         ;"<					
4864 clrf impulse ; ; LCDoffset Konstande 4865 movff lcdoffset,mddskonst ; LCDoffset Konstande 4866 movff lcdoffset+1,mddskonst+1 ;kopieren 4867 movff lcdoffset+2,mddskonst+2 ; 4868 movff lcdoffset+3,mddskonst+3 ; 4868 movff lcdoffset+4,mddskonst+4 ; 4870 ADD5 mddskonst,frequenza ; LCDoffset 4,mddskonst 4; 4871 call LCDDisplayClear ; LCD loeschen 4872 LCDStrp qtext6 ; "< > X ok" 4873 movlw .0 ; zuordnen			byfo	;FrequenzA einstellen	
4865         movff         lcdoffset,mddskonst         ;LCDoffset Konstande           4866         movff         lcdoffset+1,mddskonst+1         ;kopieren           4867         movff         lcdoffset+2,mddskonst+2         ;           4888         movff         lcdoffset+3,mddskonst+3         ;           4870         ADD5         mddskonst,frequenza         ;           4871         call         LCDDisplayClear         ;LCD loeschen           4872         LCDStrp         qtext6         ;"<				•	
### ### ### ### #### #################					
#867 movff lcdoffset+2,mddskonst+2; #888 movff lcdoffset+3,mddskonst+3; #889 movff lcdoffset+4,mddskonst+4; #870 ADD5 mddskonst,frequenza; #871 call LCDDisplayClear ;LCD loeschen #872 LCDStrp qtext6 ;"< > X ok" #873 movlw .0 ;zuordnen					
#888 movff lcdoffset+3,mddskonst+3; #869 movff lcdoffset+4,mddskonst+4; #870 ADD5 mddskonst,frequenza; #871 call LCDDisplayClear; LCD loeschen #872 LCDStrp qtext6; "< > X ok" #873 movlw .0; zuordnen					
4869         movff         lcdoffset+4_mddskonst+4;           4870         ADD5         mddskonst,frequenza;           4871         call         LCDDisplayClear;         LCD loeschen           4872         LCDStrp qtext6;         ;"< > X ok"           4873         movlw         .0         ; zuordnen					
4870 ADD5 mddskonst,frequenza ; 4871 call LCDDisplayClear ;LCD loeschen 4872 LCDStrp qtext6 ;"< > X ok" 4873 movlw .0 ;zuordnen					
4871 call LCDDisplayClear ;LCD loeschen 4872 LCDStrp qtext6 ;"<> X ok" 4873 movlw .0 ;zuordnen	4869	movff	<pre>lcdoffset+4,mddskonst+4</pre>	;	
4871 call LCDDisplayClear ;LCD loeschen 4872 LCDStrp qtext6 ;"<> X ok" 4873 movlw .0 ;zuordnen				;	
4872 LCDStrp qtext6 ; " < > X ok" 4873 movlw .0 ; zuordnen				;LCD loeschen	
4873 movlw .0 ; zuordnen					
4874 movwf stemp ;Stellenlaenge = 6					
4875 rcall zlclr ;Zeilel loeschen					

Nov 10	), 09 8:32		mc.pic	Page 62/79
4876	LCDStr		;MHz dahinter	
4877 stra	ans00:		;SCHLEIFE(3)	
4878	clrf	WREG	;	
4879	call		; Pos 0 in LCD	
4880	movff		; in Operator	
4881	movff		; kopieren	
4882 4883	movff movff		; ;	
4884	movff		;	
4885	call		; in BCD wandeln	
4886	call		; in Char wandeln	
4887	MOVLF	.11,laenge	; printf Ausgabe	
4888	MOVLF	.6,komma	;	
4889	movff		;	
4890	call	printf	<i>i</i>	
4891 stra 4892	movf	impulse,F	; ? Impulse angefallen	
4893	bnz	strans002	; : impurse angerarien	
4894	bra		;	
4895 stra	ans002:		; 1	
4896	CLR5	stemp1	; loeschen des Operators	
4897	btfsc		; ? positive Drehrichtung	
4898	bra		, , , , , , , , , , , , , , , , , , , ,	
4899	movf		; 1 ? Anzahl der Stellen	
4900	bnz tncs		; 10 Stellen aendern	
4901 4902	INC5 bra		;	
4903 stra			;	
4904	movlw		; 8 Stellen aendern	
4905	subwf		;	
4906	bnz		;	
4907	MOVLF		; 100 addieren	
4908	ADD5	mddskonst,stempl	<i>i</i>	
4909	bra	strans0225	<i>i</i> .	
4910 stra 4911	movlw	. 4	; 6 Stellen aendern	
4912	subwf	stemp,W	;	
4913	bnz		; 10 000 addieren	
4914	MOVLF		;	
4915	MOVLF		;	
4916	ADD5	mddskonst,stempl	<i>i</i>	
4917	bra ans026:	strans0225	<i>i</i> .	
4918 stra	movlw	.6	; 4 Stellen aendern	
4920	subwf	stemp,W	;	
4921	bnz		;	
4922	MOVLF	0x40,stemp1	; 1 000 000 addieren	
4923	MOVLF		;	
4924	MOVLF	0x0f,stemp1+2	;	
4925	ADD5	mddskonst,stemp1	<u>;</u>	
4926 4927 stra	bra	strans0225	, :	
4927 SCI 6	movlw	.8	; 2 Stellen aendern	
4929	subwf		;	
4930	bnz		;	
4931	MOVLF		; 100 000 000 addieren	
4932	MOVLF		;	
4933	MOVLF	0x05,stemp1+3	<i>i</i> .	
4934 4935	ADD5 bra	mddskonst,stemp1 strans0225	, ;	
4936 stra			, ;	
	ans023:		; 0 negative Drehrichtung	
4938	movf		; ? Stellen	
4939	bnz		1	
4940	DEC5		; 10 Stellen aendern	
4941	bra		<i>i</i> .	
4942 stra	movlw		; 8 Stellen aendern	
4943 4944	subwf	stemp,W	;	
4945	bnz		;	
4946	MOVLF	.100,stemp1	; 100 subtrahieren	
4947	SUB5	mddskonst,stemp1	;	
4948	bra	strans0225	;	
	ans0222:	4	· Challen and ann	
4950	movlw subwf		; 6 Stellen aendern ;	
4951 4952	bnz		; ;	
4952	MOVLF		; 10 000 subtrahieren	
4954	MOVLF	0x27,stemp1+1	;	
4955	SUB5	mddskonst,stemp1	;	

No	v 10, 09 8:32		mc.pic	Page 63/79
4956	bra	strans0225	;	-
4957	strans0223:		4 0 11	
4958	movlw	. 6	; 4 Stellen aendern	
4959	subwf	stemp,W	<i>i</i>	
4960	bnz	strans0224	; 1 000 000 auhturhianan	
4961	MOVLF	0x40,stemp1	; 1 000 000 subtrahieren	
4962 4963	MOVLF MOVLF	0x42,stemp1+1 0x0f,stemp1+2	;	
4963 4964	SUB5	mddskonst,stemp1	;	
4964	bra	strans0225	· ;	
4966	strans0224:		;	
4967	movlw	.8	; 2 Stellen aendern	
4968	subwf	stemp,W	;	
4969	bnz	strans0225	;	
4970	MOVLF	0xe1,stemp1+1	; 100 000 000 subtrahieren	
4971	MOVLF	0xf5,stemp1+2	i	
4972	MOVLF	0x05,stemp1+3	;	
4973	SUB5	mddskonst,stempl	;	
4974	strans0225:			
4975	clrf	impulse	; 01Impulse loeschen	
4976	bra	strans00	;	
4977	strans022:		<i>i</i>	
4978	call	Tastegedrueckt	; ? Taste gedrueckt	
4979	bc	strans0231	,	
4980	bra	strans001	i	
4981	strans0231:	and blum and av	. 1 Ouithmeathan augusta	
4982	call	quittungston	; 1 Quittungston ausgeben	
4983	call		; ? Welche Taste	
4984	movlw	.1	<i>i</i> .	
4985	subwf	tastennummer,W		
4986 4987	bnz	strans03	; 1 Taste 1	
4987 4988	incf incf	stemp,F	; I Taste I	
4988 4989	movlw	stemp,F	; ;	
4989 4990	subwf	stemp,W	; ? min erreicht	
4990 4991	bnz	strans021	, , min erreicht	
4991	clrf	stemp	; 1 wieder mit 0 laden	
	strans021:	Decemp	; i wieder mit o raden	
4993	bra	strans98	;	
4995	strans03:		;	
4995	movlw	. 2	;	
4997	subwf	tastennummer,W	;	
4998	bnz	strans04	;	
4999	decf	stemp,F	; 2 Taste 2	
5000	decf	stemp,F	;	
5001	btfss	stemp,7	; ? min erreicht Ueberlauf unter nul	1
5002	bra	strans031	;	
5003	movlw	.8	; 1 wieder max einstellen	
5004	movwf	stemp	;	
	strans031:		i	
5006	bra	strans06	;	
5007	strans04:		;	
5008	movlw	.3	;	
5009	subwf	tastennummer,W	;	
5010	bnz	strans05	<i>i</i>	
5011	bra	strans99X	; 3 Taste 3 Cancel	
	strans05:		;	
5013	movlw	. 4	;	
5014	subwf	tastennummer,W	<i>i</i>	
5015	bnz	strans06	i A Marcha A OV	
5016	bra	strans99ok	; 4 Taste 4 OK	
5017		-1-1	i mailat language.	
5018	rcall	zlclr	; Zeilel loeschen	
5019	LCDStr	CHILIZ	; MHz dahinter	
	strans98:	Tastegedrueckt	; ccureter(2)	
5021	call	Tastegedrueckt	; SCHLEIFE(2)	
5022	bc bra	strans98	; ENDE(2) Taste nicht mehr gedrueckt ;ENDE(3) Taste X oder OK	
5023	bra	strans00	'FMDE(3) Taste A Odef UK	
5024	strans99X:		: Y	
5025	return strans99ok:		; OK ; X	
5026 5027	SUB5	mddskonst from onso	OK	
		mddskonst, frequenza	Frequenz wieder subtrahieren	
	movff movff	mddskonst,lcdoffset mddskonst+1,lcdoffset+1	neuer Wert wird in	
5028		mddskonst+1,1cdoffset+1 mddskonst+2,1cdoffset+2		
5028 5029		DUDUSKOUSI + Z. LCGOTTSEF+Z		
5028 5029 5030	movff			
5028 5029 5030 5031	movff movff	mddskonst+3,lcdoffset+3		
5028 5029 5030 5031 5032	movff movff movff		;	
5028 5029 5030 5031 5032	movff movff	mddskonst+3,1cdoffset+3 mddskonst+4,1cdoffset+4		

No	v 10, 09 8:3	32	mc.pic	Page 64/79
5036	ddstypemax	equ .6		
5037				
5038 5039	sddstype: call	l Tastegedrueckt	;	
5039	bc	sddstype	;	
5041		Strp qtext6	;"< > X ok"	
5042	rca		;DDS-Type anzeigen	
	sddst00:			
5044	cal:		<i>i</i>	
5045 5046	bc sddst01:	sddst00	; :	
5047	cal	l Tastegedrueckt	;	
5048	bnc	sddst01	i	
5049	cal		;1 Quittungston ausgeben	
5050	cal		<i>i</i>	
5051 5052	mov: sub		;	
5053	bnz	sddst02	;	
5054	inc		;	
5055	mov		;	
5056	sub		;	
5057 5058	bnz clr:	sddst011 f ddstype	;	
	sddst011:	- aabo/pc	;	
5060	bra	sddstype	;	
	sddst02:		i	
5062	mov.		;	
5063 5064	sub bnz	wf tastennummer,W sddst03	;	
5065	dec:		;	
5066	inc		;	
5067	bnz	sddst021	;	
5068	MOV	LF ddstypemax,ddstype	<i>i</i>	
5069 5070	sddst021: bra	sddstype	; :	
	sddst03:	Baastype	;	
5072	mov		;	
5073	sub		;	
5074	bnz	sddst04 sddst06	;	
5075 5076	bra sddst04:	saascoo	;	
5077	mov	lw .4	;	
5078	sub		;	
5079	bnz	sddst06	; 	
5080 5081	MOV:			
5082	got		;	
	sddst06:		;	
5084	reti			
	typlcd:		• • • • • • • • • • • • • • • • • • • •	
5087	mov:	f ddstype,F		
5088	bnz	type01		
5089		Strp tlcd01		
5090	bra	type99		
5091 5092	type01:	lw .1		
5093	sub			
5094	bnz	type02		
5095		Strp tlcd02		
5096 5097	bra type02:	type99		
5097	mov:	lw .2		
5099	sub			
5100	bnz	type03		
5101		Strp tlcd03		
5102 5103	bra type03:	type99		
5104	mov:	lw .3		
5105	sub	wf ddstype,W		
5106	bnz			
5107		Strp tlcd04		
5108 5109	bra type04:	type99		
5110	mov:	lw .4		
5111	sub	wf ddstype,W		
5112	bnz	type05		
5113		Strp tlcd05		
5114 5115	bra type05:	type99		
3113	0,1000.			

INOV	10, 09 8:			mc.pic	Page 65/79
5116			.5		
5117			ddstype,W		
5118	bn		type06		
5119			tlcd06		
5120	br	a	type99		
	ype06:				
5122	mo:	vlw	.6		
5123			ddstype,W		
5124	bn		type07		
5125		DStrp	tlcd07		
	ype07:				
5127 ty	ype99:	_			
5128			faktor1	;	
5129			ddstype,faktor1	i	
5130			hex2bcd5b	; in BCD wandeln	
5131	ca		bcd2char6b	; in Char wandeln	
5132			.2,laenge	; printf Ausgabe	
5133			.0,komma	;	
5134			.0, kuerzen	;	
5135			printf	;	
	txhang:				
5138			qtext12	; "ok cancel"	
	txhang01:				
5140			qtext29	;"TXhang= "	
5141			math_ramclr	;	
5142			stimer,faktorl	;	
5143			.5,faktor2	;	
5144			mul5b	;	
5145	ca		ergebnis2faktor1_5b	;	
5146	ca		hex2bcd5b	, , , , , , , , , , , , , , , , , , , ,	
5147			bcd2char6b	; in Char wandeln	
5148			.4,laenge	; printf Ausgabe	
5149			.0,komma	;	
5150			.0,kuerzen	;	
5151			printf	;	
5152			qtext30	;	
	txhang02:		_		
5154	ca		Tastegedrueckt	;	
5155	bn		stxhang06		
5156	ca		quittungston	;1 Quittungston ausgeben	
5157	ca		Tastaturstatus	;	
5158			. 4	;	
5159			tastennummer,W	;	
5160	bn		stxhang03	;	
5161		turn		į.	
	txhang03:		_	;	
5163			.1	;	
5164			tastennummer,W	;	
5165	bz		stxhang05	;	
	txhang06:			;	
5167	mo		impulse,F	;	
5168	bz		stxhang02	;	
5169			impulse,7	;	
5170	br		stxhang08	;	
5171			impulse,4	;	
5172	br		stxhang02	;	
5173	in		stimer,F	;	
5174	cl:		impulse	;	
5175	br		stxhang01	;	
	txhang08:			;	
5177	ne		impulse	;	
5178	bt:		impulse,4	;	
5179	bra		stxhang09	;	
5180	de		stimer,F	;	
5181	cl:		impulse	;	
5182	bra		stxhang01	;	
5183 St	txhang09:			;	
5184	ne	gf	impulse	;	
5185	br	a	stxhang02	;	
	txhang05:			;	
5186 St			writesicherung	;	
			3	;	
5187	txhanq07:			;	
5187	txhang07: re	turn			
5187 5188 st 5189	txhang07: re	turn			
5187 5188 st 5189 5190	re	turn 			
5187 5188 St 5189 5190 5191 ; -	re	turn 			
5187 5188 St 5189 5190 5191 ;- 5192 SS	re spot:		gtext12	;"ok cancel"	
5187 5188 st 5189 5190 5191 ;- 5192 ss 5193	re spot:		qtext12	;"ok cancel"	

No	v 10, 09 8:	:32			mc.pic	Page 66/79
5196	ca		mtausrechnen	;	•	
5196			qtext21		"SPOT= "	
5198			faktor1+1	;		
5199			mithoerton,fakto			
5200	ca		hex2bcd5b	;		
5201	mo		ergebnis,W	;		
5202	ca		LCDHEX	;		
5203			′0′	;		
5204			LCDChar	,		
5205		DStr	qtext22			
1	sspot02:	11	ma a t a a a d a a a a la t			
5207	ca		Tastegedrueckt	,		
5208 5209	bn ca		sspot06 quittungston		1 Quittungston ausgeben	
5210	ca		Tastaturstatus	,		
5211			.4	;		
5212			tastennummer,W	;		
5213	bn		sspot03	;		
5214	re	turn		;		
5215	sspot03:			;		
5216			.1	;		
5217			tastennummer,W	;		
5218	bz		sspot05	;		
	sspot06:		impulao E	;		
5220	mo <sup>o</sup>		impulse,F	,		
5221 5222	bz ht		sspot02 impulse,7	;		
5222	br		sspot08	,		
5224			impulse,4	;		
5225	br		sspot02	;		
5226	in		mithoerton,F	;		
5227	cl		impulse	;		
5228	br		sspot01	;		
5229	sspot08:			;		
5230	ne		impulse	;		
5231			impulse,4	;		
5232	br		sspot09	,		
5233	de		mithoerton,F			
5234	cl:		impulse	;		
5235	braspot09:	a	sspot01	;		
5237	ne	af	impulse	;		
5238	br		sspot02	;		
5239	sspot05:			;		
5240	ca	11	writesicherung	;		
5241	sspot07:		_	;		
5242	re	turn		;		
5243	;					
5244	testanzeig		_			
5245		DHEX2Z		<i>i</i>		
5246		DHEX2Z		;		
5247	go	to	t5Sek			
5248	eichanz:					
5249 5250	mo.	vf	messh,W	;		
5250	ca		LCDHEX	,		
5252	mo <sup>-</sup>		messl,W	;		
5253	go.		LCDHEX	;		
5254	;					
5255	seichsmete:					
5256			qtext12	;	"ok cancel"	
5257	seichsm01:					
5258			qtext13		"S0 = "	
5259			umesssmeter		Spannung messen	
5260			eichanz +100mcok	;		
5261 5262			t100mSek Tastegedrueckt	;		
5262 5263	bn		seichsm01	,		
5263			quittungston	,	1 Quittungston ausgeben	
5265			Tastaturstatus	,		
5266			.4	;		
5267			tastennummer,W	;		
5268	bn		seichsm02	;		
5269		turn		;		
5270	seichsm02:					
5271			.1	;		
5272			tastennummer,W	;		
5273	bz		seichsm03			
5274	br:		seichsm01	;		
5275	seichsm03:					

No	v 10, 09 8:32		mc.pic	Page 67/79
5276	call	Tastegedrueckt	;	
5277	bc	seichsm03	;	
5278	movff		;	
5279 5280	movff; rcall		;	
	seichsm04:	testanzeige	,	
5281		rp qtext14	;"S9 = "	
5283	call	umesssmeter	;Spannung messen	
5284	rcall	eichanz	į	
5285	call	t100mSek	;	
5286	call bnc	Tastegedrueckt	; :	
5287 5288	call	seichsm04 quittungston	;1 Quittungston ausgeben	
5289	call	Tastaturstatus	;	
5290	movlw	. 4	;	
5291	subwf		; :	
5292 5293	bnz retur	seichsm05	; ;	
	seichsm05:		•	
5295	movlw	.1	;	
5296	subwf	tastennummer,W	;	
5297	bz	seichsm06	;	
5298 5200	bra	seichsm04	i	
5299 5300	seichsm06: call	Tastegedrueckt	;	
5300	bc	seichsm06	, ;	
5302	movff	messl,ysm	;	
5303	movff	messh,ysm+1	;	
5304	; rcall	testanzeige	;	
5305 5306	herechnen yve			
5306 5307	berechnen_xys call		operanten loeschen	
5307	movff	ysm, minuend	;messungSO holen	
5309	movff	ysm+1,minuend+1	i	
5310	movff	xsm, subtrahend	;messungS9 holen	
5311	movff		i meagungss - meagungss - meagungss	
5312 5313	SUB5	subtrahend, minuend	messungS9 = messungS0 - messungS9	
5313 5314	nop CLR5	minuend	Operant loeschen	
5314	nop	· ex excession	- <u>u</u> <del></del>	
5316	MOVLF	D'20',minuend+3	;	
5317	nop		Assembled to the second second	
5318	NEG5	minuend	<pre>;ergebnis = (-20 * 2 hoch 16)/(messS0 - :</pre>	messs9)
5319 5320	call btfsc	div5b ergebnis+4,7	; ;? ist das ergebnis negativ	
5320	bra	berechnen_xysm02	;	
5322	btfss	ergebnis,7	;0 ? Aufrunden	
5323	bra	berechnen_xysm01	;	
5324	INC2	ergebnis+1	; 1 um eins aufrunden	
5325 5326	bra berechnen_xys	berechnen_xysm01 m02:	;	
5326	berecimen_xys		;1 ? Aufrunden	
5328	bra	berechnen_xysm01	;	
5329	DEC2	ergebnis+1	; 1 um eins aufrunden im negativ Bereic	ch
	berechnen_xys	m01:		
5331 5332	movff movff		Ergebnis abspeichern ist gleich X-Wert;	
5332 5333	call	ergebnis+2,ysm+1 math_ramclr	; ;operanten loeschen	ļ
5333	call	xsmladen	messungS9 holen in faktor2	
5335	CLR5	faktorl	op faktor1 loeschen	
5336	movff		;X-Wert ist faktor1	
5337	movff		; :2 ist V Wort posstir	ļ
5338	btfss bra	2	;? ist X-Wert negativ :	
5339 5340	bra comf	berechnen_xysm03 faktor1+2,F	; ;1 die freien Stellen auch noch negierer	1
5341	comf	faktor1+3,F	; so das der Operant 5 stellig richtig	
5342	comf	faktor1+4,F	; ist	ļ
	berechnen_xys		;	ļ
5344	call htfs:	mul5b ergebnis+1 7	<pre>;ergebnis = X-Wert * messungS9 ;? eventuell aufrunden</pre>	ļ
5345 5346	btfss bra	ergebnis+1,7 berechnen xysm04	;? eventuell aufrunden ;	
5346 5347	INC2	ergebnis+2	; ;	
	berechnen_xys		·	
5349	movff	ysm,xsm	;X-Wert an die richtige Stelle kopieren	
5350	movff	ysm+1,xsm+1	;	
5351	movff		;Y-Wert an die richtige Stelle kopieren	
5352 5353	movff NEG2	ergebnis+3,ysm+1 ysm	; ;Y-Wert muss negativ sein	
5353 5354		rp qtext15	;"Save? "	
	berechnen_xys		;	
<u> </u>		40, 0000	_	

No	ov 10, 09 8:32		mc.pic	Page 68/79
5356	call	Tastegedrueckt	;	
5357	bnc	berechnen_xysm05	;	
5358	call	Tastaturstatus	;	
5359	movlw	. 4	;	
5360	subwf	tastennummer,W	;	
5361	bnz	berechnen_xysm06	;	
5362	return		;	
5363	berechnen_xysm0	16:		
5364	movlw	.1	;	
5365	subwf	tastennummer,W	;	
5366	bz	berechnen_xysm07	;	
5367	bra	berechnen_xysm05	<i>i</i>	
5368	berechnen_xysm0		<i>i</i>	
5369	goto	writesicherung	;Sichern	
5370				
5371	sendeeprom:	gtext16	; "PIC> PC TX "	
5372 5373			; "OK Abruch"	
5373	sendeeprom01:	qtext12	, OK ADLUCII	
5374	call	Tastegedrueckt	<i>'</i>	
5375	bnc	sendeeprom01		
5376	call	quittungston	;Quittungston ausgeben	
5378	call	Tastaturstatus	;	
5379	movlw	.4	;	
5380	subwf	tastennummer,W	;	
5381	bnz	sendeeprom02	;	
5382	return		;	
5383	sendeeprom02:		;	
5384	call	Tastaturstatus	;	
5385	movlw	.1	;	
5386	subwf	tastennummer,W	;	
5387	bz	sendeeprom03	;	
5388	bra	sendeeprom	;	
5389	sendeeprom03:		;	
5390	call	LCDDisplayClear	;	
5391		qtext16	;"PIC> PC TX "	
5392	bcf		;Interrups sperren	
5393	bsf clrf	bintsperren schleife+2	;Interrupt dauerhaft sperren	
5394 5395	clrf	data_ee_addr	;	
5396	sendeeprom04:	ddcd_cc_dddi	;	
5397	movlw	0x40	;	
5398	call	LCDPos	;	
5399	movf	data_ee_addr,W	;	
5400	call	LCDHEX	;	
5401	call	eread	;	
5402	call	rs232tx	;	
5403	call	t10mSek ;		
5404	incf	data_ee_addr,F	;	
5405		schleife+2,F	;	
5406	bra	sendeeprom04	, nCl 1 2 2	
5407		qtext17	;"finished! "	
5408	call	t5Sek	<i>i</i>	
5409	sendeeprom05:	Month one days a -1-t	<i>i</i> .	
5410	call	Tastegedrueckt	;	
5411 5412	bc	sendeeprom05	;	
5412 5413	return		<i>i</i>	
5413	ee2flash:		==	
5414		gtext23	;"Eeprom> Flash"	
5416		qtext12	; "OK Abruch"	
5417	ee2flash01:	*	;	
5418	call	Tastegedrueckt	;	
5419	bnc	ee2flash01	;	
5420	call	quittungston	;Quittungston ausgeben	
5421	call	Tastaturstatus	;	
5422	movlw	. 4	;	
5423	subwf	tastennummer,W	;	
5424		ee2flash02	;	
5425			<i>i</i>	
	ee2flash02:		i	
		Tagtaturgtatug		
5428 5429	call movlw	Tastaturstatus .1	; ;	
5429		tastennummer,W	, ;	
5430	bz	ee2flash03	;	
5432	bra	ee2flash	;	
	ee2flash03:		;	
5435	call	Tastegedrueckt	;	

No	v 10, 09 8	:32		mc.pic	Page 69/79
5436				;	
				:"Speicherplatz "	
5438 5439				;"Speicherplatz " ;"1 2 3 4"	
	ee2flash04		qtext25	1	
5441	ca		Tastegedrueckt	, ;	
5442			ee2flash04	;	
				•	
5444	ca	11	quittungston	Quittungston ausgeben	
5445	ca	11	Tastaturstatus	i	
5446		vlw		;	
5447			tastennummer,W	<i>i</i>	
5448	bz		ee2flash05	<i>i</i>	
5449			Tastaturstatus .2	<i>i</i> •	
5450 5451			tastennummer,W	<i>'</i> :	
5452	bz		ee2flash06	;	
5453	ca		Tastaturstatus	;	
5454				;	
5455				;	
5456	bz		ee2flash07	;	
5457	ca	11	Tastaturstatus	i	
5458		vlw		;	
5459			tastennummer,W	;	
				•	
5461			0x7e00	<i>i</i>	
5462			ee2flash08	i	
	;ee2flash05			•	
			0x7b00	;	
5465 5466	PO br			;	
	ee2flash06			•	
5469			0x7c00	i	
5470			ee2flash08	;	
5471					
5472	ee2flash07	:			
5473	PO	INT	0x7d00	i	
5474	<i>i</i>				
	ee2flash08	:			
5476	bc	İ	INTCON,GIE bintsperren	;Interrups sperren ;Interrupt dauerhaft sperren	
5477	bs	I.	bintsperren	Interrupt dauernait sperren	
5478				;256 Byte	
5479				;bei Adresse 0 im Eeprom beginnen	
5480	ee2flash09	:		<pre>;zuerst in Ram speichern ;SCHLEIFE(1)</pre>	
5482	ca			; eeprom lesen	
5483	mo	vwf		; in Ram ablegen	
5484				; adr+1	
5485	de	cfsz	schleife+2,F	;	
5486	br	a		;ENDE(1) nach 256 Byte	
5487	<i>i</i>				
5488			FSR0,flbuffer	;	
	ee2flash10		61	;	
5490			flashwrite	i	
			gtort 17		
5492				;"finished! "	
5493	ee2flash99	11	CIDCV	, :	
5494	ca		Tastegedrueckt	, ;	
5496	bc			;	
5497	re	turn		;	
	;				
	flashwrite	:		;	
5500			.32,PRODL	;	
	flwrite02:			;	
5502			b'11111000'	;	
5503			TBLPTRL, F	<b>;</b>	
5504			. 8	;	
	flwrite01:			;SCHLEIFE(1)	
5506				; Ram -> Wreg ,Adr + 1	
5507		LWT*		; TABLAT -> Zwischenspeicher, Adr + 1	
5508		LRD*+	WREG, F	<i>i</i> :	
5509 5510	br			;ENDE(1) PRODH == 0	
JO 10		a LRD*-		;zurueck in den Block	
EE14			b'10000100'	, zaracev in acu bioev	
5511			₩ ±0000±00	•	
5512				:	
	mo	vwf	EECON1	; ;	

No	v 10, 09 8	3:32		mc.pic	Page 70/79
5516	m	ovlw	0xaa	;	
5517	m			;	
5518	b	sf	EECON1,WR	Schreibstart	
5519		op		;	
5520		BLRD*+		;	
5521			PRODL, F	;	
5522			flwrite02		
5523		eturn 		; ====================================	
	flash2ee:			;	
5526	b		a_licht		
5527	L			;"Flash> Eeprom"	
5528	L	CDStrp	qtext12	;"OK Abruch"	
	flash2ee0			;	
5530			Tastegedrueckt	<b>;</b>	
5531	flash2ee0		flash2ee001	; •	
5532			Tastegedrueckt	:	
5534			flash2ee01	;	
5535				Quittungston ausgeben	
5536			Tastaturstatus	;"	
5537	m	ovlw	. 4	;	
5538			tastennummer,W	;	
5539			flash2ee02	;	
5540		eturn 2:		, :	
	flash2ee0				
5542			Tastaturstatus		
5544		ovlw		;	
5545			tastennummer,W	;	
5546	b	Z	flash2ee03	i	
5547			flash2ee	;	
	flash2ee0	all	Tastegedrueckt	, :	
5550 5551	h	C	flash2ee03	, ;	
5552	;	- 		•	
5553				;"Speicherplatz "	
5554				; "1 2 3 4"	
	flash2ee0			;	
5556	Ci		Tastegedrueckt		
5557 5558			flash2ee04		
5559			quittungston	;Quittungston ausgeben	
5560		all	Tastaturstatus	;	
5561	m	ovlw	.1	i	
5562	S	ubwf	tastennummer,W flash2ee05	;	
5563	b	Z	tlash2ee05	;	
5564		all	Tastaturstatus	i •	
5565 5566		OVIW	tastennummer,W	, ;	
5567	b		flash2ee06	;	
5568			Tastaturstatus	· <b>;</b>	
5569	m	ovlw	.3	;	
5570	S	ubwf	tastennummer,W	;	
5571	b		flash2ee07	;	
5572			Tastaturstatus	;	
5573			.4 tastennummer,W		
5574 5575			tastennummer, w	, -	
5576			0x7e00	- ;	
5577			flash2ee08	;	
5578	;				
5579	flash2ee0	5:		<b>;</b>	
5580		OINT		;	
5581			flash2ee08	,	
	flash2ee0				
5584		OINT		· <b>;</b>	
5585			flash2ee08	;	
	<i>;</i>				
	flash2ee0		0.7100	;	
5588		OINT		i	
5589	flash2ee0	 8 :		:	
5590			urladungerweitert	, ;	
5591				: •	
5593	L	CDStrp	qtext17	;"finished!"	
5594			t1Sek		
5595	flash2ee9	9:		i	

No	v 10, 09 8:32		mc.pic	Page 71/79
5596	call	Tastegedrueckt	;	-
5597	bc	flash2ee99	;	
5598	retur		;	
	_			
	leseeprom:	m gtort10	· IIDC > DIC DV II	
5601 5602		p qtext18 p qtext12	;"PC> PIC RX " ;"OK Abruch"	
5602	leseeprom01:	h decues	, or norucii	
5604	call	Tastegedrueckt	;	
5605	bnc	leseeprom01	;	
5606	call	quittungston	;Quittungston ausgeben	
5607	call	Tastaturstatus	<i>i</i> .	
5608 5609	movlw subwf	.4	:	
5610	bnz	tastennummer,W leseeprom02	· ;	
5611	retur		· ;	
5612	leseeprom02:		;	
5613	call	Tastaturstatus	;	
5614	movlw	.1	;	
5615	subwf	tastennummer,W	;	
5616	bz	leseeprom03	<i>i</i> .	
5617 5618	bra leseeprom03:	leseeprom	, :	
5618 5619	call	LCDDisplayClear	· ;	
5620		p qtext18	;"PC> PIC RX "	
5621	bcf	INTCON, GIE	;Interrups sperren	
5622	bsf	bintsperren	;Interrupt dauerhaft sperren	
5623	clrf	schleife+3	i	
5624	clrf	data_ee_addr	<i>i</i>	
5625	leseeprom04:	040	<i>i</i>	
5626	movlw call	0x40	<i>i</i>	
5627 5628	movf	LCDPos data_ee_addr,W	, ;	
5629	call	LCDHEX	· ;	
5630	call	LCDSpace		
5631	call	rs232rx	;	
5632	movwf		;	
5633	call	LCDHEX	;	
5634	call	ewrite	1	
5635	incf	data_ee_addr,F	<i>i</i> .	
5636 5637	bra	schleife+3,F leseeprom04	, :	
5638		p qtext17	;"finished! "	
5639	call	t5Sek	;	
5640	leseeprom05:		;	
5641	call	Tastegedrueckt	;	
5642	bc	leseeprom05	;	
5643	retur			
5644				
5645 5646		n der UART Port RC6 bis B	*C /	
5647	baud9600:		000')/d'9600')/d'64')-1	
5648			, , , <del>.</del>	
	rs232init:			
5650	movlw		Baudrate	
5651	movwf	SPBRG		
5652	bcf		baud rate high speed option	
5653	bsf		transmission reception	
5654 5655	bsf bsf		e reception e serial port	
5656	retur		- perior bore	
	;Funktion		fangsbuffers und auswerten der Zeichen	
5659	;Eingang.	Auslesen des Empfangsbi	affer Pointer in FSR1 bis Empfangsbuffer	
5660		keine Zeichen mehr enth		
	;Ausgang			
	rxbuffer:		:	
	rxbuffer: movff	FSRL_rs232_read, FSR1L	; :Pointer laden	
5664 5665	movff	FSRH_rs232_read, FSR1H	;	
	rxbuffer02:		;	
5667	movf	FSRL_rs232_write,W	;? Pointer Schreiben von RS232 in Buffer	
5668	subwf	FSR1L,W	; == Pointer Lesen aus Buffer	
5669	bnz	rxbuffer01	<i>i</i>	
5670	clrc		; kein Zeichen C loeschen	
5671 5672	retur	l.	; Funktion wieder verlassen keine Zeiche	en
	1 66 01		<i>i</i>	
			'	
5673	rxbuffer01:	hnofunktion	:O Zeitkritische Funktion startet	
	rxbuffer01: bcf movf	bnofunktion POSTINC1,W	; O Zeitkritische Funktion startet ; Lesen des Zeichens aus dem Buffer	

No	v 10, 09	8:32		mc.pic	Page 72/79
5676		movwf	CAT_in_byte	; Zeichen zwischenspeichern	
5677		movlw	LOW end_CAT_buffer+1	; ? Test ob Pufferende erreicht	
5678		subwf	FSR1L,W	i .	
5679 5680		bnz lfsr	read_ptr_in_range	; 1 Wieder an den Anfang des Ringbuffers	
0000	read nt	r_in_ran	1,start_CAT_buffer	, I wieder an den Anlang des Ringbullers	
5682	reau_pt	movff	FSR1L, FSRL_rs232_read	; Pointer merken	
5683		movff		;	
5684		movf	CAT_in_byte,W	; Byte holen in WREG	
5685		bsf	STATUS, C	; Byte vorhanden C setzen	
5686		return	·	;	
5687	;======				
5688	swrmess			;SWR messen und darstellen	
5689		call	Tastegedrueckt	;SCHLEIFE(1)	
5690		bc	swrmessen	;ENDE(1) keine Taste	
5691		call	bin2ddstx	;Sendefrequenz einstellen	
5692		bsf bsf	a_senderein	;Sender einschalten ;Sender tasten	
5693	;	bsi	a_tastungein tonenable	;Mithoerton ein	
5694 5695	,				
	swrm02:	call	LCDDisplayClear	;Display loeschen ;SCHLEIFE(2)	
5696 5697	₽MTIII∪Z.	call	math_ramclr	;	
5698		MOVLF	.8,schleife+1	i	
5699		CLR2	uvor	; Loeschen der Vor und Rueck	
5700		CLR2	urueck	; Spannungen	
	swrm01:	-		; SCHLEIFE(1)	
5702	-	call	umessvor	; Uvorwaertz messen	
5703		ADD2	uvor, mess	; Uvor aufaddieren	
5704		call	umessrueck	; Urueckwaertz messen	
5705		ADD2	urueck, mess	; Urueck aufaddieren	
5706			schleife+1,F	; ENDE(1) 8 Durchlaeufe	
5707		bra	swrm01	<i>i</i>	
5708		CMP2	urueck, uvor	; ? Urueck > Uvor	
5709		bnc	swrm05	i 0000:	
5710		LDK2	faktor1,HIGH .9999,LOW		
5711	armen 0 F ·	bra	swrm06	i	
5712 5713	swrm05:	LD2	faktori uvor	; Uges = Uvor + Urueck	
5713 5714		CLR3	faktor1,uvor faktor1+2	; Uges = Uvor + Urueck	
5/14 5715		ADD2	faktor1,urueck	;	
5715 5716		LDK2	faktor2,0,D'100'	;	
5717		CLR5	faktor2+2	· ;	
5718		call	mul5b	; Uges = Uges * 100	
5719		LD5	faktor1,ergebnis	;	
5720		LD2	swr,ergebnis	;	
5721		LD2	faktor2,uvor	i	
5722		CLR3	faktor2+2	i	
5723		SUB2	faktor2,urueck	; Uges1 = Uvor - Urueck	
5724		call	div5b	; SWR = Uges / Uges1	
5725		LD5	faktor1,ergebnis	;	
5726		LD2	swrmerke,ergebnis	; SWR merken	
	swrm06:	2.2	h Oh 4 Eh-	. The in DCD	
5728		call	hex2bcd5b	; HEX in BCD wandeln	
5729		call MOVLF	bcd2char6b	; BCD in Char wandeln	
5730 5731		MOVLF	.4,laenge .2,komma	; 3 stellige Anzeige ; 2 Stelle hintern Komma	
5731 5732		clrf	kuerzen	; von rechts nichts kuerzen	
5732 5733			stext18	; "SWR="	
5734		call	printf	; Formatiert ausgeben	
5735		call	t10mSek	; einen Moment warten	
5736		LD2	faktor1,swrmerke	; SWR = SWR / 10	
5737		CLR3	faktor1+2	;	
5738		MOVLF	.10,faktor2	;	
5739		CLR4	faktor2+1	;	
5740		call	div5b	i	
5741		LDK2	faktor2,0,.10	; SWR = SWR - 10	
5742		SUB2	ergebnis,faktor2	;	
5743		LD2	swrmerke,ergebnis	i	
5744		LD2	faktor1,ergebnis	i	
5745		CLR3	faktor1+2	;	
5746		CLR4	faktor2+1	i	
5747		MOVLF	.3,faktor2	; b1 = SWR / 3	
5748		call	div5b	; 2 h1 > 16	
		movlw	.16	; ? b1 > 16	
5749		subwf	ergebnis,W swrm07		
5750				,	
5750 5751		bnc		· 1 h1 = 16	
5750 5751 5752		MOVLF	.16,bargraph	; 1 b1 = 16 : b2 = 0	
5750 5751				; 1 b1 = 16 ; b2 = 0 ; b3 = 0	

mover	No	v 10, 09	8:32		mc.pic	Page 73/79
mover	5756		movff	ergebnis,bargraph	; 0 b3 = 16 - b1	
MOVIF   16.faktor			movff			
Subort	5758		MOVLF	.16,faktor1	;	
	5759		movf	bargraph,W	;	
see					;	
decf	5761				;	
### SWTMONS					<i>i</i>	
STE		OO:	aeci	bargrapn+2,F	<i>i</i>	
See		SWIIIU6.	morrlur	0×40	: Anfang 2 Zeile	
					:	
Simple					; ? b1 != 0	
Second   S						
tatfsz   bargraph:2	5769		tstfsz	bargraph+1	; ? b2 != 0	
Size	5770		call	s12	; 1   oder    ausgeben	
STA						
SYM   Dec   Symm03						
btfs bra symm02:  577						
Symmod						ich
				5.12.1102	;	
578				quittungston	;Quittungston ausgeben	
bof   a_tastungein   /Sender tastem   bof   a_senderein   /Sender einschalten   call   bindddarx   /Sender einschalten   call   bindddarx   /Sender einschalten   call				tonenable		
	5780		bcf		;Sender tasten	
				bin2ddsrx		
				a staisbain		
Call					, strichpin gedrueckt	
Sery					: 2 Taste gedruegkt	
State						
State						
S798   S31:						
STMLETFE(1)   SCHLETFE(1)   STMLETFE(1)		s3:			i	
movlw   6			movff	bargraph,schleife	;	
Graph			-			
decfsz schleife,F				b I CDCh are	; Zeichen	
STOPE				LCDCnar	; ausgeben	
return					'ENDE(I) SCHIETLE ZUEHUE	
Second   S				5501	;	
12						
S801   movlw 3					;	
S803					;3 addieren	
S804   goto   LCDChar   ;und   oder     ausgeben   S805   ;	5802					
Sees   Seer						
Seed						
S807	5805	i				
See			movf	hargraph+2 ₩	; mit Leerzeichen	
bandrs232:   bandrs232:						
bandrs232:   btfss   bbandmode   ;				-		
S812						l
S812	5811		btfss	bbandmode	;? Band/Mode-umschaltung aktiv deaktivier	t
Salid					;1> break beenden	l
S815						
S816   goto rs232tx						
5817 / 5818 moders232: 5819 btfss bbandmode						
ssis moders232:  sij btfss bbandmode ;? Band/Mode-umschaltung aktiv deaktiviert  sezo return ;1> break beenden  sezi movlw 0x81 ;Kennung fuer Modeumschaltung  sezi movf mode,W ;Mode vfoA  sezi movf mode,W ;Mode vfoA  sezi ;####################################						
S819					• • • • • • • • • • • • • • • • • • • •	l
S820   return   ;1> break beenden   S821   movlw   0x81   ;Kennung fuer Modeumschaltung   S822   call   rs232tx   ;auf Rs232 ausgeben   S823   movf   mode, W   ;Mode vfoA   ;mode vfoA   suf Rs232 ausgeben   S825   ;###################################				bbandmode	;? Band/Mode-umschaltung aktiv deaktivier	t. I
S821						-
8822     call rs232tx     ;auf RS232 ausgeben       8824     goto rs232tx     ;auf RS232 ausgeben       8825     ;####################################				0x81		
8824         goto         rs.232tx         ;auf RS.232 ausgeben           5825         ;####################################	5822		call	rs232tx		
S825	5823		movf			
5826 5827 ;;;;;;; Interruptbehandlung Hohe Prioritaet ;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;						
5827 ;;;;;; Interruptbehandlung Hohe Prioritaet ;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;		;######	+#######	*********************	#######################################	
5828 5829 interruptl: 5830 movwf W_TEMP ;W_TEMP is in virtual bank 5831 movff STATUS, STATUS_TEMP ;STATUS_TEMP located anywhere 5832 movff BSR, BSR_TEMP ;BSR located anywhere ; 5833 movff FSROH, FSROH_TEMP ;FSRO sichern 5834 movff FSROL, FSROL_TEMP ;			T	mthabandluna Wile Berl	Last	
ss29 interruptl: ss30 movwf W_TEMP ;W_TEMP is in virtual bank ss31 movff STATUS, STATUS_TEMP ;STATUS_TEMP located anywhere ss32 movff BSR, BSR_TEMP ;BSR located anywhere ; ss33 movff FSROH, FSROH_TEMP ;FSRO sichern ss34 movff FSROL, FSROL_TEMP ;		,,,,,,,	Interru	ptbenandlung Hone Priori	taet ///////////////////////////////////	
movwf W_TEMP ;W_TEMP is in virtual bank movff STATUS, STATUS_TEMP ;STATUS_TEMP located anywhere movff BSR, BSR_TEMP ;BSR located anywhere; movff FSROH, FSROH_TEMP ;FSRO sichern movff FSROL, FSROL_TEMP ;		interrur	nt1:			
movff STATUS, STATUS_TEMP ;STATUS_TEMP located anywhere movff BSR, BSR_TEMP ;BSR located anywhere; movff FSROH, FSROH_TEMP ;FSRO sichern movff FSROL, FSROL_TEMP ;		TITCET I U		W TEMP	;W TEMP is in virtual bank	
s812 movff BSR, BSR_TEMP ;BSR located anywhere ; s813 movff FSROH, FSROH_TEMP ;FSRO sichern s814 movff FSROL_TEMP ;						
5833 movff FSROH, FSROH_TEMP ;FSRO sichern 5834 movff FSROL, FSROL_TEMP ;						
5834 movff FSROL, FSROL_TEMP ;						
	5834					
5835	5835					

No	v 10, 09 8:3	2	mc.pic	Page 74/79
5836	movf		OH ;Pointer fuer Buffer in	- J
5837	movf			
5838	get_RS232:	a DID1 DOIE	:2 lienen Beter en BC222 en	
5839 5840	btfs bra	s PIR1,RCIF end_ISR_rs232	;? liegen Bytes an RS232 an	
5841	movf		;1 Byte holen	
5842			;	
5843	btfs		; ? error	
5844 5845	bra movf	checkinrange RCREG, W	; -> alles ok ; 1 Byte holen	
5846	bcf	RCSTA, CREN	; und OERR loeschen	
5847	bsf	RCSTA, CREN	;	
5848	, bra	get_RS232	;	
	checkinrange movw		; und in den Buffer aneighern	
5850 5851	movl		; und in den Buffer speichern ;	
5852	subv		; test above top limit	
5853	bnz	write_ptr_in_range	;	
5854	lfsr		<i>i</i>	
5855 5856	write_ptr_ir bra	get_RS232	, ;	
5857	end_ISR_rs23		;	
5858	movf	f FSR0H, FSRH_rs232_wri		
5859	movf	f FSROL, FSRL_rs232_wri	te ;	
5860 5861	btfs	s INTCON, TOIF	;Timer 0 (Tonausgabe)	
5862	bra	irl	;	
5863	bcf	INTCON, TOIF	;Timer0 Bit loeschen	
5864	movf		, , , , , , , , , , , , , , , , , , , ,	
5865	btfs		;? Ton eingeschaltet	
5866 5867	btg btfs	a_mton s tonenable	<pre>;1 Ausgangsbit wechseln ;? Ton eingeschaltet</pre>	
5868	bcf	a_mton	;0 Tonbit bei aus auf Low	
5869	ir1:			
5870	btfs		;? RB0 Interrupt durch Drehgeber	
5871 5872	bra btfs	ir2 s INTCON2,INTEDG0	;1 ? Impulsflanke	
5873	bra	ir2_3	;	
5874	btfs	c e_DrehgeberD	; 1 ? Drehrichtung links herum	
5875	bra	ir2_1	; . 1 Towns 1 as 1	
5876 5877	decf bra	impulse,F ir2 2	; 1 Impulse =-1	
	ir2 1:	112_2	;	
5879	incf	impulse,F	; 0 Impulse =+1	
5880	bra	ir2_2	;	
5881 5882	ir2_3: btfs	s e_DrehgeberD	; 0 ? Drehrichtung links herum	
5883	bra	ir2_4	;	
5884	decf		; 1 Impulse =-1	
5885	bra	ir2_2	;	
	ir2_4:	impulso F	; . 0 Impulso = 11	
5887 5888	incf ir2_2:	impulse,F	; 0 Impulse =+1	
5889	btg	INTCON2, INTEDG0	; Impulsflanke wechseln	
5890	bcf	INTCON, INTOIF	; Bit wieder bereit	
	ir2:	DID1 TMD1TT	;	
5892 5893	btfs bra	s PIR1,TMR1IF ir3	;? timer1 (verschiedene Timer)	
5894	bcf	PIR1,TMR1IF	;	
5895	movf	zs1,F	;1 ? zs1 > 0	
5896	bz	ir3_1	;	
5897	decf	zsl,F	; 1 zs1 =-1	
5899	movf	zs2,F	;1 ? > 0	
5900	bz	ir3_2	;	
5901	decf	zs2,F	; 1 zs2 =-1	
	ir3_2: MOVI	F tmrllconst,TMR1L	; : timer1 neu ladon	
5903 5904	MOVI		; timer1 neu laden ;	
	ir3:		i	
5906	btfs		;Eeprom write interrupt	
5907	bcf	PIR2,EEIF	;	
5908 5909	btfs	s PIR1,TMR2IF	;? Timer 2 Interrupt (Punktlaenge)	
5909	bra	ir4	;	
5911	bcf	PIR1,TMR2IF	;1 Bit loeschen	
	movf		; ? zs3 > 0	
5912				
5912 5913 5914	bz decf	ir4 zs3,F	; ; 1 zs3 =-1	

Nov 10, 09	8:32			mc.	pic		Page 75/79
5916	movff	FSROH_TEMP,	FSR0H	;Restore	FSR0		
5917	movff	FSROL_TEMP,		;			
5918	movff	BSR_TEMP,BSR		;Restore			
5919	movf	W_TEMP,W		;Restore			
5920	movff	STATUS_TEMP,	STATUS	;Restore	STATUS		
5921	retfie						
5922							
	Interru	uptbehandlung	niedrige Pr	ioritaet ;	,,,,,,,,,,,,,,,	,,,,,,,,,,,,,,,	
5924							
5925 interru						_	
5926	movwf	W_TEMP			is in virtual b		
5927	movff	STATUS, STAT			TEMP located an	ywhere	
5928	movff	BSR, BSR_TEM	P	; BSR loc	cated anywhere ;		
5929			_				
5930	movff	BSR_TEMP, BS	R	; Restore			
5931	movf	W_TEMP, W	am 2 mrs a	; Restore			
5932	movff	STATUS_TEMP,	STATUS	; Restore	STATUS		
5933	retfie						
					###############		
	#######	!############	##########	#########	+#############	##############	
5937		DD 6	#**1 00 00 1	1 0000 " 0			
5938 text1:		DB 0,	"V1.08 09.1	1.2009",0			
5939		land and	4 .				
5940	if	bytevariante					
5941 text2:	4	DB 40H,	"(c)DL4JAL	va:1 ",0			
5942	endif		_				
5943	if	bytevariante					
5944 text2:	7	DB 40H,	"(c)DL4JAL	va:2 ",0			
5945	endif		_				
5946	if	bytevariante					
5947 text2:		DB 40H,	"(c)DL4JAL	Va:3 ",0			
5948	endif						
5949	if	bytevariante					
5950 text2:		DB 40H,	"(c)DL4JAL	Va.21 ",0			
5951	endif						
5952	if	bytevariante					
5953 text2:		DB 40H,	"(c)DL4JAL	Va.22 ",0			
5954	endif						
5955	if	bytevariante					
5956 text2:		DB 40H,	"(c)DL4JAL	Va.23 ",0			
	endif						
5959	if	(bytevariant	e == .1)  (	pytevarian	te $== .21$ );engl	ısch	
5960		DD 0 0	"""	.0024 # 0			
5961 tlcd01:			,"AD9833/AD				
5962 tlcd02:		DB 0x0	,"AD9850/51	",0			
5963 tlcd03:		DB 0x0	,"AD9851 PL	L*6 ",0			
5964 tlcd04:		DB 0x0 DB 0x0 DB 0x0 DB 0x0	,"AD9951 PL	.∟*4 ",0			
5965 tlcd05:		DB 0x0	,"AD9951 PL	L*5 ",0			
5966 tlcd06:		DB 0.2	, AD9951 PL	L*20 ",0			
5967 tlcd07:		DB 0x0	, "AD9951 no	PLL ",0			
5968							
5969 stext:			, "SET	X ",C	)		
5970 stext1:		DB	"01 S-Mete				
5971 stext2:		DB	"02 Light				
5972 stext3:		DB	"03 Light				
5973 stext4:		DB	"04 Frq 1H				
5974 stext5:		DB	"05 Keyer	",0			
5975 stext6:		DB	"06 TX ZF				
5976 stext7:		DB	"07 VFO=RX				
5977 stext7_		DB	"08 Band/M				
5978 stext7_2	2:	DB	"09 VFOx4				
5979 stext8:		DB	"10 DDS-Co	nst ",0	)		
5980 stext9:		DB	"11 ZF CW	",0	)		
5981 stext9_1		DB	"12 ZF CW	kevers ",0	)		
5982 stext10		DB	"13 ZF LSB	",0	)		
5983 stext11		DB	"14 ZF USB	",0	)		
5984 stext12		DB	"15 ZF DIG		)		
5985 stext12_		DB	"16 ZF DIG	Revers",0	)		
5986 stext13		DB	"17 DDS Ty				
5987 stext14		DB	"18 LCDshi				
5988 stext15		DB	"19 Cal.				
5989 stext15		DB	"20 Spot a				
5990 stext15		DB	"21 TX han	g time ",0	)		
5991 stext16	:	DB	"22 Eepr.	PIC->PC",0	)		
5992 stext17		DB	"23 Eepr.	PC->PIC", C	)		
5993 stext17_	_1:	DB	"24 Eepr -	> Flash",0	)		
5994 stext17		DB	"25 Flash	-> Eepr",0	)		
5995 stext18	:	DB 0x00	,"SWR=",0				

No	ov 10, 09 8:32		mc.pic	Page 76/79
5996			0.40.00	
	qtext1:	DB	0x40,"X X on off",0 0x0,"Lightautomatic ",0	
	qtext2: qtext3:	DB DB	0x0 ,"Light ",0	
	qtext4:	DB	0x0 , "S-Meter ",0	
	qtext5:	DB	0x0 ,"1 Hz Resolution ",0	
	qtext6:	DB	0x40,"< > X ok",0	
	qtext7:	DB	0x0 , "Keyer ", 0	
6004	qtext8:	DB	0x0 ,"TX ZF permanent ",0	
	qtext9:	DB	0x0 ,"Displayshift=0 ",0	
	qtext10:	DB	0x40, "ok next", 0	
	qtext11:	DB DB	0x0 ,"VFO = RXfrq - ZF",0 0x40,"ok cancel",0	
	qtext12: qtext13:	DB	0x40, "ok cancel", 0 0x0 , "S0 = ", 0	
	qtext14:	DB	0x0 , "S9 = ",0	
	gtext15:	DB	0x0 ,"Save? ",0	
	qtext16:	DB	0x0 ,"PIC> PC TX ",0	
6013	qtext17:	DB	0x40, "finished! ",0	
	qtext18:	DB	0x0 ,"PC> PIC RX ",0	
	qtext19:	DB	0x0 ,"Band/Mode aktiv ",0	
	qtext20	DB	0x0 ,"VFOx4 I/Q Mixer ",0	
	qtext21 qtext22	DB DB	0x0 ,"SPOT= ",0 " Hz",0	
	qtext23:	DB	0x0 , "Eeprom> Flash", 0	
	qtext24:	DB	0x0 , "Memory space ",0	
	qtext25:	DB	0x40,"1 2 3 4",0	
	qtext26:	DB	0x40,"",0	
	qtext27:	DB	0x0 ,"Flash> Eeprom",0	
	qtext28:	DB	0x0 ,"Eeprom refresh ",0	
	qtext29 qtext30	DB DB	0x0 ,"TXhang= ",0	
6026	quexuso	DB	m5 ,0	
	tmode0:	DB	.13, "MHz", 0	
6029	tmode1:	DB	.13, "CW ",0	
	tmode2:	DB	.13, "CWr", 0	
	tmode3:	DB	.13, "LSB", 0	
	tmode4: tmode5:	DB DB	.13, "USB", 0 .13, "DIG", 0	
	tmode6:	DB	.13, DIG ,0 .13, "DIr", 0	
6035	couco	22	.13/ 211 /0	
	text3:	DB	40H, "change frequenz", 0	
	text4:	DB	.8 ," Volt",0	
	text5:	DB	40H, "WpM: ", 0	
6039	text6:	DB	0 ,"Daten to Puffer ",0	
6040 6041	text1po	DB	0, "basic setting ",0	
		DB	0, "finish ",0	
6043				
6044	;		Taste 2 3 4	
	menul:	DB	40H,"1 A/B STEP RIT ",0	
	menu2:	DB	40H, "2 A=B Spot 100k ",0	
	menu3: menu4:	DB DB	40H, "3 B=A Mem Lock ",0 40H, "4 SWR SET Ubat ",0	
	menu5:	DB	40H, "4 SWR SEI ODAL ", 0 40H, "5 CW LSB USB ", 0	
	menu6:	DB	40H, "6 CWr DIG DIr ",0	
	menu7:	DB	40H,"7 Mess 160m 80m ",0	
	menu8:	DB	40H, "8 60m 40m 30m ",0	
	menu9:	DB	40H,"9 20m 17m 15m ",0	
	menu10:	DB	40H, "10 12m 10m 6m ", 0	
	menull:	DB DB	40H,"11 2m trl tr2 ",0 40H,"12 tr3 tr4 tr5 ",0	
6056 6057	menul2:	DB	IOII, IA CIJ CIT CIJ ,U	
6058	endif			
6059				
6060	if	(byteva	riante == .2)  (bytevariante ==.3)  (bytevariante ==.22)	(bytevariante ==
	.23);deutsch			
6061	tlcd01:	DB	0x0 ,"AD9833/AD9834 ",0	
	tlcd02:	DB	0x0 , "AD9853/AD9854 ,0 0x0 , "AD9850/51 ",0	
	tlcd03:	DB	0x0 ,"AD9851 PLL*6 ",0	
6065	tlcd04:	DB	0x0 ,"AD9951 PLL*4 ",0	
	tlcd05:	DB	0x0 ,"AD9951 PLL*5 ",0	
	tlcd06:	DB	0x0 ,"AD9951 PLL*20 ",0	
6068 6069	tlcd07:	DB	0x0 ,"AD9951 o. PLL ",0	
	stext:	DB	0x40,"SET X ",0	
	stext1:	DB	"01 S-Meter " 0	
6072	stext2:	DB	"02 Licht auto ",0	
	stext3:	DB	"03 Licht perm. ",0	
6074	stext4:	DB	"04 Frq 1Hz ",0	

No	ov 10, 09 8:32	mc.pic	Page 77/79
0075	at out E :	•	
	stext5: stext6:		
		DB "06 TX ZF perm. ",0	
6077	stext7:	DB "07 VFO=RX-ZF ",0	
6078	stext7_1:	DB "08 Band/Mode ",0	
	stext7_2:	DB "09 VFOx4 I/Qmix",0	
	stext8:	DB "10 DDS-Const ",0	
	stext9:	DB "11 ZF CW ",0	
6082	stext9_1	DB "12 ZF CW Revers ",0	
	stext10:	DB "13 ZF LSB ",0	
6084		DB "14 ZF USB ",0	
6085	stext12:	DB "15 ZF DIG ",0	
6086	if	(bytevariante == .2)  (bytevariante ==.22)	
6087	stext12 1:	DB "16 ZF DİG Revers",0	
6088	endif	/-	
		()	
6089	if	(bytevariante == .3)  (bytevariante ==.23)	
6090	stext12_1:	DB "16 ZF FM ",0	
6091	endif		
6092	stext13:	DB "17 DDS Type ",0	
		DB "18 LCDshift + RX",0	
	stext14:	DB 16 ECDSHILL + RA , 0	
	stext15:	DB "19 Kal. S-Meter",0	
6095	stext15_1:	DB "20 Mithoerton ",0	
	stext15_2:	DB "21 TX hang time ",0	
	stext16:	DB "22 Eepr. PIC->PC",0	
		DD #22 Eggs DC DTC# 0	
	stext17:	DB "23 Eepr. PC->PIC",0	
6099	stext17_1:	DB "24 Eepr -> Flash",0	
	stext17_2:	DB "25 Flash -> Eepr",0	
	stext18:	DB 0x00, "SWV=", 0	
6102			
		DD 040 HV V on 455" 0	
	qtext1:	DB 0x40,"X X on off",0	
6104	qtext2:	DB 0x0 ,"Lichtautomatik ",0	
6105	qtext3:	DB 0x0 ,"Licht ",0	
	qtext4:	DB 0x0 , "S-Meter ", 0	
		DB 0x0 ,"1 Hz Aufloesung ",0	
	qtext5:		
	qtext6:	DB 0x40,"< > X ok",0	
6109	qtext7:	DB 0x0 , "Keyer ", 0	
6110	qtext8:	DB 0x0 , "TX ZF permanent ", 0	
6111	qtext9:	DB 0x0 , "Displayshift=0 ",0	
	qtext10:	DB 0x40,"ja weiter",0	
	qtext11:	DB $0x0$ , "VFO = RXfrq - ZF", 0	
6114	qtext12:	DB 0x40, "OK Abruch", 0	
6115	qtext13:	DB $0x0$ , "S0 = ",0	
	gtext14:	DB $0x0$ , "S9 = ",0	
	gtext15:	DB 0x0 , "Speichern? ",0	
6118	qtext16:	DB 0x0 ,"PIC> PC TX ",0	
	qtext17:	DB 0x40, "Fertig! ", 0	
6120	qtext18:	DB 0x0 , "PC> PIC RX ", 0	
	qtext19:	DB 0x0 , "Band/Mode aktiv ", 0	
		DB 0x0 ,"VFOx4 I/Q Mixer ",0	
	qtext20		
	qtext21	DB 0x0 ,"MT= ",0	
	qtext22	DB " Hz", 0	
6125	qtext23:	DB 0x0 ,"Eeprom> Flash",0	
	qtext24:	DB 0x0 , "Speicherplatz ",0	
	qtext25:	DB 0x40,"1 2 3 4",0	
	qtext26:	DB 0x40," ",0	
	qtext27:	DB 0x0 ,"Flash> Eeprom",0	
6130	qtext28:	DB 0x0 , "Eepr.auffrischen", 0	
	gtext29	DB 0x0 ,"TXhang= ",0	
		DB " mS", 0	
	qtext30	ııı, ∪	
6133			
6134	tmode0:	DB .13, "MHz", 0	
6135	tmode1:	DB .13, "CW ", 0	
	tmode2:	DB .13, "CWr", 0	
	tmode3:	DB .13, "LSB", 0	
	tmode4:	DB .13, "USB", 0	
6139	tmode5:	DB .13, "DIG", 0	
6140	if	(bytevariante == .2)   (bytevariante == .22)	
6141		DB .13,"DIr",0	
		.13, D11, O	
6142	endif	and the second second	
6143		(bytevariante == .3)  (bytevariante ==.23)	
6144	tmode6:	DB .13, "FM ",0	
6145	endif		
6146	CHAIL		
		DD 40H "Dand-rashaal " 0	
6147	t 2 •	DB 40H, "Bandwechsel ", 0	
	text3:		
6148	text4:	DB .8 ," Volt",0	
6148		DB .8 ," Volt",0	
6148 6149	text4: text5:	DB	
6148 6149 6150	text4:	DB .8 ," Volt",0	
6148 6149 6150 6151	text4: text5: text6:	DB	
6148 6149 6150 6151 6152	text4: text5: text6: text1po	DB .8 ," Volt",0 DB 40H,"WpM: ",0 DB 0, "Daten im Buffer ",0  DB 0, "Urladung ",0	
6148 6149 6150 6151 6152	text4: text5: text6:	DB	

No	ov 10, 09 8:32		mc.pic	Page 78/79
6155	;		Taste 2 3 4	-
	menul:	DB	40H, "1 A/B STEP RIT ",0	
	menu2: menu3:	DB DB	40H,"2 A=B Mton 100k ",0 40H,"3 B=A Mem Lock ",0	
	menu4:	DB	40H, 3 B-A Mem Lock ,0 40H, "4 SWR SET Ubat ",0	
	menu5:	DB	40H,"5 CW LSB USB ",0	
6161	if		riante == .2)  (bytevariante ==	=.22)
6162 6163	menu6: endif	DB	40H, "6 CWr DÌG DIr ",0	
6164	if	(bvteva	riante == .3)  (bytevariante ==	=.23)
6165		DB	40H, "6 CWr DIG FM ",0	
6166	endif menu7:	DD	40H,"7 Mess 160m 80m ",0	
	menu8:	DB DB	40H, "7 Mess 160m 80m ",0	
	menu9:	DB	40H,"9 20m 17m 15m ",0	
6170	menu10:	DB	40H,"10 12m 10m 6m ",0	
6171 6172	menull: menul2:	DB DB	40H,"11 2m tr1 tr2 ",0 40H,"12 tr3 tr4 tr5 ",0	
6173	menuiz.	DD	1011, 12 013 014 013 ,0	
6174	endif			
6175	. ############			
6176 6177	,		***************************************	######################################
6178		ORG	0x7F00	
	mgrunddatenanf:		0-4b 014b 042b 00-1-0-0 1	DDCMale 100MI Char 10V
6180 6181	<pre>; mddskonst_mste ; mddskonst_mste</pre>		0c4h,01dh,0f3h,02ah,0x0,1 0a2h,07dh,08eh,0dch,0x17,1	;DDSTakt=100MHz Step=10Hz ;DDSTakt=180MHz Step=10Hz
	;mddskonst_mste		079h,0c0h,04fh,02fh,0xb,1	;DDSTakt=24MHz Step=10Hz
	mddskonst_mster		017h,071h,0c7h,0bch,0x0a,1	;DDSTakt=400MHz Step=10Hz
6184	mband_mflag: mdsstype_mst	db db	.2,b'01010011' .6,.1	<pre>;Startband, Flag ;DDS-Type, SenderEinTimer 10mSek</pre>
	mzfcw:	db	0x20,0xa1,0x07,0	;ZF CW
6187	mzfcwr:	db	0x20,0xa1,0x07,0	;ZF CWr
	mzflsb:	db	0x40,0x42,0x0f,0	; ZF LSB
	mzfusb: mzfdig:	db db	0x60,0xe3,0x16,0 0x80,0x84,0x1e,0	;ZF USB ;ZF DIG
6191		db	0x80,0x84,0x1e,0	;ZF DIGr
	mxsm:	db	0x93,0x07	;1939
6193 6194	mysm mt	db db	0,0	;0 ;Mithoerton, 1 Fuellbyte
6195	mmess:	db	0x80,0x96,0x98,0	;10 MHz
6196		db	0x80,0x96,0x98,0	;10 MHz
6197 6198	m160m:	db db	0x00,0x00 0x50,0x9e,0x1b,0	<pre>;modeA mess modeB mess ;1,810 MHz</pre>
6199	mii oom.	db	0x90,0x3a,0x1c,0	;1,850 MHz
6200		db	0x01,0x03	;modeA CW modeB LSB
6201	m80m:	db db	0x40,0x52,0x36,0	;3,560 MHz
6202 6203		db	0x20,0x75,0x38,0 0x01,0x03	;3,700 MHz ;modeA CW modeB LSB
6204	m60m:	db	0x20,0x5c,0x51,0	;5,332 MHz
6205		db	0x20,0x5c,0x51,0	;5,332 MHz
6206 6207	m40m:	db db	0x01,0x03 0xf0,0x44,0x6b,0	;modeA CW modeB LSB ;7,03 MHz
6208	-	db	0x60,0x56,0x6c,0	;7,1 MHz
6209		db	0x01,0x03	;modeA CW modeB LSB
6210 6211	m30m:	db db	0x20,0x1d,0x9a,0 0x20,0x1d,0x9a,0	;10,1 MHz ;10,1 MHz
6212		db	0x01,0x04	;modeA CW modeB USB
	m20m:	db	0xe0,0x89,0xd6,0	;14,06 MHz
6214 6215		db db	0xc0,0xac,0xd8,0 0x01,0x04	;14,2 MHz ;modeA CW modeB USB
	m17m:	db	0x80,0x1f,0x14,1	;18,096 MHz
6217		db	0x80,0x1f,0x14,1	;18,096 MHz
6218	m15m:	db db	0x01,0x04 0xa0,0x59,0x41,1	;modeA CW modeB USB ;21,06 MHz
6220		db	0x30,0x59,0x41,1 0x30,0xb9,0x42,1	;21,15 MHz
6221	10 .	db	0x01,0x04	; modeA CW modeB USB
	m12m:	db db	0x90,0xca,0x7b,1 0x90,0xca,0x7b,1	;24,89 MHz ;24,89 MHz
6223 6224		db db	0x01,0x04	;modeA CW modeB USB
6225	m10m:	db	0x60,0x29,0xac,1	;28,060 MHz
6226		db	0xe0,0xd2,0xaf,1	;28,300 MHz ;modeA CW modeB USB
6227 6228	m6m:	db db	0x01,0x04 0x00,0x29,0xfc,2	;50,08 MHz
6229		db	0x00,0x29,0xfc,2	;50,08 MHz
6230	2 •	db	0x01,0x04	;modeA CW modeB USB
6231 6232	m2m:	db db	0xe0,0xd7,0x99,8 0xe0,0xd7,0x99,8	;144,300 MHz ;144,300 MHz
6233		db	0x01,0x04	;modeA CW modeB USB
6234	mtv1:	db	0x00,0x3f,0xab,1	;28 MHz

No	ov 10, 09 8:32			mc.pic	Page 79/79
6235		db	0x00,0x3f,0xab,1	;28 MHz	
6236		db	0x01,0x04	; ModeA ModeB	
6237		db	0,0,0,0,0	;LCD-Offset Flag	
6238	mtv2:	db	0x00,0x3f,0xab,1	;28 MHz	
6239		db	0x00,0x3f,0xab,1	;28 MHz	
6240		db	0x01,0x04	; ModeA ModeB	
6241		db	0,0,0,0,0	;LCD-Offset Flag	
6242	mtv3:	db	0x00,0x3f,0xab,1	;28 MHz	
6243		db	0x00,0x3f,0xab,1	;28 MHz	
6244		db	$0 \times 01,0 \times 04$	; ModeA ModeB	
6245		db	0,0,0,0,0	;LCD-Offset Flag	
6246	mtv4:	db	0x00,0x3f,0xab,1	;28 MHz	
6247		db	0x00,0x3f,0xab,1	;28 MHz	
6248		db	$0 \times 01,0 \times 04$	; ModeA ModeB	
6249		db	0,0,0,0,0	;LCD-Offset Flag	
6250	mtv5:	db	0x00,0x3f,0xab,1	;28 MHz	
6251		db	0x00,0x3f,0xab,1	;28 MHz	
6252		db	$0 \times 01,0 \times 04$	; ModeA ModeB	
6253		db	0,0,0,0,0	;LCD-Offset Flag	
6254		db	0,0,0,0,0,version	;letzte Address ist o	die Versionsnummer
6255	;#############	+######	##################	+++++++++++++++++++++++++++++++++++++++	###
6256					
6257	end				
1					