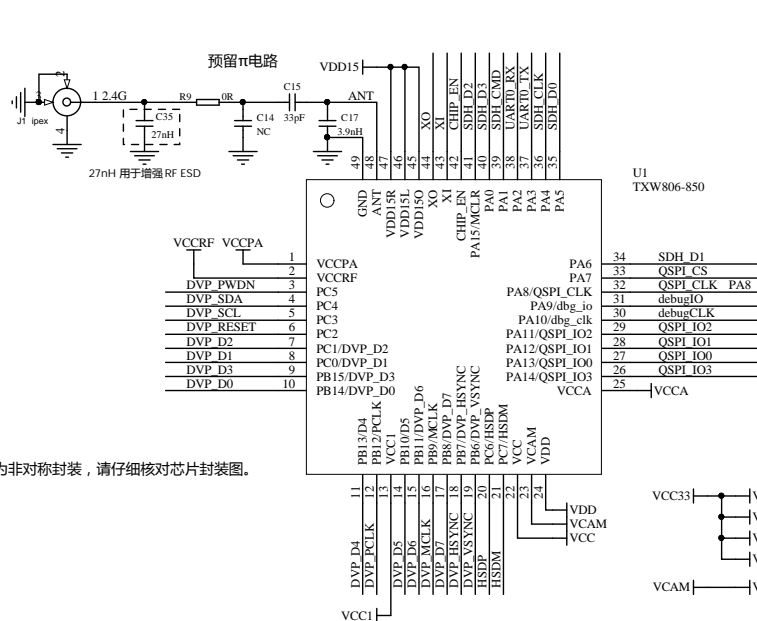
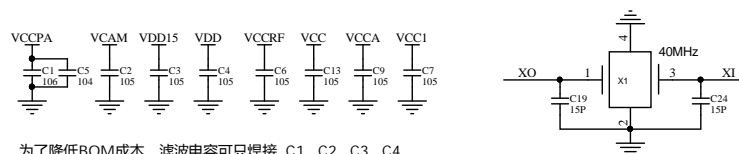


由于产品版本升级或者其他原因，本文档会不定期更新。除非另行约定，本文档仅作为使用指导，不做任何担保。

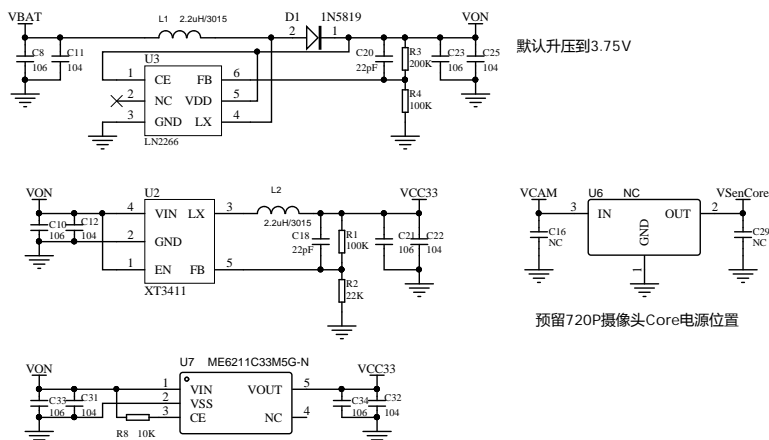


Layout注意：

1. TXW806 QFN48为非对称封装，请仔细核对芯片封装图。

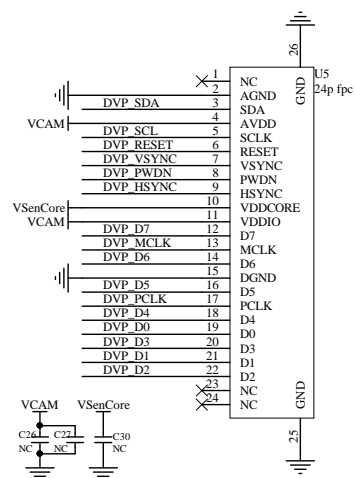


为了降低BOM成本，滤波电容可只焊接 C1, C2, C3, C4
滤波电容靠近对应电源引脚放置
未焊接的电容需要预留位置

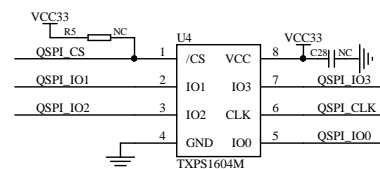


默认升压到3.75V

预留720P摄像头Core电源位置



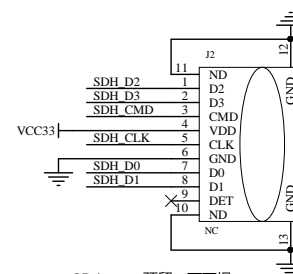
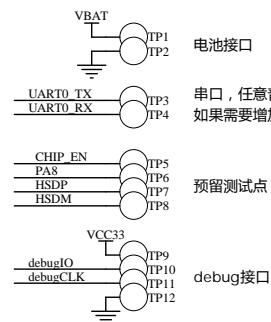
Sensor接口，DVP IO 固定
其中，DVP_IIC，DVP_PWDN，DVP_RESET
可随意选择 PC2--PC5



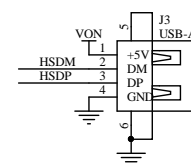
PSRAM, 预留, 可不焊

PSRAM接口, QSPI_CLK, QSPI_IO0--IO3 固定

任意普通IO口均可作为QSPI_CS

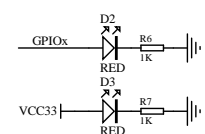


SD host, 预留, 可不焊



USB2.0, 预留, 可不焊

如果不需要usb, DP/DM可作为普通GPIO



状态指示灯，根据实际方案
可选择任意普通IO用于推灯

电源指示灯

日期	版本	修改记录
20220223	V1.0	初始版本
20220427	V1.1	修改推杆描述，增加72Q-摄像头LDO位置
20220429	V1.2	添加layout注意事项
20221205	V1.3	添加 27nH 增强 RF ESD