

Spécifier pour vérifier



INTRODUCTION
PROPRIÉTÉS DES SYSTÈMES
LOGIQUES TEMPORELLES
VÉRIFICATION



PROPRIÉTÉS



Motivations

- ❑ Nous avons besoin de nous assurer que les systèmes que nous utilisons sont exempts d'erreurs.
- ❑ Il nous faut donc vérifier qu'ils respectent certaines propriétés qui nous intéressent :
« *la porte de l'ascenseur s'ouvrira un jour* »
- ❑ Comment classifier ces propriétés ?



Propriétés élémentaires des systèmes

- Accessibilité une situation particulière est atteinte
 - chaque processus peut entrer dans sa section critique,
 - On ne peut atteindre un état « crash ».
- Invariance Tous les états du système satisfont une certaine propriété :
 - Exclusion mutuelle.
 - Respect de pré-condition
 - Pas de division par zéro,



Propriétés générales des systèmes

- Sûreté (*safety*) Quelque chose de mauvais ne se produit pas (l'*invariance* est un cas particulier) :
 - *à tout moment il n'y a qu'un processus en section critique,*
 - *absence de blocage,*
 - *dans tout état, x est différent de zéro (*invariance*).*
- Vivacité (*liveness*) Quelque chose de bon se produira :
 - *tout message envoyé est reçu.*
 - *Lorsqu'une impression est lancée, elle finira par s'achever*



Propriétés générales des systèmes

- ❑ Équité (*fairness*) quelque chose aura lieu (ou n'aura pas lieu) infiniment souvent.
 - ❑ l'ordre des entrées dans la section critique respecte l'ordre des demandes,
 - ❑ Si un processus demande continuellement son exécution, il finira par l'avoir (équité faible)
 - ❑ Si un processus demande infiniment souvent son exécution, il finira par l'avoir (équité forte)
- ❑ Absence de blocage Le système ne se bloque pas :
 - ❑ Il n'y a pas d'état bloquant



Propriétés générales des systèmes

- ❑ Equivalence comportementale est-ce que deux systèmes se comportent de la même manière ?
 - ❑ l'ordre des entrées dans la section critique respecte l'ordre des demandes,
 - ❑ Si un processus demande continuellement son exécution, il finira par l'avoir (équité faible)
 - ❑ Si un processus demande infiniment souvent son exécution, il finira par l'avoir (équité forte)

MAIS COMMENT FORMALISER CES BESOINS ?





Motivations

- Rappelez vous de de l'exemple de l'ascenseur, parmi les propriétés souhaitées du système :
 - « *Tout appel à l'ascenseur doit finir par être satisfait* ».
- Cette propriété dynamique du système peut être formalisée en considérant la position du temps t et en adoptant la logique du premier ordre :
 - $\forall t, \forall n [\text{appel}(n,t) \Rightarrow \exists t' > t : \text{descend}(n,t')]$
Étage n Temps t
- Mais :
 - Notation lourde et difficile à écrire.
 - Vérification peu efficace.



LOGIQUES TEMPORELLES



Définition

- ❑ La logique temporelle est utilisée pour spécifier l'ordonnancement dans le temps.
- ❑ Enonce formellement des propriétés portant sur des exécutions du système (suite d'états).
- ❑ Livrée avec une syntaxe et une sémantique formelles (nécessaires pour les langages de spécification).
- ❑ Punelli en 1977 a proposé son utilisation pour la première fois afin de spécifier formellement des propriétés de systèmes.



Éléments

- Des propositions atomiques (AP) : p, q , *vrai*, *faux*.
- Des connecteurs (opérateurs) logiques : $\neg, \vee, \wedge, \Rightarrow, \Leftrightarrow$.
- Connecteur temporels (modalités) exprimant l'enchaînement des états le long d'une exécution : toujours, tant que, ... (X, F, G) :
 - **X** p (next p) : p est vérifié à l'état suivant.
 - **F** p (futur) : p est vérifié dans le futur.
 - **G** p (globally) : tout état vérifie p .



Exercices

- Formaliser les propriétés suivantes :
 - $P1$: « *Si nous sommes dans un état d'alerte, nous serons plus tard dans un état d'arrêt* ».
 - Nous désirons que $P1$ soit toujours vérifiée.



Remarque

Temporelle \neq Temporisé

Ne quantifie pas
l'écoulement du
temps

Quantifie
l'écoulement du
temps



Approches pour les logiques temporelles

□ Etat ou action :

- Logiques basées sur les états.
- Logiques basées sur les actions.

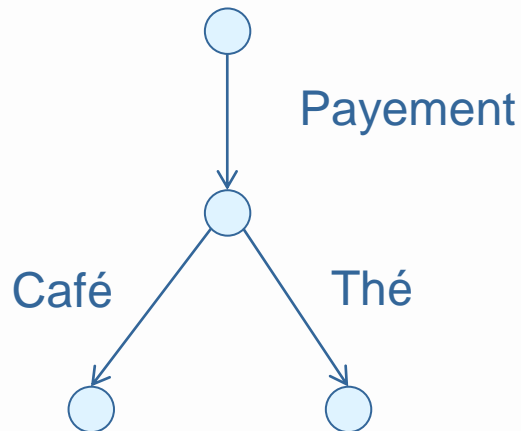
□ Temps linéaire ou arborescent :

- Temps linéaire (trace) : un système vérifie une formule de temps linéaire si tous ses comportements la vérifient (propriétés portant sur les chemins individuels).
- Temps arborescent (arbre) : spécifient les propriétés directement sur le système de transitions (propriétés portant sur les arbres d'exécution).

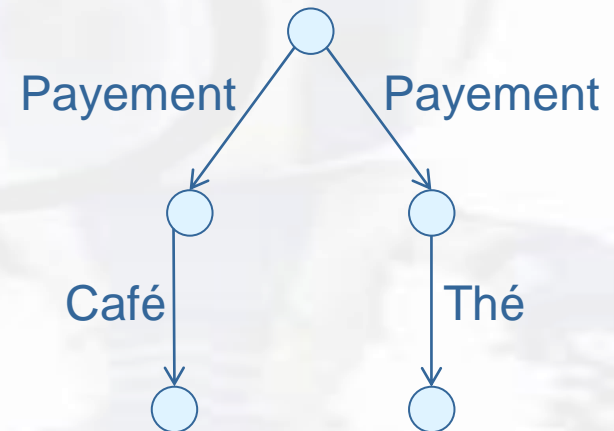


Exemple : Machine à café

M1



M2

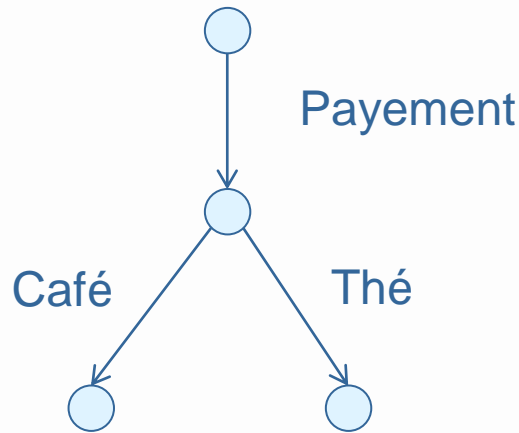


- ❑ Ces modèles sont équivalents en terme de **séquences d'exécution** {Payement.Café, Payement.Thé}, donc équivalent de point de vue logique temporelle linéaire.
- ❑ Mais leur interaction avec l'utilisateur est différente.

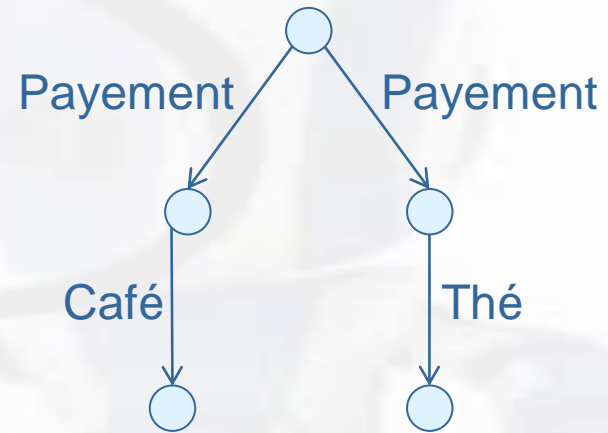


Exemple : Machine à café

M1



M2

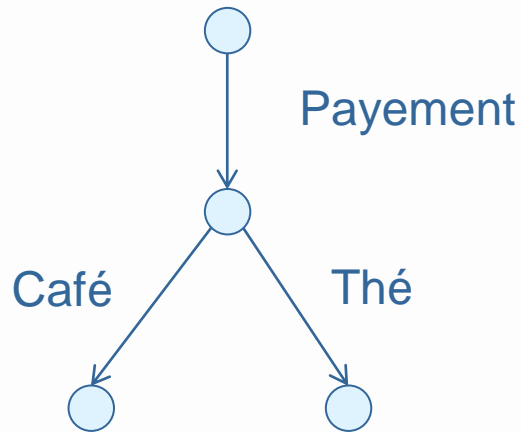


- ❑ M1 permet à l'utilisateur de choisir la boisson après avoir payé.
- ❑ M2 choisit lui-même, de façon aléatoire, la boisson après le paiement.
- ❑ La propriété : « à chaque fois qu'un paiement est fait, il est possible d'obtenir un café » n'est pas exprimable en logique de temps linéaire.

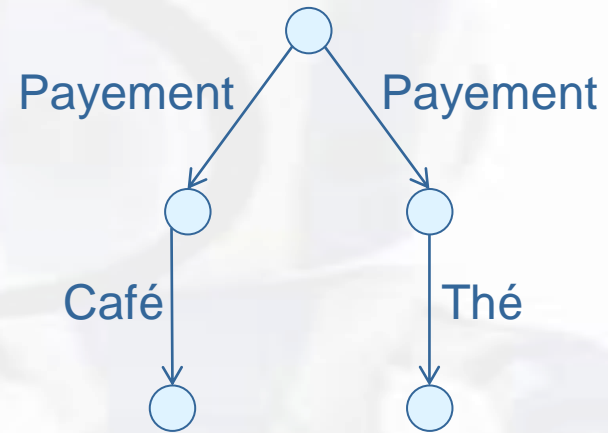


Exemple : Machine à café

M1



M2



- ❑ La différence dans le comportement de ces deux modèles ne peut se voir que par le biais d'une logique de temps arborescent permettant un choix non déterministe après le paiement.



LOGIQUES LTL (LINEAR TEMPORAL LOGIC)



Rappel sur la sémantique d'une Structure de Kripke

- Etant donné un ensemble de variables propositionnelles $Prop$, les formules LTL expriment des propriétés sur 2^{Prop} .
- Une formule LTL est interprétée sur une structure de Kripke K : K satisfait une formule LTL ϕ si **toutes les exécutions complètes** (partielles et maximales) de T sont des modèles de ϕ .
- Rappelons :
 - Une **exécution partielle** est un chemin partant de l'état initial.
 - Une **exécution maximale** est une exécution qu'on ne peut pas prolonger (elle est soit infinie soit terminée dans un état duquel n'est issue aucune transition).



Rappel sur la sémantique d'une Structure de Kripke

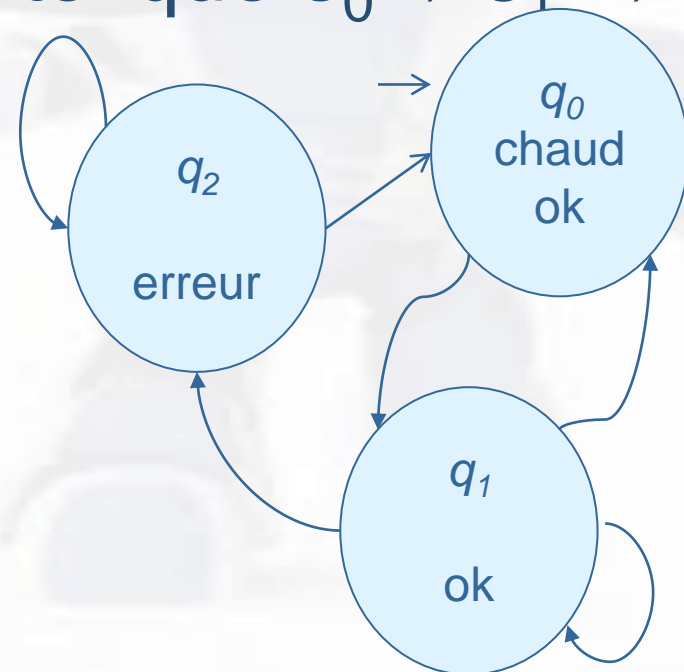
□ Un exécution (ou trace ou chemin) complète est une séquence initiale et maximale $s=s_0s_1s_2\dots$ tel que $s_0 \rightarrow s_1 \rightarrow s_2 \dots$

□ Exemples :

□ $\sigma_1 : q_0q_1q_0q_1q_0q_1 \dots$

□ $\sigma_2 : q_0q_1q_2q_0q_1q_2 \dots$

□ $\sigma_3 : q_0q_1q_2q_2q_2q_2 \dots$





Syntaxe formelle de LTL

□ $\phi ::= true | false | a \in AP \mid$ *propositions atomiques*
 $\neg \phi \mid \phi_1 \wedge \phi_2 \mid \phi_1 \vee \phi_2 \mid \phi_1 \Rightarrow \phi_2 \mid$ *combinateurs booléens*
 $\mathbf{X}\phi \mid \mathbf{F}\phi \mid \mathbf{G}\phi \mid \phi_1 \mathbf{U}\phi_2$ *opérateurs temporels*

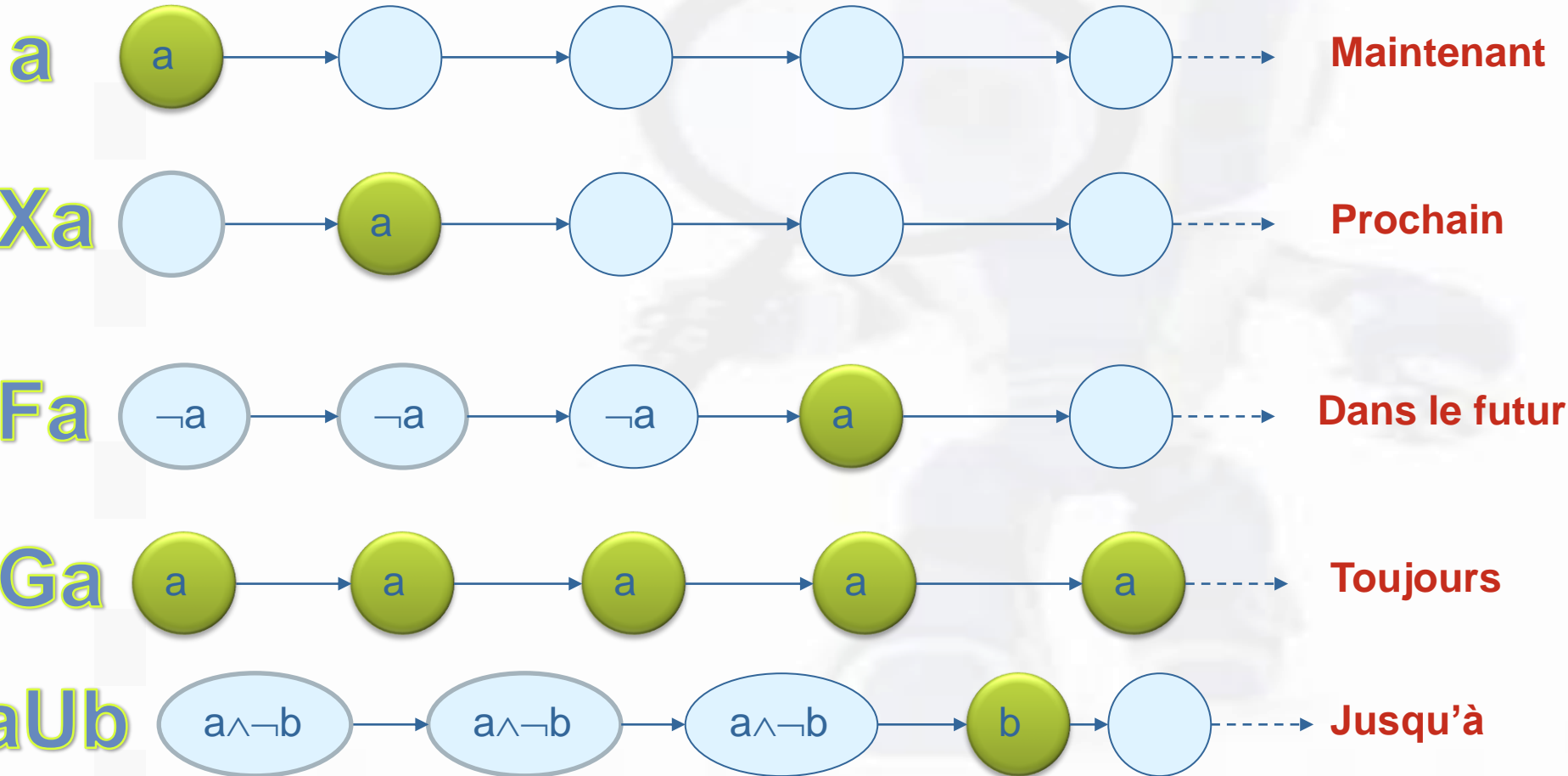
- **X** (next) est souvent noté ○
- **F** est souvent noté ◇
- **G** est souvent noté □
- La logique LTL considère le modèle comme un ensemble d'**exécutions individuelles** où chaque état a un **unique successeur**.



Sémantique informelle

$V=\{a,b\}$

L'état courant est le premier état





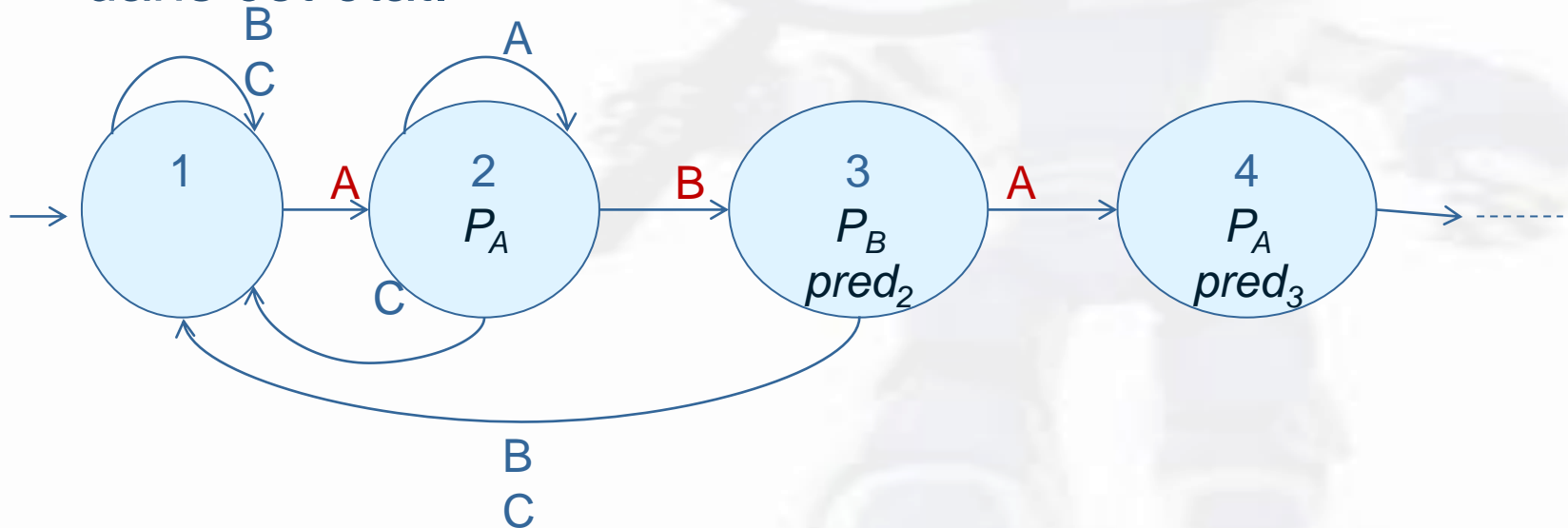
Sémantique formelle (notation)

- Soit A une structure de Kripke $A = (Q, q_0, E, T, Prop, I)$.
- Une formule LTL est interprétée (par la relation de satisfaction \models) sur un triplet (A, σ, i) .
- On écrira $A, \sigma, i \models \phi$ pour signifier qu'à l'instant i de l'exécution σ de A , ϕ est vraie.
- A est généralement omis.



Rappel sur I

- Rappelez vous de l'application I, définie comme élément d'un structure de Kripke et qui associe à tout élément de A l'ensemble fini des propriétés élémentaires vérifiables dans cet état.



- $I = \{1 \rightarrow \emptyset, 2 \rightarrow \{P_A\}, 3 \rightarrow \{P_B, pred_2\}, 4 \rightarrow \{P_A, pred_3\}\}$



Sémantique formelle

- La sémantique formelle est définie inductivement sur la structure de ϕ .



Sémantique formelle (LTL)

$\sigma, i \models \text{true}$

$\sigma, i \not\models \text{false}$

$\sigma, i \models a \text{ ssi } a \in l(\sigma(i))$

$\sigma, i \models \neg \phi \text{ ssi } \sigma, i \not\models \phi$

$\sigma, i \models \phi \vee \phi' \text{ ssi } \sigma, i \models \phi \text{ ou } \sigma, i \models \phi'$

$\sigma, i \models \phi \wedge \phi' \text{ ssi } \sigma, i \models \phi \text{ et } \sigma, i \models \phi'$

$\sigma, i \models \mathbf{X}\phi \text{ ssi } i < |\sigma| \text{ et } \sigma, i + 1 \models \phi$

$\sigma, i \models \mathbf{F}\phi \text{ ssi } \exists j | i \leq j \leq |\sigma| \text{ et } \sigma, j \models \phi$

$\sigma, i \models \mathbf{G}\phi \text{ ssi } \forall j | i \leq j \leq |\sigma| \text{ on a } \sigma, j \models \phi$

$\sigma, i \models \phi \mathbf{U} \phi' \text{ ssi } \exists j | i \leq j \leq |\sigma| \text{ et } \sigma, j \models \phi'$
 $\text{et } \forall k | i \leq k < j \text{ on a } \sigma, k \models \phi$



Généralisation de la satisfaction

□ Dans le cas général, notons une exécution par σ , on dit que le système A satisfait une formule ϕ :

□ $A \models \phi$ ssi $\sigma, 0 \models \phi \forall \sigma \text{ de } A$

□ On peut aussi vérifier si un état $s \in Q$ de A satisfait une formule ϕ (ϕ est vraie à cet état) :

□ $s \models \phi$ ssi pour toutes les exécutions σ commençant à l'état s : $\sigma \models \phi$.



Exemples de formules LTL

□ P1 : *Si nous sommes dans un état alerte, nous serons plus tard dans un état d'arrêt :*

□ alerte \Rightarrow F arrêt

□ P 2 : *La propriété P1 est toujours vérifiée :*

□ G (Alerte \Rightarrow F arrêt)

□ P3 : *A partir d'une alerte, l'alarme est en marche jusqu'à l'arrêt qui suivra forcément :*

□ G (alerte \Rightarrow (alarme U arrêt))



Combinaison des modalités

- **GF** ϕ : toujours il y aura un jour un état tel que ϕ (ϕ est vérifiée un nombre infini de fois le long d'une exécution).
- **FG** ϕ : tout le temps à partir d'un certain moment.
- Il existe un opérateur **W** dénotant un *jusqu'à faible* (on n'exige pas que ψ finisse par avoir lieu et si ψ n'a jamais lieu, ϕ reste vraie jusqu'à la fin)
: ϕ **W** $\psi \equiv (\phi$ **U** $\psi) \vee \mathbf{G}\phi$



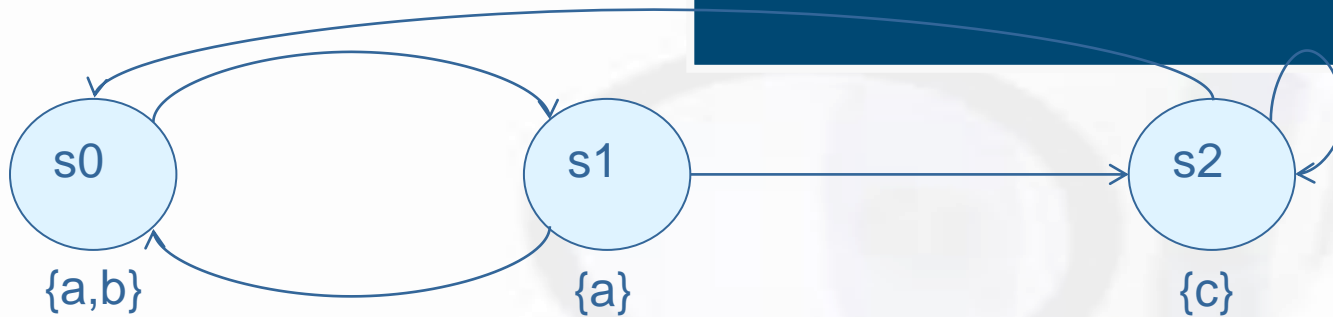
Combinaison des modalités

□ L'opérateur $\psi \mathbf{R} \varphi$ (*release*) : φ est vraie jusqu'à ce que ψ devienne vraie (φ doit être vraie également dans l'état où ψ est vrai). Si ψ ne devient jamais vraie, φ restera vrai pour toujours :

$$\square \varphi \mathbf{R} \psi \equiv \psi \vee \mathbf{W}(\varphi \wedge \psi)$$



Application



□ Soient les exécutions :

□ $\sigma_1 : (s_0 s_1)^n, \sigma_2 : (s_0 s_1 s_2)^m, \sigma_3 : s_0 s_1 s_2^n.$

□ A-t-on :

□ $\sigma_1, 0 \models a \wedge b$

□ $\sigma_3, 0 \models Xa$

□ $\sigma_2, 0 \models XXXc$

□ $\sigma_2, 0 \models a \wedge b$

□ $\sigma_1, 0 \models XXc$

□ $\sigma_3, 0 \models XXXc$

□ $\sigma_3, 0 \models a \wedge b$

□ $\sigma_2, 0 \models XXc$

□ $\sigma_1, 0 \models XXc \vee XXXa$

□ $\sigma_1, 0 \models Xa$

□ $\sigma_3, 0 \models XXc$

□ $\sigma_2, 0 \models XXc \vee XXXa$

□ $\sigma_2, 0 \models Xa$

□ $\sigma_1, 0 \models XXXc$

□ $\sigma_3, 0 \models XXc \vee XXXa$



Equivalences importantes

□ Deux formules LTL φ et ψ sont dites **sémantiquement équivalentes**, et on écrit $\varphi \equiv \psi$, ssi pour toute exécution σ et pour tout modèle A :

□ $A, \sigma \models \varphi$ ssi $A, \sigma \models \psi$



Equivalences importantes

$$\square \neg(\varphi \wedge \phi) \equiv \neg\varphi \vee \neg\phi$$

$$\neg(\varphi \vee \phi) \equiv \neg\varphi \wedge \neg\phi$$

$$\square \neg X\varphi \equiv X\neg\varphi$$

$$\square \neg G\varphi \equiv F\neg\varphi$$

$$\neg F\varphi \equiv G\neg\varphi$$

$$\square \neg(\varphi U\phi) \equiv \neg\varphi R\neg\phi$$

$$\neg(\varphi R\phi) \equiv \neg\varphi U\neg\phi$$

$$\square F\varphi \equiv T U\varphi$$

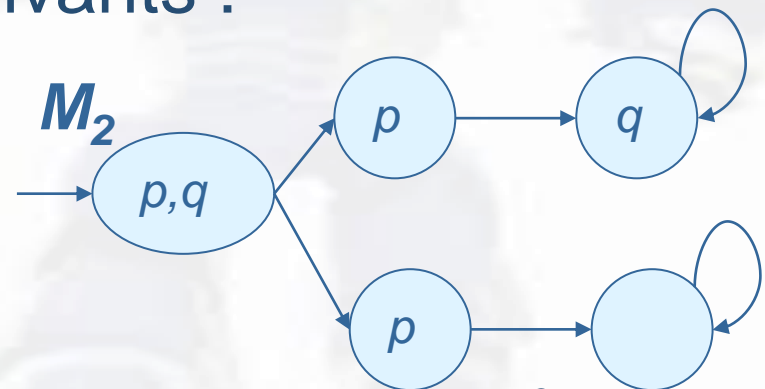
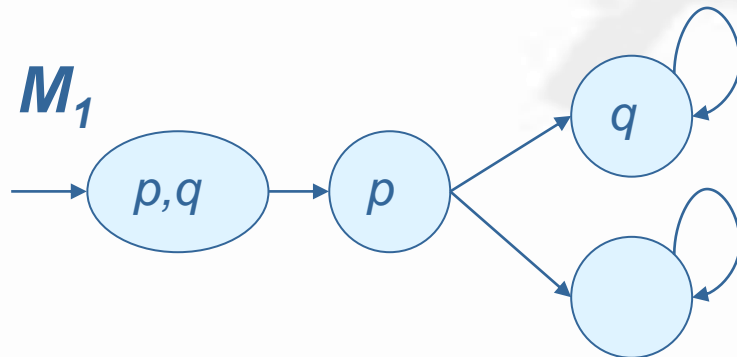
$$\square F\varphi \equiv T U\varphi$$

$$\square G\varphi \equiv \perp R\varphi \equiv \neg(T U\neg\varphi)$$



LTL : expressivité

- Supposant qu'il existe une formule LTL exprimant la propriété P : « *A chaque fois que p est vraie, il est possible d'atteindre un état dans lequel q est vrai* ».
- Soit les deux modèles suivants :



- Cette propriété doit être vraie pour M_1 et fausse pour M_2



LTL : expressivité

- De point de vue LTL, ces deux automates correspondent à un même ensemble de chemins :
 - $\sigma_1 = \{p, q\}.\{p\}.\{q\}.\{q\}.\{q\}.....$
 - $\sigma_2 = \{p, q\}.\{p\}.....$
- Donc si la propriété P est vraie pour l'un elle est nécessairement vraie pour l'autre.
- On peut donc conclure qu'il existe des propriétés non exprimables en LTL.



Propriétés non exprimables en LTL

- P1 : « *Il est possible* que p devienne vrai dans le futur » : il existe une exécution du modèle pour laquelle p sera vraie (Notez que Fp indique que p deviendra vraie pour toutes les exécutions).
- P2 : « pour toutes les exécutions du modèle, dès lors que alerte est vraie, *il existe des exécutions* dans lesquelles action devienne vraie ».



Conclusion sur la logique LTL

- ❑ La logique LTL permet d'exprimer des propriétés qui s'intéressent à l'ensemble des exécutions et pas à la façon dont elles sont organisées en arbre : elle exprime des formules sur les **chemins**.
- ❑ LTL ne permet pas d'exprimer les différentes possibilités d'évolution d'un système à partir d'une configuration.
- ❑ LTL ne permet pas de discerner entre l'atteignabilité potentielle de l'atteignabilité inévitable.



PTLT

- La logique **PLTL** est une logique LTL augmentée par des opérateurs du **passé** : **Y** et **S** :
 - **Y** φ : hier φ (*yesterday*)
 - φ **S** ψ : φ depuis ψ (*since*).



LOGIQUES CTL (COMPUTATION TREE LOGIC)



Introduction

- CTL est une logique temporelle arborescente qui a été proposée en 1981 par E.M. Clarke & E.A. Emerson.
- Permet d'exprimer des propriétés sur des arbres d'exécution.
- La vérification de propriétés exprimées en CTL se fait en temps polynomial en la taille de la formule : elle est P-complète.



Syntaxe informelle

- La différence avec LTL réside dans l'apparition de nouveaux opérateurs **A** et **E** temporels de quantification (de chemin) sur les exécutions (traces).
- **A** φ : (*all*) énonce que toutes les exécutions partant de l'état courant satisfont φ .
- **E** φ : (*exist*) à partir de l'état courant, il existe une exécution satisfaisant φ .



Syntaxe formelle

□ $\phi ::= \text{true} | \text{false} | a \in AP \mid$

$\neg\phi \mid \phi_1 \wedge \phi_2 \mid$

$\phi_1 \vee \phi_2 \mid \phi_1 \Rightarrow \phi_2 \mid$

EX $\phi \mid \mathbf{EF}\phi \mid \mathbf{EG}\phi \mid \phi \mathbf{EU}\psi \mid$

AX $\phi \mid \mathbf{AF}\phi \mid \mathbf{AG}\phi \mid \phi \mathbf{AU}\psi$

propositions atomiques

combinateurs booléens

opérateurs temporels

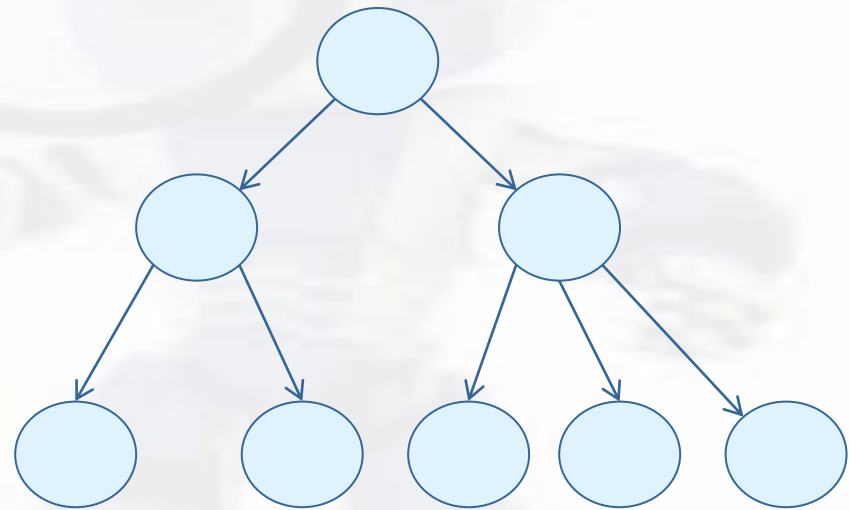
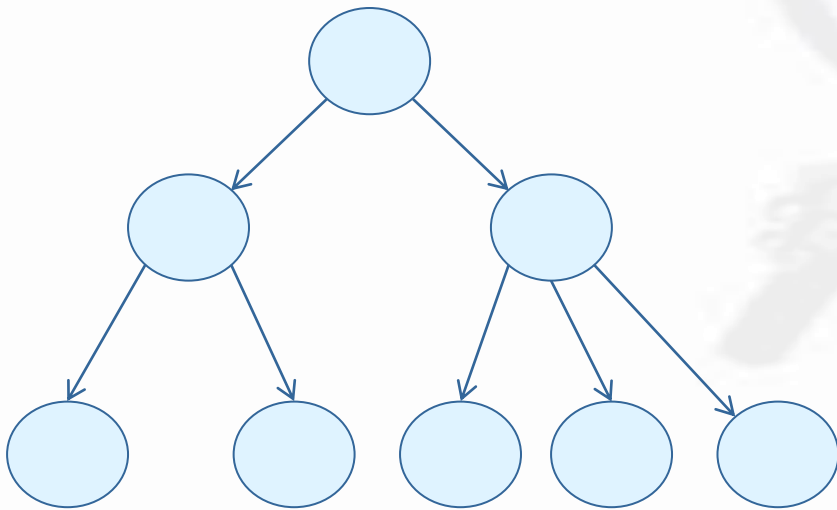
□ **A** est souvent noté \forall

□ **E** est souvent noté \exists

□ Une propriété CTL s'interprète sur les états du système : chaque état peut avoir plusieurs successeurs.

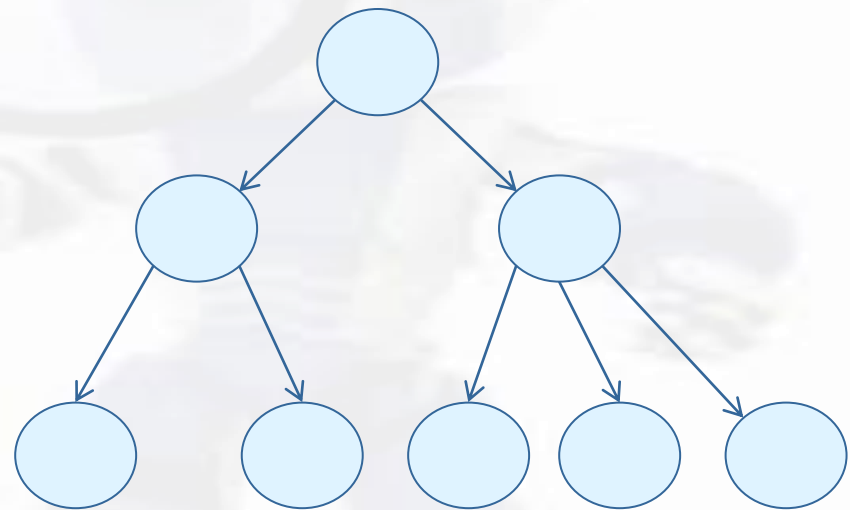
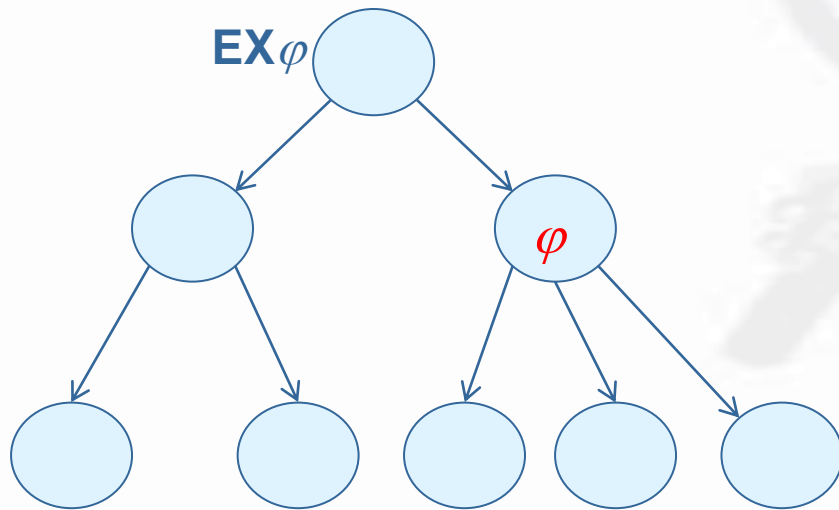


Sémantique informelle



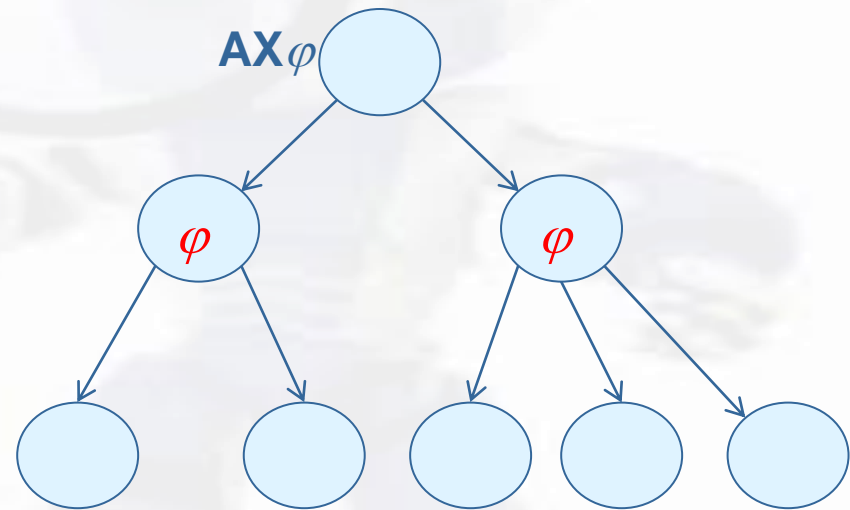
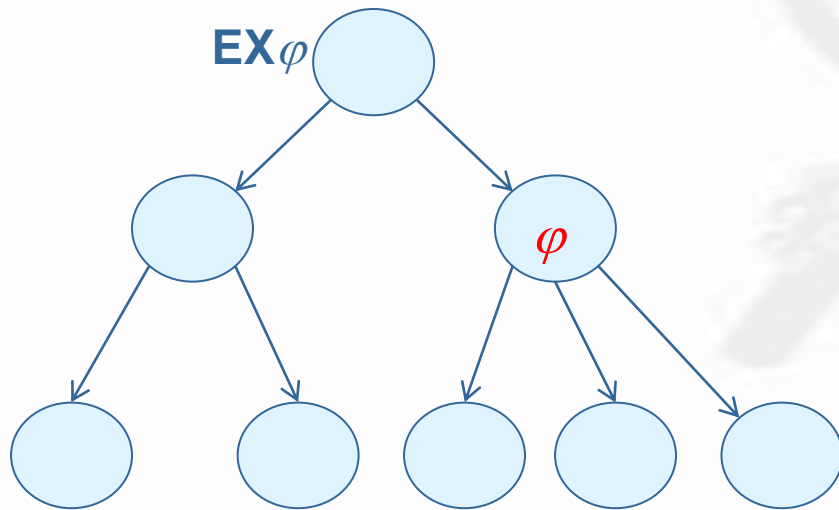


Sémantique informelle



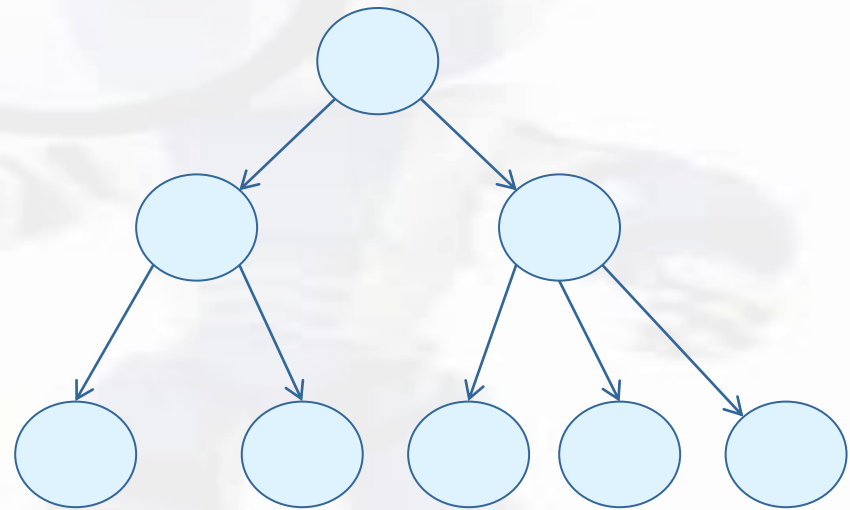
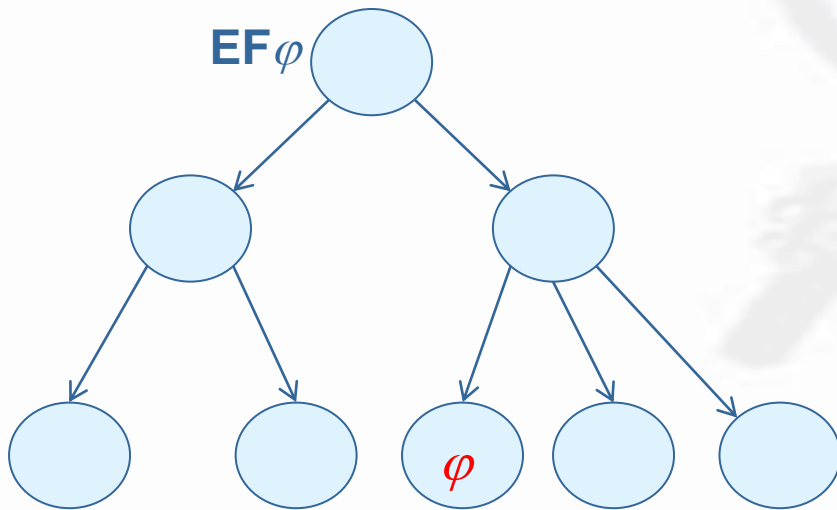


Sémantique informelle



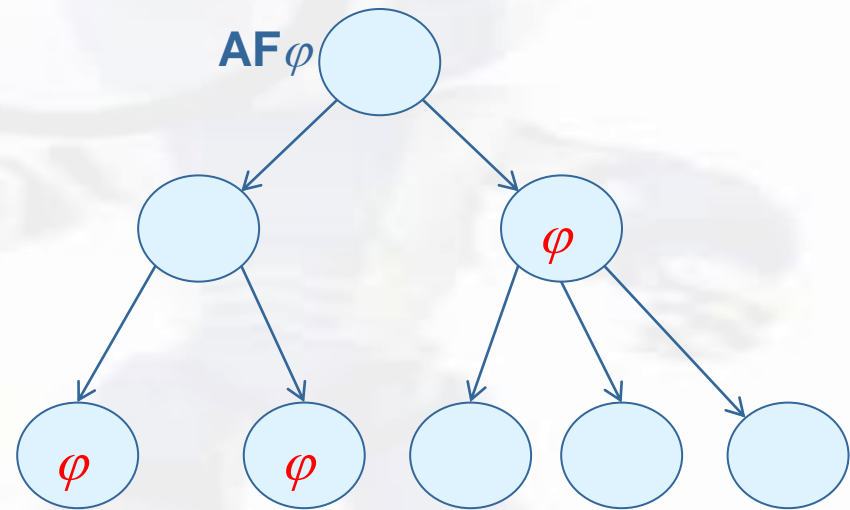
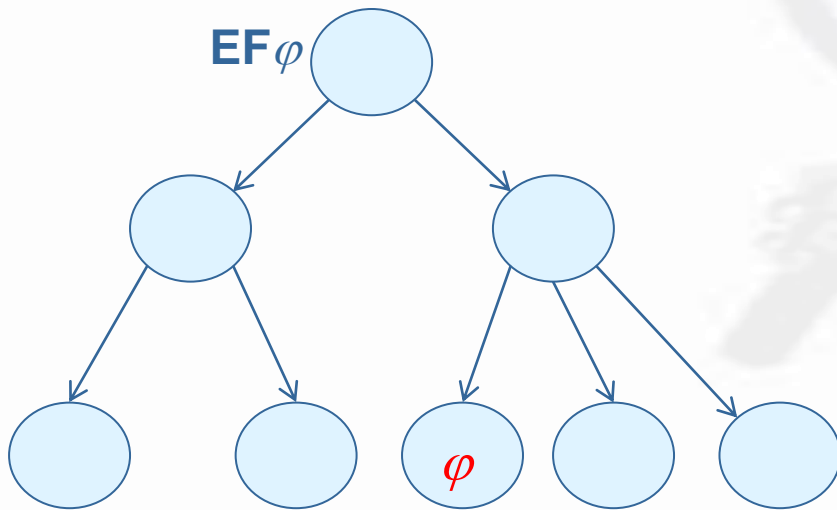


Sémantique informelle



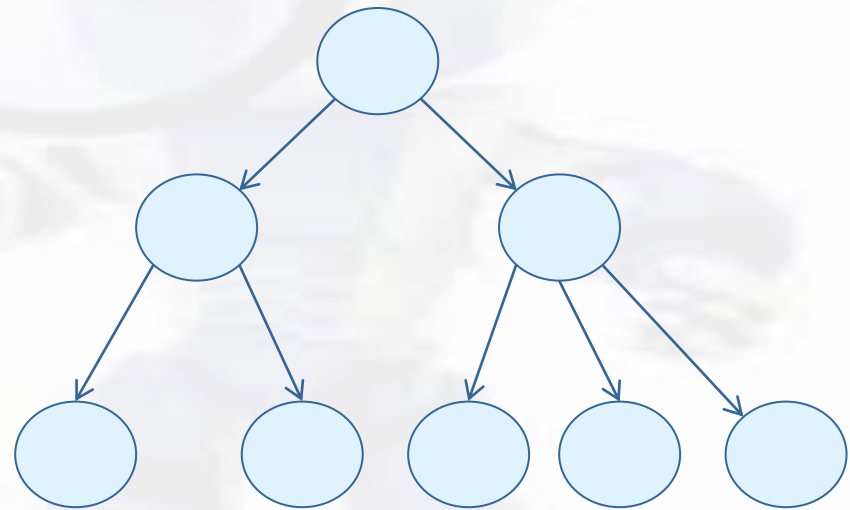
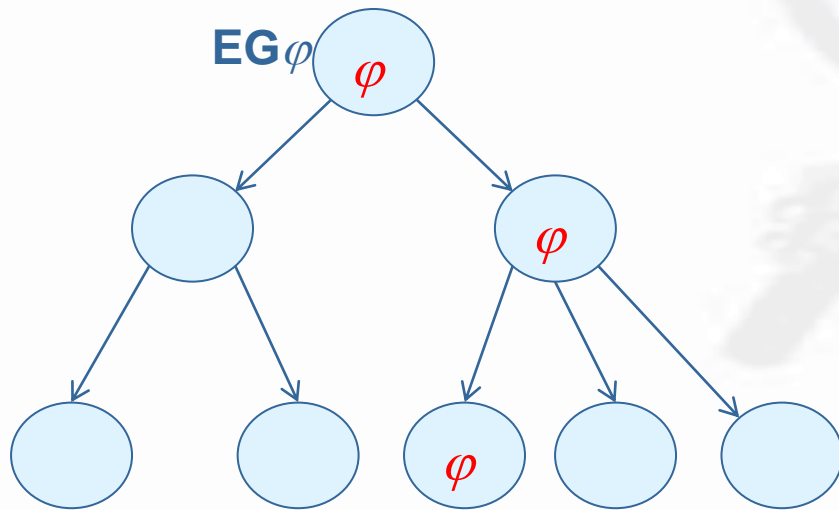


Sémantique informelle



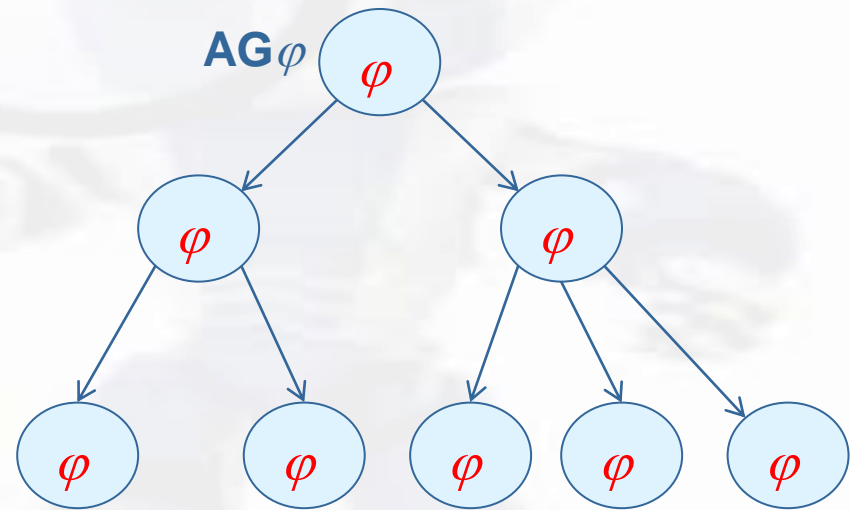
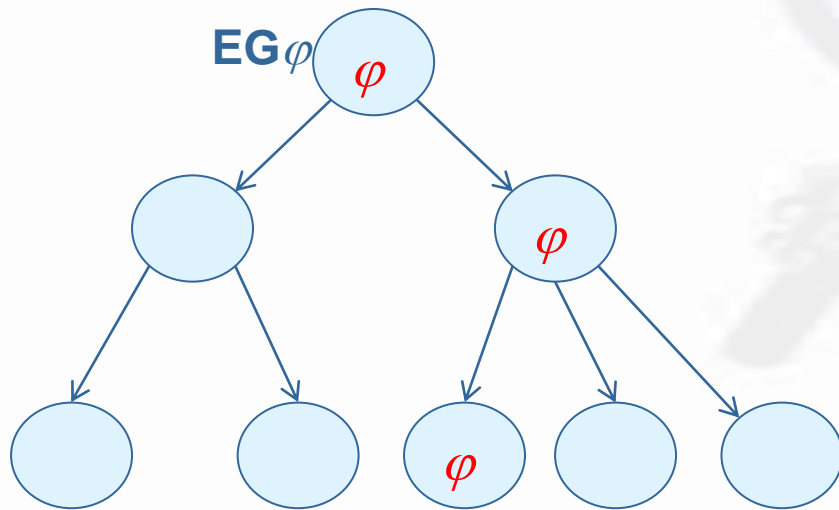


Sémantique informelle



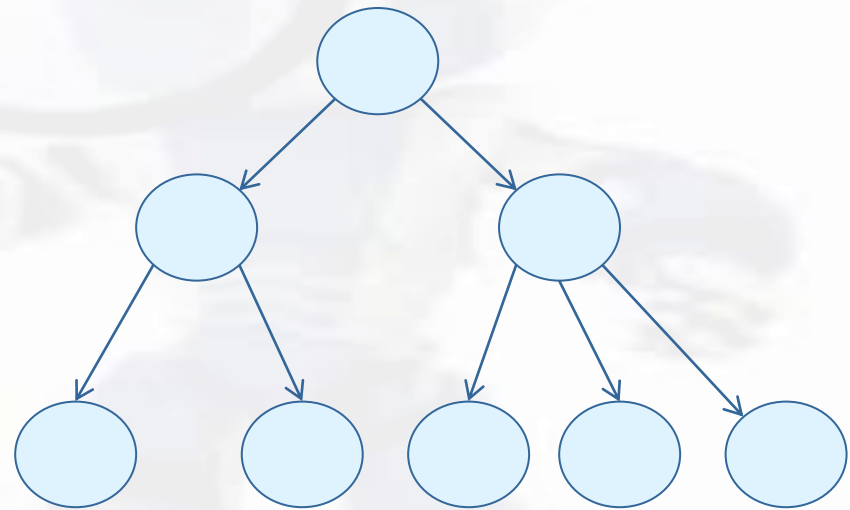
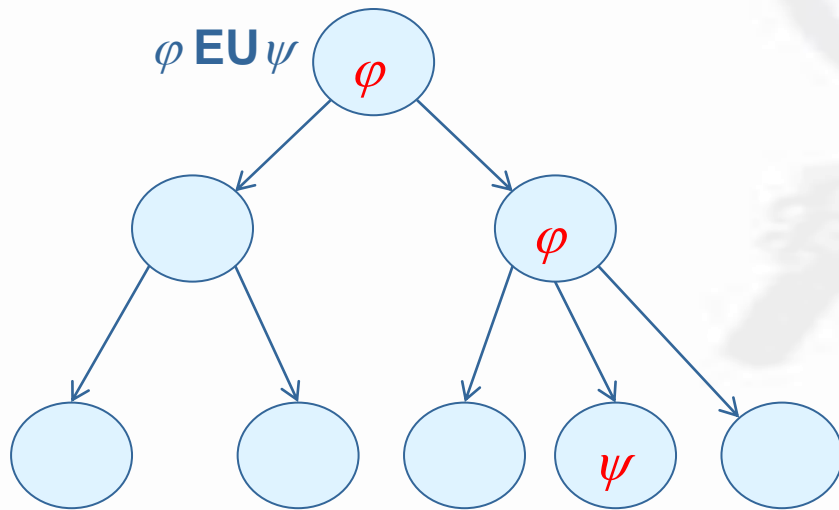


Sémantique informelle



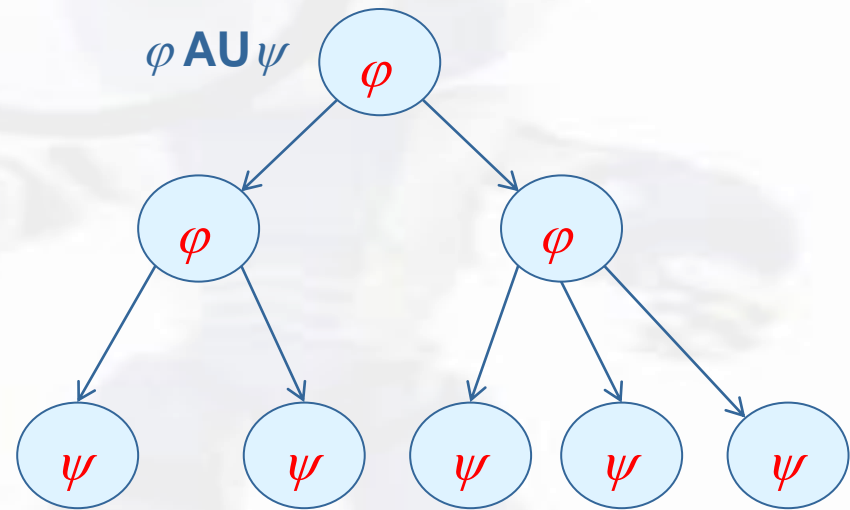
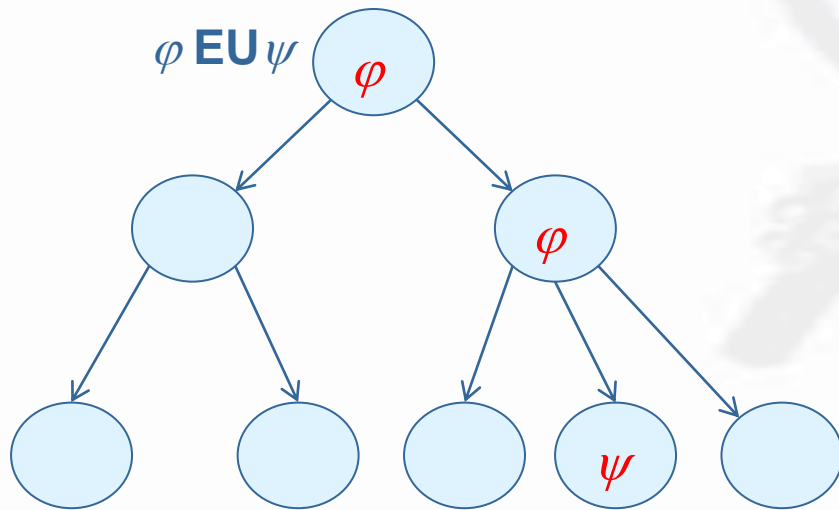


Sémantique informelle





Sémantique informelle





Opérateurs de chemin VS opérateurs d'état

- Les connecteurs **A** et **G** sont différents :
 - **A** φ exprime que toutes les exécutions possibles à partir de l'état courant satisfont φ .
 - **G** φ exprime que φ est vraie dans tous les états de l'exécution considérée.
- Les connecteurs **E** et **F** sont différents :
 - **E** φ exprime l'existence d'une exécution satisfaisant φ .
 - **F** φ exprime que φ est satisfaite au moins une fois le long d'une exécution donnée.



Opérateurs de chemin VS opérateurs d'état

- ❑ Les opérateurs **A** et **E** introduisent alors de nouvelles formules appelées des formules d'états appliquées à des formules de chemins (introduites par **F** et **G**).
- ❑ On interprète donc les formules CTL sur un état de l'automate et non une exécution.



Sémantique formelle

- Soit K une structure de Kripke $K = (Q, q_0, E, T, Prop, I)$.
- Une formule CTL est interprétée (par la relation de satisfaction \models) sur une paire (K, q) : K une structure de Kripke et q un état de Q .
- Si $q \in Q$ et φ une formule de CTL :
 - $K, q \models \varphi$: φ est vraie à l'état q .
 - $K \models \varphi$ ssi $K, q_0 \models \varphi$.



Sémantique formelle de CTL

- On définit la relation de satisfaction inductivement sur la structure de ϕ comme suit :

$K, q \models \text{true}$

$K, q \not\models \text{false}$

$K, q \models a \text{ ssi } a \in l(q)$

$K, q \models \neg\phi \text{ ssi } K, q \not\models \phi$

$K, q \models \phi \vee \phi' \text{ ssi } K, q \models \phi \text{ ou } K, q \models \phi'$

$K, q \models \phi \wedge \phi' \text{ ssi } K, q \models \phi \text{ et } K, q \models \phi'$



Sémantique formelle de CTL

$K, q \models EX\phi$ ssi $\exists \sigma | \sigma(0) = q$ et $K, \sigma(1) \models \phi$

$K, q \models EF\phi$ ssi $\exists \sigma | \sigma(0) = q$ et $\exists i | K, \sigma(i) \models \phi$

$K, q \models EG\phi$ ssi $\exists \sigma | \sigma(0) = q$ et $\forall i$ on a $K, \sigma(i) \models \phi$

$K, q \models \phi EU\psi$ ssi $\exists \sigma | \sigma(0) = q$ et $\exists i$ tel que

$((\forall j < i$ on a $K, \sigma(j) \models \phi)$ et $K, \sigma(i) \models \psi)$

$K, q \models AX\phi$ ssi $\forall \sigma | \sigma(0) = q$ on a $K, \sigma(1) \models \phi$

$K, q \models AF\phi$ ssi $\forall \sigma | \sigma(0) = q, \exists i$ tel que $K, \sigma(i) \models \phi$

$K, q \models AG\phi$ ssi $\forall \sigma | \sigma(0) = q, \forall i : K, \sigma(i) \models \phi$

$K, q \models \phi AU\psi$ ssi $\forall \sigma | \sigma(0) = q, \exists i$ tel que

$((\forall j < i$ on $K, \sigma(j) \models \phi)$ et $K, \sigma(i) \models \psi))$



Formules équivalentes

□ Deux formules CTL φ et ψ sont dites **sémantiquement équivalentes**, et on écrit $\varphi \equiv \psi$, ssi pour tout état q et pour tout modèle K :

□ $K, q \models \varphi$ ssi $K, q \models \psi$



Equivalences connues

$$\begin{aligned}AX(\phi \wedge \psi) &\equiv AX\phi \wedge AX\psi \\EX(\phi \vee \psi) &\equiv EX\phi \vee EX\psi \\ \neg AX\phi &\equiv EX\neg\phi\end{aligned}$$

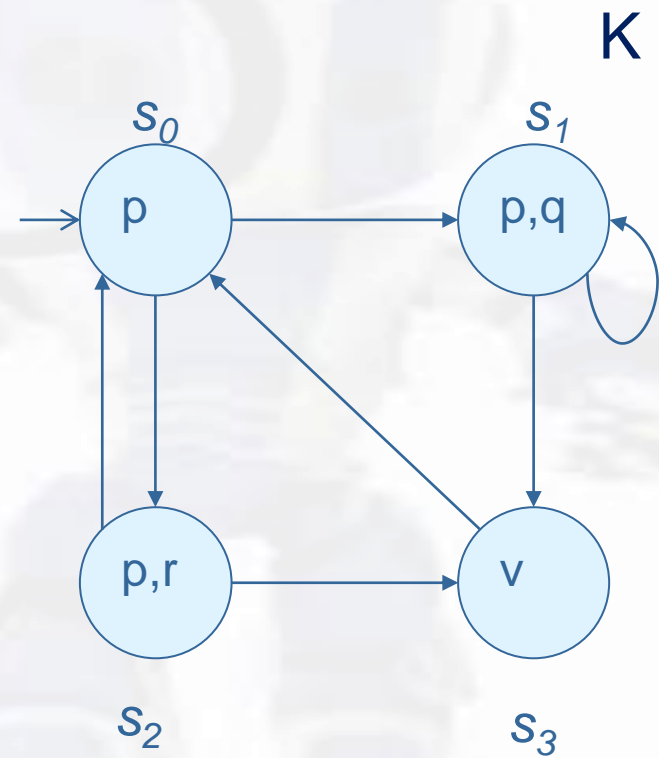
$$\begin{aligned}EF(\phi \vee \psi) &\equiv EF\phi \vee EF\psi \\AG(\phi \wedge \psi) &\equiv AG\phi \wedge AG\psi \\ \neg AF\phi &\equiv EG\neg\phi \\ \neg EF\phi &\equiv AG\neg\phi\end{aligned}$$

$$\begin{aligned}AF AF\phi &\equiv AF\phi \\EF EF\phi &\equiv EF\phi \\AG AG\phi &\equiv AG\phi \\EG EG\phi &\equiv EG\phi\end{aligned}$$



Examples

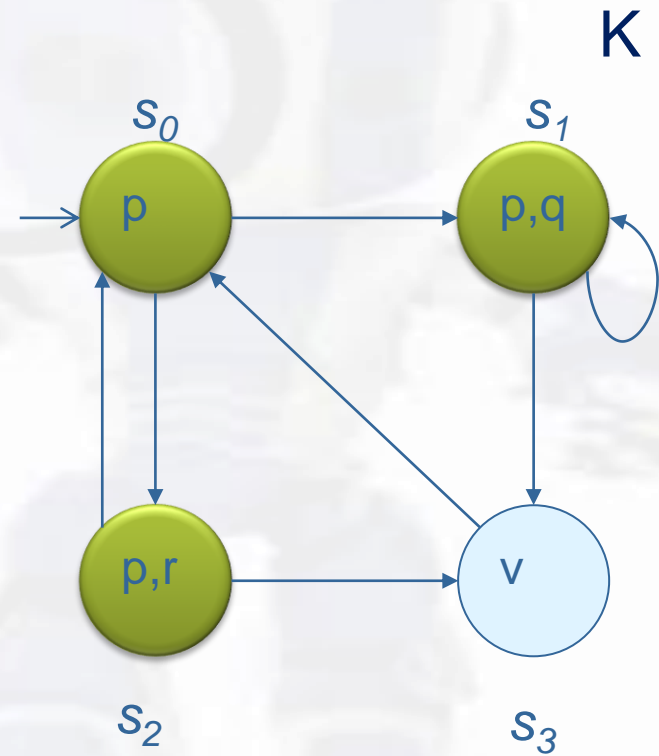
$$\square K, s_0 \stackrel{?}{\models} AXp$$





Exemples

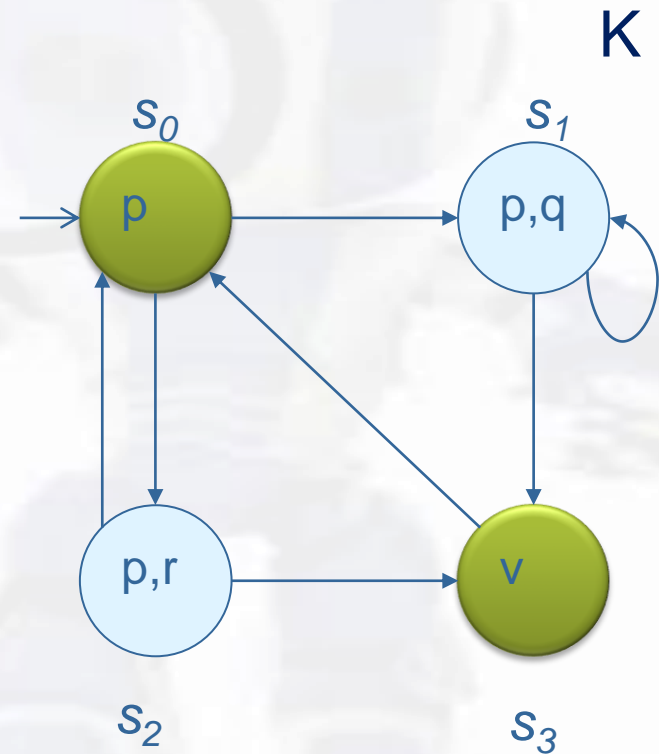
□ s_i tel que $K, s_i \models p$





Exemples

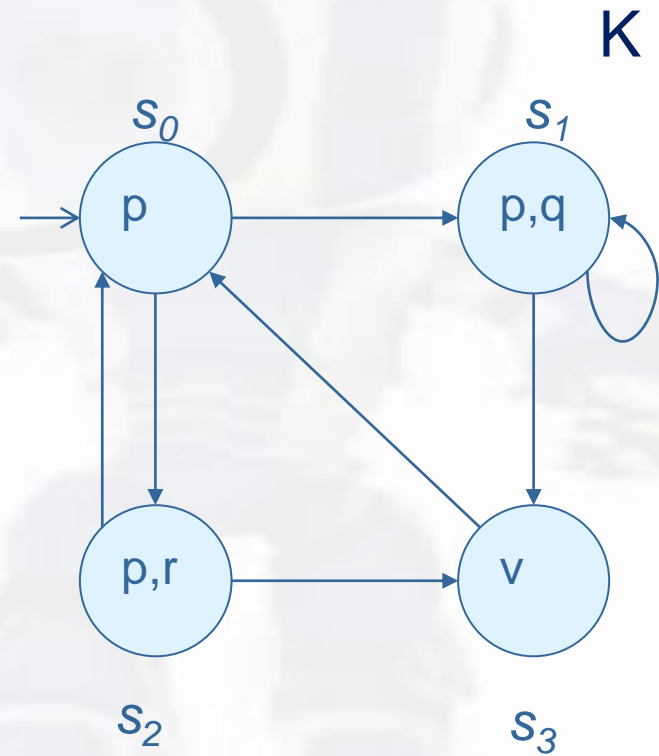
- s_i tel que $K, s_i \models \mathbf{AX}p$
- Les états qui satisfont $\mathbf{AX}p$ sont $\{s_0, s_3\}$.
- Donc $K, s_0 \models \mathbf{AX}p$





Examples

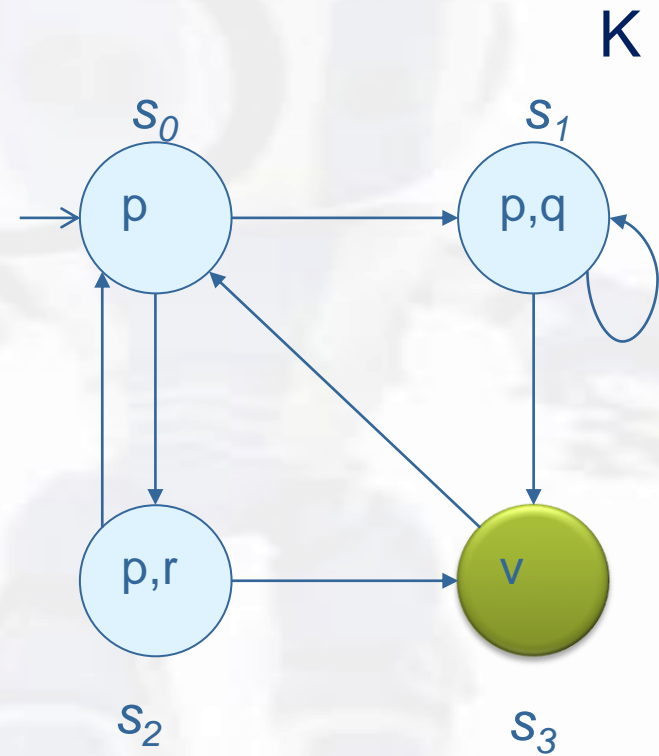
$\square K, s_0 \models^? EFv$





Exemples

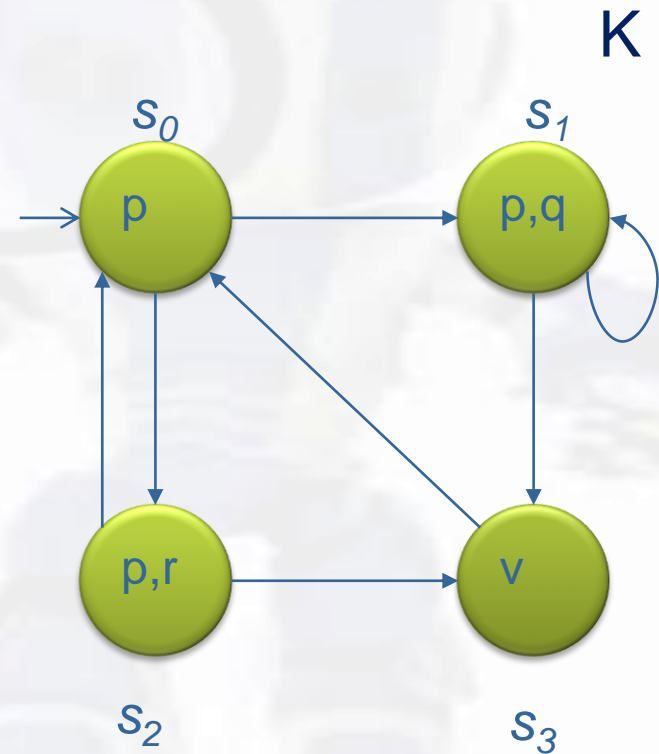
□ s_i tel que $K, s_i \models v$





Exemples

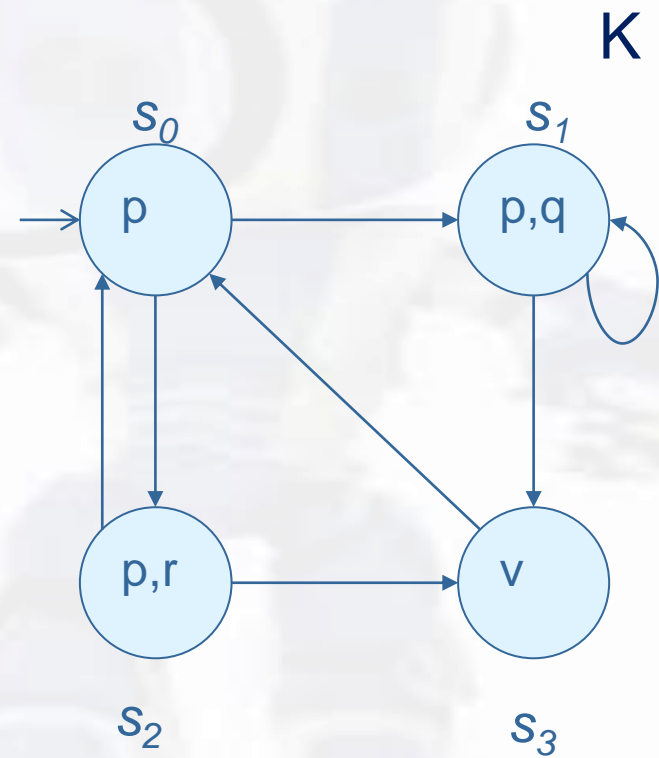
- s_i tel que $K, s_i \models \mathbf{EF}v$
- Les états qui satisfont $\mathbf{EF}v$ sont $\{s_0, s_1, s_2, s_3\}$.
- Donc $K, s_0 \models \mathbf{EF}v$





Examples

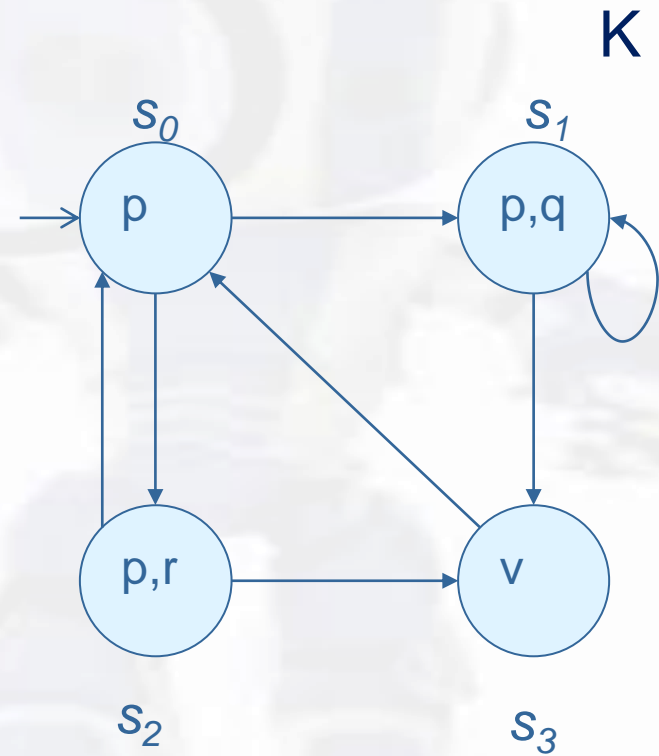
□ $K, s_0 \models \mathbf{AG}(p \vee v)$





Examples

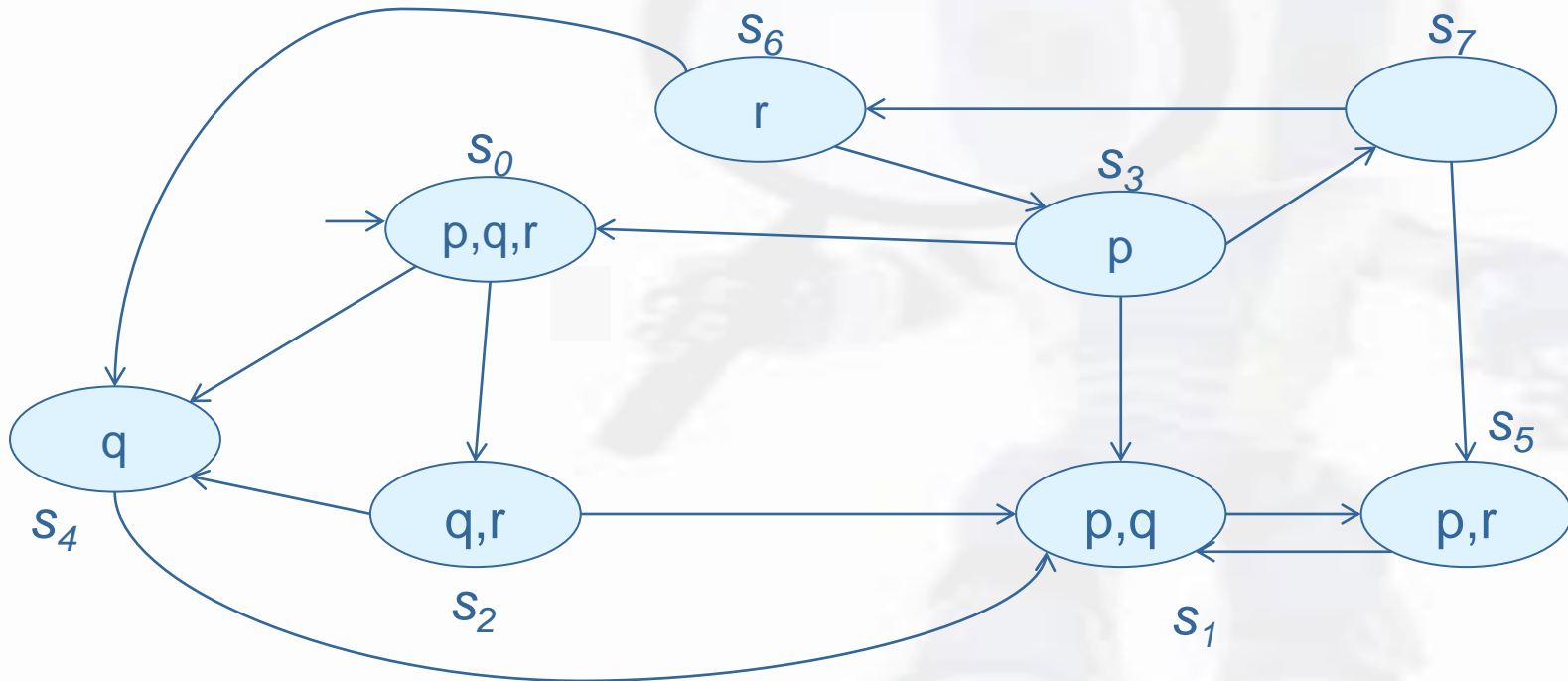
□ $K, s_0 \models pEUv$





Application

□ Soit la structure de Kripke K :

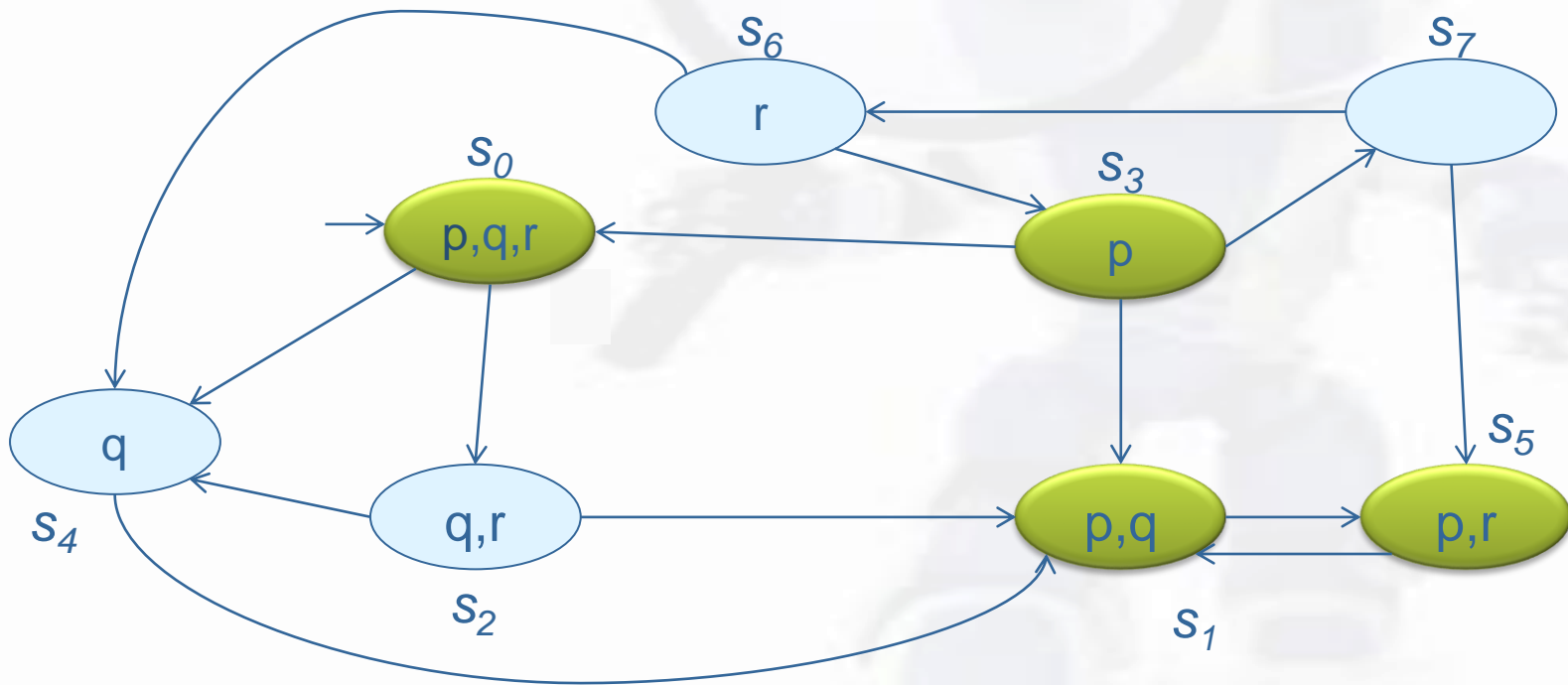


□ A-t-on $K, s_0 \models \mathbf{AF\ AG\ p}$?



Application

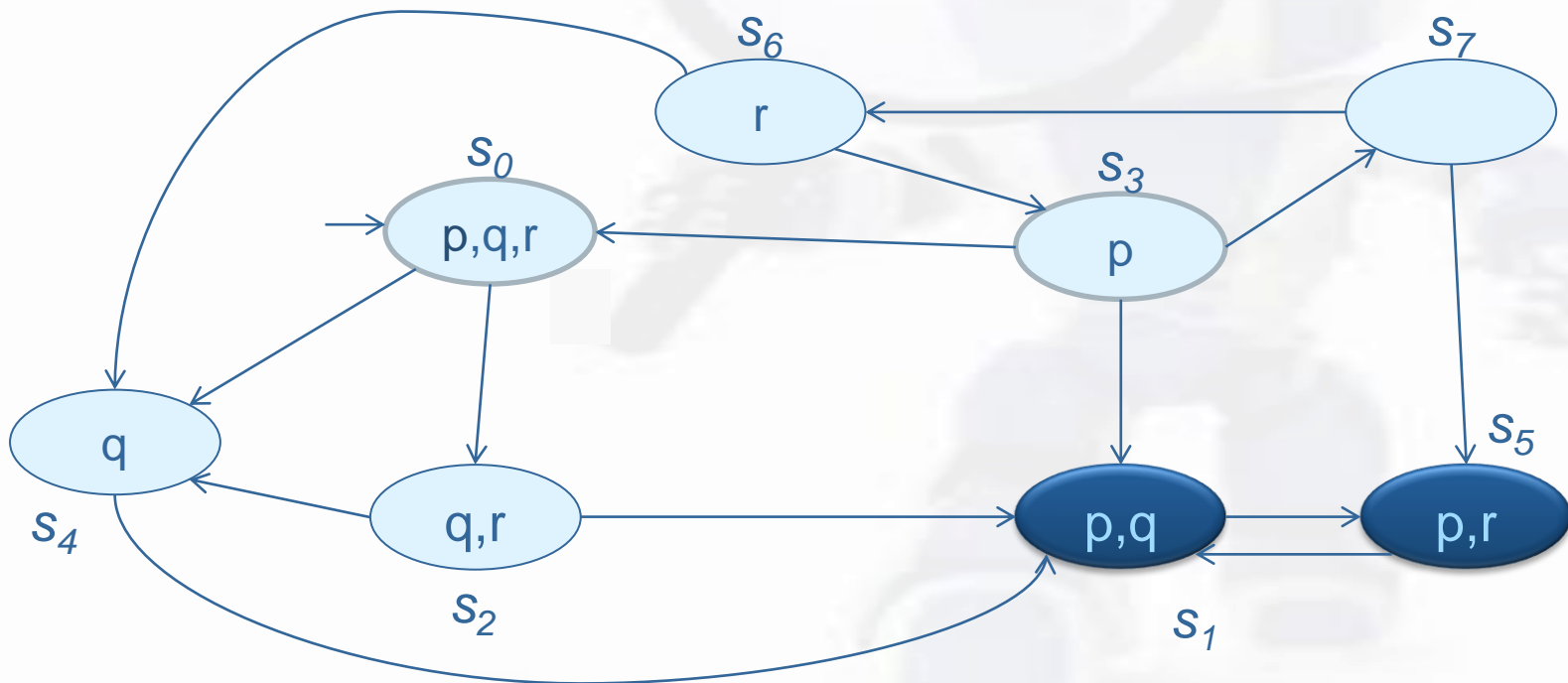
- A-t-on $K, s_0 \models \mathbf{AF} \mathbf{AG} p$?
- Commençons par trouver les états s_i tel que $K, s_i \models p$.





Application

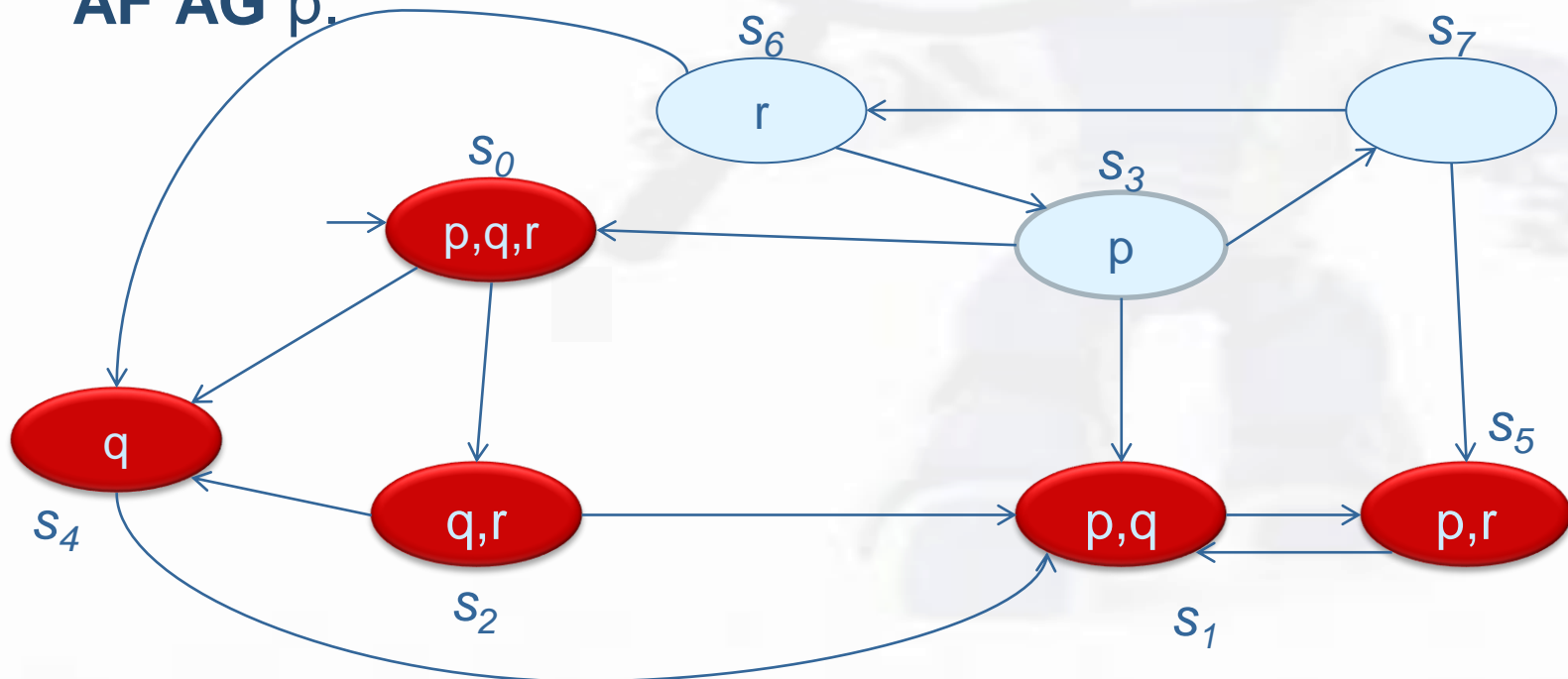
- A-t-on $K, s_0 \models \mathbf{AF\ AG\ p}$?
- Ensuite trouvons les états s_i tel que $K, s_i \models \mathbf{AGp}$.





Application

- A-t-on $K, s_0 \models \mathbf{AF\ AG\ } p$?
- Enfin trouvons les états s_i tel que $K, s_i \models \mathbf{AF\ AG\ } p$.
- s_0 est dans l'ensemble satisfaisant $\mathbf{AF\ AG\ } p$, donc $K, s_0 \models \mathbf{AF\ AG\ } p$.

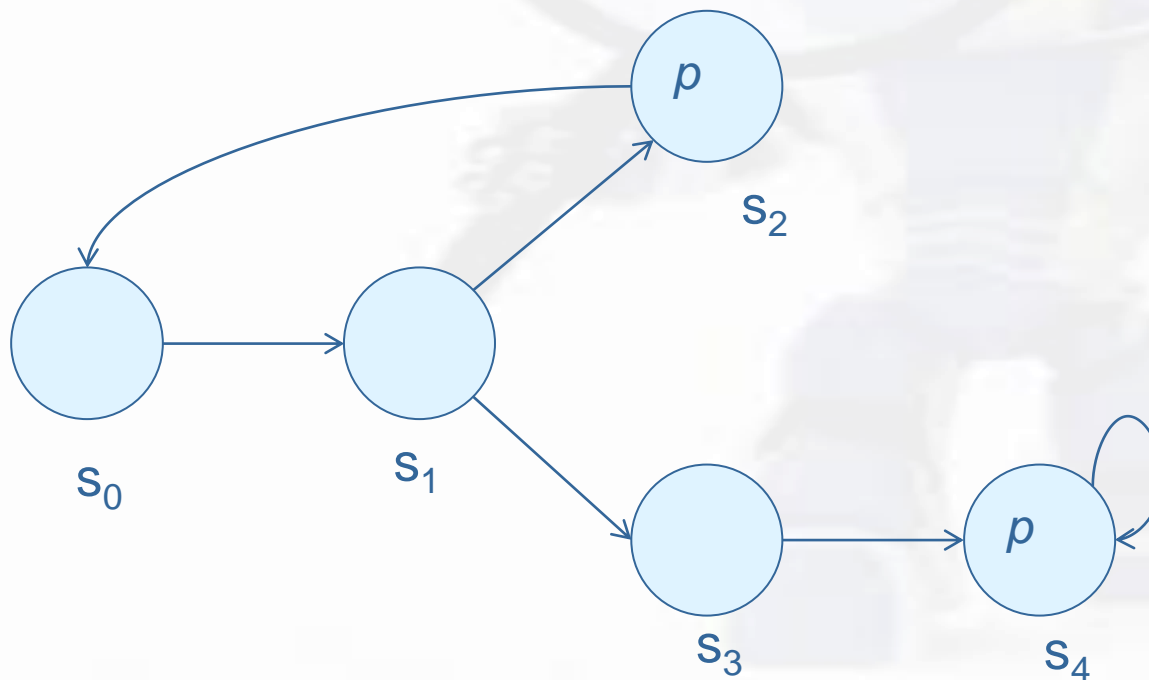




Exercise

□ A-t-on $K, s_0 \models \text{AXAFp}$?

K





Expression en CTL

- « *Les feux vert et rouge ne sont jamais allumés en même temps* » :
 - **AG** $\neg(\text{feurouge} \wedge \text{feuvert})$
- « *Il est possible que l'intrus attrape un message* » :
 - **EF**(ackVole \vee msgVole).
- « *Un état de blocage n'est jamais atteint* » :
 - **AG**(\neg blocage).
- « *Un processus entrera infiniment souvent dans sa section critique* » :
 - **AGAF**(sec_crit).



LTL vs CTL

- Il existe des propriétés exprimables aussi bien en CTL qu'en LTL :
 - Invariants (« *p n'est jamais vraie* »)
 - $\mathbf{AG} \neg p$ ou $\mathbf{G} \neg p$
 - Réactivité (« *si p devient vraie, q peut devenir vraie* »)
 - $\mathbf{AG}(p \rightarrow \mathbf{AF} q)$ ou $\mathbf{G}(p \rightarrow \mathbf{F} q)$



LTL vs CTL

- CTL permet de raisonner sur les comportements de branchement alors que LTL ne le permet pas puisqu'il considère le modèle comme des exécutions individuelles.
- Exemples:
 - La propriété CTL **AG EF** p n'est pas exprimable en LTL.
 - La propriété CTL **AF AX** p permet de distinguer entre ces deux modèles alors que la propriété LTL **F X** p ne le permet pas.



AF AX p (CTL) et FX p (LTL)

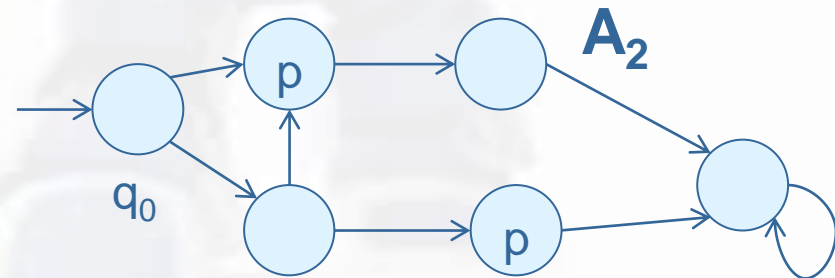
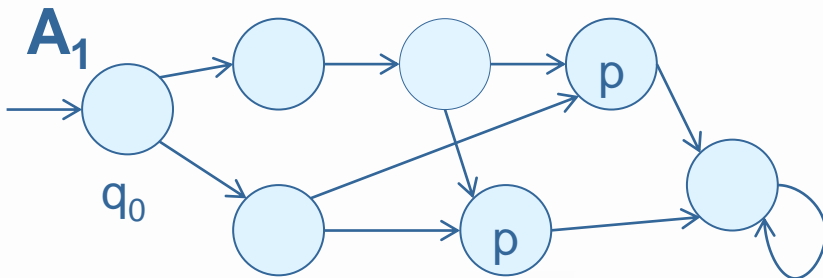
□ **AF AX p (CTL) et FX p (LTL) :**

□ $A_1, q_0 \models \mathbf{AF\ AX\ } p$?

□ $A_2, q_0 \models \mathbf{AF\ AX\ } p$?

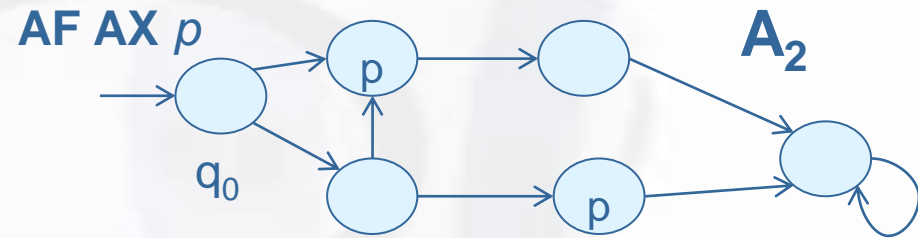
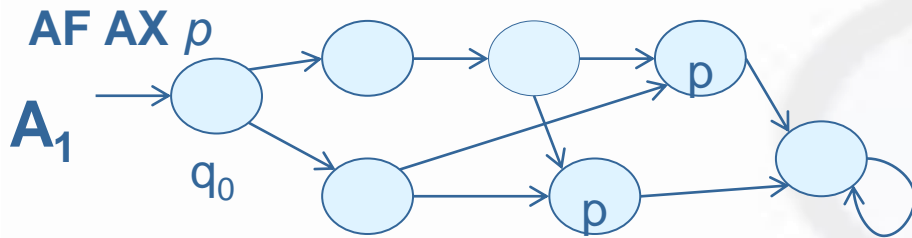
□ $A_1, q_0 \models \mathbf{FX\ } p$?

□ $A_2, q_0 \models \mathbf{FX\ } p$?



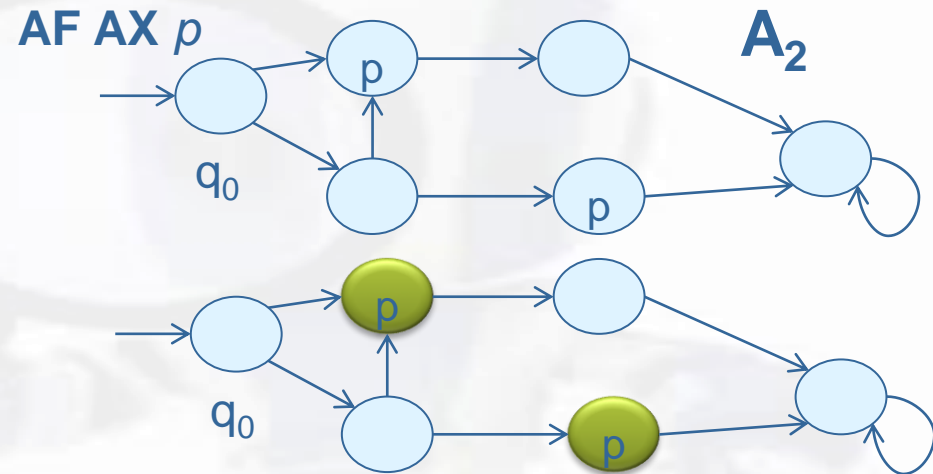
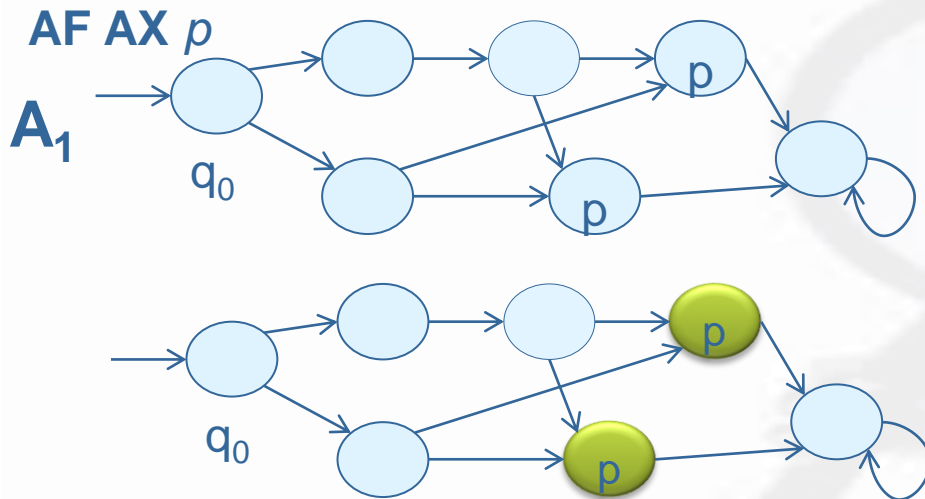


$AF AX p$



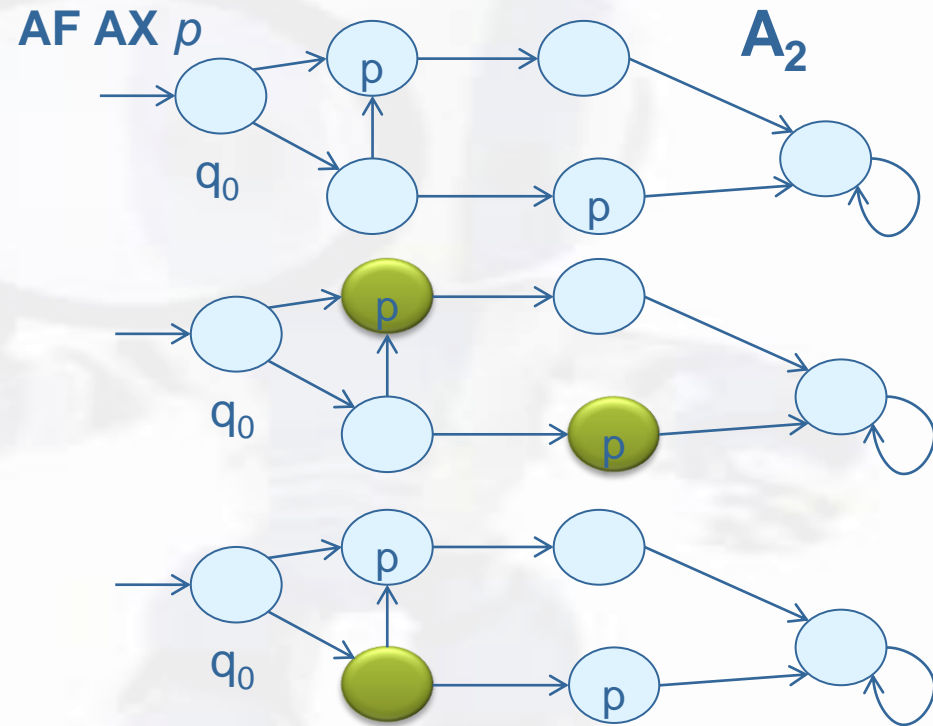
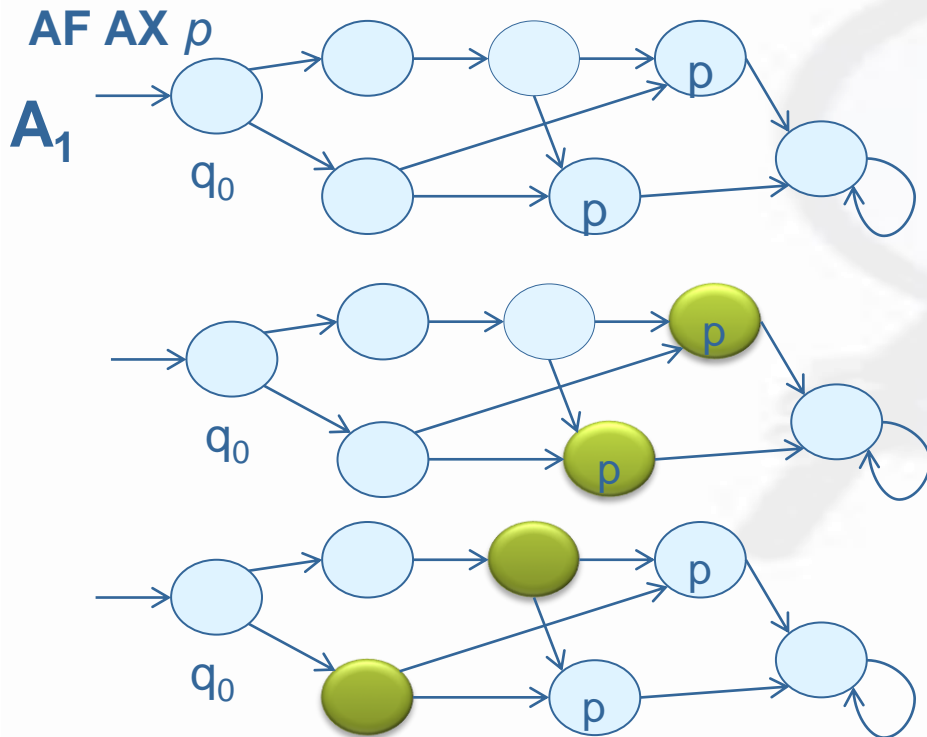


AF AX p



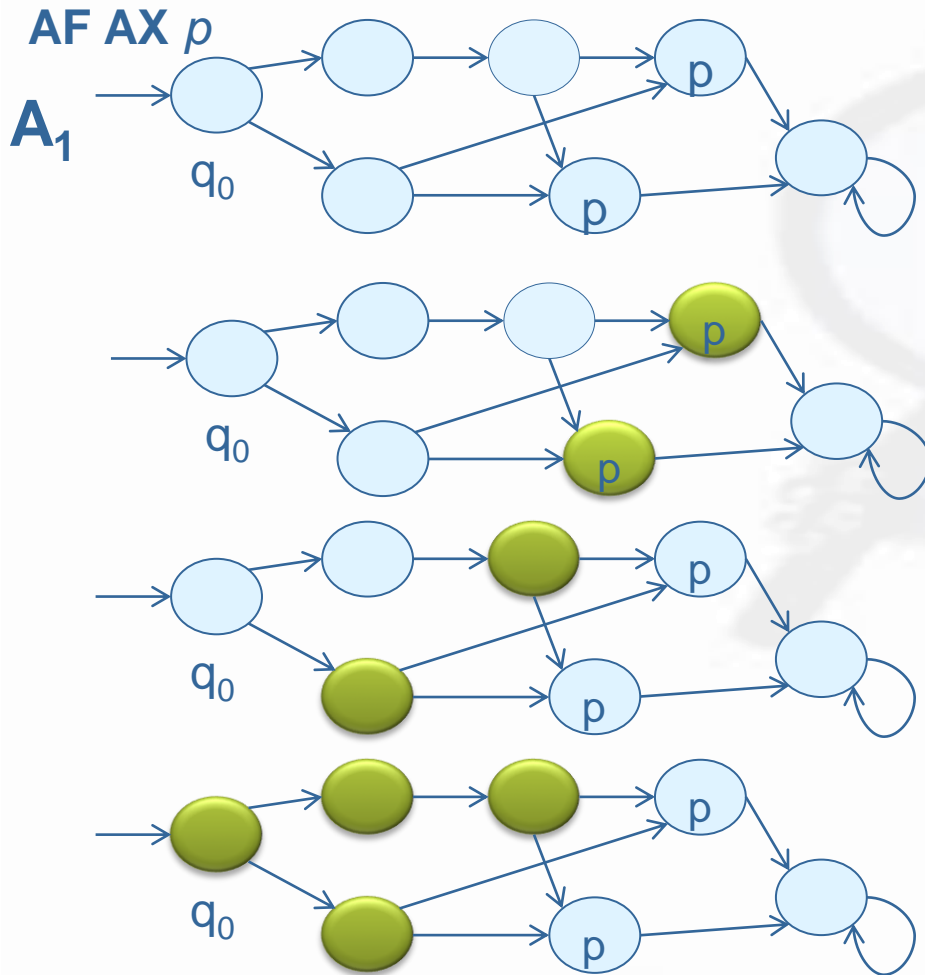


AF AX p

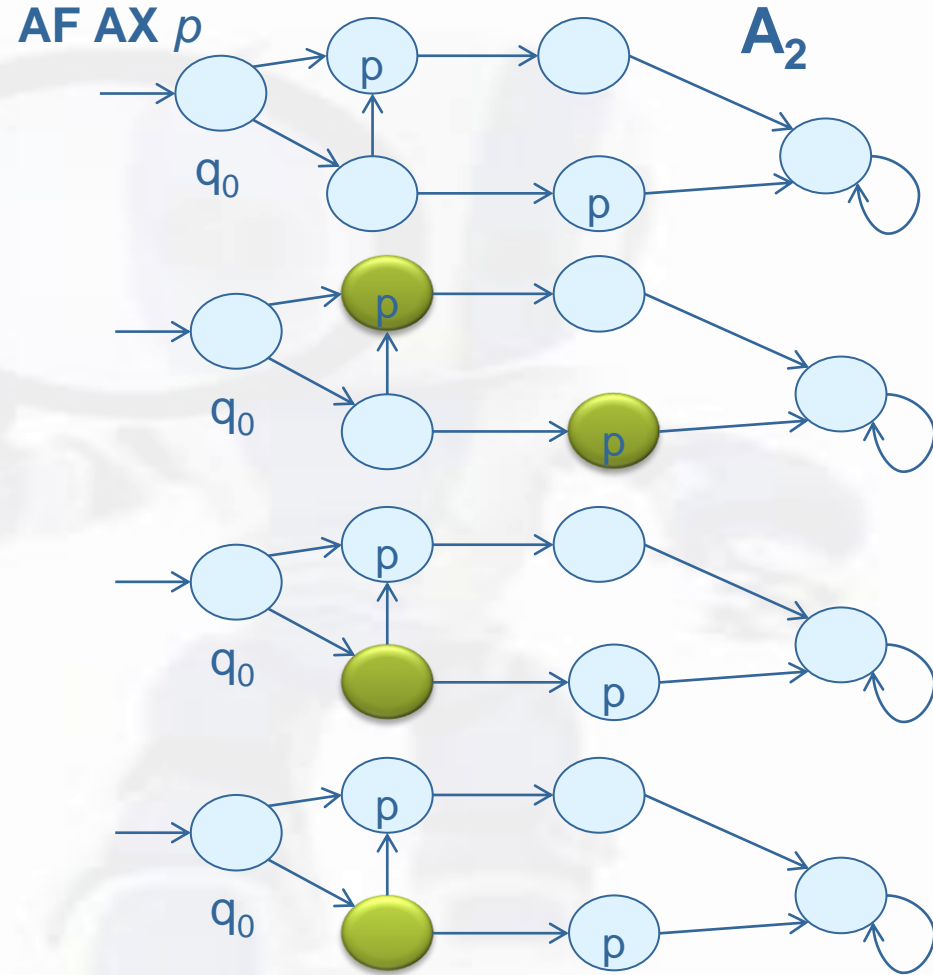




AF AX p



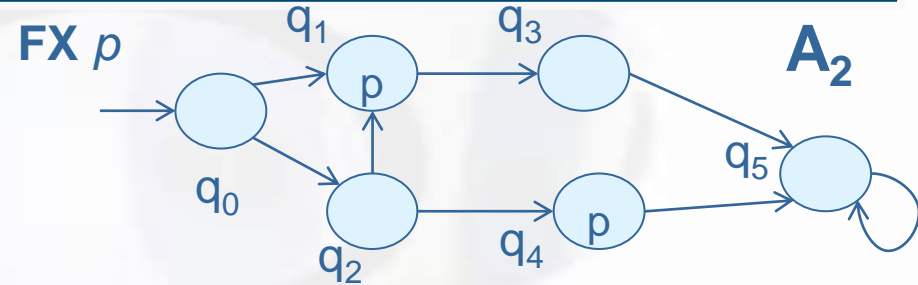
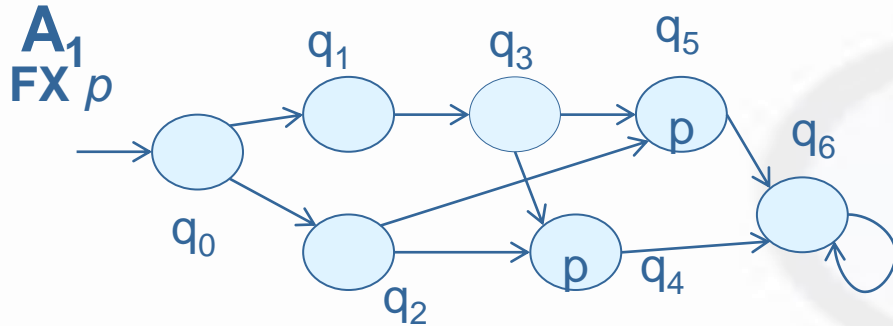
$A_1, q_0 \models \text{AF AX } p$



$A_2, q_0 \not\models \text{AF AX } p$



FX p



Les exécutions de A_1 :

- $\sigma_1 = q_0 q_1 q_3 q_5 q_6 q_6 \dots$
- $\sigma_2 = q_0 q_1 q_3 q_4 q_6 q_6 \dots$
- $\sigma_3 = q_0 q_2 q_5 q_6 q_6 \dots$
- $\sigma_4 = q_0 q_2 q_4 q_6 q_6 \dots$

Dans toutes les exécutions, il est possible d'atteindre un état dans lequel le prochain état satisfait p .

Les exécutions de A_2 :

- $\sigma_1 = q_0 q_1 q_3 q_5 q_5 q_5 \dots$
- $\sigma_2 = q_0 q_2 q_1 q_3 q_5 q_5 \dots$
- $\sigma_3 = q_0 q_2 q_4 q_5 q_5 \dots$

Dans toutes les exécutions, il est possible d'atteindre un état dans lequel le prochain état satisfait p .



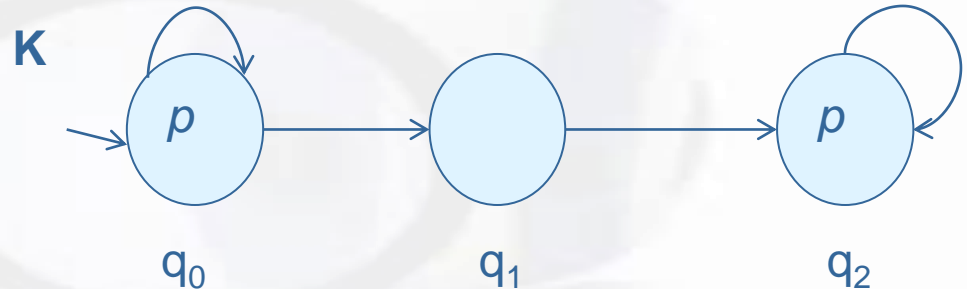
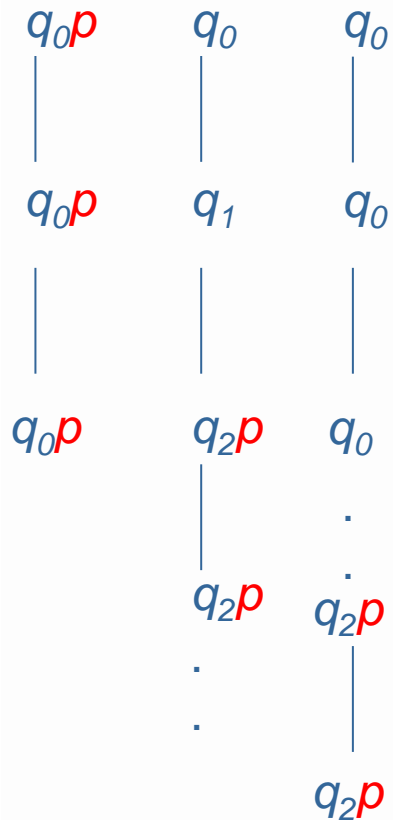
LTL vs CTL

- Il existe également des propriétés exprimables en LTL mais qui ne le sont pas en CTL comme **FG** p :
 - *dans le futur, p deviendra toujours vraie tout au long de l'exécution (et ce pour toutes les exécutions).*
- Notez que **AFAG** p n'exprime pas la même propriété :
 - *toutes les exécution possibles vérifient qu'il est possible d'atteindre des états qui vérifient que p est toujours vérifiées dans toutes les exécutions.*

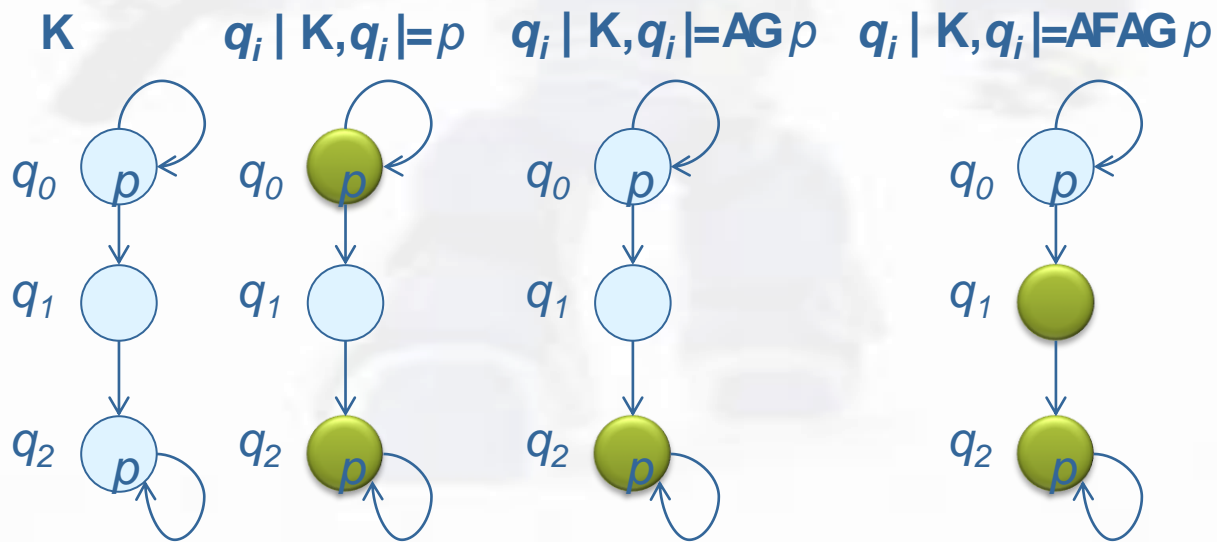


FGp vs AFAGp

$K \models FG p$



$K \not\models AFAG p$





Limites de CTL

- Ce sont des propriétés qui portent sur le comportement du modèle le long d'une exécution comme :
 - *dans le futur, φ deviendra toujours vraie tout au long de l'exécution **FG** φ .*
- Ce sont des propriétés nécessitant l'imbrication des modalités de chemin :
 - *Il existe un chemin le long duquel une formule est satisfiable infiniment souvent **EGF** φ .*



CTL*

□ CTL* est une logique plus expressive que CTL et LTL.

□ Syntaxe :

$\phi ::= \text{true} | \text{false} | a \in AP \mid$

$\neg \phi \mid \phi_1 \wedge \phi_2 \mid$

$\phi_1 \vee \phi_2 \mid \phi_1 \Rightarrow \phi_2 \mid$

X $\phi \mid \mathbf{F}\phi \mid \mathbf{G}\phi \mid \phi \mathbf{U}\psi \mid$

A $\phi \mid \mathbf{E}\phi$

propositions atomiques

combinateurs booléens

opérateurs temporels

quantificateurs de chemin



Sémantique de CTL*

$\sigma, i \models \text{true}$

$\sigma, i \not\models \text{false}$

$\sigma, i \models a \text{ ssi } a \in l(\sigma(i))$

$\sigma, i \models \neg \phi \text{ ssi } \sigma, i \not\models \phi$

$\sigma, i \models \phi \vee \phi' \text{ ssi } \sigma, i \models \phi \text{ ou } \sigma, i \models \phi'$

$\sigma, i \models \phi \wedge \phi' \text{ ssi } \sigma, i \models \phi \text{ et } \sigma, i \models \phi'$

$\sigma, i \models \mathbf{X}\phi \text{ ssi } i < |\sigma| \text{ et } \sigma, i + 1 \models \phi$

$\sigma, i \models \mathbf{F}\phi \text{ ssi } \exists j | i \leq j \leq |\sigma| \text{ et } \sigma, j \models \phi$

$\sigma, i \models \mathbf{G}\phi \text{ ssi } \forall j | i \leq j \leq |\sigma| \text{ on a } \sigma, j \models \phi$

$\sigma, i \models \phi \mathbf{U} \phi' \text{ ssi } \exists j | i \leq j \leq |\sigma| \text{ et } \sigma, j \models \phi'$

$\text{et } \forall k | i \leq k \leq j \text{ on a } \sigma, k \models \phi$

$\sigma, i \models \mathbf{E}\phi \text{ ssi } \exists \sigma' | \sigma'(0) \dots \sigma'(i) = \sigma(0) \dots \sigma(i) \text{ et } \sigma', i \models \phi$

$\sigma, i \models \mathbf{A}\phi \text{ ssi } \forall \sigma' | \sigma'(0) \dots \sigma'(i) = \sigma(0) \dots \sigma(i) \text{ on a } \sigma', i \models \phi$



CTL vs CTL*

□ Les formule CTL* suivantes ne sont pas exprimables en CTL :

□ AFG_p

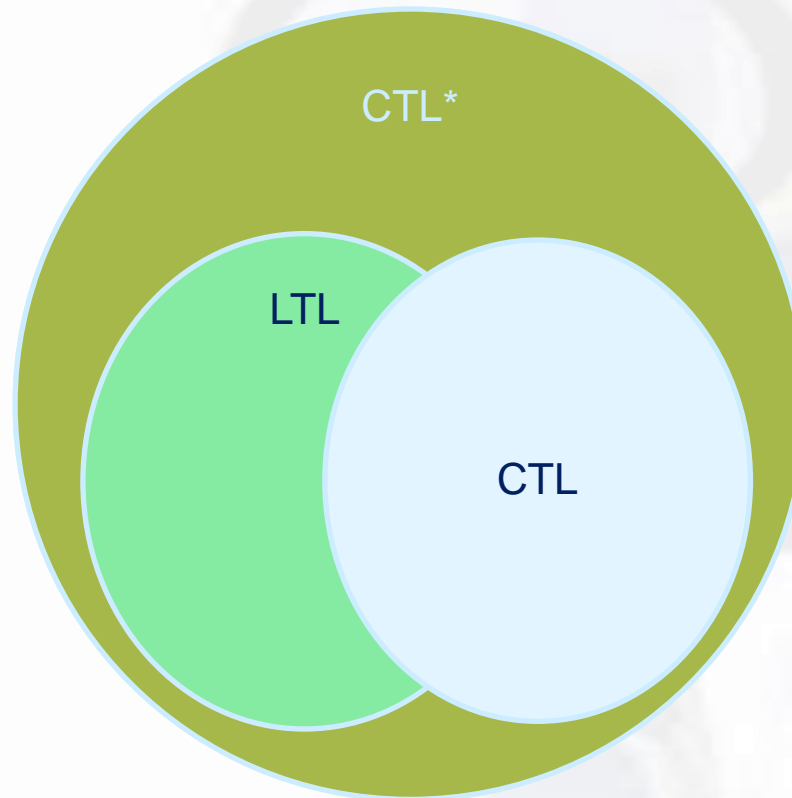
□ EFG_p

□ AGF_p

□ $E(G_p \wedge Xq)$



Comparaison des logiques temporelles





Comparaison

☐ LTL

- ☐ Intuitif
- ☐ Expressif sur un chemin (équité)
- ☐ Pas d'expressivité sur les futurs possibles
- ☐ Model checking coûteux

☐ CTL

- ☐ Manque d'expressivité pour les chemins
- ☐ Model checking efficace
- ☐ Peu intuitif



Comparaison

☐ CTL*

- ☐ Expressif
- ☐ Model checking moins coûteux que LTL (mais il reste coûteux)
- ☐ Peu intuitif