Низькорівневе програмування та програмування мікроконтролерів

3 використанням мови програмування Assembler

Математичні операції

класрум im3ozqq4

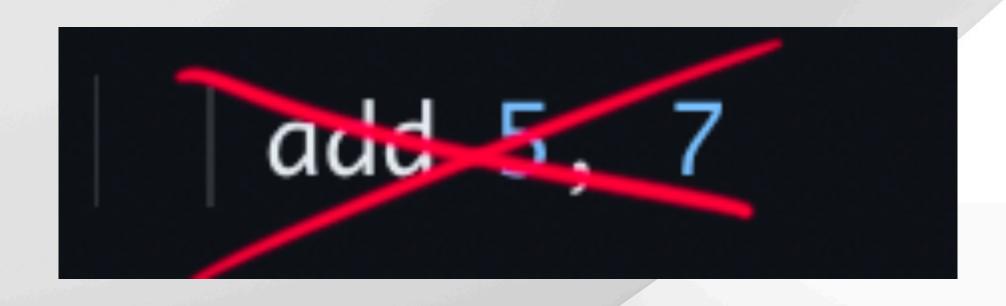
Додавання. Базовий синтаксис

add dst, src

Семантично

dst = dst + src

Додавання



Можливо хотілося б мати такий синтаксис — але такого синтаксису нема;)

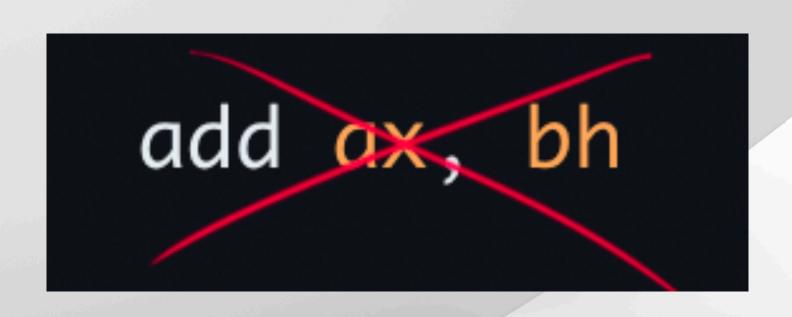
Додавання. Щоб щось додати, потрібно його покласти в регістр

```
mov ax, 5 add ax, 10
```

Додавання. Щоб щось додати, потрібно його покласти в регістр Або додати один регістр до іншого

```
mov ax, 5
mov bx, 3
add ax, bx
```

Додавання. Регістри мають бути одного розміру



Не скомпілюється

Додавання.

Також є можливість додавати безпосередньо дані з пам'яті

```
add ax, [0x0040100b]
```

Додавання.

Також є можливість додавати безпосередньо дані з пам'яті

```
add [0x00401000], ax
```

Додавання. Навіть так

```
add [0x0040100a], 1
```

Додавання. Навіть так

```
add [0x0040100a], 1
```

Але не працює (((

Бо розмір...

```
add byte [0x0040100a], 1 add word [0x0040100a], 1 add dword [0x0040100a], 1 add qdword [0x0040100a], 1
```

Додавання. Розмір має значення

Це принципово різні речі

```
add al, [0x0040100b]
add ax, [0x0040100b]
add eax, [0x0040100b]
add rax, [0x0040100b]
```

Переповнення

mov al, 250 add al, 10

rax : 0xfa

rax : 0x04

Переповнення

mov al, 250 add al, 10

rax : 0xfa

rax : 0x04

Якщо виникає переповнення, то установлюється флаг

Флаг — це 1 біт Може бути або **0** або **1**

Про флаги, їх кількість та використання— на наступній лекції

Переповнення

```
mov al, 250 add al, 10 adc al, 1
```

rax : 0xfa

rax : 0x04

rax : 0x06

Додавання з урахуванням флагу переповнення

adc dst, src

Семантично

Додавання з урахуванням флагу переповнення. Всі можливі комбінації

```
adc ax, bx
adc ax, [edx]
adc [ecx], ax
adc ax, 1
adc [ecx], 1
```

Віднімання

```
mov ax, 5
mov bx, -3
add ax, bx
```

Віднімання

```
mov ax, 5 sub ax, 3
```

Віднімання. Загальний синтаксис

sub dst, src

Семантично

$$dst = dst - src$$

Багатий синтаксис

```
sub ax, bx
sub ax, [edx]
sub [ecx], ax
sub ax, 1
sub [ecx], 1
```

Від'ємні значення

```
mov al, 5 sub al, 7
```

```
rax : 0x05
```

```
rax : 0xfe
```

Від'ємні значення

-4	1111100
-3	1111101
-2	1111110
-1	1111111
0	0000000
1	00000001
2	00000010
255	1111111

Як відрізнити

```
mov al, -2
mov al, 254
```

```
rax : 0xfe
```

```
rax : 0xfe
```

Як відрізнити

```
mov al, -2
mov al, 254
```

rax : 0xfe

rax : 0xfe



Але можна відрізнити

```
mov al, 2
add al, 1
mov al, 2
sub al, 4
```

```
rax : 0xfe
```

```
rax : 0xfe
```

Але можна відрізнити

```
mov al, 253
add al, 1
mov al, 2
sub al, 4
```

```
rax : 0xfe
```

```
rax : 0xfe
```

$$CF = 0$$

```
CF = 1
```

Оскільки є СF, то його теж можна враховувати при необхідності, по аналогії з ADC

```
mov ax, 0 sub ax, 1 sbb ax, 1
```

```
rax : 0x00

rax : 0xfffff

CF = 1

rax : 0xffffd
```

Віднімання з урахуванням СБ

sbb dst, src

Семантично

dst = dst - src - CF

Математичні Операції: іпс

Дуже часто, особливо при операціях з пам'яттю Нам потрібно щось на кшталт



Технічно це додавання 1, але

Математичні Операції: іпс

Має відповідну команду



Технічно, це add si, 1, але семантично "наступний"

```
si = si + 1
```

Математичні Операції: dec

Дуже часто, особливо при операціях з пам'яттю Нам потрібно щось на кшталт

```
sub si, 1
```

Технічно це додавання 1, але

Математичні Операції: dec

Має відповідну команду

dec si

Технічно, це sub si, 1, але семантично "попередній"

Чи є різниця?

```
add ax, 1
inc ax
```

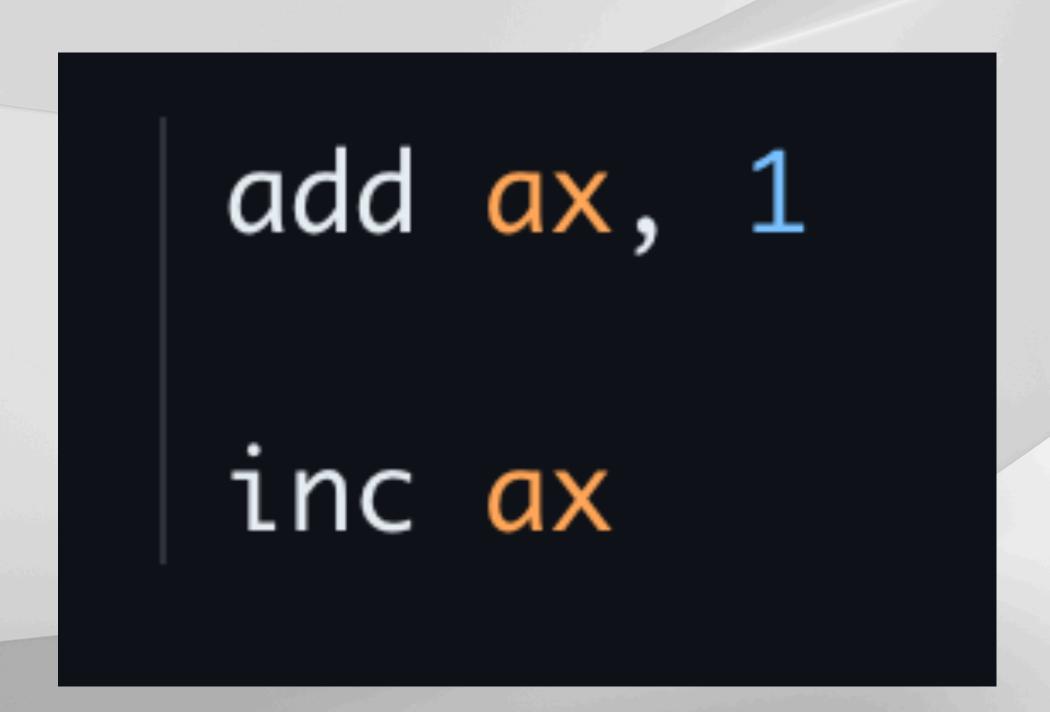
Чи є різниця?

add ax, 1

inc ax

TAK

Чи є різниця?



Перевіряє "перехід через 0", установлює флаг **СF**

НЕ Перевіряє "перехід через 0", НЕ установлює флаг **СF**

Чи є різниця?

```
mov al, 255
add al, 1
mov al, 255
inc al
```

```
rax: 0x00
     CF = 1
rax: 0x00
```

В звичайних мовах програмування у= -х

neg al

Приклад

```
mov al, 1
neg al
neg al
```

```
rax: 0x01
rax: 0xff
rax: 0x01
```

Як відрізнити -1 та 255?

Як відрізнити -1 та 255?

HIAK

Як відрізнити -1 та 255?

HIAK

Тому після

neg al

завжди

$$CF = 1$$

Як відрізнити -1 та 255?

HIAK

Тому після

neg al

завжди

CF = 1

Окрім ситуації коли

Як відрізнити -1 та 255?

HIAK

Тому після

neg al

завжди

CF = 1

Окрім ситуації коли

al = 0

Иноження

Синтаксис

mul reg

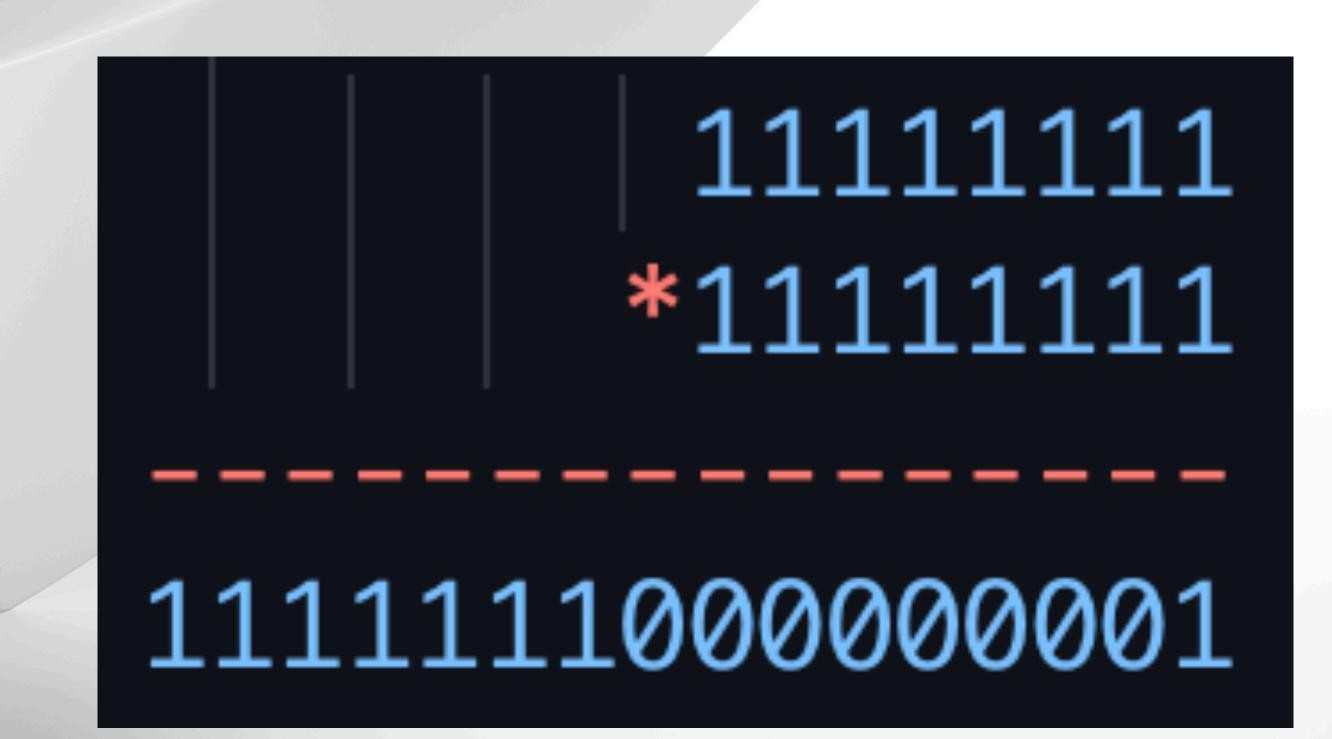
Якщо при додаванні, наприклад 255+255 = 510

У нас "з'являється максимум 1 зайвий біт", який ми кладемо В регістр (благ СF)

```
111111
+1111111
1111110
```

То при множенні, наприклад 255*25 = 65025

У нас "з'являється ЩЕ один регістр". Тут флагом **СF** не обмежитися.



```
8 bit * 8 bit = 16 bits

16 bit * 16 bit = 32 bits

32 bit * 32 bit = 64 bits

64 bit * 64 bit = 128 bits
```

Потрібен ще один "зайвий" регістр

Відповідно, маємо наступну логіку:

```
mul r8mul blax = al * blmul r16mul bxdx:ax = ax * bxmul r32mul ecxedx:eax = eax * ecxmul r64mul rcxrdx:rax = rax * rcx
```

Иноження

Тут не все просто, оскільки існує знак

$$P * P = P$$
 $P * N = N$
 $N * P = N$
 $N * N = P$

Із цим треба бути дуже обережно

Множення зі знаком

Має трохи інший синтаксис

imul reg

Також один з операндів завжди **al**, **ax**, **eax**, **rax** Але всі деталі і нюанси аналогічні mul reg

Ділення

Знову є нюанс. Оскільки у нас нема float, тільки int, то:

20/3 = 6 + залишок 2

Тобто:

$$A/B=C+D$$

Ділення

div r8	div bl	ax / bl = al + rem ah
div r16	div bx	dx:ax / bx = ax + rem dx
div r32	div ecx	edx:eax / eax = eax + rem edx
div r64	div rcx	rdx:rax / rax = rax + rem rdx

Ділення зі знаком

Має трохи інший синтаксис

idiv reg

Також один з операндів завжди **al**, **ax**, **eax**, **rax** Але всі деталі і нюанси аналогічні div reg