



J2

Conn_01x09_Pin

1

2

3

4

5

6

7

8

9

D2

D3

D4

D5

D6

D7

D8

GND

Vcc

GPIO

J4

Conn_02x03_Odd_Even

1

2

3

4

5

6

MISO

SCK

RESET

Vcc

MOSI

GND

ICSP