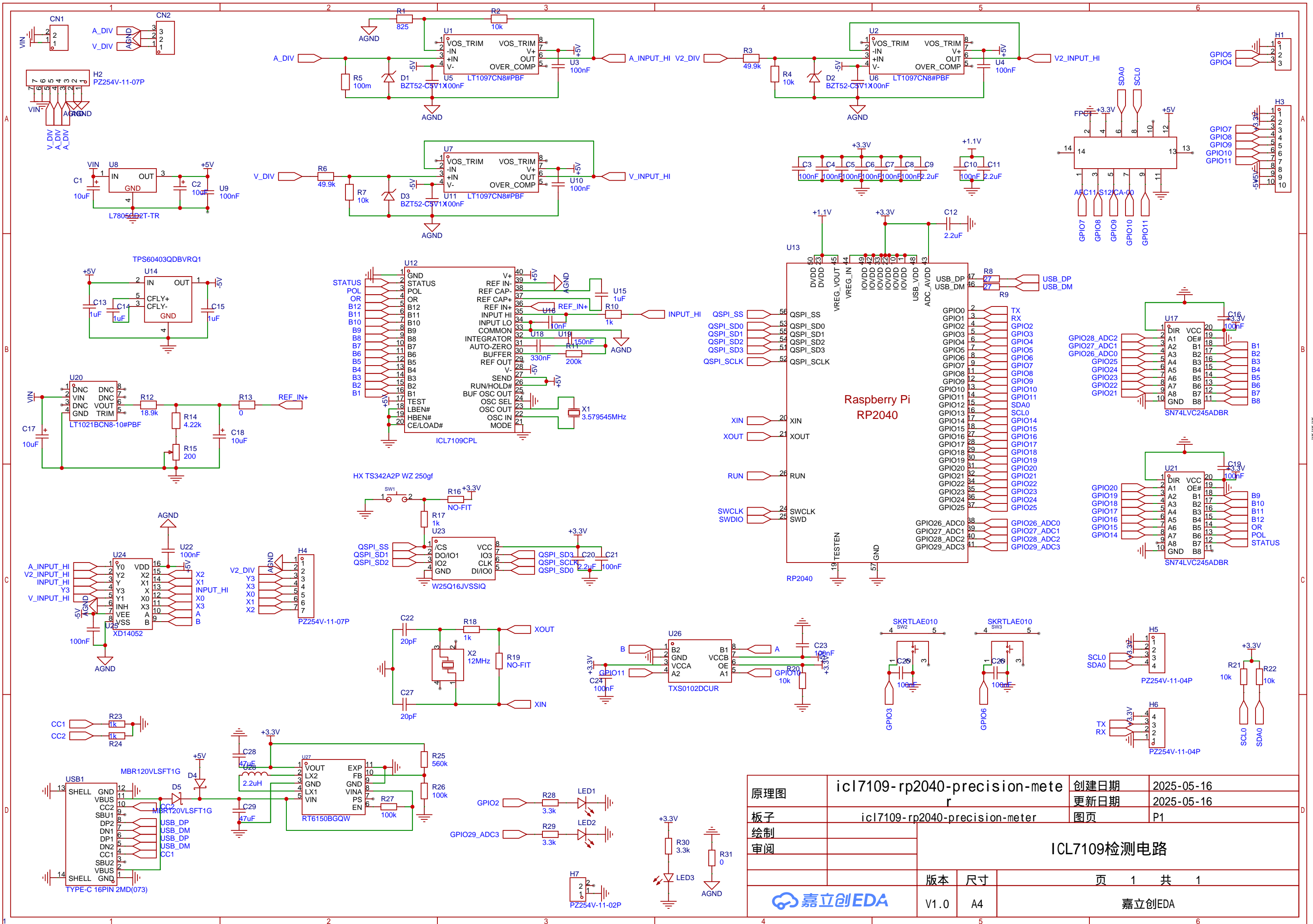


TRUTH TABLE


Control Inputs										
Inhibit		Select		ON Switches						
		C*	B	A	MC14051B	MC14052B	MC14053B			
0	0	0	0	0	X0	Y0	X0	Z0	Y0	X0
0	0	0	0	1	X1	Y1	X1	Z0	Y0	X1
0	0	0	1	0	X2	Y2	X2	Z0	Y1	X0
0	0	0	1	1	X3	Y3	X3	Z0	Y1	X1
0	1	0	0	0	X4			Z1	Y0	X0
0	1	0	0	1	X5			Z1	Y0	X1
0	1	1	0	0	X6			Z1	Y1	X0
0	1	1	1	1	X7			Z1	Y1	X1
1	x	x	x	x	None	None		None		

Not applicable for MC14052

x = Don't Care



当OE = L, DIR = L : A侧为输出, B侧为输入, A = B (B侧输入决定A侧输出)。
当OE = L, DIR = H : A侧为输入, B侧为输出, B = A (A侧输入决定B侧输出)。
当OE = H : A侧和B侧均为高阻态 (Z)。

原理图	icl7109-rp2040-precision-meter			创建日期	2025-05-16
				更新日期	2025-05-16
板子	icl7109-rp2040-precision-meter			图页	P1
绘制		ICL7109检测电路			
审阅					
		版本	尺寸	页 1 共 1	
		V1.0	A4	嘉立创EDA	