

# 个人简历

## 个人信息:

姓名: 李卓	性别: 男
出生日期: 1981 年 3 月 30 日	学历: 硕士
毕业学校: 西安电子科技大学	专业: 电子信息工程
工作年限: 13 年	英语: CET4
电话: 13426408742	邮件: li.ouhz@foxmail.com

## 教育背景:

西安电子科技大学	专业: 电子信息工程	硕士
北京工商大学	专业: 信息工程	学士

## 项目管理经验:

- 9 年测试团队组建、管理经验, 负责管理 30 人黑盒、白盒测试开发团队。
- 6 年项目管理及项目对外协作沟通经验, 善于多部门沟通协调。
- 正在学习 PMP, 准备 9 月拿证。

## 技术水平

- 12 年多平台测试经验, 9 年自动化测试经验, 3 年机器学习及开发经验(独立编写三层机器学习彩票预测模型);  
精通 R 语言, 基于 KNN、Randomforest、XGBOOST、HMM 搭建三层神经网络  
<https://github.com/dlt-lee/dlt.git>
- 掌握软件测试理论, 测试覆盖率的分析, 熟练使用 Junit, CppUnit, Jenkins 等自动化测试框架;  
测试理论:  
[https://github.com/dlt-lee/Self\\_Learning.git](https://github.com/dlt-lee/Self_Learning.git)  
C++源代码:  
<https://github.com/dlt-lee/Cpp.git>
- 熟练使用编程语言 Python, Java  
[https://github.com/dlt-lee/SA\\_python.git](https://github.com/dlt-lee/SA_python.git)
- 有测试流程, 测试工具以及测试驱动开发等相关课程的组织和培训经验
- 有测试团队和项目组织领导能力和相关工作经验

## 工作经验:

2019/9-2020/4 奥迪中国管理有限公司

### Error management

#### 工作职责、工作业绩:

Asterix(基于安卓平台新一代中控系统)

产品问题分析与追踪。通过分析日志, 定位问题原因并与供应方制定问题解决方案, 问题修复后安排测试团队验证。

- 1 通过对问题汇总分析, 评估产品质量及项目进展状态。
- 2 协调开发与测试通力合作, 加速问题复现与分析, 加速修复质量与速度, 推进项目进度。搭建车机环境, 升级配置软硬件系统, 对系统做相应配置。

- 3 三个月时间，将接手时 300 多 bug 下降到不到 30，并保证项目如期通过产品验收。联合、协调测试、开发、承包商快速分析解决问题。

Asterix demo show (Asterix 演示系统)

与承包商沟通确认需求及后期产品维护升级方案。定义产品，讨论确定开发方案，制定项目计划，安排产品验证。

## **2012/4-2019/9 索尼移动通信产品（中国）有限公司**

### **1 部门接口**

**工作职责、工作业绩：**

- 1 在项目中代表中国团队与日本、瑞典团队协调、合作推动项目发展。
- 2 在 Sony Z 系列产品研发过程中，独立汇总行业标准、运营商需求、技术文档，明确项目目标，规划项目计划。协调瑞典、日本团队、北京团队及外包团队，完成新功能开发、测试、集成，产品迭代。确保项目按时保质完成。作为项目接口通过项目完成部门间合作流程落地，部门内部能力提高、知识分享。

### **2 Android Feature team lead**

**工作职责、工作业绩：**

- 1 组织协调基于 Telephony 模块新功能迭代分析开发与测试。
- 2 独立完成新功能 TTY、HAC、DSDA、HCS 需求分析，根据新需求组建敏捷开发小组（小组包括开发、测试），做好项目计划并监督执行，不断解决项目过程中问题。

**Dual SIM Card:**

- 1 需求分析：阅读需求文档，研究相关技术文档，在 feature 实现过程中不断与运营商沟通。
- 2 前期沟通：与开发架构师沟通，了解功能实现流程。测试架构师沟通，了解测试方法与工作量。
- 3 前期准备会：向开发团队提交工作量，申请人员；向测试团队提交工作量，申请人员，申请 Feature branch，提前发现项目风险。
- 4 成立 feature team:
  - A、和开发人员沟通安排模块实现优先级。
  - B、向测试人员发起测试请求，对 feature 依赖的外部接口做前期测试。
  - C、和开发、测试人员细化细节过程，以 test point 作为项目模块完成查询点。
  - D、通过 daily meeting，同步每日进度并规划当天工作，协调外部资源，保证开发、测试专注于各自工作。
- 5 项目终结：安排集成测试、接收测试。
- 6 项目结束：整理提交文档。做好知识汇总。

### **3 Android 测试开发 teamleader**

**工作职责、工作业绩：**

- 1 组建带领团队从 SEMC 平台迁移到 Android 平台，开发新测试框架，制定开发测试流程。组织团队成员知识分享，提升团队能力。
- 2 从 5 人团队发展到 30 人团队（10 名正式员工、20 名外包员工）。将团队由功能划分向模块划分转变，由黑盒测试向白盒测试转变，兼顾代码与协议平衡。基于项目管理团队以达到团队能力、个人发展、公司项目平衡发展。团结、分享、乐观，积极。
  - a) 人员方面：
    - 1 招聘新员工 新招聘人员以程序员为主，主要负责单元测试。
    - 2 现有员工培训 以目标导向，员工自学为主，达到对代码达到会读会写的目的。
  - B) 测试用例方面：

- 1 基于新平台特点、测试需求、模块代码逻辑关系 更新现有测试用例，并转化为自动化测试用例。
- 2 对于新需求 新模块。依据需求与代码逻辑关系设计新测试用例，根据测试手段实现能力（白盒、黑盒）分类执行，白盒更关注单元测试、压力测试、性能测试、稳定性测试，黑盒更关注交叉测试、异常测试。

C)定义新测试流程：

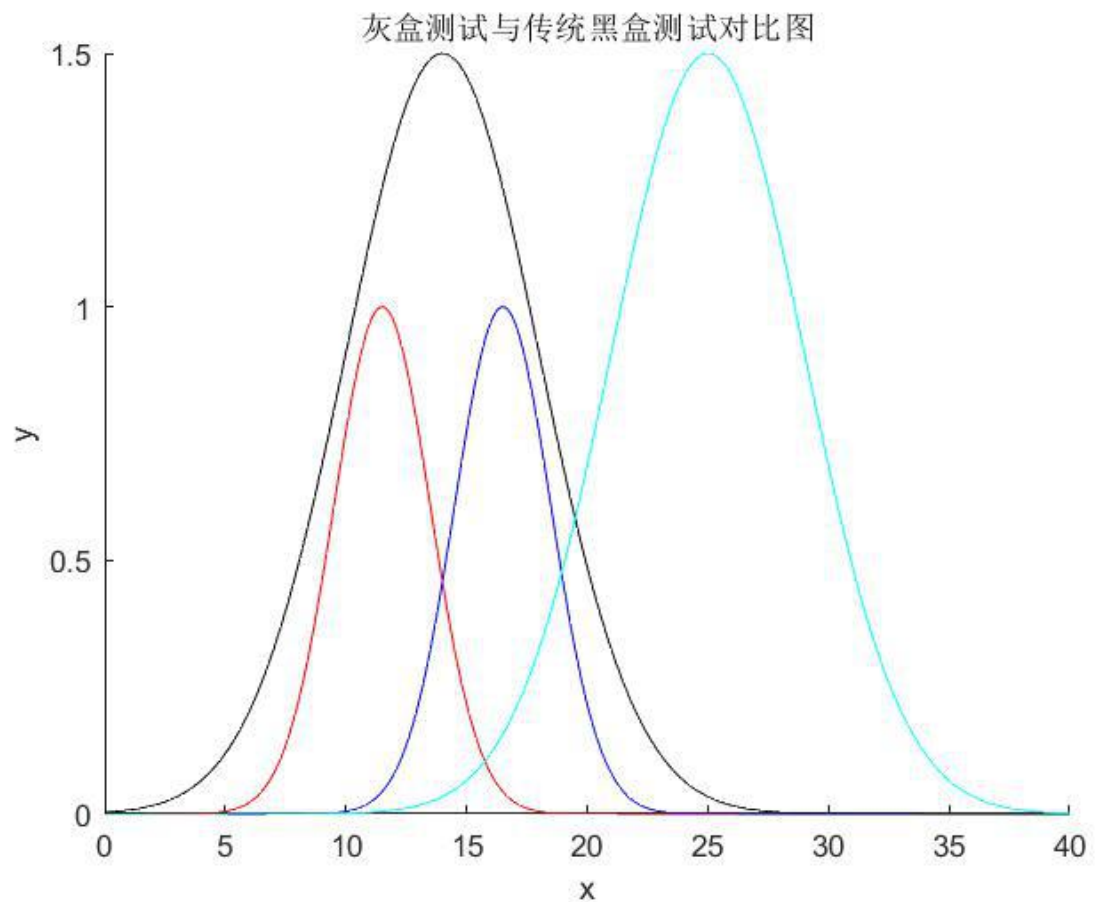
基于 gihub+Jekins 定义敏捷测试流程 代码复查->白盒测试->黑盒测试->集成测试。

红色：白盒测试

蓝色：黑盒测试

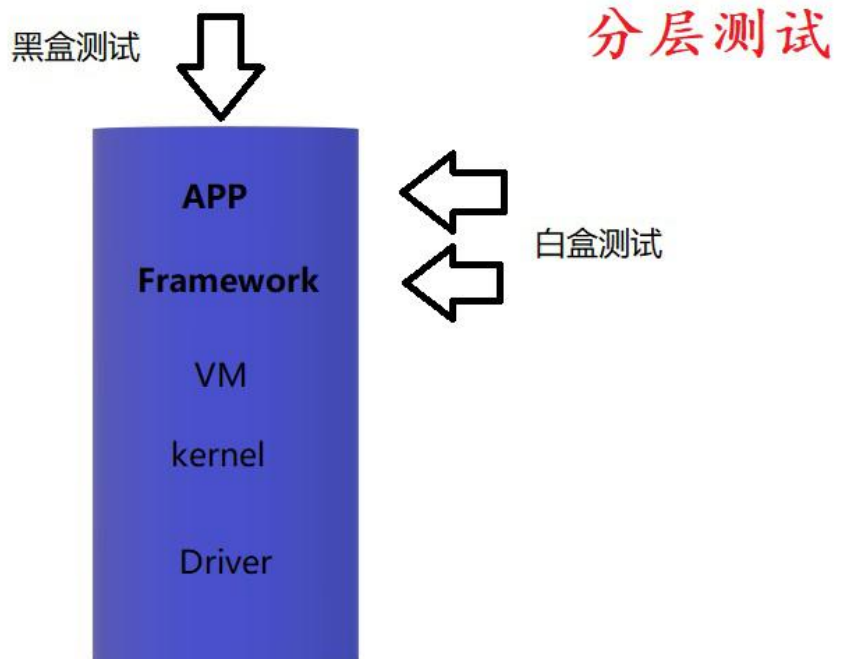
黑色：灰盒测试

青蓝：传统黑盒测试



优点：

- 1 确保项目更早结束。
- 2 测试颗粒更细。
- 3 测试交接更平稳。
- 4 效率更高。



**2007/9-2012/4 索尼爱立信移动产品（中国）有限公司**

## **1 测试架构师**

**工作职责/主要业绩：**

1. 以 Feature team lead 角色驱动测试、开发完成 T-Mobile 需求。
2. 实现 JUnit 测试，基于内部自动化测试环境设计并实现自动化测试集。设计 KPI 以完善软件质量评估体系。基于整体项目计划制定子项目计划。
3. T-Mobile Community service  
对 T-Mobile MyCommunity 实现项目管理，实现敏捷开发。
4. HVPD/HB108/HB109 Central platform  
索尼爱立信中坚手机平台开发与测试。

**工作职责：**代码解读、问题定位、需求分析、新功能设计。

**工作业绩：**作为 Teameader 组织组内人员学习技术文档，阅读源码，分析 bug 并定位原因。建立并完善测试用例。实现 JUnit 测试，基于内部自动化测试环境设计并实现自动化测试集。设计 KPI 以完善软件质量评估体系。建立预测模型 依据测试结果对产品质量做出合理预测，并设计并规划下一步测试计划。

## **2 测试工程师**

**工作职责/工作业绩：**

### **1 HB108 Entry platform**

索尼爱立信低端手机平台（TI Mobile platform）的需求分析与产品测试。

2. 独立完成运营商需求解读、测试用例设计、测试环境选购与搭建，严格执行项目要求，迅速完成新平台学习与源代码解读。

**2004/6-2007/9 摩托罗拉技术（中国）有限公司**

## **1 Motorola GSR9 Wireless network 测试工程师**

工作职责/工作业绩:

1. 协议测试、核心网搭建与测试 OMC 管理。
2. 独立完成测试环境搭建、编写测试工具、管理测试工具。熟悉 3GPP 无线通信协议熟练使用 UNIX 系统。

## **2 Motorola GSR8 Wireless network 测试工程师**

工作职责/工作业绩:

1. 协议测试 OMC 管理、3GPP layer3 协议测试。
2. 独立完成无线网络搭建与测试，通过 OMC 对无线网络做全域管理与优化，熟悉无线通信协议、熟练使用 Solaris 系统

**2003/9-2004/6 北京飞宇微电子有限公司:**

### **1 85Hz 带通滤波器研发工程师（硬件设计）**

工作职责/工作业绩:

1. 独立完成原理图设计、实验电路搭建与验证，绘制 PCB、器件参数调教与优化。
2. 陀螺放大器研发工程师（硬件设计）

电路包括两部分：1、AM 相干解调电路。2、大功率横流源。

工作职责/工作业绩:

1. 独立完成原理图设计、实验电路搭建与验证，实验环境设计与搭建，绘制 PCB、器件参数调教与优化。

### **3 频率合成器研发工程师（硬件设计与编程）**

功能模块组成：DDS+PLL+VCO

工作职责/工作业绩:

1. 原理图设计、芯片选择，电路控制程序代码编写与优化，实验环境设计与搭建，绘制 PCB 器件参数调教与优化。

## **自我评价**

性格开朗、乐观，待人真诚友善、协作、乐于分享，能够很好与他人沟通交流，有很强的责任心和团队合作精神。

2. 认真负责，高度的责任心和严格的时间观念。
3. 善于学习，乐于引入新的技术，提高工作效率。
4. 服务型 PM 学习型领导 值得信任的伙伴。