

Implementación de Filtros Recursivos en FPGA

Procesado Digital de la Señal en FPGA

Objetivos

 Diseñar e implementar filtros recursivos aplicando las técnicas adecuadas para cuantificar y segmentar los circuitos

Contenidos

- Filtros IIR. Estructuras
- Cuantificación
- Segmentación en filtros IIR
- Filtro IIR Secuencial
- Ciclos límite

Filtros IIR

$$y(n) = \sum_{k=0}^{M-1} b_k x(n-k) - \sum_{k=1}^{N-1} a_k y(n-k)$$

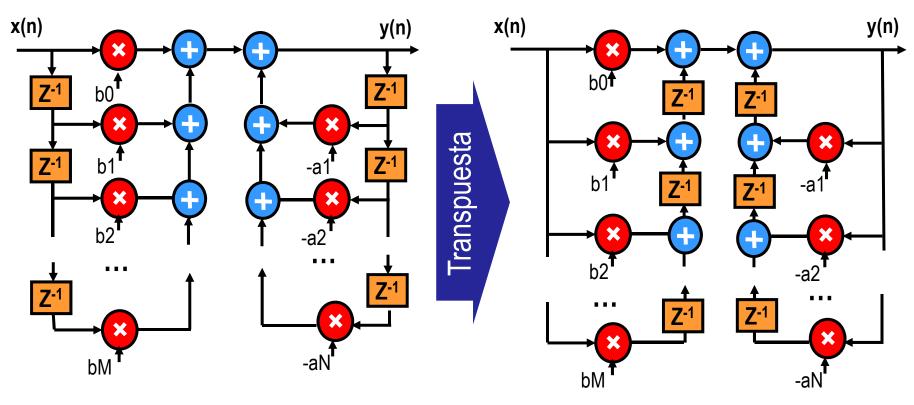
Ventajas frente a los Filtros FIR

- Mejor respuesta en frecuencia para el mismo orden
- Pueden implementarse filtros muy selectivos con ordenes pequeños

H(z) =
$$\frac{B(z)}{A(z)} = \frac{b_0 + b_1 z^{-1} \cdots + b_M z^{-M}}{1 + a_1 z^{-1} \cdots + a_N z^{-N}}$$
 Ceros
Polos

$$y(n) = \sum_{k=0}^{M} b_k x(n-k) - \sum_{k=1}^{N} a_k y(n-k)$$

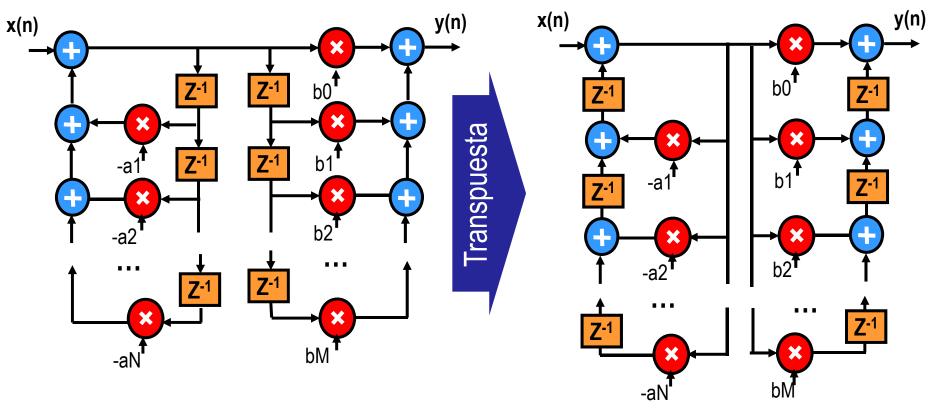
Directa I



Feedforward + Feedback

$$y(n) = \sum_{k=0}^{M} b_k x(n-k) - \sum_{k=1}^{N} a_k y(n-k)$$

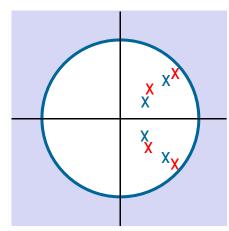
Directa II



Feedback + Feedforward

$$y(n) = \sum_{k=0}^{M} b_k x(n-k) - \sum_{k=1}^{N} a_k y(n-k)$$

- La cuantificación de los coeficientes modifica la posición de los polos/ceros:
 - Cambia la función de transferencia (respuesta en frecuencia)
 - Puede llegar a ser inestable
- Estas estructuras no se utilizan tal cual por ser muy sensibles a la cuantificación de los coeficientes:
 - Todos los polos (ceros) dependen unos de otros
 - Aumenta el error con el orden del filtro



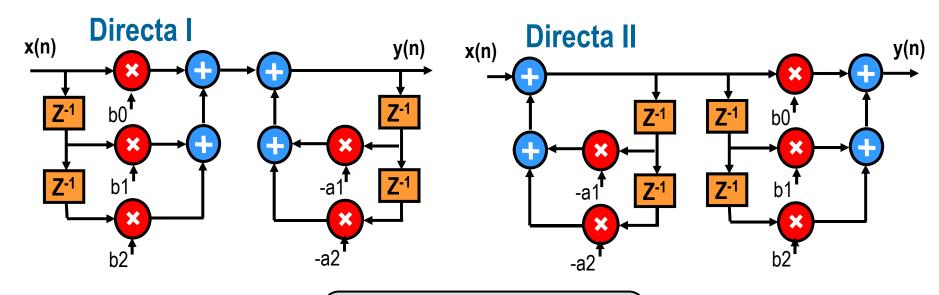
Punto flotante Punto fijo

- **SOLUCIÓN**: Descomponer en filtros de menor orden (2°) dispuestos en cascada:
 - Los polos/ceros de cada subfiltro son independientes
 - Mejora la sensibilidad a la cuantificación de los coeficientes

$$H(z) = \prod_{i=1}^{L} H_{SOSi}(z)$$

Celda Biquad IIR o SOS (Second Order Section)

$$H_{SOSi}(z) = \left(\frac{b_{i0} + b_{i1} \cdot z^{-1} + b_{i2} \cdot z^{-2}}{1 + a_{i1} \cdot z^{-1} + a_{i2} \cdot z^{-2}}\right)$$



Descomposición en Biquad en Cascada

$$H(z) = g \cdot \prod_{i=1}^{L} H_{SOSi}(z)$$



Descomposición en Biquad en Cascada

$$H(z) = g \cdot \prod_{i=1}^{L} H_{SOSi}(z)$$



Descomposición en SOS:

- Polos y ceros son independientes
- Estructura con coeficientes menos sensible a la cuantificación.

Ejemplo: Descomposición en Biquad en Cascada con matlab

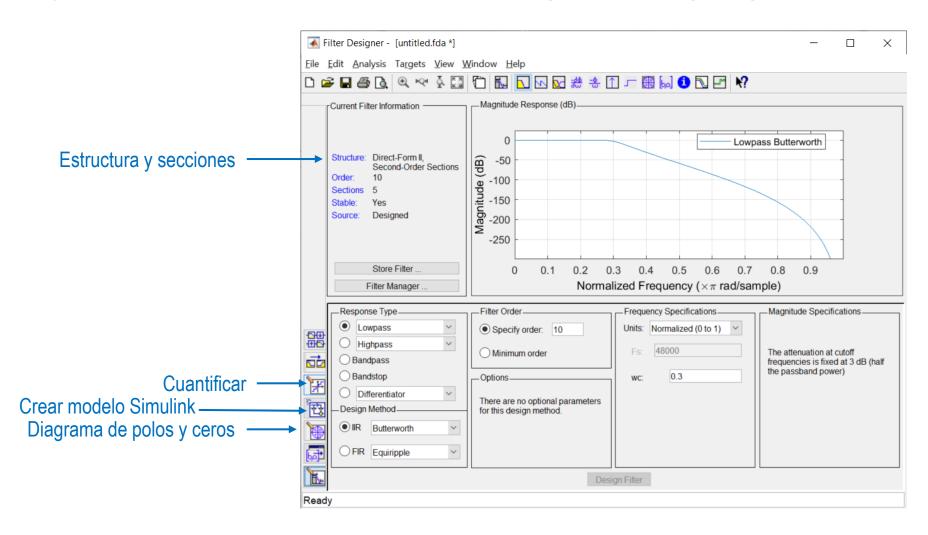
```
% Filtro IIR Butterworth
N=10; Fp=0.3;
[B,A]=butter(N,Fp);
% Celdas 2° orden en cascada
[sos, gain]=tf2sos(B,A,'up','inf')
```

$$H(z) = g \cdot \prod_{i=1}^{L} H_{SOSi}(z)$$

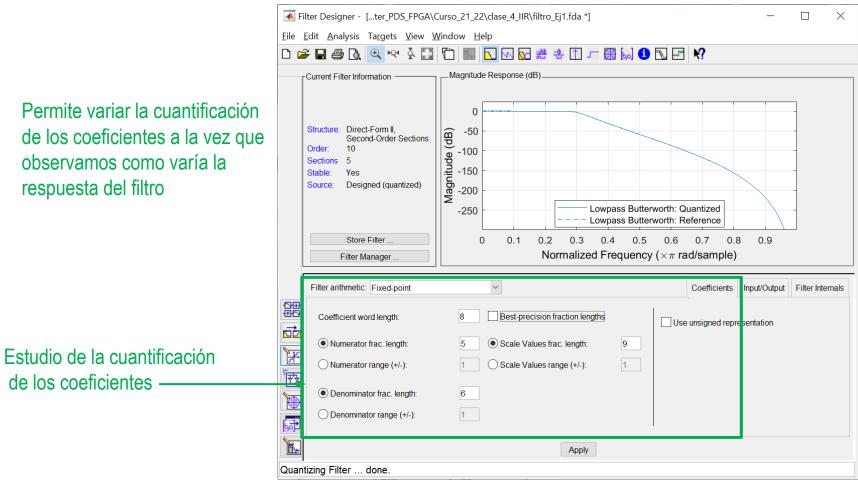
$$H_{SOSi}(z) = \left(\frac{b_{i0} + b_{i1} \cdot z^{-1} + b_{i2} \cdot z^{-2}}{1 + a_{i1} \cdot z^{-1} + a_{i2} \cdot z^{-2}}\right)$$

```
gain =
        0.4583
             bi<sub>0</sub>
                     bi1
                             bi2
                                              ai1
                                                       ai2
                   0.2397 0.1197
                                    1.0000
                                            -0.6534
                                                     0.1117
           0 1256
                   0.2620
                           0.1368
                                    1.0000
                                            -0.6831
                                                     0.1622
          0.1484
                   0.3013 0.1533
                                    1.0000 -0.7478
                                                     0.2722
sos =
           0.1596
                   0.3137
                           0.1546
                                    1.0000 -0.8598
                                                     0.4628
                                   1.0000 -1.0435
                                                     0.7753
                   0.5823
                           0.2792
```

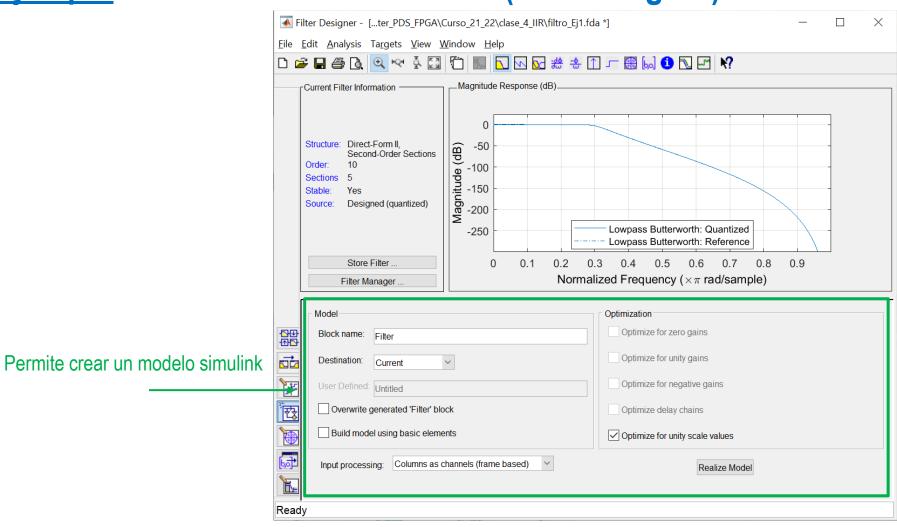
Ejemplo: Diseño utilizando fdatool (filterDesigner)



Ejemplo: Diseño utilizando fdatool (filterDesigner)



Ejemplo: Diseño utilizando fdatool (filterDesigner)

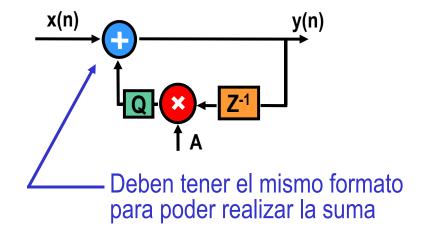


Filtros IIR: Cuantificación

Ejemplo: Integrador

$$y(n) = x(n) + Ay(n-1)$$

X=Xe2-x (
$$N_x$$
 bits)
Y=Ye2-x (N_x bits)
A=Ae2-a (N_a bits)
P=Y-A (N_x + N_a bits)



Ejemplo:

$$X \Rightarrow [9,7]$$

$$A \Rightarrow [9,8]$$

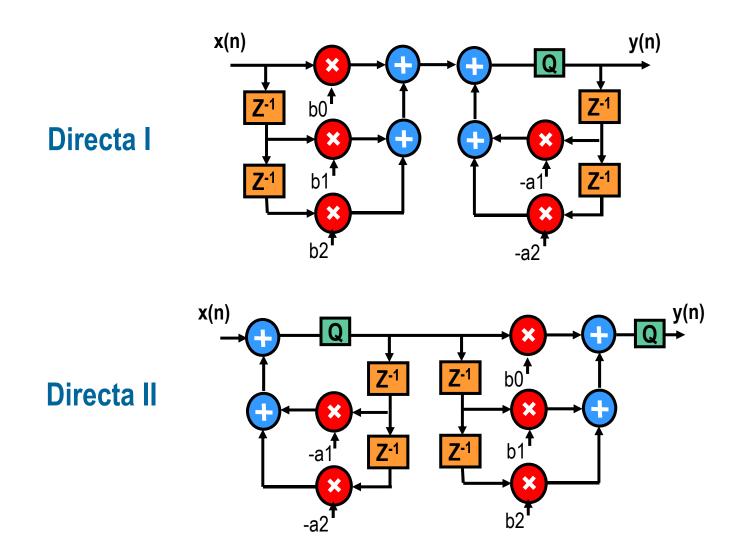
$$P=Y\cdot A=(Ye\cdot Ae)2^{-(x+a)} \Longrightarrow [18,15]$$

$$P_Q = Q(P \cdot 2^a) = Pe_Q 2^{-x} \Rightarrow [9,7]$$

$$Ye(n) = Xe(n) + Pe_{O}(n-1)$$

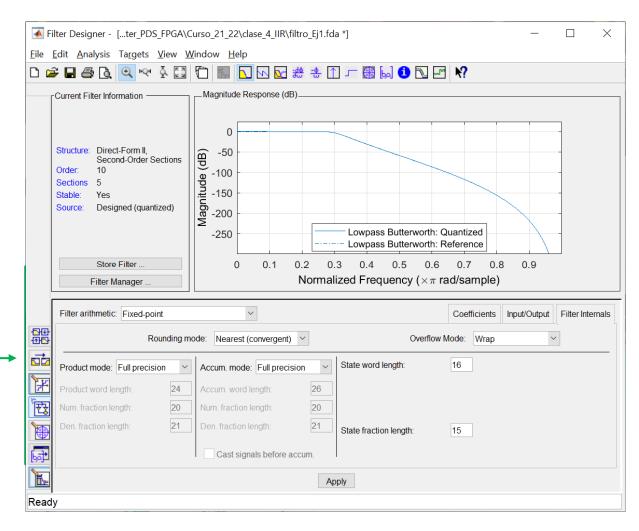
Filtros IIR: Cuantificación

Celda Biquad IIR: puntos de cuantificación



Filtros IIR: Cuantificación

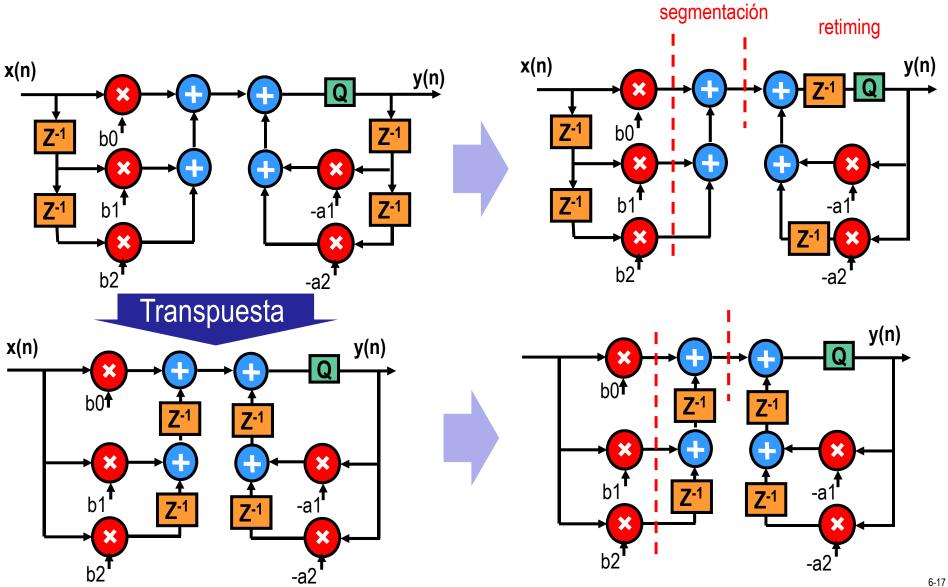
Cuantificación interna con FDATool



Permite revisar la cuantificación interna

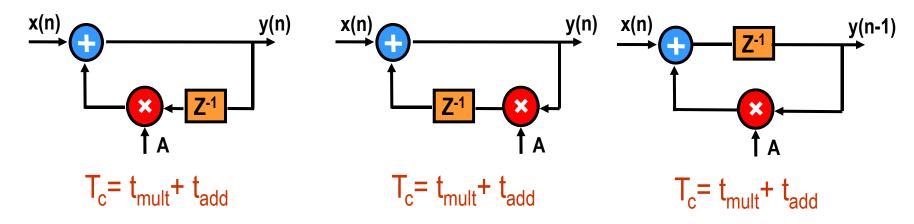
Filtros IIR: Segmentación

Implementación celda Biquad IIR con directa I



Segmentación de Filtros IIR

Retiming no mejora el camino crítico



- Look-ahead Pipeline
- Pipeline-Interleaving

Look-ahead Pipeline

Ejemplo: Integrador

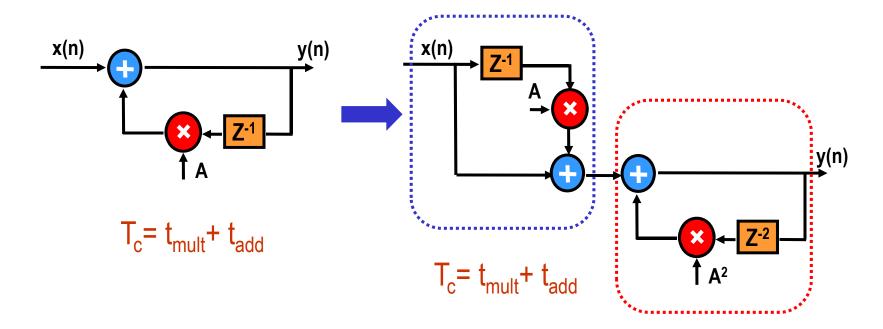
$$y(n) = x(n) + Ay(n-1)$$

$$y(n+1) = x(n+1) + Ay(n) = x(n+1) + Ax(n) + A^{2}y(n-1)$$

$$y(n) = x(n) + Ax(n-1) + A^2y(n-2)$$

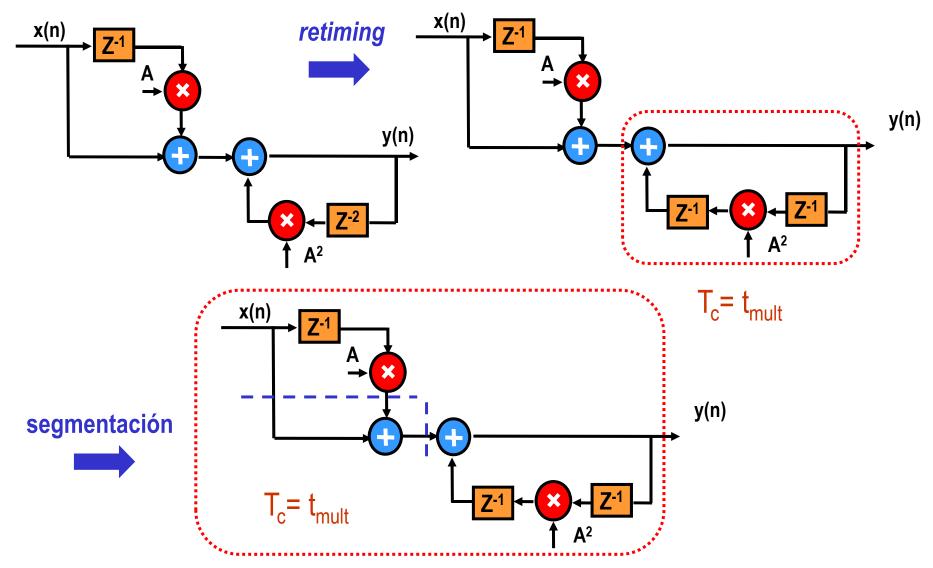
Filtro FIR

Recursividad de orden 2



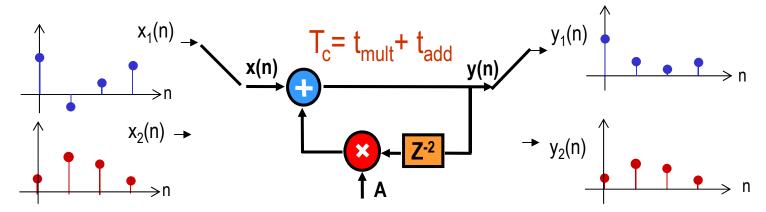
Look-ahead Pipeline

Ejemplo: Integrador

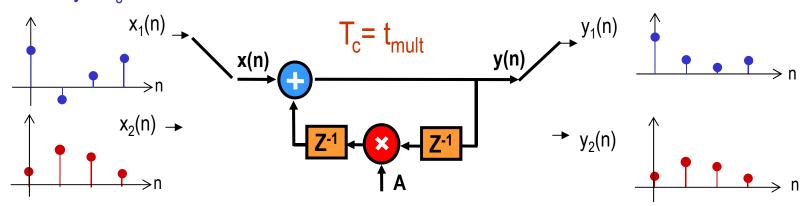


Interleaving+ retiming

- Se utiliza para procesar M señales con el mismo HW
- Se reemplaza cada retardo por M retardos



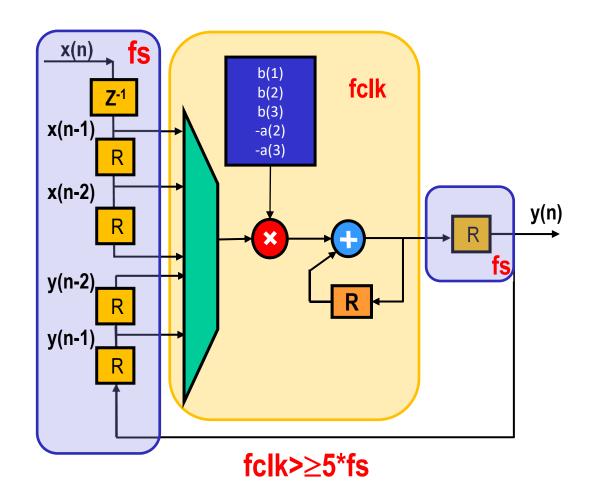
 Aplicando retiming aumenta la f_{max} y posibilita el procesado tramas con mayor f_s



Filtros IIR: Arquitectura Secuencial

```
% Script de Matlab
acc(i)=0;
for j=1:3
          acc(i)=acc(i)+x(i-j+1)*b(j);
end
for j=1:2
          acc(i)=acc(i)-y(i-j)*a(j+1);
end

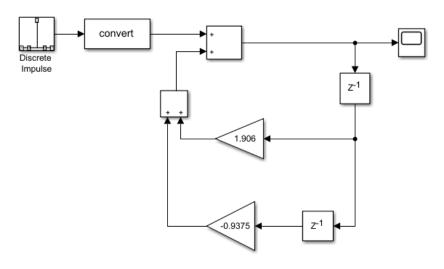
y(i)=acc(i);
```

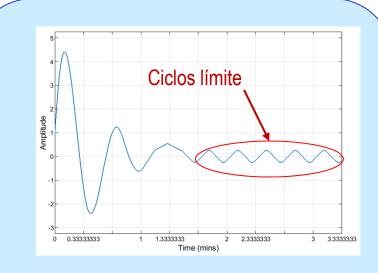


Ciclos Límite

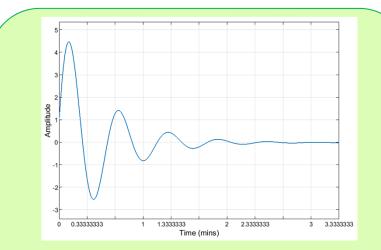
- •Oscilaciones que aparecen en los filtros IIR cuando la entrada se anula durante varias muestras
- •Debidas al redondeo o truncado en las multiplicaciones o al overflow en las sumas
- Pueden eliminarse utilizando longitudes de palabra más largas
- •Se ha estudiado el comportamiento de estas oscilaciones en filtros de 1^{er} y 2º orden [Oppenheim]
- •En estructuras de 2º orden pueden eliminarse utilizando algunos esquemas de cuantificación complejos

Ciclos Límite: Ejemplo

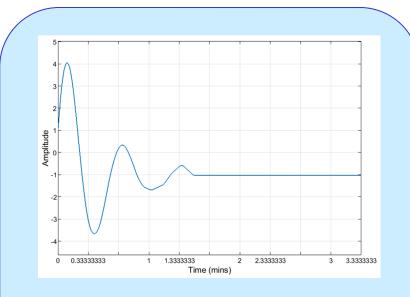




Cuantificación sfix(10,5), sumadores con saturación, multiplicadores con redondeo



Cuantificación sfix(16,11), sumadores con saturación, multiplicadores con redondeo

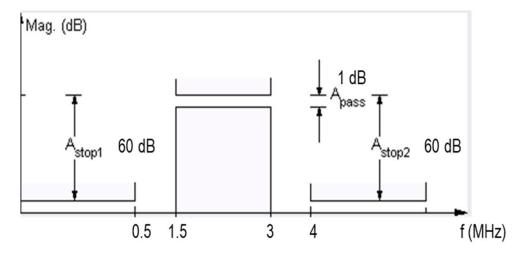


Cuantificación sfix(10,5), sumadores con overflow, multiplicadores con redondeo .

Ejercicio:

Se desea implementar un filtro **paso banda IIR elíptico de mínimo orden** que cumpla las especificaciones dadas por la siguiente plantilla, para una frecuencia de muestreo de 10 MHz, utilizando celdas de segundo orden (SOS). Se desea una relación señal a ruido mayor de 60 dB.

El formato de los datos de entrada es sfix(16,15).



Paso 1: Diseñar con el FDATool y elegir la cuantificación de los coeficientes

Paso 2: Implementar en Simulink el modelo ideal y el modelo con secciones de segundo orden

Paso 3: Elegir la cuantificación de la ruta de datos y cuantificar los operadores intermedios

Paso 4: Simular y comprobar SNR

Bibliografía

Libros de procesado de señales

• A.V. Oppenheim, R.W. Schafer, Discrete-Time Signal Processing

Libros de procesado digital

• U. Meyer-Baese, *Digital signal processing with Field Programmable Gate Arrays*, Springer, 2001 (Capítulo 4)

Help de Matlab