M = 27

L = 15

W = 16

Phase accumulator y phase trunc: U[M,M] – Rango: [0, 2^0 – 2^-27] = [0,1]

SIN ROM: U[L,L] – Rango: [0, 1]

Sqr\_wave sin\_wave ramp\_wave: S[W,W-1] – [-1, 1]

Artefacto registros -> registro de desplazamiento de 2 bits

Test\_warp para medida de la frecuencia

En el archivo DDS\_test registrar val\_out 4 veces (pipelines)