

Εργαστήριο 5

ΟΝΟΜΑ: Μαυρογιώργης Δημήτρης

ΑΜ: 2016030016

ΗΡΥ 411 - Ενσωματωμένα Συστήματα Μικροεπεξεργατών
ΠΟΛΥΤΕΧΝΕΙΟ ΚΡΗΤΗΣ

April 19, 2021

Σκοπός

Σκοπός του τέταρτου εργαστηρίου είναι να μετατρέψουμε το προηγούμενο εργαστήριο εξ' ολοκλήρου σε C, αλλά έχοντας υπόψη το τι ποροι χρησιμοποιούνται στον μικροελεγκτή AVR. Στόχος μας είναι δηλαδή να υλοποιήσουμε σε κώδικα C και τις συναρτήσεις για τα Interrupts των TIMER0 και USART, καθώς και όλων των βοηθητικών συναρτήσεων για clear της μνήμης και shift των αριθμών που αποθηκεύουμε σε ένα array κατά το receive.

Περιγραφή της υλοποίησης

Αρχικά, όσον αφορά το κωμάτι της μνήμης, όπως και στα προηγούμενα εργαστήρια με τη συνάρτηση MEM_CLEAR αρχικοποιούμε τις θέσεις μνήμης που είναι αποθηκευμένοι οι αριθμοί με την τιμή "0x0A". Για το MEM_SHIFT αυτό που κάνουμε είναι ένα shift προς τα δεξιά όλων των στοιχείων του array.

Παράλληλα, για τη λήψη και αποστολή μηνυμάτων δημιουργήθηκαν δύο συναρτήσεις, η USART_RECEIVE και η USART_TRANSMIT. Στην πρώτη, αυτό που γίνεται είναι να διαβάσουμε από τον καταχωρητή R15 και να επιστρέφουμε το αποτέλεσμα που διαβάστηκε. Όσον αφορά τη δεύτερη, αυτό που κάνουμε είναι να προσπαθούμε με polling να στείλουμε το μήνυμα OK<CR><LF>.

Όσον αφορά τον TIMER0 OVF Handler αυτό που κάνουμε είναι να ελέγχουμε το digit counter για το ποιο ψηφίο προβάλλουμε στα 7-segments και αν η τιμή του έχει φτάσει το 0x08 σημαίνει ότι πρέπει να ξεκινήσουμε από το πρώτο στοιχείο. Στη συνέχεια, παίρνουμε από το array RECEIVED_NUMBERS το στοιχείο στη θέση digit_cnt. Παράλληλα, βγαζουμε στο PORTC έναν "1" στη θέση digit_cnt. Στο PORTA βγάζουμε ως έξοδο το στοιχείο στη θέση display_num, στην οποία βρίσκεται η αποκωδικοποίηση του αριθμού BCD που διαβάσαμε στη συγκεκριμένη μεταβλητή display_num. Τέλος, αρχικοποιούμε τον καταχωρητή TCNT0 ξανά με την τιμή "0x63" και αυξάνουμε τον digit_cnt κατά ένα.

```

#include <avr/io.h>
#include <avr/interrupt.h>

#define F_CPU 1000000
#define FOSC 1000000
#define A_MAX 0x41
#define C_MAX 0x43
#define R_MAX 0x45
#define N_MAX 0x42
#define X_MAX 0x40
#define Y_MAX 0x44
#define Z_MAX 0x46
#define I_MAX 0x47
#define O_MAX 0x48

#define DAD 0x00 //Definition of the desired baud rate
#define UDRF_DAD F_CPU/DAD-1 //Calculation of UDRF's initial value

register unsigned char input_char; //("15");

uint8_t digitCount = 0; //Keeps the digit we display
uint8_t prev_char = 0; //Keeps the char we receive
uint8_t num_of_digits = 0;

uint8_t RECEIVED_NUMBERS[8];

uint8_t C[8] = {0x41, 0x42, 0x43, 0x44, 0x45, 0x46, 0x47, 0x48}; //Here we store in 16 memory
uint8_t SECONDARY_NUMBERS[8] = {0x49, 0x4A, 0x4B, 0x4C, 0x4D, 0x4E, 0x4F, 0x50}; //Decoded back to 7-seg

```

(b) C code for memory clear and shift

```

} ISR(TIMER0_OVF_vect){
    uint8_t display_num;

    if(digit_cnt == 0x08){
        digit_cnt = 0x00;
    }
    display_num = RECEIVED_NUMBERS[digit_cnt];

    PORTA = 0xFF;
    PORTC = (1<<digit_cnt);

    PORTA = DECODED_BCD_NUMBERS[display_num];
    TCNT0 = 0x63;
    digit_cnt++;
}

ISR(USART_RXC_vect){
    uint8_t current_char = USART_RECEIVE();

    if(prev_char == 0x00 && current_char == A_HEX){
        prev_char = A_HEX;
    }else if(prev_char == 0x00 && (current_char == C_HEX || current_char == N_HEX)){
        NUM_LEN++;
        num_of_digits = 0x00;
        prev_char = current_char;
    }else if(prev_char == A_HEX && current_char == T_HEX){
        prev_char = T_HEX;
    }else if(current_char == C_HEX && (prev_char == T_HEX || prev_char == C_HEX || prev_char == X_HEX)){
        prev_char = C_HEX;
    }else if((current_char >= 0x30 && current_char <= 0x39) && (prev_char == N_HEX || prev_char == X_HEX)){
        NUM_SHIFT();
        num_of_digits++;
        if(num_of_digits>9){
            RECEIVED_NUMBERS[0] = current_char - 0x30;
            prev_char = X_HEX;
        }
    }else if(prev_char == CR_HEX && current_char == LF_HEX){
        UART_TRANSMIT();
    }else{
        prev_char = 0x00;
    }
}

```

(c) C code for TIMER0_OVF Interrupt Handler (d) C code for USART_RXC Interrupt Handler

```

void USART_TRANSMIT(){
    for(uint8_t i=0; i<4; i++){
        while (!(UCSR_A & (1<<UDRE)));
        //UDR = ok_msg_addr[i];
        TCNT2 = OK_MSG[i];
    }
    prev_char = 0x00;
    return;
}

uint8_t USART_RECEIVE(){
    uint8_t received_data;

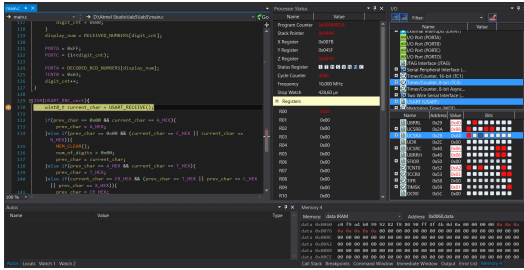
    while (!(UCSR_A & (1<<RXC)));
    received_data = UDR;
    received_data = UDR;
    received_data = input_char;

    return received_data;
}

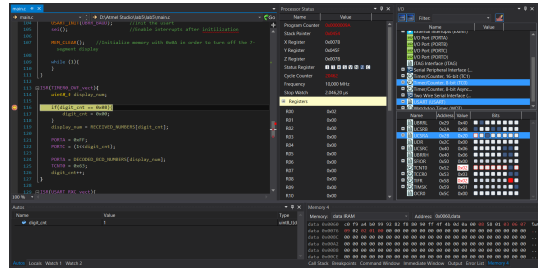
```

(e) C code for USART transmit and receive

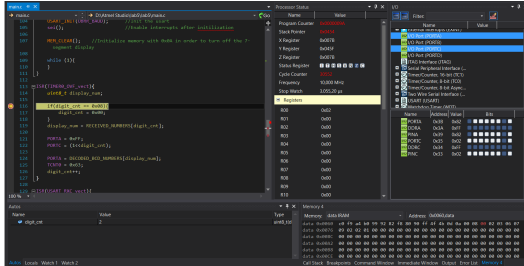
Οι προσομοιώσεις του συγκεκριμένου εργαστηρίου είναι ακριβώς ίδιες με των προηγούμενων, εφόσον δεν προστέθηκαν επιπλέον λειτουργίες. Ειδικότερα, στις παρακάτω εικόνες φαίνεται ότι γίνεται σωστά το initialization των καταχωρητών του TIMER0 και USART, καθώς και η αποθήκευση των αποκωδικοποιήσεων για τα 7-segment και του μηνύματος OK<CR><LF>. Παρατηρούμε ότι όλες οι τιμές αποθηκεύονται σειριακά στη μνήμη ξεκινώντας από τη διεύθυνση "0x60". Επίσης, βλέπουμε ότι εκτελείται σωστά ο USART handler και οι τιμές οι οποίες λαμβάνονται αποθηκεύονται στη μνήμη, ενώ τέλος φαίνεται ότι εκτελείται σωστά και ο TIMER0 handler και γίνεται σωστά η ανανέωση των ψηφίων των 7-segments κάθε περίπου 1 ms.



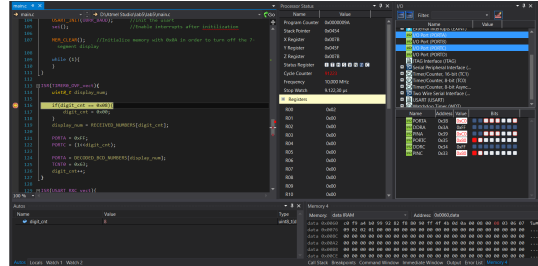
(a) Atmel Studio 7 - Initialization of TIMER0 and USART



(b) Atmel Studio 7 - Execution of N0129763<CR><LF>



(c) Atmel Studio 7 - Display Digit 1



(d) Atmel Studio 7 - Display Digit 7