使用fpga进行huffman编码

步骤：

1. 收集并统计【0-9】中每个数字【4位】出现的次数（256次）【8位】
2. 进行哈夫曼编码
3. 找出次数最小的两个数字
4. 合成两个数字
5. 重复（1）（2）构成哈夫曼树
6. 用哈夫曼树进行编码
7. 进行并行输出【1位】

Module getnum

输入信号：Clk\_in,nRst,Start, Data\_in(输入数字)

输出信号：Num0-9(用于统计数字0-9出现次数)

内部信号：Gn\_en（使能信号）,Num\_time（数字出现总次数最多256次）

Start下降沿触发，Gn\_en开始使能

每个clk\_in

~nRst初始化

Gn\_en为1，对对应数字进行计数，若不为0-9直接结束计数（使能信号置0）（自由性）

每个clk\_in

Num\_time不为256时，Num\_time值加1

Num\_time为256时，使能信号置0结束计数

测试成功

