

## ЛР № 2. Дослідження макроалгоритмів та мікроалгоритмів виконання машинних інструкцій.

**Мета:** зрозуміти і дослідити макроалгоритм та мікроалгоритм виконання кожної машинної інструкції машини Ноймана.

**Завдання:** покроковим режимом протестувати виконання кожної машинної інструкції, проаналізувати і пояснити отримані результати, потактовим режимом протестувати поокреме виконання кожної машинної інструкції, проаналізувати і пояснити отримані результати, скласти звіт з виконання лабораторних досліджень та захистити.

### Методика виконання лабораторної роботи

В покроковому (по-інструкційному, покомандному) режимі виконання програма може містити навіть одну машинну інструкцію. Її виконують одноразовим натисканням в лівій частині S. Перезапустимо симулятор та уведемо до нульової комірки пам'яті машинну інструкцію обчислення модуля різниці, тобто, дослідимо алгоритм виконання машинної інструкції віднімання. При цьому сплануємо використання пам'яті, до якої треба увести код машинної інструкції, коди операндів і виділити місце для запису результату. Наприклад, операнди розташуємо в комірках з адресами 13 і 14, а результат – в комірці з адресою 15. Код інструкції запишемо до комірки з нульовою адресою. Нагадаємо, що в симуляторі покроковий режим має назву Крок.

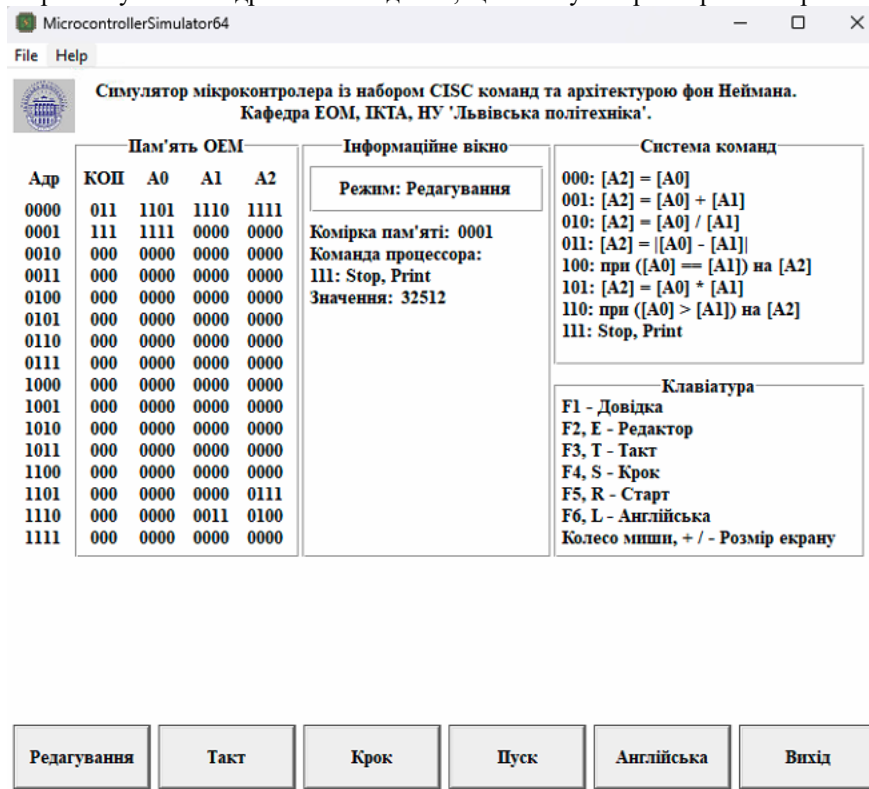


Рис. 2.1 – Стан симулятора з інструкцією віднімання [ - A1 A2 A3 чи - 13<sub>10</sub> 14<sub>10</sub> 15<sub>10</sub>]. Отже, наказали відняти від вмістимого комірки 13 вмістиме комірки 14, а модуль результату записати до комірки 15. Іншими словами, наказали обчислити модуль  $\text{mod}(7 - 52) = ?$ .

Після одноразового натискання на клавішу S отримуємо наступний стан симулятора:

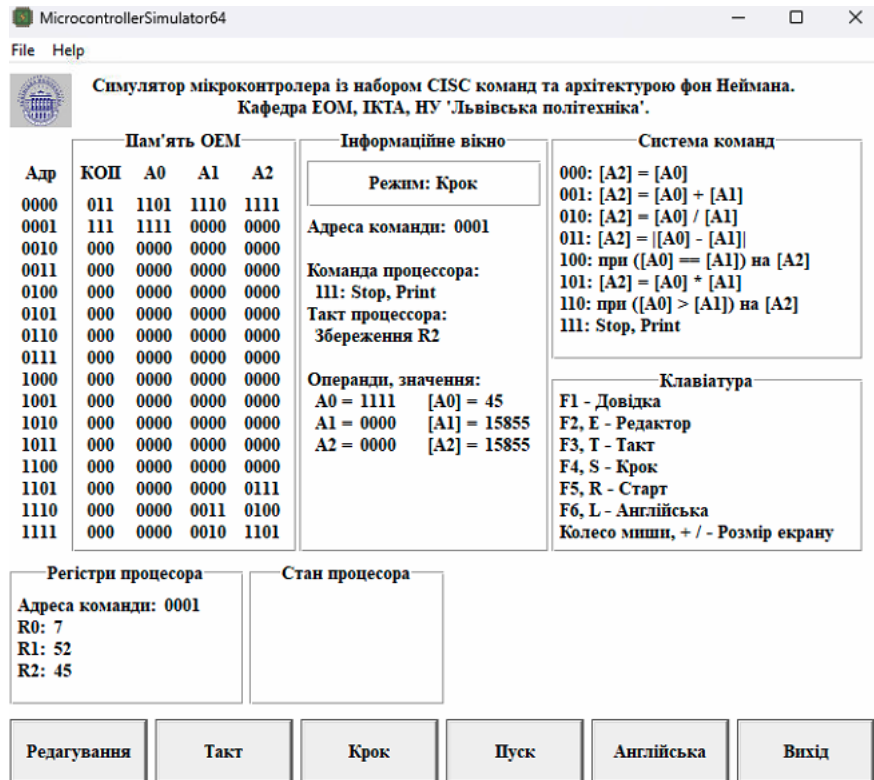


Рис. 2.2 – Стан симулятора з інструкцією віднімання [ - A1 A2 A3 чи - 13<sub>10</sub> 14<sub>10</sub> 15<sub>10</sub>]. Отже, наказали відняти від вмістимого комірки 13 вмістиме комірки 14, а модуль результату записати до комірки 15. Коректно обчислили  $\text{mod}(7 - 52) = 45$ .

Дослідження алгоритму виконання інструкції віднімання завершено.

В покроковому (інші назви: поінструкційний, покомандний режим) режимі виконання окремої машинної інструкції досліджують мікроалгоритм виконання цієї інструкції. Якщо прийняти до уваги, що в класі універсальних машин алгоритми програмують, програми завантажують до комп'ютерів і ними виконують, то зараз вийде наступне.

1. Програми складають з машинних інструкцій. Кожна інструкція має свій алгоритм виконання і цей алгоритм має точно уявляти системний програміст, що пише програму машинним кодом (як не дивно, але так трапляється і трапляється не так зрідка). Алгоритми виконання кожної окремої машинної інструкції, що сприймає програміст, називають макроалгоритмами.

2. Для комп'ютерного інженера кожний макроалгоритм, особливий для кожної машинної інструкції, теж потрібно «запрограмувати», тобто, в певній формі записати «програму», що реалізує макроалгоритм виконання тої чи іншої машинної інструкції. Це подібно до програмування, але є іншим.

3. Кажимо, що *програміст програмує* задачу, а комп'ютерний інженер (*мікропрограміст*) *мікропрограмує* макроалгоритм виконання машинної інструкції. Виконання однієї такої мікропрограми є для програміста еквівалентним виконанню однієї машинної інструкції. Якщо програміст розуміє, як поокремі машинні інструкціями складають цілісну програму, то мікропрограміст цим не цікавиться. Задача мікропрограміста - надати в розпорядження програміста ефективний за певними критеріями набір машинних інструкцій (кажуть, множину машинних інструкцій).

Наприклад, множина з вісьми машинних інструкцій симулятора Кроха і його дуже обмежена пам'ять в 16 15-розрядних комірок дозволяє створити для нього компілятор мови Паскаль.

Отже, технології програмування комп'ютерів і їхнього проектування (створення мікрокодів для кожної машинної інструкції) є досить спорідненими.

4. Коли програми складені з машинних інструкцій (команд), тоді кожен машинну інструкцію складають з мікрокоманд, що всі разом утворюють мікропрограму виконання певної машинної інструкції команди).

В цій лабораторній роботі ми маємо дослідити мікроалгоритми і мікропрограми, що реалізують мікроалгоритми, виконання кожної машинної інструкції машини Ноймана. Далі як приклад дослідимо мікроалгоритм виконання машинної інструкції пересилання з бінарним кодом операції 000<sub>2</sub>. Машинна інструкція пересилання пересилає вмісте комірки пам'яті з адресою A1 до комірки пам'яті з адресою A3. Значення і вмісте адреси A2 ні на що не впливає. Викликаємо симулятор, пишемо до нульової комірки пам'яті машинну інструкцію пересилання та операнд до комірки з адресою A2. Під час виклику симулятора вся пам'ять онулюється. Тому спочатку за адресою призначення маємо всі нулі.

Microcontroller Simulator 64

File Help

Симулятор мікроконтролера із набором CISC команд та архітектурою фон Неймана.  
Кафедра ЕОМ, ІКТА, НУ 'Львівська політехніка'.

Пам'ять OEM				
Адр	КОП	A0	A1	A2
0000	000	1110	0000	1111
0001	111	1111	0000	0000
0010	000	0000	0000	0000
0011	000	0000	0000	0000
0100	000	0000	0000	0000
0101	000	0000	0000	0000
0110	000	0000	0000	0000
0111	000	0000	0000	0000
1000	000	0000	0000	0000
1001	000	0000	0000	0000
1010	000	0000	0000	0000
1011	000	0000	0000	0000
1100	000	0000	0000	0000
1101	000	0000	0000	0000
1110	101	0101	0101	0101
1111	000	0000	0000	0000

Інформаційне вікно

Режим: Редагування

Комірка пам'яті: 1111

Команда процесора:  
000: [A2] = [A0]

Значення: 0

Система команд

000: [A2] = [A0]  
001: [A2] = [A0] + [A1]  
010: [A2] = [A0] / [A1]  
011: [A2] = |[A0] - [A1]|  
100: при ([A0] == [A1]) на [A2]  
101: [A2] = [A0] \* [A1]  
110: при ([A0] > [A1]) на [A2]  
111: Stop, Print

Клавіатура

F1 - Довідка  
F2, E - Редактор  
F3, T - Такт  
F4, S - Крок  
F5, R - Старт  
F6, L - Англійська  
Колесо миши, + / - Розмір екрану

Редагування Такт Крок Пуск Англійська Вихід

Рис. 2.3 – Машина Ноймана з машинною інструкцією пересилання в нульовій комірці пам'яті та операндом на пересилання в 14 комірці. Наповнення комірки призначення (адреса 15) до виконання пересилання є нульовим. Лічильник інструкцій онулений. Значить першою виконуватиметься інструкція, яку містить нульова комірка пам'яті.

MicrocontrollerSimulator64

File Help

Симулятор мікроконтролера із набором CISC команд та архітектурою фон Неймана.  
Кафедра ЕОМ, ІКТА, НУ 'Львівська політехніка'.

Пам'ять OEM					Інформаційне вікно		Система команд	
Адр	КОП	A0	A1	A2	Режим: Такт			
0000	000	1110	0000	1111	Адреса команди: 0000		000: [A2] = [A0]	
0001	111	1111	0000	0000	Такт: 0000		001: [A2] = [A0] + [A1]	
0010	000	0000	0000	0000	Команда процесора:		010: [A2] = [A0] / [A1]	
0011	000	0000	0000	0000	000: [A2] = [A0]		011: [A2] =  [A0] - [A1]	
0100	000	0000	0000	0000	Такт процесора:		100: при ([A0] == [A1]) на [A2]	
0101	000	0000	0000	0000	Вичитування команди		101: [A2] = [A0] * [A1]	
0110	000	0000	0000	0000	Операнди, значення:		110: при ([A0] > [A1]) на [A2]	
0111	000	0000	0000	0000	A0 = 1110 [A0] = 21845		111: Stop, Print	
1000	000	0000	0000	0000	A1 = 0000 [A1] = 3599			
1001	000	0000	0000	0000	A2 = 1111 [A2] = 0			
1010	000	0000	0000	0000				
1011	000	0000	0000	0000				
1100	000	0000	0000	0000				
1101	000	0000	0000	0000				
1110	101	0101	0101	0101				
1111	000	0000	0000	0000				

Регістри процесора		Стан процесора	
Адреса команди: 0000			
R0: 0			
R1: 0			
R2: 0			

Клавіатура	
F1 - Довідка	
F2, E - Редактор	
F3, T - Такт	
F4, S - Крок	
F5, R - Старт	
F6, L - Англійська	
Колесо миши, + / - Розмір екрану	

Редагування	Такт	Крок	Пуск	Англійська	Вихід
-------------	------	------	------	------------	-------

Рис. 2.4 – Стан машини Ноймана після натиснення клавіші R вибору режиму з подальшим вибором режиму ТАКТ. Режим ТАКТ дозволяє покрокове виконання але не в межах виконання програми, а в межах виконання однієї машинної інструкції. Отже, «потактово» ми бачимо мікрокроки, послідовне здійснення яких спричиняє виконання певної машинної інструкції. Іншими словами, коли виконують послідовність машинних інструкцій, тоді фактично виконують послідовність мікропрограм. Віртуально в комп'ютері виконуються машинні програми, а реально виконуються мікропрограми тих машинних інструкцій, що записав машинними кодами програміст (як не він. То компілятор замість нього). В інформаційному вікні зазначено, що першою мікродією в мікропрограмі виконання машинної інструкції пересилання є «вибірка команди з комірки 0000 в РК». Тобто, першим мікрокроком бінарний код, що міститься в комірку пам'яті з адресою нуль (0000<sub>2</sub>) копіюється до регістру інструкцій (РК або R0). Якщо в межах пам'яті не можна зрозуміти чим є бінарний код: інструкцією або числом, то код завантажений з пам'яті до регістру машинної інструкції (РК – регістр команди, IR – instruction register) завжди буде кодом машинної інструкції. Отже, маємо першу мікрокоманду мікропрограми виконання машинної інструкції пересилання:

**МК1: memory (0000) → IR.**

Симулятор мікроконтролера із набором CISC команд та архітектурою фон Неймана.  
Кафедра ЕОМ, ІКТА, НУ 'Львівська політехніка'.

Пам'ять OEM					Інформаційне вікно		Система команд	
Адр	КОП	A0	A1	A2	Режим: Такт			
0000	000	1110	0000	1111	Адреса команди: 0000		000: [A2] = [A0]	
0001	111	1111	0000	0000	Такт: 0001		001: [A2] = [A0] + [A1]	
0010	000	0000	0000	0000	Команда процесора:		010: [A2] = [A0] / [A1]	
0011	000	0000	0000	0000	000: [A2] = [A0]		011: [A2] =  [A0] - [A1]	
0100	000	0000	0000	0000	Такт процесора:		100: при ([A0] == [A1]) на [A2]	
0101	000	0000	0000	0000	Вичитування R0		101: [A2] = [A0] * [A1]	
0110	000	0000	0000	0000	Операнди, значення:		110: при ([A0] > [A1]) на [A2]	
0111	000	0000	0000	0000	A0 = 1110 [A0] = 21845		111: Stop, Print	
1000	000	0000	0000	0000	A1 = 0000 [A1] = 3599			
1001	000	0000	0000	0000	A2 = 1111 [A2] = 0			
1010	000	0000	0000	0000				
1011	000	0000	0000	0000				
1100	000	0000	0000	0000				
1101	000	0000	0000	0000				
1110	101	0101	0101	0101				
1111	000	0000	0000	0000				

Регістри процесора		Стан процесора	
Адреса команди: 0000			
R0: 21845			
R1: 0			
R2: 0			

Клавіатура	
F1 - Довідка	
F2, E - Редактор	
F3, T - Такт	
F4, S - Крок	
F5, R - Старт	
F6, L - Англійська	
Колесо миши, + / - Розмір екрану	

Рис. 2.5 – Натиснемо клавішу Т (такт) і отримаємо цей стан машини Ноймана, коли виконалася друга мікродія мікропрограми виконання машинної інструкції пересилання. Цією мікродією вміститься значення Такт (лічильник машинної інструкції, PC – program counter) інкрементовано (збільшено на 1), аби отримати адресу, з якої треба вибирати

наступної машинної інструкції. З якої складається програма комп'ютера. В нас уся програма – це одна інструкція в комірці з нульовою адресою. Хоч і нема, а коли була. Тоді другу інструкцію розташували за першою адресою. Саме її і обчислив лічильник номера інструкції. Отже, маємо другу мікрокоманду мікропрограми виконання машинної інструкції пересилання:

**МК2: PC + 1 → PC.**

File Help

Симулятор мікроконтролера із набором CISC команд та архітектурою фон Неймана.  
Кафедра ЕОМ, ІКТА, НУ 'Львівська політехніка'.

Пам'ять OEM					Інформаційне вікно		Система команд	
Адр	КОП	A0	A1	A2	Режим: Такт			
0000	000	1110	0000	1111	Адреса команди: 0000		000: [A2] = [A0]	
0001	111	1111	0000	0000	Такт: 0010		001: [A2] = [A0] + [A1]	
0010	000	0000	0000	0000	Команда процесора:		010: [A2] = [A0] / [A1]	
0011	000	0000	0000	0000	000: [A2] = [A0]		011: [A2] =  [A0] - [A1]	
0100	000	0000	0000	0000	Такт процесора:		100: при ([A0] == [A1]) на [A2]	
0101	000	0000	0000	0000	R2 = R0		101: [A2] = [A0] * [A1]	
0110	000	0000	0000	0000	Операнди, значення:		110: при ([A0] > [A1]) на [A2]	
0111	000	0000	0000	0000	A0 = 1110 [A0] = 21845		111: Stop, Print	
1000	000	0000	0000	0000	A1 = 0000 [A1] = 3599			
1001	000	0000	0000	0000	A2 = 1111 [A2] = 0			
1010	000	0000	0000	0000				
1011	000	0000	0000	0000				
1100	000	0000	0000	0000				
1101	000	0000	0000	0000				
1110	101	0101	0101	0101				
1111	000	0000	0000	0000				

Регістри процесора		Стан процесора	
Адреса команди: 0000			
R0: 21845			
R1: 0			
R2: 21845			

Редагування Такт Крок Пуск Англійська Вихід

Рис. 2.6 – Ще раз натиснемо клавішу Т (такт) і отримаємо цей стан машини Ноймана. Третьою мікрокомандою мікропрограми бінарний код операнда переслано з джерельної комірки пам'яті з адресою 14 (1110<sub>2</sub>) до суматора СМ (ще має назву акумулятора, АСС або accumulator) комп'ютера. Отже, маємо третю мікрокоманду мікропрограми виконання машинної інструкції пересилання:

**МК3: memory(1110) → АСС.**

File Help

Симулятор мікроконтролера із набором CISC команд та архітектурою фон Неймана.  
Кафедра ЕОМ, ІКТА, НУ 'Львівська політехніка'.

Пам'ять OEM					Інформаційне вікно		Система команд	
Адр	КОП	A0	A1	A2	Режим: Такт			
0000	000	1110	0000	1111	Адреса команди: 0000		000: [A2] = [A0]	
0001	111	1111	0000	0000	Такт: 0011		001: [A2] = [A0] + [A1]	
0010	000	0000	0000	0000	Команда процесора:		010: [A2] = [A0] / [A1]	
0011	000	0000	0000	0000	000: [A2] = [A0]		011: [A2] =  [A0] - [A1]	
0100	000	0000	0000	0000	Такт процесора:		100: при ([A0] == [A1]) на [A2]	
0101	000	0000	0000	0000	Збереження R2		101: [A2] = [A0] * [A1]	
0110	000	0000	0000	0000	Операнди, значення:		110: при ([A0] > [A1]) на [A2]	
0111	000	0000	0000	0000	A0 = 1110 [A0] = 21845		111: Stop, Print	
1000	000	0000	0000	0000	A1 = 0000 [A1] = 3599			
1001	000	0000	0000	0000	A2 = 1111 [A2] = 21845			
1010	000	0000	0000	0000				
1011	000	0000	0000	0000				
1100	000	0000	0000	0000				
1101	000	0000	0000	0000				
1110	101	0101	0101	0101				
1111	101	0101	0101	0101				

Регістри процесора		Стан процесора	
Адреса команди: 0000			
R0: 21845			
R1: 0			
R2: 21845			

Редагування Такт Крок Пуск Англійська Вихід

Рис. 2.7 – Ще раз натиснемо клавішу Т (такт) і отримаємо цей стан машини Ноймана. Четвертою мікрокомандою мікропрограми бінарний код операнда переслано з акумулятора до цільової комірки пам'яті з адресою 15 (1111<sub>2</sub>). Виконання інструкції пересилання завершено так само, як завершено виконання її мікропрограми. Отже, маємо четверту і завершальну мікрокоманду мікропрограми виконання машинної інструкції пересилання:



МК4: ACC → memory(1111) .

File Help



Симулятор мікроконтролера із набором CISC команд та архітектурою фон Неймана.  
Кафедра ЕОМ, ІКТА, НУ 'Львівська політехніка'.

Пам'ять OEM					Інформаційне вікно		Система команд	
Адр	КОП	A0	A1	A2	Режим: Такт			
0000	000	1110	0000	1111	Адреса команди: 0001		000: [A2] = [A0]	
0001	111	1111	0000	0000	Такт: 0000		001: [A2] = [A0] + [A1]	
0010	000	0000	0000	0000	Команда процесора:		010: [A2] = [A0] / [A1]	
0011	000	0000	0000	0000	111: Stop, Print		011: [A2] =  [A0] - [A1]	
0100	000	0000	0000	0000	Такт процесора:		100: при ([A0] == [A1]) на [A2]	
0101	000	0000	0000	0000	Збереження R2		101: [A2] = [A0] * [A1]	
0110	000	0000	0000	0000	Операнди, значення:		110: при ([A0] > [A1]) на [A2]	
0111	000	0000	0000	0000	A0 = 1111 [A0] = 21845		111: Stop, Print	
1000	000	0000	0000	0000	A1 = 0000 [A1] = 3599			
1001	000	0000	0000	0000	A2 = 0000 [A2] = 3599			
1010	000	0000	0000	0000				
1011	000	0000	0000	0000				
1100	000	0000	0000	0000				
1101	000	0000	0000	0000				
1110	101	0101	0101	0101				
1111	101	0101	0101	0101				

Регістри процесора	Стан процесора
Адреса команди: 0001	
R0: 21845	
R1: 0	
R2: 21845	

Клавіатура					
F1 - Довідка	F2, E - Редактор	F3, T - Такт	F4, S - Крок	F5, R - Старт	F6, L - Англійська
Колесо миши, + / - Розмір екрану					

Редагування	Такт	Крок	Пуск	Англійська	Вихід
-------------	------	------	------	------------	-------

Рис. 2.8 – Якщо по завершенню мікропрограми ще раз натиснути клавішу Т (такт), тоді отримаємо цей стан машини Ноймана з виконаною першою мікрокомандою мікропрограми виконання машинної інструкції, яку містить перша комірка пам'яті. Нехай там маємо нульове сміття (ми це не писали, машина Ноймана сприймає це сміття за бінарний код машинної інструкції і починає його виконувати. Проте виконання наступної машинної інструкції є іншою історією. Що нас зараз не цікавить.

В результаті ми отримали наступну мікропрограму виконання машинної інструкції пересилання:

МК1: memory(0000) → IR.

МК2: PC + 1 → PC.

МК3: memory(1110) → ACC.

МК4: ACC → memory(1111) .

Цим дослідження мікропрограми виконання машинної інструкції пересилання вмістимого однієї комірки пам'яті до іншої завершено.

## Про пристрій керування процесора

Процесор комп'ютера складають з двох автоматів:

1. Операційного автомата (його складові і стан відбиває вікно симулятора,
2. Керуючого автомата (він у вікні симулятора поданий фрагментарно, а саме, регістром машинних інструкцій РК (IR або R0) та лічильником машинних інструкцій Такт (PC)).

Всі мікропрограми, а їх ми маємо вісім за числом різних машинних інструкцій комп'ютера, вміщує керуючий автомат (пристрій керування). Щодо мікропрограм, то важливим є наступне:

1. Пристрій керування, що використовує техніку мікропрограмного виконання машинних інструкцій, називають мікропрограмним.
2. Мікропрограмний пристрій керування може містити додаткову, так звану мікропрограмну пам'ять, аби зберігати мікрокоди мікропрограм (тобто, бінарно кодовані мікропрограми). Кажуть мікропрограмний пристрій керування з мікропрограмною пам'яттю побудований на принципі *гнучкої логіки* (адже можна за потреби без зміни схеми керування міняти лише коди мікропрограм, перепрограмовувати мікропрограмну пам'ять). Пам'ять мікропрограм оригінально називають control memory. Ця мікропрограмна пам'ять існує окремо від основної пам'яті (main memory) і ніяк з нею не пов'язана. Мікропрограмна пам'ять функціонує швидко, на частоті процесора, тому її місткість обмежена і не перевищує рівня кілобайтів або десятків кілобайтів (до 32 КБ).
3. Мікрокоди, що за своєю сутністю збігають постійною пам'яттю (в штатному використанні процесора мікрокоди не змінюють), можна імплементувати в пристрої керування ще як комбінаційну схему. В цьому випадку кажуть, що мікропрограмний пристрій керування реалізований на *жорсткій логіці* (або просто, що це є апаратний, а не мікропрограмний пристрій керування). Математичними моделями апаратного пристрою керування є автомати Уїлкса-Стринджера, Мура, Мілі.
4. В будь-якому варіанті, треба розрізняти основну і мікропрограмну пам'ять. Основна пам'ять знаходиться поза межами процесора та йому не належить. Мікропрограмна пам'ять знаходиться в процесорі, точніше, в його пристрої керування і вона належить процесору.

- Аби виконати машинну інструкцію (команду) потрібно виконати відповідну інструкції мікропрограму. На початку виконання нової машинної інструкції пристрій керування безумовно (але спираючись на вміст лічильника інструкцій) вибирає на регістр інструкції (РК, IR) бінарний інструкції. При цьому визначаються три праві біти кода операції. На основі наповнення цих трьох бітів вибирають і виконують відповідну коду операції мікропрограму.
- Об'єднану граф-схему мікроалгоритму виконання всіх машинних інструкцій подано рис. 4.7.

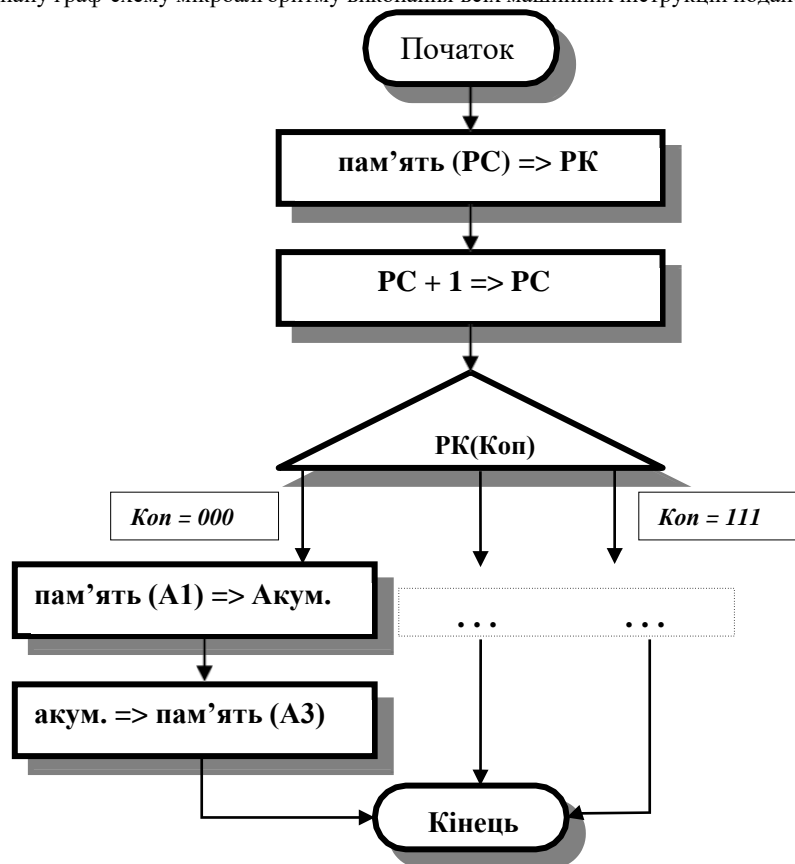


Рис. 2.9 – Об'єднана граф-схема (ОГС) мікропрограмного керування. ОГС містить вершини чотирьох типів, а саме:

- початкову з одним виходом,
- кінцеву з одним входом,
- операторні з одним входом та одним виходом,
- умовну з одним входом та багатьма (класично лише з двома) виходами,

Після кінцевої вершини слідує початкова вершина аби забезпечити керуванням не одну ізольовану інструкцію, а тривалий потік цих інструкцій (Король помер. Хай живе король!). Один прохід через ОГС викликає виконання чергової машинної інструкції. В нас умовна вершина повинна мати вісім виходів (по числу різних машинних інструкцій) і, відповідно, повний граф містить вісім паралельних гілок. Але ми детально розписали лише першу гілку, яка відповідає керуванню, потрібному для виконання машинної інструкції пересилання, що має код операції Коп = 000. Важливо, що дві перші операторні вершини не аналізують Коп і виконуються безумовно для будь-якого типу машинної інструкції. Далі кожній інструкції потрібні свої мікродії. Тому в ОГС на третьому місці стоїть умовна вершина, що опитує Коп і, відповідно, направляє подальше керування до однієї з вісьми паралельних гілок.

Студент повинен дослідити поведінку комп'ютера і скласти повну ОГС мікропрограмного керування.

*Зауважимо, що сучасні засоби автоматизованого керування комп'ютерних апаратних засобів (САПР) після введення до них ОГС в графічній формі автоматично (без участі людини) синтезують функційну і принципову схеми, на основі яких також автоматично імплементує цей граф в «залізі».*

## Варіанти завдань на лабораторну роботу №2

Створити програму у машинних кодах для обчислення виразу згідно наведених варіантів. Результат виконання має виводитися у вікно результату. Для змінних та констант визначити відповідні комірки пам'яті. Персональні варіанти завдань знайдете у таблиці з варіантами.

## Додаток 01. Задачі і програми-відповіді для симулятора комп'ютера

Подані нижче програми, як і окремі фрагменти цих програм, можна використовувати під час виконання лабораторних робіт, аби отримати індивідуальні завдання на симуляцію програм комп'ютера «Кроха».

**Задача № 01.** Скласти програму обчислення периметру прямокутника за наданими довжина сторін.

**Алгоритм.** Позначимо сторони прямокутника як  $a$  та  $b$ , а результат -  $P$ . Обчислення виконуємо за алгоритмом:

$P = a + b$ ;

$P = P + P$ .

Саме цьому алгоритму відповідає ефективна (за критерієм числа використаних комірок пам'яті) програму.

### Програма

Адреса	Інструкція	Дія інструкції	Коментар
000	001 110 111 101	$(6) + (7) \Rightarrow (5)$	$a + b \Rightarrow P$
001	001 101 101 101	$(5) + (5) \Rightarrow (5)$	$P + P \Rightarrow P$
010	111 110 111 101	стоп; вивід $(6), (7), (5)$	вивести на екран $a, b, P$
011	не використовується		
100	не використовується		
101		$P$	результат
110		$b$	операнд
111		$a$	операнд

**Задача № 02.** Скласти програму обчислення половини повної поверхні паралелепіпеда по довжинах ребер.

**Алгоритм.** Позначимо ребра паралелепіпеда як  $a, b$  и  $c$ , а шуканий результат -  $s$ . Обчислення проведемо за формулою:

$s = ab + bc + ac = b(a + c) + ac$ ,

Що зменшить кількість арифметичних дій, тобто число машинних інструкцій в програмі. Надану формулу для зручності складання програми перепишемо двома частинами:

$r = b(a + c); \quad s = ac + r$ .

### Програма

Адреса	Інструкція	Дія інструкції	Коментар
000	001 101 111 000	$(5) + (7) \Rightarrow (0)$	$a + c \Rightarrow r \quad [r]$
001	101 110 000 000	$(6) * (0) \Rightarrow (0)$	$b * r \Rightarrow r \quad [s]$
010	101 101 111 001	$(5) * (7) \Rightarrow (1)$	$a * c \Rightarrow s$
011	001 000 001 001	$(0) + (1) \Rightarrow (1)$	$s + r \Rightarrow s$
100	111 001 001 001	стоп; вивід $(1), (1), (1)$	виведення результату $s$
101		$a$	операнд
110		$b$	операнд
111		$c$	операнд

Особливістю задачі є нестача комірок пам'яті для виконання обчислень. Через це вимушені поміщати робочу змінну  $r$  і результат  $s$  на місце тих інструкцій програми, що вже відпрацювали. Неможна казати, що це зручно (адже перед кожним перезапуском програми перші інструкції треба поновлювати). Проте іншого способу програмування для вісьми комірок пам'яті немає.

**Задача № 03.** Скласти програму знаходження більшого з двох чисел, що зберігаються в комірках пам'яті.

**Алгоритм.** Позначимо вихідні числа  $a$  та  $b$ , а результат  $\max$ .

### Програма

Адреса	Інструкція	Дія інструкції	Коментар
000	110 110 111 011	если $(6) > (7)$ , перейти на 3	порівняти $a$ та $b$
001	000 111 000 101	$(7) \Rightarrow (5)$	$a \Rightarrow \max$
010	111 111 110 101	стоп; вивід $(7), (6), (5)$	виведення $a, b, \max$
011	000 110 000 101	$(6) \Rightarrow (5)$	$b \Rightarrow \max$
100	111 111 110 101	стоп; вивід $(7), (6), (5)$	виведення $a, b, \max$
101		$\max$	результат
110		$b$	операнд
111		$a$	операнд



Зауваження. Замість інструкції «стоп» за адресою 010 можна виконати безумовний перехід на інструкцію 100. На перший погляд інструкції безумовного переходу у «Крохи» нема. Але проаналізуємо інструкцію 100 000 000 100.

Розтлумачемо інструкцію. Коли  $(000_2)=(000_2)$ , тоді виконати перехід на  $(100_2)$ , *безумовно*, адже вмістиме нульової комірки пам'яті завжди дорівнює собі. Так і отримують бузумовний перехід.

**Задача № 04.** Написати програму ділення двох чисел з врахуванням можливості ділення на нуль (в цьому випадку відобразити на екрані всі нулі).

**Алгоритм.** Позначимо вихідні числа як  $a$  та  $b$ , а результат – як  $d$ .

#### Програма

Адреса	Інструкція	Дія інструкції	Коментар
000	100 101 111 011	если $(5)=(7)$ , перейти на 3	порівняти $b$ з 0
001	010 110 101 100	$(6)/(5) ==> (4)$	$a/b ==> d$
010	111 110 101 100	стоп; вивід $(6), (5), (4)$	виведення $a, b, d$
011	111 111 111 111	стоп; вивід $(7), (7), (7)$	виведення 0, 0, 0
100	$d$		результат
101	$b$		операнд
110	$a$		операнд
111	0		константа 0

**Задача № 05.** Надані два числа  $a$  та  $b$ . Написати програму, що більше з них ділить на менше.

**Алгоритм.** Позначимо результат як  $d$ .

#### Програма

Адреса	Інструкція	Дія інструкції	Коментар
00	110 110 111 011	если $(6)>(7)$ , перейти на 3	порівняти $a$ та $b$
001	010 111 110 101	$(7)/(6) ==> (5)$	$a/b ==> d$
010	111 111 110 101	стоп; вивід $(7), (6), (5)$	виведення $a, b, d$
011	010 110 111 101	$(6)/(7) ==> (5)$	$b/a ==> d$
100	111 111 110 101	стоп; вивід $(7), (6), (5)$	виведення $a, b, d$
101	$d$		результат
110	$b$		операнд
111	$a$		операнд

**Задача № 06.** Написати програму обчислення  $n!$

**Алгоритм.** Позначимо як  $k$  робочу змінну, що є поточним множником для факторіалу і змінюється в межах від 1 до  $n$ . Початкове значення для  $k$  змушені задавати перед кожним запуском «вручну», адже для інструкції пересилання константи 1 з комірки 7 до комірки 4 вже не вистачає пам'яті. Те саме можна зауважити і про початкове значення  $n!$ , яке перед запуском природньо встановити рівним одиниці. Також треба до комірки 6 занести значення  $n+1$ , що є верхньою границею циклу (цикл виконуватиметься доти, доки  $k < n+1$ , тому завершиться після множення на  $n$ ).

#### Програма

Адреса	Інструкція	Дія інструкції	Коментар
000	101 101 100 101	$(5)*(4) ==> (5)$	$n! * k ==> n!$
001	001 100 111 100	$(4)+(7) ==> (4)$	$k+1 ==> k$
010	110 110 100 000	коли $(6)>(4)$ , тоді перейти на 0	$k < n+1$ ?
011	111 101 101 101	стоп; виведення $(5), (5), (5)$	виведення $n!$
100	$k$ [задати 1]		робоча комірка
101	$n!$ [задати 1]		результат
110	$n+1$		константа
111	1		константа 1

При роботі з програмою корисно звернути увагу на ефект переповнення, який для швидкозростаючого виразу типу факторіал досягають досить швидко. Дійсно, максимальне допустиме число для 12-розрядного варіанту симулятора дорівнює 4095 (а для 15 розрядного варіанту потрібно розрахувати самому). Отже, вже спроба обчислити  $7!=1*2*3*4*5*6*7=5040$  змусить симулятор надати некоректну відповідь. Потрібно на власні очі побачити, як симулятор реагує на переповнення під час виконання цієї програми.

**Задача № 07.** Написати програму обчислення виразу  $1+2+3+4+\dots+n$

Задача схожа на попередню. Але зауважимо, що початкове значення суми (на відміну від початкового значення факторіалу) потрібно задавати нулем.

**Задача № 07.** Написати програму обчислення виразу

$x * 2 * 2 * \dots * 2$ .

Розв'язування задачі полягає в подвоєнні значення  $X$   $n$  разів, що зручно здійснити в спосіб циклічного складання комірки з «самою собою».

#### Програма

Адреса	Інструкція	Дія інструкції	Коментар
000	001 101 101 101	$(5) + (5) \Rightarrow (5)$	$X + X \Rightarrow X$
001	011 100 110 100	$(4) - (6) \Rightarrow (4)$	$n-1 \Rightarrow n$
010	110 100 111 000	коли $(4) > (7)$ , перейти на 0	$n > 0$ ?
011	111 101 101 101	стоп; вивід $(5), (5), (5)$	виведення $X$
100	n		операнд
101	x		результат
110	1		константа 1
111	0		константа 0

**Задача № 09.** Обчислити вираз  $y = 1 * 2 * 4 * 8 * \dots * n$

**Алгоритм.** Ясно, що для обчислення  $y$  програма повинна підсумовувати послідовні степені числа 2. Позначимо чергову степінь як  $s$ .

Зауважимо, що верхня границя циклу в комірці 7 перевстановлюється програмою. Перед пуском уводимо до цієї комірки потрібне конкретне значення  $n$ . Проте симулятор це значення «не влаштовує»: йому потрібно, аби верхня границя дорівнювала  $2 * n$ , лише за цієї умови останній врахований в циклі множення співмножник дорівнюватиме  $n$ . Через це першою машинною інструкцією симулятор подвоює вмістимо сьомої комірки.

#### Програма

Адреса	Інструкція	Дія інструкції	Коментар
000	001 111 111 111	$(7) + (7) \Rightarrow (7)$	$n + n \Rightarrow n$
001	101 101 110 110	$(5) * (6) \Rightarrow (6)$	$s * y \Rightarrow y$
010	001 101 101 101	$(5) + (5) \Rightarrow (5)$	$s + s \Rightarrow s$
011	110 111 101 001	коли $(7) > (5)$ , перейти на 1	$s < 2 * n$ ?
100	111 110 110 110	стоп; виведення $(6), (6), (6)$	виведення $y$
101	s [задати 1]		робоча комірка
110	y [задати 1]		результат
111	n, $2 * n$		границя циклу

**Задача № 11..** Задача про саомодифікуючу програму (заборонена техніка поліморфних вірусів). Надано стан пам'яті симулятора перед пуском (див. нижче). Знайти результат виконання програми.

**Коментар.** Задача має і теоретичний аспект. Задача ілюструє те, що:

- комп'ютер може сам собі формувати програму,
- вмістимо тої самої комірки пам'яті в різні часові моменти може трактуватися порізно, а саме, інколи як код числа, а інколи як код машинної інструкції.

#### Початковий стан пам'яті

Адрес	Команда	Расшифровка	Комментарий
000	001 111 110 001	$(7) + (6) \Rightarrow (1)$	формуємо (1)
01	не имеет значения		
010	не имеет значения		
011	001 001 010 011	сума комірок (6) та (7) надає	
100	110 000 000 000	команду стоп для (3)	
101	001 011 100 011	$(3) + (4) \Rightarrow (3)$ для (2)	
110	000 101 000 000	сум комірок (6) та (7) надає	
111	000 000 000 010	команду (5) $\Rightarrow$ (2) для (1)	

#### Кінцевий (модифікований) стан пам'яті

Адреса	Інструкція	дія інструкції	Коментар
000	001 111 110 001	(7)+(6) ==> (1)	форміруєм (1)
001	000 101 000 010	(5) ==> (2)	форміруєм (2)
010	001 011 100 011	(3)+(4) ==> (3)	форміруєм (3)
011	111 001 010 011	стоп; вивод (1), (2), (3)	
100	110 000 000 000		константи со-
101	001 011 100 011		храняться без
110	000 101 000 000		изменения кро-
111	000 000 000 010		ме ячейки (3)

В результаті виконання програми на екран симулятора виводяться вмістимі комірок (1), (2) і (3).

**Задача № 12.** Скласти циклічну програму, що записує одиницю до комірок (4)-(6).

#### Програма

Адреса	Інструкція	Алгоритм інструкції	Коментар
000	000 111 000 100	(7) ==> (4)	1 ==> ячейку
001	001 111 000 000	(7)+(0) ==> (0)	модиф. адрес
010	110 111 110 000	если (7)>(6), перейти на 0	(6) < 1 ?
011	111 100 101 110	стоп; вивід (4), (5), (6)	вывод ячеек
100	не має значення		[сюди
101	не має значення		пишемо
110	[задати 0]		одиниці]
111	000 000 000 001		константа 1

Для перевірки завершення циклу використовуємо наступне. Перед запуском до комірки (6) заносять 0, тому під час перевірки умови і інструкції (2) перехід спрацьовує, адже 1>0. Так продовжується до запису до комірки (6) одиниці. Після цього умова припиняє виконуватися і цикл припиняється.

*Подані і цьому додатку задачі і програмні розв'язки до них склав доцент Пермського педагогічного університету Е.А.Єрьомін. Файл є додатком до симулятора «Кроха», автором якої є Е.А.Єрьомін.*

#### Література до першої частини лабораторних робіт

1. Еремін Е.А. Популярні лекції об устроїстві комп'ютера. СПб.: БНВ-Петербург, 2003, 272 с.
2. Абель П. Язык Ассемблера для IBM PC и программирования. М.: Высш. шк., 1992, 447 с.
3. Еремін Е.А. Моделирование работы ЭВМ с помощью программы Microsoft Excel. Информатика, 2006, N 21, с.37-40; N 22, с.42-45.
4. Гейн А.Г., Житомирский В.Г., Линецкий Е.В. и др. "Основы информатики и вычислительной техники" (1989).