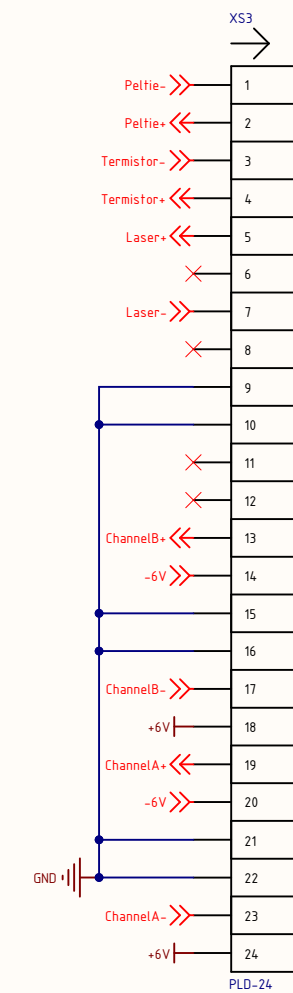
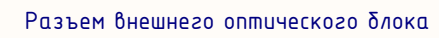


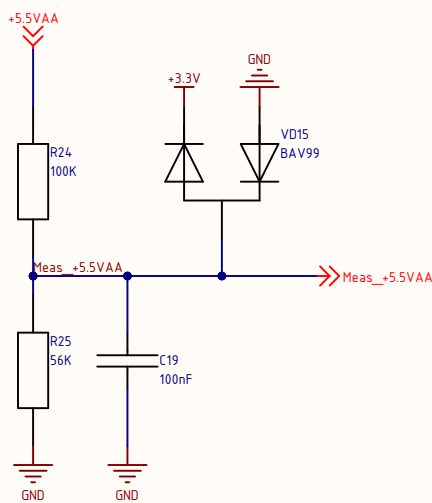
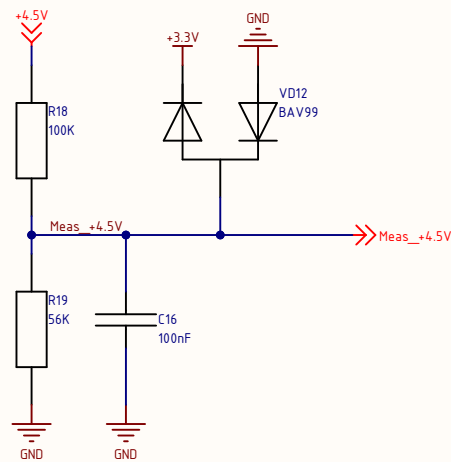
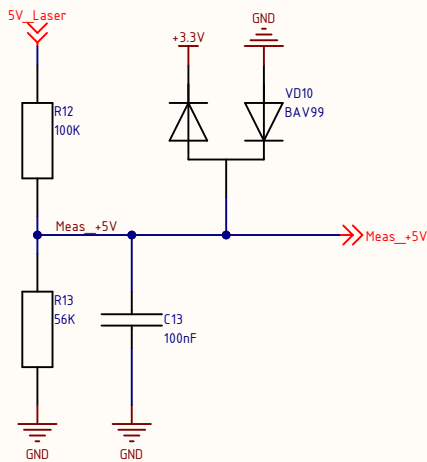
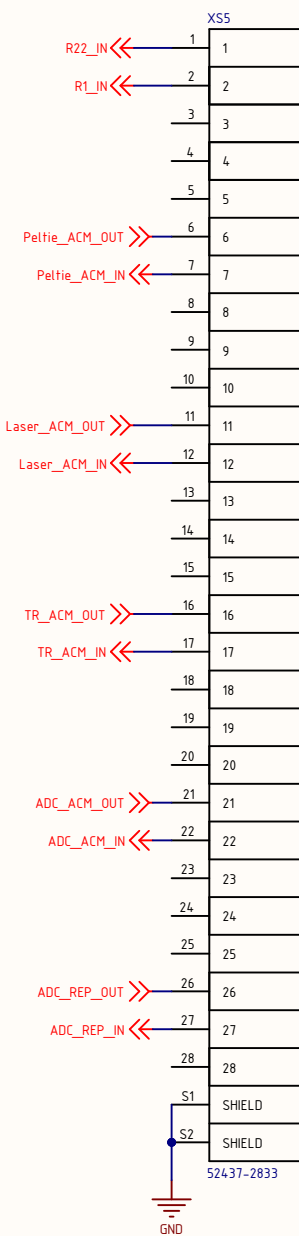
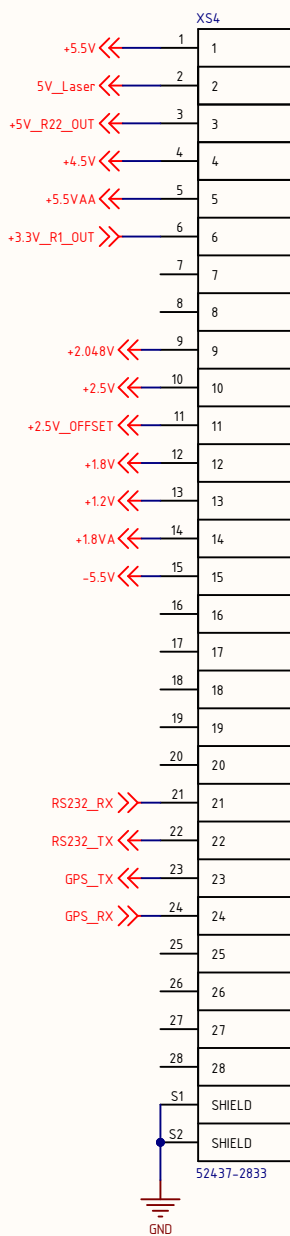
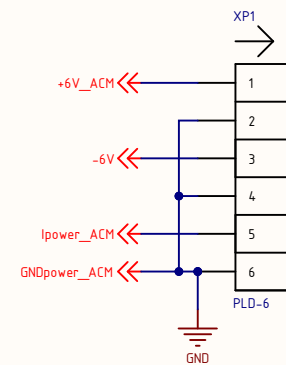
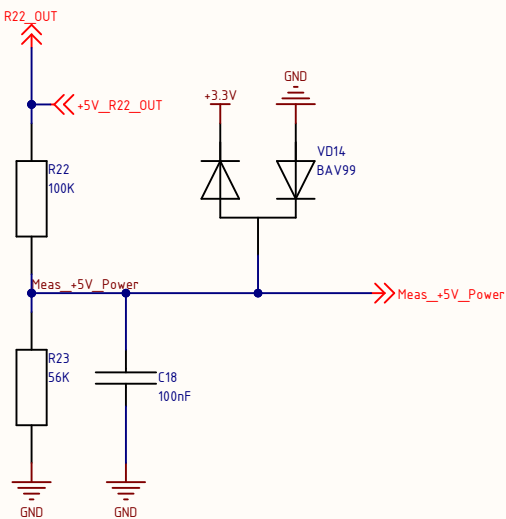
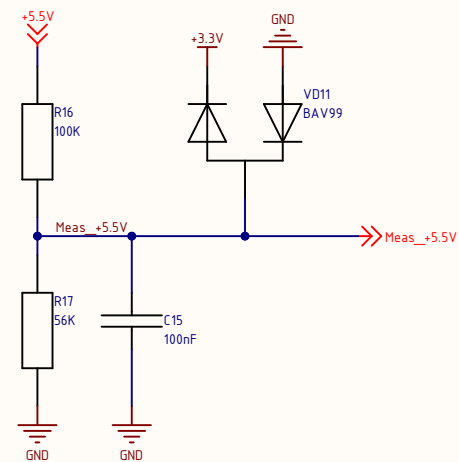
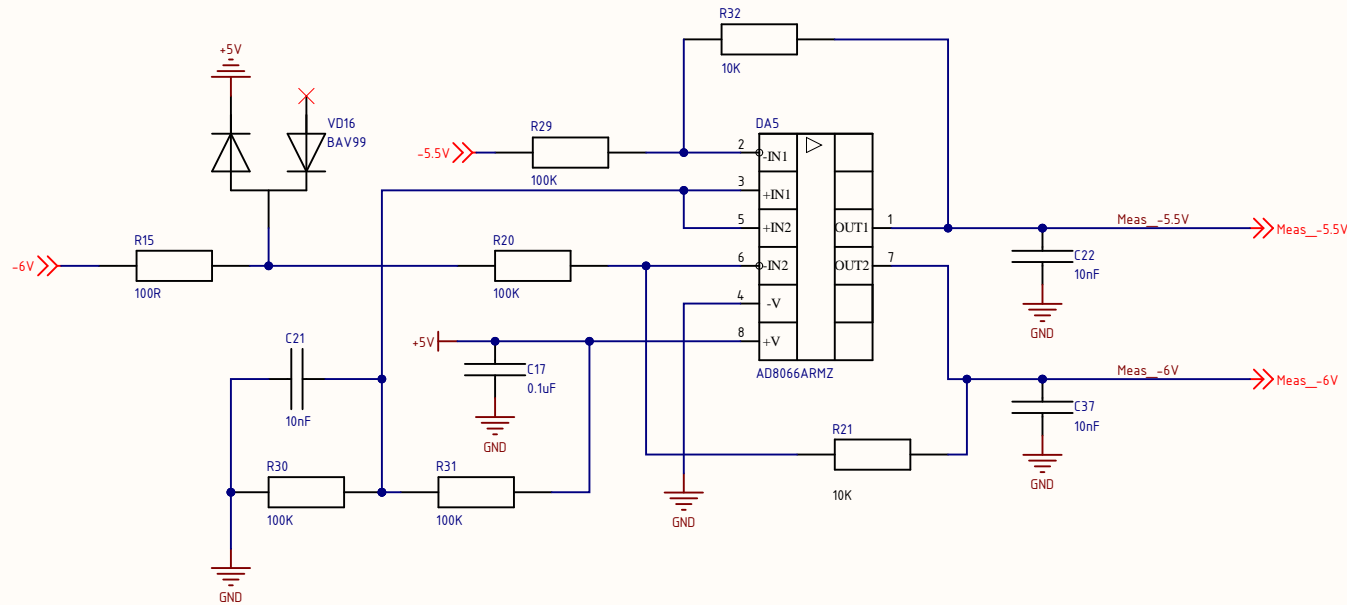
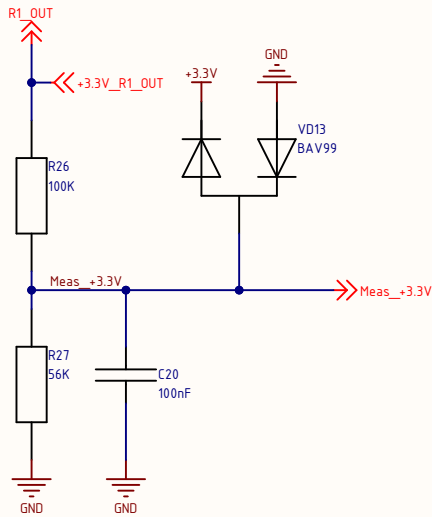
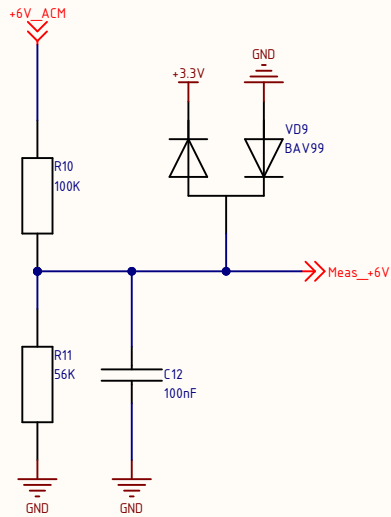
Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

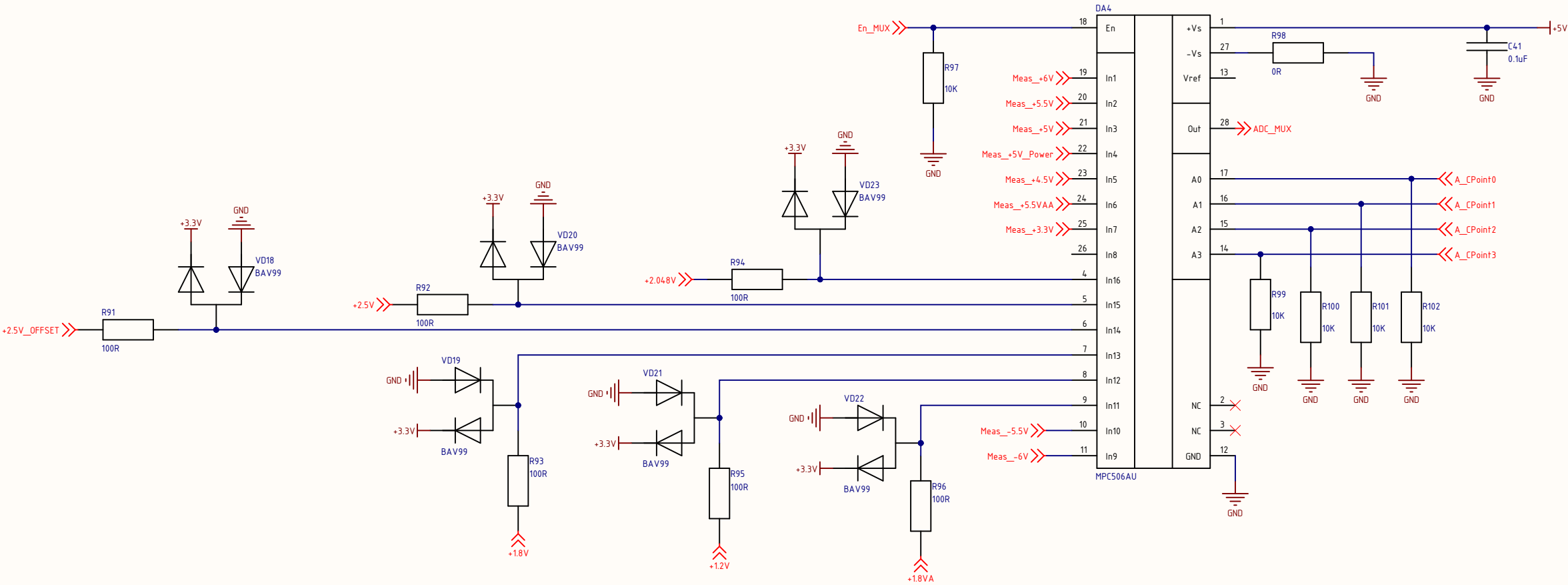
Изм.	Лист	№ докум.	Подп.	Дата



FP1
FIDUCIAL

FP2
FIDUCIAL





Подп. и дата

Инв. № дубл.

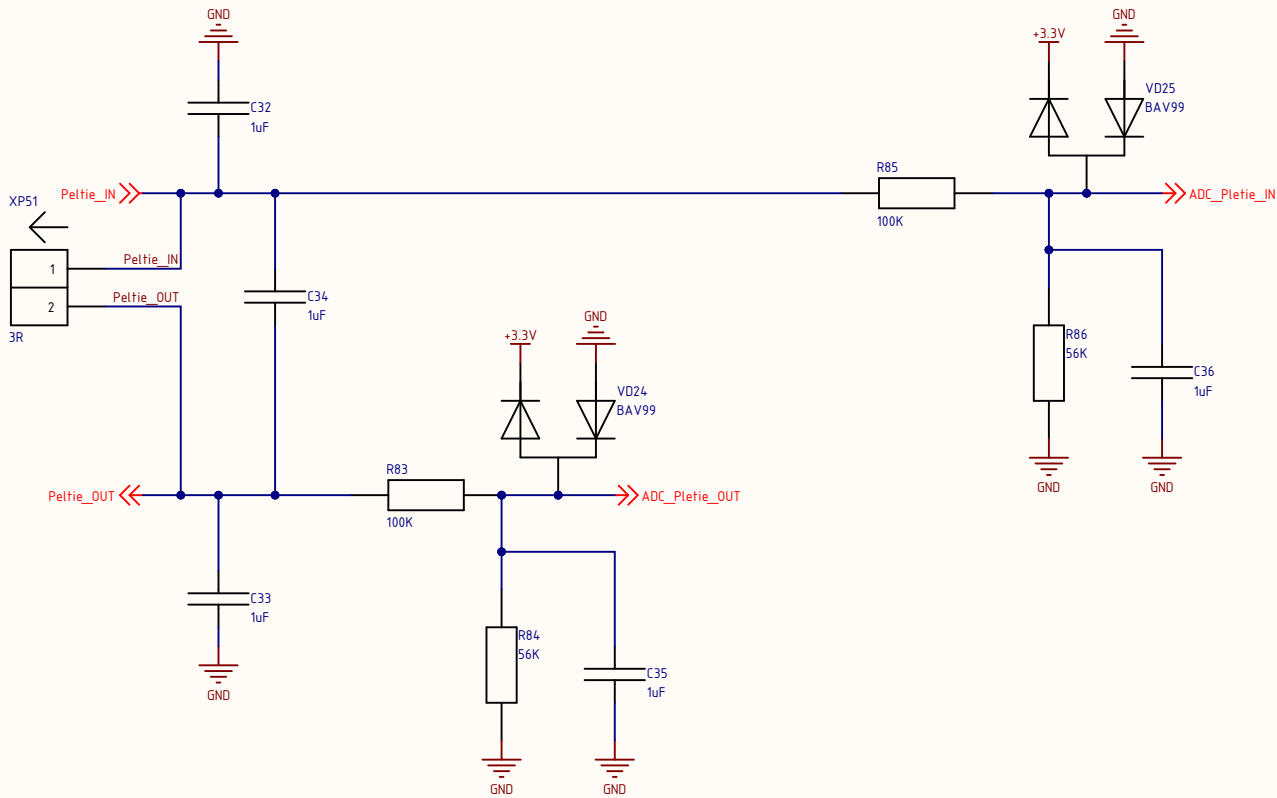
Взам. инв. №

Подп. и дата

Инв. № подл.

Изм.	Лист	№ докум.	Подп.	Дата

Проверка работы узла управления элементом Пельтье



Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

Перв. примен.

Справ. №

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

ЭЭ

The main circuit diagram illustrates a power management and signal processing system. It features three integrated circuits: DA1 (LM43603PWPR), DA2 (INA210AIDCKT), and DA3 (ADP3333ARMZ-5). DA1 is a DC-DC converter with pins for VIN, EN, SYNC, SS/TRK, VCC, RT, CBOOT, SW, BIAS, PGOOD, FB, AGND, PGND, and GND. DA2 is a precision current shunt monitor with pins for IN+, IN-, V+, GND, OUT, REF, and GND. DA3 is a low-dropout voltage regulator with pins for IN, SD, OUT, NC, and GND. The circuit includes various passive components: capacitors C1 (22uF), C2 (22uF), C3 (10nF), C4 (10uF), C5 (0.1uF), C6 (470nF), C7 (100uF), C8 (100nF), C9 (100nF), C10 (1uF), and C11 (1uF); resistors R1 (1K), R2 (24R), R3 (18.2K), R4 (0.018R), R5 (100K), R6 (10K), R7 (20K), R8 (8.2K), R9 (40.2K), and R14 (100R); an inductor L1 (IHLP2020BZER3R3M01); and diodes VD1 (BAV99) and VD2 (MBRAF1540T3G). The circuit is powered by a +6V source and includes ground connections (GND). Signal lines are labeled with red text: RL1_Control, Ipower_ACM, ADC_Upower, and ADC_Ipower. A connector XP3 is shown at the bottom right.

ЭЗ

Лит.	Масштаб	Масса
Лист	*	Листов *

СХЕМА ЭЛЕКТРИЧЕСКАЯ
ПРИНЦИПИАЛЬНАЯ

Изм. Лист № докум. Подп. Дата

Разраб. *

Пров. *

Т.контр.

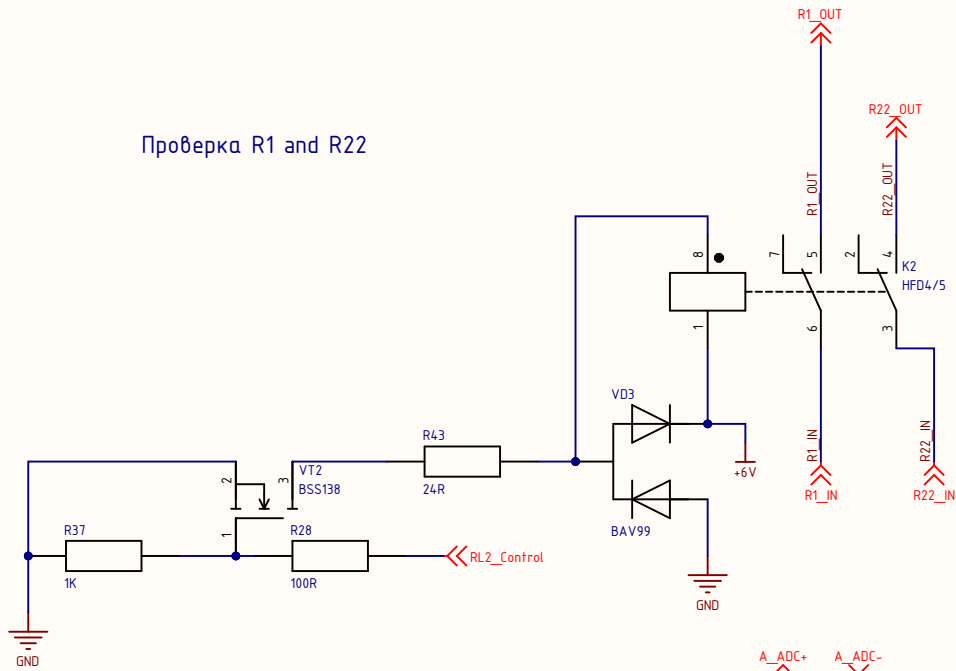
Нач.сект.

Н.контр.

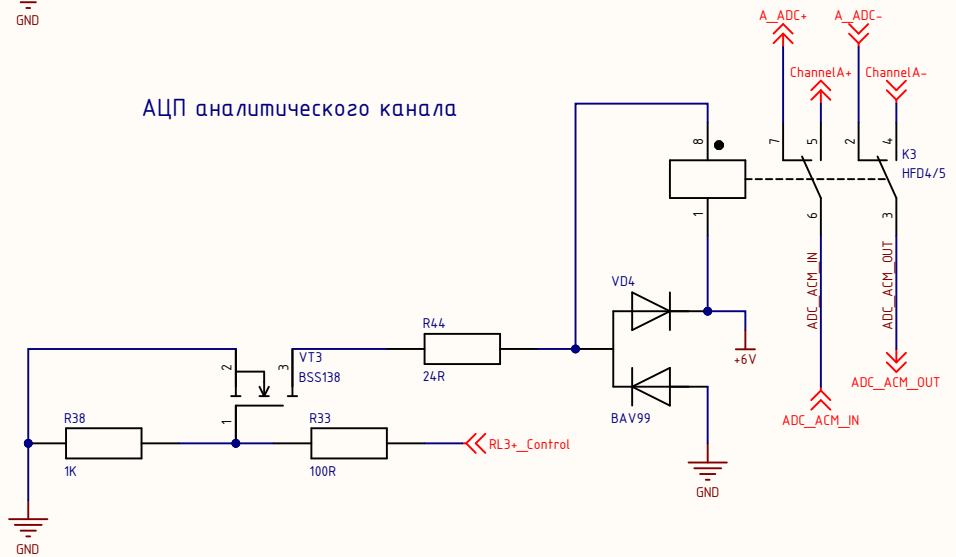
Утв. *

Формат А3

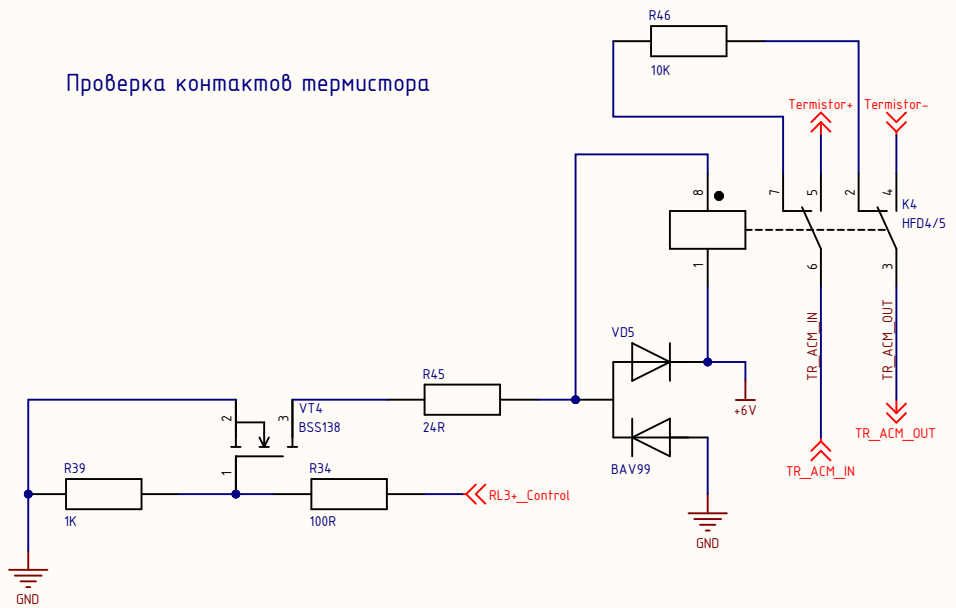
Проверка R1 and R22



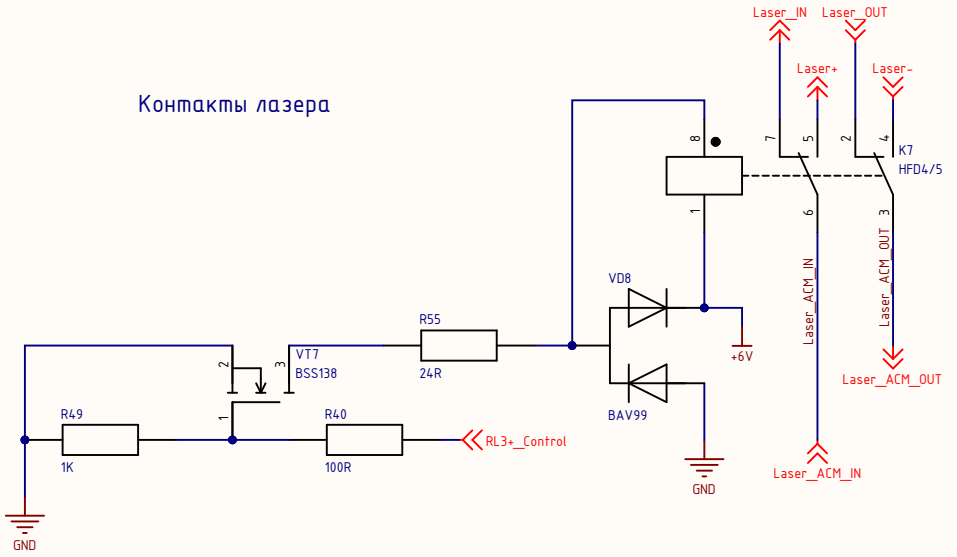
АЦП аналитического канала



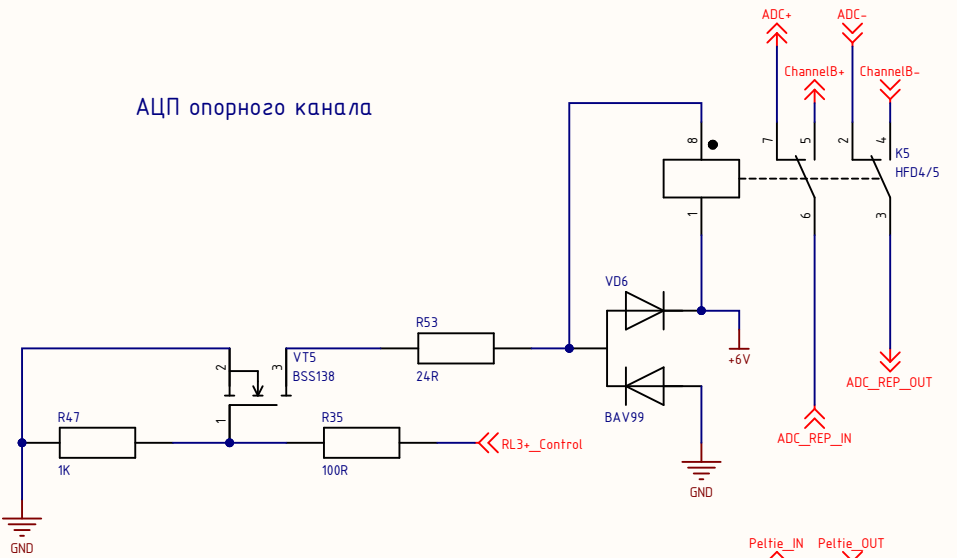
Проверка контактов термистора



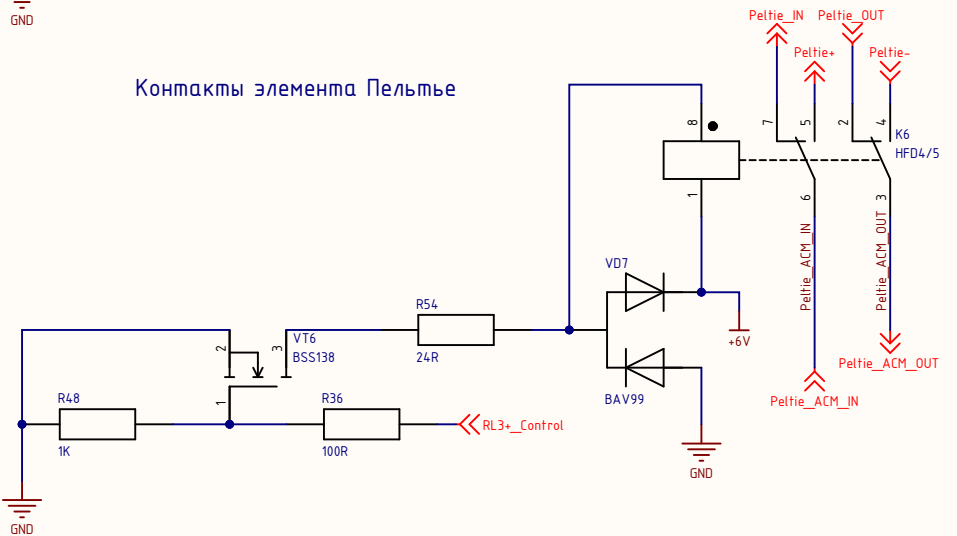
Контакты лазера



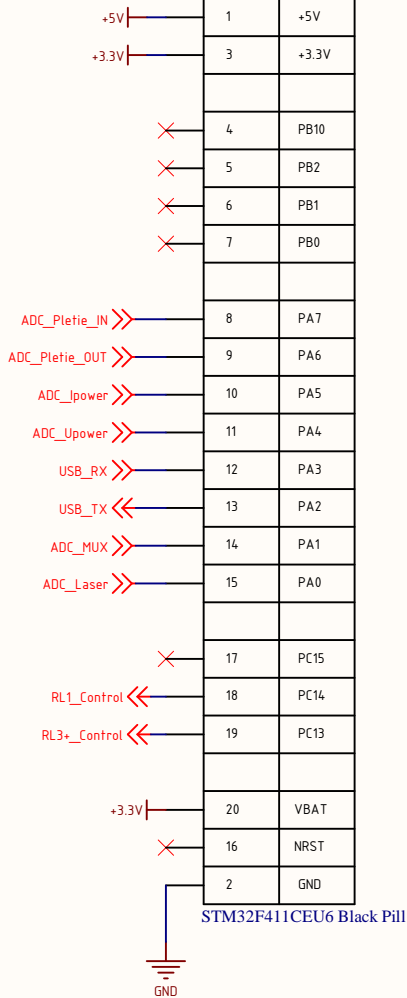
АЦП опорного канала



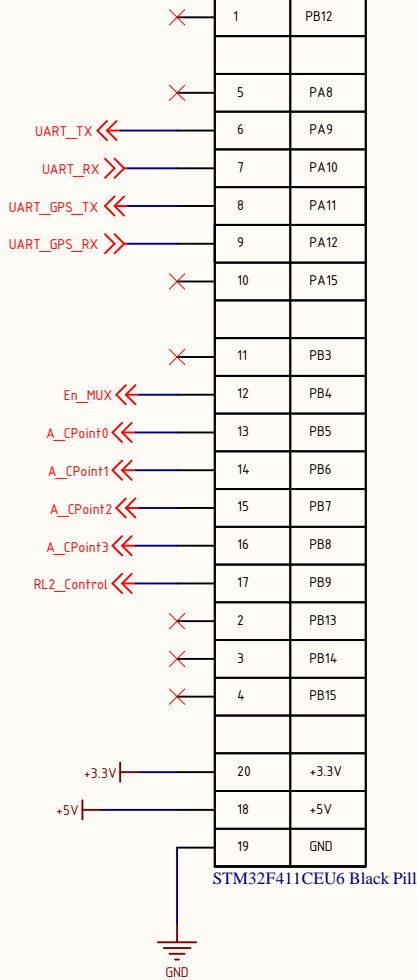
Контакты элемента Пельтье



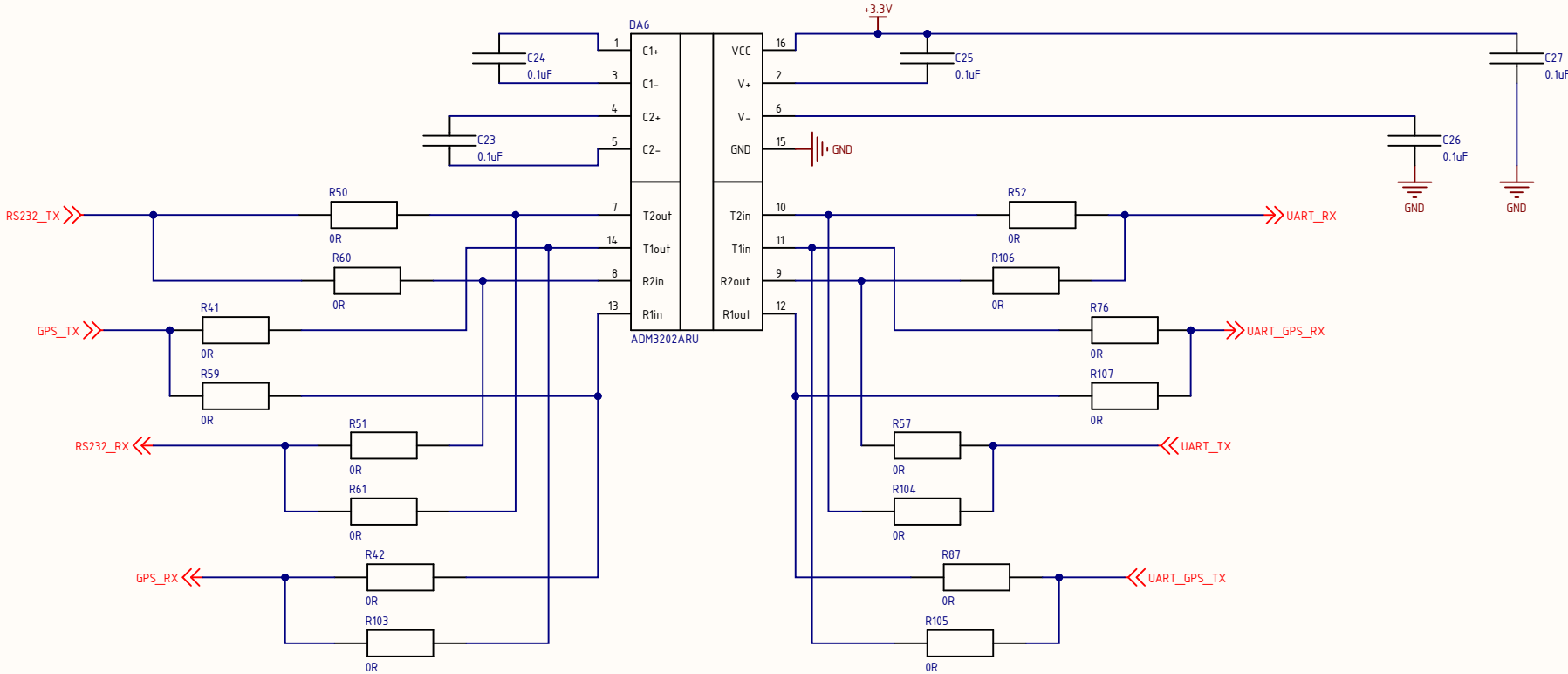
XP2.1



XP2.2



Микросхема rs232-uart



Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.